

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

## ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。  
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）  
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

$\mu$ PC842GR-9LG,  $\mu$ PC4742GR-9LG

## 単電源, 高速, 広帯域, デュアル演算増幅回路

$\mu$ PC842GR-9LG,  $\mu$ PC4742GR-9LGは, 単電源汎用オペアンプ $\mu$ PC1251GR-9LG,  $\mu$ PC1251MP-KAA,  $\mu$ PC358GR-9LGの高速版で, 高速パルス応答特性と高安定性を実現しました。回路にハイ・スピードPNPトランジスタを採用し,  $\mu$ PC1251GR-9LG,  $\mu$ PC1251MP-KAA,  $\mu$ PC358GR-9LGと比べてスルーレート, 利得帯域幅積などの諸特性を改善するとともに, 耐負荷容量安定性も向上しており, またクロスオーバーひずみがありません。

したがって, 単電源ACアンプ, アクティブ・フィルタを始め, ライン・ドライバ, 受光素子用アンプなど, 各種の応用回路に幅広く使用できます。

使用セット, 動作周囲温度範囲に応じて温度拡張品の $\mu$ PC842GR-9LGと一般用の $\mu$ PC4742GR-9LGがあります。

また, シリーズ品として, 同一回路構成でクワッド・タイプの $\mu$ PC844GR-9LG,  $\mu$ PC4744GR-9LGもあります。

## 特 徴

スルーレート ( $A_v = +1$ ) ( $V^+ = +5V, V^- = GND$ )	7 V/ $\mu$ s (TYP.)	容量負荷に対して安定 (耐負荷容量 1000 pF) 位相補正回路を内蔵しています。
利得帯域幅積 ( $f = 100$ kHz)	3.5 MHz (TYP.)	出力短絡保護回路を内蔵しています。
入力オフセット電圧	$\pm 2$ mV (TYP.)	標準のデュアル・オペアンプの端子接続(ピン・コンパチブル)
入力オフセット電流	$\pm 6$ nA (TYP.)	です。

動作周囲温度範囲が広い

$\mu$ PC842GR-9LG :  $T_A = -40 \sim +125^\circ\text{C}$ ,  $\mu$ PC4742GR-9LG :  $T_A = -40 \sim +85^\circ\text{C}$

小型パッケージ (従来の 8 ピン・プラスチック SOP (1.27 mm ピッチ) と比べて実装面積が約 60% 低減)

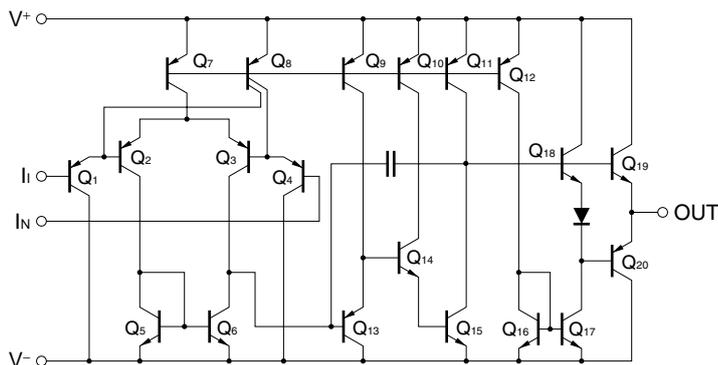
## オーダー情報

オーダー名称	選別内容	パッケージ	包装形態
$\mu$ PC842GR-9LG-E1-A <sup>注</sup>	標準品	8 ピン・プラスチック TSSOP (5.72 mm (225))	・ 12 mm 幅エンボス・テーピング ・ 1 ピンはテープ引き出し側
$\mu$ PC842GR-9LG-E2-A <sup>注</sup>	標準品	8 ピン・プラスチック TSSOP (5.72 mm (225))	・ 12 mm 幅エンボス・テーピング ・ 1 ピンはテープ巻き込み側
$\mu$ PC4742GR-9LG-E1-A <sup>注</sup>	標準品	8 ピン・プラスチック TSSOP (5.72 mm (225))	・ 12 mm 幅エンボス・テーピング ・ 1 ピンはテープ引き出し側
$\mu$ PC4742GR-9LG-E2-A <sup>注</sup>	標準品	8 ピン・プラスチック TSSOP (5.72 mm (225))	・ 12 mm 幅エンボス・テーピング ・ 1 ピンはテープ巻き込み側

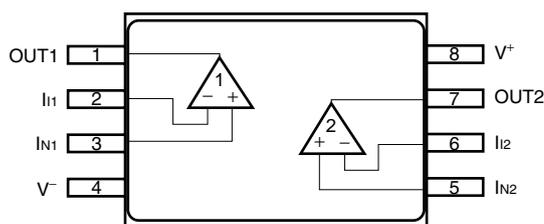
注 鉛フリー製品 (外部電極およびその他に鉛を含まない製品)

本資料の内容は, 予告なく変更することがありますので, 最新のものであることをご確認の上ご使用ください。

等価回路 (1/2 回路)



端子接続図 (Marking side)



絶対最大定格 (TA = 25°C)

項目	略号	μPC842GR-9LG	μPC4742GR-9LG	単位
電源電圧 <sup>注1</sup>	V <sup>+</sup> - V <sup>-</sup>	- 0.3 ~ + 36		V
差動入力電圧	V <sub>ID</sub>	± 36		V
入力電圧 <sup>注2</sup>	V <sub>I</sub>	V <sup>-</sup> - 0.3 ~ V <sup>+</sup> + 36		V
出力印加電圧 <sup>注3</sup>	V <sub>O</sub>	V <sup>-</sup> - 0.3 ~ V <sup>+</sup> + 0.3		V
全損失 <sup>注4</sup>	P <sub>T</sub>	440		mW
出力短絡時間 <sup>注5</sup>	t <sub>s</sub>	無限大		s
動作周囲温度	T <sub>A</sub>	- 40 ~ + 125	- 40 ~ + 85	°C
保存温度	T <sub>stg</sub>	- 55 ~ + 150	- 55 ~ + 125	°C

注 1. 電源の逆接続は破壊の可能性がありますので注意してください。

2. 特性劣化や破壊がなく、入力端子に印加可能な入力電圧範囲です。電源電圧にかかわらず印加できます。  
V<sup>-</sup> (GND) - 0.3 V 以下の電圧を印加しないでください。

なお、オペアンプとして正常動作する入力電圧は、電気的特性の同相入力電圧範囲内です。

3. 特性劣化や破壊がなく、出力端子に外部から印加可能な電圧範囲です。電源電圧にかかわらず印加できます。  
電源 ON/OFF 時などの過渡状態も含めて定格を越えないように注意してください。

4. ガラスエポキシ基板 (サイズ 100 mm x 100 mm, 厚さ 1 mm, 銅箔片面のみ基板面積の 15% ベタ配線) 搭載時の値です。動作周囲温度に応じては、製品ごとに下記条件、ディレーティング率で制限を受けますので、注意してください。

μPC842GR-9LG : T<sub>A</sub> > 69°C では - 5.5 mW/°C でディレーティングしてください。

(ジャンクション - 周囲空気間熱抵抗は R<sub>th(J-A)</sub> = 183°C/W)

μPC4742GR-9LG : T<sub>A</sub> > 44°C では - 5.5 mW/°C でディレーティングしてください。

(ジャンクション - 周囲空気間熱抵抗は R<sub>th(J-A)</sub> = 183°C/W)

5. 全損失および注 4 のディレーティング以下で使用してください。

推奨動作条件

項目	略号	MIN.	TYP.	MAX.	単位
電源電圧 (両電源)	V <sup>±</sup>	± 1.5		± 16	V
電源電圧 (V <sup>-</sup> = GND)	V <sup>-</sup>	+ 3	+ 5 ~ + 30	+ 32	V
出力電流	I <sub>o</sub>			± 10	mA
負荷容量 (A <sub>v</sub> = +1 のとき)	C <sub>L</sub>			1000 <sup>※</sup>	pF

注 フィードバック抵抗 (R<sub>f</sub>) = 0 Ω のときの値です。

電気的特性

T<sub>A</sub> = 25°C, V<sup>±</sup> = ± 15 V

項目	略号	条件	MIN.	TYP.	MAX.	単位
入力オフセット電圧	V <sub>io</sub>			± 2	± 4.5	mV
入力オフセット電流	I <sub>io</sub>			± 6	± 75	nA
入力バイアス電流 <sup>※1</sup>	I <sub>b</sub>			120	500	nA
大振幅電圧利得	A <sub>v</sub>	R <sub>L</sub> 2 kΩ, V <sub>o</sub> = ± 10 V	25000	300000		
回路電流 <sup>※2</sup>	I <sub>cc</sub>	I <sub>o</sub> = 0 A		4.3	5.5	mA
同相信号除去比	CMR		70	86		dB
電源変動除去比	SVR		70	93		dB
最大出力電圧	V <sub>om1</sub>	R <sub>L</sub> = 10 kΩ	± 13.7	+ 14		V
				- 14.3		
	V <sub>om2</sub>	R <sub>L</sub> 2 kΩ	± 13.5			V
同相入力電圧範囲	V <sub>icm</sub>		V <sup>-</sup>		V <sup>-</sup> - 1.8	V
スルーレート	SR	A <sub>v</sub> = +1 (立ち上がり)		8.5		V/μs
利得帯域幅積	GBW	f = 100 kHz		3.5		MHz
チャンネル・セパレーション		f = 20 Hz ~ 20 kHz		120		dB

T<sub>A</sub> = 25°C, V<sup>+</sup> = + 5 V, V<sup>-</sup> = GND

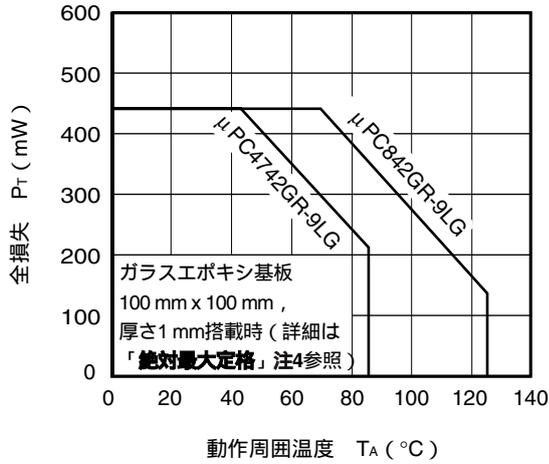
項目	略号	条件	MIN.	TYP.	MAX.	単位
入力オフセット電圧	V <sub>io</sub>			± 2	± 5	mV
入力オフセット電流	I <sub>io</sub>			± 6	± 75	nA
入力バイアス電流 <sup>※1</sup>	I <sub>b</sub>			140	500	nA
大振幅電圧利得	A <sub>v</sub>	R <sub>L</sub> 2 kΩ	25000	300000		
回路電流 <sup>※2</sup>	I <sub>cc</sub>	I <sub>o</sub> = 0 A		3.3	4.5	mA
同相信号除去比	CMR		70	80		dB
電源変動除去比	SVR		70	95		dB
最大出力電圧	V <sub>om</sub>	R <sub>L</sub> 2 kΩ (GND に接続)	3.7	4		V
			0	0		
同相入力電圧範囲	V <sub>icm</sub>		0		V <sup>+</sup> - 1.8	V
出力吐き出し電流	I <sub>o SOURCE</sub>	V <sub>IN (+)</sub> = + 1 V, V <sub>IN (-)</sub> = 0 V	10	30		mA
出力吸い込み電流	I <sub>o SINK</sub>	V <sub>IN (+)</sub> = 0 V, V <sub>IN (-)</sub> = + 1 V	10	30		mA
スルーレート	SR	A <sub>v</sub> = +1 (立ち上がり)		7		V/μs

注 1. 入力バイアス電流の方向は、初段がPNPトランジスタで構成されていますので、ICから流れ出す方向です。

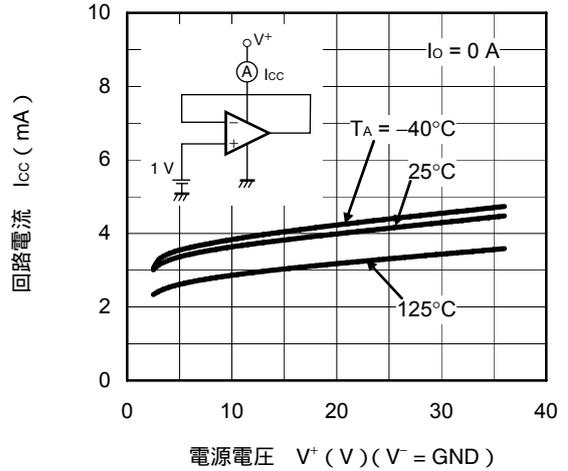
2. 本ICの内部回路に流れる電流です。使用するチャンネルの有無にかかわらずこの電流が流れます。

特性曲線 ( $T_A = 25^\circ\text{C}$ , TYP.)(参考値)

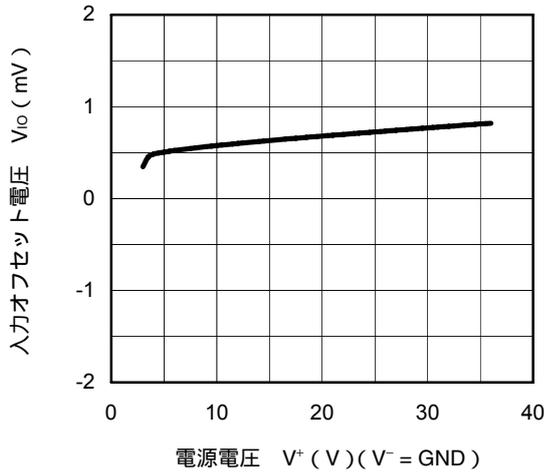
$P_T - T_A$  特性



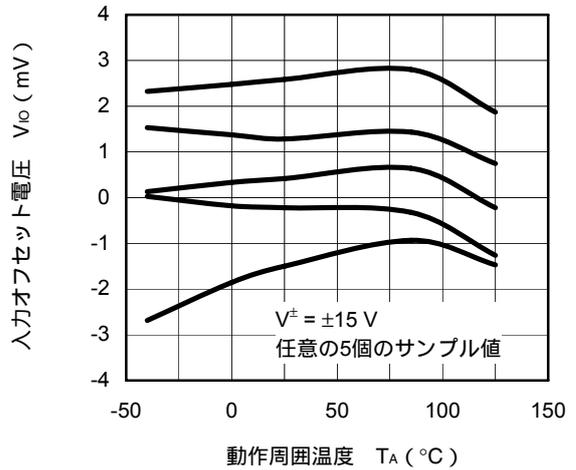
$I_{CC} - V^+$  特性



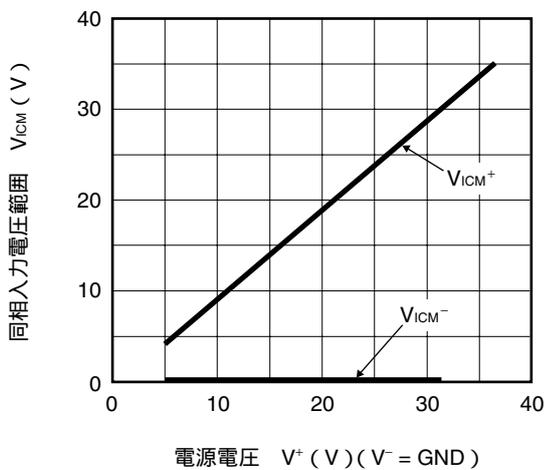
$V_{IO} - V^+$  特性



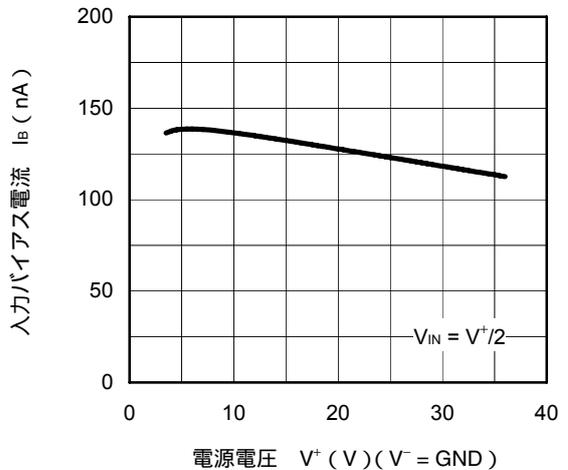
$V_{IO} - T_A$  特性



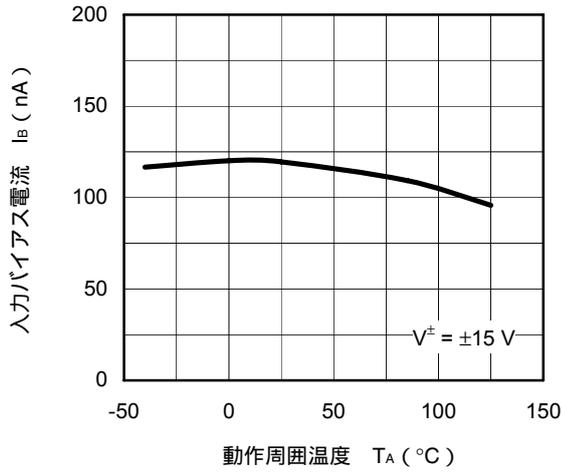
$V_{ICM} - V^+$  特性



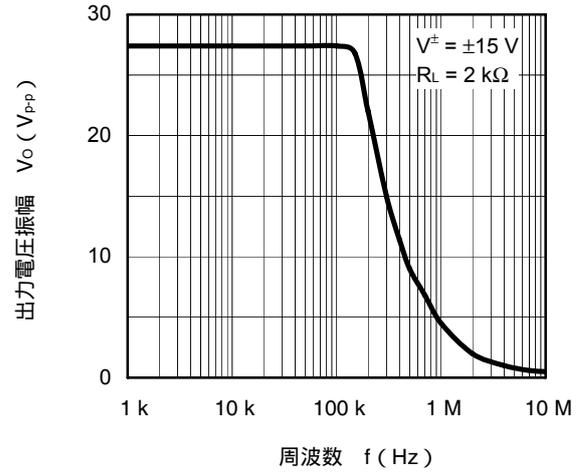
$I_B - V^+$  特性



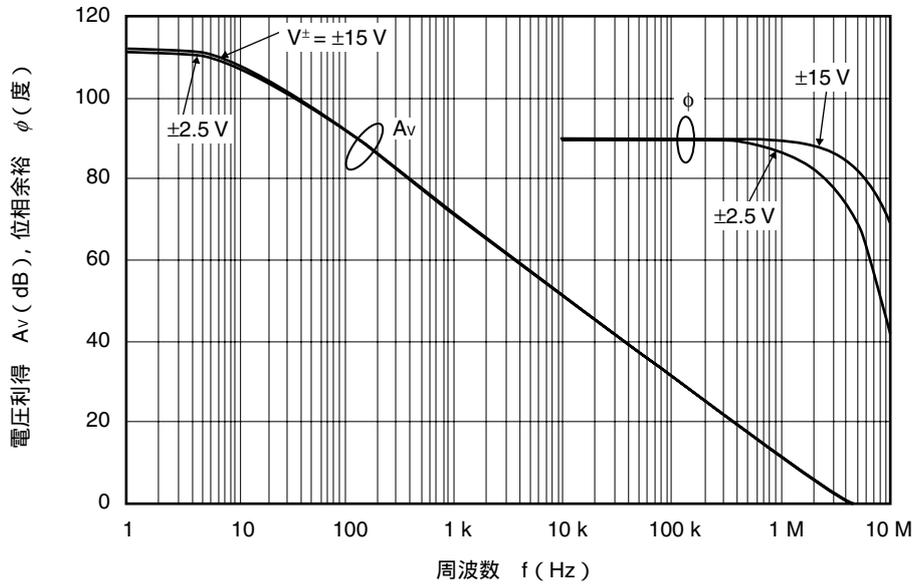
$I_b - T_A$  特性



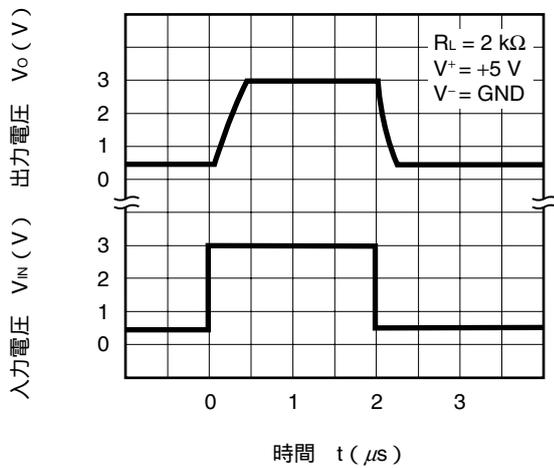
$V_o - f$  特性



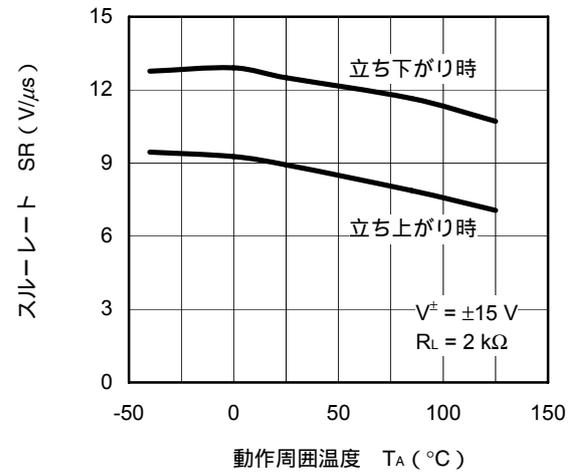
$A_v, \phi - f$  特性



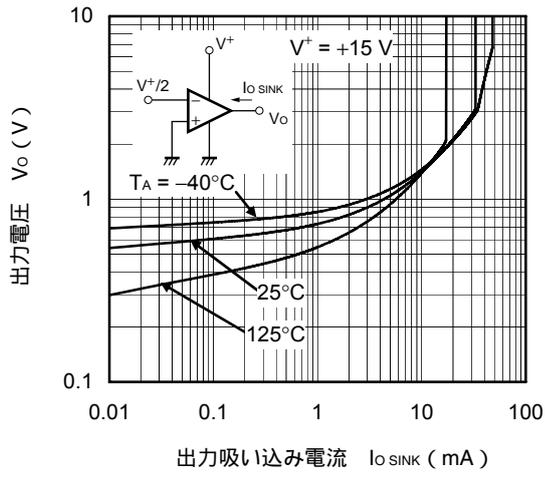
パルス応答特性



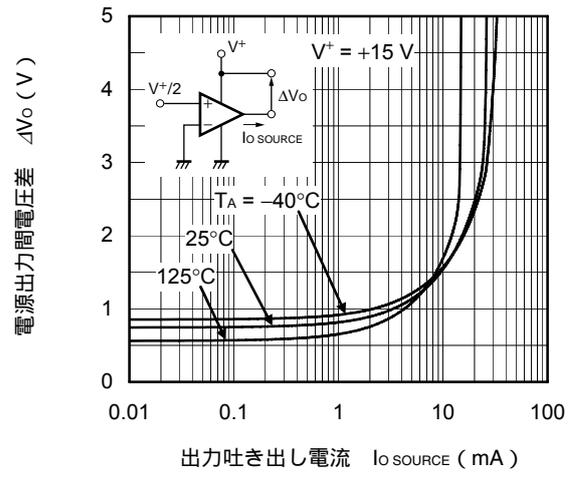
SR -  $T_A$  特性



$V_O - I_{O\ SINK}$  特性



$\Delta V_O - I_{O\ SOURCE}$  特性

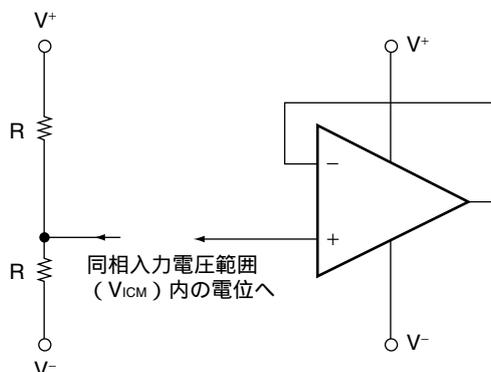


## 使用上の注意事項

### 未使用回路の処理

使用しない回路がある場合は次のように接続することをお勧めします。

#### 未使用回路処理例



**備考** この例では、 $V^+$ と $V^-$ の中間電位を印加しています。

### 入力端子電圧，出力端子電圧の定格について

入力端子，出力端子の電圧が絶対最大定格を越えた場合には，IC 内部の寄生ダイオードが導通し，特性劣化や破壊にいたる場合があります。なお，入力端子が  $V^-$ より低くなる，もしくは出力端子が電源電圧を超える可能性がある場合には，順方向電圧の小さいダイオード（ショットキ・ダイオードなど）でクランプ回路を設け，保護することを推奨します。

### 同相入力電圧範囲について

電源電圧が電氣的特性の条件と異なる場合の同相入力電圧範囲は次の範囲となります。

$$V_{ICM} \text{ (TYP.)}: V^- \sim V^+ - 1.8 \text{ (V)} \text{ (} T_A = 25^\circ\text{C)} \text{ )}$$

なお，設計にあたっては温度特性などを考慮し，余裕をもって使用してください。

### 最大出力電圧について

電源電圧が電氣的特性の条件と異なる場合の最大出力電圧の TYP.値は次の範囲となります。

$$V_{om+} \text{ (TYP.)}: V^- - 1 \text{ (V)} \text{ (} T_A = 25^\circ\text{C)} \text{ , } V_{om-} \text{ (TYP.)}: V^- + 0.7 \text{ (V)} \text{ (} T_A = 25^\circ\text{C)} \text{ )}$$

なお，設計にあたっては特性バラツキ，温度特性などを考慮し余裕をもって使用してください。

また，出力電流が大きくなると，出力電圧範囲 ( $V_{om+} - V_{om-}$ ) は狭くなるので，あわせて注意してください。

### 出力の動作について

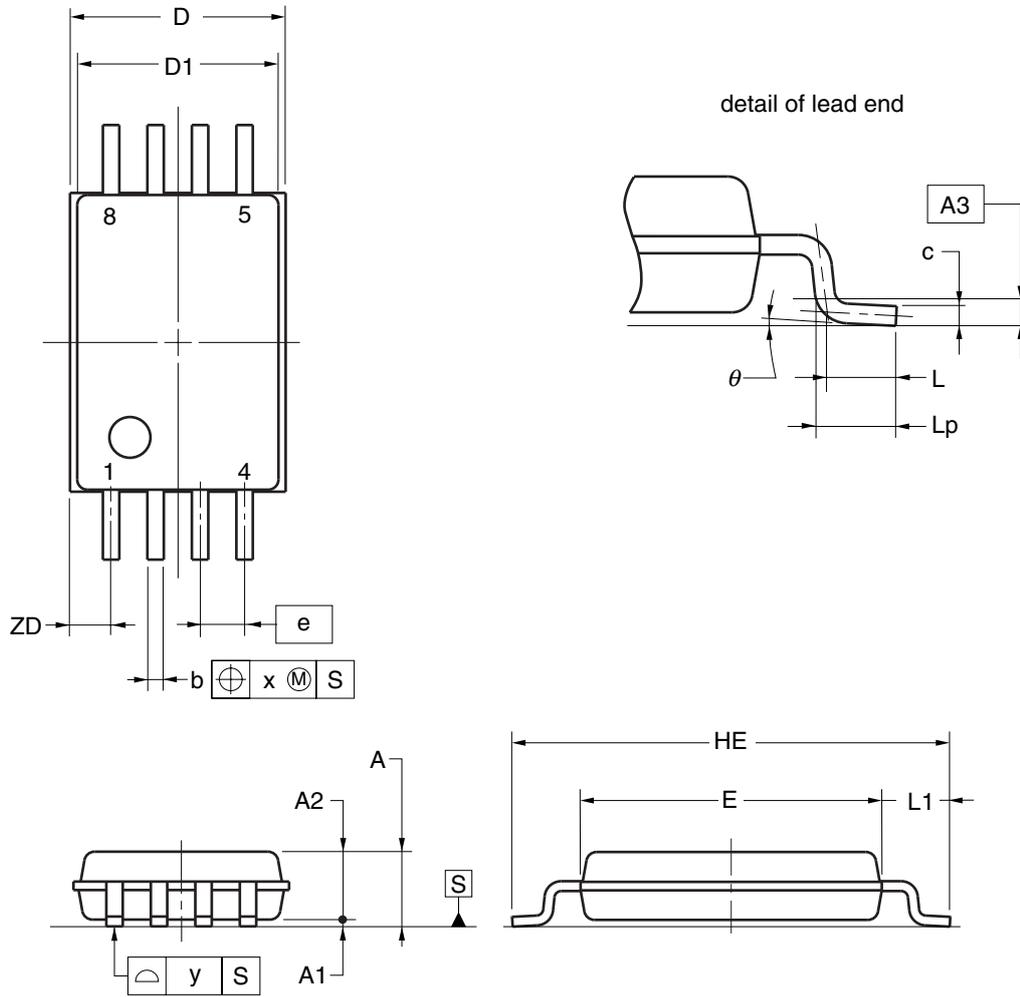
本 IC は，出力電圧が  $V^- + 0.7 \text{ V}$  以下では出力電流吸い込み動作をしなくなります。この場合，出力端子・ $V^-$ 間に負荷抵抗を接続し，負荷抵抗側で電流を吸い込むことで  $V^-$ 側へ出力電圧を改善できます（負荷抵抗に流れる電流によって，効果は異なります）。

### IC の取り扱いについて

基板のソリや曲がりなどにより IC に応力が加わると，圧電（ピエゾ）効果により特性が変動します。基板のソリや曲がりに注意してください。

外形図

8-PIN PLASTIC TSSOP (5.72mm (225))



(UNIT:mm)

ITEM	DIMENSIONS
D	3.15±0.15
D1	3.00±0.10
E	4.40±0.10
HE	6.40±0.20
A	1.20 MAX.
A1	0.10±0.05
A2	1.00±0.05
A3	0.25
b	0.24 <sup>+0.06</sup> <sub>-0.05</sub>
c	0.145±0.055
L	0.50
Lp	0.60±0.15
L1	1.00±0.20
θ	3° <sup>+5°</sup> <sub>-3°</sub>
e	0.65
x	0.10
y	0.10
ZD	0.60

NOTE

Each lead centerline is located within 0.10mm of its true position at maximum material condition.

P8GR-65-9LG

© NEC Electronics Corporation 2005

**半田付け推奨条件**

この製品の半田付け実装は、次の推奨条件で実施してください。

なお、推奨条件以外の半田付け方式および半田付け条件については、当社販売員にご相談ください。

半田付け推奨条件の技術的内容については下記を参照してください。

「半導体デバイス実装マニュアル」( <http://www.necel.com/pkg/ja/jissou/index.html> )

**表面実装タイプの半田付け推奨条件**

μPC842GR-9LG-A<sup>※</sup>, μPC4742GR-9LG-A<sup>※</sup> : 8ピン・プラスチック TSSOP (5.72 mm (225) )

半田付け方式	半田付け条件	推奨条件記号
赤外線リフロ	パッケージ・ピーク温度：260°C，時間：60秒以内（220°C以上），回数：3回以内	IR60-00-3
ウェーブ・ソルダリング	半田槽温度：260°C以下，時間：10秒以内，回数：1回，予備加熱温度：120°C MAX.（パッケージ表面温度）	WS60-00-1
端子部分加熱	端子温度：350°C以下，時間：3秒以内（デバイスの一辺当たり）	P350

注 鉛フリー製品（外部電極およびその他に鉛を含まない製品）

**注意** 半田付け方式の併用はお避けください（ただし端子部分加熱を除く）。

**備考** フラックスは、塩素分の少ないロジン系フラックス（塩素 0.2 Wt%以下）の使用を推奨します。

**参考資料**

オペアンプの用語と特性	G10147J
オペアンプ，コンパレータの選択法	G10617J
オペアンプ，コンパレータ Q&A集	G12219J
+5V動作オペアンプの使い方	G13689J
NEC半導体デバイスの品質水準	C11531J
半導体デバイス実装マニュアル	<a href="http://www.necel.com/pkg/ja/jissou/index.html">http://www.necel.com/pkg/ja/jissou/index.html</a>
半導体品質 / 信頼性ハンドブック	C12769J
半導体総合セレクションガイド	X10678J
NEC半導体デバイスの信頼性品質管理 IC編	C10983J

- 本資料に記載されている内容は2008年2月現在のもので、今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。また、当社製品は耐放射線設計については行っておりません。当社製品をお客様の機器にご使用の際には、当社製品の不具合の結果として、生命、身体および財産に対する損害や社会的損害を生じさせないよう、お客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

（注）

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

M8E0710J

## 【発行】

### NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話（代表）：044(435)5111

お問い合わせ先

## 【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

## 【営業関係、技術関係お問い合わせ先】

半導体ホットライン

（電話：午前 9:00～12:00、午後 1:00～5:00）

電話：044-435-9494

E-mail：info@necel.com

## 【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか、NECエレクトロニクスの販売特約店へお申し付けください。