RX ファミリ

SCI モジュール Firmware Integration Technology

要旨

このアプリケーションノートは、シリアル通信インタフェース（SCI）モジュールと、FIT（Firmware Integration Technology）を使用する IrDA（infrared data association）インタフェースについて説明します。このモジュールは SCI を使用して、SCI 周辺回路のすべてのチャネルで非同期、同期、および SPI（SSPI）をサポートするほか、IrDA 周辺回路で赤外線データ通信をサポートします。以降、本モジュールを SCI FIT モジュールと称します。

対象デバイス

- RX110、RX111、RX113 グループ
- RX130 グループ
- RX140 グループ
- RX13T グループ
- RX230、RX231 グループ
- RX23T グループ
- RX23W グループ
- RX23E-A グループ
- RX23E-B グループ
- RX24T グループ
- RX24U グループ
- RX26T グループ
- RX64M グループ
- RX65N、RX651 グループ
- RX66T グループ
- RX66N グループ
- RX660 グループ
- RX671 グループ
- RX71M グループ
- RX72T グループ
- RX72M グループ
- RX72N グループ

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

ターゲットコンパイラ

- ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family
- GCC for Renesas RX
- IAR C/C++ Compiler for Renesas RX

各コンパイラの動作確認環境に関する詳細な内容は、セクション「6.1 動作確認環境」を参照してください。

目次

1. 概要 4
1.1 SCI FIT モジュールとは 4
1.2 SCI FIT モジュールの概要 4
1.3 API の概要 8
1.4 制限事項 8
1.5 SCI FIT モジュールを使用する 8
1.5.1 SCI FIT モジュールを C++プロジェクト内で使用する 8

2. API 情報 9
2.1 ハードウェアの要求 9
2.2 ソフトウェアの要求 9
2.3 制限事項 9
2.3.1 RAM の配置に関する制限事項 9
2.4 サポートされているツールチェーン 9
2.5 使用する割り込みベクタ 10
2.6 ヘッダファイル 17
2.7 整数型 17
2.8 コンパイル時の設定 18
2.9 コードサイズ 25
2.10 引数 42
2.11 戻り値 44
2.12 コールバック関数 45
2.13 FIT モジュールの追加方法 50
2.14 for 文、while 文、do while 文について 51

3. API 関数 52
R_SCI_Open() 52
R_SCI_Close() 58
R_SCI_Send() 59
R_SCI_Receive() 62
R_SCI_SendReceive() 66
R_SCI_Control() 68
R_SCI_GetVersion() 73

4. 端子設定 74

5. デモプロジェクト 75
5.1 sci_demo_rskrx113、sci_demo_rskrx113_gcc 75
5.2 sci_demo_rskrx231、sci_demo_rskrx231_gcc 76
5.3 sci_demo_rskrx64m、sci_demo_rskrx64m_gcc 76
5.4 sci_demo_rskrx71m、sci_demo_rskrx71m_gcc 77
5.5 sci_demo_rskrx65n、sci_demo_rskrx65n_gcc 78
5.6 sci_demo_rskrx65n_2m、sci_demo_rskrx65n_2m_gcc 80
5.7 sci_demo_rskrx72m、sci_demo_rskrx72m_gcc 81
5.8 sci_demo_rskrx671, sci_demo_rskrx671_gcc 82
5.9 ワークスペースにデモを追加する 82

5.10 デモのダウンロード方法 82

6. 付録 83
6.1 動作確認環境 83
6.2 トラブルシューティング 97

7. 参考ドキュメント 98

テクニカルアップデートの対応について 98

改訂記録 99

1. 概要

1.1 SCI FIT モジュールとは

本モジュールは API として、プロジェクトに組み込んで使用します。本モジュールの組み込み方については、「2.13 FIT モジュールの追加方法」を参照してください。

1.2 SCI FIT モジュールの概要

SCI FIT モジュールは、RX MCU のグループに応じて、下記の SCI 周辺機能をサポートしています。

表 1.1 MCU グループに対応する SCI 周辺機能の一覧

	SCIc	SCId	SCIe	SCIf	SCIg	SCIh	SCIi	SCIj	SCIk	SCIm
RX110			○	○						
RX111			○	○						
RX113			○	○						
RX130					○	○				
RX140					○	○			○	
RX13T					○	○				
RX230					○	○				
RX231					○	○				
RX23T					○					
RX23W					○	○				
RX23E-A					○	○				
RX23E-B					○	○				
RX24T					○					
RX24U					○					
RX26T						◯			◯	
RX64M					○	○				
RX65N					○	○	○			
RX651					○	○	○			
RX66T						○	○	○		
RX66N						○	○	○		
RX660						○			○	○
RX71M					○	○				
RX72T						○	○	○		
RX72M						○	○	○		
RX72N						○	○	○		
RX671						○			○	○

ご使用の RX MCU のハードウェアマニュアルで、シリアルコミュニケーションインタフェース (SCI)の章をご覧いただき、SCI 周辺機能についてご確認ください。このドライバは、すべての基本的な UART、マスタ SPI、マスタ同期、IrDA インタフェース(1)モード機能をサポートしています。また、調歩同期式モードでは、以下の機能をサポートしています。

- ノイズ除去
- SCK 端子への外部クロック出力
- CTS または RTS 端子を用いたハードウェアフロー制御

IrDA インタフェースモードで、このモジュールは IrDA 通信に対応する波形を生成するほか、IrDA（Infrared Data Association）1.0 規格に基づいて IrDA インタフェースとシリアル通信インタフェース（SCI）を使用し、赤外線経由でデータを送受信します。

DMAC または DTC と連携するように、このモジュールを使用することもできます。

注記:

1. IrDA インタフェースモードをサポートしているのは、RX113、RX23W、RX230、RX231 の各デバイスのみです。

本モジュールでサポートされない機能：

- 拡張モード（チャネル 12）
- マルチプロセッサモード（全チャネル）
- イベントリンク

サポートチャネルについて

本モジュールは SCI 周辺機能に装備されているすべてのチャネルをサポートします。使用チャネルは r_sci_rx_config.h で定義できます。使用しないチャネルはこの定義を設定することで、コンパイル時の定義で省くことができ、RAM の使用サイズやコードサイズを抑えることができます。

ユーザによって R_SCI_Open()関数が呼び出されると、本モジュールはチャネルを初期化します。R_SCI_Open()関数で、SCI 周辺機能を起動し、指定されたモードに応じて初期設定を行います。R_SCI_Open()関数では、チャネルを識別するためのハンドルを返します。このハンドルは、対象チャネルに関連するレジスタ、バッファ、その他の必要な情報へのポインタを保持する内部構造体を参照しており、他の API 関数に引数として渡すことで、利用チャネルに対する処理を行うことができます。

割り込みと送受信について

本モジュールでは TXI、TEI、RXI、および ERI 割り込みを使用します。調歩同期式モードでは、本モジュールは、循環バッファを使用して、入力データおよび出力データをキューに置きます。これらのバッファサイズもコンパイル時に定義できます。

TXI および TEI 割り込みは調歩同期式モードでのみ使用されます。TXI 割り込みは、TDR レジスタの 1 バイト分のデータが TSR レジスタにシフトされたときに発生します。この割り込みで、送信循環バッファ内の次の 1 バイト分のデータが TDR レジスタにセットされます。R_SCI_Open()関数でコールバック関数がユーザによって指定されていれば、TEI 割り込みによって、その関数が呼び出されます。また、本モジュールでは、コンパイル時の設定で TEI 割り込み処理をコードから省くことも可能です。

RXI 割り込みは、RDR レジスタに 1 バイト分のデータが転送されたときに発生します。調歩同期式モードでは、RXI 割り込み処理で受信したデータを受信循環バッファにセットします。その後、R_SCI_Receive()関数が呼び出されると、受信循環バッファにセットされているデータにアクセスします。コールバック関数が指定されている場合、受信イベント（1 バイト受信）をトリガに、指定された関数が呼び出されます。受信キューがフルの場合、最後に受け取ったデータを未保存のまま、コールバック関数を呼び出します。SSPI およびクロック同期式モードでは、R_SCI_Receive()または R_SCI_SendReceive()関数で指定された受信用のバッファにデータが格納されます。R_SCI_Receive()または R_SCI_SendReceive()関数が呼び出される前に受信したデータは無視されます。SSPI およびクロック同期式モードでは、RXI 割り込み処理内でデータの送受信が行われます。送受信されるデータの残数は R_SCI_Open()の第 4 引数に

セットされるハンドル内の送信用カウンタ(tx_cnt)、受信用カウンタ(rx_cnt)の値で確認することができます。詳細は「2.10 引数」を参照ください。

SCI の多重割り込みを使用する場合、各チャネルのマクロ SCI_CFG_CHn_EN_TXI_NESTED_INT, SCI_CFG_CHn_EN_RXI_NESTED_INT, SCI_CFG_CHn_EN_TEI_NESTED_INT, SCI_CFG_CHn_EN_ERI_NESTED_INT を有効にしてください。

エラー検出について

受信時にフレーミングエラー、オーバランエラー、パリティエラーのいずれかのエラーを検出すると、ERI 割り込み要求が発生します。コールバック関数が指定されていれば、割り込み処理でエラーのタイプを判定し、イベントを通知します。詳細は「2.12 コールバック関数」を参照ください。

コールバック関数の有無にかかわらず、FIT モジュールが ERI 割り込み処理にてエラーフラグをクリアします。FIFO 機能を使用している場合は、エラーフラグをクリアする前にコールバック関数が呼び出されます。そのため、受信数分の FRDR レジスタを読み出すことで、どのデータを受信したときにエラーが発生したかを判定することができます。詳細は「2.12 コールバック関数」を参照ください。

DTC/DMAC サポートを有効にして SCI を使用する時の注意事項：

- SCI と DTC の使用時：r_bsp_config.h 内にある#define BSP_CFG_HEAP_BYTES には、を SCI FIT と DTC FIT によって使用されるヒープサイズの合計よりも大きな値を設定してください。
    - ヒープサイズ = DTC を使用する SCI のチャネル数 × (SCI チャネルごとのデータ送信情報ノード (sci_dtc_info_transfer_t)のサイズ)
    - DTC を使用する SCI のチャネル数は SCI_CFG_CHn_TX_DTC_DMACA_ENABLE (1)または SCI_CFG_CHn_RX_DTC_DMACA_ENABLE (1)の合計値から導き出せます。
- DMAC と SCI を使用する場合、RX23W、RX23E-A、RX23E-B、RX230、RX231 で利用可能な DMAC は 4 チャネルのみです。0～3 いずれかの DMAC チャネルを選択してください（SCI_CFG_CHn_TX_DMACA_CH_NUM および SCI_CFG_CHn_RX_DMACA_CH_NUM）。
- このモードは、制御機能の一部のコマンドをサポートしていません（SCI_CMD_EN_CTS_IN、SCI_CMD_GENERATE_BREAK、SCI_CMD_ABORT_XFER）。
- DTC/DMAC サポートを有効にして SCI 機能を使用する前に、DTC/DMAC FIT モジュールをインポートし、DMAC を初期化して、DTC を開く必要があります。
- SCI チャネルをクローズする前に DTC/DMAC FIT モジュールをクローズする必要があります。
- チャネル SCI の設定は、TX と RX で共通にする必要があります（例 :DTC が SCI1 TX のデータ転送方法である場合、SCI1 RX の SYNC と ASYNC 両方のモードで DTC をデータ転送方法にする必要があります）。
- 選択する DMAC チャネルは、同じ SCI チャネルの TX と RX の間で、また、複数の SCI チャネル間で異なっている必要があります（例 :SCI0/TX が DMAC0 を使用している場合、SCI0/RX は DMAC0 を使用できないので、DMAC1 のような他の DMAC チャネルを使用する必要があります。また、この場合、SCI1/TX は DMAC0 と DMAC1 のどちらも使用できないので、SCI1/TX が DMAC2 を使用し、SCI1/RX が DMAC3 を使用するなど、他の DMAC チャネルを使用する必要があります）。
- DTC/DMAC を使用する場合、SCI FIT はデータの送受信に BYTEQ を使用しません。
- DMAC/DTC を使用する場合、SCI FIT は循環バッファを使用できません。

IrDA インタフェースモード使用時の注意事項：

- 規格は、ハイレベルの最小パルス幅を 1.41 µs にする必要があり、ハイレベルの最大パルス幅をビット期間 × (3/16 + 2.5%)、言い換えると(ビット期間 ×3/16) + 1.08 µs にする必要があると規定しています。
- IrDA 出力パルス幅のデフォルト値は、SCI_IRDA_OUT_WIDTH_3_16 (ビット期間 × 3/16)です。パルス幅をデフォルト値より短い値に設定する場合、このモジュールの出力幅、およびそれに対応する動作周波数とビットレートを選択してください。

1.3 API の概要

表 1.2 API 関数一覧に本モジュールに含まれる API 関数を示します。

表 1.2 API 関数一覧

関数	関数説明
R_SCI_Open()	SCI チャネルを有効にし、関連するレジスタを初期化します。また、割り込みを許可し、他の API 関数に提供するチャネルのハンドルを設定します。受信エラーが発生した場合、あるいは他の割り込みイベントが発生した場合に呼び出すコールバック関数を設定します。
R_SCI_Close()	SCI チャネルを無効にし、関連する割り込みを禁止にします。
R_SCI_Send()	送信中でなければ、送信処理を行います。
R_SCI_Receive()	調歩同期の場合、RXI 割り込みによってキューに配置されたデータを取得します。クロック同期および SSPI の場合、送信中でない、かつ受信中でなければ、ダミーデータの送信、および受信処理を開始します。
R_SCI_SendReceive()	クロック同期式および SSPI モードのみで使用します。送信中でない、かつ受信中でなければ、データの送信と受信を同時に行います。
R_SCI_Control()	対象の SCI チャネルに対し、特殊なハードウェアおよびソフトウェア動作を行います。
R_SCI_GetVersion()	本モジュールのバージョン番号を返します。

1.4 制限事項

なし

1.5 SCI FIT モジュールを使用する

1.5.1 SCI FIT モジュールを C++プロジェクト内で使用する

++プロジェクトでは、FIT SCI モジュールのインタフェースヘッダファイルを extern “C”の宣言に追加してください。

```
Extern “C”
{
#include “r_smc_entry.h”
#include “r_sci_rx_if.h”
}
```

2. API 情報

本 FIT モジュールは、下記の条件で動作を確認しています。

2.1 ハードウェアの要求

ご使用になる MCU が以下の機能をサポートしている必要があります。

- SCI
- GPIO
- DMAC/DTC（DMAC/DTC データ転送機能を使用する場合）
- IrDA

2.2 ソフトウェアの要求

このドライバは以下の FIT モジュールに依存しています。

- ボードサポートパッケージ (r_bsp) v5.20 以上
- r_byteq（調歩同期式モードのみ）

2.3 制限事項

2.3.1 RAM の配置に関する制限事項

FIT では、API 関数のポインタ引数に NULL と同じ値を設定すると、パラメータチェックにより戻り値がエラーとなる場合があります。そのため、API 関数に渡すポインタ引数の値は NULL と同じ値にしないでください。

ライブラリ関数の仕様で NULL の値は 0 と定義されています。そのため、API 関数のポインタ引数に渡す変数や関数が RAM の先頭番地(0x0 番地)に配置されていると上記現象が発生します。この場合、セクションの設定変更をするか、API 関数のポインタ引数に渡す変数や関数が 0x0 番地に配置されないように RAM の先頭にダミーの変数を用意してください。

なお、CCRX プロジェクト(e2 studio V7.5.0)の場合、変数が 0x0 番地に配置されることを防ぐために RAM の先頭番地が 0x4 になっています。GCC プロジェクト(e2 studio V7.5.0)、IAR プロジェクト(EWRX V4.12.1)の場合は RAM の先頭番地が 0x0 になっていますので、上記対策が必要となります。

IDE のバージョンアップによりセクションのデフォルト設定が変更されることがあります。最新の IDE を使用される際は、セクション設定をご確認の上、ご対応ください。

2.4 サポートされているツールチェーン

本 FIT モジュールは「6.1 動作確認環境」に示すツールチェーンで動作確認を行っています。

2.5 使用する割り込みベクタ

調歩同期モードの場合、R_SCI_Open 関数を実行すると、RXIn 割り込み、ERIn 割り込みが有効になります。R_SCI_Send 関数を実行すると TXIn 割り込みが有効になります。

クロック同期モードおよび SSPI モードの場合、R_SCI_Open 関数を実行すると、RXIn 割り込み、ERIn 割り込みが有効になります。TXIn 割り込み、TEIn 割り込みは使用しません。

表 2.1 に本 FIT モジュールが使用する割り込みベクタを示します。

表 2.1 使用する割り込みベクター覧

デバイス	割り込みベクタ
RX110、RX111 RX113、RX130、RX140、RX13T RX230 RX231、RX23T、RX23W、RX23E-A RX24T、RX24U (注 1)	ERI2 割り込み（ベクタ番号: 186） RXI2 割り込み（ベクタ番号: 187） TXI2 割り込み（ベクタ番号: 188） TEI2 割り込み（ベクタ番号: 189） ERI3 割り込み（ベクタ番号: 190） RXI3 割り込み（ベクタ番号: 191） TXI3 割り込み（ベクタ番号: 192） TEI3 割り込み（ベクタ番号: 193） ERI4 割り込み（ベクタ番号: 194） RXI4 割り込み（ベクタ番号: 195） TXI4 割り込み（ベクタ番号: 196） TEI4 割り込み（ベクタ番号: 197） ERI7 割り込み（ベクタ番号: 206） RXI7 割り込み（ベクタ番号: 207） TXI7 割り込み（ベクタ番号: 208） TEI7 割り込み（ベクタ番号: 209） ERI10 割り込み（ベクタ番号: 210） RXI10 割り込み（ベクタ番号: 211） TXI10 割り込み（ベクタ番号: 212） TEI10 割り込み（ベクタ番号: 213） ERI0 割り込み（ベクタ番号: 214） RXI0 割り込み（ベクタ番号: 215） TXI0 割り込み（ベクタ番号: 216） TEI0 割り込み（ベクタ番号: 217） ERI1 割り込み（ベクタ番号: 218） RXI1 割り込み（ベクタ番号: 219） TXI1 割り込み（ベクタ番号: 220） TEI1 割り込み（ベクタ番号: 221） ERI5 割り込み（ベクタ番号: 222） RXI5 割り込み（ベクタ番号: 223） TXI5 割り込み（ベクタ番号: 224） TEI5 割り込み（ベクタ番号: 225） ERI6 割り込み（ベクタ番号: 226） RXI6 割り込み（ベクタ番号: 227） TXI6 割り込み（ベクタ番号: 228） TEI6 割り込み（ベクタ番号: 229）

注1. MCU およびピン数によって、使用できる割り込みベクタが異なります。

デバイス	割り込みベクタ
RX110、RX111 RX113、RX130, RX140、 RX13T RX230、RX231 RX23T、RX23W、RX23E-A RX24T、RX24U (注 1)	ERI8 割り込み（ベクタ番号: 230） RXI8 割り込み（ベクタ番号: 231） TXI8 割り込み（ベクタ番号: 232） TEI8 割り込み（ベクタ番号: 233） ERI9 割り込み（ベクタ番号: 234） RXI9 割り込み（ベクタ番号: 235） TXI9 割り込み（ベクタ番号: 236） TEI9 割り込み（ベクタ番号: 237） ERI12 割り込み（ベクタ番号: 238） RXI12 割り込み（ベクタ番号: 239） TXI12 割り込み（ベクタ番号: 240） TEI12 割り込み（ベクタ番号: 241） ERI11 割り込み（ベクタ番号: 250） RXI11 割り込み（ベクタ番号: 251） TXI11 割り込み（ベクタ番号: 252） TEI11 割り込み（ベクタ番号: 253）

注1. MCU およびピン数によって、使用できる割り込みベクタが異なります。

デバイス	割り込みベクタ
RX64M、RX71M	RXI0 割り込み（ベクタ番号: 58） TXI0 割り込み（ベクタ番号: 59） RXI1 割り込み（ベクタ番号: 60） TXI1 割り込み（ベクタ番号: 61） RXI2 割り込み（ベクタ番号: 62） TXI2 割り込み（ベクタ番号: 63） RXI3 割り込み（ベクタ番号: 80） TXI3 割り込み（ベクタ番号: 81） RXI4 割り込み（ベクタ番号: 82） TXI4 割り込み（ベクタ番号: 83） RXI5 割り込み（ベクタ番号: 84） TXI5 割り込み（ベクタ番号: 85） RXI6 割り込み（ベクタ番号: 86） TXI6 割り込み（ベクタ番号: 87） RXI7 割り込み（ベクタ番号: 98） TXI7 割り込み（ベクタ番号: 99） RXI12 割り込み（ベクタ番号: 116） TXI12 割り込み（ベクタ番号: 117）

デバイス	割り込みベクタ
RX64M, RX71M	GROUPBL0 割り込み（ベクタ番号:110） • TEI0 割り込み（グループ割り込み要因番号：0） • ERI0 割り込み（グループ割り込み要因番号：1） • TEI1 割り込み（グループ割り込み要因番号：2） • ERI1 割り込み（グループ割り込み要因番号：3） • TEI2 割り込み（グループ割り込み要因番号：4） • ERI2 割り込み（グループ割り込み要因番号：5） • TEI3 割り込み（グループ割り込み要因番号：6） • ERI3 割り込み（グループ割り込み要因番号：7） • TEI4 割り込み（グループ割り込み要因番号：8） • ERI4 割り込み（グループ割り込み要因番号：9） • TEI5 割り込み（グループ割り込み要因番号：10） • ERI5 割り込み（グループ割り込み要因番号：11） • TEI6 割り込み（グループ割り込み要因番号：12） • ERI6 割り込み（グループ割り込み要因番号：13） • TEI7 割り込み（グループ割り込み要因番号：14） • ERI7 割り込み（グループ割り込み要因番号：15） • TEI12 割り込み（グループ割り込み要因番号：16） • ERI12 割り込み（グループ割り込み要因番号：17）
RX65N,RX671,RX660	RXI0 割り込み（ベクタ番号:58） TXI0 割り込み（ベクタ番号:59） RXI1 割り込み（ベクタ番号:60） TXI1 割り込み（ベクタ番号:61） RXI2 割り込み（ベクタ番号:62） TXI2 割り込み（ベクタ番号:63） RXI3 割り込み（ベクタ番号:80） TXI3 割り込み（ベクタ番号:81） RXI4 割り込み（ベクタ番号:82） TXI4 割り込み（ベクタ番号:83） RXI5 割り込み（ベクタ番号:84） TXI5 割り込み（ベクタ番号:85） RXI6 割り込み（ベクタ番号:86） TXI6 割り込み（ベクタ番号:87） RXI7 割り込み（ベクタ番号:98） TXI7 割り込み（ベクタ番号:99） RXI8 割り込み（ベクタ番号:100） TXI8 割り込み（ベクタ番号:101） RXI9 割り込み（ベクタ番号:102） TXI9 割り込み（ベクタ番号:103） RXI10 割り込み（ベクタ番号:104） TXI10 割り込み（ベクタ番号:105） RXI11 割り込み（ベクタ番号:114） TXI11 割り込み（ベクタ番号:115） RXI12 割り込み（ベクタ番号:116） TXI12 割り込み（ベクタ番号:117）

デバイス	割り込みベクタ
RX65N,RX671,RX660	GROUPBL0 割り込み（ベクタ番号:110） • TEI0 割り込み（グループ割り込み要因番号：0） • ERI0 割り込み（グループ割り込み要因番号：1） • TEI1 割り込み（グループ割り込み要因番号：2） • ERI1 割り込み（グループ割り込み要因番号：3） • TEI2 割り込み（グループ割り込み要因番号：4） • ERI2 割り込み（グループ割り込み要因番号：5） • TEI3 割り込み（グループ割り込み要因番号：6） • ERI3 割り込み（グループ割り込み要因番号：7） • TEI4 割り込み（グループ割り込み要因番号：8） • ERI4 割り込み（グループ割り込み要因番号：9） • TEI5 割り込み（グループ割り込み要因番号：10） • ERI5 割り込み（グループ割り込み要因番号：11） • TEI6 割り込み（グループ割り込み要因番号：12） • ERI6 割り込み（グループ割り込み要因番号：13） • TEI7 割り込み（グループ割り込み要因番号：14） • ERI7 割り込み（グループ割り込み要因番号：15） • TEI12 割り込み（グループ割り込み要因番号：16） • ERI12 割り込み（グループ割り込み要因番号：17） GROUPBL1 割り込み（ベクタ番号:111） • TEI8 割り込み（グループ割り込み要因番号：24） • ERI8 割り込み（グループ割り込み要因番号：25） • TEI9 割り込み（グループ割り込み要因番号：26） • ERI9 割り込み（グループ割り込み要因番号：27） GROUPAL0 割り込み（ベクタ番号:112） • TEI10 割り込み（グループ割り込み要因番号：8） • ERI10 割り込み（グループ割り込み要因番号：9） • TEI11 割り込み（グループ割り込み要因番号：12） • ERI11 割り込み（グループ割り込み要因番号：13）

デバイス	割り込みベクタ
RX66T、RX72T	RXI1 割り込み（ベクタ番号:60) TXI1 割り込み（ベクタ番号:61) RXI5 割り込み（ベクタ番号:84) TXI5 割り込み（ベクタ番号:85) RXI6 割り込み（ベクタ番号:86) TXI6 割り込み（ベクタ番号:87) RXI8 割り込み（ベクタ番号:100) TXI8 割り込み（ベクタ番号:101) RXI9 割り込み（ベクタ番号:102) TXI9 割り込み（ベクタ番号:103) RXI11 割り込み（ベクタ番号:114) TXI11 割り込み（ベクタ番号:115) RXI12 割り込み（ベクタ番号:116) TXI12 割り込み（ベクタ番号:117) GROUPBL0 割り込み（ベクタ番号:110) ● TEI1 割り込み（グループ割り込み要因番号：2) ● ERI1 割り込み（グループ割り込み要因番号：3) ● TEI5 割り込み（グループ割り込み要因番号：10) ● ERI5 割り込み（グループ割り込み要因番号：11) ● TEI6 割り込み（グループ割り込み要因番号：12) ● ERI6 割り込み（グループ割り込み要因番号：13) ● TEI12 割り込み（グループ割り込み要因番号：16) ● ERI12 割り込み（グループ割り込み要因番号：17) GROUPBL1 割り込み（ベクタ番号:111) ● TEI8 割り込み（グループ割り込み要因番号：24) ● ERI8 割り込み（グループ割り込み要因番号：25) ● TEI9 割り込み（グループ割り込み要因番号：26) ● ERI9 割り込み（グループ割り込み要因番号：27) GROUPAL0 割り込み（ベクタ番号:112) ● TEI11 割り込み（グループ割り込み要因番号：12) ● ERI11 割り込み（グループ割り込み要因番号：13)

デバイス	割り込みベクタ
RX72M, RX72N, RX66N	RXI0 割り込み（ベクタ番号:58) TXI0 割り込み（ベクタ番号:59) RXI1 割り込み（ベクタ番号:60) TXI1 割り込み（ベクタ番号:61) RXI2 割り込み（ベクタ番号:62) TXI2 割り込み（ベクタ番号:63) RXI3 割り込み（ベクタ番号:80) TXI3 割り込み（ベクタ番号:81) RXI4 割り込み（ベクタ番号:82) TXI4 割り込み（ベクタ番号:83) RXI5 割り込み（ベクタ番号:84) TXI5 割り込み（ベクタ番号:85) RXI6 割り込み（ベクタ番号:86) TXI6 割り込み（ベクタ番号:87) RXI7 割り込み（ベクタ番号:98) TXI7 割り込み（ベクタ番号:99) RXI8 割り込み（ベクタ番号:100) TXI8 割り込み（ベクタ番号:101) RXI9 割り込み（ベクタ番号:102) TXI9 割り込み（ベクタ番号:103) RXI10 割り込み（ベクタ番号:104) TXI10 割り込み（ベクタ番号:105) RXI11 割り込み（ベクタ番号:114) TXI11 割り込み（ベクタ番号:115) RXI12 割り込み（ベクタ番号:116) TXI12 割り込み（ベクタ番号:117)

デバイス	割り込みベクタ
RX72M, RX72N, RX66N	GROUPBL0 割り込み（ベクタ番号:110) • TEI0 割り込み（グループ割り込み要因番号：0) • ERI0 割り込み（グループ割り込み要因番号：1) • TEI1 割り込み（グループ割り込み要因番号：2) • ERI1 割り込み（グループ割り込み要因番号：3) • TEI2 割り込み（グループ割り込み要因番号：4) • ERI2 割り込み（グループ割り込み要因番号：5) • TEI3 割り込み（グループ割り込み要因番号：6) • ERI3 割り込み（グループ割り込み要因番号：7) • TEI4 割り込み（グループ割り込み要因番号：8) • ERI4 割り込み（グループ割り込み要因番号：9) • TEI5 割り込み（グループ割り込み要因番号：10) • ERI5 割り込み（グループ割り込み要因番号：11) • TEI6 割り込み（グループ割り込み要因番号：12) • ERI6 割り込み（グループ割り込み要因番号：13) • TEI12 割り込み（グループ割り込み要因番号：16) • ERI12 割り込み（グループ割り込み要因番号：17) GROUPAL0 割り込み（ベクタ番号:112) • TEI7 割り込み（グループ割り込み要因番号：22) • ERI7 割り込み（グループ割り込み要因番号：23) • TEI8 割り込み（グループ割り込み要因番号：0) • ERI8 割り込み（グループ割り込み要因番号：1) • TEI9 割り込み（グループ割り込み要因番号：4) • ERI9 割り込み（グループ割り込み要因番号：5) • TEI10 割り込み（グループ割り込み要因番号：8) • ERI10 割り込み（グループ割り込み要因番号：9) • TEI11 割り込み（グループ割り込み要因番号：12) • ERI11 割り込み（グループ割り込み要因番号：13)
RX26T	RXI1 割り込み（ベクタ番号:60) TXI1 割り込み（ベクタ番号:61) RXI5 割り込み（ベクタ番号:84) TXI5 割り込み（ベクタ番号:85) RXI6 割り込み（ベクタ番号:86) TXI6 割り込み（ベクタ番号:87) RXI12 割り込み（ベクタ番号:116) TXI12 割り込み（ベクタ番号:117) GROUPBL0 割り込み（ベクタ番号:110) • TEI1 割り込み（グループ割り込み要因番号：2) • ERI1 割り込み（グループ割り込み要因番号：3) • TEI5 割り込み（グループ割り込み要因番号：10) • ERI5 割り込み（グループ割り込み要因番号：11) • TEI6 割り込み（グループ割り込み要因番号：12) • ERI6 割り込み（グループ割り込み要因番号：13) • TEI12 割り込み（グループ割り込み要因番号：16) • ERI12 割り込み（グループ割り込み要因番号：17)

デバイス	割り込みベクタ
RX23E-B	ERI0 割り込み (ベクタ番号: 214) RXI0 割り込み (ベクタ番号: 215) TXI0 割り込み (ベクタ番号: 216) TEI0 割り込み (ベクタ番号: 217) ERI1 割り込み (ベクタ番号: 218) RXI1 割り込み (ベクタ番号: 219) TXI1 割り込み (ベクタ番号: 220) TEI1 割り込み (ベクタ番号: 221) ERI5 割り込み (ベクタ番号: 222) RXI5 割り込み (ベクタ番号: 223) TXI5 割り込み (ベクタ番号: 224) TEI5 割り込み (ベクタ番号: 225) ERI6 割り込み (ベクタ番号: 226) RXI6 割り込み (ベクタ番号: 227) TXI6 割り込み (ベクタ番号: 228) TEI6 割り込み (ベクタ番号: 229) ERI8 割り込み (ベクタ番号: 230) RXI8 割り込み (ベクタ番号: 231) TXI8 割り込み (ベクタ番号: 232) TEI8 割り込み (ベクタ番号: 233) ERI9 割り込み (ベクタ番号: 234) RXI9 割り込み (ベクタ番号: 235) TXI9 割り込み (ベクタ番号: 236) TEI9 割り込み (ベクタ番号: 237) ERI12 割り込み (ベクタ番号: 238) RXI12 割り込み (ベクタ番号: 239) TXI12 割り込み (ベクタ番号: 240) TEI12 割り込み (ベクタ番号: 241)

2.6 ヘッダファイル

すべての API 呼び出しとそれをサポートするインタフェース定義は r_sci_rx_if.h に記載しています。

2.7 整数型

このドライバは ANSI C99 を使用しています。これらの型は stdint.h で定義されています。

2.8 コンパイル時の設定

本モジュールのコンフィギュレーションオプションの設定は、r_sci_rx_config.h で行います。

オプション名および設定値に関する説明を、下表に示します。

コンフィギュレーションオプション（r_sci_rx_config.h）	
SCI_CFG_PARAM_CHECKING_ENABLE ※デフォルト値は“1”	1：ビルド時にパラメータチェックの処理をコードに含めます。 0：ビルド時にパラメータチェックの処理をコードから省略します。 このオプションに BSP_CFG_PARAM_CHECKING_ENABLE を設定すると、システムのデフォルト設定が使用されます。
SCI_CFG_ASYNC_INCLUDED ※デフォルト値は“1” SCI_CFG_SYNC_INCLUDED ※デフォルト値は“0” SCI_CFG_SSPI_INCLUDED ※デフォルト値は“0” SCI_CFG_IRDA_INCLUDED ※デフォルト値は“0”	モードに特定のコードを含むかどうかを定義します。 “1”を設定すると、対応する処理をコードに含めます。使用しないモードに対しては、“0”を設定してください。全体のコードサイズを小さくできます。
SCI_CFG_USE_CIRCULAR_BUFFER ※デフォルト値は“0”	この定義は調歩同期式モードでのみ使用されます。1 を設定すると循環バッファが使用されます。0 を設定すると循環バッファは使用されません。 注：SCI_CFG_USE_CIRCULAR_BUFFER = 1 とする場合、BSP_CFG_RUN_IN_USER_MODE = 0、BYTEQ_CFG_PROTECT_QUEUE = 1 としてください。もし上記を設定しない場合、ビルドエラーが発生します。
SCI_CFG_DUMMY_TX_BYTE ※デフォルト値は“0xFF”	このオプションは SSPI およびクロック同期式モードでのみ使用します。 R_SCI_Receive()関数の呼び出しで、各バイトデータの受信に対して送信されるダミーデータの値です。
SCI_CFG_CH0_INCLUDED SCI_CFG_CH1_INCLUDED SCI_CFG_CH2_INCLUDED SCI_CFG_CH3_INCLUDED SCI_CFG_CH4_INCLUDED SCI_CFG_CH5_INCLUDED SCI_CFG_CH6_INCLUDED SCI_CFG_CH7_INCLUDED SCI_CFG_CH8_INCLUDED SCI_CFG_CH9_INCLUDED SCI_CFG_CH10_INCLUDED SCI_CFG_CH11_INCLUDED SCI_CFG_CH12_INCLUDED ※各デフォルト値は以下のとおり: CH0、CH2～CH12:0、CH1:1	チャネルごとに送受信バッファ、カウンタ、割り込み、その他のプログラム、RAM などのリソースを持ちます。このオプションを“1”に設定すると、そのチャネルに関連したリソースが割り当てられます。 **デフォルトでは CH1 のみが有効に設定されています。config ファイルにて、使用するチャネルを確認してください。**

コンフィギュレーションオプション（r_sci_rx_config.h）	
SCI_CFG_CH0_EN_TXI_NESTED_INT SCI_CFG_CH1_EN_TXI_NESTED_INT SCI_CFG_CH2_EN_TXI_NESTED_INT SCI_CFG_CH3_EN_TXI_NESTED_INT SCI_CFG_CH4_EN_TXI_NESTED_INT SCI_CFG_CH5_EN_TXI_NESTED_INT SCI_CFG_CH6_EN_TXI_NESTED_INT SCI_CFG_CH7_EN_TXI_NESTED_INT SCI_CFG_CH8_EN_TXI_NESTED_INT SCI_CFG_CH9_EN_TXI_NESTED_INT SCI_CFG_CH10_EN_TXI_NESTED_INT SCI_CFG_CH11_EN_TXI_NESTED_INT SCI_CFG_CH12_EN_TXI_NESTED_INT ※デフォルト値はすべて“0”	各 SCI チャネルの TXI の多重割り込み用のコードを含めるか否かを示します。 0: TXI の多重割り込み用のコードを含めません。 1: TXI の多重割り込み用のコードを含めます。
SCI_CFG_CH0_EN_RXI_NESTED_INT SCI_CFG_CH1_EN_RXI_NESTED_INT SCI_CFG_CH2_EN_RXI_NESTED_INT SCI_CFG_CH3_EN_RXI_NESTED_INT SCI_CFG_CH4_EN_RXI_NESTED_INT SCI_CFG_CH5_EN_RXI_NESTED_INT SCI_CFG_CH6_EN_RXI_NESTED_INT SCI_CFG_CH7_EN_RXI_NESTED_INT SCI_CFG_CH8_EN_RXI_NESTED_INT SCI_CFG_CH9_EN_RXI_NESTED_INT SCI_CFG_CH10_EN_RXI_NESTED_INT SCI_CFG_CH11_EN_RXI_NESTED_INT SCI_CFG_CH12_EN_RXI_NESTED_INT ※デフォルト値はすべて“0”	各 SCI チャネルの RXI の多重割り込み用のコードを含めるか否かを示します。 0: RXI の多重割り込み用のコードを含めません。 1: RXI の多重割り込み用のコードを含めます。
SCI_CFG_CH0_EN_TEI_NESTED_INT SCI_CFG_CH1_EN_TEI_NESTED_INT SCI_CFG_CH2_EN_TEI_NESTED_INT SCI_CFG_CH3_EN_TEI_NESTED_INT SCI_CFG_CH4_EN_TEI_NESTED_INT SCI_CFG_CH5_EN_TEI_NESTED_INT SCI_CFG_CH6_EN_TEI_NESTED_INT SCI_CFG_CH7_EN_TEI_NESTED_INT SCI_CFG_CH8_EN_TEI_NESTED_INT SCI_CFG_CH9_EN_TEI_NESTED_INT SCI_CFG_CH10_EN_TEI_NESTED_INT SCI_CFG_CH11_EN_TEI_NESTED_INT SCI_CFG_CH12_EN_TEI_NESTED_INT ※デフォルト値はすべて“0”	各 SCI チャネルの TEI の多重割り込み用のコードを含めるか否かを示します。 0: TEI の多重割り込み用のコードを含めません。 1: TEI の多重割り込み用のコードを含めます。

コンフィギュレーションオプション（r_sci_rx_config.h）	
SCI_CFG_CH0_EN_ERI_NESTED_INT SCI_CFG_CH1_EN_ERI_NESTED_INT SCI_CFG_CH2_EN_ERI_NESTED_INT SCI_CFG_CH3_EN_ERI_NESTED_INT SCI_CFG_CH4_EN_ERI_NESTED_INT SCI_CFG_CH5_EN_ERI_NESTED_INT SCI_CFG_CH6_EN_ERI_NESTED_INT SCI_CFG_CH7_EN_ERI_NESTED_INT SCI_CFG_CH8_EN_ERI_NESTED_INT SCI_CFG_CH9_EN_ERI_NESTED_INT SCI_CFG_CH10_EN_ERI_NESTED_INT SCI_CFG_CH11_EN_ERI_NESTED_INT SCI_CFG_CH12_EN_ERI_NESTED_INT ※デフォルト値はすべて“0”	各 SCI チャネルの ERI の多重割り込み用のコードを含めるか否かを示します。 0: ERI の多重割り込み用のコードを含めません。 1: ERI の多重割り込み用のコードを含めます。
SCI_CFG_CH0_TX_BUFSIZ SCI_CFG_CH1_TX_BUFSIZ SCI_CFG_CH2_TX_BUFSIZ SCI_CFG_CH3_TX_BUFSIZ SCI_CFG_CH4_TX_BUFSIZ SCI_CFG_CH5_TX_BUFSIZ SCI_CFG_CH6_TX_BUFSIZ SCI_CFG_CH7_TX_BUFSIZ SCI_CFG_CH8_TX_BUFSIZ SCI_CFG_CH9_TX_BUFSIZ SCI_CFG_CH10_TX_BUFSIZ SCI_CFG_CH11_TX_BUFSIZ SCI_CFG_CH12_TX_BUFSIZ ※デフォルト値はすべて“80”	調歩同期式モードで、各チャネルの送信キューに使用されるバッファサイズを指定します。 使用するチャネルに対応する“SCI_CFG_CHn_INCLUDED”、または“SCI_CFG_ASYNC_INCLUDED”が“0”に設定されている場合は、バッファは割り当てられません。
#define SCI_CFG_CH0_RX_BUFSIZ #define SCI_CFG_CH1_RX_BUFSIZ #define SCI_CFG_CH2_RX_BUFSIZ #define SCI_CFG_CH3_RX_BUFSIZ #define SCI_CFG_CH4_RX_BUFSIZ #define SCI_CFG_CH5_RX_BUFSIZ #define SCI_CFG_CH6_RX_BUFSIZ #define SCI_CFG_CH7_RX_BUFSIZ #define SCI_CFG_CH8_RX_BUFSIZ #define SCI_CFG_CH9_RX_BUFSIZ #define SCI_CFG_CH10_RX_BUFSIZ #define SCI_CFG_CH11_RX_BUFSIZ #define SCI_CFG_CH12_RX_BUFSIZ ※デフォルト値はすべて“80”	調歩同期式モードで、各チャネルの受信キューに使用されるバッファサイズを指定します。 使用するチャネルに対応する“SCI_CFG_CHn_INCLUDED”か“SCI_CFG_ASYNC_INCLUDED”が“0”に設定されている場合は、バッファは割り当てられません。
SCI_CFG_TEI_INCLUDED ※デフォルト値は“0”	このオプションを“1”に設定すると、送信データエンプティ割り込みの処理をコードに含めます。TEI 割り込みは、データの最終バイトの最終ビットが出力されたときに発生します。この割り込みで、ユーザ設定のコールバック関数（R_SCI_Open()で設定）が呼び出されます。

コンフィギュレーションオプション（r_sci_rx_config.h）	
SCI_CFG_RXERR_PRIORITY ※デフォルト値は“3”	このオプションは RX63N、RX631 のみに適用されます。グループ 12 エラー割り込みの優先レベルを設定します。優先レベルは最低値が 1、最高値が 15 です。この割り込みで全チャネルのオーバランエラー、フレーミングエラー、パリティエラーを処理します。
SCI_CFG_ERI_TEI_PRIORITY ※デフォルト値は“3”	このオプションは RX64M、RX71M、RX65N、RX72M、RX72N、RX66N、RX671、RX660 のみに適用されます。エラー割り込み（ERI）と送信終了割り込み（TEI）の優先レベルを設定します。優先レベルは最低値が 1、最高値が 15 です。ERI 割り込みで全チャネルのオーバランエラー、フレーミングエラー、パリティエラーを処理します。TEI 割り込みで、最終ビットが送信され、送信完了状態になったことを示します（調歩同期式モード）。
SCI_CFG_CH7_FIFO_INCLUDED SCI_CFG_CH8_FIFO_INCLUDED SCI_CFG_CH9_FIFO_INCLUDED SCI_CFG_CH10_FIFO_INCLUDED SCI_CFG_CH11_FIFO_INCLUDED ※デフォルト値は“0”	このオプションは FIFO 機能を搭載する SCI モジュール(SCIi)をサポートする MCU の場合のみ適用される定義となります。 1：ビルド時に FIFO 機能に関する処理をコードに含めます。 0：ビルド時に FIFO 機能に関する処理をコードから除外します。
SCI_CFG_CH7_TX_FIFO_THRESH SCI_CFG_CH8_TX_FIFO_THRESH SCI_CFG_CH9_TX_FIFO_THRESH SCI_CFG_CH10_TX_FIFO_THRESH SCI_CFG_CH11_TX_FIFO_THRESH ※デフォルト値は“8”	このオプションは FIFO 機能を搭載する SCI モジュール(SCIi)をサポートする MCU の場合のみ適用される定義となります。 SCI の動作モードがクロック同期式モード、簡易 SPI モードの場合は受信 FIFO のしきい値の設定と同じ値を設定してください。 0~15：送信 FIFO のしきい値を設定します。
SCI_CFG_CH7_RX_FIFO_THRESH SCI_CFG_CH8_RX_FIFO_THRESH SCI_CFG_CH9_RX_FIFO_THRESH SCI_CFG_CH10_RX_FIFO_THRESH SCI_CFG_CH11_RX_FIFO_THRESH ※デフォルト値は“8”	このオプションは FIFO 機能を搭載する SCI モジュール(SCIi)をサポートする MCU の場合のみ適用される定義となります。 1~15：受信 FIFO のしきい値を設定します。
SCI_CFG_CH0_DATA_MATCH_INCLUDED SCI_CFG_CH1_DATA_MATCH_INCLUDED SCI_CFG_CH2_DATA_MATCH_INCLUDED SCI_CFG_CH3_DATA_MATCH_INCLUDED SCI_CFG_CH4_DATA_MATCH_INCLUDED SCI_CFG_CH5_DATA_MATCH_INCLUDED SCI_CFG_CH6_DATA_MATCH_INCLUDED SCI_CFG_CH7_DATA_MATCH_INCLUDED SCI_CFG_CH8_DATA_MATCH_INCLUDED SCI_CFG_CH9_DATA_MATCH_INCLUDED SCI_CFG_CH10_DATA_MATCH_INCLUDED SCI_CFG_CH11_DATA_MATCH_INCLUDED ※デフォルト値は“0”	RX65N、RX66T と RX72T、RX72M、RX72N、RX66N、RX671、RX660、RX140、RX26T のみ。データ比較関数を記述した SCI モジュール (SCIi、SCIj) があります。 1：データ比較関数に関連する処理はビルド内に包含されます 0：データ比較関数に関連する処理はビルドから除外されます

コンフィギュレーションオプション（r_sci_rx_config.h）	
SCI_CFG_CH0_TX_DTC_DMACA_ENABLE SCI_CFG_CH1_TX_DTC_DMACA_ENABLE SCI_CFG_CH2_TX_DTC_DMACA_ENABLE SCI_CFG_CH3_TX_DTC_DMACA_ENABLE SCI_CFG_CH4_TX_DTC_DMACA_ENABLE SCI_CFG_CH5_TX_DTC_DMACA_ENABLE SCI_CFG_CH6_TX_DTC_DMACA_ENABLE SCI_CFG_CH7_TX_DTC_DMACA_ENABLE SCI_CFG_CH8_TX_DTC_DMACA_ENABLE SCI_CFG_CH9_TX_DTC_DMACA_ENABLE SCI_CFG_CH10_TX_DTC_DMACA_ENABLE SCI_CFG_CH11_TX_DTC_DMACA_ENABLE SCI_CFG_CH12_TX_DTC_DMACA_ENABLE ※デフォルト値は“0”	SCI チャネルでデータ転送に使用する方法を選択します 0：CPU を使用してデータを転送 1：DTC を使用してデータを転送 2：DMAC を使用してデータを転送
SCI_CFG_CH0_RX_DTC_DMACA_ENABLE SCI_CFG_CH1_RX_DTC_DMACA_ENABLE SCI_CFG_CH2_RX_DTC_DMACA_ENABLE SCI_CFG_CH3_RX_DTC_DMACA_ENABLE SCI_CFG_CH4_RX_DTC_DMACA_ENABLE SCI_CFG_CH5_RX_DTC_DMACA_ENABLE SCI_CFG_CH6_RX_DTC_DMACA_ENABLE SCI_CFG_CH7_RX_DTC_DMACA_ENABLE SCI_CFG_CH8_RX_DTC_DMACA_ENABLE SCI_CFG_CH9_RX_DTC_DMACA_ENABLE SCI_CFG_CH10_RX_DTC_DMACA_ENABLE SCI_CFG_CH11_RX_DTC_DMACA_ENABLE SCI_CFG_CH12_RX_DTC_DMACA_ENABLE ※デフォルト値は“0”	SCI チャネルでデータ転送に使用する方法を選択します 0：CPU を使用してデータを転送 1：DTC を使用してデータを転送 2：DMAC を使用してデータを転送
SCI_CFG_CH0_TX_DMACA_CH_NUM SCI_CFG_CH1_TX_DMACA_CH_NUM SCI_CFG_CH2_TX_DMACA_CH_NUM SCI_CFG_CH3_TX_DMACA_CH_NUM SCI_CFG_CH4_TX_DMACA_CH_NUM SCI_CFG_CH5_TX_DMACA_CH_NUM SCI_CFG_CH6_TX_DMACA_CH_NUM SCI_CFG_CH7_TX_DMACA_CH_NUM SCI_CFG_CH8_TX_DMACA_CH_NUM SCI_CFG_CH9_TX_DMACA_CH_NUM SCI_CFG_CH10_TX_DMACA_CH_NUM SCI_CFG_CH11_TX_DMACA_CH_NUM SCI_CFG_CH12_TX_DMACA_CH_NUM ※デフォルト値は“0”	DMAC 機能を搭載している MCU のみ（セクション 1.2 参照） 0～7：SCI TX で使用する DMAC チャネルを指定します

コンフィギュレーションオプション（r_sci_rx_config.h）	
SCI_CFG_CH0_RX_DMACA_CH_NUM SCI_CFG_CH1_RX_DMACA_CH_NUM SCI_CFG_CH2_RX_DMACA_CH_NUM SCI_CFG_CH3_RX_DMACA_CH_NUM SCI_CFG_CH4_RX_DMACA_CH_NUM SCI_CFG_CH5_RX_DMACA_CH_NUM SCI_CFG_CH6_RX_DMACA_CH_NUM SCI_CFG_CH7_RX_DMACA_CH_NUM SCI_CFG_CH8_RX_DMACA_CH_NUM SCI_CFG_CH9_RX_DMACA_CH_NUM SCI_CFG_CH10_RX_DMACA_CH_NUM SCI_CFG_CH11_RX_DMACA_CH_NUM SCI_CFG_CH12_RX_DMACA_CH_NUM ※デフォルト値は“0”	DMAC 機能を搭載している MCU のみ （セクション 1.2 参照） 0～7：SCI RX で使用する DMAC チャネルを指定します
SCI_CFG_CH0_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…..0 SCI_CFG_CH1_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…..0 SCI_CFG_CH2_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…..0 SCI_CFG_CH3_TX_SIGNAL_TRANSITION_TIMING_INCLUDED….. 0 SCI_CFG_CH4_TX_SIGNAL_TRANSITION_TIMING_INCLUDED….0 SCI_CFG_CH5_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…. 0 SCI_CFG_CH6_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…. 0 SCI_CFG_CH7_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…. 0 SCI_CFG_CH8_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…. 0 SCI_CFG_CH9_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…. 0 SCI_CFG_CH10_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…. 0 SCI_CFG_CH11_TX_SIGNAL_TRANSITION_TIMING_INCLUDED…. 0	このオプションは transition timing 機能を搭載する SCI モジュール をサポートする MCU の場合のみ適用される定義となります。 1：ビルド時に transition timing 機能に関する処理をコードに含めます。 0：ビルド時に transition timing 機能に関する処理をコードから除外します。
SCI_CFG_CH0_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH1_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH2_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH3_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH4_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH5_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH6_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH7_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH8_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH9_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH10_RX_DATA_SAMPLING_TIMING_INCLUDED….0 SCI_CFG_CH11_RX_DATA_SAMPLING_TIMING_INCLUDED….0	このオプションは data sampling 機能を搭載する SCI モジュール をサポートする MCU の場合のみ適用される定義となります。 1：ビルド時に data sampling 機能に関する処理をコードに含めます。 0：ビルド時に data sampling 機能に関する処理をコードから除外します。
SCI_CFG_CH5_IRDA_INCLUDED　0	RX113/RX23W/ RX230/RX231 のみ。IrDA のデータ通信波形を記述した SCI モジュールがあります。 1：IrDA 関数に関連する処理はビルド内に包含されます 0：IrDA 関数に関連する処理はビルドから除外されます
SCI_CFG_CH5_IRDA_IRTXD_INACTIVE_LEVEL　1	選択した IRTXD 端子の非アクティブ状態に対応するレベルを表します。 - この値を 0 に設定する場合、選択した IRTXD 端子はローを出力します。 - この値を 1 に設定する場合、選択した IRTXD 端子はハイを出力します。

コンフィギュレーションオプション（r_sci_rx_config.h）	
SCI_CFG_CH5_IRDA_IRRXD_INACTIVE_LEVEL 1	選択した IRRXD 端子の非アクティブ状態に対応するレベルを表します。 - この値を 0 に設定する場合、選択した IRRXD 端子はローを出力します。 - この値を 1 に設定する場合、選択した IRRXD 端子はハイを出力します。

2.9 コードサイズ

本モジュールのコードサイズを下表に示します

ROM (コードおよび定数) と RAM (グローバルデータ) のサイズは、ビルド時の「2.8 コンパイル時の設定」のコンフィギュレーションオプションによって決まります。掲載した値は、「2.4 サポートされているツールチェーン」の C コンパイラでコンパイルオプションがデフォルト時の参考値です。コンパイルオプションのデフォルトは最適化レベル：2、最適化のタイプ：サイズ優先、データ・エンディアン：リトルエンディアンです。コードサイズは C コンパイラのバージョンやコンパイルオプションにより異なります。

ROM、RAM およびスタックのコードサイズ

デバイス	分類		使用メモリ		備考
			ルネサス製コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX130	調歩同期	ROM	4116 バイト	3774 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	3845 バイト	3441 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期+ クロック同期（または簡易 SPI）	ROM	5143 バイト	4657 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		100 バイト		
RX13T	調歩同期	ROM	2917 バイト	2664 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2647 バイト	2341 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期 + クロック同期（または簡易 SPI）	ROM	3946 バイト	3594 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	調歩同期 + DTC	ROM	3591 バイト	3258 バイト	1 チャネルを使用
		RAM	446 バイト	446 バイト	1 チャネル使用
	クロック同期 + DTC	ROM	3434 バイト	3045 バイト	1 チャネル使用
		RAM	290 バイト	290 バイト	1 チャネル使用
	調歩同期+ クロック同期（または簡易 SPI）+ DTC	ROM	4907 バイト	4432 バイト	計 2 チャネル使用
		RAM	706 バイト	706 バイト	計 2 チャネル使用
	最大使用スタックサイズ		160 バイト		
RX231	調歩同期	ROM	3496 バイト	2573 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2704 バイト	2231 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	IrDA インタフェースモード	ROM	2768 バイト	2402 バイト	1 チャネル使用
		RAM	196 バイト	196 バイト	1 チャネル使用
	調歩同期+ クロック同期（または簡易 SPI）	ROM	4067 バイト	3498 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		

ROM、RAM およびスタックのコードサイズ					
デバイス	分類		使用メモリ		備考
			ルネサス製コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX23W	調歩同期	ROM	2892 バイト	2559 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2600 バイト	2217 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	IrDA インタフェースモード	ROM	2664 バイト	2388 バイト	1 チャネル使用
		RAM	196 バイト	196 バイト	1 チャネル使用
	調歩同期 + クロック同期（または簡易 SPI）	ROM	4003 バイト	3484 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		
RX23E-A	調歩同期	ROM	2725 バイト	2400 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	調歩同期 + 循環バッファ	ROM	2724 バイト	2412 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2468 バイト	2094 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期 + クロック同期（または簡易 SPI）	ROM	3752 バイト	3282 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		
RX64M	調歩同期	ROM	2861 バイト	2500 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2598 バイト	2185 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期+ クロック同期 （または簡易 SPI）	ROM	3894 バイト	3389 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		80 バイト		
RX65N	調歩同期	ROM	2852 バイト	2488 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2586 バイト	2173 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期+クロック同期（または簡易 SPI）	ROM	3885 バイト	3377 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	調歩同期 + DTC	ROM	3642 バイト	3280 バイト	1 チャネル使用
		RAM	446 バイト	446 バイト	1 チャネル使用
	最大使用スタックサイズ		180 バイト		
	FIFO モード + 調歩同期	ROM	3758 バイト	3348 バイト	1 チャネル使用
		RAM	200 バイト	200 バイト	1 チャネル使用
	FIFO モード + クロック同期	ROM	3714 バイト	3223 バイト	1 チャネル使用
		RAM	44 バイト	44 バイト	1 チャネル使用
	FIFO モード + 調歩同期 + クロック同期	ROM	5306 バイト	4723 バイト	計 2 チャネル使用
		RAM	408 バイト	408 バイト	計 2 チャネル使用
	FIFO モード + 調歩同期 + クロック同期 + DMAC	ROM	8865 バイト	8300 バイト	計 2 チャネル使用
		RAM	530 バイト	530 バイト	計 2 チャネル使用
	最大使用スタックサイズ		204 バイト		

ROM、RAM およびスタックのコードサイズ					
デバイス	分類		使用メモリ		備考
			ルネサス製コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX66T	調歩同期モード	ROM	2845 バイト	2481 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	2579 バイト	2166 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	調歩同期モード + クロック同期モード (またはシンプルな SPI)	ROM	3768 バイト	3260 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	最大のスタック使用量		80 バイト		
	FIFO モード +調歩同期モード	ROM	3748 バイト	3338 バイト	1 チャネルを使用
		RAM	200 バイト	200 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	3705 バイト	3214 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード +調歩同期モード +クロック同期モード	ROM	5143 バイト	4560 バイト	合計 2 チャネルを使用
		RAM	364 バイト	364 バイト	合計 2 チャネルを使用
	最大のスタック使用量		80 バイト		
RX72T	調歩同期モード	ROM	2845 バイト	2481 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	2579 バイト	2166 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	調歩同期モード + クロック同期モード (またはシンプルな SPI)	ROM	3732 バイト	3224 バイト	合計 2 チャネルを使用
		RAM	356 バイト	356 バイト	合計 2 チャネルを使用
	最大のスタック使用量		80 バイト		
	FIFO モード +調歩同期モード	ROM	3748 バイト	3338 バイト	1 チャネルを使用
		RAM	200 バイト	200 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	3705 バイト	3214 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード +調歩同期モード + クロック同期モード	ROM	5166 バイト	4583 バイト	合計 2 チャネルを使用
		RAM	364 バイト	364 バイト	合計 2 チャネルを使用
	最大のスタック使用量		80 バイト		

ROM、RAM およびスタックのコードサイズ					
デバイス	分類		使用メモリ		備考
			ルネサス製コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX72M	調歩同期モード	ROM	2866 バイト	2502 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	2600 バイト	2187 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	調歩同期モード + クロック同期モード (またはシンプルな SPI)	ROM	3899 バイト	3391 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	調歩同期モード + DTC	ROM	3656 バイト	3292 バイト	1 チャネルを使用
		RAM	446 バイト	446 バイト	1 チャネルを使用
	最大のスタック使用量		180 バイト		
	FIFO モード +調歩同期モード	ROM	3769 バイト	3359 バイト	1 チャネルを使用
		RAM	227 バイト	227 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	3726 バイト	3235 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード +調歩同期モード +クロック同期モード	ROM	5318 バイト	4735 バイト	合計 2 チャネルを使用
		RAM	408 バイト	408 バイト	合計 2 チャネルを使用
	FIFO モード +調歩同期モード +クロック同期モード+ DMAC	ROM	8877 バイト	8312 バイト	合計 2 チャネルを使用
		RAM	530 バイト	530 バイト	合計 2 チャネルを使用
	最大のスタック使用量		204 バイト		
RX72N	調歩同期モード	ROM	2922 バイト	2558 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	2657 バイト	2244 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	調歩同期モード + クロック同期モード またはシンプルな SPI)	ROM	3956 バイト	3448 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	最大のスタック使用量		88 バイト		
	FIFO モード + 調歩同期モード	ROM	3825 バイト	3415 バイト	1 チャネルを使用
		RAM	200 バイト	200 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	3769 バイト	3278 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード +調歩同期モード + クロック同期モード	ROM	5364 バイト	4781 バイト	合計 2 チャネルを使用
		RAM	408 バイト	408 バイト	合計 2 チャネルを使用
	最大のスタック使用量		100 バイト		

ROM、RAM およびスタックのコードサイズ					
デバイス	分類		使用メモリ		備考
			ルネサス製コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX66N	調歩同期モード	ROM	2922 バイト	2502 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	2657 バイト	2244 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	調歩同期モード + クロック同期モード (またはシンプルな SPI)	ROM	3956 バイト	3448 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	最大のスタック使用量		92 バイト		
	FIFO モード +調歩同期モード	ROM	3825 バイト	3415 バイト	1 チャネルを使用
		RAM	200 バイト	200 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	3769 バイト	3278 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード +調歩同期モード + クロック同期モード	ROM	5364 バイト	4781 バイト	合計 2 チャネルを使用
		RAM	408 バイト	408 バイト	合計 2 チャネルを使用
	最大のスタック使用量		100 バイト		
RX671	調歩同期	ROM	3226 バイト	3970 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	調歩同期 + 循環バッファ	ROM	3325 バイト	3982 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2858 バイト	2458 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期+クロック同期（または簡易 SPI）	ROM	4391 バイト	3891 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		
	FIFO モード + 調歩同期	ROM	4263 バイト	3860 バイト	1 チャネル使用
		RAM	200 バイト	200 バイト	1 チャネル使用
	FIFO モード + 調歩同期 +循環バッファ	ROM	4250 バイト	3860 バイト	1 チャネル使用
		RAM	200 バイト	200 バイト	1 チャネル使用
	FIFO モード + クロック同期	ROM	3943 バイト	3476 バイト	1 チャネル使用
		RAM	44 バイト	44 バイト	1 チャネル使用
	FIFO モード + 調歩同期 + クロック同期	ROM	5817 バイト	5248 バイト	計 2 チャネル使用
		RAM	408 バイト	408 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		
RX140	調歩同期	ROM	3080 バイト	2751 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	調歩同期 + 循環バッファ	ROM	3087 バイト	2757 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2614 バイト	2240 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期+クロック同期（または簡易 SPI）	ROM	4212 バイト	3738 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		

ROM、RAM およびスタックのコードサイズ					
デバイス	分類		使用メモリ		備考
			ルネサス製コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX660	調歩同期	ROM	3212 バイト	2860 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	調歩同期 + 循環バッファ	ROM	3272 バイト	2940 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2906 バイト	2515 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期+クロック同期（または簡易 SPI）	ROM	4390 バイト	3904 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		
	FIFO モード + 調歩同期	ROM	4283 バイト	3905 バイト	1 チャネル使用
		RAM	200 バイト	200 バイト	1 チャネル使用
	FIFO モード + 調歩同期 +循環バッファ	ROM	4197 バイト	3819 バイト	1 チャネル使用
		RAM	200 バイト	200 バイト	1 チャネル使用
	FIFO モード + クロック同期	ROM	3992 バイト	3545 バイト	1 チャネル使用
		RAM	44 バイト	44 バイト	1 チャネル使用
	FIFO モード + 調歩同期 + クロック同期	ROM	5825 バイト	5281 バイト	計 2 チャネル使用
		RAM	408 バイト	408 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		
RX26T	調歩同期	ROM	3219 バイト	2954 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	調歩同期 + 循環バッファ	ROM	3366 バイト	3034 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2811 バイト	2400 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期+クロック同期（または簡易 SPI）	ROM	4384 バイト	3878 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		84 バイト		
RX23E-B	調歩同期	ROM	2926 バイト	2577 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	調歩同期 + 循環バッファ	ROM	2986 バイト	2657 バイト	1 チャネル使用
		RAM	192 バイト	192 バイト	1 チャネル使用
	クロック同期	ROM	2671 バイト	2259 バイト	1 チャネル使用
		RAM	36 バイト	36 バイト	1 チャネル使用
	調歩同期+クロック同期（または簡易 SPI）	ROM	4065 バイト	3561 バイト	計 2 チャネル使用
		RAM	392 バイト	392 バイト	計 2 チャネル使用
	最大使用スタックサイズ		72 バイト		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			GCC		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX130	非同期モード	ROM	6960 バイト	6400 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	6612 バイト	5988 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	8836 バイト	8020 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX13T	非同期モード	ROM	7400 バイト	6776 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	6996 バイト	6484 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	9376 バイト	8584 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	非同期モード + DTC	ROM	8748 バイト	8140 バイト	1 チャネルを使用
		RAM	448 バイト	448 バイト	1 チャネルを使用
	クロック同期モード + DTC	ROM	8552 バイト	7872 バイト	1 チャネルを使用
		RAM	294 バイト	294 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI) + DTC	ROM	11368 バイト	10464 バイト	合計 2 チャネルを使用
		RAM	708 バイト	708 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX231	非同期モード	ROM	5568 バイト	4968 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	5116 バイト	4428 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	IrDA インタフェースモード	ROM	5748 バイト	5244 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	7724 バイト	6812 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量				
RX23E-A	非同期モード	ROM	5456 バイト	4856 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	5440 バイト	4824 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	5012 バイト	4324 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	7724 バイト	6820 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			GCC		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX64M	非同期モード	ROM	5048 バイト	4432 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	4708 バイト	4044 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	6964 バイト	6100 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX65N	非同期モード	ROM	5056 バイト	4424 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	4700 バイト	4036 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	6964 バイト	6092 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
	FIFO モード + 非同期モード	ROM	6824 バイト	6112 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	6980 バイト	6164 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	FIFO モード + 非同期モード +クロック同期モード	ROM	9732 バイト	8740 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX66T	非同期モード	ROM	5056 バイト	4424 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	4700 バイト	4036 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	6964 バイト	6092 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
	FIFO モード + 非同期モード	ROM	6824 バイト	6112 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	6980 バイト	6164 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	9572 バイト	8580 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			GCC		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX72T	非同期モード	ROM	5056 バイト	4424 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	4700 バイト	4036 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	6964 バイト	6092 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
	FIFO モード + 非同期モード	ROM	6824 バイト	6112 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	6996 バイト	6164 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	9732 バイト	8740 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX72M	非同期モード	ROM	5520 バイト	4848 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	5124 バイト	4388 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	7620 バイト	6636 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
	FIFO モード + 非同期モード	ROM	7400 バイト	6616 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	7564 バイト	6692 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	10620 バイト	9524 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX72N	非同期モード	ROM	5576 バイト	4896 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	5264 バイト	4436 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	7684 バイト	6692 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
	FIFO モード + 非同期モード	ROM	7456 バイト	6664 バイト	1 チャネルを使用
		RAM	200 バイト	200 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	7604 バイト	6732 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	10652 バイト	9548 バイト	合計 2 チャネルを使用
		RAM	408 バイト	408 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			GCC		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX66N	非同期モード	ROM	5576 バイト	4896 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	5164 バイト	4436 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	7684 バイト	6692 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		-
	FIFO モード + 非同期モード	ROM	7456 バイト	6664 バイト	1 チャネルを使用
		RAM	200 バイト	200 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	7604 バイト	6732 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	10652 バイト	9548 バイト	合計 2 チャネルを使用
		RAM	408 バイト	408 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX671	非同期モード	ROM	6732 バイト	6052 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	6708 バイト	6020 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	5660 バイト	4600 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	8912 バイト	7952 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
	FIFO モード + 非同期モード	ROM	8748 バイト	7956 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + 循環バッファ	ROM	8700 バイト	7900 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	8410 バイト	7236 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	12048 バイト	10592 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX140	非同期モード	ROM	6368 バイト	5376 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	6200 バイト	5432 バイト	1 チャネルを使用
		RAM	160 バイト	160 バイト	1 チャネルを使用
	クロック同期モード	ROM	5136 バイト	4072 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	8480 バイト	7200 バイト	合計 2 チャネルを使用
		RAM	320 バイト	320 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			GCC		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX660	非同期モード	ROM	6572 バイト	5876 バイト	1 チャネルを使用
		RAM	256 バイト	256 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	6644 バイト	5932 バイト	1 チャネルを使用
		RAM	256 バイト	256 バイト	1 チャネルを使用
	クロック同期モード	ROM	5804 バイト	5028 バイト	1 チャネルを使用
		RAM	0 バイト	0 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	8928 バイト	8000 バイト	合計 2 チャネルを使用
		RAM	384 バイト	384 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
	FIFO モード + 非同期モード	ROM	8812 バイト	7996 バイト	1 チャネルを使用
		RAM	256 バイト	256 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + 循環バッファ	ROM	8612 バイト	7804 バイト	1 チャネルを使用
		RAM	256 バイト	256 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	8268 バイト	7340 バイト	1 チャネルを使用
		RAM	128 バイト	128 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	12112 バイト	10992 バイト	合計 2 チャネルを使用
		RAM	384 バイト	384 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX26T	非同期モード	ROM	4096 バイト	3584 バイト	1 チャネルを使用
		RAM	256 バイト	256 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	4192 バイト	3664 バイト	1 チャネルを使用
		RAM	256 バイト	256 バイト	1 チャネルを使用
	クロック同期モード	ROM	3356 バイト	2788 バイト	1 チャネルを使用
		RAM	128 バイト	128 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5396 バイト	4644 バイト	合計 2 チャネルを使用
		RAM	384 バイト	384 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		
RX23E-B	非同期モード	ROM	3496 バイト	2992 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	3584 バイト	3088 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	3204 バイト	2644 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	4900 バイト	4156 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	最大のスタック使用量		-		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			IAR コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX130	非同期モード	ROM	4431 バイト	3847 バイト	1 チャネルを使用
		RAM	576 バイト	576 バイト	1 チャネルを使用
	クロック同期モード	ROM	3791 バイト	3207 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5797 バイト	4989 バイト	合計 2 チャネルを使用
		RAM	776 バイト	776 バイト	合計 2 チャネルを使用
	最大のスタック使用量		180 バイト		
RX13T	非同期モード	ROM	4233 バイト	3671 バイト	1 チャネルを使用
		RAM	577 バイト	541 バイト	1 チャネルを使用
	クロック同期モード	ROM	3585 バイト	3025 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5587 バイト	4801 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	非同期モード + DTC	ROM	6259 バイト	5592 バイト	1 チャネルを使用
		RAM	760 バイト	760 バイト	1 チャネルを使用
	クロック同期モード + DTC	ROM	5788 バイト	5120 バイト	1 チャネルを使用
		RAM	219 バイト	219 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI) + DTC	ROM	7944 バイト	7050 バイト	合計 2 チャネルを使用
		RAM	1020 バイト	1020 バイト	合計 2 チャネルを使用
	最大のスタック使用量		160 バイト		
RX231	非同期モード	ROM	4392 バイト	3802 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3737 バイト	3153 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	IrDA インタフェースモード	ROM	4475 バイト	3945 バイト	1 チャネルを使用
		RAM	581 バイト	581 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5804 バイト	4990 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		180 バイト		
RX23E-A	非同期モード	ROM	4005 バイト	3509 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	4028 バイト	3524 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	3677 バイト	3110 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5371 バイト	4651 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	最大のスタック使用量		148 バイト		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			IAR コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX64M	非同期モード	ROM	4566 バイト	3962 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3935 バイト	3333 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5940 バイト	5112 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		204 バイト		
RX65N	非同期モード	ROM	4565 バイト	3962 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3924 バイト	3329 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5935 バイト	5108 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		204 バイト		
	FIFO モード + 非同期モード	ROM	5872 バイト	5172 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	5577 バイト	4875 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	7960 バイト	7026 バイト	合計 2 チャネルを使用
		RAM	793 バイト	793 バイト	合計 2 チャネルを使用
	最大のスタック使用量		240 バイト		
RX66T	非同期モード	ROM	4562 バイト	3961 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3925 バイト	3332 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5815 バイト	4990 バイト	合計 2 チャネルを使用
		RAM	741 バイト	741 バイト	合計 2 チャネルを使用
	最大のスタック使用量		204 バイト		
	FIFO モード + 非同期モード	ROM	5869 バイト	5171 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	5578 バイト	4878 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	7837 バイト	6905 バイト	合計 2 チャネルを使用
		RAM	749 バイト	749 バイト	合計 2 チャネルを使用
	最大のスタック使用量		240 バイト		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			IAR コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX72T	非同期モード	ROM	4567 バイト	3962 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3926 バイト	3329 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5940 バイト	5111 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		204 バイト		
	FIFO モード + 非同期モード	ROM	5893 バイト	5191 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	5579 バイト	4875 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	7965 バイト	7029 バイト	合計 2 チャネルを使用
		RAM	793 バイト	793 バイト	合計 2 チャネルを使用
	最大のスタック使用量		240 バイト		
RX72M	非同期モード	ROM	4482 バイト	3854 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3797 バイト	3192 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5891 バイト	5042 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		264 バイト		
	FIFO モード + 非同期モード	ROM	5777 バイト	5050 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	5438 バイト	4723 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	7911 バイト	6952 バイト	合計 2 チャネルを使用
		RAM	793 バイト	793 バイト	合計 2 チャネルを使用
	最大のスタック使用量		288 バイト		
RX72N	非同期モード	ROM	4441 バイト	3842 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3800 バイト	3213 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5734 バイト	4911 バイト	合計 2 チャネルを使用
		RAM	581 バイト	581 バイト	合計 2 チャネルを使用
	最大のスタック使用量		148 バイト		
	FIFO モード + 非同期モード	ROM	5722 バイト	5026 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	5411 バイト	4709 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	7794 バイト	6864 バイト	合計 2 チャネルを使用
		RAM	793 バイト	793 バイト	合計 2 チャネルを使用
	最大のスタック使用量		192 バイト		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			IAR コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX66N	非同期モード	ROM	4441 バイト	3838 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3808 バイト	3209 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5815 バイト	4988 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		148 バイト		
	FIFO モード + 非同期モード	ROM	5722 バイト	5031 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	5411 バイト	4713 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	7798 バイト	6864 バイト	合計 2 チャネルを使用
		RAM	793 バイト	793 バイト	合計 2 チャネルを使用
	最大のスタック使用量		192 バイト		
RX671	非同期モード	ROM	4935 バイト	4311 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	4958 バイト	4326 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3950 バイト	3337 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	6271 バイト	5489 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		152 バイト		
	FIFO モード + 非同期モード	ROM	6309 バイト	5592 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + 非同期モード +循環バッファ	ROM	6318 バイト	5599 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	5487 バイト	4839 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	8365 バイト	7461 バイト	合計 2 チャネルを使用
		RAM	793 バイト	793 バイト	合計 2 チャネルを使用
	最大のスタック使用量		196 バイト		
RX140	非同期モード	ROM	4740 バイト	4150 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	4835 バイト	4231 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	3811 バイト	3235 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	6228 バイト	5410 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		148 バイト		

ROM と RAM の最小サイズ (バイト)					
デバイス	カテゴリ		メモリ使用状況		備考
			IAR コンパイラ		
			パラメータチェック処理あり	パラメータチェック処理なし	
RX660	非同期モード	ROM	4983 バイト	4360 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	5096 バイト	4455 バイト	1 チャネルを使用
		RAM	577 バイト	577 バイト	1 チャネルを使用
	クロック同期モード	ROM	4010 バイト	3397 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	6619 バイト	5758 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		184 バイト		
	FIFO モード + 非同期モード	ROM	6551 バイト	5817 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + 非同期モード +循環バッファ	ROM	6431 バイト	5697 バイト	1 チャネルを使用
		RAM	585 バイト	585 バイト	1 チャネルを使用
	FIFO モード + クロック同期モード	ROM	5623 バイト	4905 バイト	1 チャネルを使用
		RAM	44 バイト	44 バイト	1 チャネルを使用
	FIFO モード + 非同期モード + クロック同期モード	ROM	8673 バイト	7703 バイト	合計 2 チャネルを使用
		RAM	793 バイト	793 バイト	合計 2 チャネルを使用
	最大のスタック使用量		196 バイト		
RX26T	非同期モード	ROM	5036 バイト	4399 バイト	1 チャネルを使用
		RAM	769 バイト	769 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	5418 バイト	4494 バイト	1 チャネルを使用
		RAM	769 バイト	769 バイト	1 チャネルを使用
	クロック同期モード	ROM	3926 バイト	3303 バイト	1 チャネルを使用
		RAM	72 バイト	72 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	6251 バイト	5386 バイト	合計 2 チャネルを使用
		RAM	777 バイト	777 バイト	合計 2 チャネルを使用
	最大のスタック使用量		160 バイト		
RX23E-B	非同期モード	ROM	4060 バイト	3491 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	非同期モード + 循環バッファ	ROM	4169 バイト	3586 バイト	1 チャネルを使用
		RAM	192 バイト	192 バイト	1 チャネルを使用
	クロック同期モード	ROM	3765 バイト	3128 バイト	1 チャネルを使用
		RAM	36 バイト	36 バイト	1 チャネルを使用
	非同期モード + クロック同期モード (またはシンプルな SPI)	ROM	5435 バイト	4638 バイト	合計 2 チャネルを使用
		RAM	392 バイト	392 バイト	合計 2 チャネルを使用
	最大のスタック使用量		156 バイト		

RAM の要求サイズは設定されるチャネル数によって変わります。RAM には各チャネルのデータ構造体が格納されています。また、調歩同期式モードでは、チャネルごとに送信キューと受信キューが配置されます。バッファには、送信／受信キュー用に最低で 2 バイトが割り当てられますので、チャネルごとに最低 4 バイトが割り当てられることになります。キューバッファのサイズはユーザによる設定が可能なので、バッファに割り当てられるサイズによっては、RAM に要求されるサイズが増減します。

以下に調歩同期式モードで必要となる RAM サイズの計算方法を示します。

使用するチャネル数（1～12）×（チャネルごとのデータ構造体（32 バイト）

＋ 送信キューのバッファサイズ（SCI_CFG_CHn_TX_BUFSIZ によって指定されたサイズ）

＋ 受信キューのバッファサイズ（SCI_CFG_CHn_RX_BUFSIZ によって指定されたサイズ））

※ FIFO モードの場合、チャネルごとのデータ構造体は 36 バイトとなります。

クロック同期式および SPI モードを使用する場合の RAM の要求サイズは、使用するチャネル数 × チャネルごとのデータ構造体（36 バイト、FIFO モードの場合は 40 バイト固定）となります。

ROM の要求サイズも設定されるチャネル数によって変わります。正確なサイズは、選択されたチャネルの組み合わせとコンパイラのコード最適化の状態によって異なります。

2.10 引数

API 関数の引数である構造体を示します。この構造体は、API 関数のプロトタイプ宣言とともに r_sci_rx_if.h に記載されています。

チャネル管理用構造体

SCI の各チャネルを制御するために必要な管理情報を格納するための構造体です。

この構造体はコンフィグレーションオプションの設定、およびデバイスの種類によって、内容が異なります。ユーザはチャネル管理用構造体の中身を意識する必要はありませんが、クロック同期式モード/SSPI モードの場合、tx_cnt、rx_cnt を参照することにより、処理すべき残データの数を確認することが出来ます。

以下に、デバイスの種類が RX65N の場合のチャネル管理用構造体を示します。

```
typedef struct st_sci_ch_ctrl  // チャネル管理用構造体
{
sci_ch_rom_t const *rom;// チャネルに対応する SCI のレジスタの先頭アドレス
#if (SCI_CFG_IRDA_INCLUDED)
sci_irda_ch_port_rom_t const *port_rom;    // ピン IRTXD および IRRXD のポート設定
#endif
sci_mode_t mode;      // 現在チャネルにセットされている SCI 動作モード
uint32_t baud_rate;   // 現在チャネルにセットされているビットレート
void (*callback)(void *p_args);   // コールバック関数のアドレス
union
{
#if (SCI_CFG_ASYNC_INCLUDED)
byteq_hdl_t que;      // 送信用バイトキュー(調歩同期式モード)
#endif
uint8_t *buf;   // 送信用バッファの先頭アドレス
//(クロック同期式/SSPI モード)
} u_tx_data;
union
{
#if (SCI_CFG_ASYNC_INCLUDED)
byteq_hdl_t que;      // 受信用バイトキュー(調歩同期式モード)
#endif
uint8_t *buf;      // 受信用バッファの先頭アドレス
          //(クロック同期式/SSPI モード)
} u_rx_data;
bool tx_idle;      // 送信アイドル状態(アイドル状態/送信中)
#if (SCI_CFG_SSPI_INCLUDED || SCI_CFG_SYNC_INCLUDED)
bool save_rx_data;    // 受信用データ保存(有効/無効)
uint16_t tx_cnt;      // 送信用カウンタ
uint16_t rx_cnt;      // 受信用カウンタ
bool tx_dummy;     // ダミーデータ送信(有効/無効)
#endif
uint32_t pclk_speed; // 周辺モジュールクロックの動作周波数
#if SCI_CFG_FIFO_INCLUDED
uint8_t fifo_ctrl;    // FIFO 機能(有効/無効)
uint8_t rx_dflt_thresh; // 受信 FIFO しきい値（デフォルト）
uint8_t rx_curr_thresh; // 受信 FIFO しきい値（カレント）
uint8_t tx_dflt_thresh; // 送信 FIFO しきい値（デフォルト）
uint8_t tx_curr_thresh; // 送信 FIFO しきい値（カレント）
#endif
```

```
#if ((TX_DTC_DMACA_ENABLE || RX_DTC_DMACA_ENABLE))
    bool                            rx_idle;

    uint8_t                         qindex_app_tx;
    uint8_t                         qindex_int_tx;
    uint8_t                         qindex_app_rx;
    uint8_t                         qindex_int_rx;
    sci_fifo_ctrl_t                queue[2];
#endif
} sci_ch_ctrl_t;
```

2.11 戻り値

API 関数の戻り値を示します。この列挙型は、API 関数のプロトタイプ宣言とともに r_sci_rx_if.h で記載されています。

```
typedef enum e_sci_err      // SCI API エラーコード
{
    SCI_SUCCESS=0,
    SCI_ERR_BAD_CHAN,       // 存在しないチャネルの番号
    SCI_ERR_OMITTED_CHAN,   // config.h の SCI_CHx_INCLUDED の値が 0 です。
    SCI_ERR_CH_NOT_CLOSED,  // チャネルは別のモードで使用されています。
    SCI_ERR_BAD_MODE,       // チャネルに対応していないモード、または不正なモードです。
    SCI_ERR_INVALID_ARG,    // パラメータに対して引数が無効です。
    SCI_ERR_NULL_PTR,       // null ptr 受信; 要求された引数がありません。
    SCI_ERR_XCVR_BUSY,      // データ転送を開始できません。ビジー状態です。

    // 非同期/赤外線モードのみ
    SCI_ERR_QUEUE_UNAVAILABLE,  // 送信、受信キューのいずれか、または両方とも開けません。
    SCI_ERR_INSUFFICIENT_SPACE, // 送信キューに十分なスペースがありません。
    SCI_ERR_INSUFFICIENT_DATA,  // 受信キューに十分なデータがありません。

    // 同期/SSPI モードのみ
    SCI_ERR_XFER_NOT_DONE   // データ転送は処理中です。
    SCI_ERR_DTC,
    SCI_ERR_DMACA,
    SCI_ERR_DTC_DMACA
} sci_err_t;
```

2.12 コールバック関数

本モジュールでは、RXIn と ERIn 割り込みが発生したタイミングで、ユーザが設定したコールバック関数を呼び出します。

コールバック関数は、「2.10 引数」に記載された構造体メンバ“void (* const p_callback) (void *p_args)”に、ユーザの関数のアドレスを格納することで設定されます。コールバック関数が呼び出されるとき、表 2.3 に示す定数が格納された変数が、引数として渡されます。

引数の型は void ポインタ型で渡されるため、コールバック関数の引数は以下の例を参考に void 型のポインタ変数としてください。

コールバック関数内部で引数の値を使用する際はキャストして使用してください。

以下は、調歩同期式モードのコールバック関数のテンプレート例です。

```
void MyCallback(void *p_args)
{
sci_cb_args_t *args;
args = (sci_cb_args_t *)p_args;
if (args->event == SCI_EVT_RX_CHAR)
{
//from RXI interrupt; character placed in queue is in args->byte
nop();
}
else if (args->event == SCI_EVT_RX_CHAR_MATCH)
{
//from RXI interrupt, received data match comparison data (RXI 割り込みから受信したデータが比較対象データと一致)
//character placed in queue is in args->byte (キュー内に配置される文字は args->byte の順序)
nop();
}

#if SCI_CFG_TEI_INCLUDED
else if (args->event == SCI_EVT_TEI)
{
// from TEI interrupt; transmitter is idle
// possibly disable external transceiver here
nop();
}
#endif
else if (args->event == SCI_EVT_RXBUF_OVFL)
{
// from RXI interrupt; receive queue is full
// unsaved char is in args->byte
// will need to increase buffer size or reduce baud rate
nop();
}
else if (args->event == SCI_EVT_OVFL_ERR)
{
// from ERI/Group12 interrupt; receiver overflow error occurred
// error char is in args->byte
// error condition is cleared in ERI routine
nop();
}
else if (args->event == SCI_EVT_FRAMING_ERR)
{
// from ERI/Group12 interrupt; receiver framing error occurred
// error char is in args->byte; if = 0, received BREAK condition
// error condition is cleared in ERI routine
nop();
}
else if (args->event == SCI_EVT_PARITY_ERR)
{
// from ERI/Group12 interrupt; receiver parity error occurred
// error char is in args->byte
// error condition is cleared in ERI routine
nop();
}
else if ( args->event == SCI_EVT_RX_DONE)
{
// Receive full data when SCI supported by DTC/DMAC (DTC/DMAC が SCI をサポートしている場合、データ全体を受信)
```

```
  nop();
}
}
```

以下は、SSPI モードのコールバック関数のテンプレート例です。

```
void sspiCallback(void *p_args)
{
sci_cb_args_t *args;
args = (sci_cb_args_t *)p_args;
if (args->event == SCI_EVT_XFER_DONE)
{
// data transfer completed
nop();
}
else if (args->event == SCI_EVT_XFER_ABORTED)
{
// data transfer aborted
nop();
}
else if (args->event == SCI_EVT_OVFL_ERR)
{
// from ERI or Group12 (RX63x) interrupt; receiver overflow error occurred
// error char is in args->byte
// error condition is cleared in ERI/Group12 interrupt routine
nop();
}
else if ( args->event == SCI_EVT_RX_SYNC_DONE)
{
// Receive full data when SCI supported by DTC/DMAC（DTC/DMAC が SCI をサポートしている場合、データ全体を受信）
  nop();
}
}
```

以下は、赤外線通信モードのコールバック関数のテンプレート例です。

```
void irdaCallback(void *p_args)
{
  sci_cb_args_t *args;
  args = (sci_cb_args_t *)p_args;
  if (SCI_EVT_RX_CHAR == args->event)
  {
    // RXI 割り込みから受信したデータ。キュー内に配置される文字は args->byte の順序
    nop();
  }
#if SCI_CFG_TEI_INCLUDED
  else if (SCI_EVT_TEI == args->event)
  {
    // TEI 割り込みから受信したデータ。トランスミッタはアイドル
    // 多くの場合はここで、外部トランシーバを無効にします
    nop();
  }
#endif
  else if (SCI_EVT_RXBUF_OVFL == args->event)
  {
    // RXI 割り込みから受信したデータ。受信キューがいっぱいです
    // 未保存の文字は args->byte の順序です
```

```
    // バッファサイズを大きくするか、ボーレートを引き下げる必要があります
    nop();
  }

  else if (SCI_EVT_OVFL_ERR == args->event)
  {
    // ERI/Group12 割り込みから受信したデータ。レシーバのオーバーフローエラーが発生しました
    // エラーが発生した文字は args->byte の順序です
    // エラー条件は、ERI ルーチン内でクリアされます
    nop();
  }
  else if (SCI_EVT_FRAMING_ERR == args->event)
  {
    // ERI/Group12 割り込みから受信したデータ。レシーバのフレーミングエラーが発生しました
    // エラーが発生した文字は args->byte の順序です。= 0 の場合、BREAK 条件を受け取ったこと
を意味します
    // エラー条件は、ERI ルーチン内でクリアされます
    nop();
  }
}
```

本モジュールでは受信エラー割り込み発生時、調歩同期式モードにおける 1 バイト受信時、クロック同期式、または SSPI モードにおいて指定バイト数分の送受信完了時、送信完了割り込み発生時に、ユーザが指定したコールバック関数を呼び出します。ただし、FIFO 機能を使用した調歩同期式モードの場合は、最大 SCI_CFG_CHn_RX_FIFO_THRESH 回数受信するか、最後に受信したデータのストップビットから 15 etu の期間が経過したとき、コールバック関数が実行されます。（注 1）

コールバック関数は、R_SCI_Open()の第 4 引数にコールバック関数のアドレスを指定することで設定できます。コールバック関数が呼び出される際、以下の引数がセットされます。

```
typedef struct st_sci_cb_args // コールバックの引数
{
sci_hdl_t hdl;     // イベント発生時のハンドル
sci_cb_evt_t event;  // イベント発生のトリガとなったイベント
uint8_t byte;      // イベント発生時の受信データ
uint8_t num;       // 受信データサイズ数（FIFO 機能使用時のみ有効）
} sci_cb_args_t;

typedef enum e_sci_cb_evt      // コールバック関数のイベント
{
// 非同期と赤外線通信モードに対応する各種イベント
SCI_EVT_TEI,       // TEI 割り込み発生;
SCI_EVT_RX_CHAR,      // 文字が受信された; キューに配置済み
SCI_EVT_RXBUF_OVFL,  // 受信キューがフル; これ以上のデータは保存不可
SCI_EVT_FRAMING_ERR, // フレーミングエラー発生
// 非同期モードに対応する各種イベント
SCI_EVT_PARITY_ERR,  // パリティエラー発生
SCI_EVT_RX_CHAR_MATCH// Received data match; already place in the queue.(受信し
たデータが一致。すでにキュー内に配置されている。)
// SSPI/クロック同期式モードのイベント
SCI_EVT_XFER_DONE,    // 転送完了
SCI_EVT_XFER_ABORTED,// 転送中止
// Common event
SCI_EVT_OVFL_ERR      // オーバランエラー発生
```

```
/* Receive Sync Done（同期の完了を受信） */
SCI_EVT_RX_SYNC_DONE,
/* Receive Async Done（非同期の完了を受信） */
SCI_EVT_RX_DONE
} sci_cb_evt_t;
```

引数の型は void ポインタ型で渡されるため、コールバック関数の引数は以下の例を参考に void 型のポインタ変数としてください。コールバック関数内部で引数の値を使用する際はキャストして使用してください。

注1.etu（Elementary Time Unit）：1 ビットの転送期間

以下のイベント発生時は、コールバック関数の引数に格納される受信データは不定値となります。

- SCI_EVT_TEI
- SCI_EVT_XFER_DONE
- SCI_EVT_XFER_ABORTED
- SCI_EVT_OVFL_ERR (FIFO 機能が有効な場合)
- SCI_EVT_PARITY_ERR (FIFO 機能が有効な場合)
- SCI_EVT_FRAMING_ERR (FIFO 機能が有効な場合)

2.13 FIT モジュールの追加方法

本モジュールは、使用するプロジェクトごとに追加する必要があります。ルネサスでは、Smart Configurator を使用した(1)、(2)の追加方法を推奨しています。ただし、Smart Configurator は、一部の RX デバイスのみサポートしています。サポートされていない RX デバイスについては(3)の方法を使用してください。

(1) e² studio 上で Smart Configurator を使用して FIT モジュールを追加する場合
e2 studio の Smart Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「Renesas e2 studio スマート・コンフィグレータ ユーザーガイド (R20AN0451)」を参照してください。

(2) CS+上で Smart Configurator を使用して FIT モジュールを追加する場合
CS+上で、スタンドアロン版 Smart Configurator を使用して、自動的にユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「Renesas e² studio スマート・コンフィグレータ ユーザーガイド (R20AN0451)」を参照してください。

(3) CS+上で FIT モジュールを追加する場合
CS+上で、手動でユーザプロジェクトに FIT モジュールを追加します。詳細は、アプリケーションノート「RX ファミリ CS+に組み込む方法 Firmware Integration Technology (R01AN1826)」を参照してください。

2.14 for 文、while 文、do while 文について

本モジュールでは、レジスタの反映待ち処理等で for 文、while 文、do while 文（ループ処理）を使用しています。これらループ処理には、「WAIT_LOOP」をキーワードとしたコメントを記述しています。そのため、ループ処理にユーザがフェイルセーフの処理を組み込む場合は、「WAIT_LOOP」で該当の処理を検索できます。

以下に記述例を示します。

```
while 文の例：
/* WAIT_LOOP */
while(0 == SYSTEM.OSCOVFSR.BIT.PLOVF)
{
    /* The delay period needed is to make sure that the PLL has stabilized.*/
}

for 文の例：
/* Initialize reference counters to 0. */
/* WAIT_LOOP */
for (i = 0; i < BSP_REG_PROTECT_TOTAL_ITEMS; i++)
{
    g_protect_counters[i] = 0;
}

do while 文の例：
/* Reset completion waiting */
do
{
    reg = phy_read(ether_channel, PHY_REG_CONTROL);
    count++;
} while ((reg & PHY_CONTROL_RESET) && (count < ETHER_CFG_PHY_DELAY_RESET)); /*
WAIT_LOOP */
```

3. API 関数

R_SCI_Open()

この関数は、SCI チャネルを有効にし、関連するレジスタを初期化します。また、割り込みを許可し、他の API 関数に提供するチャネルのハンドルを設定します。この関数は他の API 関数を使用する前に実行される必要があります。

Format

```
sci_err_t       R_SCI_Open (
                uint8_t  const          chan,
                sci_mode_t  const       mode,
                sci_cfg_t * const       p_cfg,
                void                    (* const p_callback)(void *p_args),
                sci_hdl_t * const       p_hdl
)
```

Parameters

uint8_t const chan
初期化するチャネル

sci_mode_t const mode
動作モード（以下の列挙型参照）。

*sci_cfg_t * const p_cfg*
モードごとの設定共用体へのポインタ。構造体の要素（以下参照）はモードごとにあります。

p_callback
受信完了時、受信エラー発生時、送信完了時に割り込みから呼び出されるコールバック関数のポインタ（詳細は「2.12 コールバック関数」を参照ください）

*sci_hdl_t * const p_hdl*
チャネルのハンドルへのポインタ
R_SCI_Open()の戻り値が SCI_SUCCESS であることを確認し、R_SCI_GetVersion()を除く他の API 関数の第 1 引数にセットしてください。（詳細は「2.10 引数」を参照ください）

本モジュールでは、以下の SCI モードをサポートしています。指定されたモードによって、“p_cfg”に入る共用体の構造体要素が決定されます。

```
typedef enum e_sci_mode      // SCI 動作モード
{
    SCI_MODE_OFF=0,          // チャネルは使用されていません。
    SCI_MODE_ASYNC,          // 調歩同期式
    SCI_MODE_SSPI,           // SSPI
    SCI_MODE_SYNC,           // クロック同期式
    SCI_MODE_IRDA,           // 赤外線データ通信
    SCI_MODE_MAX             // 使用可能なモードの最大数
} sci_mode_t;
```

以下の#define は、調歩同期式モードの設定オプションを定義する構造体です。これらの値は SMR レジスタの定義に対応し、データ長、パリティ機能、STOP ビットの設定が可能です。また、sci_uart_t 構造体の

clk_src にて指定したクロックソース（内部クロック、外部クロックの 8x または 16x）と、sci_uart_t 構造体の baud_rate で指定したビットレートから、BRR レジスタ、SEMR レジスタの設定を行います。

ただし、指定したビットレートを保証するものではありません。（設定により多少の誤差が発生します。）

また、FIFO 機能が有効な場合にチャネル 10、11 をクロック同期モード、または簡易 SPI モードで使用する際は PCLKA/8 より速いビットレートを設定することは出来ません。

(例えば、PCLKA が 120MHz の場合は 15Mbps 以下のビットレートを設定してください。)

“p_cfg”の共用体を以下に示します。

```
typedef union
{
    sci_uart_t      async;
    sci_sync_sspi_t sync;
    sci_sync_sspi_t sspi;
    sci_irda_t      irda;
} sci_cfg_t;
```

調歩同期式モードの設定で使用する構造体を以下に示します。

```
typedef struct st_sci_uart
{
    uint32_t    baud_rate;      // ie 9600, 19200, 115200 (内部クロックで有効)
    uint8_t     clk_src;        // use SCI_CLK_INT/EXT8/EXT16
    uint8_t     data_size;      // use SCI_DATA_nBIT
    uint8_t     parity_en;      // use SCI_PARITY_ON/OFF
    uint8_t     parity_type;    // use SCI_ODD/EVEN_PARITY
    uint8_t     stop_bits;      // use SCI_STOPBITS_1/2
    uint8_t     int_priority;   // txi, tei, rxi, eri INT priority; 1=low,
15=high
} sci_uart_t;
```

調歩同期式モードの設定で使用する構造体（sci_uart_t）の各メンバに使用する定義を以下に示します。

```
/* Definitions for the sck_src member.*/
#define SCI_CLK_INT          0x00  // 転送レートの生成に内部クロックを使用します。
#define SCI_CLK_EXT_8X       0x03  // 外部クロック 8 サイクルの期間が 1 ビット期間の転送
レートになります。
#define SCI_CLK_EXT_16X      0x02  // u 外部クロック 16 サイクルの期間が 1 ビット期間の転
送レートになります。

/* Definitions for the data_size member.*/
#define SCI_DATA_7BIT        0x40 // 7 ビット長
#define SCI_DATA_8BIT        0x00 // 8 ビット長

/* Definitions for the parity_en member.*/
#define SCI_PARITY_ON        0x20 // パリティあり
#define SCI_PARITY_OFF       0x00 // パリティなし

/* Definitions for the parity_type member.*/
#define SCI_ODD_PARITY       0x10 // 奇数パリティ
#define SCI_EVEN_PARITY      0x00 // 偶数パリティ

/* Definitions for the stop_bits member.
#define SCI_STOPBITS_2       0x08 // 2 ストップビット
#define SCI_STOPBITS_1       0x00 // 1 ストップビット
```

SSPI およびクロック同期式モードで使用する構造体を以下に示します。

```
typedef struct st_sci_sync_sspi
{
    sci_spi_mode_t  spi_mode;       // クロックの極性と位相; クロック同期式には使用さ
れない
    uint32_t        bit_rate;       // ie 1Mbps の場合、1000000
    bool            msb_first;
    bool            invert_data;
    uint8_t         int_priority;   // RXI、ERI の割り込み優先レベル; 1=Low,
15=High
} sci_sync_sspi_t;
```

SSPI またはクロック同期式モードの設定で使用する構造体(sci_sync_sspi_t)の spi_mode に使用する列挙型を以下に示します。

```
typedef enum e_sci_spi_mode
{
    SCI_SPI_MODE_OFF = 1, // クロック同期式モードで使用
    SCI_SPI_MODE_0 = 0x80,// SPMR レジスタ CKPH=1, CKPOL=0
                          // Mode 0:00 Clock Polarity Low の状態, leading edge/
立ち上がり
    SCI_SPI_MODE_1 = 0x40,// SPMR レジスタ CKPH=0, CKPOL=1
                          // Mode 1:01 Clock Polarity Low の状態, trailing edge/
立ち下がり
    SCI_SPI_MODE_2 = 0xC0,// SPMR レジスタ CKPH=1, CKPOL=1
                          // Mode 2:10 Clock Polarity High の状態, leading edge/
立ち下がり
    SCI_SPI_MODE_3 = 0x00 // SPMR レジスタ CKPH=0, CKPOL=0
                          // Mode 3:11 Clock Polarity High の状態, trailing
edge/立ち上がり
} sci_spi_mode_t;
```

以下に、赤外線通信モードの設定で使用する構造体を示します。

```
typedef struct st_sci_irda
{
    uint32_t    baud_rate;      // つまり、9600、19200、115200 (内部クロックを使用す
る場合に有効)
    uint8_t     clk_out_width;  // IrDA の IRTXD 端子でハイレベルのパルス出力幅に対応
する値を設定します
    uint8_t     int_priority;   // txi、tei、rxi、eri の各 INT（割り込み）の優先順
位。1=低い、15=高い
} sci_irda_t;
```

以下に、赤外線通信モードで使用する構造体（sci_irda_t）のメンバー定義を示します。

```
/* clk_out_width のメンバーの定義。*/
#define SCI_IRDA_OUT_WIDTH_3_16  (0x00U)
#define SCI_IRDA_OUT_WIDTH_2     (0x01U)
#define SCI_IRDA_OUT_WIDTH_4     (0x02U)
#define SCI_IRDA_OUT_WIDTH_8     (0x03U)
#define SCI_IRDA_OUT_WIDTH_16    (0x04U)
#define SCI_IRDA_OUT_WIDTH_32    (0x05U)
#define SCI_IRDA_OUT_WIDTH_64    (0x06U)
#define SCI_IRDA_OUT_WIDTH_128   (0x07U)
```

Return Values

[SCI_SUCCESS]	*/* 成功; チャネルが初期化されました。 */*
[SCI_ERR_BAD_CHAN]	*/* チャネル番号が無効です。 */*
[SCI_ERR_OMITTED_CHAN]	*/* 対応する SCI_CHx_INCLUDED の値が無効(0) です。 */*
[SCI_ERR_CH_NOT_CLOSED]	*/* チャネルは現在使用中; R_SCI_Close() を実行してください。 */*
[SCI_ERR_BAD_MODE]	*/* 指定されたモードは対応していません。 */*
[SCI_ERR_NULL_PTR]	*/* “p_cfg”ポインタが NULL です。 */*
[SCI_ERR_INVALID_ARG]	*/* “p_cfg”の構造体要素に無効な値が含まれます。 */*
[SCI_ERR_QUEUE_UNAVAILABLE]	*/* 送信、受信キューのいずれか、または両方とも開けません。（調歩同期式モード） */*

Properties
ファイル r_sci_rx_if.h にプロトタイプ宣言されています。

Description
指定されたモードに SCI チャネルを初期化し、他の API 関数で使用するためのハンドルを*p_hdl で提供します。RXI および ERI 割り込みはすべてのモードで有効です。TXI 割り込みは調歩同期式モードで有効です。

Example : 調歩同期式モード
```
    sci_cfg_t   config;
    sci_hdl_t   Console;
    sci_err_t   err;

    config.async.baud_rate = 115200;
    config.async.clk_src = SCI_CLK_INT;
    config.async.data_size = SCI_DATA_8BIT;
    config.async.parity_en = SCI_PARITY_OFF;
    config.async.parity_type = SCI_EVEN_PARITY;    // パリティが禁止のため無視
    config.async.stop_bits = SCI_STOPBITS_1;
    config.async.int_priority = 2;                 // 1=最低値, 15=最高値

    err = R_SCI_Open(SCI_CH1, SCI_MODE_ASYNC, &config, MyCallback, &Console);
```

Example : SSPI モード
```
    sci_cfg_t   config;
    sci_hdl_t   sspiHandle;
    sci_err_t   err;

    config.sspi.spi_mode = SCI_SPI_MODE_0;
    config.sspi.bit_rate = 1000000;           // 1 Mbps
    config.sspi.msb_first = true;
    config.sspi.invert_data = false;
    config.sspi.int_priority = 4;
    err = R_SCI_Open(SCI_CH12, SCI_MODE_SSPI, &config, sspiCallback,
&sspiHandle);
```

Example : クロック同期式モード
```
    sci_cfg_t   config;
    sci_hdl_t   syncHandle;
    sci_err_t   err;

    config.sync.spi_mode = SCI_SPI_MODE_OFF;
    config.sync.bit_rate = 1000000;           // 1 Mbps
    config.sync.msb_first = true;
    config.sync.invert_data = false;
    config.sync.int_priority = 4;
    err = R_SCI_Open(SCI_CH12, SCI_MODE_SYNC, &config, syncCallback, &syncHandle);
```

```
Example：赤外線データ通信モード
    sci_cfg_t   config;
    sci_hdl_t   Console;
    sci_err_t   err;

    config.irda.baud_rate = 115200;
    config.irda.clk_src = SCI_IRDA_OUT_WIDTH_3_16;
    config.irda.int_priority = 2;                 // 1=最小、15=最大

    err = R_SCI_Open(SCI_CH5, SCI_MODE_IRDA, &config, irdaCallback, &Console);
```

Special Notes:

EMR.ABCS、SMR.CKS の最適値を算出しています。ただし、すべての周辺クロックとビットレートの組み合わせに対して、低いビットエラーレートを保障するものではありません。

調歩同期式モードで外部クロックを使用する場合、R_SCI_Open()関数の呼び出し前に端子の方向を、R_SCI_Open()関数の呼び出し後に端子の機能とモードを選択するようにしてください。以下に RX111 でチャネル 1 を使用する場合の設定例を示します。

```
R_SCI_Open()関数呼び出し前

    PORT1.PDR.BIT.B7 = 0;       // SCK 端子の方向を入力に設定（デフォルト）

R_SCI_Open()関数呼び出し後

MPC.P17PFS.BYTE = 0x0A;     // 端子機能選択 P17 を SCK1 として使用
    PORT1.PMR.BIT.B7 = 1;       // SCK 端子のモードを周辺機能に設定
```

通信に使用される端子の設定は、R_SCI_Open()関数の呼び出し前に端子の方向およびその出力を、R_SCI_Open()関数の呼び出し後に端子の機能とモードを選択するようにしてください。以下に RX64M で SSPI のチャネル 6 を使用する場合の設定例を以下に示します。

```
R_SCI_Open()関数呼び出し前

    PORT0.PODR.BIT.B2 = 0;      // Low に設定
    PORT0.PODR.BIT.B0 = 0;      // Low に設定
    PORT0.PDR.BIT.B2 = 1;       // SCK 端子の方向を出力に設定
    PORT0.PDR.BIT.B0 = 1;       // MOSI 端子の方向を出力に設定
    PORT0.PDR.BIT.B1 = 0;       // MISO 端子の方向を入力 に設定

R_SCI_Open()関数呼び出し後

    MPC.P00PFS.BYTE = 0x0A;     // 端子機能選択 P00 を MOSI として使用
    MPC.P01PFS.BYTE = 0x0A;     // 端子機能選択 P01 を MISO として使用
    MPC.P02PFS.BYTE = 0x0A;     // 端子機能選択 P02 を SCK として使用
    PORT0.PMR.BIT.B0 = 1;       // 端子のモードを周辺機能に設定
    PORT0.PMR.BIT.B1 = 1;       // 端子のモードを周辺機能に設定
    PORT0.PMR.BIT.B2 = 1;       // 端子のモードを周辺機能に設定
```

調歩同期式モードを使用する場合、1 チャネルにつきバイトキューを 2 つ使用します。必要に応じて、バイトキューの数を調整してください。詳細はアプリケーションノート「バイト型キューバッファ（BYTEQ）モジュール Firmware Integration Technology (R01AN1683) 」を参照してください。

R_SCI_Close()

この関数は SCI チャネルを無効にし、関連する割り込みを禁止にします。

Format

```
sci_err_t       R_SCI_Close (
                sci_hdl_t const   hdl
)
```

Parameters

sci_hdl_t const hdl

チャネルのハンドル

R_SCI_Open()が正常に処理された際の hdl をセットしてください。

Return Values

```
[SCI_SUCCESS]           /* 成功; チャネルを無効にしました。*/
[SCI_ERR_NULL_PTR]      /* “hdl”が NULL です。*/
```

Properties

ファイル r_sci_rx_if.h にプロトタイプ宣言されています。

Description

ハンドルで示された SCI チャネルを無効にし、モジュールストップに移行します。

Example

```
sci_hdl_t   Console;
  ...
err = R_SCI_Open(SCI_CH1, SCI_MODE_ASYNC, &config, MyCallback, &Console);
  ...
err = R_SCI_Close(Console);
```

Special Notes:

本関数は実行中の送信または受信を中止します。

R_SCI_Send()

調歩同期式モードと DTC/DMAC が使用されていない場合は、後で送信するためにデータをキューに入れます。 他のモードでは、送信が行われていない場合に送信を開始します。

Format

```
sci_err_t       R_SCI_Send (
                sci_hdl_t const    hdl,
                 uint8_t            *p_src,
                 uint16_t const     length
)
```

Parameters

sci_hdl_t const hdl
チャネルのハンドル
R_SCI_Open()が正常に処理された際の hdl をセットしてください。

uint8_t p_src*
送信データへのポインタ

uint16_t const length
送信バイト数

Return Values

[SCI_SUCCESS]	*/* 送信初期化処理完了、または送信データをキューに配置（調歩同期式モードおよび DTC/DMAC を使用しない場合）*/*
[SCI_ERR_NULL_PTR]	*/* “hdl”が NULL です。*/*
[SCI_ERR_BAD_MODE]	*/* 指定されたモードはサポートされていません。*/*
[SCI_ERR_INSUFFICIENT_SPACE]	*/* キューに全データを配置できる十分なスペースがありません（調歩同期式モードおよび DTC/DMAC を使用しない場合）*/*
[SCI_ERR_XCVR_BUSY]	*/* チャネルは現在使用中です （SSPI/クロック同期式/調歩同期式モードおよび循環バッファを使用しない場合/調歩同期式モードおよび DTC/DMAC を使用する場合）*/*

Properties

ファイル r_sci_rx_if.h にプロトタイプ宣言されています。

Description

調歩同期式モードおよび DTC/DMAC を使用しない場合、ハンドルで指定された SCI チャネルが送信中でない場合、送信キューにデータを配置し送信を開始します。SSPI およびクロック同期式モードでは、データはキューに配置されず、送信中でない、かつ受信中でない場合は、送信がすぐに開始されます。送信はすべて割り込みで処理されます。

循環バッファが使用される場合(SCI_CFG_USE_CIRCULAR_BUFFER (1))、この関数を使用して送信中に送信キューにデータを追加することができます。

調歩同期式モードおよび DTC/DMAC を使用する場合、この関数は DTC/DMAC の設定に TXI を指定し、送信がまだ行われていない場合はすぐに送信を開始します。

SSPI モードでの SS 端子の切り替えは、本モジュールでは対応していません。対象デバイスの SS 端子は、本関数を呼び出す前に有効にしておいてください。

同様に、クロック同期式、調歩同期式での CTS/RTS 端子も、端子の切り替えは、本モジュールでは対応していません。

非同期モードで R_SCI_Send 関数を連続して呼び出す場合、TEI 割り込みの発生回数は R_SCI_Send 関数を呼んだ回数と異なる可能性があります。

送信データがキューに残っているかどうかを判断するために TEI 割り込みを使用してください。
TEI コールバック関数の使用方法については、2.12 コールバック関数を参照してください。

Example : 調歩同期式モード

```
#define STR_CMD_PROMPT "Enter Command:"
sci_hdl_t Console;
sci_err_t err;

err = R_SCI_Send(Console, STR_CMD_PROMPT, sizeof(STR_CMD_PROMPT));

// 送信の完了を待たずに、この関数から復帰します。TEI 割り込みを
// 用いることで、キューに格納された全データの送信完了を検出できます。
```

Example : SSPI モード

```
sci_hdl_t  sspiHandle;
sci_err_t  err;
uint8_t    flash_cmd,sspi_buf[10];

// フラッシュデバイスにコマンドを送信して ID を供給する */
FLASH_SS = SS_ON;    // GPIO のフラッシュスレーブ選択を有効にする
flash_cmd = SF_CMD_READ_ID;

R_SCI_Send(sspiHandle, &flash_cmd, 1);
while (SCI_SUCCESS != R_SCI_Control(sspiHandle, SCI_CMD_CHECK_XFER_DONE,
NULL))
{
}

/* フラッシュデバイスから ID を読み込む */
R_SCI_Receive(sspiHandle, sspi_buf, 5);
while (SCI_SUCCESS != R_SCI_Control(sspiHandle, SCI_CMD_CHECK_XFER_DONE,
NULL))
{
}

FLASH_SS = SS_OFF;          // GPIO のフラッシュスレーブ選択を無効にする
```

Example : クロック同期式モード

```
    #define STRING1 "Test String"
    sci_hdl_t  lcdHandle;
    sci_err_t  err;


    // LCD ディスプレイに文字列を送付して、完了待ち */
    R_SCI_Send(lcdHandle, STRING1, sizeof(STRING1));

    while (SCI_SUCCESS != R_SCI_Control(lcdHandle, SCI_CMD_CHECK_XFER_DONE,
NULL))
    {
    }
```

Example：赤外線データ通信モード

```
    #define ONETIME_SEND_SIZE 16

    sci_hdl_t Console;
    uint8_t data_send_buf[ONETIME_SEND_SIZE] =
{80,81,82,83,84,85,86,87,88,89,90,91,92,93,94,95};

    void main(void)
    {
  sci_err_t err;
  sci_cfg_t config;
  uint16_t cnt;

  config.irda.baud_rate = 115200;
  config.irda.clk_out_width = SCI_IRDA_OUT_WIDTH_3_16;
  config.irda.int_priority = 2; /* 1=最小、15=最大 */
      err = R_SCI_Open(SCI_CH5, SCI_MODE_IRDA, &config, irdaCallback,
&Console);
  if (SCI_SUCCESS != err)
  {
   while(1) { };
  }
  /* 送信バッファのサイズを取得します。空き領域がある場合、送信しようとするデータを渡します。*/
  R_SCI_Control(Console, SCI_CMD_TX_Q_BYTES_FREE, (void *)&cnt);
  if (cnt - ONETIME_SEND_SIZE > 0)
  {
  /* 送信しようとするデータを渡します。送信がアイドル状態の場合、送信を開始します。*/
   err = R_SCI_Send(Console, &data_send_buf[0], ONETIME_SEND_SIZE);
   if (SCI_SUCCESS != err)
   {
      while(1) { };
   }
  }
    }
```

Special Notes:

なし

R_SCI_Receive()

調歩同期式モードおよび DTC/DMAC が使用されていない場合、RXI 割り込みによって満たされたキューからデータをフェッチします。 他のモードでは、通信が行われていない場合に受信を開始します。

Format

```
sci_err_t       R_SCI_Receive (
                sci_hdl_t const    hdl,
                uint8_t            *p_dst,
                uint16_t const     length
)
```

Parameters

sci_hdl_t const hdl

チャネルのハンドル
R_SCI_Open()が正常に処理された際の hdl をセットしてください。

uint8_t p_dst*

取得したデータを配置するバッファへのポインタ

uint16_t const length

読み込むバイト数

Return Values

[SCI_SUCCESS]	*/* 要求バイト数のデータが **p_dst** に配置されました（調歩同期式）。受信初期化処理が完了しました（**SSPI/**クロック同期式）*/*
[SCI_ERR_NULL_PTR]	*/* “hdl”が NULL です */*
[SCI_ERR_BAD_MODE]	*/* 指定されたモードはサポートされていません */*
[SCI_ERR_INSUFFICIENT_DATA]	*/* 受信キューに十分なデータがありません（調歩同期式モードおよび**DTC/DMAC** を使用しない場合）*/*
[SCI_ERR_XCVR_BUSY]	*/* チャネルは現在使用中です（**SSPI/**クロック同期式**/** 調歩同期式モードおよび**DTC/DMAC** を使用する場合）*/*

Properties

ファイル r_sci_rx_if.h にプロトタイプ宣言されています。

Description

調歩同期式モードおよび DTC/DMAC を使用しない場合、ハンドルで指定された SCI チャネルで受信されたデータを受信キューから取得します。もし受信データが要求したバイト数に満たない場合は、エラーコードをセットして この関数から戻ります。

調歩同期式モードおよび DTC/DMAC を使用する場合、この関数は DTC/DMAC の設定に RXI に指定し、RXI 割り込みが発生するたびに DTC/DMAC によって *p_dst にデータが渡されます。

SSPI／クロック同期式モードでは、本 API は送受信で動作するために、送信または受信中でなければ、データの受信をすぐに開始します。データの受信中は、SCI_CFG_DUMMY_TX_BYTE（r_sci_config.h で定義）が送信されます。

受信中にエラーが発生した場合、R_SCI_Open()で指定されたコールバック関数が実行されます。正常に受信したかどうかは、コールバック関数に引数で渡されるイベントを参照して判断してください。詳細は「2.12 コールバック関数」を参照ください。

SSPI モードでの SS 端子の切り替えは、本モジュールでは対応していません。対象デバイスの SS 端子は、本関数を呼び出す前に有効にしておいてください。

Example : 調歩同期式モード

```
    sci_hdl_t Console;
         sci_err_t err;
    uint8_t   byte;

    /* echo 文字列 */
    while (1)
    {
        while (SCI_SUCCESS != R_SCI_Receive(Console, &byte, 1))
        {
        }
        R_SCI_Send(Console, &byte, 1);
    }
```

Example : SSPI モード

```
    sci_hdl_t  sspiHandle;
         sci_err_t  err;
    uint8_t    flash_cmd,sspi_buf[10];


    // フラッシュデバイスにコマンドを送信して ID を提供する */

    FLASH_SS = SS_ON;    // GPIO のフラッシュスレーブ選択を有効にする
    flash_cmd = SF_CMD_READ_ID;

    R_SCI_Send(sspiHandle, &flash_cmd, 1);
    while (SCI_SUCCESS != R_SCI_Control(sspiHandle, SCI_CMD_CHECK_XFER_DONE,
NULL))
    {
    }

    /* フラッシュデバイスから ID を読み込む */
    R_SCI_Receive(sspiHandle, sspi_buf, 5);
    while (SCI_SUCCESS != R_SCI_Control(sspiHandle, SCI_CMD_CHECK_XFER_DONE,
NULL))
    {
    }

    FLASH_SS = SS_OFF;          // GPIO のフラッシュスレーブ選択を無効にする
```

Example : クロック同期式モード

```
    sci_hdl_t  sensorHandle;
         sci_err_t  err;
    uint8_t    sensor_cmd,sync_buf[10];


    // SENSOR にコマンドを送信して、読み込んだデータを提供する */

    sensor_cmd = SNS_CMD_READ_LEVEL;

    R_SCI_Send(sensorHandle, &sensor_cmd, 1);
    while (SCI_SUCCESS != R_SCI_Control(sensorHandle, SCI_CMD_CHECK_XFER_DONE,
NULL))
    {
    }

    /* SENSOR からレベルを読み込む */
    R_SCI_Receive(sensorHandle, sync_buf, 4);
    while (SCI_SUCCESS != R_SCI_Control(sensorHandle, SCI_CMD_CHECK_XFER_DONE,
NULL))
    {
    }

Example : 赤外線データ通信モード
    sci_hdl_t Console;
    uint8_t data_recv_buf[80];

    void main(void)
    {
  sci_err_t err;
  sci_cfg_t config;
  uint16_t cnt;

  config.irda.baud_rate = 115200;
  config.irda.clk_out_width = SCI_IRDA_OUT_WIDTH_3_16;
  config.irda.int_priority = 2; /* 1=最小、15=最大 */
  err = R_SCI_Open(SCI_CH5, SCI_MODE_IRDA, &config, irdaCallback, &Console);

  if (SCI_SUCCESS != err)
  {
   while(1) { };
  }
  /* バッファがデータを現在受信しているかどうかをチェックします。*/
  R_IRDA_SCI_Control(Console, SCI_CMD_RX_Q_BYTES_AVAIL_TO_READ, (void  *)&cnt);
  if (0 != cnt)
  {
   /* 保存したデータのサイズ取得します。*/
   err = R_SCI_Receive(Console,&data_recv_buf[cnt_data],cnt);
   if (SCI_SUCCESS != err)
   {
      while(1) { };
   }
  }
    }
```

Special Notes:

コールバック関数の引数に渡される内容については、「2.12 コールバック関数」の章で説明していますのでご確認ください。

調歩同期モードでは、データが一致することが検出された場合、受信したデータはキュー内に保存され、SCI_EVT_RX_CHAR_MATCH イベントを使用して、コールバック関数によりユーザへの通知を行います。

R_SCI_SendReceive()

この関数はクロック同期式および SSPI モードでのみ使用できます。送信中でない、かつ受信中でなければ、データの送信および受信を同時に行います。

Format

```
sci_err_t       R_SCI_SendReceive (
                sci_hdl_t const   hdl,
                uint8_t           *p_src,
                uint8_t           *p_dst,
                uint16_t const    length
)
```

Parameters

sci_hdl_t const hdl

チャネルのハンドル
R_SCI_Open()が正常に処理された際の hdl をセットしてください。

uint8_t p_src*

送信データへのポインタ

uint8_t p_dst*

データを配置するバッファへのポインタ

uint16_t const length

読み込むバイト数

Return Values

```
[SCI_SUCCESS]          /* データ転送が開始されました。*/
[SCI_ERR_NULL_PTR]     /* “hdl”が NULL です。*/
[SCI_ERR_BAD_MODE]     /* チャネルのモードが SSPI／クロック同期式モードではありません。*/
[SCI_ERR_XCVR_BUSY]    /* チャネルは現在使用中です。*/
```

Properties

ファイル r_sci_rx_if.h にプロトタイプ宣言されています。

Description

送信中でない、かつ受信中でない場合、p_src バッファからデータを送信し、同時にデータを受信して、p_dst バッファに配置します。

本モジュールでは、SSPI の SS 端子の切り替えには対応していません。本関数を呼び出す前に、対象デバイスの SS 端子を有効にしておく必要があります。

同様に、クロック同期式、調歩同期式での CTS/RTS 端子も、端子の切り替えは、本モジュールでは対応していません。

Example : SSPI モード

```
    sci_hdl_t  sspiHandle;
         sci_err_t  err;
    uint8_t in_buf[2] = {0x55, 0x55};   // 初期値設定


    /* 一度の API 呼び出しで、フラッシュのステータスを読み込む */

    //受信ステータスへの応答として、1 バイトのダミーデータを送信するために、コマンドの配列を呼び出す。
    uint8_t out_buf[2] = {SF_CMD_READ_STATUS_REG, SCI_CFG_DUMMY_TX_BYTE };

    FLASH_SS = SS_ON;

    err = R_SCI_SendReceive(sspiHandle, out_buf, in_buf, 2);
    while (SCI_SUCCESS != R_SCI_Control(sspiHandle, SCI_CMD_CHECK_XFER_DONE,
NULL))
    {
    }

    FLASH_SS = SS_OFF;

    // "in_buf[1]"にステータスが格納される
```

Special Notes:

コールバック関数の引数に渡される内容については、「2.12 コールバック関数」の章で説明していますのでご確認ください。

R_SCI_Control()

この関数は、対象の SCI チャネルに対して、動作モードの設定および制御を行います。

Format

```
sci_err_t       R_SCI_Control (
                sci_hdl_t const     hdl,
                sci_cmd_t const     cmd,
                void                *p_args
)
```

Parameters

sci_hdl_t const hdl

チャネルのハンドル
R_SCI_Open()が正常に処理された際の hdl をセットしてください。

sci_cmd_t const cmd

実行するコマンド（以下にコマンドの列挙型を示します。）

*void *p_args*

コマンドごとの引数（以下参照）へのポインタ。void *に型変換されます。

有効な *cmd* 値を以下に示します。

```
typedef enum e_sci_cmd          // SCI Control() コマンド
{
  // 全モード
  SCI_CMD_CHANGE_BAUD,           // ビットレートを変更
  SCI_CMD_CHANGE_TX_FIFO_THRESH, // 送信 FIFO しきい値変更(FIFO 機能を搭載する MCU のみ)
  SCI_CMD_CHANGE_RX_FIFO_THRESH, // 受信 FIFO しきい値変更(FIFO 機能を搭載する MCU のみ)
  SCI_CMD_SET_RXI_PRIORITY, // 受信プライオリティ
  SCI_CMD_SET_TXI_PRIORITY, // 送信プライオリティ
  SCI_CMD_SET_TXI_RXI_PRIORITY, // TXI と RXI 割込み優先レベルを同時に変更

  // 調歩同期式モードで使用可能なコマンド
  SCI_CMD_EN_NOISE_CANCEL,     // ノイズ除去機能を有効にする
  SCI_CMD_EN_TEI,              //本コマンドは無効なコマンドです(旧バージョンとの
// 互換性維持のために残してあります)
  SCI_CMD_OUTPUT_BAUD_CLK,     // SCK 端子のビットレートと同じ周波数のクロックを出力
  SCI_CMD_START_BIT_EDGE,      // RXDn 端子の立ち下がりでスタートビットを検出する
                               //  (RXDn 端子の Low レベルで検出（デフォルト）)
  SCI_CMD_GENERATE_BREAK,      // ブレークコンディションを生成する
  SCI_CMD_COMPARE_RECEIVED_DATA, // Compare received data with comparison data (受信データを比較対象データと比較する)
```

```
    // 非同期/IrDA のコマンド
  SCI_CMD_TX_Q_FLUSH,          // 送信キューをフラッシュ
  SCI_CMD_RX_Q_FLUSH,          // 受信キューをフラッシュ
  SCI_CMD_TX_Q_BYTES_FREE,     // 送信キューの未使用バイト数を取得
  SCI_CMD_RX_Q_BYTES_AVAIL_TO_READ, // 読み込み可能なバイト数を取得

  // 調歩同期式／クロック同期式モードで使用可能なコマンド
  SCI_CMD_EN_CTS_IN,           // CTS 入力を有効にする（デフォルトは RTS 出力）

    // SSPI／クロック同期式モードで使用可能なコマンド
    SCI_CMD_CHECK_XFER_DONE,     // 送信、受信、または送受信の完了をチェック。完了している場合は"SCI_SUCCESS"を返す。
    SCI_CMD_ABORT_XFER,       // 通信を中断します。
    SCI_CMD_XFER_LSB_FIRST,      // LSB ファーストに設定します。
    SCI_CMD_XFER_MSB_FIRST,      // MSB ファーストに設定します。
    SCI_CMD_INVERT_DATA,         // 極性反転に設定します。

    // SSPI モードで使用可能なコマンド
    SCI_CMD_CHANGE_SPI_MODE      // SPI モードを変更します。

    //非同期/ Sampling/transition のコマンド
    SCI_CMD_RX_SAMPLING_ENABLE,
    SCI_CMD_RX_SAMPLING_DISABLE,
    SCI_CMD_TX_TRANSITION_TIMING_ENABLE,
    SCI_CMD_TX_TRANSITION_TIMING_DISABLE,
    SCI_CMD_SAMPLING_TIMING_ADJUST,
    SCI_CMD_TRANSITION_TIMING_ADJUST
} sci_cmd_t;
```

以下のコマンド以外は引数を必要としません。"p_args"引数には FIT_NO_PTR を設定してください。

SCI_CMD_CHANGE_BAUD の引数には、変更するビットレートを指定した sci_baud_t 型変数へのポインタを設定してください。sci_baud_t 構造体を以下に示します。

```
typedef struct st_sci_baud
{
    uint32_t    pclk;        // 周辺クロックレート （例:24000000 = 24MHz）
    uint32_t    rate;        // e.g. 9600, 19200, 115200
} sci_baud_t;
```

SCI_CMD_TX_Q_BYTES_FREE および SCI_CMD_RX_Q_BYTES_AVAIL_TO_READ の引数には、カウント値を格納する uint16_t 型変数へのポインタを設定してください。

SCI_CMD_CHANGE_SPI_MODE の引数には、変更する SPI モードを格納した列挙型（sci_sync_sspi_t）の変数へのポインタを設定してください。

SCI_CMD_SET_TXI_PRIORITY、SCI_CMD_SET_RXI_PRIORITY、SCI_CMD_SET_TXI_RXI_PRIORITY の引数には、割り込み優先レベルを保持するための uint8_t 型変数へのポインタを設定してください。

注：割り込み要因の割り込み優先レベルは SCI_CMD_SET_TXI_PRIORITY、SCI_CMD_SET_RXI_PRIORITY、SCI_CMD_SET_TXI_RXI_PRIORITY によって変更され、対象デバイスによって異なります。

- SCI_CMD_SET_TXI_PRIORITY: TXI 割り込み優先レベルを変更
- SCI_CMD_SET_RXI_PRIORITY: RXI 割り込み優先レベルを変更
- SCI_CMD_SET_TXI_RXI_PRIORITY: TXI、RXI の割込み優先レベルを同じレベルに同時に変更

RX100/RX200 の場合（ERI、TEI、TXI、RXI は同一の IPR レジスタを使用します）

- SCI_CMD_SET_TXI_PRIORITY、SCI_CMD_SET_RXI_PRIORITY、SCI_CMD_SET_TXI_RXI_PRIORITY: ERI、TEI、TXI、RXI の割込み優先レベルを同じレベルに同時に変更

Return Values

[SCI_SUCCESS]	*/* 成功; チャネルが初期化されました。 */*
[SCI_ERR_NULL_PTR]	*/* “hdl”または“p_args”が NULL です。 */*
[SCI_ERR_BAD_MODE]	*/*指定されたモードはサポートされていません。 */*
[SCI_ERR_INVALID_ARG]	*/* “cmd”、または“p_args”の要素に無効な値が含まれます。 */*

Properties

ファイル r_sci_rx_if.h にプロトタイプ宣言されています。

Description

この関数は、本モジュールの設定変更やモジュールのステータス取得など、ハードウェアの特殊な機能を設定するために使用します。

ハードウェア制御はデフォルトで RTS 機能になっています。SCI_CMD_EN_CTS_IN を発行することで、CTS 機能に変更することができます。

Example : 調歩同期式モード

```
sci_hdl_t   Console;
sci_cfg_t   config;
sci_baud_t  baud;
sci_err_t   err;
uint16_t    cnt;

R_SCI_Open(SCI_CH1, SCI_MODE_ASYNC, &config, MyCallback, &Console);
R_SCI_Control(Console, SCI_CMD_EN_NOISE_CANCEL, NULL);
R_SCI_Control(Console, SCI_CMD_EN_TEI, NULL);
  ...
/* 低消費電力モードクロック切り替えのため、ビットレートをリセット */
baud.pclk = 8000000;       // 8 MHz
baud.rate = 19200;
R_SCI_Control(Console, SCI_CMD_CHANGE_BAUD, (void *)&baud);
  ...
/* 数メッセージ送信後、送信キューの空スペースを確認*/
R_SCI_Control(Console, SCI_CMD_TX_Q_BYTES_FREE, (void *)&cnt);
  ...
/* 受信キューにデータがあるかどうかを確認*/
R_SCI_Control(Console, SCI_CMD_RX_Q_BYTES_AVAIL_TO_READ, (void *)&cnt);
```

Example : SSPI モード

```
    sci_cfg_t   config;
    sci_spi_mode_t   mode;
    sci_hdl_t   sspiHandle;
    sci_err_t   err;

    config.sspi.spi_mode     = SCI_SPI_MODE_0;
    config.sspi.bit_rate     = 1000000;           // 1 Mbps
    config.sspi.msb_first    = true;
    config.sspi.invert_data  = false;
    config.sspi.int_priority = 4;
    err = R_SCI_Open(SCI_CH12, SCI_MODE_SSPI, &config, sspiCallback,
&sspiHandle);
      ...
      ...
    // 別のモードで動作するスレーブデバイスに変更
    mode = SCI_SPI_MODE_3;
    R_SCI_Control(sspiHandle, SCI_CMD_CHANGE_SPI_MODE, (void *)&mode);
```

Special Notes:

SCI_CMD_CHANGE_BAUD を使用した場合、指定したビットレートから BRR、SEMR.ABSC、SMR.CKS の最適値を算出します。ただし、すべての周辺クロックとビットレートの組み合わせに対して、低いビットエラーレートを保障するものではありません。

SCI_CMD_EN_CTS_IN コマンドを使用する場合、R_SCI_Open()関数の呼び出し前に端子の方向を、R_SCI_Open()関数の呼び出し後に端子の機能とモードを選択するようにしてください。以下に RX111 でチャネル 1 を使用する場合の設定例を示します。

```
R_SCI_Open()関数呼び出し前

PORT1.PDR.BIT.B4 = 0;        // CTS/RTS 端子の方向を入力に設定（デフォルト）

R_SCI_Open()関数呼び出し後

MPC.P14PFS.BYTE = 0x0B;      // P14 の機能に CTS を選択
PORT1.PMR.BIT.B4 = 1;        // CTS/RTS 端子のモードを周辺機能端子に設定
```

SCI_CMD_OUTPUT_BAUD_CLK を使用する場合、R_SCI_Open()関数の呼び出し前に端子の方向を、R_SCI_Open()関数の呼び出し後に端子の機能とモードを選択するようにしてください。以下に RX111 でチャネル 1 を使用する場合の設定例を示します。

```
R_SCI_Open()関数呼び出し前

    PORT1.PDR.BIT.B7 = 1;        // SCK 端子の方向を出力に設定

R_SCI_Open()関数呼び出し後

    MPC.P17PFS.BYTE = 0x0A;      // P17 の機能に SCK1 を選択
    PORT1.PMR.BIT.B7 = 1;        // SCK 端子のモードを周辺機能端子に設定
```

以下のコマンドは送信中に実行可能です。それ以外のコマンドは、送信中に実行しないでください。

- SCI_CMD_TX_Q_BYTES_FREE
- SCI_CMD_RX_Q_BYTES_AVAIL_TO_READ
- SCI_CMD_CHECK_XFER_DONE
- SCI_CMD_ABORT_XFER

本関数を実行すると一時的に TXD 端子が Hi-Z になります。下記の方法により、TXDn ラインがハイインピーダンスにならないようにしてください。

SCI_CMD_GENERATE_BREAK コマンドを使用する場合:

- TXD 端子は抵抗を介して Vcc に接続（プルアップ）してください。

上記以外のコマンドを使用する場合:

以下のいずれかの対応を行ってください。

- TXD 端子を抵抗を介して Vcc に接続（プルアップ）する。
- SCI_Control 関数を実行する前に、TXD 端子を汎用入出力ポートに切り替える。SCI_Control 関数を実行後、TXD 端子を周辺機能に設定する。

R_SCI_GetVersion()

この関数は実行時に本モジュールのバージョンを返します。

Format
uint32_t R_SCI_GetVersion (void)

Parameters
なし

Return Values
本モジュールのバージョン

Properties
ファイル r_sci_rx_if.h にプロトタイプ宣言されています。

Description
この関数は本モジュールのバージョンを返します。バージョン番号は符号化され、最上位の 2 バイトがメジャーバージョン番号を、最下位の 2 バイトがマイナーバージョン番号を示しています。

Example
```
uint32_t   version;
  ...
version = R_SCI_GetVersion();
```

Special Notes:
なし

4. 端子設定

SCI FIT モジュールを使用するためには、マルチファンクションピンコントローラ（MPC）で周辺機能の入出力信号を端子に割り付ける（以下、端子設定と称す）必要があります。

端子設定は、R_SCI_Open 関数を呼び出した前に行ってください。

e2 studio で端子設定を行う場合、スマート・コンフィグレータの端子設定機能を利用できます。端子設定機能を使用する場合、スマート・コンフィグレータの端子設定ウィンドウで選択したオプションに応じてソースファイルが生成されます。その後、ソースファイルで定義された関数を呼び出して端子を設定します。そのソースファイルで定義された関数を呼び出すことにより端子を設定できます。詳細は表 4.1 を参照してください。

表 4.1 「スマート・コンフィグレータ」が出力する関数一覧

使用マイコン	出力される関数名	備考
全デバイス共通	R_SCI_PinSet_SCIx	x:チャネル番号

5. デモプロジェクト

デモプロジェクトには、FIT モジュールとそのモジュールが依存するモジュール（例：r_bsp）を使用する main()関数が含まれます。本 FIT モジュールには以下のデモプロジェクトが含まれます。

5.1 sci_demo_rskrx113、sci_demo_rskrx113_gcc

sci_demo_rskrx113 は RSKRX113 スターターキットの RX113 シリアル通信インタフェース（SCI）のシンプルなデモです(FIT モジュール "r_sci_rx")。デモでは、UART として構成された SCI チャネルを介してターミナルと通信を行います。このデモでは RSKRX113 はオンボードで RS232 のインタフェースを持っていないため、USB 仮想 COM インタフェースを RSKRX113 のシリアルとして用いています。ターミナルエミュレーションアプリケーションを実行している PC が、ユーザとの入出力用に必要となります。

設定と実行

1. RSKRX113 基板のジャンパを準備します：J15 ジャンパを 1-2 に J16 は 2-3 に設定します。

2. このサンプルアプリケーションをビルドし、RSK ボードにダウンロードし、デバッガを使用しアプリケーションを実行します。

3. PC のシリアルポートに RSK ボードのシリアルポートを接続します。

   RSKRX113 のシリアルのデモでは USB 仮想 COM インタフェースを使用します。ルネサスの USB シリアルデバイスドライバがインストールされている PC の USB ポートに接続してください。

4. PC 上のターミナルエミュレーションプログラム（以下、ターミナル）を開きます、そして、RSK の USB シリアル仮想 COM インタフェースに割り当てられたシリアル COM ポートを選択します。

5. このサンプルアプリケーションの設定と一致するように、ターミナルのシリアル設定を行います。

   115200bps、8 ビットデータ、パリティなし、1 ストップビット、フロー制御なし。

6. ソフトウェアはターミナルから文字を受信するために待機します：

   PC のターミナルの準備が整ったら、PC のターミナルウィンドウでキーボードのキーを押し、ターミナル上に出力される、FIT モジュールのバージョン番号を確認します。

7. このアプリケーションは、エコーモードのままになります。ターミナルに入力された任意のキーが SCI ドライバによって受信され、その後、このアプリケーションはターミナルへ文字を戻します。

対応ボード

RSKRX113

5.2 sci_demo_rskrx231、sci_demo_rskrx231_gcc

sci_demo_rskrx231 は RSKRX231 スターターキットの RX231 シリアル通信インタフェース（SCI）のシンプルなデモです(FIT モジュール "r_sci_rx")。デモでは、UART として構成された SCI チャネルを介してターミナルと通信を行います。RSKRX231 のシリアルのデモでは USB 仮想 COM インタフェースを使用します。ターミナルエミュレーションアプリケーションを実行している PC がユーザとの入出力用に必要となります。

設定と実行

1. このサンプルアプリケーションをビルドし、RSK ボードにダウンロードし、デバッガを使用しアプリケーションを実行します。

2. PC のシリアルポートに RSK ボードのシリアルポートを接続します。

   RSKRX231 のシリアルのデモでは USB 仮想 COM インタフェースを使用します。ルネサスの USB シリアルデバイスドライバがインストールされている PC の USB ポートに接続してください。

3. PC 上のターミナルエミュレーションプログラム（以下、ターミナル）を開きます、そして、RSK の USB シリアル仮想 COM インタフェースに割り当てられたシリアル COM ポートを選択します。

4. このサンプルアプリケーションの設定と一致するように、ターミナルのシリアル設定を行います。

   115200bps、8 ビットデータ、パリティなし、1 ストップビット、フロー制御なし。

5. ソフトウェアはターミナルから文字を受信するために待機します：

   PC のターミナルの準備が整ったら、PC のターミナルウィンドウでキーボードのキーを押し、ターミナル上に出力される、FIT モジュールのバージョン番号を確認します。

6. このアプリケーションは、エコーモードのままになります。ターミナルに入力された任意のキーが SCI ドライバによって受信され、その後、このアプリケーションはターミナルへ文字を戻します。

対応ボード

RSKRX231

5.3 sci_demo_rskrx64m、sci_demo_rskrx64m_gcc

sci_demo_rskrx64m は RSKRX64M スターターキットの RX64M シリアル通信インタフェース（SCI）のシンプルなデモです(FIT モジュール "r_sci_rx")。デモでは、UART として構成された SCI チャネルを介してターミナルと通信を行います。このデモでは RSKRX64M はオンボードで RS232 のインタフェースを持っていないため、USB 仮想 COM インタフェースを RSKRX64M のシリアルとして用いています。ターミナルエミュレーションアプリケーションを実行している PC が、ユーザとの入出力用に必要となります。

設定と実行

1. RSKRX64M 基板のジャンパを準備します：J16 と J18 を 2-3 に設定します。

2. このサンプルアプリケーションをビルドし、RSK ボードにダウンロードし、デバッガを使用しアプリケーションを実行します。

3. PC のシリアルポートに RSK ボードのシリアルポートを接続します。

   RSKRX64M のシリアルのデモでは USB 仮想 COM インタフェースを使用します。ルネサスの USB シリアルデバイスドライバがインストールされている PC の USB ポートに接続してください。

4. PC 上のターミナルエミュレーションプログラム（以下、ターミナル）を開きます、そして、RSK の USB シリアル仮想 COM インタフェースに割り当てられたシリアル COM ポートを選択します。

5. このサンプルアプリケーションの設定と一致するように、ターミナルのシリアル設定を行います。

   115200bps、8 ビットデータ、パリティなし、1 ストップビット、フロー制御なし。

6. ソフトウェアはターミナルから文字を受信するために待機します：

   PC のターミナルの準備が整ったら、PC のターミナルウィンドウでキーボードのキーを押し、ターミナル上に出力される、FIT モジュールのバージョン番号を確認します。

7. このアプリケーションは、エコーモードのままになります。ターミナルに入力された任意のキーが SCI ドライバによって受信され、その後、このアプリケーションはターミナルへ文字を戻します。

対応ボード

RSKRX64M

5.4 sci_demo_rskrx71m、sci_demo_rskrx71m_gcc

sci_demo_rskrx71m は RSKRX71M スターターキットの RX71M シリアル通信インタフェース（SCI）のシンプルなデモです(FIT モジュール "r_sci_rx")。デモでは、UART として構成された SCI チャネルを介してターミナルと通信を行います。このデモでは RSKRX71M はオンボードで RS232 のインタフェースを持っていないため、USB 仮想 COM インタフェースを RSKRX71M のシリアルとして用いています。ターミナルエミュレーションアプリケーションを実行している PC は、ユーザの入力と出力のために必要となります。

設定と実行

1. RSKRX71M 基板のジャンパを準備します：J16 と J18 を 2-3 に設定します。

2. このサンプルアプリケーションをビルドし、RSK ボードにダウンロードし、デバッガを使用しアプリケーションを実行します。

3. PC のシリアルポートに RSK ボードのシリアルポートを接続します。

   RSKRX71M のシリアルのデモでは USB 仮想 COM インタフェースを使用します。ルネサスの USB シリアルデバイスドライバがインストールされている PC の USB ポートに接続してください。

4. PC 上のターミナルエミュレーションプログラム（以下、ターミナル）を開きます、そして、RSK の USB シリアル仮想 COM インタフェースに割り当てられたシリアル COM ポートを選択します。

5. このサンプルアプリケーションの設定と一致するように、ターミナルのシリアル設定を行います。

   115200bps、8 ビットデータ、パリティなし、1 ストップビット、フロー制御なし。

6. ソフトウェアはターミナルから文字を受信するために待機します：

   PC のターミナルの準備が整ったら、PC のターミナルウィンドウでキーボードのキーを押し、ターミナル上に出力される、FIT モジュールのバージョン番号を確認します。

7. このアプリケーションは、エコーモードのままになります。ターミナルに入力された任意のキーが SCI ドライバによって受信され、その後、このアプリケーションはターミナルへ文字を戻します。

対応ボード

RSKRX71M

5.5 sci_demo_rskrx65n、sci_demo_rskrx65n_gcc

sci_demo_rskrx65n は RSKRX65N スターターキットの RX65N シリアル通信インタフェース（SCI）のシンプルなデモです(FIT モジュール "r_sci_rx")。デモでは、UART として構成された SCI チャネルを介してターミナルと通信を行います。このデモでは RSKRX65N はオンボードで RS232 のインタフェースを持っていないため、USB 仮想 COM インタフェースを RSKRX65N のシリアルとして用いています。ターミナルエミュレーションアプリケーションを実行している PC は、ユーザの入力と出力のために必要となります。

設定と実行

1. このサンプルアプリケーションをビルドし、RSK ボードにダウンロードし、デバッガを使用しアプリケーションを実行します。

2. PC のシリアルポートに RSK ボードのシリアルポートを接続します。

   RSKRX65N のシリアルのデモでは USB 仮想 COM インタフェースを使用します。ルネサスの USB シリアルデバイスドライバがインストールされている PC の USB ポートに接続してください。

3. PC 上のターミナルエミュレーションプログラム（以下、ターミナル）を開きます、そして、RSK の USB シリアル仮想 COM インタフェースに割り当てられたシリアル COM ポートを選択します。

4. このサンプルアプリケーションの設定と一致するように、ターミナルのシリアル設定を行います。

   115200bps、8 ビットデータ、パリティなし、1 ストップビット、フロー制御なし。

5. ソフトウェアはターミナルから文字を受信するために待機します：

   PC のターミナルの準備が整ったら、PC のターミナルウィンドウでキーボードのキーを押し、ターミナル上に出力される、FIT モジュールのバージョン番号を確認します。

6. このアプリケーションは、エコーモードのままになります。ターミナルに入力された任意のキーが SCI ドライバによって受信され、その後、このアプリケーションはターミナルへ文字を戻します。

対応ボード

RSKRX65N

5.6 sci_demo_rskrx65n_2m、sci_demo_rskrx65n_2m_gcc

sci_demo_rskrx65n_2m は RSKRX65N-2MB スターターキットの RX65N-2MB シリアル通信インタフェース（SCI）のシンプルなデモです(FIT モジュール "r_sci_rx")。デモでは、UART として構成された SCI チャネルを介してターミナルと通信を行います。このデモでは RSKRX65N-2MB はオンボードで RS232 のインタフェースを持っていないため、USB 仮想 COM インタフェースを RSKRX65N-2MB のシリアルとして用いています。ターミナルエミュレーションアプリケーションを実行している PC は、ユーザの入力と出力のために必要となります。

設定と実行

1. このサンプルアプリケーションをビルドし、RSK ボードにダウンロードし、デバッガを使用しアプリケーションを実行します。

2. PC のシリアルポートに RSK ボードのシリアルポートを接続します。

   RSKRX65N-2MB のシリアルのデモでは USB 仮想 COM インタフェースを使用します。ルネサスの USB シリアルデバイスドライバがインストールされている PC の USB ポートに接続してください。

3. PC 上のターミナルエミュレーションプログラム（以下、ターミナル）を開きます、そして、RSK の USB シリアル仮想 COM インタフェースに割り当てられたシリアル COM ポートを選択します。

4. このサンプルアプリケーションの設定と一致するように、ターミナルのシリアル設定を行います。

   115200bps、8 ビットデータ、パリティなし、1 ストップビット、フロー制御なし。

5. ソフトウェアはターミナルから文字を受信するために待機します：

   PC のターミナルの準備が整ったら、PC のターミナルウィンドウでキーボードのキーを押し、ターミナル上に出力される、FIT モジュールのバージョン番号を確認します。

6. このアプリケーションは、エコーモードのままになります。ターミナルに入力された任意のキーが SCI ドライバによって受信され、その後、このアプリケーションはターミナルへ文字を戻します。

対応ボード

RSKRX65N-2MB

5.7 sci_demo_rskrx72m、sci_demo_rskrx72m_gcc

sci_demo_rskrx72m は RSKRX72M スターターキットの RX72M シリアル通信インタフェース（SCI）のシンプルなデモです（FIT モジュール "r_sci_rx"）。デモでは、UART として構成された SCI チャネルを介してターミナルと通信を行います。このデモでは RSKRX72M はオンボードで RS232 のインタフェースを持っていないため、USB 仮想 COM インタフェースを RSKRX72M のシリアルとして用いています。ターミナルエミュレーションアプリケーションを実行している PC が、ユーザとの入出力用に必要となります。

設定と実行

1. このサンプルアプリケーションをビルドし、RSK ボードにダウンロードし、デバッガを使用してアプリケーションを実行します

2. PC のシリアルポートに RSK ボードのシリアルポートを接続します。
   このシリアルのデモでは USB 仮想 COM インタフェースを使用します。ルネサスの USB シリアルデバイスドライバがインストールされている PC の USB ポートに接続してください。

3. PC 上のターミナルエミュレーションプログラム（以下、ターミナル）を開きます、そして、RSK の USB シリアル仮想 COM インタフェースに割り当てられたシリアル COM ポートを選択します。

4. このサンプルアプリケーションの設定と一致するように、ターミナルのシリアル設定を行います。
   115200bps、8 ビットデータ、パリティなし、1 ストップビット、フロー制御なし。

5. ソフトウェアはターミナルから文字を受信するために待機します。
   PC のターミナルの準備が整ったら、PC のターミナルウィンドウでキーボードのキーを押し、ターミナル上に出力される、FIT モジュールのバージョン番号を確認します。

6. このアプリケーションは、エコーモードのままになります。ターミナルに入力された任意のキーが SCI ドライバによって受信され、その後、このアプリケーションはターミナルへ文字を戻します。

5.8 sci_demo_rskrx671, sci_demo_rskrx671_gcc

sci_demo_rskrx671 は RSKRX671 スターターキットの RX671 シリアル通信インタフェース（SCI）のシンプルなデモです（FIT モジュール "r_sci_rx"）。デモでは、UART として構成された SCI チャネルを介してターミナルと通信を行います。このデモでは RSKRX671 はオンボードで RS232 のインタフェースを持っていないため、USB 仮想 COM インタフェースを RSKRX671 のシリアルとして用いています。ターミナルエミュレーションアプリケーションを実行している PC が、ユーザとの入出力用に必要となります。

設定と実行

1. このサンプルアプリケーションをビルドし、RSK ボードにダウンロードし、デバッガを使用してアプリケーションを実行します

2. PC のシリアルポートに RSK ボードのシリアルポートを接続します。
   このシリアルのデモでは USB 仮想 COM インタフェースを使用します。ルネサスの USB シリアルデバイスドライバがインストールされている PC の USB ポートに接続してください。

3. PC 上のターミナルエミュレーションプログラム（以下、ターミナル）を開きます、そして、RSK の USB シリアル仮想 COM インタフェースに割り当てられたシリアル COM ポートを選択します。

4. このサンプルアプリケーションの設定と一致するように、ターミナルのシリアル設定を行います。
   115200bps、8 ビットデータ、パリティなし、1 ストップビット、フロー制御なし。

5. ソフトウェアはターミナルから文字を受信するために待機します。
   PC のターミナルの準備が整ったら、PC のターミナルウィンドウでキーボードのキーを押し、ターミナル上に出力される、FIT モジュールのバージョン番号を確認します。

6. このアプリケーションは、エコーモードのままになります。ターミナルに入力された任意のキーが SCI ドライバによって受信され、その後、このアプリケーションはターミナルへ文字を戻します。

5.9 ワークスペースにデモを追加する

デモプロジェクトは、本アプリケーションノートで提供されるファイルの FITDemos サブディレクトリにあります。ワークスペースにデモプロジェクトを追加するには、「ファイル」 >> 「インポート」を選択し、「インポート」ダイアログから「一般」の「既存プロジェクトをワークスペースへ」を選択して「次へ」ボタンをクリックします。「インポート」ダイアログで「アーカイブ・ファイルの選択」ラジオボタンを選択し、「参照」ボタンをクリックして FITDemos サブディレクトリを開き、使用するデモの zip ファイルを選択して「終了」をクリックします。

5.10 デモのダウンロード方法

デモプロジェクトは、RX Driver Package には同梱されていません。デモプロジェクトを使用する場合は、個別に各 FIT モジュールをダウンロードする必要があります。「スマートブラウザ」の「アプリケーションノート」タブから、本アプリケーションノートを右クリックして「サンプル・コード（ダウンロード）」を選択することにより、ダウンロードできます。

6. 付録

6.1 動作確認環境

本 FIT モジュールの動作確認環境を以下に示します。

表 6.1 動作確認環境 (Rev.5.10)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2024-01 IAR Embedded Workbench for Renesas RX 5.10.1
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.06.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202311 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 5.10.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.5.10
使用ボード	-

表 6.2 動作確認環境 (Rev.5.00)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2023-04 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.05.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202204 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.5.00
使用ボード	Renesas Starter Kit+ for RX65N-2MB (型名: RTK50565N2CxxxxxBE)

表 6.3 動作確認環境 (Rev.4.90)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2023-04 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.05.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202204 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.90
使用ボード	Renesas Solution Starter Kit for RX23E-B（型名：RTK0ES1001C00001BJ）

表 6.4 動作確認環境 (Rev.4.80)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2022-10 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.05.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202204 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.80
使用ボード	Renesas Flexible Motor Control Kit for RX26T (型名: RTK0EMXE70S00020BJ)

表 6.5 動作確認環境 (Rev.4.70)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2022-10 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.04.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202202 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.70
使用ボード	Renesas Starter Kit for RX140 (型名: RTK551406BC00000BJ) Renesas Starter Kit+ for RX65N-2MB (型名: RTK50565N2CxxxxxBE)

表 6.6 動作確認環境 (Rev.4.60)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2022-10 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.04.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202202 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.60
使用ボード	Renesas Starter Kit+ for RX65N-2MB (型名: RTK50565N2CxxxxxBE) Renesas Starter Kit for RX660 (型名: RTK556609HCxxxxxBJ)

表 6.7 動作確認環境 (Rev.4.50)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2022-07 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.04.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202104 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.50
使用ボード	Renesas Starter Kit+ for RX64M (型名: R0K50564MxxxxBE) Renesas Starter Kit+ for RX72M (型名: R0K50571MCxxxBE) Renesas Starter Kit for RX113 (型名: RTK5051308CxxxxBR) Renesas Starter Kit for RX231 (型名: R0K505113CxxxBE) Renesas Starter Kit+ for RX65N-2MB (型名: RTK50565N2CxxxxxBE) Renesas Starter Kit+ for RX65N (型名: RTK5005651CxxxxxBE) Renesas Starter Kit+ for RX71M (型名: R0K505231SxxxxxBE) Renesas Starter Kit+ for RX671 (型名: RTK55671EDC1xxxxBJ)

表 6.8 動作確認環境 (Rev.4.40)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2022-04 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.04.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202104 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.40
使用ボード	Renesas Starter Kit for RX660 (product No.: RTK556609HCxxxxxBJ)

表 6.9 動作確認環境 (Rev.4.30)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2021-10 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.04.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202104 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.30
使用ボード	Renesas Starter Kit for RX66T (型名: RTK50566T0SxxxxxBE)

表 6.10 動作確認環境 (Rev.4.20)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2022-01 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.04.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202104 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.20
使用ボード	Renesas Starter Kit+ for RX140 (product No.: RTK55RX1406Bxxxxxxxx)

表 6.11 動作確認環境 (Rev.4.10)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2021-10 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.03.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202102 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.10
使用ボード	Renesas Starter Kit+ for RX140 (product No.: RTK5RX140xxxxxxxxx) Renesas Solution Starter Kit for RX23W (product No.: RTK5523Wxxxxxxxxxx) Renesas Starter Kit+ for RX671 (product No.: RTK55671xxxxxxxxxx) Renesas Starter Kit+ for RX72M (product No.: RTK5572Mxxxxxxxxxx)

表 6.12 動作確認環境 (Rev.4.00)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2021-07 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.03.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202004 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.4.00
使用ボード	Renesas Starter Kit+ for RX671（型名：RTK55671xxxxxxxxxx）

表 6.13 動作確認環境 (Rev.3.91)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2021-07 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.03.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202004 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.91
使用ボード	Renesas Starter Kit+ for RX72M (型名：RTK5572Mxxxxxxxxxx)

表 6.14 動作確認環境 (Rev.3.90)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2021-07 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.03.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202004 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.90
使用ボード	Renesas Starter Kit+ for RX140（型名：RTK5RX140xxxxxxxxx）

表 6.15 作確認環境 (Rev.3.80)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio 2021-07 IAR Embedded Workbench for Renesas RX 4.20.3
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.03.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.202004 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.20.3 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.80
使用ボード	Renesas Starter Kit+ for RX671（型名：RTK55671xxxxxxxxxx）

表 6.16 動作確認環境 (Rev.3.70)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.8.0
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.02.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.201904 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.12.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.70
使用ボード	Renesas Starter Kit+ for RX72M (型名：RTK5572Mxxxxxxxxxx)

表 6.17 動作確認環境 (Rev.3.60)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.8.0
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.02.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.201904 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.12.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.60
使用ボード	Renesas Starter Kit+ for RX72M (型名：RTK5572Mxxxxxxxxxx) Renesas Starter Kit+ for RX65N-2MB (型名：RTK50565N2CxxxxxBR) Renesas Solution Starter Kit for RX23W (型名：RTK5523Wxxxxxxxxxx) Renesas Starter Kit+ for RX113 (型名：RTK505113xxxxxxxx) Renesas Starter Kit+ for RX231 (型名：RTK505231xxxxxxxx)

表 6.18 動作確認環境 (Rev.3.50)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.7.0 IAR Embedded Workbench for Renesas RX 4.12.1
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.02.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 8.3.0.201904 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.12.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.50
使用ボード	Renesas Solution Starter Kit+ for RX23E-A（型名：RTK0ESXBxxxxxxxxxx）

表 6.19 動作確認環境 (Rev.3.40)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.7.0 IAR Embedded Workbench for Renesas RX 4.12.1
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.01.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 4.8.4.201902 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.12.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.40
使用ボード	Renesas Starter Kit+ for RX72N（型名：RTK5572Nxxxxxxxxx）

表 6.20 動作確認環境 (Rev.3.30)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.7.0 IAR Embedded Workbench for Renesas RX 4.12.1
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.01.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 4.8.4.201902 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.12.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.30
使用ボード	RX13T CPU Card（型名：RTK0EMXA10C00000BJ）

表 6.21 動作確認環境 (Rev.3.20)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.5.0 IAR Embedded Workbench for Renesas RX 4.12.1
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.01.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 4.8.4.201902 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.12.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.20
使用ボード	Renesas Starter Kit+ for RX72M（型名：RTK5572Mxxxxxxxxxx）

表 6.22 動作確認環境 (Rev.3.10)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.5.0
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.01.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.10
使用ボード	Renesas Solution Starter Kit for RX23W（型名：RTK5523Wxxxxxxxxx）

表 6.23 動作確認環境 (Rev.3.00)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.4.0 IAR Embedded Workbench for Renesas RX 4.10.1
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.01.00 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
	GCC for Renesas RX 4.8.4.201803 コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -std=gnu99 リンクオプション：「Optimize size (サイズ最適化) (-Os)」を使用する場合、統合開発環境のデフォルト設定に以下のオプションを追加 -Wl,--no-gc-sections これは、FIT 周辺機器モジュール内で宣言されている割り込み関数をリンカが誤って破棄（discard）することを回避（work around）するための対策です。
	IAR C/C++ Compiler for Renesas RX version 4.10.1 コンパイルオプション：統合開発環境のデフォルト設定
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.3.00
使用ボード	Renesas Starter Kit+ for RX65N-2MB（型名：RTK50565Nxxxxxxxxx）

表 6.24 動作確認環境 (Rev.2.20)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.3.0
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.01.00
	コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.2.20
使用ボード	Renesas Starter Kit for RX72T（型名：RTK5572Txxxxxxxxxx）

表 6.25 動作確認環境 (Rev.2.11)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.3.0
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.01.00
	コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.2.11
使用ボード	Renesas Starter Kit for RX66T（型名：RTK50566T0SxxxxxBE） Renesas Starter Kit+ for RX 65N-2MB（型名：RTK50565N2SxxxxxBE） Renesas Starter Kit+ for RX130-512KB（型名：RTK5051308SxxxxxBE）

表 6.26 動作確認環境 (Rev.2.10)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V.7.0.0
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V3.00.00
	コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
エンディアン	ビッグエンディアン／リトルエンディアン
モジュールのリビジョン	Rev.2.10
使用ボード	Renesas Starter Kit for RX66T（型名：RTK50566T0SxxxxxBE） Renesas Starter Kit+ for RX 65N-2MB（型名：RTK50565N2SxxxxxBE） Renesas Starter Kit+ for RX130-512KB（型名：RTK5051308SxxxxxBE）

表 6.27 動作確認環境 (Rev.2.01)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V6.0.0
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V2.07.00
	コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
エンディアン	ビッグエンディアン/リトルエンディアン
モジュールのリビジョン	Rev2.01
使用ボード	Renesas Starter Kit+ for RX65N-2MB（型名：RTK50565N2SxxxxxBE） Renesas Starter Kit for RX130-512KB（型名：RTK5051308SxxxxxBE）

表 6.28 動作確認環境 (Rev.2.00)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V5.4.0（WS パッチ仕様）
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V2.07.00
	コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
エンディアン	ビッグエンディアン/リトルエンディアン
モジュールのリビジョン	Rev2.00
使用ボード	Renesas Starter Kit+ for RX65N-2MB（型名：RTK50565N2SxxxxxBE） Renesas Starter Kit for RX130-512KB（型名：RTK5051308SxxxxxBE）

表 6.29 動作確認環境 (Rev.1.90)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V5.3.0.023
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V2.06.00
	コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
エンディアン	ビッグエンディアン/リトルエンディアン
モジュールのリビジョン	Rev1.90
使用ボード	Renesas Starter Kit for RX24U（型名：RTK500524USxxxxxBE） Renesas Starter Kit for RX24T（型名：RTK500524TSxxxBE） Renesas Starter Kit for RX113（型名：R0K505113SxxxBE） Renesas Starter Kit for RX65N（型名：RTK500565NSxxxxxBE）

表 6.30 動作確認環境 (Rev.1.80)

項目	内容
統合開発環境	ルネサスエレクトロニクス製 e2 studio V5.0.1.005 ルネサスエレクトロニクス製 e2 studio V5.0.0.043 ルネサスエレクトロニクス製 e2 studio V4.3.0.007 ルネサスエレクトロニクス製 e2 studio V4.2.0.012
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V2.05.00 ルネサスエレクトロニクス製 C/C++ Compiler for RX Family V2.04.01
	コンパイルオプション：統合開発環境のデフォルト設定に以下のオプションを追加 -lang = c99
エンディアン	ビッグエンディアン/リトルエンディアン
モジュールのリビジョン	Rev1.80
使用ボード	Renesas Starter Kit for RX65N（型名：RTK500565NSxxxxxBE）（注 1） Renesas Starter Kit for RX64M（型名：R0K50564MSxxxBE）（注 2） Renesas Starter Kit for RX71M（型名：R0K50571MSxxxBE）（注 3） Renesas Starter Kit for RX231（型名：R0K505231SxxxBE）（注 4） Renesas Starter Kit for RX130（型名：RTK5005130SxxxBE）（注 4） Renesas Starter Kit for RX111（型名：R0K505111SxxxBE）（注 4） Renesas Starter Kit for RX23T（型名：RTK500523TSxxxBE）（注 4） Renesas Starter Kit for RX24T（型名：RTK500524TSxxxBE）（注 4） Renesas Starter Kit for RX113（型名：R0K505113SxxxBE）（注 4） Renesas Starter Kit for RX210（型名：R0K505210SxxxBE）（注 4） Renesas Starter Kit+ for RX63N（型名：R0K50563NSxxxBE）（注 4）

注 1. V5.0.1.005 の e2 studio と V2.05.00 の C コンパイラの組み合わせで確認しています。
注 2. V4.3.0.007 の e2 studio と V2.04.01 の C コンパイラの組み合わせで確認しています。
注 3. V4.2.0.012 の e2 studio と V2.04.01 の C コンパイラの組み合わせで確認しています。
注 4. V5.0.0.043 の e2 studio と V2.04.01 の C コンパイラの組み合わせで確認しています。

6.2 トラブルシューティング

(1) Q：本 FIT モジュールをプロジェクトに追加しましたが、ビルド実行すると「Could not open source file "platform.h"」エラーが発生します。

A：FIT モジュールがプロジェクトに正しく追加されていない可能性があります。プロジェクトへの追加方法をご確認ください。

- CS+を使用している場合
  アプリケーションノート RX ファミリ CS+に組み込む方法 Firmware Integration Technology (R01AN1826)」
- e^2 studio を使用している場合
  アプリケーションノート RX ファミリ e^2 studio に組み込む方法 Firmware Integration Technology (R01AN1723)」

また、本 FIT モジュールを使用する場合、ボードサポートパッケージ FIT モジュール(BSP モジュール)もプロジェクトに追加する必要があります。BSP モジュールの追加方法は、アプリケーションノート「ボードサポートパッケージモジュール(R01AN1685)」を参照してください。

(2) Q：本 FIT モジュールをプロジェクトに追加しましたが、ビルド実行すると「This MCU is not supported by the current r_sci_rx module.」エラーが発生します。

A：追加した FIT モジュールがユーザプロジェクトのターゲットデバイスに対応していない可能性があります。追加した FIT モジュールの対象デバイスを確認してください。

(3) Q：本 FIT モジュールをプロジェクトに追加しましたが、ビルド実行すると「コンフィグ設定が間違っている場合のエラーメッセージ」エラーが発生します。

A：“r_sci_rx_config.h”ファイルの設定値が間違っている可能性があります。“r_sci_rx_config.h”ファイルを確認して正しい値を設定してください。詳細は「2.7 コンパイル時の設定」を参照してください。

(4) Q：TXD 端子から送信データが出力されません。

A：正しく端子設定が行われていない可能性があります。本 FIT モジュールを使用する場合は端子設定が必要です。詳細は「4 端子設定」を参照してください。

7. 参考ドキュメント

ユーザーズマニュアル：ハードウェア

(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート／テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

ユーザーズマニュアル：開発環境

RX ファミリ C/C++コンパイラ CC-RX ユーザーズマニュアル (R20UT3248)

(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデートの対応について

本モジュールは以下のテクニカルアップデートの内容を反映しています。

TN-RX*-A151A/E

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.70	2015.09.30	—	初版発行
1.80	2016.10.01	1 3 4 5 6 8 9~10 11 12 13~15 16~19 20 21 23~24 26 27 33 34~37 38	・サポートしている MCU のリストに RX65N を追加 ・「1.概要」の SCI 周辺機能の記載内容を見直し ・「1.概要」の「割り込みと送受信について」の記載内容を見直し ・「1.概要」の「エラー検出について」の記載内容を見直し ・「1.1 SCI FIT モジュールとは」の章を追加 ・「3.1 概要」を 1.2 章に移動 ・「2.5 対応ツールチェーン」の記載内容を見直し ・「2.8 コンパイル時の設定」に以下の define を追加 SCI_CFG_CH10_FIFO_INCLUDED SCI_CFG_CH11_FIFO_INCLUDED SCI_CFG_CH10_TX_FIFO_THRESH SCI_CFG_CH11_TX_FIFO_THRESH SCI_CFG_CH10_RX_FIFO_THRESH SCI_CFG_CH11_RX_FIFO_THRESH ・「2.11 コードサイズ」を 2.9 章に移動し記載内容を見直し ・「2.10 引数」の章を追加し、チャネル管理用構造体の内容を記載 ・「3.2 戻り値」を 2.11 章に移動し記載内容を見直し ・「2.12 コールバック関数」の章を追加 ・「3.1 R_SCI_Open()」を一部見直し ・コールバックに関する記載を「2.12 コールバック関数」の章へ移動 ・「3.2 R_SCI_Close」を一部見直し ・「3.3 R_SCI_Send()」を一部見直し ・「3.4 R_SCI_Receive()」を一部見直し ・「3.5 R_SCI_SendReceive()」を一部見直し ・「3.6 R_SCI_Control()」を一部見直し、コマンドを追加 SCI_CMD_CHANGE_TX_FIFO_THRESH SCI_CMD_CHANGE_RX_FIFO_THRESH ・「4.端子設定」の章を追加 ・「5.デモプロジェクト」の記載内容見直し ・テクニカルアップデート(TN-RX*-A151A/J)の対応を明記
1.90	2017.02.28	— 3 4,8,18 4 5 6 9,10 13,14 20	・FIT モジュールの RX24U グループ対応 ・「表 1.1 MCU グループに対応する SCI 周辺機能の一覧」に RX24U を追加 ・SCI_CMD_EN_TEI コマンドの使用方法に関する記述を削除 ・「エラー検出について」にて、FIFO 機能に関する説明を変更 ・「表 1.2 API 関数一覧」で R_SCI_Send および R_SCI_Receive 関数の説明を変更 ・「2.5 対応ツールチェーン」に RXC v2.06.00 を追加 ・「2.9 コードサイズ」の各メモリサイズを更新 ・「2.12 コールバック関数」で以下を変更 ・概要説明:一部変更し、FIFO 機能有効時の説明を追加 ・イベント発生時、コールバック関数の引数に受信データが格納されないイベントの記載を追加 ・「3.1 R_SCI_Open()」の Special Notes に FIFO 機能有効時の通信エラーの処理方法を追加

Rev.	発行日	改訂内容	
		ページ	ポイント
1.90	2017.02.28	22 24 29 29,30 32 ﾌﾟﾛｸﾞﾗﾑ	・「3.3 R_SCI_Send()」の Description の記載を変更 ・「3.4 R_SCI_Receive()」の Description にて、受信エラー発生時のコールバック関数に関する記載を変更 ・「3.6 R_SCI_Control()」で以下を変更 ・概要説明:一部変更 ・Parameters: - コマンドに SCI_CMD_SET_RXI_PRIORITY、SCI_CMD_SET_TXI_PRIORITY を追加。 - SCI_CMD_EN_TEI コマンドのコメントを変更 - コメント未記載だったコマンドにコメントを追加 ・Special Notes: - 送信中に実行可能なコマンドの記載を追加 - コマンド使用時の TXD 端子の対応に関する記載を追加 ・誤記修正 ・SCI_CMD_EN_TEI を何も処理しない無効なコマンドに変更（不要なコマンドだが、旧バージョンとの互換性のため残す） ・引数のチェックを、NULL と FIT_NO_PTR の両方でチェックするように修正 ・簡易 SPI モードの場合にコマンドに SCI_CMD_EN_CTS_IN を指定した場合、R_SCI_Control 関数が SCI_ERR_INVALID_ARG を返すように変更（簡易 SPI モードでは CTS 入力は無効な機能のため） ・sci_error 関数において、エラーフラグのクリア処理前に不要な論理演算を行っているため削除した ・以下の不具合を修正 対象デバイス RX110/RX111/RX113/RX130/RX210/RX230/RX231/RX23T/RX24T/RX63N/RX631/RX64M/RX651/RX65N/RX71M 内容 クロック同期式モードによる受信処理において、指定した数よりも多くのデータを受信する可能性がある。 発生条件 クロック同期式モードにおいて、2byte 以上のデータ受信する際、1 回目のダミーデータをライトした後から 2 回目のダミーデータ分のカウンタがデクリメントされる前までの間に 1 フレーム分以上の時間が経過した場合。 対策 sci_receive_sync_data 関数のダミーデータライトの回数を 1 回にした（Rev.1.70 時点の仕様へ戻す)。 Rev1.90 以降の SCI FIT モジュールを使用すること。

Rev.	発行日	改訂内容	
		ページ	ポイント
1.90	2017.02.28	ﾌﾟﾛｸﾞﾗﾑ	・以下の不具合を修正 対象デバイス RX110/RX111/RX113/RX130/RX210/RX230/RX231/RX23T/RX24T/RX63N/RX631/RX64M/RX651/RX65N/RX71M 内容 調歩同期モードでエラーが発生した場合、エラー割り込みが繰り返し動作し続けてメイン処理が動作しなくなる可能性がある。 発生条件 調歩同期モード、かつコールバック関数なしに設定した時に、パリティエラー、オーバランエラー、フレーミングエラーのいずれかの通信エラーが発生した場合。 対策 sci_error 関数において、エラーフラグのクリア処理がコールバック関数ありの時しか行われていなかったため、エラーフラグのクリアは必ず行うように修正した（Rev.1.70 時点の仕様へ戻す)。 Rev1.90 以降の SCI FIT モジュールを使用すること。
2.00	2017.07.24	—	・FIT モジュールの RX130 グループ（ROM 512KB 版を含む）、RX65N グループ(ROM 2MB 版を含む)対応
		—	文言見直し
		1	・関連ドキュメントに以下のドキュメントを追加: Renesas e2 studio スマート・コンフィグレータ ユーザーガイド (R20AN0451)
		7～13	・2.6 使用する割り込みベクタ:追加
		20	・FIFO 機能を使用した場合のコールバック関数の呼び出し回数を 1 回に修正
		22	・2.14 FIT モジュールの追加方法:変更
		27	・調歩同期式モードを使用する場合のバイトキューに対する注意文言追加
		36	・SCI_CMD_SET_RXI_PRIORITY、SCI_CMD_SET_TXI_PRIORITY コマンドを全モードで使用できるように変更
		42	・4.端子設定:「Smart Configurator」の記載を追加
		47	・5.6 デモのダウンロード方法:追加
		48～50	・付録追加
		ﾌﾟﾛｸﾞﾗﾑ	・以下の不具合を修正しました。 対象デバイス RX65N 内容 エラーフラグが解除されないため、エラー割り込みが常時発生し続けます。 発生条件 FIFO 有効、かつコールバック関数を設定せずにオープンした場合に、受信エラーが起こると発生します。 対策 FIFO 有効時の受信エラー解除処理が無かったため、追加しました。また、コールバック関数の設定有無に関わらず必ずエラー割り込み終了前に受信エラーを解除するように修正しました。 Rev2.00 以降の SCI FIT モジュールを使用してください。

Rev.	発行日	改訂内容	
		ページ	ポイント
2.00	2017.07.24	ﾌﾟﾛｸﾞﾗﾑ	・以下の不具合を修正しました。 対象デバイス RX65N 内容 FIFO の送信しきい値、受信しきい値を変更する時に引数を指定しなかった場合、 不定な値をしきい値に設定します。 発生条件 R_SCI_Control 関数のコマンドに SCI_CMD_CHANGE_TX_FIFO_THRESH / SCI_CMD_CHANGE_RX_FIFO_THRESH を設定し、引数に NULL を設定した場合に発生します。 対策 R_SCI_Control 関数に引数の NULL チェック処理を追加しました。 Rev2.00 以降の SCI FIT モジュールを使用してください。 ・以下の不具合を修正しました。 対象デバイス RX65N 内容 送信中に再度送信開始すると、送信中のデータが強制停止し新しい送信も開始しません。 発生条件 FIFO 有効時、クロック同期に設定したチャネルで送信中に送信開始すると発生します。 対策 送信中に送信開始した場合は SCI_ERR_XCVR_BUSY を返し、送信を中断しないように修正しました。 Rev2.00 以降の SCI FIT モジュールを使用してください。 ・以下の不具合を修正しました。 対象デバイス RX65N 内容 FIFO の受信しきい値を変更しても、受信が完了するとしきい値が"8"になります。 発生条件 FIFO 有効時、クロック同期に FIFO の受信しきい値を初期値(8)以外に変更して受信すると発生します。 対策 送信しきい値、受信しきい値の設定値をハンドラに保持するようにし、受信処理中に書き換えた値を初期値ではなくハンドラに保持した値に戻すように修正しました。 Rev2.00 以降の SCI FIT モジュールを使用してください。

Rev.	発行日	改訂内容	
		ページ	ポイント
2.00	2017.07.24	プログラム	・以下の不具合を修正しました。 対象デバイス RX65N 内容 FIFO の受信しきい値を受信バイト数が超えても、受信割り込みが発生しません。 発生条件 FIFO 有効時、クロック同期に FIFO の受信しきい値を初期値(8)未満に変更して受信データ数が 8 バイト未満だと発生します。 対策 送信しきい値、受信しきい値の設定値をハンドラに保持するようにし、受信処理中に書き換えた値を初期値ではなくハンドラに保持した値に戻すように修正しました。 Rev2.00 以降の SCI FIT モジュールを使用してください。 ・以下の不具合を修正しました。 対象デバイス RX65N 内容 FIFO の受信しきい値が"8"の場合、8 バイト受信後にコールバック関数が連続して 8 回実行されます。 発生条件 FIFO 有効時、コールバック関数を設定してオープンし複数バイト受信すると発生します。(8 バイト未満でも発生) 対策 FIFO 有効時は受信割り込み 1 回につき、コールバック関数を 1 回実行するように修正しました。 コールバック関数の引数に受信バイト数を格納するメンバ"num"を追加しました。 受信バイト数が受信バッファより大きい場合、格納可能な分だけバッファに格納し、残りは破棄されます。（この際、コールバック関数のイベントは"SCI_EVT_RXBUF_OVFL"になります） Rev2.00 以降の SCI FIT モジュールを使用してください。 ・以下の不具合を修正しました。 対象デバイス RX64M/RX71M/RX65N 内容 送信優先レベル、受信優先レベルを変更した場合、不定なレベルが設定されます。 発生条件 R_SCI_Control 関数のコマンドに SCI_CMD_SET_TXI_PRIORITY/SCI_CMD_SET_RXI_PRIORITY を設定し、引数に NULL を設定した場合に発生します。 対策 R_SCI_Control 関数に引数の NULL チェック処理と割り込み優先レベルの範囲チェック処理を追加しました。 Rev2.00 以降の SCI FIT モジュールを使用してください。

Rev.	発行日	改訂内容	
		ページ	ポイント
2.00	2017.07.24	プログラム	以下の不具合を修正しました。 対象デバイス RX64M/RX71M/RX65N 内容 割り込み優先レベルの変更が調歩同期の場合しか設定できません。 発生条件 クロック同期の場合に R_SCI_Control 関数のコマンドに SCI_CMD_SET_TXI_PRIORITY/SCI_CMD_SET_RXI_PRIORITY を設定すると発生します。 対策 クロック同期、調歩同期の両方で割り込み優先レベルの変更が有効になるように修正しました。 Rev2.00 以降の SCI FIT モジュールを使用してください。
2.01	2017.10.31	47 48 49 50	「5.5 sci_demo_rskrx65n」を追加。 「5.6 sci_demo_rskrx65n_2m」を追加。 「5.8 デモのダウンロード方法」を追加。 「6.1 動作確認環境」に、Rev.2.01 に対応する表を追加。
2.10	2018.09.28	1、3 14 17 49	RX66T のサポートを追加。 RX66T に対応する構成を追加。 RX66T に対応するコードサイズを追加。 「6.1 動作確認環境」：Rev 2.10 に対応する表を追加。
2.11	2018.11.16	— 1、3 49	XML 内にドキュメント番号を追加。 RX651 のサポートを追加。 Renesas Starter Kit+ for RX66T の型名を変更。 Rev 2.11 に対応する表を追加。
2.20	2019.02.01	— 1、3、12、14 18 25-42 50	RX72T グループのサポートを追加。 RX72T グループのサポートを追加。 RX72T に対応するコードサイズを追加。 各 API 関数で「Reentrant」の説明を削除。 「6.1 動作確認環境」Rev 2.20 に対応する表を追加。
3.00	2019.05.20	— 1 3 5 6 7 13 55 60 プログラム	以下のコンパイラをサポート。 - GCC for Renesas RX - IAR C/C++ Compiler for Renesas RX RX210、RX631、RX63N の更新終了につき、「対象デバイス」からこれらのデバイスを削除。 「ターゲットコンパイラ」のセクションを追加。 関連ドキュメントを削除。 「1.2」で RX210、RX63N、RX631 を削除。 「1.4」で RX63N, と RX631 を削除。 「2.2 ソフトウェアの要求」r_bsp v5.20 以上が必要 「2.4」で RX210、RX63N、RX631 を削除。 「2.8 コードサイズ」セクションを更新。 表 6.1「動作確認環境」： Rev.3.00 に対応する表を追加。 「Web サイトおよびサポート」のセクションを削除。 GCC と IAR コンパイラに関して、以下を変更。

Rev.	発行日	改訂内容	
		ページ	ポイント
			1.R_SCI_GetVersion 関数のインライン展開を削除。 2.「evenaccess」を、BSP のマクロ定義で置き換えた。 3.NOP を BSP の固有関数で置き換えた。 4.割り込み関数の宣言を、BSP のマクロ定義で置き換えた。
3.10	2019.06.28	1、3、7、8 14 55 プログラム	RX23W のサポートを追加。 RX23W に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.3.10 に対応する表を追加。 RX23W のサポートを追加。
3.20	2019.08.15	1,4,13-17 22, 26, 30 62 プログラム	RX72M のサポートを追加。 RX72M に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.3.20 に対応する表を追加。 表 6.2：RX23W ボード名変更。 RX72M のサポートを追加。
3.21	2019.09.16	プログラム	RX631/RX63N の sci_initialize_ints()の不具合を修正しました。
3.30	2019.11.25	1,4,8,9 7 18, 23, 27 62 プログラム	RX13T のサポートを追加。 2.3 制限事項 制限事項を追加。 RX13T に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.3.30 に対応する表を追加。 RX13T のサポートを追加。 API 関数のコメントを Doxygen スタイルに変更。 R20TS0494EJ0100 に記載されている「R_SCI_Send」および「R_SCI_SendReceive」の問題を修正。
3.40	2019.12.30	1,4,13-18 23-24, 28-29, 33-34 66 プログラム	RX72N, RX66N のサポートを追加。 RX72N, RX66N に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.3.40 に対応する表を追加。 RX72N, RX66N のサポートを追加。
3.50	2020.03.31	1,4,8-9 18, 24, 29 66 プログラム	RX23E-A のサポートを追加。 RX23E-A に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.3.50 に対応する表を追加。 RX23E-A のサポートを追加。

Rev.	発行日	改訂内容	
		ページ	ポイント
3.60	Aug.25.20	1,4 5,6,8 16-19 20-31 33-60 70-71 72 プログラム	DTC/DMAC がサポートする SCI に関する情報を追加。 SCI に統合した IrDA 機能に関する情報を追加。 DTC/DMAC サポートを有効にして SCI を使用するための注意事項を追加。 IrDA 機能の使用方法に関する情報を追加。 DTC/DMAC を使用するための設定項目を追加。 IrDA 機能に対応する設定項目を追加。 DTC/DMAC サポートを有効にしたときの SCI に対応するコードサイズを 追加。 SCI への IrDA 機能の統合に対応するコードサイズを追加。 SCI に統合した IrDA 機能に関する情報を追加。 デモプロジェクトの更新と新規デモプロジェクトの追加。 RSKRX72M を、「5. デモプロジェクト」に追加。 「6.1 動作確認環境」： Rev.3.60 に対応する表を追加。 DTC/DMAC サポートを有効にした SCI のサポートを追加。 SCI に統合した IrDA 機能に関するサポートを追加。
3.70	Sep.30.20	72 プログラム	「6.1 動作確認環境」： Rev.3.70 に対応する表を追加。 MDF ファイルから SCI11 のデバイスグループの二重定義を削除。 MDF ファイルに SSCL と SSDA を追加。
3.80		1,4,12 6 7 16 18-20 25,29,34 55 66 79 プログラム	RX671 のサポートを追加。 DTC/DMAC を使用しているとき、SCI FIT が BYTEQ を使用していないという注意事項を更新。 「1.5 SCI FIT モジュールを使用する」のセクションを追加。 「1.5.1 SCI FIT モジュールを C++プロジェクト内で使用する」のセクションを追加。 調歩同期式モードにおいて循環バッファをサポートするための定義 RX671 の設定項目を追加。 SCI_CFG_USE_CIRCULAR_BUFFER を追加。 RX671 に対応するコードサイズを追加。 で FIFO SPI を削除。 Sampling/transition を使用するための設定項目を追加。 循環バッファ使用時の送信処理の概要を更新。 「6.1 動作確認環境」： Rev.3.80 に対応する表を追加。 RX671 のサポートを追加。 調歩同期式モードにおいての循環バッファのサポートを追加。 TXI, RXI, ERI, TEI を許可/禁止するための定義を更新。 調歩同期式モードにおいて、DTC/DMAC を使用しているときの BYTEQ 使用を削除。
3.90	2021.04.15	1,4,9-10 27,32,38 79	RX140 のサポートを追加。 RX140 に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.3.90 に対応する表を追加。

Rev.	発行日	改訂内容	
		ページ	ポイント
		プログラム	RX140 のサポートを追加。 デモプロジェクトに CS+ のサポートを追加。
3.91	2021.08.16	56 78	3. API 関数 R_SCI_Send()関数：TEI コールバック関数の仕様についての記述を追加。 「6.1 動作確認環境」： Rev.3.91 に対応する表を追加。
4.00	2021.09.13	78 79 プログラム	「5.8 sci_demo_rskrx671, sci_demo_rskrx671_gcc」を追加。 「6.1 動作確認環境」： Rev.4.00 に対応する表を追加。 デモプロジェクトの更新と追加。
4.10	2021.11.15	64, 65, 66 79 プログラム	3. API 関数 R_SCI_Control() 関数：SCI_CMD_SET_TXI_RXI_PRIORITY をコマンドに追加。 RX100 と RX200 の R_SCI_Control()にコマンド SCI_CMD_SET_TXI_PRIORITY と SCI_CMD_SET_RXI_PRIORITY を追加。 「6.1 動作確認環境」： Rev.4.10 に対応する表を追加。 SCI_CMD_SET_TXI_RXI_PRIORITY のサポートを追加。 RX100 と RX200 の R_SCI_Control()にコマンド SCI_CMD_SET_TXI_PRIORITY と SCI_CMD_SET_RXI_PRIORITY を追加。
4.20	2021.12.29	79 プログラム	「6.1 動作確認環境」： Rev.4.20 に対応する表を追加。 RX140-256KB のサポートを追加。
4.30	2022.03.14	78 プログラム	「6.1 動作確認環境」： Rev.4.30 に対応する表を追加。 RX66T-48Pin のサポートを追加。
4.40	2022.03.31	1, 4, 11 6 27, 32, 37 79 プログラム	RX660 のサポートを追加。 DTC/DMAC サポートを有効にして SCI を使用するための注意事項を追加。 RX660 に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.4.40 に対応する表を追加。 RX660 のサポートを追加。 DTC モードにおいて全チャネルが同一の転送情報を使用している問題を修正。
4.50	2022.06.28	79 プログラム	「6.1 動作確認環境」： Rev.4.50 に対応する表を追加。 デモプロジェクトを更新

Rev.	発行日	改訂内容	
		ページ	ポイント
4.60	2022.12.27	6 18, 19 81 プログラム	多重割り込みの説明を追加。 多重割り込みをサポートするために新しいマクロ SCI_CFG_CHn_EN_TXI_NESTED_INT, SCI_CFG_CHn_EN_RXI_NESTED_INT, SCI_CFG_CHn_EN_TEI_NESTED_INT and SCI_CFG_CHn_EN_ERI_NESTED_INT を追加。 「6.1 動作確認環境」： Rev.4.60 に対応する表を追加。 DMAC モードにおいて受信が完了したときに rx_idle が true を返さない問題を修正。 SCI の多重割り込みの有効、無効のマクロ定義を追加。
4.70	2023.02.16	72 81 プログラム	4. 端子設定: 以下の記述を修正しました： 端子設定は、R_SCI_Open 関数を呼び出した前に行ってください 「6.1 動作確認環境」： Rev.4.70 に対応する表を追加。 RX140, RX660, RX671, RX72M, RX72N, RX72T, RX66N, RX66T で sci_init_bit_rate() 関数が間違った値を返す不具合を修正しました。 DTC モードでの sci_send_sync_data()関数の不具合を修正しました。
4.80	2023.03.31	1, 4, 16 30, 35, 40 83 プログラム	RX26T のサポートを追加。 RX26T に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.4.80 に対応する表を追加。 RX26T のサポートを追加。 SYNC モードと SSPI モードの byteq ヘッダーインクルードを削除しました。 IRDA モードサポートをチェックするソースコードを MDF ファイルに移動しました。
4.90	2023.05.29	1, 4, 6, 17 30, 35, 40 83 50, 74 プログラム	RX23E-B のサポートを追加。 RX23E-B に対応するコードサイズを追加。 「6.1 動作確認環境」： Rev.4.90 に対応する表を追加。 「2.13 FIT モジュールの使用方法」、「4 端子設定」から FIT Configurator の説明を削除した。 RX23E-B のサポートを追加。
5.00	2023.06.12	59, 62 83 プログラム	3. API 関数: R_SCI_Send()、R_SCI_Receive()の説明と戻り値を修正。 「6.1 動作確認環境」： Rev.5.00 に対応する表を追加。 DTC/DMAC 使用時の sci_send_sync_data()、sci_receive_sync_data()、sci_receive_async_data()関数のバグを修正しました。

Rev.	発行日	改訂内容	
		ページ	ポイント
5.10	2024.01.31	83 プログラム	「6.1 動作確認環境」： Rev.5.10 に対応する表を追加。 「r_sci_rx_config.h」と MDF ファイル内の記述を修正。 MDF ファイルのデータマッチパラメータのチャネル 1 および 5 の attribute 制約を削除。 WAIT_LOOP コメントを追加。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策
   CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。
2. 電源投入時の処置
   電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。
3. 電源オフ時における入力信号
   当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。
4. 未使用端子の処理
   未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。
5. クロックについて
   リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。
6. 入力端子の印加波形
   入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、V_{IL}（Max.）から V_{IH}（Min.）までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、V_{IL}（Max.）から V_{IH}（Min.）までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。
7. リザーブアドレス（予約領域）のアクセス禁止
   リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。
8. 製品間の相違について
   型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
   標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等
   高品質水準：輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等
   当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因しまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

© 2024 Renesas Electronics Corporation. All rights reserved.