

RL78/G13

R01AN0451JJ0301

Rev.3.01

2014.5.16

初期設定【開発環境 : CubeSuite+, IAR, e2studio】

要旨

本アプリケーションノートでは、RL78/G13 の初期設定として基本的な設定内容を説明します。

初期化完了後、2つのスイッチ入力の組み合わせにより、3つのLED点灯を制御します。

対象デバイス

RL78/G13

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

目次

1. 仕様	3
2. 動作確認条件	4
3. ハードウェア説明	5
3.1 ハードウェア構成例	5
3.2 使用端子一覧	6
4. ソフトウェア説明	6
4.1 動作概要	6
4.2 オプション・バイトの設定一覧	7
4.3 関数一覧	7
4.4 関数仕様	8
4.5 フローチャート	10
4.5.1 初期設定関数	16
4.5.2 システム関数	17
4.5.3 入出力ポートの設定	18
4.5.4 CPUクロックの設定	22
4.5.5 メイン処理	28
5. サンプルコード	29
6. 参考ドキュメント	29

1. 仕様

本アプリケーションノートでは、クロック周波数の設定、入出力ポートの設定など、RL78/G13の基本的な初期設定を行います。また、初期化完了後、メイン処理動作では2つのスイッチ入力の組み合わせにより、3つのLED点灯を制御します。

表 1.1に使用する周辺機能と用途を、図 1.1に初期設定の概要を示します。

表 1.1 使用する周辺機能と用途

周辺機能	用途
ポート入出力	スイッチ入力 (SW1,SW2) LED点灯制御 (LED1-LED3)

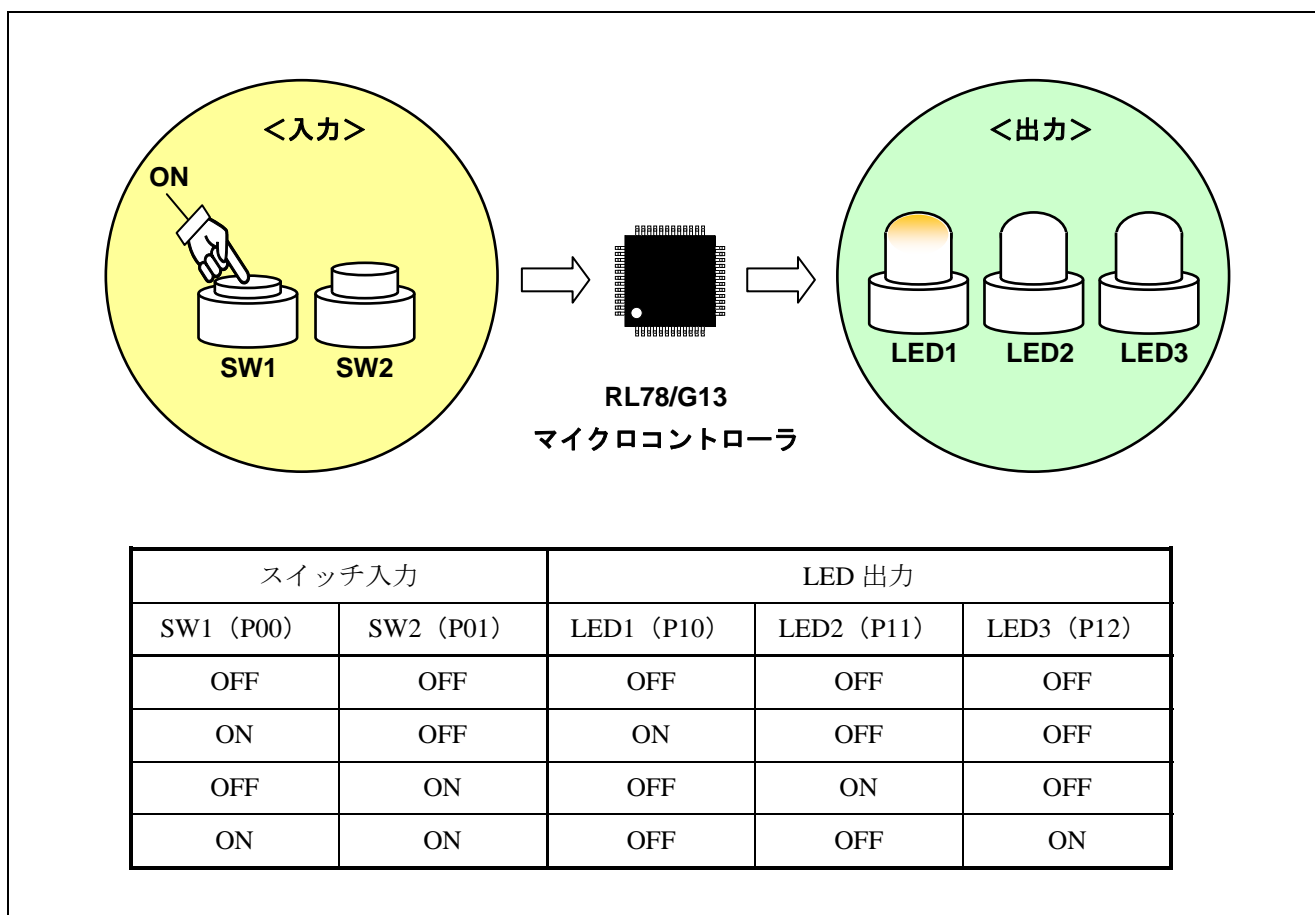


図 1.1 初期設定の概要

2. 動作確認条件

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

表 2.1 動作確認条件

項目	内容
使用マイコン	RL78/G13 (R5F100LEA)
動作周波数	<ul style="list-style-type: none"> ● 高速オンチップオシレータ (HOCO) クロック : 32MHz ● CPU/周辺ハードウェア・クロック : 32MHz
動作電圧	5.0V (2.9V~5.5V で動作可能) LVD 動作 (V_{LVD}) : リセット・モード 2.81V (2.76V~2.87V)
統合開発環境 (CubeSuite+)	ルネサス エレクトロニクス製 CubeSuite+ V1.00.01
C コンパイラ (CubeSuite+)	ルネサス エレクトロニクス製 CA78K0R V1.20
統合開発環境 (e2studio)	ルネサス エレクトロニクス製 e2studio V2.0.1.3
C コンパイラ (e2studio)	ルネサス エレクトロニクス製 KPIT GNURL78-ELF Toolchain V13.02
統合開発環境 (IAR)	IAR システムズ株式会社製 IAR Embedded Workbench for Renesas RL78 V1.30.2
C コンパイラ (IAR)	IAR システムズ株式会社製 IAR C/C++ Compiler for Renesas RL78 V1.30.2

3. ハードウェア説明

3.1 ハードウェア構成例

図 3.1 にエラー! 参照元が見つかりません。本アプリケーションノートで使用するハードウェア構成例を示します。

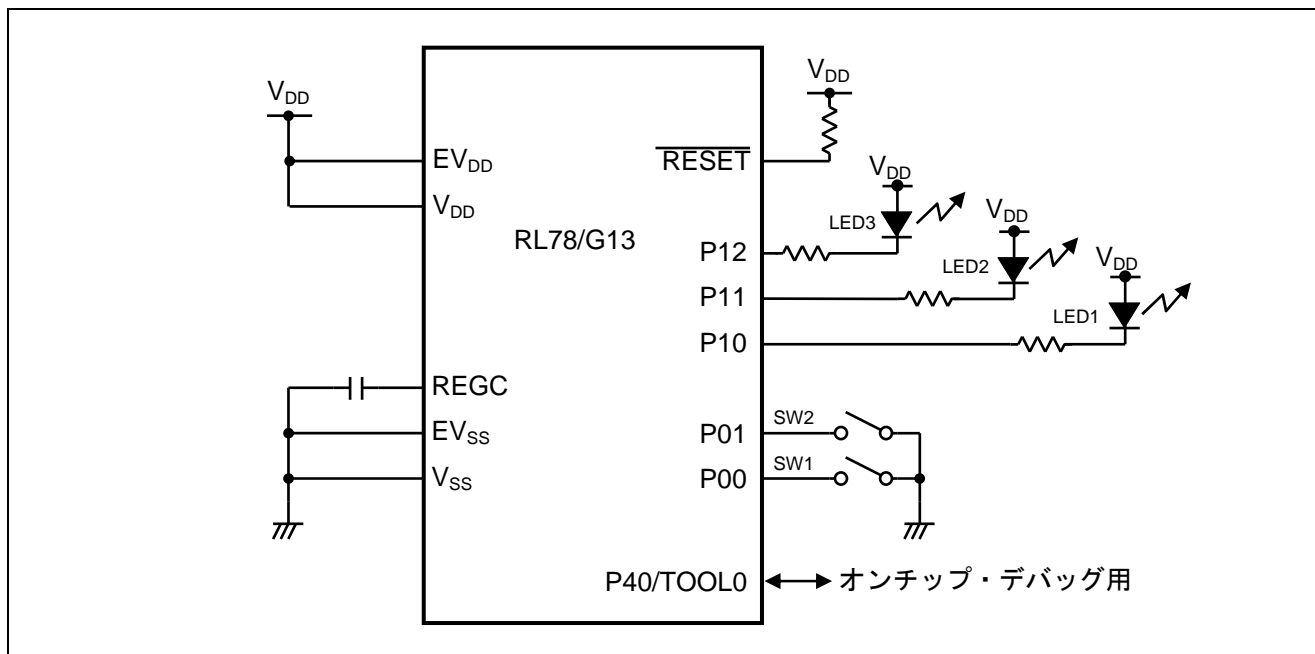


図 3.1 ハードウェア構成

注意 1 この回路イメージは接続の概要を示す為に簡略化しています。実際に回路を作成される場合は、端子処理などを適切に行い、電気的特性を満たすように設計してください（入力専用ポートは個別に抵抗を介して VDD 又は VSS に接続して下さい）。

- 2 EVSS で始まる名前の端子がある場合には VSS に、EVDD で始まる名前の端子がある場合には VDD にそれぞれ接続してください。
- 3 VDD は LVD にて設定したリセット解除電圧 (V_{LVD}) 以上にしてください。

3.2 使用端子一覧

表 3.1に使用端子と機能を示します。

表 3.1 使用端子と機能

端子名	入出力	内容
P00	入力	スイッチ入力 (SW1) ポート
P01	入力	スイッチ入力 (SW2) ポート
P10	出力	LED 点灯 (LED1) 制御ポート
P11	出力	LED 点灯 (LED2) 制御ポート
P12	出力	LED 点灯 (LED3) 制御ポート

4. ソフトウェア説明

4.1 動作概要

本アプリケーションノートでは、CPU の設定 (クロック周波数の選択等)、入出力ポートの設定を行います。

設定完了後は、2つのスイッチ入力 (SW1、SW2) の組み合わせにより、3つの LED (LED1-LED3) の点灯を制御します。

(1) CPU 初期設定^注

- 周辺 I/O リダイレクション機能の設定を行います。
- 入出力ポートの設定を行います。
- CPU クロックの設定を行います。

注 CPU 初期設定前にオプション・バイトを参照しています。

<設定条件>

- 周辺 I/O リダイレクション機能は未使用のため、リセット値を設定します。(PIOR レジスタ)
- 入出力ポートの設定は、次の設定を行います。
 - (1) リセット解除後、アナログ入力になるポートをデジタル入出力に設定します。(ADPC レジスタ、ポート・モード・コントロール・レジスタ)
 - (2) スイッチ入力 (SW1、SW2) として使用する P00、P01 を入力モードに、それ以外は出力モードに設定します。(ポート・モード・レジスタ)
 - (3) スイッチ入力 (SW1、SW2) として使用する P00、P01 に内蔵プルアップ抵抗を接続します。(プルアップ抵抗オプション・レジスタ)
 - (4) LED 点灯制御 (LED1-LED3) として使用する P10- P12 を “1” に、それ以外の未使用端子は “0” に設定します。(ポート・レジスタ)
- CPU クロックの設定を行います。
 - (1) 高速システム・クロックとサブシステム・クロックは未使用のため、リセット値を設定します。(クロック動作モード制御 (CMC) レジスタ、クロック動作ステータス制御 (CSC) レジスタ)
 - (2) CPU/周辺ハードウェア・クロック (f_{CLK}) にメイン・システム・クロック (f_{MAIN}) を選択し、メイン・システム・クロック (f_{MAIN}) に HOCO (f_{IH}) を選択します。(システム・クロック制御 (CKC) レジスタ)

(2) メイン処理を実行します

- スイッチ入力 (SW1、SW2) の状態で表 4.1 に示す LED 出力を行います。

表 4.1 メイン処理

スイッチ入力		LED 出力		
SW1 (P00)	SW2 (P01)	LED1 (P10)	LED2 (P11)	LED3 (P12)
OFF	OFF	OFF	OFF	OFF
ON	OFF	ON	OFF	OFF
OFF	ON	OFF	ON	OFF
ON	ON	OFF	OFF	ON

注意 デバイス使用上の注意事項については、RL78/G13 ユーザーズマニュアル を参照してください。

4.2 オプション・バイトの設定一覧

表 4.2エラー! 参照元が見つかりません。にエラー! 参照元が見つかりません。設定を示します。

表 4.2 オプション・バイト設定

アドレス	設定値	内容
000C0H/010C0H	01101110B	ウォッチドッグ・タイマ 動作停止 (リセット解除後、カウント停止)
000C1H/010C1H	01111111B	LVD リセット・モード 2.81V (2.76V~2.87V)
000C2H/010C2H	11101000B	HS モード, HOCO : 32MHz
000C3H/010C3H	10000100B	オンチップ・デバッグ許可

4.3 関数一覧

表 4.3 に関数を示します。

表 4.3 関数

関数名	概要
hdwinit	ハードウェア設定の初期化
R_Systeminit	各ハードウェア初期化関数の呼び出し
R_PORT_Create	I/O ポートの初期化
R_CGC_Create	クロック発生回路の初期化
main	メイン関数

4.4 関数仕様

サンプルコードの関数仕様を示します。

[関数名] hdwinit

概要	ハードウェア設定の初期化
ヘッダ	r_cg_macrodriver.h r_cg_cgc.h r_cg_port.h r_cg_userdefine.h
宣言	void hdwinit(void)
説明	以下の処理を行います。 (1) DI 命令の実行 (2) 関数 R_Systeminit()の実行 (3) EI 命令の実行
引数	なし
リターン値	なし
備考	この関数はスタートアップルーチンから呼び出されます。

[関数名] R_Systeminit

概要	各ハードウェア初期化関数の呼び出し
ヘッダ	r_cg_macrodriver.h r_cg_cgc.h r_cg_port.h r_cg_userdefine.h
宣言	void R_Systeminit(void)
説明	以下の処理を行います。 (1) 周辺 I/O リダイレクション・レジスタ(PIOR)の初期値を設定 (2) 関数 R_PORT_Create()の実行 (3) 関数 R_CGC_Create()の実行 (4) フラッシュ・メモリ CRC 制御レジスタ (CRC0CTL) の初期値を設定 (5) 不正メモリ・アクセス検出制御レジスタ (IAWCTL) の初期値を設定
引数	なし
リターン値	なし
備考	なし

[関数名] R_PORT_Create

概要	I/O ポートの初期化
ヘッダ	r_cg_macrodriver.h r_cg_port.h r_cg_userdefine.h
宣言	void R_PORT_Create(void)
説明	P00,P01 を入力ポート（内蔵プルアップ抵抗有効）に、P10,P11,P12 を出力ポート（ハイレベル出力）に設定します。P40 を除く、その他のポートは出力ポート（ローレベル出力）に設定します。
引数	なし
リターン値	なし
備考	なし

[関数名] R_CGC_Create

概要	クロック発生回路の初期化
ヘッダ	r_cg_macrodriver.h r_cg_cgc.h r_cg_userdefine.h
宣言	void R_CGC_Create(void)
説明	クロック発生回路関連のレジスタを初期設定します。
引数	なし
リターン値	なし
備考	なし

[関数名] main

概要	メイン関数
ヘッダ	r_cg_macrodriver.h r_cg_cgc.h r_cg_port.h r_cg_userdefine.h
宣言	void main(void)
説明	C 言語の main 関数です。

SW1(P00)と SW2(P01)の値に応じて、P1 に以下の値を出力します。

SW2:SW1	: PORT1
0:0	: 0b00000011
0:1	: 0b00000101
1:0	: 0b00000110
1:1	: 0b00000111

引数	なし
リターン値	なし
備考	

4.5 フローチャート

図 4.1 エラー! 参照元が見つかりません。に本アプリケーションノートの全体フローを示します。

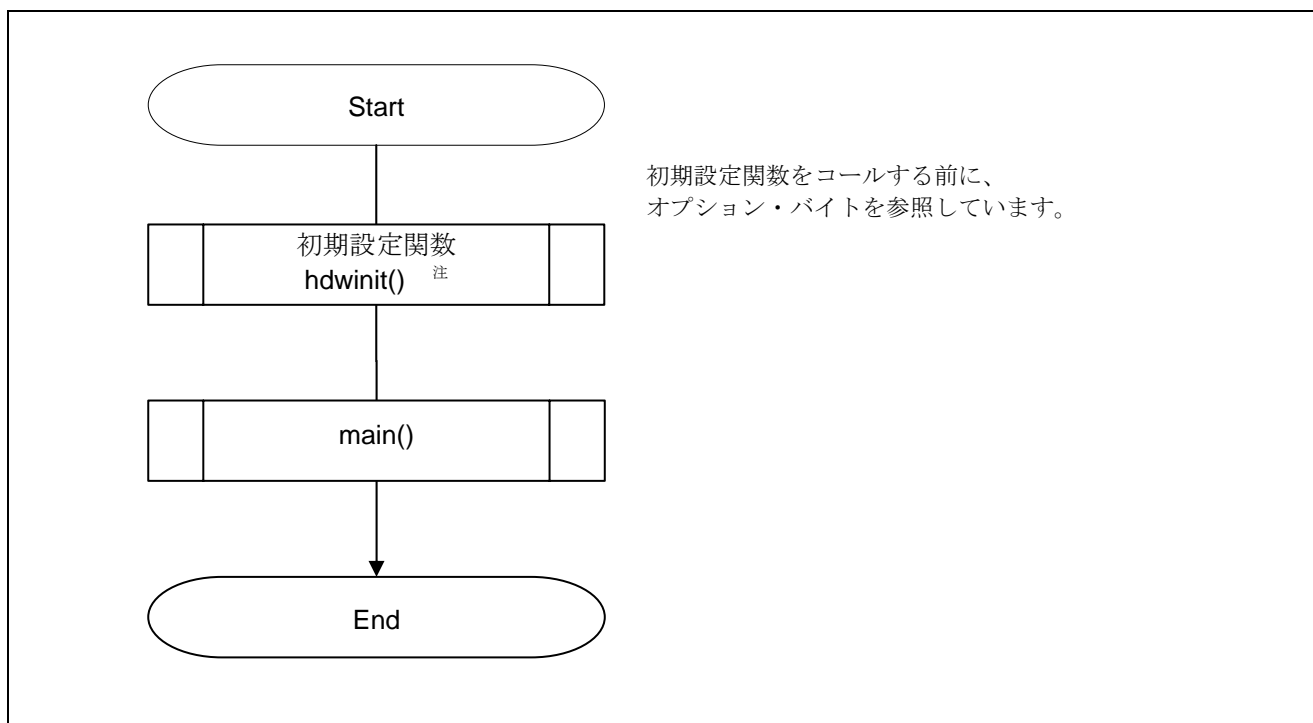


図 4.1 全体フロー

注： IAR のサンプルコードでは、__low_level_init 関数にて初期設定を行います。

オプション・バイトの設定概要

RL78/G13 のオプション・バイトは、ユーザ・オプション・バイト (000C0H-000C2H/010C0H-010C2H^{注1,注2,注3}) とオンチップ・デバッグ・オプション・バイト (000C3H/010C3H^{注4}) で構成されています。

電源投入時またはリセット解除後、自動的にオプション・バイトを参照して、指定された機能の設定が行われます。オプション・バイトはユーザ・プログラムでは設定できません。

オプション・バイトでは次の制御を行うことができます。使用の際には、必ず設定してください。

ユーザ・オプション・バイト

- ・ ウォッチドッグ・タイマ関係の設定 (000C0H/010C0H^{注1})
- ・ LVD 関係の設定 (000C1H/010C1H^{注2})
- ・ HOCO、フラッシュの動作の設定 (000C2H/010C2H^{注3})

オンチップ・デバッグ・オプション・バイト (000C3H/010C3H^{注4})

注1 ブート・スワップ時は、000C0H と 010C0H が切り替わるので、010C0H にも 000C0H と同じ値を設定してください。

2 ブート・スワップ時は、000C1H と 010C1H が切り替わるので、010C1H にも 000C1H と同じ値を設定してください。

3 ブート・スワップ時は、000C2H と 010C2H が切り替わるので、010C2H にも 000C2H と同じ値を設定してください。

4 ブート・スワップ時は、000C3H と 010C3H が切り替わるので、010C3H にも 000C3H と同じ値を設定してください。

オプション・バイトの設定は **CubeSuite+** の「リンク・オプション」タグの「デバイス」パネルの「ユーザ・オプション・バイト値」で指定することができます。

注意 **CubeSuite+** 「リンク・オプション」の設定方法の詳細については、**CubeSuite+** チュートリアルを参照してください。

(1) 000C0H / 010C0H^注 (ウォッチドッグ・タイマ関係の設定)

7	6	5	4	3	2	1	0
WDTINT	WINDOW1	WINDOW0	WDTON	WDCS2	WDCS1	WDCS0	WDSTBON
0	1	1	0	1	1	1	0

ビット0

WDSTBYON	ウォッチドッグ・タイマのカウンタ動作制御
0	HALT/STOP モード時、カウンタ動作停止
1	HALT/STOP モード時、カウンタ動作許可

ビット3-1

WDCS2-0	ウォッチドッグ・タイマのオーバフロー時間
000	$2^6 / f_{IL}$
001	$2^7 / f_{IL}$
010	$2^8 / f_{IL}$
011	$2^9 / f_{IL}$
100	$2^{11} / f_{IL}$
101	$2^{13} / f_{IL}$
110	$2^{14} / f_{IL}$
111	$2^{16} / f_{IL}$

ビット4

WDTON	ウォッチドッグ・タイマのカウンタ動作制御
0	カウンタ動作禁止 (リセット解除後、カウンタ停止)
1	カウンタ動作許可 (リセット解除後、カウンタ開始)

ビット6-5

WINDOW1-0	ウォッチドッグ・タイマのウインドウ オープン期間
00	設定禁止
01	50%
10	75%
11	100%

ビット7

WDTINT	インターバル割り込みの使用／不使用
0	インターバル割り込みを使用しない
1	$75\% + 1/2f_{IL}$ 到達時にインターバル割り込みを発生

注 ブート・スワップ時は、000C0H と 010C0H が切り替わるので、010C0H にも 000C0H と同じ値を設定してください。

(2) 000C1H / 010C1H^注 (LVD 関係の設定)

7	6	5	4	3	2	1	0
VPOC2	VPOC1	VPOC0	1	LVIS1	LVIS0	LVIMDS1	LVIMDS0
0	1	1	1	1	1	1	1

割り込み&リセット・モード時の設定

検出電圧			オプション・バイト設定値							
V _{LVDH}		V _{LVDL}	LVIMDS1	LVIMDS0	VPOC2	VPOC1	VPOC0	LVIS1	LVIS0	
立ち上がり	立ち下がり	立ち下がり								
1.77V	1.73V	1.63V	1	0	0	0	0	1	0	
1.88V	1.84V							0	1	
2.92V	2.86V							0	0	
1.98V	1.94V	1.84V			0	0	1	1	1	0
2.09V	2.04V								0	1
3.13V	3.06V								0	0
2.61V	2.55V	2.45V			0	1	0	0	1	0
2.71V	2.65V								0	1
3.75V	3.67V								0	0
2.92V	2.86V	2.75V			0	1	1	1	1	0
3.02V	2.96V		0	1						
4.06V	3.98V		0	0						
上記以外			設定禁止							

リセット・モード時の設定

検出電圧			オプション・バイト設定値								
V _{LVD}		立ち下がり	LVIMDS1	LVIMDS0	VPOC2	VPOC1	VPOC0	LVIS1	LVIS0		
立ち上がり	立ち下がり										
1.67V	1.63V	2.75V	1	1	0	0	0	1	1		
1.77V	1.73V				0	0	0	1	0		
1.88V	1.84V				0	0	1	1	1		
1.98V	1.94V				0	0	1	1	0		
2.09V	2.04V				0	0	1	0	1		
2.50V	2.45V				0	1	0	1	1		
2.61V	2.55V				0	1	0	1	0		
2.71V	2.65V				0	1	0	0	1		
2.81V	2.75V				0	1	1	1	1		
2.92V	2.86V				0	1	1	1	0		
3.02V	2.96V				0	1	1	0	1		
3.13V	3.06V				0	0	1	0	0		
3.75V	3.67V				0	1	0	0	0		
4.06V	3.98V				0	1	1	0	0		
上記以外					設定禁止						

注 ブート・スワップ時は、000C1H と 010C1H が切り替わるので、010C1H にも 000C1H と同じ値を設定してください。

割り込みモード時の設定

検出電圧		オプション・バイト設定値						
V _{LVD}		LVIMDS1	LVIMDS0	VPOC2	VPOC1	VPOC0	LVIS1	LVIS0
立ち上がり	立ち下がり							
1.67V	1.63V	1	1	0	0	0	1	1
1.77V	1.73V			0	0	0	1	0
1.88V	1.84V			0	0	1	1	1
1.98V	1.94V			0	0	1	1	0
2.09V	2.04V			0	0	1	0	1
2.50V	2.45V			0	1	0	1	1
2.61V	2.55V			0	1	0	1	0
2.71V	2.65V			0	1	0	0	1
2.81V	2.75V			0	1	1	1	1
2.92V	2.86V			0	1	1	1	0
3.02V	2.96V			0	1	1	0	1
3.13V	3.06V			0	0	1	0	0
3.75V	3.67V			0	1	0	0	0
4.06V	3.98V			0	1	1	0	0
上記以外				設定禁止				

LVD オフ時の設定

検出電圧		オプション・バイト設定値						
V _{LVD}		LVIMDS1	LVIMDS0	VPOC2	VPOC1	VPOC0	LVIS1	LVIS0
立ち上がり	立ち下がり							
—	—	×	1	1	×	×	×	×
上記以外		設定禁止						

備考 × : don't care

(3) 000C2H / 010C2H^注 (HOCO、フラッシュの動作の設定)

7	6	5	4	3	2	1	0
CMODE1	CMODE0	1	0	FRQSEL3	FRQSEL2	FRQSEL1	FRQSEL0
1	1	1	0	1	0	0	0

ビット 7 - 6

CMODE1	CMODE0	フラッシュの動作モード設定		
		動作周波数範囲	動作電圧範囲	
0	0	LV (低電圧メイン) モード	1MHz~4MHz	1.6V~5.5V
1	0	LS (低速メイン) モード	1MHz~8MHz	1.8V~5.5V
1	1	HS (高速メイン) モード	1MHz~16MHz	2.4V~5.5V
			1MHz~32MHz	2.7V~5.5V
上記以外		設定禁止		

ビット 3 - 0

FRQSEL3	FRQSEL2	FRQSEL1	FRQSEL0	HOCO の周波数
1	0	0	0	32MHz
0	0	0	0	24MHz
1	0	0	1	16MHz
0	0	0	1	12MHz
1	0	1	0	8MHz
1	0	1	1	4MHz
1	1	0	1	1MHz
上記以外				設定禁止

注 ブート・スワップ時は、000C2H と 010C2H が切り替わるので、010C2H にも 000C2H と同じ値を設定してください。

(4) 000C3H / 010C3H^注 (オンチップ・デバッグ・オプション・バイト)

7	6	5	4	3	2	1	0
OCDENSET	0	0	0	0	1	0	OCDERSD
1	0	0	0	0	1	0	1

ビット 7, 0

OCDENSET	OCDERSD	オンチップ・デバッグ動作制御
0	0	オンチップ・デバッグ動作禁止
0	1	設定禁止
1	0	動作許可,セキュリティ ID 認証失敗時にフラッシュ・メモリのデータを消去する
1	1	動作許可,セキュリティ ID 認証失敗時にフラッシュ・メモリのデータを消去しない

注 ブート・スワップ時は、000C3H と 010C3H が切り替わるので、010C3H にも 000C3H と同じ値を設定してください。

4.5.1 初期設定関数

図 4.エラー! 参照元が見つかりません。2 に初期設定関数のフローチャートを示します。

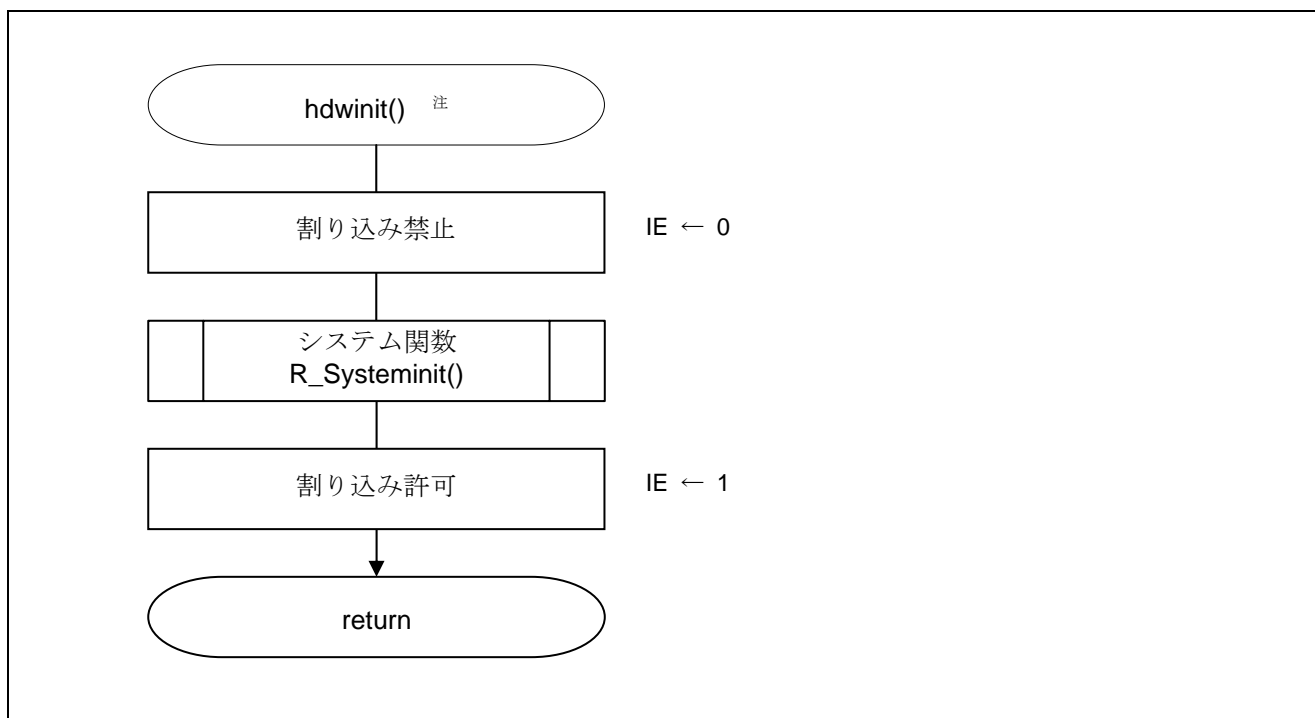


図 4.2 初期設定関数

注： IAR のサンプルコードでは、`__low_level_init` 関数にて初期設定を行います。

4.5.2 システム関数

図4.エラー! 参照元が見つかりません。3にシステム関数のフローチャートを示します。

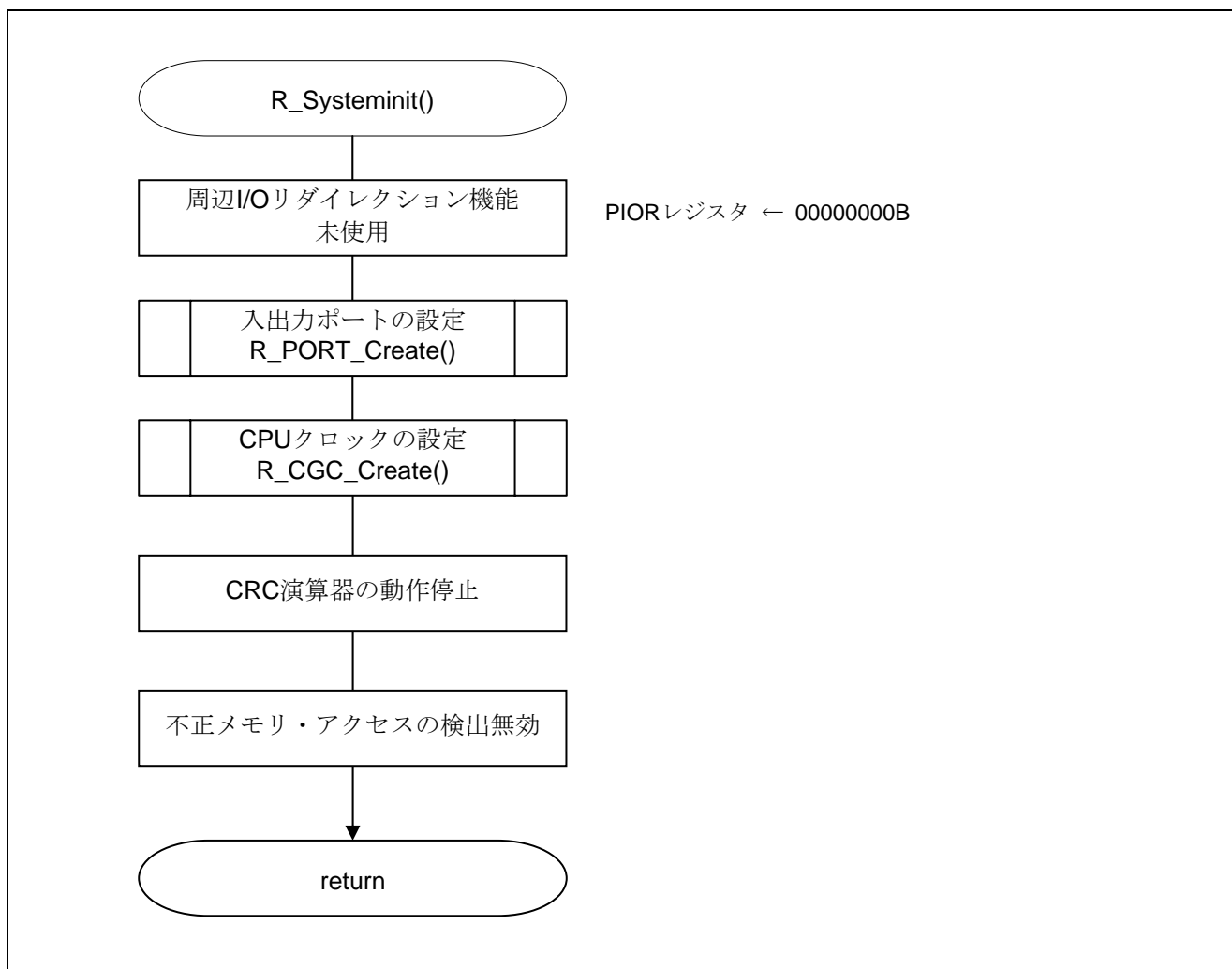


図 4.3 システム関数

4.5.3 入出力ポートの設定

図 4.エラー! 参照元が見つかりません。4 に入出力ポートの設定のフローチャートを示します。

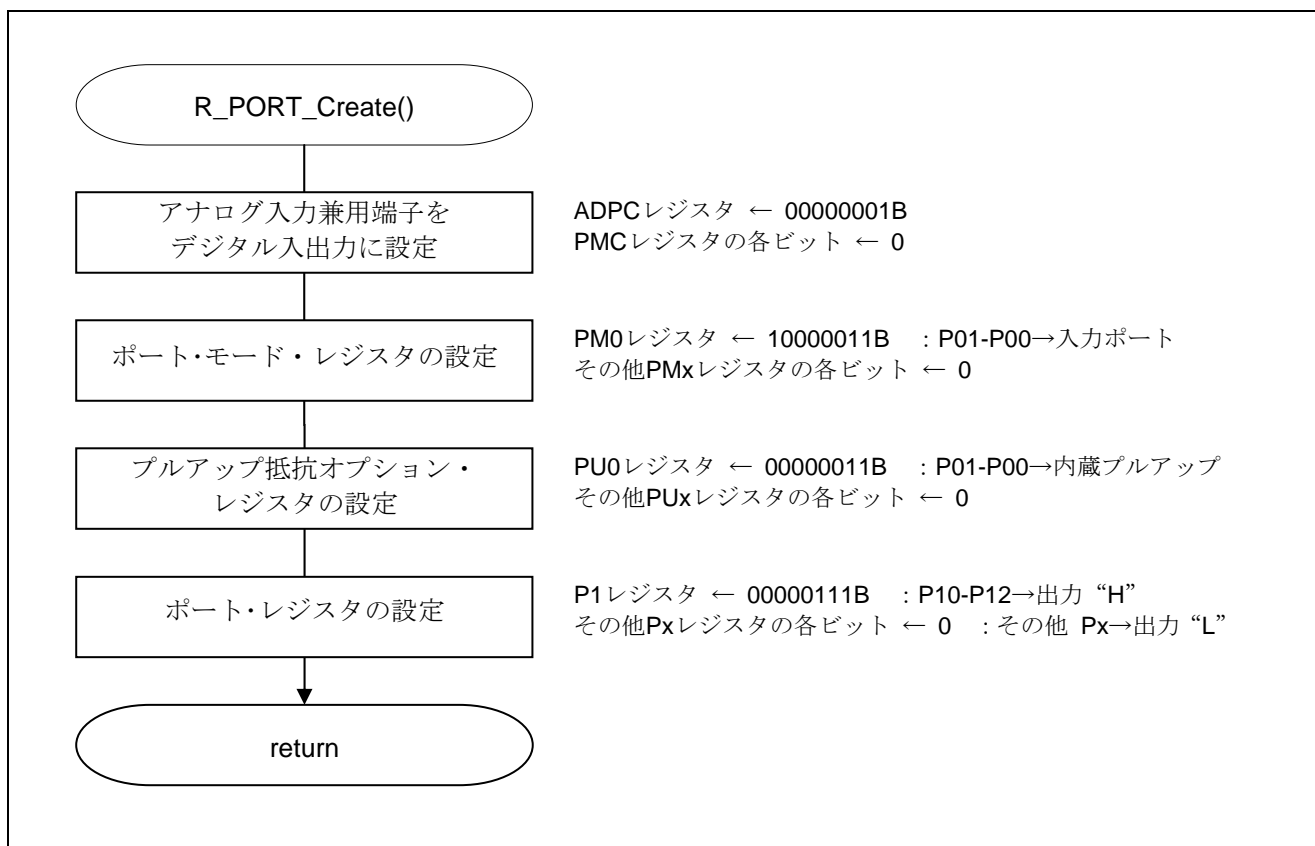


図 4.4 入出力ポートの設定

入出力ポートの設定概要

RL78/G13 はデジタル入出力ポートを備えており、多様な制御を行うことができます。

また、デジタル入出力ポートとしての機能以外に、各種兼用機能を備えています。

ポートは、次のレジスタで制御します。入出力ポートの初期設定は、電源投入時やリセット解除後のシステム初期化で設定を行ってください。

ポート操作で使用するレジスタ

- ・ ポート・モード・レジスタ (PMxx)
- ・ ポート・レジスタ (Pxx)
- ・ プルアップ抵抗オプション・レジスタ (PUxx)
- ・ ポート入力モード・レジスタ (PIMx)
- ・ ポート出力モード・レジスタ (POMx)
- ・ ポート・モード・コントロール・レジスタ (PMCxx) 注
- ・ A/D ポート・コンフィギュレーション・レジスタ (ADPC) 注
- ・ 周辺 I/O リダイレクション・レジスタ (PIOR)
- ・ グローバル・デジタル・インプット・ディスエーブル・レジスタ (GDIDIS)

注 デジタル入出力／アナログ入力を設定するレジスタです。リセット信号の発生により、アナログ入力になるため、デジタル入出力で使用する場合はリセット解除時に必ず設定を行ってください。本アプリケーションノートでは、全てデジタル入出力に設定しています。

- 注意 1 各種周辺機能の兼用機能としてポートを使用する場合のレジスタ設定方法は、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。
- 2 未使用のポートは、端子処理などを適切に行い、電気的特性を満たすように設計してください。また、未使用の入力専用ポートは個別に抵抗を介して VDD 又は VSS に接続して下さい。
 - 3 EVSS で始まる名前の端子がある場合には VSS に、EVDD で始まる名前の端子がある場合には VDD にそれぞれ接続してください。

本サンプルコードで使用しているポート操作の例を次に示します。

LED 用ポートの設定

・ポート・モード・レジスタ 1 (PM1)

P10 : LED1

P11 : LED2

P12 : LED3

略号 : PM1

7	6	5	4	3	2	1	0
PM17	PM16	PM15	PM14	PM13	PM12	PM11	PM10
0	0	0	0	0	0	0	0

PM1n	PM1n 端子の入出力モードの選択 (n = 0-2)
0	出力モード (出力バッファ・オン)
1	入力モード (出力バッファ・オフ)

- 注意 1 本サンプルコードでは、使用しない端子は貫通電流の影響を少なくするために、出力ポートに設定しています。
- 2 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

スイッチ用ポートの設定

- ・ポート・モード・レジスタ 0 (PM0)
- ・プルアップ抵抗オプション・レジスタ 0 (PU0)
P00 : SW1 P01 : SW2
- ・ポート・モード・コントロール・レジスタ 0 (PMC0)
デジタル入力

略号 : PM0

7	6	5	4	3	2	1	0
PM07	PM06	PM05	PM04	PM03	PM02	PM01	PM00
1	0	0	0	0	0	1	1

PM0n	PM0n 端子の入出力モードの選択 (n = 0-1)
0	出力モード (出力バッファ・オン)
1	入力モード (出力バッファ・オフ)

略号 : PU0

7	6	5	4	3	2	1	0
0	PU06	PU05	PU04	PU03	PU02	PU01	PU00
0	0	0	0	0	0	1	1

PU0n	P0n 端子の内蔵プルアップ抵抗の選択
0	内部プルアップ抵抗を接続しない
1	内部プルアップ抵抗を接続する

略号 : PMC0

7	6	5	4	3	2	1	0
1	1	1	1	PMC03	PMC02	PMC01	PMC00
1	1	1	1	0 注	0 注	1 注	1 注

PMC0n	P0n 端子のアナログ・デジタル入力の選択
0	デジタル入力
1	アナログ入力

注 52, 64, 80, 100, 128 ピン製品の設定です。20, 24, 25, 30, 32 ピン製品の場合は PMC03-PMC00 = 1100B、36, 40, 44, 48 ピンの場合は PMC03-PMC00 = 1111B となります。

- 注意 1 本サンプルコードでは、使用しない端子は貫通電流の影響を少なくするために、出力ポートに設定しています。
- 2 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

4.5.4 CPUクロックの設定

図 4.エラー! 参照元が見つかりません。5 に CPU クロックの設定のフローチャートを示します。

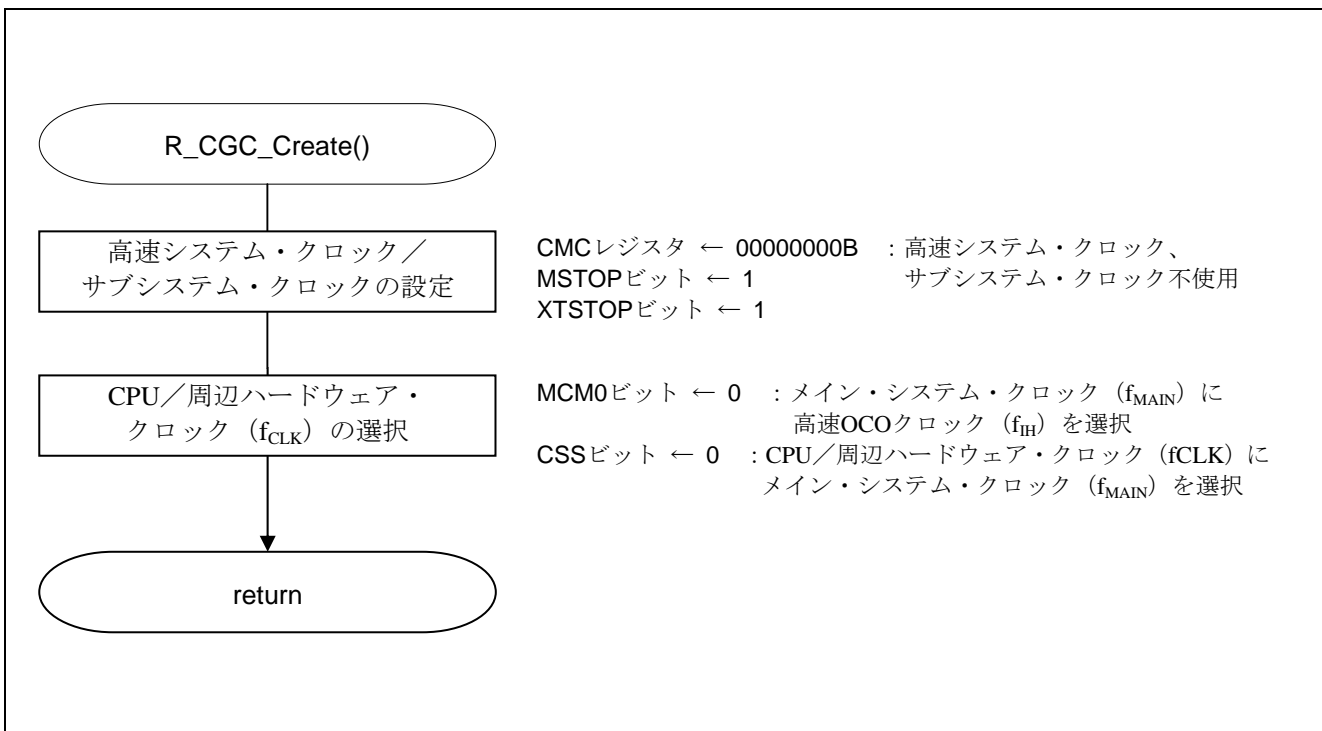


図 4.5 CPUクロックの設定

CPUクロックの設定概要

RL78/G13はシステム・クロックとして高性能な高速オンチップオシレータ (HOCO)、メイン・システム・クロック用発振子/外部クロック入力、サブシステム・クロック用発振子/外部クロック入力^注を選択できます。

システム・クロックは、次のレジスタで制御します。

CPUクロックの初期設定は、電源投入時やリセット解除後のシステム初期化で設定を行ってください。

CPUクロックの初期設定で使用するレジスタ

- ・ クロック動作モード制御レジスタ (CMC)
- ・ クロック動作ステータス制御レジスタ (CSC)
- ・ システム・クロック制御レジスタ (CKC)
- ・ 周辺イネーブル・レジスタ 0 (PER0)
- ・ サブシステム・クロック供給モード制御レジスタ (OSMC)

注 40, 44, 48, 52, 64, 80, 100, 128 ピン製品のみ選択できます。

本サンプルコードで使用している CPU クロックの設定例を次に示します。

クロック動作モードの設定

- ・クロック動作モード制御レジスタ (CMC)
 - 高速システム・クロック端子の動作モード : 入力ポート・モード
 - サブシステム・クロック端子の動作モード : 入力ポート・モード
 - XT1 発振回路の発振モード : 低消費発振
 - X1 クロック発信周波数の制御 : $1\text{MHz} \leq f_{\text{MX}} \leq 10\text{MHz}$

略号 : CMC

7	6	5	4	3	2	1	0
EXCLK	OSCSEL	EXCLKS	OSCSELS	0	AMPHS1	AMPHS0	AMPH
0	0	0	0	0	0	0	0

ビット0

AMPH	X1 クロック発振周波数の制御
0	$1\text{MHz} \leq f_x \leq 10\text{MHz}$
1	$10\text{MHz} < f_x \leq 20\text{MHz}$

ビット2-1

AMPHS1	AMPHS0	XT1 発振回路の発振モード
0	0	低消費発振(デフォルト)
0	1	通常発振
1	0	超低消費発振
1	1	設定禁止

ビット5-4

EXCLKS	OSCSELS	サブシステム・クロック端子の動作モード	XT1/P123 端子	XT2/EXCLKS/P124 端子
0	0	入力ポート・モード	入力ポート	
0	1	XT1 発振モード	水晶振動子接続	
1	0	入力ポート・モード	入力ポート	
1	1	外部クロック入力モード	入力ポート	外部クロック入力

ビット7-6

EXCLK	OSCSEL	高速システム・クロック端子の動作モード	X1/P121 端子	X2/EXCLK/P122 端子
0	0	入力ポート・モード	入力ポート	
0	1	X1 発振モード	水晶/セラミック発振子接続	
1	0	入力ポート・モード	入力ポート	
1	1	外部クロック入力モード	入力ポート	外部クロック入力

注意 レジスタ設定の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

各クロックの動作制御

- ・クロック動作ステータス制御レジスタ (CSC)
 - 高速システム・クロックの動作制御 : X1 発振回路停止
 - サブシステム・クロックの動作制御 : XT1 発振回路停止
 - HOCO クロックの動作制御 : HOCO 動作

略号 : CSC

7	6	5	4	3	2	1	0
MSTOP	XTSTOP	0	0	0	0	0	HIOSTOP
1	1	0	0	0	0	0	0

ビット0

HIOSTOP	HOCO クロックの動作制御
0	HOCO 動作
1	HOCO 停止

ビット6

XTSTOP	サブシステム・クロックの動作制御		
	XT1 発振モード時	外部クロック入力モード時	入力ポート・モード時
0	XT1 発振回路動作	EXCLKS 端子からの外部クロック有効	入力ポート
1	XT1 発振回路停止	EXCLKS 端子からの外部クロック無効	

ビット7

MSTOP	高速システム・クロックの動作制御		
	X1 発振モード時	外部クロック入力モード時	入力ポート・モード時
0	X1 発振回路動作	EXCLK 端子からの外部クロック有効	入力ポート
1	X1 発振回路停止	EXCLK 端子からの外部クロック無効	

注意 レジスタ設定の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

CPU/周辺ハードウェア・クロック (f_{CLK}) の設定

- ・システム・クロック制御レジスタ (CKC)
f_{CLK}のステータス : メイン・システム・クロック
f_{CLK}の選択 : HOCO クロック (f_{IH})

略号 : CKC

7	6	5	4	3	2	1	0
CLS	CSS	MCS	MCM0	0	0	0	0
0	0	0	0	0	0	0	0

ビット4

MCM0	メイン・システム・クロック (f _{MAIN}) の動作制御
0	メイン・システム・クロック (f_{MAIN}) に HOCO クロック (f_{IH}) を選択
1	メイン・システム・クロック (f _{MAIN}) に高速システム・クロック (f _{MX}) を選択

ビット5

MCS	メイン・システム・クロック (f _{MAIN}) のステータス
0	HOCO クロック (f_{IH})
1	高速システム・クロック (f _{MX})

ビット6

CSS	CPU/周辺ハードウェア・クロック (f _{CLK}) の選択
0	メイン・システム・クロック (f_{MAIN})
1	サブシステム・クロック (f _{SUB})

ビット7

CLS	CPU/周辺ハードウェア・クロック (f _{CLK}) のステータス
0	メイン・システム・クロック (f_{MAIN})
1	サブシステム・クロック (f _{SUB})

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

各周辺ハードウェア・マクロの使用可否の設定

・周辺イネーブル・レジスタ 0 (PER0)

各ハードウェアの入カクロックの制御 : 入カクロック供給停止

略号 : PER0

7	6	5	4	3	2	1	0
RTCEN	IICA1EN ^{注1}	ADCEN	IICA0EN ^{注2}	SAU1EN ^{注3}	SAU0EN	TAU1EN ^{注1}	TAU0EN
0	0	0	0	0	0	0	0

ビット 1 - 0

TAUmEN	タイマ・アレイ・ユニット m の入カクロックの制御
0	入カクロック供給停止 ・タイマ・アレイ・ユニット m の SFR へのライト不可 ・タイマ・アレイ・ユニット m はリセット状態
1	入カクロック供給 ・タイマ・アレイ・ユニット m の SFR へのリード/ライト可

ビット 3 - 2

SAUmEN	シリアル・アレイ・ユニット m の入カクロックの制御
0	入カクロック供給停止 ・シリアル・アレイ・ユニット m の SFR へのライト不可 ・シリアル・アレイ・ユニット m はリセット状態
1	入カクロック供給 ・シリアル・アレイ・ユニット m の SFR へのリード/ライト可

ビット 6, 4

IICAmEN	シリアル・インターフェース IICAm の入カクロックの制御
0	入カクロック供給停止 ・IICAm の SFR へのライト不可 ・IICAm はリセット状態
1	入カクロック供給 ・IICAm の SFR へのリード/ライト可

ビット 5

ADCEN	A/D コンバータの入カクロックの制御
0	入カクロック供給停止 ・A/D コンバータの SFR へのライト不可 ・A/D コンバータはリセット状態
1	入カクロック供給 ・A/D コンバータの SFR へのリード/ライト可

ビット 7

RTCEN	リアルタイム・クロック (RTC) , 12 ビット・インターバル・タイマの入カクロックの制御
0	入カクロック供給停止 ・RTC, 12 ビット・インターバル・タイマで使用する SFR へのライト不可 ・RTC, 12 ビット・インターバル・タイマはリセット状態
1	入カクロック供給 ・RTC の SFR へのリード/ライト可

- 注 1 80,100,128 ピン製品のみ。
 2 20 ピン製品には搭載されていません。
 3 20,24,25 ピン製品には搭載されていません。

注意 使用しないハードウェア・マクロへはクロック供給を停止させることで、低消費電力化とノイズ低減をはかります。

サブシステム・クロック供給モードの制御

- ・サブシステム・クロック供給モード制御レジスタ (OSMC)
 STOP モード時およびサブシステム・クロックで CPU 動作中の HALT モード時の設定
 : 周辺機能へのサブシステム・クロック供給許可
 リアルタイム・クロック, インターバル・タイマの動作クロックの選択
 : サブシステム・クロック

略号 : OSMC

7	6	5	4	3	2	1	0
RTCLPC	0	0	WUTMMCK0	0	0	0	0
0	0	0	0	0	0	0	0

ビット 4

WUTMMCK0	リアルタイム・クロック, インターバル・タイマの動作クロックの選択
0	サブシステム・クロック (f_{SUB})
1	低速内蔵発振 (LOCO) クロック

ビット 7

RTCLPC	STOP モード時およびサブシステム・クロックで CPU 動作中の HALT モード時の設定
0	周辺機能へのサブシステム・クロックの供給許可
1	リアルタイム・クロック, インターバル・タイマ以外の周辺機能へのサブシステム・クロック供給停止

注意 OSMC レジスタは、STOP モード時およびサブシステム・クロックで CPU 動作中の HALT モード時の動作電流を低減し、低消費電力化することを目的としたレジスタです。設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

4.5.5 メイン処理

図 4.エラー! 参照元が見つかりません。6 にメイン処理のフローチャートを示します。

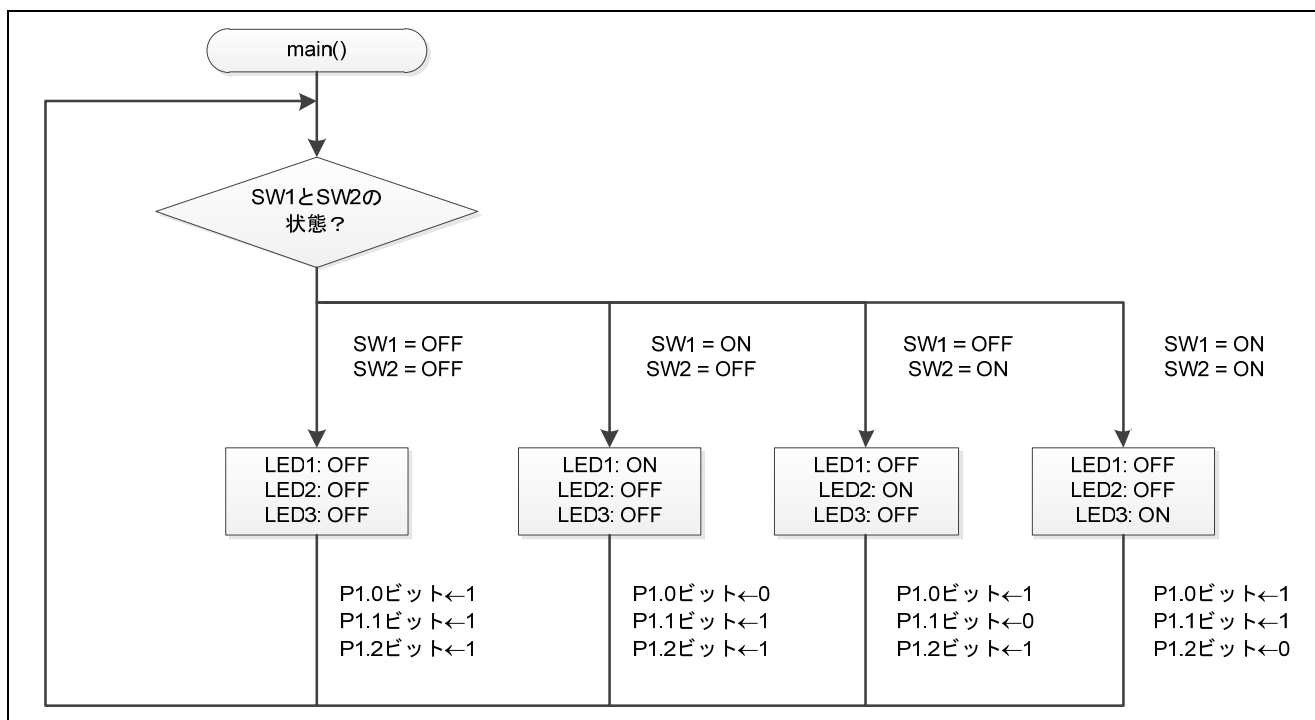


図 4.6 メイン処理

5. サンプルコード

サンプルコードは、ルネサス エレクトロニクスホームページから入手してください。

6. 参考ドキュメント

RL78/G13 ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0146J)

RL78 ファミリ ユーザーズマニュアル ソフトウェア編 Rev.1.00 (R01US0015J)

(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

お問合せ先

<http://japan.renesas.com/contact>

改訂記録	RL78/G13 初期設定
------	---------------

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2011.3.14	—	初版発行
2.00	2011.9.30	—	2 版発行
2.01	2012.4.20	3, 4, 6	表の罫線が一部表示されない問題を修正
3.00	2013.9.2	4	表 2.1 に IAR および e2studio のバージョン情報を追加
		10, 16	注を追加
		17	図 4.3 関数名修正
3.01	2014.5.16	4,5,13,14	VLVIH, VLVIL を VLVDH, VLVDL, あるいは VLVD に修正
		10,16	「ルネサスエレクトロニクス製 CubeSuite+ IDE のサンプルコードで使用しています。」の文言を削除
		12	「75%」を「75%+1/2f _{IL} 」に修正
		14	LVIMDS1 ビットの設定値を 0/1 から × に修正
		20	「PM1n 端子の入出力モードの選択」に続く記述を「(n=1-3)」から「(n=0-2)」に修正
		21	「PM0n 端子の入出力モードの選択」に続く記述を「(n=1-6)」から「(n=0-1)」に修正
		22	添え字を「注 1」から「注」に修正
		22	MCM0 ビットおよび CSS ビットの設定値を 1 から 0 に修正
		23	f _{MX} を f _X に修正
		23	推奨発振子を推奨振動子
		23	XT1 発振回路の発振モード選択の記述を修正 (追記)
26	「12 ビット・インターバル・タイマ」を追記		
27	OSMC レジスタのレジスタ名を修正		

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレス（予約領域）のアクセス禁止

【注意】リザーブアドレス（予約領域）のアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

同じグループのマイコンでも型名が違くと、内部ROM、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、
家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、
防災・防犯装置、各種安全装置等
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じて、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：<http://japan.renesas.com/contact/>