
R32C/100 シリーズ

R01AN0787JJ0100

シリアルバスインタフェースを使用した送受信
4線式シリアルバスモード(標準モード)

Rev.1.00

2011.11.30

要旨

本アプリケーションノートでは、R32C/100シリーズのシリアルバスインタフェース(SBI)の4線式シリアルバスモードを使用して送受信を行うプログラムについて説明します。

対象デバイス

- R32C/120 グループ
- R32C/121 グループ
- R32C/145 グループ
- R32C/151 グループ
- R32C/152 グループ
- R32C/153 グループ
- R32C/156 グループ
- R32C/157 グループ
- R32C/160 グループ
- R32C/161 グループ

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

目次

1. 仕様	3
2. 動作確認条件	5
3. 関連アプリケーションノート	5
4. マスタデバイスのハードウェア説明	5
4.1 使用端子一覧	5
5. マスタデバイスのソフトウェア説明	6
5.1 動作概要	6
5.1.1 マスタ送信	6
5.1.2 マスタ受信	8
5.2 定数一覧	9
5.3 変数一覧	9
5.4 関数一覧	9
5.5 関数仕様	10
5.6 フローチャート	11
5.6.1 メイン処理	11
5.6.2 周辺機能初期設定処理	12
5.6.3 シリアルバスインタフェース0割り込み処理	13
5.6.4 INTO割り込み処理	15
6. スレーブデバイスのハードウェア説明	16
6.1 使用端子一覧	16
7. スレーブデバイスのソフトウェア説明	16
7.1 動作概要	17
7.1.1 スレーブ受信	17
7.1.2 スレーブ送信	18
7.2 定数一覧	20
7.3 変数一覧	20
7.4 関数一覧	20
7.5 関数仕様	21
7.6 フローチャート	22
7.6.1 メイン処理	22
7.6.2 周辺機能初期設定処理	23
7.6.3 シリアルバスインタフェース0割り込み処理	24
8. サンプルコード	26
9. 参考ドキュメント	26

1. 仕様

本アプリケーションノートでは、2つのマイクロコンピュータ(R32C/121グループ)を用いて、4線式シリアルバスモード(標準モード)で送受信する方法を説明します。

マスタデバイスはINT0割り込み要求を受け付けるとマスタ送信を開始します。マスタデバイスから16ビット(1フレーム)データを3回送信し、スレーブデバイスで受信します。次にスレーブデバイスから16ビット(1フレーム)データを3回送信し、マスタデバイスで受信します。

表 1.1 に使用する周辺機能と用途を、図 1.1 に接続図を示します。

表 1.1 使用する周辺機能と用途

周辺機能	用途
シリアルバスインタフェース(SBI0)	データの送受信

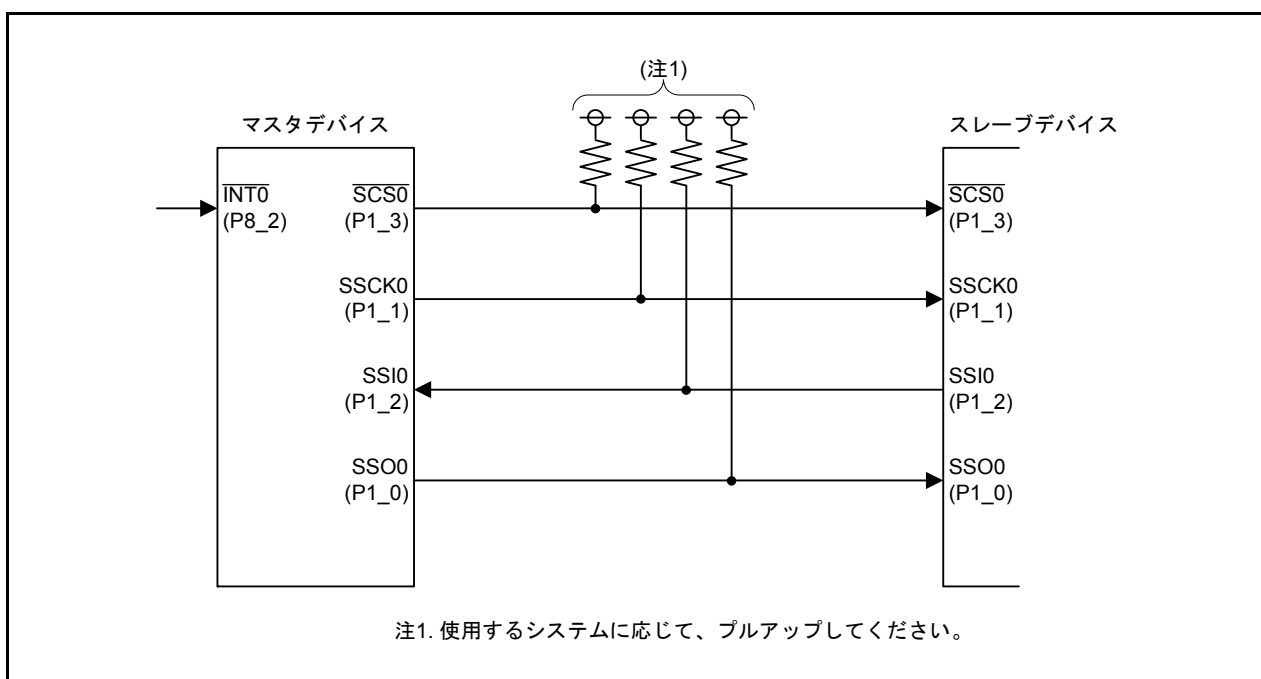


図 1.1 接続図

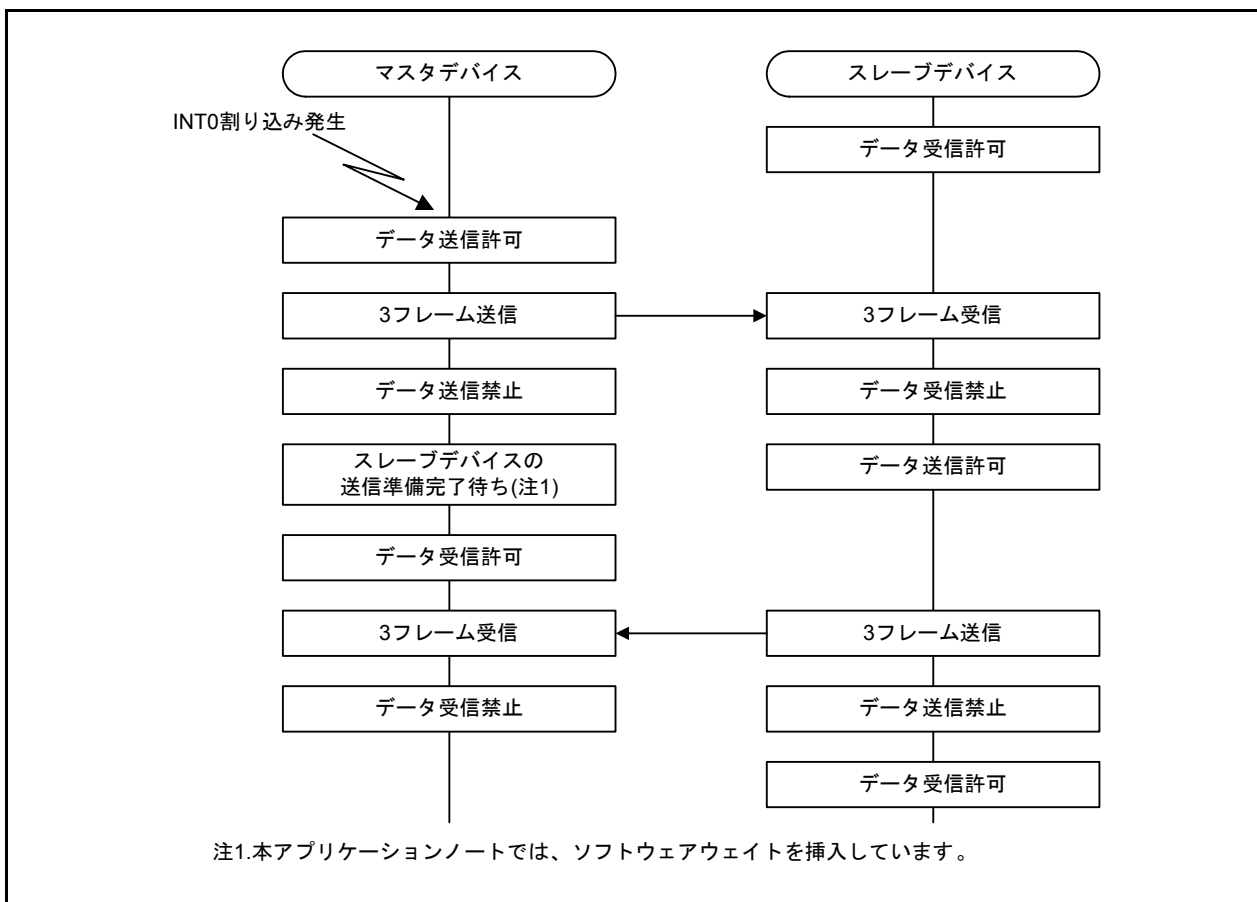


図 1.2 サンプルコード概要

2. 動作確認条件

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

表 2.1 動作確認条件

項目	内容
使用マイコン	R5F64219JFB(R32C/121グループ)
動作周波数	<ul style="list-style-type: none"> •メインクロック : 8MHz •PLLクロック : 128MHz •ベースクロック : 64MHz •CPUクロック : 64MHz •周辺バスクロック : 32MHz •周辺機能クロック : 32MHz
動作電圧	5V
統合開発環境	ルネサスエレクトロニクス製 High-performance Embedded Workshop Version 4.08
Cコンパイラ	ルネサスエレクトロニクス製 R32C/100 Series C Compiler V.1.02 Release 01 コンパイルオプション -D__STACKSIZE__=0X300 -D__ISTACKSIZE__=0X300 -DVECTOR_ADR=0x0FFFFFFBDC -c -finfo -dir "\$(CONFIGDIR)"
動作モード	シングルチップモード
サンプルコードのバージョン	Version 1.00

3. 関連アプリケーションノート

本アプリケーションノートに関連するアプリケーションノートを以下に示します。併せて参照してください。

- R32C/100シリーズ メインクロック通倍モード設定手順(RJJ05B1259)

4. マスタデバイスのハードウェア説明

4.1 使用端子一覧

表 4.1に使用端子と機能を示します。

表 4.1 使用端子と機能

端子名	入出力	内容
P1_0/SSO0	出力	シリアルデータ出力
P1_1/SSCK0	出力	クロック出力
P1_2/SSI0	入力	シリアルデータ入力
P1_3/SCS0	出力	チップセレクト出力
P8_2/INT0	入力	INT0割り込み入力

5. マスタデバイスのソフトウェア説明

マスタデバイスはINT0割り込み要求を受け付けるとマスタ送信を開始します。マスタデバイスから1フレームデータを3回送信します。次にスレーブデバイスから送信される1フレームデータを3回受信します。設定条件を以下に示します。

<シリアルバスインタフェース0設定>

- 送受信クロック : 1MHz (周辺バスクロック (fBCLK) の32分周)
- クロック位相 : 奇数エッジでデータ変化、偶数エッジでデータ取り込み
- クロック極性 : クロック停止時“H”
- データ転送方向 : MSBファーストで送受信
- キャラクタ長 : 16ビット

<割り込み設定>

- シリアルバスインタフェース0割り込み
 - 割り込み優先レベル : 2
 - 割り込み要因 : 送信データレジスタエンプティ、送信完了
- INT0割り込み
 - 割り込み優先レベル : 1
 - 割り込み要因 : 立ち下がりエッジ

5.1 動作概要

5.1.1 マスタ送信

- (1) シリアルバスインタフェース(SBI0)の初期設定を行います。
- (2) INT0端子に立ち下がりエッジが入力されると、INT0割り込みが発生します。
- (3) INT0割り込み処理内で、SS0ERレジスタのTEビットに“1”(送信許可)、TIEビットに“1”(送信データレジスタエンプティ割り込み許可)を設定します。このとき、SS0SRレジスタのTDREビットは“1”(SS0TDRレジスタにデータなし)になり、送信データレジスタエンプティ割り込みが発生します。
- (4) 送信データレジスタエンプティ割り込み処理内で、SS0TDRレジスタに1フレーム目のデータを書き込みます。このとき、TDREビットが“0”(SS0TDRレジスタにデータあり)になります。また、SCS0端子が“L”になり、送受信クロックが出力されます。
- (5) 1フレーム目のデータが送受信シフトレジスタに転送されると、TDREビットが“1”になり、送信データレジスタエンプティ割り込みが発生します。
- (6) 送信データレジスタエンプティ割り込み処理内で、SS0TDRレジスタに2フレーム目のデータを書き込みます。
- (7) 2フレーム目のデータが送受信シフトレジスタに転送されると、TDREビットが“1”になり、送信データレジスタエンプティ割り込みが発生します。
- (8) 送信データエンプティ割り込み処理内で、SS0ERレジスタのTIEビットに“0”(送信データレジスタエンプティ割り込みを禁止)、TEIEビットに“1”(送信完了割り込み許可)を設定し、SS0TDRレジスタに最終フレームのデータを書き込みます。
- (9) 最終フレームのデータが送受信シフトレジスタに転送されると、TDREビットが“1”になりますが、IRビットは“1”になりません。
- (10) 最終ビットが送出されると、TDREビットが“1”の場合、SS0SRレジスタのTENDビットが“1”(送信完了)になり、送信完了割り込みが発生します。
- (11) 送受信クロックが停止すると、SCS0端子が“H”になります。
- (12) 送信完了割り込み処理内で、TENDビットに“0”(送信継続)、TEビットに“0”(送信禁止)、TEIEビットに“0”(送信完了割り込み禁止)を設定します。また、受信準備を行います。

図 5.1 にマスタ送信タイミング図を示します。

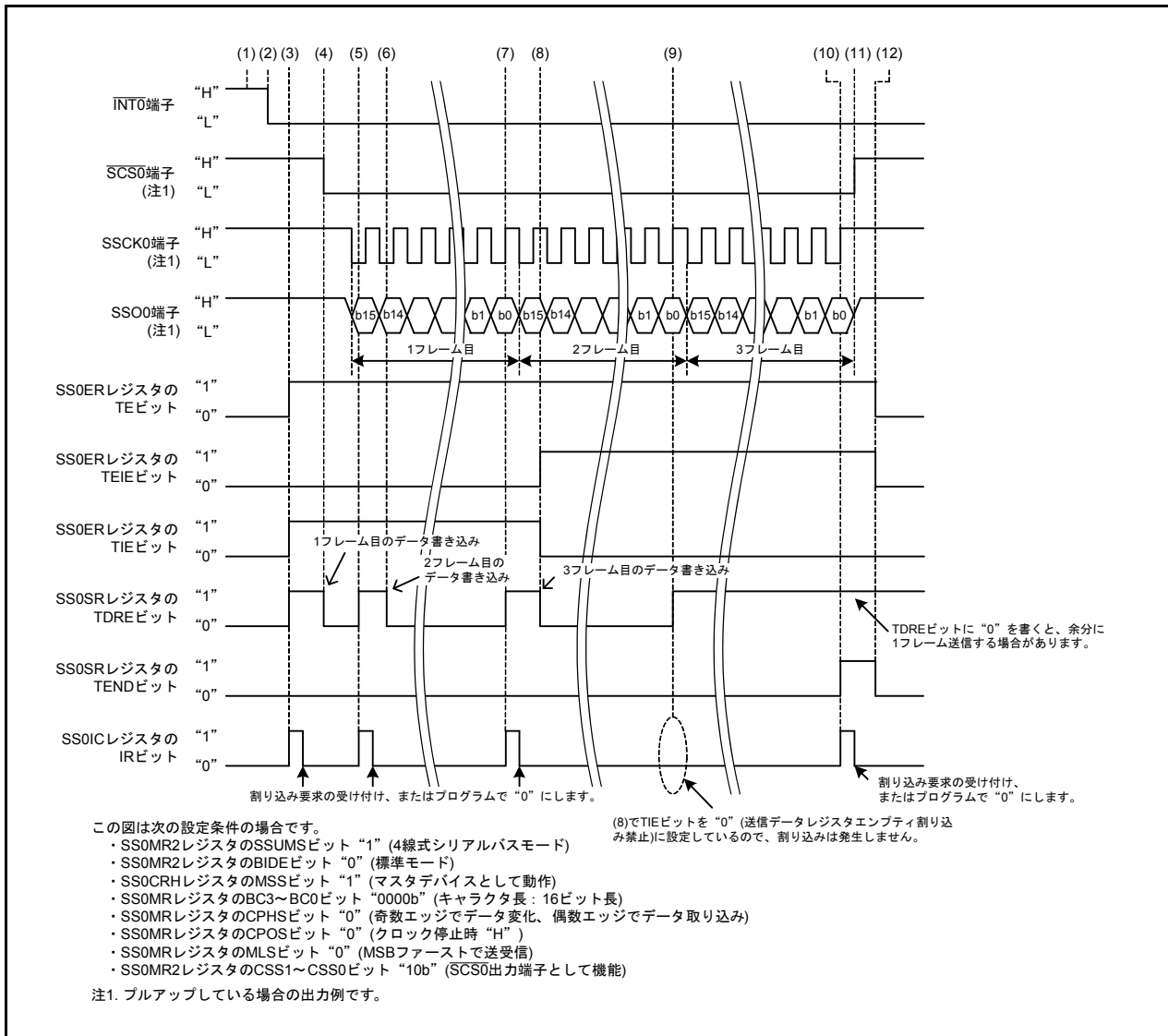


図 5.1 マスタ送信タイミング図

5.1.2 マスタ受信

- (1) SS0ERレジスタのREビットに“1”(受信許可)、RIEビットに“1”(受信データレジスタフル/オーバーランエラー割り込み許可)を設定します。(マスタ送信の(12)と同じタイミングです。)
- (2) SS0RDRレジスタをダミーリードすると、SCS0端子が“L”になり、送受信クロックが出力されます。
- (3) 1フレームのデータを受信すると、SS0SRレジスタのRDRFビットが“1”(受信データあり)になり、SS0RDRレジスタに受信データが格納されます。このとき、受信データレジスタフル割り込みが発生します。
- (4) 受信データレジスタフル割り込み処理内で、SS0RDRレジスタから受信データを読み出します。このとき、RDRFビットが“0”(受信データなし)になります。
- (5) 受信データレジスタフル割り込み処理内で、最終フレームを受信するため、SS0CRHレジスタのRSSTPビットに“1”(現在のフレーム受信後、受信動作を終了)を設定します。SS0RDRレジスタから受信データを読み出します。
- (6) 送受信クロックが停止すると、SCS0端子が“H”になります。
- (7) 受信データレジスタフル割り込み処理内で、最終フレームのデータを読み出す前に、RSSTPビットに“0”(現在のフレームを受信後、続けて次のフレームを受信)、REビットに“0”(受信禁止)、RIEビットに“0”(受信データレジスタフル/オーバーランエラー割り込み禁止)を設定します。
- (8) SS0RDRレジスタから受信データを読み出します。

図 5.2 にマスタ受信タイミング図を示します。

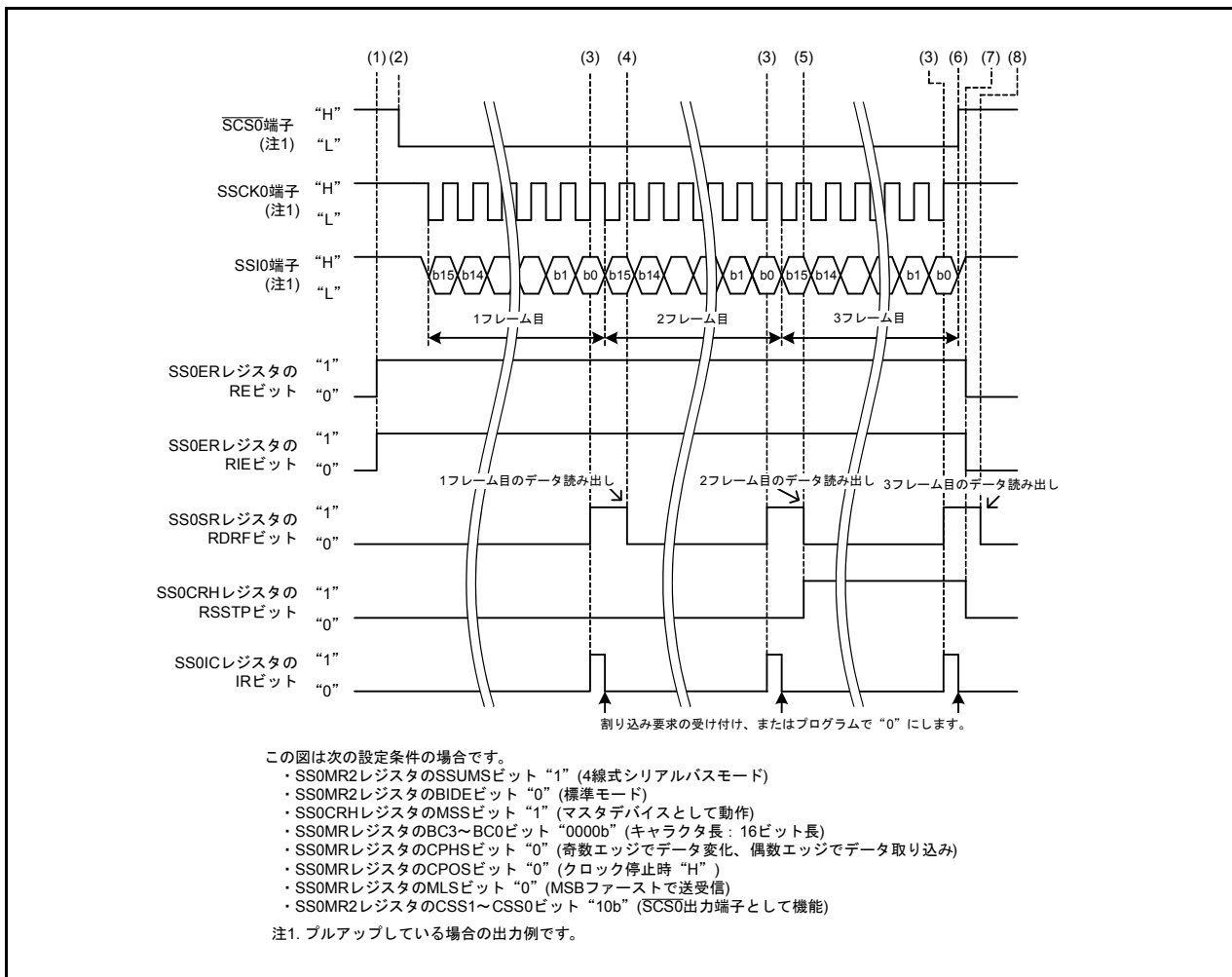


図 5.2 マスタ受信タイミング図

5.2 定数一覧

表 5.1 にサンプルコードで使用する定数を示します。

表 5.1 サンプルコードで使用する定数

定数名	設定値	内容
SND	00h	送信
RCV	01h	受信
D_SBI_DATA_MAX	3	送信データサイズ
D_SBI_DATA_LAST_F	D_SBI_DATA_MAX-1	最終フレームデータの判定用
D_SBI_DATA_SECOND_LAST_F	D_SBI_DATA_MAX-2	最終フレームデータ -1 の判定用
CE	0000 0001b	コンフリクトエラーフラグのマスク値
ORER	0000 0100b	オーバランエラーフラグのマスク値

5.3 変数一覧

表 5.2 にサンプルコードで使用するグローバル変数を示します。

表 5.2 グローバル変数

型	変数名	内容	使用関数
unsigned char	snd_cnt	送信カウンタ	_int0, _serial_bus_0
unsigned char	f_snd_rcv	送受信フラグ	_int0, _serial_bus_0
unsigned short	snd_data[]	送信データ格納用バッファ	_serial_bus_0
unsigned short	rcv_data[]	受信データ格納用バッファ	_serial_bus_0
unsigned char	rcv_cnt	受信カウンタ	_serial_bus_0

5.4 関数一覧

表 5.3 に関数を示します。

表 5.3 関数

関数名	概要
peripheral_init	周辺機能初期設定処理
_serial_bus_0	シリアルバスインタフェース0 割り込み処理
_int0	INT0 割り込み処理

5.5 関数仕様

サンプルコードの関数仕様を示します。

peripheral_init

概要	周辺機能初期設定処理
ヘッダ	なし
宣言	void peripheral_init(void)
説明	シリアルバスインタフェースをマスタデバイスとして使用するための設定を行います。
引数	なし
リターン値	なし
備考	

_serial_bus_0

概要	シリアルバスインタフェース0割り込み処理
ヘッダ	なし
宣言	void _serial_bus_0(void)
説明	送受信フラグを確認し、割り込み要因の判定をします。判定した割り込み要因に対して、以下の処理を行います。 <送信時> <ul style="list-style-type: none"> 送信レジスタエンプティ割り込み 送信するデータをSS0TDRレジスタに書き込みます。最後のデータを設定する場合は、送信レジスタエンプティ割り込み禁止、送信完了割り込み許可を設定します。 送信完了割り込み 送信完了割り込み禁止、送信禁止を設定します。 また、受信準備を行います。 <受信時> <ul style="list-style-type: none"> オーバランエラー割り込み 受信禁止状態にします。 受信データレジスタフル割り込み SS0RDRレジスタに格納された受信データを読み出します。 最終フレームの1つ前のデータを受信した場合は、SS0CRHレジスタのRSSTPビットを“1”(現在のフレーム受信後、受信動作を終了(受信クロック停止))に設定した後、受信データを読み出します。 最終フレームのデータを受信した場合は、SS0ERレジスタのREビットを“0”(受信禁止)、RSSTPビットを“0”(現在のフレームを受信後、続けて次のフレームを受信(受信クロック出力))に設定した後、受信データを読み出します。
引数	なし
リターン値	なし
備考	

_int0

概要	INT0割り込み処理
ヘッダ	なし
宣言	void _int0(void)
説明	コンフリクトエラーが発生していない場合、送信許可の設定を行います。
引数	なし
リターン値	なし
備考	

5.6 フローチャート

5.6.1 メイン処理

図 5.3 にメイン処理のフローチャートを示します。

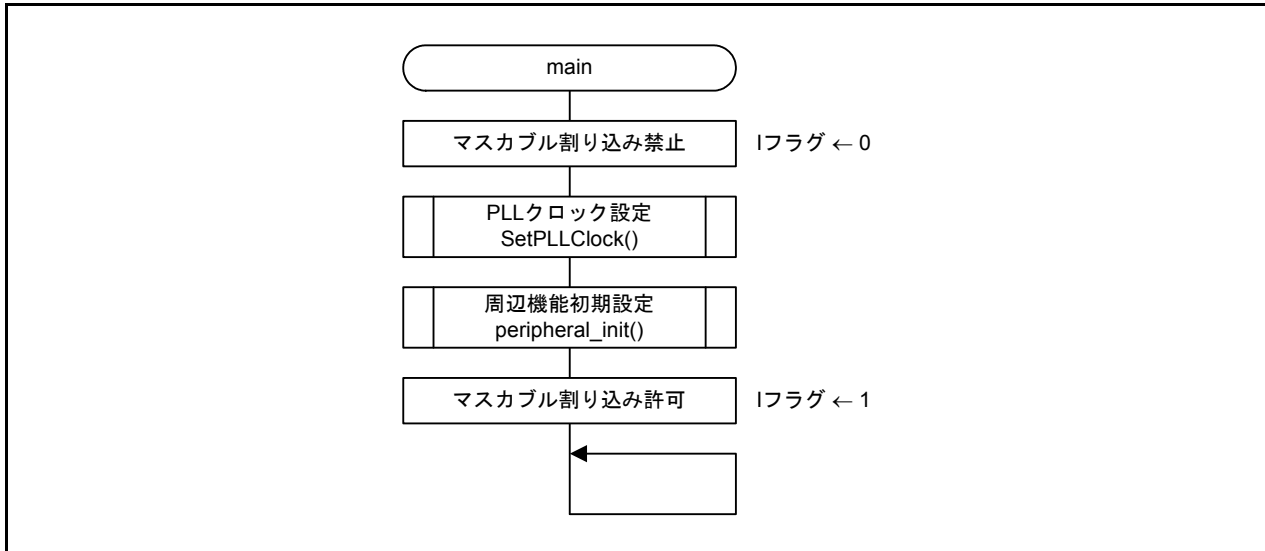


図 5.3 メイン処理

5.6.2 周辺機能初期設定処理

図 5.4に周辺機能初期設定処理のフローチャートを示します。

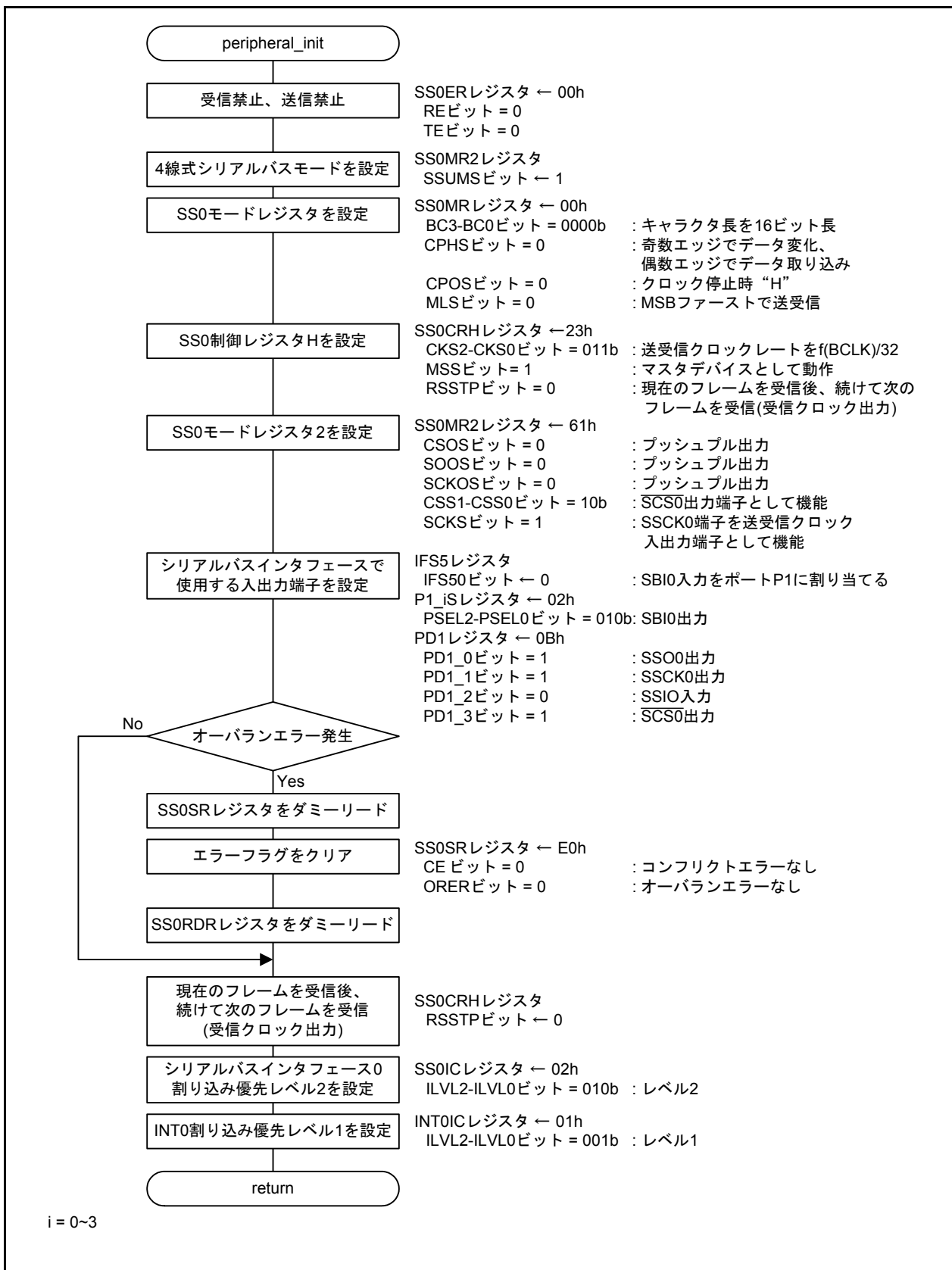


図 5.4 周辺機能初期設定処理

5.6.3 シリアルバスインタフェース0割り込み処理

図 5.5、図 5.6にシリアルバスインタフェース0割り込み処理のフローチャートを示します。

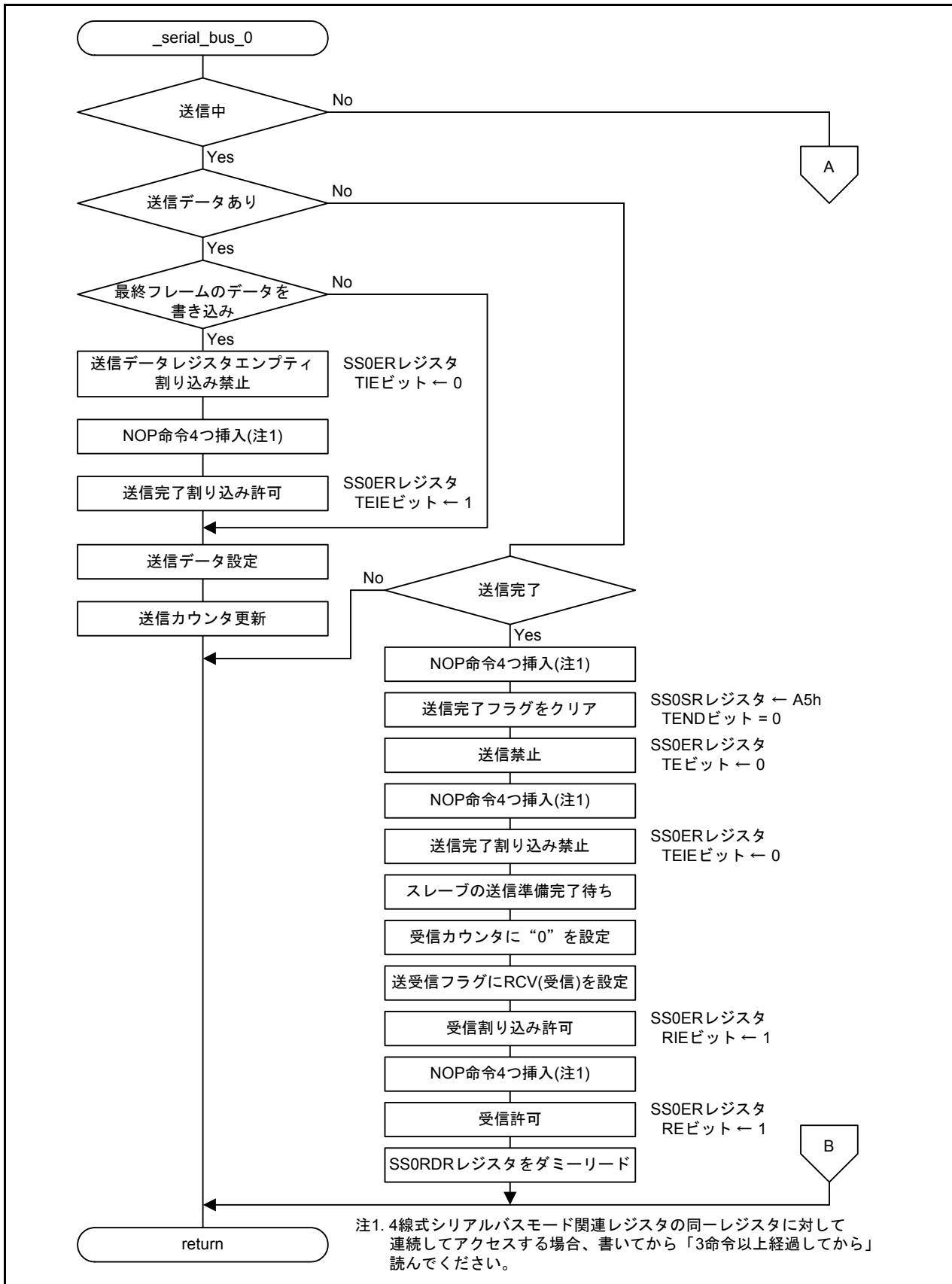


図 5.5 シリアルバスインタフェース0割り込み処理(1/2)

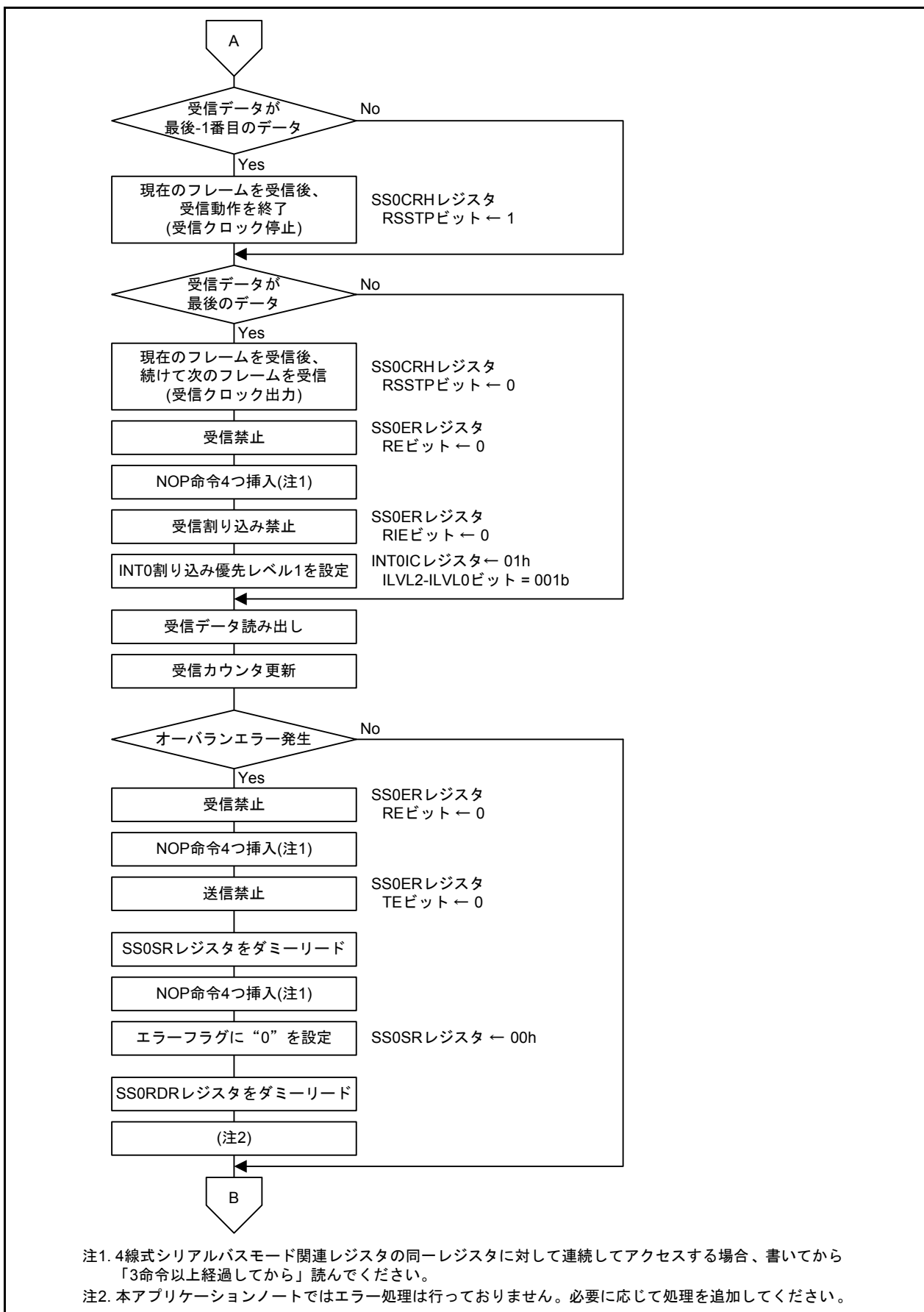


図 5.6 シリアルバスインタフェース0割り込み処理(2/2)

5.6.4 INTO割り込み処理

図 5.7にINT0割り込み処理のフローチャートを示します。

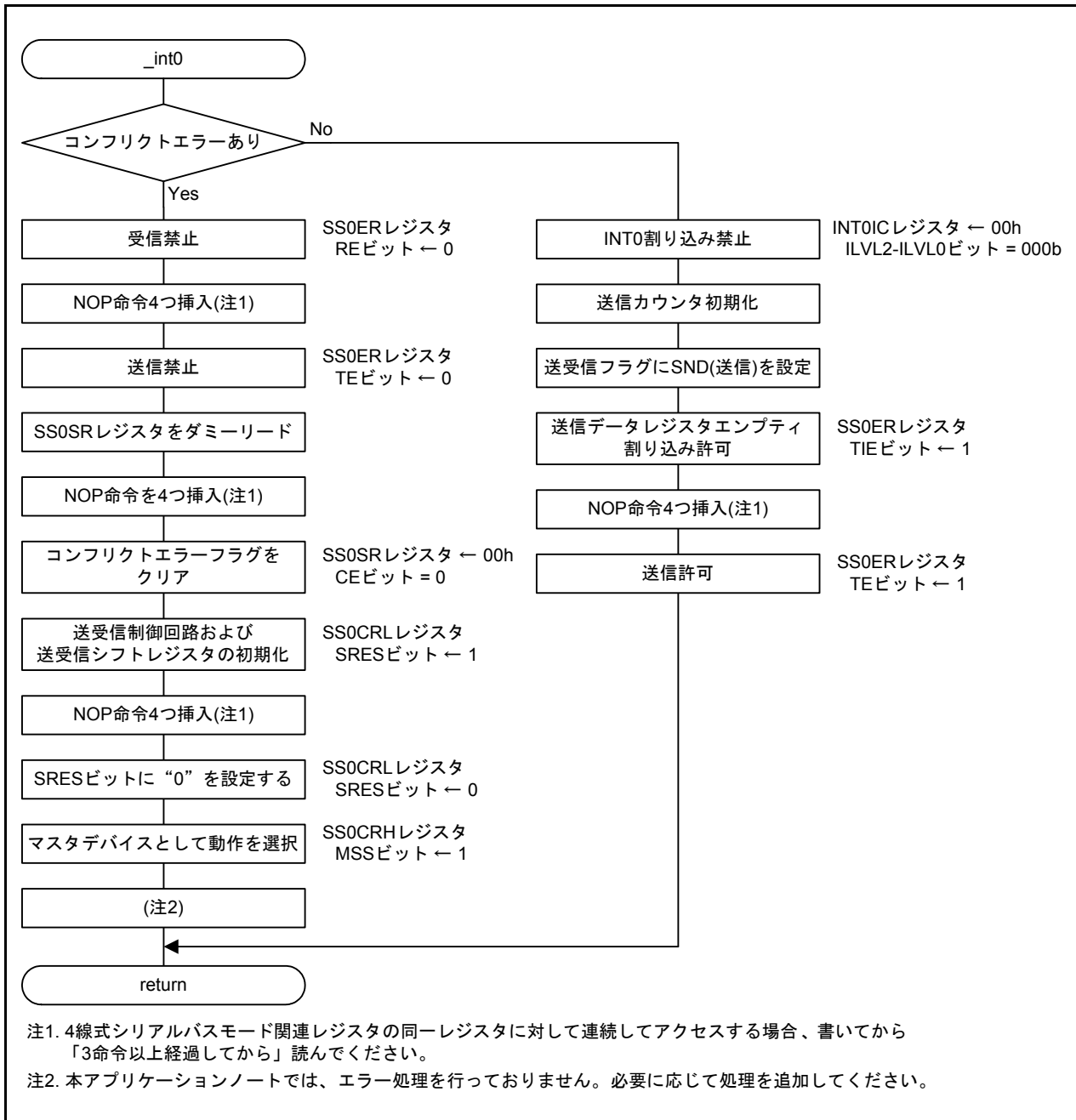


図 5.7 INTO割り込み処理

6. スレーブデバイスのハードウェア説明

6.1 使用端子一覧

表 6.1に使用端子と機能を示します。

表 6.1 使用端子と機能

端子名	入出力	内容
P1_0/SSO0	入力	シリアルデータ入力
P1_1/SSCK0	入力	クロック入力
P1_2/SSIO	出力	シリアルデータ出力
P1_3/SCS0	入力	チップセレクト入力

7. スレーブデバイスのソフトウェア説明

スレーブデバイスは、マスタデバイスから送られてくる16ビット(1フレーム)データを3回受信します。
次に16ビット(1フレーム)データを3回送信します。
設定条件を以下に示します。

<設定条件>

- 使用チャンネル : チャンネル0
- クロック位相 : 奇数エッジでデータ変化、偶数エッジでデータ取り込み
- クロック極性 : クロック停止時“H”
- データ転送方向 : MSBファーストで送受信
- キャラクタ長 : 16ビット
- 割り込み : シリアルバスインタフェース0割り込み(割り込み優先レベル: 2)

7.1 動作概要

7.1.1 スレーブ受信

- (1) シリアルバスインタフェースの初期設定を行います。SS0ERレジスタのREビットに“1”(受信許可)、RIEビットに“1”(受信データレジスタフル/オーバーランエラー割り込み許可)を設定します。また、SS0RDRレジスタをダミーリードします。
- (2) SCS0端子が“L”の状態ではSSCK0端子にクロックが入力されると、データを受信します。
- (3) 1フレームデータを受信すると、SS0SRレジスタのRDRFビットが“1”(受信データあり)になり、SS0RDRレジスタに受信データが格納されます。このとき、受信データレジスタフル割り込みが発生します。
- (4) 受信データレジスタフル割り込み処理内で、SS0RDRレジスタから受信データを読み出します。このとき、RDRFビットが“0”(受信データなし)になります。
- (5) 最終フレームを受信したとき、RIEビットに“0”(受信データレジスタフル/オーバーランエラー割り込み禁止)、REビットに“0”(受信禁止)を設定します。また、送信準備を行います。

図 7.1 にスレーブ受信タイミング図を示します。

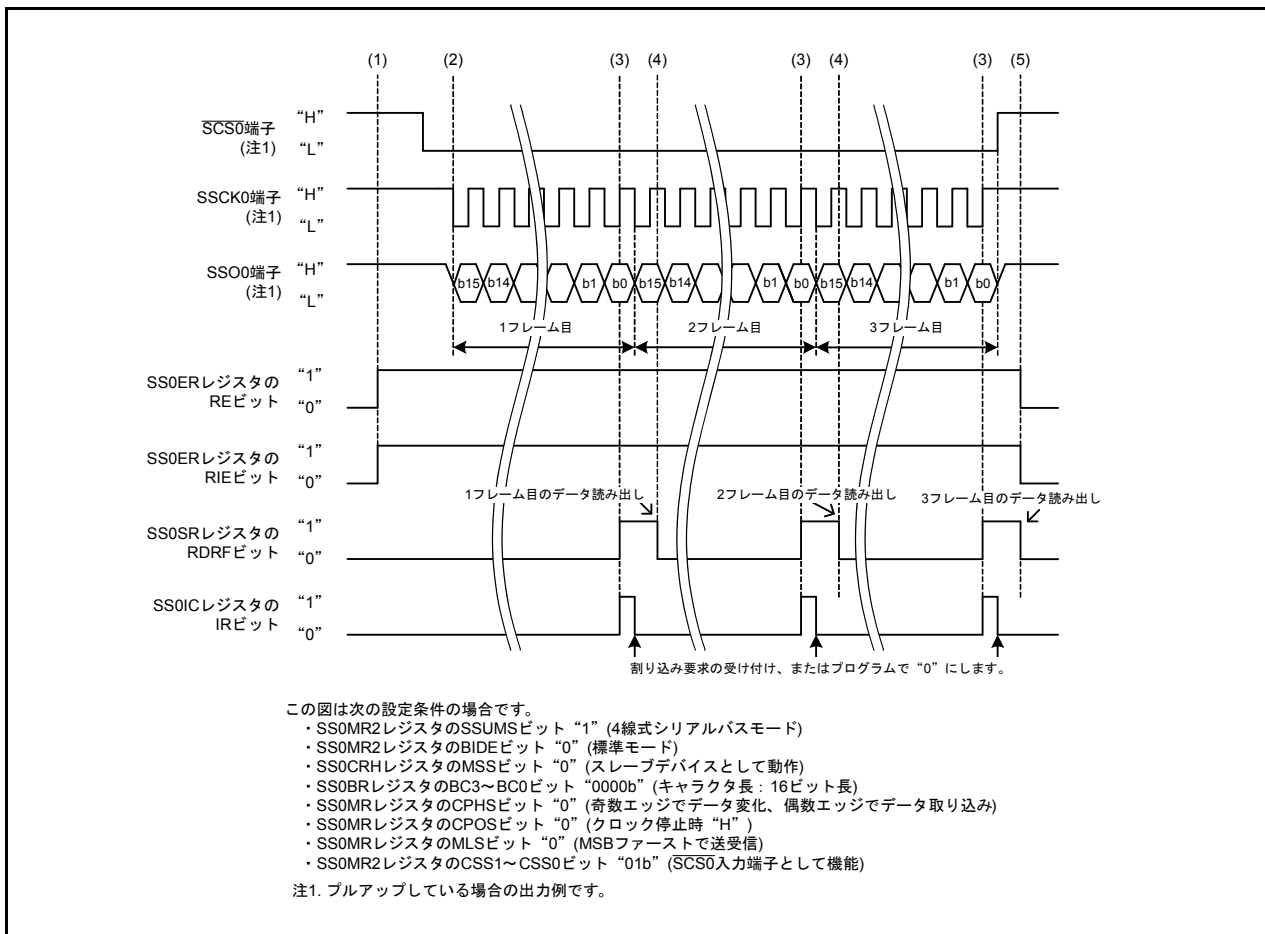


図 7.1 スレーブ受信タイミング図

7.1.2 スレーブ送信

- (1) SS0ERレジスタのTIEビットに“1”(送信データレジスタエンプティ割り込み許可)、TEビットに“1”(送信許可)を設定します。このとき、SS0SRレジスタのTDREビットは“1”(SS0TDRレジスタにデータなし)になり、送信データレジスタエンプティ割り込みが発生します。(スレーブ受信の(5)と同じタイミングです。)
- (2) 送信データレジスタエンプティ割り込み処理内で、SS0TDRレジスタに1フレーム目のデータを書き込みます。このとき、TDREビットが“0”(SS0TDRレジスタにデータあり)になります。
- (3) 1フレーム目のデータが送受信シフトレジスタに転送されると、TDREビットが“1”になり、送信データレジスタエンプティ割り込みが発生します。
- (4) SCS0端子が“L”の状態でSSCK0端子にクロックが入力されると、データを送信します。
- (5) 送信データレジスタエンプティ割り込み処理内で、SS0TDRレジスタに2フレーム目のデータを書き込みます。
- (6) 2フレーム目のデータが送受信シフトレジスタに転送されると、TDREビットが“1”になり、送信データレジスタエンプティ割り込みが発生します。
- (7) 送信データレジスタエンプティ割り込み処理内で、SS0ERレジスタのTIEビットに“0”(送信データレジスタエンプティ割り込み禁止)、TEIEビットに“1”(送信完了割り込み許可)を設定します。SS0TDRレジスタに最終フレームのデータを書き込みます。
- (8) 最終フレームのデータが送受信シフトレジスタに転送されると、TDREビットが“1”になりますが、TIEビットが“0”のため、送信データレジスタエンプティ割り込みは発生しません。
- (9) 最終ビットが送出されると、TDREビットが“1”の場合、SS0SRレジスタのTENDビットが“1”(送信完了)になり、送信完了割り込みが発生します。
- (10) 送信完了割り込み処理内で、TENDビットに“0”(送信継続)、TEビットに“0”(送信禁止)、TEIEビットに“0”(送信データ完了割り込み禁止)を設定します。

図 7.2 にスレーブ送信タイミング図を示します。

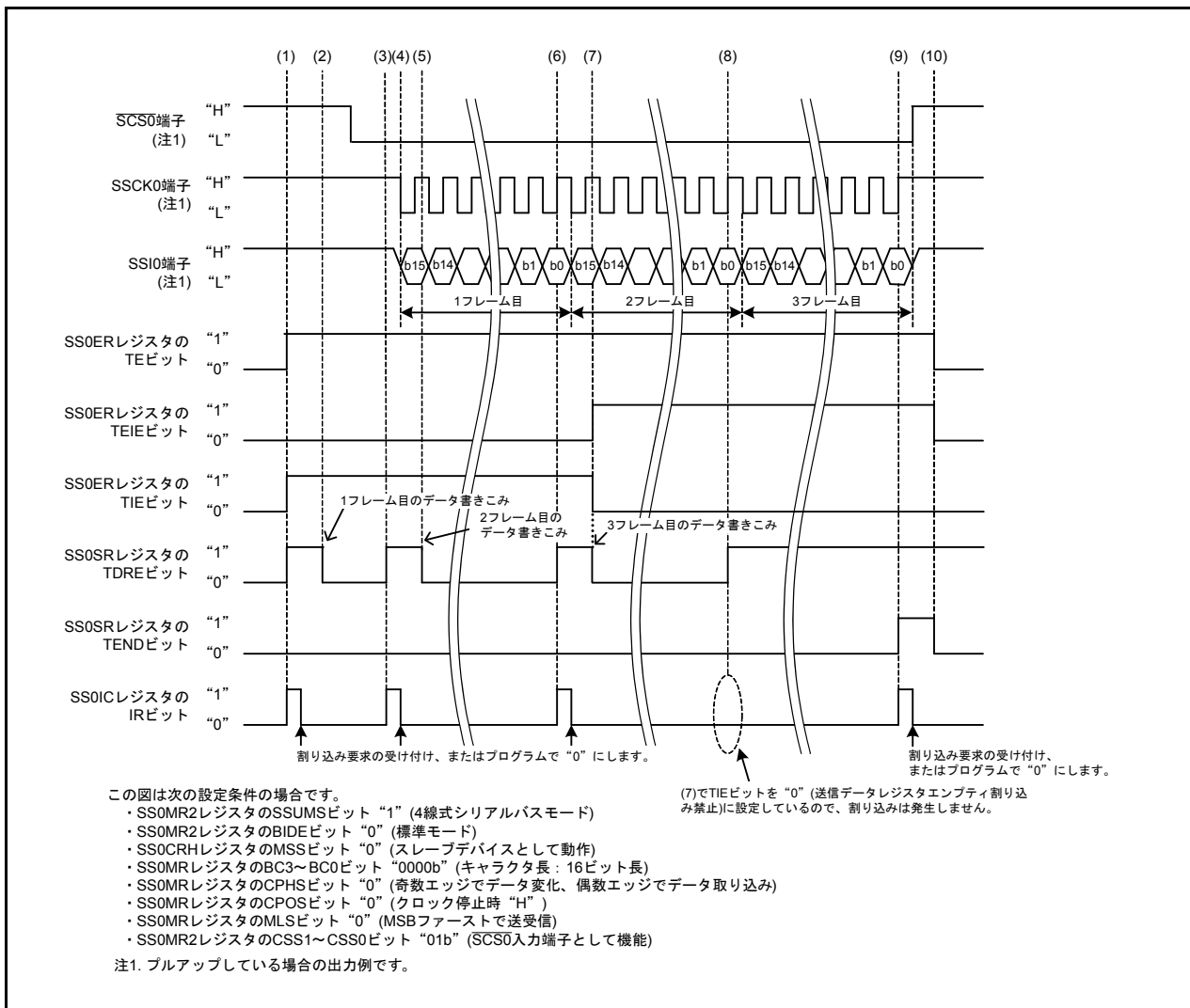


図 7.2 スレーブ送信タイミング図

7.2 定数一覧

表 7.1 にサンプルコードで使用する定数を示します。

表 7.1 サンプルコードで使用する定数

定数名	設定値	内容
SND	00h	送信
RCV	01h	受信
D_SBI_DATA_MAX	3	送信データサイズ
D_SBI_DATA_LAST_F	D_SBI_DATA_MAX-1	最終フレームデータ判定用
ORER	0000 0100b	オーバランエラーフラグのマスク値

7.3 変数一覧

表 7.2 にサンプルコードで使用するグローバル変数を示します。

表 7.2 グローバル変数

型	変数名	内容	使用関数
unsigned char	rcv_cnt	受信カウンタ	peripheral_init, _serial_bus_0
unsigned char	f_snd_rcv	送受信フラグ	peripheral_init, _serial_bus_0
unsigned char	snd_cnt	送信カウンタ	_serial_bus_0
unsigned short	snd_data[]	送信データ格納用バッファ	_serial_bus_0
unsigned short	rcv_data[]	受信データ格納用バッファ	_serial_bus_0

7.4 関数一覧

表 7.3 に関数を示します。

表 7.3 関数

関数名	概要
peripheral_init	周辺機能初期設定処理
_serial_bus_0	シリアルバスインタフェース 0 割り込み処理

7.5 関数仕様

サンプルコードの関数仕様を示します。

peripheral_init

概要	周辺機能初期設定処理
ヘッダ	なし
宣言	void peripheral_init(void)
説明	シリアルバスインタフェースをスレーブデバイスとして使用するための設定を行います。
引数	なし
リターン値	なし
備考	

_serial_bus_0

概要	シリアルバスインタフェース0割り込み処理
ヘッダ	なし
宣言	void _serial_bus_0(void)
説明	送受信フラグを確認し、割り込み要因の判定をします。判定した割り込み要因に対して、以下の処理を行います。 <送信時> <ul style="list-style-type: none"> 送信レジスタエンプティ割り込み 送信するデータをSS0TDRレジスタに書き込みます。最後のデータを設定する場合は、送信レジスタエンプティ割り込み禁止、送信完了割り込み許可を設定します。 送信完了割り込み 送信完了割り込み禁止、送信禁止を設定します。 また、受信準備を行います。 <受信時> <ul style="list-style-type: none"> オーバランエラー割り込み 受信禁止状態にします。 受信データレジスタフル割り込み SS0RDRレジスタに格納された受信データを読み出します。 最後のデータを受信した場合は、受信禁止、受信割り込み禁止を設定します。 また、送信準備を行います。
引数	なし
リターン値	なし
備考	

7.6 フローチャート

7.6.1 メイン処理

図 7.3にメイン処理のフローチャートを示します。

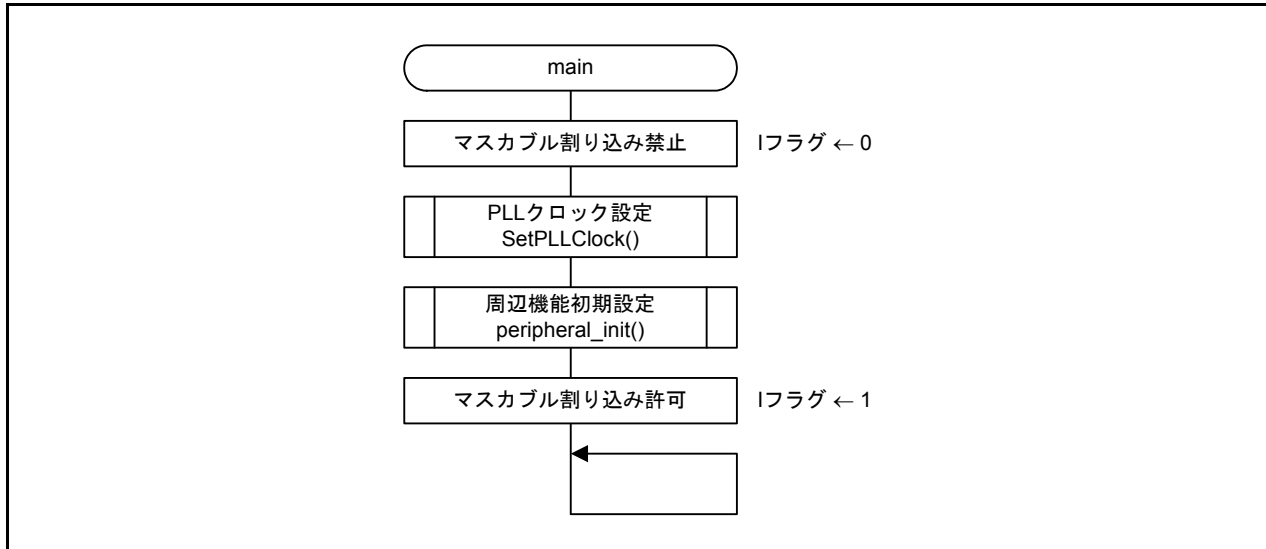


図 7.3 メイン処理

7.6.2 周辺機能初期設定処理

図 7.4に周辺機能初期設定処理のフローチャートを示します。

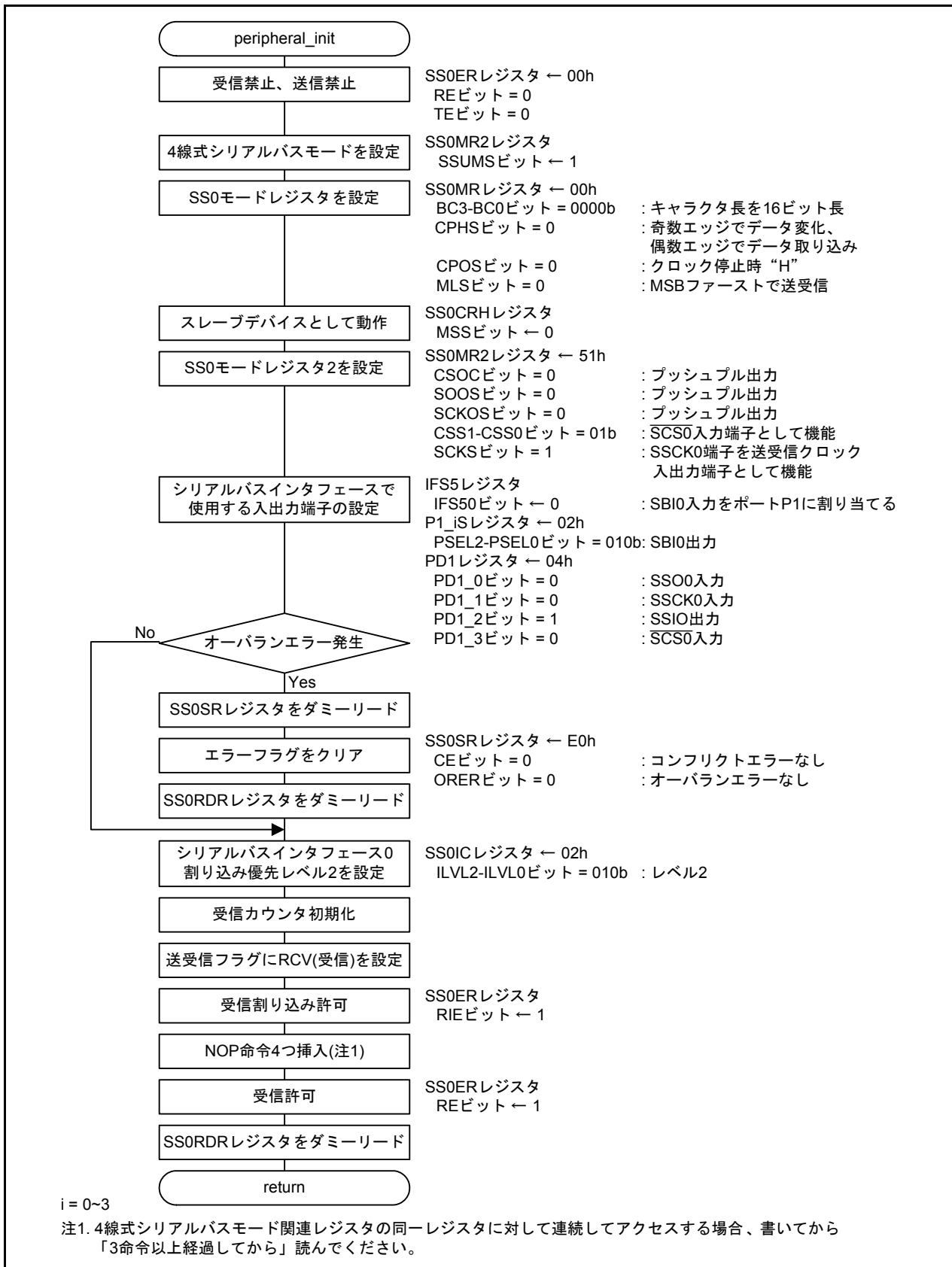


図 7.4 周辺機能初期設定処理

7.6.3 シリアルバスインタフェース0割り込み処理

図 7.5、図 7.6 にシリアルバスインタフェース0割り込み処理のフローチャートを示します。

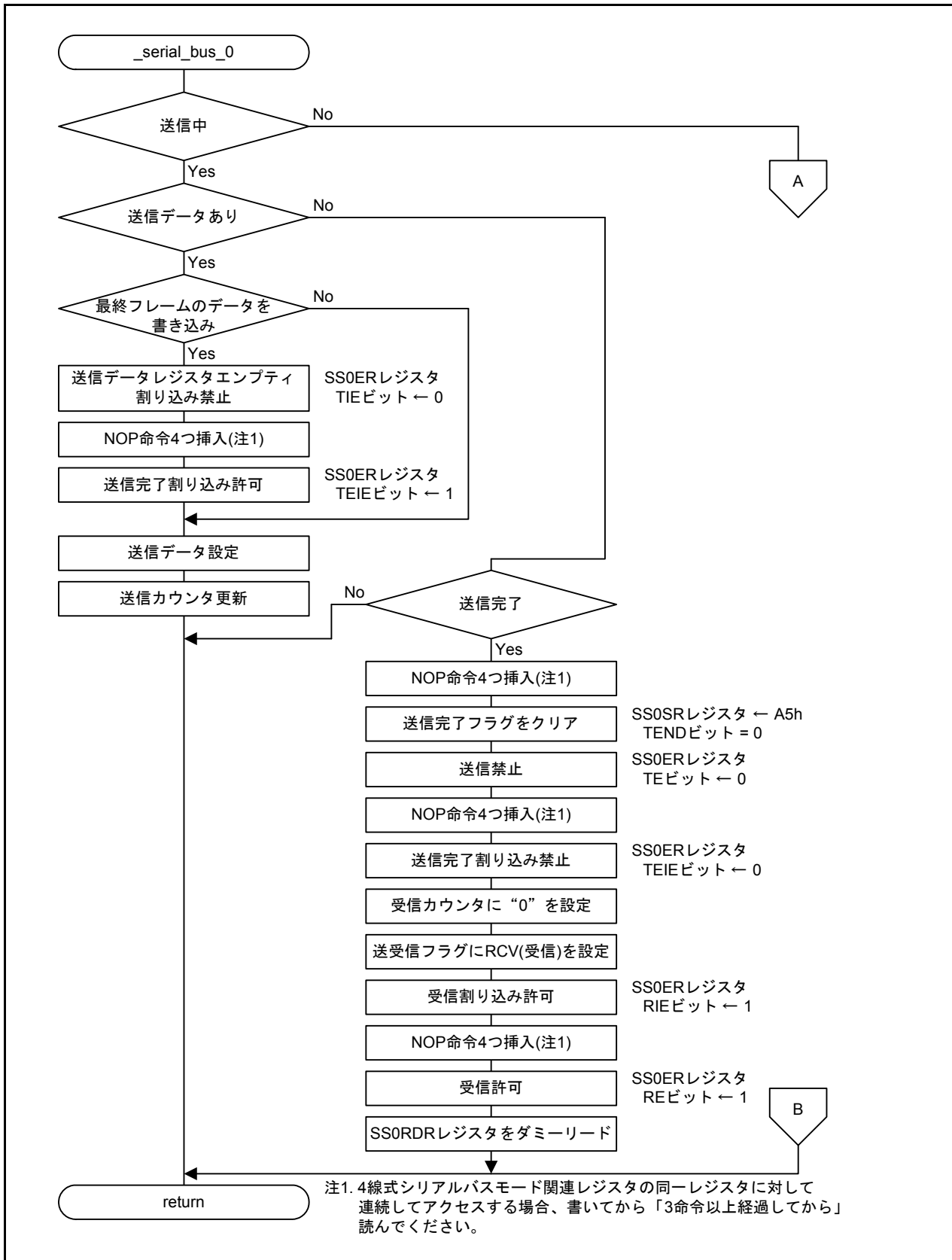


図 7.5 シリアルインタフェース0割り込み処理(1/2)

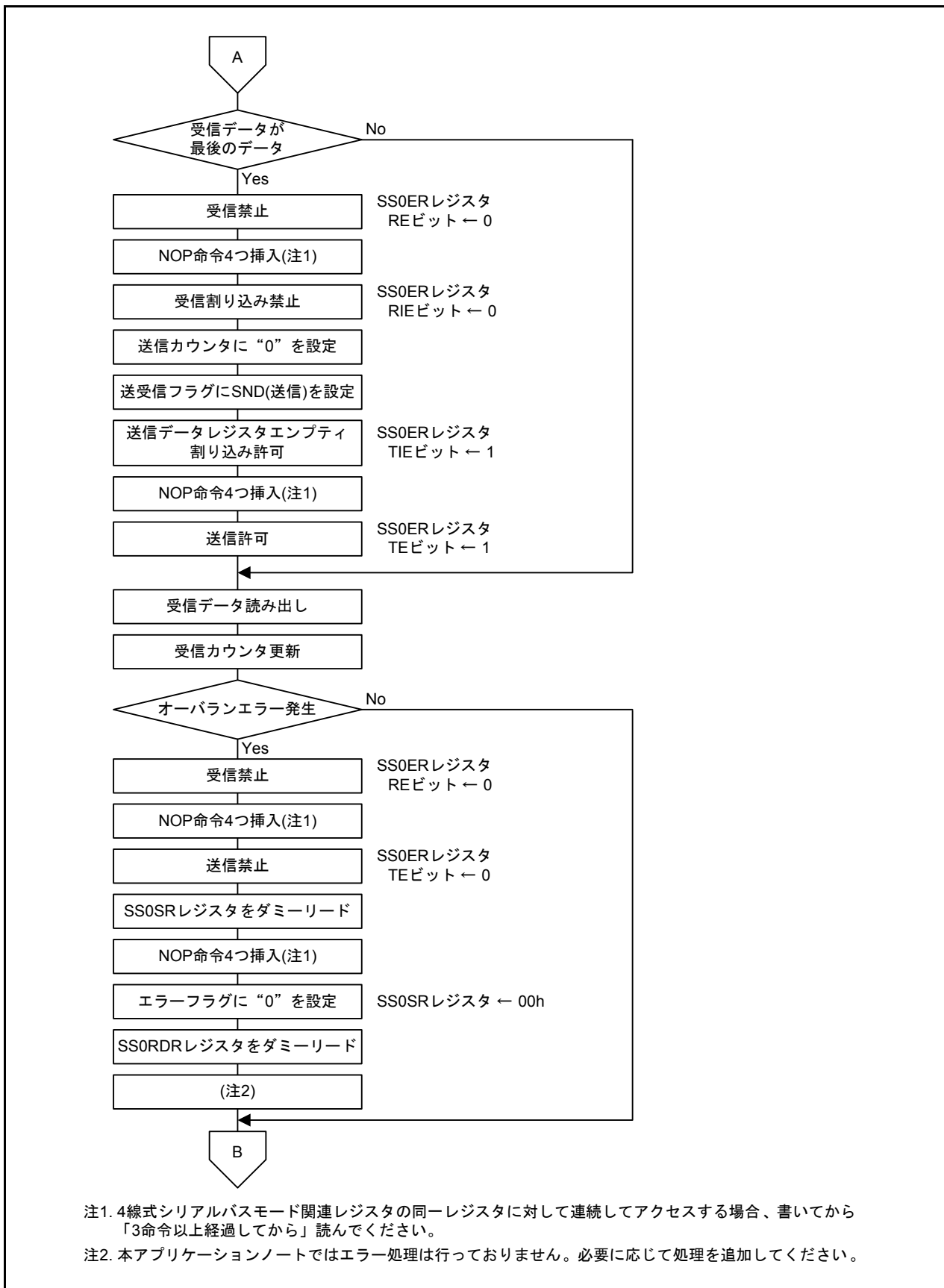


図 7.6 シリアルバスインタフェース0割り込み処理(2/2)

8. サンプルコード

サンプルコードは、ルネサス エレクトロニクスホームページから入手してください。

9. 参考ドキュメント

R32C/120 ユーザーズマニュアル ハードウェア編 Rev.1.20

R32C/121 ユーザーズマニュアル ハードウェア編 Rev.1.20

R32C/151 ユーザーズマニュアル ハードウェア編 Rev.1.10

R32C/152 ユーザーズマニュアル ハードウェア編 Rev.1.10

R32C/153 ユーザーズマニュアル ハードウェア編 Rev.1.10

R32C/156 ユーザーズマニュアル ハードウェア編 Rev.1.10

R32C/157 ユーザーズマニュアル ハードウェア編 Rev.1.10

R32C/160 ユーザーズマニュアル ハードウェア編 Rev.1.02

R32C/161 ユーザーズマニュアル ハードウェア編 Rev.1.02

(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

Cコンパイラマニュアル

R32C/100 シリーズ用 Cコンパイラパッケージ V.1.02

Cコンパイラユーザーズマニュアル Rev.2.00

(最新版をルネサス エレクトロニクスホームページから入手してください。)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

お問合せ先

<http://japan.renesas.com/inquiry>

改訂記録	R32C/100シリーズ シリアルバスインタフェースを使用した送受信 4線式シリアルバスモード(標準モード)
------	--

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2011.11.30	-	初版発行

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本文を参照してください。なお、本マニュアルの本文と異なる記載がある場合は、本文の記載が優先するものとします。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。

外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレス（予約領域）のアクセス禁止

【注意】リザーブアドレス（予約領域）のアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。

リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

同じグループのマイコンでも型名が違っていると、内部 ROM、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が異なる製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事事務の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：<http://japan.renesas.com/inquiry>