

## RX66N グループ RX72M/RX72N グループ

### RX66N グループと RX72M/RX72N グループの相違点

---

#### 要旨

本アプリケーションノートは、主に RX66N グループ、RX72M/RX72N グループにおける周辺機能の概要、I/O レジスタ、端子機能の相違点、および移行の際の留意点を確認することを目的とした参考資料です。

本アプリケーションノートでは、特に記載のない箇所については、それぞれのマイコンの最大仕様として、RX66N グループの 224 ピンパッケージ、RX72M グループの 224 ピンパッケージ、RX72N グループの 224 ピンパッケージについて記載しています。電気的特性、注意事項、設定手順等の詳細な仕様差分についてはユーザーズマニュアルをご確認ください。

#### 対象デバイス

RX66N グループ、RX72M グループ、RX72N グループ

## 目次

1. RX66N グループと RX72M/RX72N グループの搭載機能比較.....	3
2. 仕様の概要比較 .....	5
2.1 CPU.....	5
2.2 クロック発生回路.....	7
2.3 消費電力低減機能.....	11
2.4 割り込みコントローラ .....	12
2.5 バス.....	13
2.6 イベントリンクコントローラ.....	15
2.7 I/O ポート.....	21
2.8 マルチファンクションピンコントローラ.....	22
2.9 イーサネットコントローラ .....	97
2.10 イーサネットコントローラ用 DMA コントローラ.....	98
2.11 PHY マネジメントインタフェース.....	99
2.12 RAM .....	100
2.13 フラッシュメモリ .....	102
2.14 パッケージ.....	104
3. 端子機能の比較 .....	105
3.1 224 ピン LFBGA パッケージ.....	105
3.2 176 ピン LFBGA パッケージ.....	119
3.3 176 ピン LFQFP パッケージ.....	131
3.4 145 ピン TFLGA パッケージ.....	143
3.5 144 ピン LFQFP パッケージ.....	150
3.6 100 ピン LFQFP パッケージ.....	161
4. 移行の際の留意点.....	169
4.1 機能設計の留意点.....	169
4.1.1 ポート方向レジスタ(PDR)の初期化.....	169
5. 参考ドキュメント.....	170
改訂記録.....	172

## 1. RX66N グループと RX72M/RX72N グループの搭載機能比較

RX66N グループと RX72M/RX72N グループの搭載機能比較を以下に示します。機能の詳細については「2.仕様の概要比較」および「5.参考ドキュメント」を参照してください。

表 1.1 に RX72M/RX72N/RX66N 搭載機能比較を示します。

表 1.1 RX72M/RX72N/RX66N 搭載機能比較

機能名	RX72M	RX72N	RX66N
<a href="#">CPU</a>		■	
動作モード		○	
アドレス空間		○	
リセット		○	
オプション設定メモリ(OFSM)		○	
電圧検出回路(LVDA)		○	
<a href="#">クロック発生回路</a>		■	
クロック周波数精度測定回路(CAC)		○	
<a href="#">消費電力低減機能</a>		■	
バッテリーバックアップ機能		○	
レジスタライトプロテクション機能		○	
例外処理		○	
<a href="#">割り込みコントローラ(ICUD)</a>		■	
<a href="#">バス</a>		■	
メモリプロテクションユニット(MPU)		○	
DMA コントローラ(DMACAa)		○	
EXDMA コントローラ(EXDMACa)		○	
データトランスファコントローラ(DTCb)		○	
<a href="#">イベントリンクコントローラ(ELC)</a>		■	
<a href="#">I/O ポート</a>		●/■	
<a href="#">マルチファンクションピンコントローラ(MPC)</a>		■	
マルチファンクションタイマパルスユニット 3(MTU3a)		○	
ポートアウトプットイネーブル 3(POE3a)		○	
汎用 PWM タイマ(GPTW)		○	
GPTW 用ポートアウトプットイネーブル(POEG)		○	
16 ビットタイマパルスユニット(TPUa)		○	
プログラマブルパルスジェネレータ(PPG)		○	
8 ビットタイマ(TMR)		○	
コンペアマッチタイマ(CMT)		○	
コンペアマッチタイマ W(CMTW)		○	
リアルタイムクロック(RTCd)		○	
ウォッチドッグタイマ(WDTa)		○	
独立ウォッチドッグタイマ(IWDTa)		○	
<a href="#">イーサネットコントローラ(ETHERC)</a>		■	
イーサネットコントローラ用 PTP コントローラ(EPTPCb)	○		×
<a href="#">イーサネットコントローラ用 DMA コントローラ(EDMACa)</a>		■	
<a href="#">PHY マネジメントインタフェース(PMGI)</a>		■	

機能名	RX72M	RX72N	RX66N
EtherCAT スレーブコントローラ(ESC)	○		×
USB2.0FS ホスト/ファンクションモジュール(USBb)		○	
シリアルコミュニケーションインターフェース(SCIj, SCli, SClh)		○	
I <sup>2</sup> C バスインタフェース(RIICa)		○	
CAN モジュール(CAN)		○	
シリアルペリフェラルインタフェース(RSPIc)		○	
クワッドシリアルペリフェラルインタフェース(QSPI)		○	
CRC 演算器(CRCA)		○	
拡張シリアルサウンドインタフェース(SSIE)		○	
SD ホストインタフェース(SDHI)		○	
マルチメディアカードインタフェース(MMCIF)		○	
パラレルデータキャプチャユニット(PDC)		○	
グラフィック LCD コントローラ(GLCDC)		○	
2D 描画エンジン(DRW2D)		○	
バウンダリスキャン		○	
三角関数演算器(TFU)	○		×
Trusted Secure IP(TSIP)		○	
Δ-Σ モジュレータインタフェース(DSMIF)	○		×
12 ビット A/D コンバータ(S12ADFa)		○	
12 ビット D/A コンバータ(R12DAa)		○	
温度センサ(TEMPS)		○	
データ演算回路(DOC)		○	
<a href="#">RAM</a>		▲	
スタンバイ RAM		○	
<a href="#">フラッシュメモリ(FLASH)</a>		●/▲/■	
<a href="#">パッケージ</a>		●	

○:機能搭載、×:機能未搭載、●:機能追加による差分あり、▲:機能変更による差分あり

■:機能削除による差分あり

## 2. 仕様の概要比較

以下に概要の比較、レジスタの比較を示します。

概要の比較では、いずれかのグループにしか存在しない、または両方のグループに存在するが相違点がある項目は赤字にしています。

レジスタの比較では、両方のグループに存在するが相違点がある項目は赤字に、いずれかのグループにしか存在しない項目は黒字でレジスタ名のみ記載しています。レジスタ仕様に相違点がない項目は記載していません。

### 2.1 CPU

表 2.1 に CPU の概要比較を示します。

表 2.1 CPU の概要比較

項目	RX72M/RX72N	RX66N
中央演算処理装置	<ul style="list-style-type: none"> <li>● 最大動作周波数：240MHz</li> <li>● 32 ビット RX CPU (RXv3)</li> <li>● 最小命令実行時間：1 命令 1 クロック</li> <li>● アドレス空間： 4G バイト・リニアアドレス</li> <li>● レジスタ                             <ul style="list-style-type: none"> <li>—汎用レジスタ： 32 ビット×16 本</li> <li>—制御レジスタ： 32 ビット×10 本</li> <li>—アキュムレータ： 72 ビット×2 本</li> </ul> </li> <li>● 基本命令：77 命令</li> <li>● 単精度浮動小数点演算命令：11 命令</li> <li>● DSP 機能命令：23 命令</li> <li>● レジスタ一括退避機能命令：2 命令</li> <li>● アドレッシングモード：11 種類</li> <li>● データ配置                             <ul style="list-style-type: none"> <li>—命令：リトルエンディアン</li> <li>—データ：リトルエンディアン/ ビッグエンディアンを選択可能</li> </ul> </li> <li>● 32 ビット乗算器： 32 ビット×32 ビット→64 ビット</li> <li>● 除算器： 32 ビット÷32 ビット→32 ビット</li> <li>● バレルシフタ：32 ビット</li> </ul>	<ul style="list-style-type: none"> <li>● 最大動作周波数：<b>120MHz</b></li> <li>● 32 ビット RX CPU (RXv3)</li> <li>● 最小命令実行時間：1 命令 1 クロック</li> <li>● アドレス空間： 4G バイト・リニアアドレス</li> <li>● レジスタ                             <ul style="list-style-type: none"> <li>—汎用レジスタ： 32 ビット×16 本</li> <li>—制御レジスタ： 32 ビット×10 本</li> <li>—アキュムレータ： 72 ビット×2 本</li> </ul> </li> <li>● 基本命令：77 種類</li> <li>● 浮動小数点演算命令：11 種類</li> <li>● DSP 機能命令：23 種類</li> <li>● レジスタ一括退避機能命令：2 命令</li> <li>● アドレッシングモード：11 種類</li> <li>● データ配置                             <ul style="list-style-type: none"> <li>—命令：リトルエンディアン</li> <li>—データ：リトルエンディアン/ ビッグエンディアンを選択可能</li> </ul> </li> <li>● 32 ビット乗算器： 32 ビット×32 ビット→64 ビット</li> <li>● 除算器： 32 ビット÷32 ビット→32 ビット</li> <li>● バレルシフタ：32 ビット</li> </ul>
FPU	<ul style="list-style-type: none"> <li>● 単精度浮動小数点数(32 ビット)</li> <li>● IEEE754 に準拠したデータタイプ、 および例外</li> </ul>	<ul style="list-style-type: none"> <li>● 単精度浮動小数点数(32 ビット)</li> <li>● IEEE754 に準拠したデータタイプ、 および例外</li> </ul>

項目	RX72M/RX72N	RX66N
倍精度浮動小数点 コプロセッサ	<ul style="list-style-type: none"> <li>● 倍精度浮動小数点レジスタセット</li> <li>倍精度浮動小数点データレジスタ： 64 ビット×16 本</li> <li>倍精度浮動小数点制御レジスタ： 32 ビット×4 本</li> <li>● 倍精度浮動小数点処理命令：21 種類</li> <li>● 倍精度浮動小数点例外の割り込みコントローラへの通知機能</li> </ul>	<ul style="list-style-type: none"> <li>● 倍精度浮動小数点レジスタセット</li> <li>倍精度浮動小数点データレジスタ： 64 ビット×16 本</li> <li>倍精度浮動小数点制御レジスタ： 32 ビット×4 本</li> <li>● 倍精度浮動小数点処理命令：21 種類</li> <li>● 倍精度浮動小数点例外の割り込みコントローラへの通知機能</li> </ul>
レジスタ一括退避 機能	<ul style="list-style-type: none"> <li>● CPU レジスタの退避・復帰を一括して高速に行う</li> <li>● 16 個のレジスタ退避バンクを搭載</li> </ul>	<ul style="list-style-type: none"> <li>● CPU レジスタの退避・復帰を一括して高速に行う</li> <li>● 16 個のレジスタ退避バンクを搭載</li> </ul>

## 2.2 クロック発生回路

表 2.2 にクロック発生回路の概要比較を、表 2.3 にクロック発生回路のレジスタ比較を示します。

表 2.2 クロック発生回路の概要比較

項目	RX72M	RX72N	RX66N
用途	<ul style="list-style-type: none"> <li>● CPU、DMAC、DTC、コードフラッシュメモリおよび RAM に供給されるシステムクロック (ICLK) の生成</li> <li>● ETHERC、EDMAC、<b>EPTPC</b>、RSPI、SCli、MTU、GLCDC、DRW2D、PMGI、GPTW、<b>ESC</b> に供給される周辺モジュールクロック (PCLKA) の生成</li> <li>● 周辺モジュールに供給される周辺モジュールクロック (PCLKB) の生成</li> <li>● S12ADFa に供給される周辺モジュール(アナログ変換用)クロック (PCLKC : ユニット 0、PCLKD : ユニット 1) の生成</li> <li>● FlashIF に供給される FlashIF クロック (FCLK) の生成</li> <li>● 外部バスに供給される外部バスクロック (BCLK) の生成</li> <li>● SDRAM に供給される外部バスクロック (SDCLK) の生成</li> <li>● USB に供給される USB クロック (UCLK) の生成</li> <li>● <b>ESC に供給される ESC クロック (ESCCLK) の生成</b></li> <li>● CAC に供給される CAC クロック (CACCLK) の生成</li> <li>● CAN に供給される CAN クロック (CANMCLK) の生成</li> <li>● RTC に供給される RTC サブクロック (RTCSCCLK) の生成</li> <li>● RTC に供給される RTC メインクロック (RTCMCLK) の生成</li> <li>● IWDT に供給される IWDT 専用クロック (IWDTCLK) の生成</li> <li>● JTAG に供給される JTAG クロック (JTAGTCK) の生成</li> </ul>	<ul style="list-style-type: none"> <li>● CPU、DMAC、DTC、コードフラッシュメモリおよび RAM に供給されるシステムクロック (ICLK) の生成</li> <li>● ETHERC、EDMAC、<b>EPTPC</b>、RSPI、SCli、MTU、GLCDC、DRW2D、PMGI、GPTW に供給される周辺モジュールクロック (PCLKA) の生成</li> <li>● 周辺モジュールに供給される周辺モジュールクロック (PCLKB) の生成</li> <li>● S12ADFa に供給される周辺モジュール(アナログ変換用)クロック (PCLKC : ユニット 0、PCLKD : ユニット 1) の生成</li> <li>● FlashIF に供給される FlashIF クロック (FCLK) の生成</li> <li>● 外部バスに供給される外部バスクロック (BCLK) の生成</li> <li>● SDRAM に供給される外部バスクロック (SDCLK) の生成</li> <li>● USB に供給される USB クロック (UCLK) の生成</li> <li>● CAC に供給される CAC クロック (CACCLK) の生成</li> <li>● CAN に供給される CAN クロック (CANMCLK) の生成</li> <li>● RTC に供給される RTC サブクロック (RTCSCCLK) の生成</li> <li>● RTC に供給される RTC メインクロック (RTCMCLK) の生成</li> <li>● IWDT に供給される IWDT 専用クロック (IWDTCLK) の生成</li> <li>● JTAG に供給される JTAG クロック (JTAGTCK) の生成</li> </ul>	<ul style="list-style-type: none"> <li>● CPU、DMAC、DTC、コードフラッシュメモリおよび RAM に供給されるシステムクロック (ICLK) の生成</li> <li>● ETHERC、EDMAC、RSPI、SCli、MTU、GLCDC、DRW2D、PMGI、GPTW に供給される周辺モジュールクロック (PCLKA) の生成</li> <li>● 周辺モジュールに供給される周辺モジュールクロック (PCLKB) の生成</li> <li>● S12ADC に供給される周辺モジュール(アナログ変換用)クロック (PCLKC : ユニット 0、PCLKD : ユニット 1) の生成</li> <li>● FlashIF に供給される FlashIF クロック (FCLK) の生成</li> <li>● 外部バスに供給される外部バスクロック (BCLK) の生成</li> <li>● SDRAM に供給される外部バスクロック (SDCLK) の生成</li> <li>● USB に供給される USB クロック (UCLK) の生成</li> <li>● CAC に供給される CAC クロック (CACCLK) の生成</li> <li>● CAN に供給される CAN クロック (CANMCLK) の生成</li> <li>● RTC に供給される RTC サブクロック (RTCSCCLK) の生成</li> <li>● RTC に供給される RTC メインクロック (RTCMCLK) の生成</li> <li>● IWDT に供給される IWDT 専用クロック (IWDTCLK) の生成</li> <li>● JTAG に供給される JTAG クロック (JTAGTCK) の生成</li> </ul>

項目	RX72M	RX72N	RX66N
動作周波数	<ul style="list-style-type: none"> <li>● ICLK : 240MHz (max)</li> <li>● PCLKA : 120MHz (max)</li> <li>● PCLKB : 60MHz (max)</li> <li>● PCLKC : 60MHz (max)</li> <li>● PCLKD : 60MHz (max)</li> <li>● FCLK : —4MHz~60MHz (コードフラッシュメモリ、データフラッシュメモリ P/E 時)</li> <li>—60MHz (max) (データフラッシュメモリ読み出し時)</li> <li>● BCLK : 120MHz (max)</li> <li>● BCLK 端子出力 : 80MHz (max)</li> <li>● SDCLK 端子出力 : 80MHz (max)</li> <li>● UCLK : 48MHz (max)</li> <li>● <b>ESCCLK : 100MHz (max)</b></li> <li>● CLKOUT25M 端子出力 : 25MHz (max)</li> <li>● CLKOUT 端子出力 : 40MHz (max)</li> <li>● CACCLK : 各発振器のクロックと同じ</li> <li>● CANMCLK : 24MHz (max)</li> <li>● RTCSCCLK : 32.768kHz</li> <li>● RTCMCLK : 8MHz~16MHz</li> <li>● IWDTCLK : 120kHz</li> <li>● JTAGTCK : 10MHz (max)</li> </ul>	<ul style="list-style-type: none"> <li>● ICLK : 240MHz (max)</li> <li>● PCLKA : 120MHz (max)</li> <li>● PCLKB : 60MHz (max)</li> <li>● PCLKC : 60MHz (max)</li> <li>● PCLKD : 60MHz (max)</li> <li>● FCLK : —4MHz~60MHz (コードフラッシュメモリ、データフラッシュメモリ P/E 時)</li> <li>—60MHz (max) (データフラッシュメモリ読み出し時)</li> <li>● BCLK : 120MHz (max)</li> <li>● BCLK 端子出力 : 80MHz (max)</li> <li>● SDCLK 端子出力 : 80MHz (max)</li> <li>● UCLK : 48MHz (max)</li> <li>● CLKOUT25M 端子出力 : 25MHz (max)</li> <li>● CLKOUT 端子出力 : 40MHz (max)</li> <li>● CACCLK : 各発振器のクロックと同じ</li> <li>● CANMCLK : 24MHz (max)</li> <li>● RTCSCCLK : 32.768kHz</li> <li>● RTCMCLK : 8MHz~16MHz</li> <li>● IWDTCLK : 120kHz</li> <li>● JTAGTCK : 10MHz (max)</li> </ul>	<ul style="list-style-type: none"> <li>● ICLK : <b>120MHz</b> (max)</li> <li>● PCLKA : 120MHz (max)</li> <li>● PCLKB : 60MHz (max)</li> <li>● PCLKC : 60MHz (max)</li> <li>● PCLKD : 60MHz (max)</li> <li>● FCLK : —4MHz~60MHz (コードフラッシュメモリ、データフラッシュメモリ P/E 時)</li> <li>● —60MHz (max) (データフラッシュメモリ読み出し時)</li> <li>● BCLK : 120MHz (max)</li> <li>● BCLK 端子出力 : 80MHz (max)</li> <li>● SDCLK 端子出力 : 80MHz (max)</li> <li>● UCLK : 48MHz (max)</li> <li>● CLKOUT25M 端子出力 : 25MHz (max)</li> <li>● CLKOUT 端子出力 : 40MHz (max)</li> <li>● CACCLK : 各発振器のクロックと同じ</li> <li>● CANMCLK : 24MHz (max)</li> <li>● RTCSCCLK : 32.768kHz</li> <li>● RTCMCLK : 8MHz~16MHz</li> <li>● IWDTCLK : 120kHz</li> <li>● JTAGTCK : 10MHz (max)</li> </ul>
メインクロック発振器	<ul style="list-style-type: none"> <li>● 発振器周波数 : 8MHz~24MHz</li> <li>● 外部クロック入力周波数 : 30MHz (max)</li> <li>● 接続できる発振子または付加回路 : セラミック共振子、水晶振動子</li> <li>● 接続端子 : EXTAL, XTAL</li> <li>● 発振停止検出機能 : メインクロックの発振停止検出時、LOCO に切り替える機能、MTU、GPTW の端子をハイインピーダンスにする機能</li> </ul>	<ul style="list-style-type: none"> <li>● 発振器周波数 : 8MHz~24MHz</li> <li>● 外部クロック入力周波数 : 30MHz (max)</li> <li>● 接続できる発振子または付加回路 : セラミック共振子、水晶振動子</li> <li>● 接続端子 : EXTAL, XTAL</li> <li>● 発振停止検出機能 : メインクロックの発振停止検出時、LOCO に切り替える機能、MTU、GPTW の端子をハイインピーダンスにする機能</li> </ul>	<ul style="list-style-type: none"> <li>● 発振器周波数 : 8MHz~24MHz</li> <li>● 外部クロック入力周波数 : 30MHz (max)</li> <li>● 接続できる発振子または付加回路 : セラミック共振子、水晶振動子</li> <li>● 接続端子 : EXTAL, XTAL</li> <li>● 発振停止検出機能 : メインクロックの発振停止検出時、LOCO に切り替える機能、MTU3、GPT の端子をハイインピーダンスにする機能</li> </ul>
サブクロック発振器	<ul style="list-style-type: none"> <li>● 発振器周波数 : 32.768kHz</li> <li>● 接続できる発振子または付加回路 : 水晶振動子</li> <li>● 接続端子 : XCIN, XCOU</li> </ul>	<ul style="list-style-type: none"> <li>● 発振器周波数 : 32.768kHz</li> <li>● 接続できる発振子または付加回路 : 水晶振動子</li> <li>● 接続端子 : XCIN, XCOU</li> </ul>	<ul style="list-style-type: none"> <li>● 発振器周波数 : 32.768kHz</li> <li>● 接続できる発振子または付加回路 : 水晶振動子</li> <li>● 接続端子 : XCIN, XCOU</li> </ul>



項目	RX72M	RX72N	RX66N
PLL 周波数 シンセサイザ	<ul style="list-style-type: none"> <li>入力クロックソース： メインクロック、HOCO</li> <li>入力分周比： 1~3 分周から選択可能</li> <li>入力周波数： 8MHz~24MHz</li> <li>逡倍比： 10~30 逡倍から選択可能</li> <li>PLL 周波数シンセサイザ出 カクロック周波数： 120MHz~240MHz</li> </ul>	<ul style="list-style-type: none"> <li>入力クロックソース： メインクロック、HOCO</li> <li>入力分周比： 1~3 分周から選択可能</li> <li>入力周波数： 8MHz~24MHz</li> <li>逡倍比： 10~30 逡倍から選択可能</li> <li>PLL 周波数シンセサイザ出 カクロック周波数： 120MHz~240MHz</li> </ul>	<ul style="list-style-type: none"> <li>入力クロックソース： メインクロック、HOCO</li> <li>入力分周比： 1, 2, 3 分周から選択可能</li> <li>入力周波数： 8MHz~24MHz</li> <li>逡倍比： 10~30 逡倍から選択可能</li> <li>PLL 周波数シンセサイザ出 カクロック周波数： 120MHz~240MHz</li> </ul>
特定用途向け PLL 周波数シン セサイザ(PPLL)	<ul style="list-style-type: none"> <li>入力クロックソース： メインクロック、HOCO</li> <li>入力分周比： 1~3 分周から選択可能</li> <li>入力周波数： 8MHz~24MHz</li> <li>逡倍比： 10~30 逡倍から選択可能</li> <li>PLL 周波数シンセサイザ出 カクロック周波数： 120MHz~240MHz</li> </ul>	<ul style="list-style-type: none"> <li>入力クロックソース： メインクロック、HOCO</li> <li>入力分周比： 1~3 分周から選択可能</li> <li>入力周波数： 8MHz~24MHz</li> <li>逡倍比： 10~30 逡倍から選択可能</li> <li>PLL 周波数シンセサイザ出 カクロック周波数： 120MHz~240MHz</li> </ul>	<ul style="list-style-type: none"> <li>入力クロックソース： メインクロック、HOCO</li> <li>入力分周比： 1~3 分周から選択可能</li> <li>入力周波数： 8MHz~24MHz</li> <li>逡倍比： 10~30 逡倍から選択可能</li> <li>PLL 周波数シンセサイザ出 カクロック周波数： 120MHz~240MHz -</li> </ul>
高速オンチップ オシレータ (HOCO)	<ul style="list-style-type: none"> <li>発振周波数： 16MHz, 18MHz, 20MHz か ら選択可能</li> <li>HOCO 電源制御</li> </ul>	<ul style="list-style-type: none"> <li>発振周波数： 16MHz, 18MHz, 20MHz か ら選択可能</li> <li>HOCO 電源制御</li> </ul>	<ul style="list-style-type: none"> <li>発振周波数： 16MHz, 18MHz, 20MHz か ら選択可能</li> <li>HOCO 電源制御</li> </ul>
低速オンチップ オシレータ (LOCO)	発振周波数：240kHz	発振周波数：240kHz	発振周波数：240kHz
IWDT 専用 オンチップ オシレータ	発振周波数：120kHz	発振周波数：120kHz	発振周波数：120kHz
JTAG 用外部ク ロック入力 (TCK)	入力クロック周波数： 10MHz (max)	入力クロック周波数： 10MHz (max)	入力クロック周波数： 10MHz (max)
BCLK 端子の 出力制御機能	<ul style="list-style-type: none"> <li>BCLK クロック出力または High 出力の選択が可能</li> <li>出力するクロックは BCLK または BCLK の 2 分周の選 択が可能</li> </ul>	<ul style="list-style-type: none"> <li>BCLK クロック出力または High 出力の選択が可能</li> <li>出力するクロックは BCLK または BCLK の 2 分周の選 択が可能</li> </ul>	<ul style="list-style-type: none"> <li>BCLK クロック出力または High 出力の選択が可能</li> <li>出力するクロックは BCLK または BCLK の 2 分周の選 択が可能</li> </ul>
SDCLK 端子の 出力制御機能	<ul style="list-style-type: none"> <li>SDCLK クロック出力また は High 出力の選択が可能</li> </ul>	<ul style="list-style-type: none"> <li>SDCLK クロック出力また は High 出力の選択が可能</li> </ul>	<ul style="list-style-type: none"> <li>SDCLK クロック出力また は High 出力の選択が可能</li> </ul>
イベントリンク 機能(出力)	メインクロック発振器の発振停 止検出	メインクロック発振器の発振停 止検出	メインクロック発振器の発振停 止検出
イベントリンク 機能(入力)	低速オンチップオシレータへの クロックソース切り替え	低速オンチップオシレータへの クロックソース切り替え	低速オンチップオシレータへの クロックソース切り替え

表 2.3 クロック発生回路のレジスタ比較

レジスタ	ビット	RX72M	RX72N	RX66N
MEMWAIT	-	メモリウェイトサイクル 設定レジスタ	メモリウェイトサイクル 設定レジスタ	-
PACKCR	EPLLSEL	ESC クロック (ESCCLK) ソース選択ビット	-	-

## 2.3 消費電力低減機能

表 2.4 に消費電力低減機能のレジスタ比較を示します。

表 2.4 消費電力低減機能のレジスタ比較

レジスタ	ビット	RX72M	RX72N	RX66N
MSTPCRB	MSTPB11	$\Delta$ - $\Sigma$ インタフェースモジュールストップ設定ビット	-	-
	MSTPB13	イーサネットコントローラ用 PTP コントローラおよびイーサネットコントローラ用 DMA コントローラモジュールストップ設定ビット	イーサネットコントローラ用 PTP コントローラおよびイーサネットコントローラ用 DMA コントローラモジュールストップ設定ビット	-
	MSTPB14	イーサネットコントローラ、イーサネットコントローラ用 DMA コントローラおよび PHY マネジメントインタフェース(チャンネル1)モジュールストップ設定ビット	イーサネットコントローラ、イーサネットコントローラ用 DMA コントローラおよび PHY マネジメントインタフェース(チャンネル1)モジュールストップ設定ビット	-
MSTPCRD	MSTPD11	EtherCAT スレーブコントローラモジュールストップ設定ビット (注1)	-	-

注 1. MSTPD11 ビットを書き換えた後、ソフトウェアスタンバイモードに移行する場合は、書き換え後 ESC クロック (ESCCLK) で 2 サイクル経過した後、WAIT 命令を実行してください。

## 2.4 割り込みコントローラ

表 2.5 に割り込みコントローラのレジスタ比較を示します。

表 2.5 割り込みコントローラのレジスタ比較

レジスタ	ビット	RX72M(ICUD)	RX72N(ICUD)	RX66N(ICUD)
PIARK	-	選択型割り込み A 要求レジスタ k (k = 0h~Ch)	選択型割り込み A 要求レジスタ k (k = 0h~Ah, Ch)	選択型割り込み A 要求レジスタ k (k = 0h~Ah, Ch)

## 2.5 バス

表 2.6 にバスの概要比較を示します。

表 2.6 バスの概要比較

項目		RX72M	RX72N	RX66N
CPU バス	命令バス	<ul style="list-style-type: none"> <li>● CPU(命令)を接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● CPU(命令)を接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● CPU(命令)を接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>
	オペランドバス	<ul style="list-style-type: none"> <li>● CPU(オペランド)を接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● CPU(オペランド)を接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● CPU(オペランド)を接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>
メモリバス	メモリバス 1	RAM を接続	RAM を接続	RAM を接続
	メモリバス 2	コードフラッシュメモリを接続	コードフラッシュメモリを接続	コードフラッシュメモリを接続
	メモリバス 3	拡張 RAM、ECCRAM を接続	拡張 RAM、ECCRAM を接続	拡張 RAM、ECCRAM を接続
内部メインバス	内部メインバス 1	<ul style="list-style-type: none"> <li>● CPU を接続</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● CPU を接続</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● CPU を接続</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>
	内部メインバス 2	<ul style="list-style-type: none"> <li>● DTC、DMAC、拡張バスマスタを接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● DTC、DMAC、拡張バスマスタを接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● DTC、DMAC、拡張バスマスタを接続</li> <li>● 内蔵メモリを接続 (RAM、拡張 RAM、ECCRAM、コードフラッシュメモリ)</li> <li>● システムクロック(ICLK)に同期して動作</li> </ul>
内部周辺バス	内部周辺バス 1	<ul style="list-style-type: none"> <li>● 周辺機能(DTC、DMAC、EXDMAC、割り込みコントローラ、バスエラー監視部)を接続</li> <li>● システムクロック(ICLK)に同期して動作 (EXDMAC は、BCLK に同期して動作)</li> </ul>	<ul style="list-style-type: none"> <li>● 周辺機能(DTC、DMAC、EXDMAC、割り込みコントローラ、バスエラー監視部)を接続</li> <li>● システムクロック(ICLK)に同期して動作 (EXDMAC は、BCLK に同期して動作)</li> </ul>	<ul style="list-style-type: none"> <li>● 周辺機能(DTC、DMAC、EXDMAC、割り込みコントローラ、バスエラー監視部)を接続</li> <li>● システムクロック(ICLK)に同期して動作 (EXDMAC は、BCLK に同期して動作)</li> </ul>
	内部周辺バス 2	<ul style="list-style-type: none"> <li>● 周辺機能(内部周辺バス 1、3~5 以外の周辺機能)を接続</li> <li>● 周辺モジュールクロック(PCLKB)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● 周辺機能(内部周辺バス 1、3~5 以外の周辺機能)を接続</li> <li>● 周辺モジュールクロック(PCLKB)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● 周辺機能(内部周辺バス 1、3~5 以外の周辺機能)を接続</li> <li>● 周辺モジュールクロック(PCLKB)に同期して動作</li> </ul>
	内部周辺バス 3	<ul style="list-style-type: none"> <li>● 周辺機能(USB、DSMIF、PDC、スタンバイ RAM)を接続</li> <li>● 周辺モジュールクロック(PCLKB)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● 周辺機能(USB、PDC、スタンバイ RAM)を接続</li> <li>● 周辺モジュールクロック(PCLKB)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>● 周辺機能(USB、PDC、スタンバイ RAM)を接続</li> <li>● 周辺モジュールクロック(PCLKB)に同期して動作</li> </ul>

項目		RX72M	RX72N	RX66N
内部周辺バス	内部周辺バス 4	<ul style="list-style-type: none"> <li>周辺機能(EDMAC, ETHERC, PMGI, <b>EPTPC</b>, GPTW, MTU, SCli, RSPI)を接続</li> <li>周辺モジュールクロック(PCLKA)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>周辺機能(EDMAC, ETHERC, PMGI, <b>EPTPC</b>, GPTW, MTU, SCli, RSPI)を接続</li> <li>周辺モジュールクロック(PCLKA)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>周辺機能(EDMAC, ETHERC, PMGI, GPTW, MTU, SCli, RSPI)を接続</li> <li>周辺モジュールクロック(PCLKA)に同期して動作</li> </ul>
	内部周辺バス 5	<ul style="list-style-type: none"> <li>周辺機能(GLCDC, DRW2D, <b>ESC</b>)を接続</li> <li>周辺モジュールクロック(PCLKA)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>周辺機能(GLCDC, DRW2D)を接続</li> <li>周辺モジュールクロック(PCLKA)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>周辺機能(GLCDC, DRW2D)を接続</li> <li>周辺モジュールクロック(PCLKA)に同期して動作</li> </ul>
	内部周辺バス 6	<ul style="list-style-type: none"> <li>コードフラッシュメモリ(P/E 時)、データフラッシュメモリを接続</li> <li>FlashIF クロック(FCLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>コードフラッシュメモリ(P/E 時)、データフラッシュメモリを接続</li> <li>FlashIF クロック(FCLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>コードフラッシュメモリ(P/E 時)、データフラッシュメモリを接続</li> <li>FlashIF クロック(FCLK)に同期して動作</li> </ul>
外部バス	CS 領域	<ul style="list-style-type: none"> <li>外部デバイスを接続</li> <li>外部バスクロック(BCLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>外部デバイスを接続</li> <li>外部バスクロック(BCLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>外部デバイスを接続</li> <li>外部バスクロック(BCLK)に同期して動作</li> </ul>
	SDRAM 領域	<ul style="list-style-type: none"> <li>SDRAM を接続</li> <li>SDRAM クロック(SDCLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>SDRAM を接続</li> <li>SDRAM クロック(SDCLK)に同期して動作</li> </ul>	<ul style="list-style-type: none"> <li>SDRAM を接続</li> <li>SDRAM クロック(SDCLK)に同期して動作</li> </ul>

## 2.6 イベントリンクコントローラ

表 2.7 にイベントリンクコントローラの概要比較を、表 2.8 にイベントリンクコントローラのレジスタ比較を、表 2.9 に ELSRn レジスタと周辺モジュールの対応を、表 2.10 に ELSRn.ELS[7:0] に設定するイベント信号名と信号番号の対応を示します。

表 2.7 イベントリンクコントローラの概要比較

項目	RX72M(ELC)	RX72N(ELC)	RX66N(ELC)
イベントリンク機能	<ul style="list-style-type: none"> <li>137 種類のイベント信号を、直接周辺モジュールへリンク可能</li> <li>タイマ系の周辺モジュールは、イベント信号入力時の動作を選択可能</li> <li>ポート B、ポート E のイベントリンク動作が可能 —シングルポート<sup>(注1)</sup>： 指定した 1 本のポートにイベントリンクの動作設定が可能 —ポートグループ<sup>(注1)</sup>： 最大 8 本あるポートの内、指定した複数本のポートをグループ化してイベントリンクの動作設定が可能</li> </ul>	<ul style="list-style-type: none"> <li>135 種類のイベント信号を、直接周辺モジュールへリンク可能</li> <li>タイマ系の周辺モジュールは、イベント信号入力時の動作を選択可能</li> <li>ポート B、ポート E のイベントリンク動作が可能 —シングルポート<sup>(注1)</sup>： 指定した 1 本のポートにイベントリンクの動作設定が可能 —ポートグループ<sup>(注1)</sup>： 最大 8 本あるポートの内、指定した複数本のポートをグループ化してイベントリンクの動作設定が可能</li> </ul>	<ul style="list-style-type: none"> <li><b>123</b> 種類のイベント信号を、直接周辺モジュールへリンク可能</li> <li>タイマ系の周辺モジュールは、イベント信号入力時の動作を選択可能</li> <li>ポート B、ポート E のイベントリンク動作が可能 —シングルポート<sup>(注1)</sup>： 指定した 1 本のポートにイベントリンクの動作設定が可能 —ポートグループ<sup>(注1)</sup>： 最大 8 本あるポートの内、指定した複数本のポートをグループ化してイベントリンクの動作設定が可能</li> </ul>
消費電力低減機能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能	モジュールストップ状態への遷移が可能

注 1. 入力に設定されているシングルポート、ポートグループでは、対応する端子への入力信号が変化するとイベントが発生します。

表 2.8 イベントリンクコントローラのレジスタ比較

レジスタ	ビット	RX72M(ELC)	RX72N(ELC)	RX66N(ELC)
ELSRn	-	イベントリンク設定レジスタ n (n = 0, 3, 4, 7, 10~13, 15, 16, 18~28, 33, 35~38, <b>41~45</b> , 48~57)	イベントリンク設定レジスタ n (n = 0, 3, 4, 7, 10~13, 15, 16, 18~28, 33, 35~38, 45, 48~57)	イベントリンク設定レジスタ n (n = 0, 3, 4, 7, 10~13, 15, 16, 18~28, 33, 35~38, 45, 48~57)
	ELS[7:0]	イベントリンク選択ビット  00h : 該当する周辺モジュールへのイベント信号の出力は無効 01h~CFh : リンクするイベント信号の番号を指定  上記以外は設定しないでください	イベントリンク選択ビット  00h : 該当する周辺モジュールへのイベント信号の出力は無効 01h~CFh : リンクするイベント信号の番号を指定  上記以外は設定しないでください	イベントリンク選択ビット  00h : 該当する周辺モジュールへのイベント信号の出力は無効 01h~ <b>CDh</b> : リンクするイベント信号の番号を指定  上記以外は設定しないでください

表 2.9 ELSRn レジスタと周辺モジュールの対応

レジスタ	RX72M(ELC)	RX72N(ELC)	RX66N(ELC)
ELSR0	MTU0	MTU0	MTU0
ELSR3	MTU3	MTU3	MTU3
ELSR4	MTU4	MTU4	MTU4
ELSR7	CMT1	CMT1	CMT1
ELSR10	TMR0	TMR0	TMR0
ELSR11	TMR1	TMR1	TMR1
ELSR12	TMR2	TMR2	TMR2
ELSR13	TMR3	TMR3	TMR3
ELSR15	S12AD (ELCTRG00N)	S12AD (ELCTRG00N)	S12AD (ELCTRG00N)
ELSR16	DA0	DA0	DA0
ELSR18	ICU (割り込み 1)	ICU (割り込み 1)	ICU (割り込み 1)
ELSR19	ICU (割り込み 2)	ICU (割り込み 2)	ICU (割り込み 2)
ELSR20	出力ポートグループ 1	出力ポートグループ 1	出力ポートグループ 1
ELSR21	出力ポートグループ 2	出力ポートグループ 2	出力ポートグループ 2
ELSR22	入力ポートグループ 1	入力ポートグループ 1	入力ポートグループ 1
ELSR23	入力ポートグループ 2	入力ポートグループ 2	入力ポートグループ 2
ELSR24	シングルポート 0	シングルポート 0	シングルポート 0
ELSR25	シングルポート 1	シングルポート 1	シングルポート 1
ELSR26	シングルポート 2	シングルポート 2	シングルポート 2
ELSR27	シングルポート 3	シングルポート 3	シングルポート 3
ELSR28	クロックソースを LOCO へ切り替え	クロックソースを LOCO へ切り替え	クロックソースを LOCO へ切り替え
ELSR33	CMTW0	CMTW0	CMTW0
ELSR35	TPU0	TPU0	TPU0
ELSR36	TPU1	TPU1	TPU1
ELSR37	TPU2	TPU2	TPU2
ELSR38	TPU3	TPU3	TPU3
ELSR41	DSMIF0 トリガ 0	-	-
ELSR42	DSMIF0 トリガ 1	-	-
ELSR43	DSMIF1 トリガ 0	-	-
ELSR44	DSMIF1 トリガ 1	-	-
ELSR45	S12AD1 (ELCTRG10N)	S12AD1 (ELCTRG10N)	S12AD1 (ELCTRG10N)
ELSR48	GPTW イベント要因 A (全チャネル共通)	GPTW イベント要因 A (全チャネル共通)	GPTW イベント要因 A (全チャネル共通)
ELSR49	GPTW イベント要因 B (全チャネル共通)	GPTW イベント要因 B (全チャネル共通)	GPTW イベント要因 B (全チャネル共通)
ELSR50	GPTW イベント要因 C (全チャネル共通)	GPTW イベント要因 C (全チャネル共通)	GPTW イベント要因 C (全チャネル共通)
ELSR51	GPTW イベント要因 D (全チャネル共通)	GPTW イベント要因 D (全チャネル共通)	GPTW イベント要因 D (全チャネル共通)
ELSR52	GPTW イベント要因 E (全チャネル共通)	GPTW イベント要因 E (全チャネル共通)	GPTW イベント要因 E (全チャネル共通)
ELSR53	GPTW イベント要因 F (全チャネル共通)	GPTW イベント要因 F (全チャネル共通)	GPTW イベント要因 F (全チャネル共通)
ELSR54	GPTW イベント要因 G (全チャネル共通)	GPTW イベント要因 G (全チャネル共通)	GPTW イベント要因 G (全チャネル共通)
ELSR55	GPTW イベント要因 H (全チャネル共通)	GPTW イベント要因 H (全チャネル共通)	GPTW イベント要因 H (全チャネル共通)
ELSR56	S12AD (ELCTRG01N)	S12AD (ELCTRG01N)	S12AD (ELCTRG01N)
ELSR57	S12AD1 (ELCTRG11N)	S12AD1 (ELCTRG11N)	S12AD1 (ELCTRG11N)



表 2.10 ELSRn.ELS[7:0]に設定するイベント信号名と信号番号の対応

ELS[7:0] ビット の値	周辺モ ジュール	RX72M(ELC)	RX72N(ELC)	RX66N(ELC)
01h	マルチファンクション タイムパルス ユニット 3	MTU0・コンペアマッチ 0A	MTU0・コンペアマッチ 0A	MTU0・コンペアマッチ 0A
02h		MTU0・コンペアマッチ 0B	MTU0・コンペアマッチ 0B	MTU0・コンペアマッチ 0B
03h		MTU0・コンペアマッチ 0C	MTU0・コンペアマッチ 0C	MTU0・コンペアマッチ 0C
04h		MTU0・コンペアマッチ 0D	MTU0・コンペアマッチ 0D	MTU0・コンペアマッチ 0D
05h		MTU0・コンペアマッチ 0E	MTU0・コンペアマッチ 0E	MTU0・コンペアマッチ 0E
06h		MTU0・コンペアマッチ 0F	MTU0・コンペアマッチ 0F	MTU0・コンペアマッチ 0F
07h		MTU0・オーバフロー	MTU0・オーバフロー	MTU0・オーバフロー
10h		MTU3・コンペアマッチ 3A	MTU3・コンペアマッチ 3A	MTU3・コンペアマッチ 3A
11h		MTU3・コンペアマッチ 3B	MTU3・コンペアマッチ 3B	MTU3・コンペアマッチ 3B
12h		MTU3・コンペアマッチ 3C	MTU3・コンペアマッチ 3C	MTU3・コンペアマッチ 3C
13h		MTU3・コンペアマッチ 3D	MTU3・コンペアマッチ 3D	MTU3・コンペアマッチ 3D
14h		MTU3・オーバフロー	MTU3・オーバフロー	MTU3・オーバフロー
15h		MTU4・コンペアマッチ 4A	MTU4・コンペアマッチ 4A	MTU4・コンペアマッチ 4A
16h		MTU4・コンペアマッチ 4B	MTU4・コンペアマッチ 4B	MTU4・コンペアマッチ 4B
17h		MTU4・コンペアマッチ 4C	MTU4・コンペアマッチ 4C	MTU4・コンペアマッチ 4C
18h		MTU4・コンペアマッチ 4D	MTU4・コンペアマッチ 4D	MTU4・コンペアマッチ 4D
19h		MTU4・オーバフロー	MTU4・オーバフロー	MTU4・オーバフロー
1Ah	MTU4・アンダフロー	MTU4・アンダフロー	MTU4・アンダフロー	
1Fh	コンペア マッチ タイマ	CMT1・コンペアマッチ 1	CMT1・コンペアマッチ 1	CMT1・コンペアマッチ 1
22h	8 ビット タイマ	TMR0・コンペアマッチ A0	TMR0・コンペアマッチ A0	TMR0・コンペアマッチ A0
23h		TMR0・コンペアマッチ B0	TMR0・コンペアマッチ B0	TMR0・コンペアマッチ B0
24h		TMR0・オーバフロー	TMR0・オーバフロー	TMR0・オーバフロー
25h		TMR1・コンペアマッチ A1	TMR1・コンペアマッチ A1	TMR1・コンペアマッチ A1
26h		TMR1・コンペアマッチ B1	TMR1・コンペアマッチ B1	TMR1・コンペアマッチ B1
27h		TMR1・オーバフロー	TMR1・オーバフロー	TMR1・オーバフロー
28h		TMR2・コンペアマッチ A2	TMR2・コンペアマッチ A2	TMR2・コンペアマッチ A2
29h		TMR2・コンペアマッチ B2	TMR2・コンペアマッチ B2	TMR2・コンペアマッチ B2
2Ah		TMR2・オーバフロー	TMR2・オーバフロー	TMR2・オーバフロー
2Bh		TMR3・コンペアマッチ A3	TMR3・コンペアマッチ A3	TMR3・コンペアマッチ A3
2Ch		TMR3・コンペアマッチ B3	TMR3・コンペアマッチ B3	TMR3・コンペアマッチ B3
2Dh		TMR3・オーバフロー	TMR3・オーバフロー	TMR3・オーバフロー
2Eh	リアルタイムクロック	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)	RTC・周期イベント(1/256 秒、1/128 秒、1/64 秒、1/32 秒、1/16 秒、1/8 秒、1/4 秒、1/2 秒、1 秒、2 秒から選択)
31h	独立ウォッチドッグタイマ	IWDT・アンダフロー・リフレッシュエラー	IWDT・アンダフロー・リフレッシュエラー	IWDT・アンダフロー・リフレッシュエラー
3Ah	シリアルコミュニケーションインタフェース	SCI5・エラー (受信エラー・エラーシグナル検出)	SCI5・エラー (受信エラー・エラーシグナル検出)	SCI5・エラー (受信エラー・エラーシグナル検出)
3Bh		SCI5・受信データフル	SCI5・受信データフル	SCI5・受信データフル
3Ch		SCI5・送信データエンプティ	SCI5・送信データエンプティ	SCI5・送信データエンプティ
3Dh		SCI5・送信完了	SCI5・送信完了	SCI5・送信完了
4Eh	I <sup>2</sup> C パスインタフェース	RIIC0・通信エラー、イベント発生	RIIC0・通信エラー、イベント発生	RIIC0・通信エラー、イベント発生
4Fh		RIIC0・受信データフル	RIIC0・受信データフル	RIIC0・受信データフル

ELS[7:0] ビット の値	周辺モ ジュール	RX72M(ELC)	RX72N(ELC)	RX66N(ELC)
50h	I <sup>2</sup> C バスイン タフェース	RIIC0・ 送信データエンプティ	RIIC0・ 送信データエンプティ	RIIC0・ 送信データエンプティ
51h		RIIC0・送信終了	RIIC0・送信終了	RIIC0・送信終了
52h	シリアルペ リフェラル インタ フェース	RSPI0・エラー (モードフォ ルト・オーバラン・アンダラ ン・パリティエラー)	RSPI0・エラー (モードフォ ルト・オーバラン・アンダラ ン・パリティエラー)	RSPI0・エラー (モードフォ ルト・オーバラン・アンダラ ン・パリティエラー)
53h		RSPI0・アイドル	RSPI0・アイドル	RSPI0・アイドル
54h		RSPI0・受信データフル	RSPI0・受信データフル	RSPI0・受信データフル
55h		RSPI0・ 送信データエンプティ	RSPI0・ 送信データエンプティ	RSPI0・ 送信データエンプティ
56h		RSPI0・送信完了	RSPI0・送信完了	RSPI0・送信完了
58h	12 ビット A/D コン バータ	S12AD・A/D 変換終了	S12AD・A/D 変換終了	S12AD・A/D 変換終了
5Bh	電圧検出回 路	LVD1・電圧検出	LVD1・電圧検出	LVD1・電圧検出
5Ch		LVD2・電圧検出	LVD2・電圧検出	LVD2・電圧検出
5Dh	DMA コントロー ラ	DMAC0・転送終了	DMAC0・転送終了	DMAC0・転送終了
5Eh		DMAC1・転送終了	DMAC1・転送終了	DMAC1・転送終了
5Fh		DMAC2・転送終了	DMAC2・転送終了	DMAC2・転送終了
60h		DMAC3・転送終了	DMAC3・転送終了	DMAC3・転送終了
61h	データト ランスファ コントロー ラ	DTC・転送終了	DTC・転送終了	DTC・転送終了
62h	クロック発 生回路	クロック発生回路・ 発振停止検出	クロック発生回路・ 発振停止検出	クロック発生回路・ 発振停止検出
63h	I/O ポート	入力ポートグループ1・ 入力エッジ検出	入力ポートグループ1・ 入力エッジ検出	入力ポートグループ1・ 入力エッジ検出
64h		入力ポートグループ2・ 入力エッジ検出	入力ポートグループ2・ 入力エッジ検出	入力ポートグループ2・ 入力エッジ検出
65h		シングル入力ポート0・ 入力エッジ検出	シングル入力ポート0・ 入力エッジ検出	シングル入力ポート0・ 入力エッジ検出
66h		シングル入力ポート1・ 入力エッジ検出	シングル入力ポート1・ 入力エッジ検出	シングル入力ポート1・ 入力エッジ検出
67h		シングル入力ポート2・ 入力エッジ検出	シングル入力ポート2・ 入力エッジ検出	シングル入力ポート2・ 入力エッジ検出
68h	シングル入力ポート3・ 入力エッジ検出	シングル入力ポート3・ 入力エッジ検出	シングル入力ポート3・ 入力エッジ検出	
69h	イベントリ ンクコント ローラ	ソフトウェアイベント	ソフトウェアイベント	ソフトウェアイベント
6Ah	データ演算 回路	DOC・データ演算条件成立	DOC・データ演算条件成立	DOC・データ演算条件成立
6Ch	12 ビット A/D コン バータ	S12AD1・A/D 変換終了	S12AD1・A/D 変換終了	S12AD1・A/D 変換終了
7Eh	コンペア マッチタイ マW	CMTW・チャンネル0・ コンペアマッチ	CMTW・チャンネル0・ コンペアマッチ	CMTW・チャンネル0・ コンペアマッチ
80h	汎用 PWM タイマ	GPTW0・コンペアマッチ A	GPTW0・コンペアマッチ A	GPTW0・コンペアマッチ A
81h		GPTW0・コンペアマッチ B	GPTW0・コンペアマッチ B	GPTW0・コンペアマッチ B
82h		GPTW0・コンペアマッチ C	GPTW0・コンペアマッチ C	GPTW0・コンペアマッチ C
83h		GPTW0・コンペアマッチ D	GPTW0・コンペアマッチ D	GPTW0・コンペアマッチ D

ELS[7:0] ビット の値	周辺モ ジュール	RX72M(ELC)	RX72N(ELC)	RX66N(ELC)
84h	汎用 PWM タイマ	GPTW0・コンペアマッチ E	GPTW0・コンペアマッチ E	GPTW0・コンペアマッチ E
85h		GPTW0・コンペアマッチ F	GPTW0・コンペアマッチ F	GPTW0・コンペアマッチ F
86h		GPTW0・オーバフロー	GPTW0・オーバフロー	GPTW0・オーバフロー
87h		GPTW0・アンダフロー	GPTW0・アンダフロー	GPTW0・アンダフロー
88h		GPTW1・コンペアマッチ A	GPTW1・コンペアマッチ A	GPTW1・コンペアマッチ A
89h		GPTW1・コンペアマッチ B	GPTW1・コンペアマッチ B	GPTW1・コンペアマッチ B
8Ah		GPTW1・コンペアマッチ C	GPTW1・コンペアマッチ C	GPTW1・コンペアマッチ C
8Bh		GPTW1・コンペアマッチ D	GPTW1・コンペアマッチ D	GPTW1・コンペアマッチ D
8Ah		GPTW1・コンペアマッチ E	GPTW1・コンペアマッチ E	GPTW1・コンペアマッチ E
8Bh		GPTW1・コンペアマッチ F	GPTW1・コンペアマッチ F	GPTW1・コンペアマッチ F
8Eh		GPTW1・オーバフロー	GPTW1・オーバフロー	GPTW1・オーバフロー
8Fh		GPTW1・アンダフロー	GPTW1・アンダフロー	GPTW1・アンダフロー
90h		GPTW2・コンペアマッチ A	GPTW2・コンペアマッチ A	GPTW2・コンペアマッチ A
91h		GPTW2・コンペアマッチ B	GPTW2・コンペアマッチ B	GPTW2・コンペアマッチ B
92h		GPTW2・コンペアマッチ C	GPTW2・コンペアマッチ C	GPTW2・コンペアマッチ C
93h		GPTW2・コンペアマッチ D	GPTW2・コンペアマッチ D	GPTW2・コンペアマッチ D
94h		GPTW2・コンペアマッチ E	GPTW2・コンペアマッチ E	GPTW2・コンペアマッチ E
95h		GPTW2・コンペアマッチ F	GPTW2・コンペアマッチ F	GPTW2・コンペアマッチ F
96h		GPTW2・オーバフロー	GPTW2・オーバフロー	GPTW2・オーバフロー
97h		GPTW2・アンダフロー	GPTW2・アンダフロー	GPTW2・アンダフロー
98h		GPTW3・コンペアマッチ A	GPTW3・コンペアマッチ A	GPTW3・コンペアマッチ A
99h		GPTW3・コンペアマッチ B	GPTW3・コンペアマッチ B	GPTW3・コンペアマッチ B
9Ah		GPTW3・コンペアマッチ C	GPTW3・コンペアマッチ C	GPTW3・コンペアマッチ C
9Bh		GPTW3・コンペアマッチ D	GPTW3・コンペアマッチ D	GPTW3・コンペアマッチ D
9Ah		GPTW3・コンペアマッチ E	GPTW3・コンペアマッチ E	GPTW3・コンペアマッチ E
9Bh		GPTW3・コンペアマッチ F	GPTW3・コンペアマッチ F	GPTW3・コンペアマッチ F
9Eh		GPTW3・オーバフロー	GPTW3・オーバフロー	GPTW3・オーバフロー
9Fh		GPTW3・アンダフロー	GPTW3・アンダフロー	GPTW3・アンダフロー
A0h		イーサネット コント ローラ	EPTPC・STCA タイマ 0 立ち上がりエッジ検出	EPTPC・STCA タイマ 0 立ち上がりエッジ検出
A1h	EPTPC・STCA タイマ 1 立ち上がりエッジ検出		EPTPC・STCA タイマ 1 立ち上がりエッジ検出	-
A2h	EPTPC・STCA タイマ 2 立ち上がりエッジ検出		EPTPC・STCA タイマ 2 立ち上がりエッジ検出	-
A3h	EPTPC・STCA タイマ 3 立ち上がりエッジ検出		EPTPC・STCA タイマ 3 立ち上がりエッジ検出	-
A4h	EPTPC・STCA タイマ 4 立ち上がりエッジ検出		EPTPC・STCA タイマ 4 立ち上がりエッジ検出	-
A5h	EPTPC・STCA タイマ 5 立ち上がりエッジ検出		EPTPC・STCA タイマ 5 立ち上がりエッジ検出	-
A6h	EPTPC・STCA タイマ 0 立ち下がりエッジ検出		EPTPC・STCA タイマ 0 立ち下がりエッジ検出	-
A7h	EPTPC・STCA タイマ 1 立ち下がりエッジ検出		EPTPC・STCA タイマ 1 立ち下がりエッジ検出	-
A8h	EPTPC・STCA タイマ 2 立ち下がりエッジ検出		EPTPC・STCA タイマ 2 立ち下がりエッジ検出	-
A9h	EPTPC・STCA タイマ 3 立ち下がりエッジ検出		EPTPC・STCA タイマ 3 立ち下がりエッジ検出	-
AAh	EPTPC・STCA タイマ 4 立ち下がりエッジ検出		EPTPC・STCA タイマ 4 立ち下がりエッジ検出	-

ELS[7:0] ビット の値	周辺モ ジュール	RX72M(ELC)	RX72N(ELC)	RX66N(ELC)
ABh	イーサネット コント ローラ	EPTPC・STCA タイマ 5 立ち下がりエッジ検出	EPTPC・STCA タイマ 5 立ち下がりエッジ検出	-
ACh	16 ビットタ イマパルス ユニット	TPU0・コンペアマッチ A	TPU0・コンペアマッチ A	TPU0・コンペアマッチ A
ADh		TPU0・コンペアマッチ B	TPU0・コンペアマッチ B	TPU0・コンペアマッチ B
A Eh		TPU0・コンペアマッチ C	TPU0・コンペアマッチ C	TPU0・コンペアマッチ C
AFh		TPU0・コンペアマッチ D	TPU0・コンペアマッチ D	TPU0・コンペアマッチ D
B0h		TPU0・オーバフロー	TPU0・オーバフロー	TPU0・オーバフロー
B1h		TPU1・コンペアマッチ A	TPU1・コンペアマッチ A	TPU1・コンペアマッチ A
B2h		TPU1・コンペアマッチ B	TPU1・コンペアマッチ B	TPU1・コンペアマッチ B
B3h		TPU1・オーバフロー	TPU1・オーバフロー	TPU1・オーバフロー
B4h		TPU1・アンダフロー	TPU1・アンダフロー	TPU1・アンダフロー
B5h		TPU2・コンペアマッチ A	TPU2・コンペアマッチ A	TPU2・コンペアマッチ A
B6h		TPU2・コンペアマッチ B	TPU2・コンペアマッチ B	TPU2・コンペアマッチ B
B7h		TPU2・オーバフロー	TPU2・オーバフロー	TPU2・オーバフロー
B8h		TPU2・アンダフロー	TPU2・アンダフロー	TPU2・アンダフロー
B9h		TPU3・コンペアマッチ A	TPU3・コンペアマッチ A	TPU3・コンペアマッチ A
BAh		TPU3・コンペアマッチ B	TPU3・コンペアマッチ B	TPU3・コンペアマッチ B
BBh		TPU3・コンペアマッチ C	TPU3・コンペアマッチ C	TPU3・コンペアマッチ C
BCh	TPU3・コンペアマッチ D	TPU3・コンペアマッチ D	TPU3・コンペアマッチ D	
BDh	TPU3・オーバフロー	TPU3・オーバフロー	TPU3・オーバフロー	
C6h	汎用 PWM タイマ	GPTW0・A/D 変換開始要求 A	GPTW0・A/D 変換開始要求 A	GPTW0・A/D 変換開始要求 A
C7h		GPTW0・A/D 変換開始要求 B	GPTW0・A/D 変換開始要求 B	GPTW0・A/D 変換開始要求 B
C8h		GPTW1・A/D 変換開始要求 A	GPTW1・A/D 変換開始要求 A	GPTW1・A/D 変換開始要求 A
C9h		GPTW1・A/D 変換開始要求 B	GPTW1・A/D 変換開始要求 B	GPTW1・A/D 変換開始要求 B
CAh		GPTW2・A/D 変換開始要求 A	GPTW2・A/D 変換開始要求 A	GPTW2・A/D 変換開始要求 A
CBh		GPTW2・A/D 変換開始要求 B	GPTW2・A/D 変換開始要求 B	GPTW2・A/D 変換開始要求 B
CCh		GPTW3・A/D 変換開始要求 A	GPTW3・A/D 変換開始要求 A	GPTW3・A/D 変換開始要求 A
CDh		GPTW3・A/D 変換開始要求 B	GPTW3・A/D 変換開始要求 B	GPTW3・A/D 変換開始要求 B
CEh	EtherCAT ス レーブコン トローラ	ESC・SYNC0	-	-
CFh		ESC・SYNC1	-	-
上記以外は設定しないでください				

## 2.7 I/O ポート

表 2.11 に I/O ポート 145 ピン、144 ピンの概要比較を、表 2.12 に I/O ポート 100 ピンの概要比較を示します。

表 2.11 I/O ポート 145 ピン、144 ピンの概要比較

項目	RX72M (144 ピン)	RX72N (145 ピン、144 ピン)	RX66N (145 ピン、144 ピン)
PORT0	P00~P03, P05	P00~P03, P05, P07	P00~P03, P05, P07
PORT1	P12~P17	P12~P17	P12~P17
PORT2	P20~P27	P20~P27	P20~P27
PORT3	P30~P37	P30~P37	P30~P37
PORT4	P40~P44	P40~P47	P40~P47
PORT5	P50~P56	P50~P56	P50~P56
PORT6	P60~P67	P60~P67	P60~P67
PORT7	P73~P77	P70~P77	P70~P77
PORT8	P80~P83, P86, P87	P80~P83, P86, P87	P80~P83, P86, P87
PORT9	P90~P93, P96, P97	P90~P93	P90~P93
PORTA	PA0~PA7	PA0~PA7	PA0~PA7
PORTB	PB0~PB7	PB0~PB7	PB0~PB7
PORTC	PC0~PC7	PC0~PC7	PC0~PC7
PORTD	PD0~PD7	PD0~PD7	PD0~PD7
PORTE	PE0~PE7	PE0~PE7	PE0~PE7
PORTF	-	PF5	PF5
PORTG	PG0~PG2, PG5~PG7	-	-
PORTJ	PJ2, PJ3	PJ3, PJ5	PJ3, PJ5

表 2.12 I/O ポート 100 ピンの概要比較

項目	RX72M(100 ピン)	RX72N(100 ピン)	RX66N(100 ピン)
PORT0	P00	P05, P07	P05, P07
PORT1	P14~P17	P12~P17	P12~P17
PORT2	P20, P21, P23~P27	P20~P27	P20~P27
PORT3	P30~P37	P30~P37	P30~P37
PORT4	P40~P42	P40~P47	P40~P47
PORT5	P50~P52, P56	P50~P55	P50~P55
PORT6	P60~P64, P66, P67	-	-
PORT8	P80~P82, P86, P87	-	-
PORT9	P90~P93, P96, P97	-	-
PORTA	PA0~PA4, PA6	PA0~PA7	PA0~PA7
PORTB	PB0, PB1, PB3~PB7	PB0~PB7	PB0~PB7
PORTC	PC2, PC4~PC7	PC0~PC7	PC0~PC7
PORTD	PD1, PD2, PD6, PD7	PD0~PD7	PD0~PD7
PORTE	PE3~PE5	PE0~PE7	PE0~PE7
PORTJ	-	PJ3	PJ3
PORTG	PG2, PG5, PG6	-	-

## 2.8 マルチファンクションピンコントローラ

表 2.13、表 2.14 にマルチプル端子の割り当て端子比較を、表 2.15～表 2.38 にマルチファンクションピンコントローラのレジスタ比較を示します。

マルチプル端子の割り当て端子比較の、**橙字**は RX72M/RX72N グループのみに存在する端子、**紫字**は RX72N、RX66N グループのみに存在する端子、**緑字**は RX72M グループのみに存在する端子です。“○”は機能割り当てあり、“×”は端子なし、または機能割り当てなし、グレーの塗りつぶしは非搭載機能を表しています。

表 2.13 マルチプル端子の割り当て端子比較 (224 ピン/176 ピン)

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
割り込み	NMI (入力)	P35	○	○	○	○	○	○
EXDMA コントローラ	EDREQ0 (入力)	P22	○	○	○	○	○	○
		P55	○	○	○	○	○	○
		P80	○	○	○	○	○	○
	EDACK0 (出力)	P54	○	○	○	○	○	○
		P23	○	○	○	○	○	○
		P81	○	○	○	○	○	○
	EDREQ1 (入力)	P24	○	○	○	○	○	○
		P33	○	○	○	○	○	○
		P82	○	○	○	○	○	○
	EDACK1 (出力)	P25	○	○	○	○	○	○
		P56	○	○	○	○	○	○
		P83	○	○	○	○	○	○
PJ3		○	○	○	○	○	○	
割り込み	IRQ0-DS (入力)	P30	○	○	○	○	○	○
	IRQ0 (入力)	P10	○	○	○	○	○	○
		PD0	○	○	○	○	○	○
	IRQ1-DS (入力)	P31	○	○	○	○	○	○
	IRQ1 (入力)	P11	○	○	○	○	○	○
		PD1	○	○	○	○	○	○
	IRQ2-DS (入力)	P32	○	○	○	○	○	○
	IRQ2 (入力)	P12	○	○	○	○	○	○
		PD2	○	○	○	○	○	○
	IRQ3-DS (入力)	P33	○	○	○	○	○	○
	IRQ3 (入力)	P13	○	○	○	○	○	○
		PD3	○	○	○	○	○	○
	IRQ4-DS (入力)	PB1	○	○	○	○	○	○
	IRQ4 (入力)	P14	○	○	○	○	○	○
		P34	○	○	○	○	○	○
		PD4	○	○	○	○	○	○
		PF5	○	○	○	○	○	○
	IRQ5-DS (入力)	PA4	○	○	○	○	○	○
	IRQ5 (入力)	P15	○	○	○	○	○	○
		PD5	○	○	○	○	○	○
		PE5	○	○	○	○	○	○

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
割り込み	IRQ6-DS (入力)	PA3	○	○	○	○	○	○
	IRQ6 (入力)	P16	○	○	○	○	○	○
		PD6	○	○	○	○	○	○
		PE6	○	○	○	○	○	○
	IRQ7-DS (入力)	PE2	○	○	○	○	○	○
	IRQ7 (入力)	P17	○	○	○	○	○	○
		PD7	○	○	○	○	○	○
		PE7	○	○	○	○	○	○
	IRQ8-DS (入力)	P40	○	○	○	○	○	○
	IRQ8 (入力)	P00	○	○	○	○	○	○
		P20	○	○	○	○	○	○
	IRQ9-DS (入力)	P41	○	○	○	○	○	○
	IRQ9 (入力)	P01	○	○	○	○	○	○
		P21	○	○	○	○	○	○
	IRQ10-DS (入力)	P42	○	○	○	○	○	○
	IRQ10 (入力)	P02	○	○	○	○	○	○
		P55	○	○	○	○	○	○
	IRQ11-DS (入力)	P43	○	○	○	○	○	○
	IRQ11 (入力)	P03	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
	IRQ12-DS (入力)	P44	○	○	○	○	○	○
	IRQ12 (入力)	PB0	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
	IRQ13-DS (入力)	P45	○	○	○	○	○	○
	IRQ13 (入力)	P05	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
	IRQ14-DS (入力)	P46	○	○	○	○	○	○
	IRQ14 (入力)	PC0	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	IRQ15-DS (入力)	P47	○	○	○	○	○	○
IRQ15 (入力)	P07	○	○	○	○	○	○	
	P67	○	○	○	○	○	○	
マルチファンク ションタイマパ ルスユニット 3	MTIOC0A (入出力)	P34	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	MTIOC0B (入出力)	P13	○	○	○	○	○	○
		P15	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
	MTIOC0C (入出力)	P32	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	MTIOC0D (入出力)	P33	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
	MTIOC1A (入出力)	P20	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	MTIOC1B (入出力)	P21	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	MTIOC2A (入出力)	P26	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	MTIOC2B (入出力)	P27	○	○	○	○	○	○
		PE5	○	○	○	○	○	○

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
マルチファンク ションタイマパ ルスユニット3	MTIOC3A (入出力)	P14	○	○	○	○	○	○
		P17	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	MTIOC3B (入出力)	P17	○	○	○	○	○	○
		P22	○	○	○	○	○	○
		P80	○	○	○	○	○	○
		PB7	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
	MTIOC3C (入出力)	P16	○	○	○	○	○	○
		P56	○	○	○	○	○	○
		PC0	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
		PJ3	○	○	○	○	○	○
	MTIOC3D (入出力)	P16	○	○	○	○	○	○
		P23	○	○	○	○	○	○
		P81	○	○	○	○	○	○
		PB6	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
		PE0	○	○	○	○	○	○
	MTIOC4A (入出力)	P21	○	○	○	○	○	○
		P24	○	○	○	○	○	○
		P82	○	○	○	○	○	○
		PA0	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
		PE2	○	○	○	○	○	○
	MTIOC4B (入出力)	P17	○	○	○	○	○	○
		P30	○	○	○	○	○	○
		P54	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
		PD1	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
	MTIOC4C (入出力)	P25	○	○	○	○	○	○
		P83	○	○	○	○	○	○
		P87	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	MTIOC4D (入出力)	P31	○	○	○	○	○	○
P55		○	○	○	○	○	○	
P86		○	○	○	○	○	○	
PC3		○	○	○	○	○	○	
PD2		○	○	○	○	○	○	
PE4		○	○	○	○	○	○	
MTIC5U (入力)	P12	○	○	○	○	○	○	
	PA4	○	○	○	○	○	○	
	PD7	○	○	○	○	○	○	



モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
マルチファンク ションタイマパ ルスユニット 3	MTIOC5V (入力)	P11	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
		PD6	○	○	○	○	○	○
	MTIOC5W (入力)	P10	○	○	○	○	○	○
		PB0	○	○	○	○	○	○
		PD5	○	○	○	○	○	○
	MTIOC6A (入出力)	PE7	○	○	○	○	○	○
		PJ1	○	○	○	○	○	○
	MTIOC6B (入出力)	PA5	○	○	○	○	○	○
		PJ0	○	○	○	○	○	○
	MTIOC6C (入出力)	P85	○	○	○	○	○	○
		PE6	○	○	○	○	○	○
	MTIOC6D (入出力)	P84	○	○	○	○	○	○
		PA0	○	○	○	○	○	○
	MTIOC7A (入出力)	PA2	○	○	○	○	○	○
	MTIOC7B (入出力)	PA1	○	○	○	○	○	○
	MTIOC7C (入出力)	P67	○	○	○	○	○	○
	MTIOC7D (入出力)	P66	○	○	○	○	○	○
	MTIOC8A (入出力)	PD6	○	○	○	○	○	○
	MTIOC8B (入出力)	PD4	○	○	○	○	○	○
	MTIOC8C (入出力)	PD5	○	○	○	○	○	○
	MTIOC8D (入出力)	PD3	○	○	○	○	○	○
	MTCLKA (入力)	P14	○	○	○	○	○	○
		P24	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
		PD5	○	○	○	○	○	○
MTCLKB (入力)	P15	○	○	○	○	○	○	
	P25	○	○	○	○	○	○	
	PA6	○	○	○	○	○	○	
	PC7	○	○	○	○	○	○	
MTCLKC (入力)	P22	○	○	○	○	○	○	
	PA1	○	○	○	○	○	○	
	PC4	○	○	○	○	○	○	
MTCLKD (入力)	P23	○	○	○	○	○	○	
	PA3	○	○	○	○	○	○	
	PC5	○	○	○	○	○	○	
ポートアウト プットイネーブル 3	POE0# (入力)	P32	○	○	○	○	○	○
		P93	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
		PD1	○	○	○	○	○	○
		PD7	○	○	○	○	○	○
	POE4# (入力)	P33	○	○	○	○	○	○
		P92	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
		PD0	○	○	○	○	○	○
		PD6	○	○	○	○	○	○

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
ポートアウト プットイネーブル3	POE8# (入力)	P17	○	○	○	○	○	○
		P30	○	○	○	○	○	○
		PD3	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
		PJ5	○	○	○	○	○	○
	POE10# (入力)	P32	○	○	○	○	○	○
		P34	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
		PD5	○	○	○	○	○	○
	POE11# (入力)	P33	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
		PD4	○	○	○	○	○	○
汎用 PWM タイマ W	GTADSM0 (出力)	P12	○	○	○	○	○	○
		PH4	○	×	○	×	○	×
		PK4	○	×	○	×	○	×
		PL4	○	×	○	×	○	×
		PM4	○	×	○	×	○	×
	GTADSM1 (出力)	P13	○	○	○	○	○	○
		PH5	○	×	○	×	○	×
		PK5	○	×	○	×	○	×
		PL5	○	×	○	×	○	×
		PM5	○	×	○	×	○	×
	GTETRGA (入力)	P15	○	○	○	○	○	○
		PH0	○	×	○	×	○	×
		PK0	○	×	○	×	○	×
		PL0	○	×	○	×	○	×
		PM0	○	×	○	×	○	×
	GTETRGB (入力)	PA6	○	○	○	○	○	○
		PH1	○	×	○	×	○	×
		PK1	○	×	○	×	○	×
		PL1	○	×	○	×	○	×
		PM1	○	×	○	×	○	×
	GTETRGC (入力)	PC4	○	○	○	○	○	○
		PH2	○	×	○	×	○	×
		PK2	○	×	○	×	○	×
		PL2	○	×	○	×	○	×
		PM2	○	×	○	×	○	×
	GTETRGD (入力)	P14	○	○	○	○	○	○
		PH3	○	×	○	×	○	×
		PK3	○	×	○	×	○	×
		PL3	○	×	○	×	○	×
		PM3	○	×	○	×	○	×
	GTIOC0A (入出力)	P23	○	○	○	○	○	○
		P83	○	○	○	○	○	○
		PA5	○	○	○	○	○	○
		PD3	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
		PH6	○	×	○	×	○	×

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
汎用 PWM タイマ W	GTIOC0B (入出力)	P17	○	○	○	○	○	○
		P81	○	○	○	○	○	○
		PA0	○	○	○	○	○	○
		PD2	○	○	○	○	○	○
		PE2	○	○	○	○	○	○
		PH7	○	×	○	×	○	×
	GTIOC1A (入出力)	P22	○	○	○	○	○	○
		PA2	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
		PD1	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
		PK6	○	×	○	×	○	×
	GTIOC1B (入出力)	P67	○	○	○	○	○	○
		P87	○	○	○	○	○	○
		PC3	○	○	○	○	○	○
		PD0	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
		PK7	○	×	○	×	○	×
	GTIOC2A (入出力)	P21	○	○	○	○	○	○
		P82	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
		PL6	○	×	○	×	○	×
	GTIOC2B (入出力)	P66	○	○	○	○	○	○
		P86	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
		PE0	○	○	○	○	○	○
		PL7	○	×	○	×	○	×
	GTIOC3A (入出力)	PC7	○	○	○	○	○	○
		PE7	○	○	○	○	○	○
PM6		○	×	○	×	○	×	
GTIOC3B (入出力)	PC6	○	○	○	○	○	○	
	PE6	○	○	○	○	○	○	
	PM7	○	×	○	×	○	×	
16 ビットタイマ パルスユニット	TIOCA0 (入出力)	P86	○	○	○	○	○	○
		PA0	○	○	○	○	○	○
	TIOCB0 (入出力)	P17	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
	TIOCC0 (入出力)	P32	○	○	○	○	○	○
		P85	○	○	○	○	○	○
	TIOCD0 (入出力)	P33	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
	TIOCA1 (入出力)	P56	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
	TIOCB1 (入出力)	P16	○	○	○	○	○	○
		PA5	○	○	○	○	○	○
	TIOCA2 (入出力)	P87	○	○	○	○	○	○
		PA6	○	○	○	○	○	○

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
16 ビットタイム パルスユニット	TIOCB2 (入出力)	P15	○	○	○	○	○	○
		PA7	○	○	○	○	○	○
	TIOCA3 (入出力)	P21	○	○	○	○	○	○
		PB0	○	○	○	○	○	○
	TIOCB3 (入出力)	P20	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	TIOCC3 (入出力)	P22	○	○	○	○	○	○
		PB2	○	○	○	○	○	○
	TIOCD3 (入出力)	P23	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	TIOCA4 (入出力)	P25	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
	TIOCB4 (入出力)	P24	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	TIOCA5 (入出力)	P13	○	○	○	○	○	○
		PB6	○	○	○	○	○	○
	TIOCB5 (入出力)	P14	○	○	○	○	○	○
		PB7	○	○	○	○	○	○
	TCLKA (入力)	P14	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
	TCLKB (入力)	P15	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PC3	○	○	○	○	○	○
	TCLKC (入力)	P16	○	○	○	○	○	○
PB2		○	○	○	○	○	○	
PC0		○	○	○	○	○	○	
TCLKD (入力)	P17	○	○	○	○	○	○	
	PB3	○	○	○	○	○	○	
	PC1	○	○	○	○	○	○	
プログラマブル パルスジェネ レータ	PO0 (出力)	P20	○	○	○	○	○	○
	PO1 (出力)	P21	○	○	○	○	○	○
	PO2 (出力)	P22	○	○	○	○	○	○
	PO3 (出力)	P23	○	○	○	○	○	○
	PO4 (出力)	P24	○	○	○	○	○	○
	PO5 (出力)	P25	○	○	○	○	○	○
	PO6 (出力)	P26	○	○	○	○	○	○
	PO7 (出力)	P27	○	○	○	○	○	○
	PO8 (出力)	P30	○	○	○	○	○	○
	PO9 (出力)	P31	○	○	○	○	○	○
	PO10 (出力)	P32	○	○	○	○	○	○
	PO11 (出力)	P33	○	○	○	○	○	○
	PO12 (出力)	P34	○	○	○	○	○	○
		P13	○	○	○	○	○	○
	PO13 (出力)	P15	○	○	○	○	○	○
		P16	○	○	○	○	○	○
	PO14 (出力)	P14	○	○	○	○	○	○
P17		○	○	○	○	○	○	
PO15 (出力)	P73	○	○	○	○	○	○	
	PA0	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
プログラマブル パルスジェネ レータ	PO17 (出力)	PA1	○	○	○	○	○	○
		PC0	○	○	○	○	○	○
	PO18 (出力)	PA2	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
	PO19 (出力)	P74	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
	PO20 (出力)	P75	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
	PO21 (出力)	PA5	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
	PO22 (出力)	P76	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
	PO23 (出力)	P77	○	○	○	○	○	○
		PA7	○	○	○	○	○	○
		PE2	○	○	○	○	○	○
	PO24 (出力)	PB0	○	○	○	○	○	○
		PC3	○	○	○	○	○	○
	PO25 (出力)	PB1	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	PO26 (出力)	P80	○	○	○	○	○	○
		PB2	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
	PO27 (出力)	P81	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	PO28 (出力)	P82	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	PO29 (出力)	PB5	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
	PO30 (出力)	PB6	○	○	○	○	○	○
PC6		○	○	○	○	○	○	
PO31 (出力)	PB7	○	○	○	○	○	○	
	PC7	○	○	○	○	○	○	
8ビットタイマ	TMO0 (出力)	P22	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	TMC10 (入力)	P01	○	○	○	○	○	○
		P21	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	TMR10 (入力)	P00	○	○	○	○	○	○
		P20	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
	TMO1 (出力)	P17	○	○	○	○	○	○
		P26	○	○	○	○	○	○
	TMC11 (入力)	P02	○	○	○	○	○	○
		P12	○	○	○	○	○	○
		P54	○	○	○	○	○	○
		PC4	○	○	○	○	○	○

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N		
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン	
8ビットタイマ	TMR11 (入力)	P24	○	○	○	○	○	○	
		PB5	○	○	○	○	○	○	
	TMO2 (出力)	P16	○	○	○	○	○	○	
		PC7	○	○	○	○	○	○	
	TMCI2 (入力)	P15	○	○	○	○	○	○	
		P31	○	○	○	○	○	○	
		PC6	○	○	○	○	○	○	
	TMR12 (入力)	P14	○	○	○	○	○	○	
		PC5	○	○	○	○	○	○	
	TMO3 (出力)	P13	○	○	○	○	○	○	
		P32	○	○	○	○	○	○	
		P55	○	○	○	○	○	○	
	TMCI3 (入力)	P11	○	○	○	○	○	○	
		P27	○	○	○	○	○	○	
		P34	○	○	○	○	○	○	
		PA6	○	○	○	○	○	○	
	TMR13 (入力)	P10	○	○	○	○	○	○	
		P30	○	○	○	○	○	○	
P33		○	○	○	○	○	○		
コンペアマッチ タイマW	TOC0 (出力)	PC7	○	○	○	○	○	○	
		PH1	○	×	○	×	○	×	
	TIC0 (入力)	PC6	○	○	○	○	○	○	
		PH0	○	×	○	×	○	×	
	TOC1 (出力)	PE7	○	○	○	○	○	○	
		PK1	○	×	○	×	○	×	
	TIC1 (入力)	PE6	○	○	○	○	○	○	
		PK0	○	×	○	×	○	×	
	TOC2 (出力)	PD3	○	○	○	○	○	○	
		PL1	○	×	○	×	○	×	
	TIC2 (入力)	PD2	○	○	○	○	○	○	
		PL0	○	×	○	×	○	×	
	TOC3 (出力)	PE3	○	○	○	○	○	○	
		PM1	○	×	○	×	○	×	
	TIC3 (入力)	PE2	○	○	○	○	○	○	
		PM0	○	×	○	×	○	×	
	リアルタイム クロック	RTCOU (出力)	P16	○	○	○	○	○	○
			P32	○	○	○	○	○	○
RTCIC0 (入力) (注1)		P30	○	○	○	○	○	○	
RTCIC1 (入力) (注1)		P31	○	○	○	○	○	○	
RTCIC2 (入力) (注1)	P32	○	○	○	○	○	○		
イーサネットコ ントローラ用 PTP コントロー ラ	EPLSOUT0 (出力)	P17	○	○	○	○			
		PJ0	○	○	○	○			
		PJ5	○	○	○	○			
	EPLSOUT1 (出力)	P11	○	○	○	○			
		P67	○	○	○	○			
		P87	○	○	○	○			
		PJ1	○	○	○	○			

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
イーサネット コントローラ	REF50CK0 (入力)	P76	○	○	○	○	○	○
		PB2	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
		PL3	○	×	○	×	○	×
	RMII0_CRS_DV (入力)	P83	○	○	○	○	○	○
		PB7	○	○	○	○	○	○
		PM7	○	×	○	×	○	×
	RMII0_TXD0 (出力)	P81	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
		PL4	○	×	○	×	○	×
	RMII0_TXD1 (出力)	P82	○	○	○	○	○	○
		PB6	○	○	○	○	○	○
		PL5	○	×	○	×	○	×
	RMII0_RXD0 (入力)	P75	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
		PL0	○	×	○	×	○	×
	RMII0_RXD1 (入力)	P74	○	○	○	○	○	○
		PB0	○	○	○	○	○	○
		PL1	○	×	○	×	○	×
	RMII0_TXD_EN (出力)	P80	○	○	○	○	○	○
		PA0	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
		PL6	○	×	○	×	○	×
	RMII0_RX_ER (入力)	P77	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
		PL2	○	×	○	×	○	×
	REF50CK1 (入力)	PD6	○	○	○	○		
		PG0	○	○	○	○		
		PQ4	○	×	○	×		
	RMII1_CRS_DV (入力)	P92	○	○	○	○		
		PQ0	○	×	○	×		
	RMII1_TXD0 (出力)	P64	○	○	○	○		
		PG3	○	○	○	○		
		PQ5	○	×	○	×		
	RMII1_TXD1 (出力)	P63	○	○	○	○		
		PG4	○	○	○	○		
PQ6		○	×	○	×			
RMII1_RXD0 (入力)	P62	○	○	○	○			
	P94	○	○	○	○			
	PM0	○	×	○	×			
RMII1_RXD1 (入力)	P61	○	○	○	○			
	P95	○	○	○	○			
	PM1	○	×	○	×			
RMII1_TXD_EN (出力)	P60	○	○	○	○			
	PQ7	○	×	○	×			
RMII1_RX_ER (入力)	PD7	○	○	○	○			
	PG1	○	○	○	○			
	PN3	○	×	○	×			

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
イーサネット コントローラ	ET0_CRS (入力)	P83	○	○	○	○	○	○
		PB7	○	○	○	○	○	○
		PM7	○	×	○	×	○	×
	ET0_RX_DV (入力)	PC2	○	○	○	○	○	○
		PK2	○	×	○	×	○	×
	ET0_EXOUT (出力)	P55	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
		PJ3	○	○	○	○	○	○
	ET0_LINKSTA (入力)	P34	○	○	○	○	○	○
		P54	○	○	○	○	○	○
		PA5	○	○	○	○	○	○
	ET0_ETXD0 (出力)	P81	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
		PL4	○	×	○	×	○	×
	ET0_ETXD1 (出力)	P82	○	○	○	○	○	○
		PB6	○	○	○	○	○	○
		PL5	○	×	○	×	○	×
	ET0_ETXD2 (出力)	PC5	○	○	○	○	○	○
		PM4	○	×	○	×	○	×
	ET0_ETXD3 (出力)	PC6	○	○	○	○	○	○
		PM5	○	×	○	×	○	×
	ET0_ERXD0 (入力)	P75	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
		PL0	○	×	○	×	○	×
	ET0_ERXD1 (入力)	P74	○	○	○	○	○	○
		PB0	○	○	○	○	○	○
		PL1	○	×	○	×	○	×
	ET0_ERXD2 (入力)	PC1	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
		PK4	○	×	○	×	○	×
	ET0_ERXD3 (入力)	PC0	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
		PK5	○	×	○	×	○	×
	ET0_TX_EN (出力)	P80	○	○	○	○	○	○
		PA0	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
		PL6	○	×	○	×	○	×
	ET0_TX_ER (出力)	PC3	○	○	○	○	○	○
		PK3	○	×	○	×	○	×
	ET0_RX_ER (入力)	P77	○	○	○	○	○	○
PB3		○	○	○	○	○	○	
PL2		○	×	○	×	○	×	
ET0_TX_CLK (入力)	PC4	○	○	○	○	○	○	
	PM6	○	×	○	×	○	×	
ET0_RX_CLK (入力)	P76	○	○	○	○	○	○	
	PB2	○	○	○	○	○	○	
	PE5	○	○	○	○	○	○	
	PL3	○	×	○	×	○	×	



モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
イーサネット コントローラ	ET0_COL (入力)	PC7	○	○	○	○	○	○
		PK1	○	×	○	×	○	×
	ET0_WOL (出力)	P73	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
		PA7	○	○	○	○	○	○
	ET0_MDC (出力)	P72	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
		PK0	○	×	○	×	○	×
	ET0_MDIO (入出力)	P71	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PL7	○	×	○	×	○	×
	ET1_CRS (入力)	P92	○	○	○	○		
		PQ0	○	×	○	×		
	ET1_RX_DV (入力)	P90	○	○	○	○		
		PQ2	○	×	○	×		
	ET1_EXOUT (出力)	P26	○	○	○	○		
		PD2	○	○	○	○		
	ET1_LINKSTA (入力)	P84	○	○	○	○		
		P93	○	○	○	○		
	ET1_ETXD0 (出力)	P64	○	○	○	○		
		PG3	○	○	○	○		
		PQ5	○	×	○	×		
	ET1_ETXD1 (出力)	P63	○	○	○	○		
		PG4	○	○	○	○		
		PQ6	○	×	○	×		
	ET1_ETXD2 (出力)	PG5	○	○	○	○		
		PN0	○	×	○	×		
	ET1_ETXD3 (出力)	PG6	○	○	○	○		
		PN1	○	×	○	×		
	ET1_ERXD0 (入力)	P62	○	○	○	○		
		P94	○	○	○	○		
		PM0	○	×	○	×		
	ET1_ERXD1 (入力)	P61	○	○	○	○		
P95		○	○	○	○			
PM1		○	×	○	×			
ET1_ERXD2 (入力)	P96	○	○	○	○			
	PM2	○	×	○	×			
ET1_ERXD3 (入力)	P97	○	○	○	○			
	PM3	○	×	○	×			
ET1_TX_EN (出力)	P60	○	○	○	○			
	PQ7	○	×	○	×			
ET1_TX_ER (出力)	PG7	○	○	○	○			
	PQ3	○	×	○	×			
ET1_RX_ER (入力)	PD7	○	○	○	○			
	PG1	○	○	○	○			
	PN3	○	×	○	×			
ET1_TX_CLK (入力)	PG2	○	○	○	○			
	PN2	○	×	○	×			

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
イーサネット コントローラ	ET1_RX_CLK (入力)	PD6	○	○	○	○		
		PG0	○	○	○	○		
		PQ4	○	×	○	×		
	ET1_COL (入力)	P91	○	○	○	○		
		PQ1	○	×	○	×		
	ET1_WOL (出力)	P27	○	○	○	○		
		PD3	○	○	○	○		
	ET1_MDC (出力)	P31	○	○	○	○		
		PD5	○	○	○	○		
		PN5	○	×	○	×		
	ET1_MDIO (入出力)	P30	○	○	○	○		
		PD4	○	○	○	○		
PN4		○	×	○	×			
イーサネット PHY マネジメン トインタフェー ス	PMGI0_MDC (出力)	P72	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
		PK0	○	×	○	×	○	×
	PMGI0_MDIO (入出力)	P71	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PL7	○	×	○	×	○	×
	PMGI1_MDC (出力)	P31	○	○	○	○		
		PD5	○	○	○	○		
		PN5	○	×	○	×		
	PMGI1_MDIO (入出力)	P30	○	○	○	○		
		PD4	○	○	○	○		
		PN4	○	×	○	×		
EtherCAT スレー ブコントローラ	CAT0_LINKSTA (入力)	P34	○	○				
		P54	○	○				
		PA5	○	○				
	CAT0_RX_CLK (入力)	P76	○	○				
		PB2	○	○				
		PE5	○	○				
		PL3	○	×				
	CAT0_RX_DV (入力)	P83	○	○				
		PB7	○	○				
		PC2	○	○				
		PK2	○	×				
	CAT0_ERXD0 (入力)	PM7	○	×				
		P75	○	○				
		PB1	○	○				
	CAT0_ERXD1 (入力)	PL0	○	×				
		P74	○	○				
		PB0	○	○				
	CAT0_ERXD2 (入力)	PL1	○	×				
		PC1	○	○				
		PE4	○	○				
	CAT0_ERXD3 (入力)	PK4	○	×				
		PC0	○	○				
		PE3	○	○				
		PK5	○	×				

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
EtherCAT スレー ブコントローラ	CAT0_RX_ER (入力)	P77	○	○				
		PB3	○	○				
		PL2	○	×				
	CAT0_TX_CLK (入力)	PC4	○	○				
		PM6	○	×				
	CAT0_TX_EN (出力)	P80	○	○				
		PA0	○	○				
		PB4	○	○				
		PL6	○	×				
	CAT0_ETXD0 (出力)	P81	○	○				
		PB5	○	○				
		PL4	○	×				
	CAT0_ETXD1 (出力)	P82	○	○				
		PB6	○	○				
		PL5	○	×				
	CAT0_ETXD2 (出力)	PC5	○	○				
		PM4	○	×				
	CAT0_ETXD3 (出力)	PC6	○	○				
		PM5	○	×				
	CAT0_MDC (出力)	P72	○	○				
		PA4	○	○				
		PK0	○	×				
	CAT0_MDIO (入出力)	P71	○	○				
		PA3	○	○				
		PL7	○	×				
	CAT1_LINKSTA (入力)	P84	○	○				
		P93	○	○				
	CAT1_RX_CLK (入力)	PD6	○	○				
		PG0	○	○				
		PQ4	○	×				
	CAT1_RX_DV (入力)	P90	○	○				
		P92	○	○				
		PQ0	○	×				
PQ2		○	×					
CAT1_ERXD0 (入力)	P62	○	○					
	P94	○	○					
	PM0	○	×					
CAT1_ERXD1 (入力)	P61	○	○					
	P95	○	○					
	PM1	○	×					
CAT1_ERXD2 (入力)	P96	○	○					
	PM2	○	×					
CAT1_ERXD3 (入力)	P97	○	○					
	PM3	○	×					
CAT1_RX_ER (入力)	PD7	○	○					
	PG1	○	○					
	PN3	○	×					
CAT1_TX_CLK (入力)	PG2	○	○					
	PN2	○	×					

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
EtherCAT スレー ブコントローラ	CAT1_TX_EN (出力)	P60	○	○				
		PQ7	○	×				
	CAT1_ETXD0 (出力)	P64	○	○				
		PG3	○	○				
		PQ5	○	×				
	CAT1_ETXD1 (出力)	P63	○	○				
		PG4	○	○				
		PQ6	○	×				
	CAT1_ETXD2 (出力)	PG5	○	○				
		PN0	○	×				
	CAT1_ETXD3 (出力)	PG6	○	○				
		PN1	○	×				
	CATRESTOUT (出力)	PA6	○	○				
		PJ3	○	○				
	CATLEDRUN (出力)	P15	○	○				
		PA0	○	○				
		PH0	○	×				
	CATIRQ (出力)	P27	○	○				
		PA4	○	○				
	CATLEDSTER (出力)	P02	○	○				
		P52	○	○				
		PH4	○	×				
	CATLEDERR (出力)	P01	○	○				
		P50	○	○				
		PH3	○	×				
	CATLINKACT0 (出力)	P70	○	○				
		P86	○	○				
		PK6	○	×				
	CATLINKACT1 (出力)	P26	○	○				
		PA2	○	○				
		PK7	○	×				
	CATSYNC0 (出力)	P17	○	○				
		PC4	○	○				
		PJ0	○	○				
		PJ5	○	○				
	CATSYNC1 (出力)	P11	○	○				
		P67	○	○				
		P87	○	○				
		PJ1	○	○				
	CATLATCH0 (入力)	P80	○	○				
PF5		○	○					
PH5		○	×					
CATLATCH1 (入力)	P00	○	○					
	PC6	○	○					
	PH6	○	×					
CATI2CCLK (出力)	P81	○	○					
	PF2	○	○					
	PH1	○	×					

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
EtherCAT スレー ブコントローラ	CATI2CDATA (入出力)	P82	○	○				
		PF0	○	○				
		PH2	○	×				
シリアルコミュ ニケーションイ ンタフェース	CTS0#(入力) / RTS0#(出力) / SS0#(入力)	P23	○	○	○	○	○	○
		PJ3	○	○	○	○	○	○
	RXD0 (入力) / SMISO0 (入出力) / SSCL0 (入出力)	P21	○	○	○	○	○	○
		P33	○	○	○	○	○	○
	SCK0 (入出力)	P22	○	○	○	○	○	○
		P34	○	○	○	○	○	○
	SMOSI0 (入出力) / SSDA0 (入出力) / TXD0 (出力)	P20	○	○	○	○	○	○
		P32	○	○	○	○	○	○
	CTS1#(入力) / RTS1#(出力) / SS1#(入力)	P14	○	○	○	○	○	○
		P31	○	○	○	○	○	○
	RXD1 (入力) / SMISO1 (入出力) / SSCL1 (入出力)	P15	○	○	○	○	○	○
		P30	○	○	○	○	○	○
		PF2	○	○	○	○	○	○
	SCK1 (入出力)	P17	○	○	○	○	○	○
		P27	○	○	○	○	○	○
		PF1	○	○	○	○	○	○
	SMOSI1 (入出力) / SSDA1 (入出力) / TXD1 (出力)	P16	○	○	○	○	○	○
		P26	○	○	○	○	○	○
		PF0	○	○	○	○	○	○
	CTS2#(入力) / RTS2#(出力) / SS2#(入力)	P54	○	○	○	○	○	○
		PJ5	○	○	○	○	○	○
	RXD2 (入力) / SMISO2 (入出力) / SSCL2 (入出力)	P12	○	○	○	○	○	○
		P52	○	○	○	○	○	○
	SCK2 (入出力)	P11	○	○	○	○	○	○
		P51	○	○	○	○	○	○
	SMOSI2 (入出力) / SSDA2 (入出力) / TXD2 (出力)	P13	○	○	○	○	○	○
		P50	○	○	○	○	○	○
	CTS3#(入力) / RTS3#(出力) / SS3#(入力)	P26	○	○	○	○	○	○
	RXD3 (入力) / SMISO3 (入出力) / SSCL3 (入出力)	P16	○	○	○	○	○	○
		P25	○	○	○	○	○	○
	SCK3 (入出力)	P15	○	○	○	○	○	○
		P24	○	○	○	○	○	○
	SMOSI3 (入出力) / SSDA3 (入出力) / TXD3 (出力)	P17	○	○	○	○	○	○
		P23	○	○	○	○	○	○
	CTS4#(入力) / RTS4#(出力) / SS4#(入力)	PB2	○	○	○	○	○	○

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
シリアルコミュニ ケーションイ ンタフェース	RXD4 (入力) / SMISO4 (入出力) / SSCL4 (入出力)	PB0	○	○	○	○	○	○
	SCK4 (入出力)	PB3	○	○	○	○	○	○
	SMOSI4 (入出力) / SSDA4 (入出力) / TXD4 (出力)	PB1	○	○	○	○	○	○
	CTS5#(入力) / RTS5#(出力) / SS5#(入力)	PA6	○	○	○	○	○	○
		PC0	○	○	○	○	○	○
	RXD5 (入力) / SMISO5 (入出力) / SSCL5 (入出力)	PA2	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
	SCK5 (入出力)	PA1	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	SMOSI5 (入出力) / SSDA5 (入出力) / TXD5 (出力)	PA4	○	○	○	○	○	○
		PC3	○	○	○	○	○	○
	CTS6#(入力) / RTS6#(出力) / SS6#(入力)	PB2	○	○	○	○	○	○
		PJ3	○	○	○	○	○	○
	RXD6 (入力) / SMISO6 (入出力) / SSCL6 (入出力)	P01	○	○	○	○	○	○
		P33	○	○	○	○	○	○
		PB0	○	○	○	○	○	○
	SCK6 (入出力)	P02	○	○	○	○	○	○
		P34	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	SMOSI6 (入出力) / SSDA6 (入出力) / TXD6 (出力)	P00	○	○	○	○	○	○
		P32	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	CTS7#(入力) / RTS7#(出力) / SS7#(入力)	P93	○	○	○	○	○	○
		PH3	○	×	○	×	○	×
	RXD7 (入力) / SMISO7 (入出力) / SSCL7 (入出力)	P57	○	○	○	○	○	○
P92		○	○	○	○	○	○	
PH1		○	×	○	×	○	×	
SCK7 (入出力)	P56	○	○	○	○	○	○	
	P91	○	○	○	○	○	○	
	PH0	○	×	○	×	○	×	
SMOSI7 (入出力) / SSDA7 (入出力) / TXD7 (出力)	P55	○	○	○	○	○	○	
	P90	○	○	○	○	○	○	
	PH2	○	×	○	×	○	×	
CTS8#(入力) / SS8#(入力)	PC4	○	○	○	○	○	○	
RTS8#(出力) / CTS8#(入力) / SS8#(入力)	PK3	○	×	○	×	○	×	
	PC5	○	○	○	○	○	○	
RTS8#(出力) / SCK8 (入出力)								

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
シリアルコミュニ ケーションイ ンタフェース	RXD8 (入力) / SMISO8 (入出力) / SSCL8 (入出力)	PC6	○	○	○	○	○	○
		PJ1	○	○	○	○	○	○
		PK1	○	×	○	×	○	×
	SCK8 (入出力)	PJ0	○	○	○	○	○	○
		PK0	○	×	○	×	○	×
	SMOSI8 (入出力) / SSDA8 (入出力) / TXD8 (出力)	PC7	○	○	○	○	○	○
		PJ2	○	○	○	○	○	○
		PK2	○	×	○	×	○	×
	CTS9#(入力) / SS9#(入力)	PB4	○	○	○	○	○	○
	RTS9#(出力) / CTS9#(入力) / SS9#(入力)	PL3	○	×	○	×	○	×
	RTS9#(出力) / SCK9 (入出力)	PB5	○	○	○	○	○	○
	RXD9 (入力) / SMISO9 (入出力) / SSCL9 (入出力)	PB6	○	○	○	○	○	○
		PL1	○	×	○	×	○	×
	SCK9 (入出力)	PL0	○	×	○	×	○	×
	SMOSI9 (入出力) / SSDA9 (入出力) / TXD9 (出力)	PB7	○	○	○	○	○	○
		PL2	○	×	○	×	○	×
	CTS10#(入力) / RTS10#(出力) / SS10#(入力)	PC4	○	○	○	○	○	○
	CTS10#(入力) / SCK10 (入出力) / SS10#(入力)	P83	○	○	○	○	○	○
	RTS10#(出力) / CTS10#(入力) / SS10#(入力)	PM3	○	×	○	×	○	×
	RTS10#(出力) / SCK10 (入出力)	P80	○	○	○	○	○	○
	RXD10 (入力) / SMISO10 (入出力) / SSCL10 (入出力)	P81	○	○	○	○	○	○
		P86	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
		PM1	○	×	○	×	○	×
	SCK10 (入出力)	PC5	○	○	○	○	○	○
		PM0	○	×	○	×	○	×
SMOSI10 (入出力) / SSDA10 (入出力) / TXD10 (出力)	P82	○	○	○	○	○	○	
	P87	○	○	○	○	○	○	
	PC7	○	○	○	○	○	○	
	PM2	○	×	○	×	○	×	
CTS11#(入力) / RTS11#(出力) / SS11#(入力)	PB4	○	○	○	○	○	○	
CTS11#(入力) / SS11#(入力)	P74	○	○	○	○	○	○	
RTS11#(出力) / CTS11#(入力) / SS11#(入力)	PQ3	○	×	○	×	○	×	
RTS11#(出力) / SCK11 (入出力)	P75	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
シリアルコミュニ ケーションイ ンタフェース	RXD11 (入力) / SMISO11 (入出力) / SSCL11 (入出力)	P76	○	○	○	○	○	○
		PB6	○	○	○	○	○	○
		PQ1	○	×	○	×	○	×
	SCK11 (入出力)	PB5	○	○	○	○	○	○
		PQ0	○	×	○	×	○	×
	SMOSI11 (入出力) / SSDA11 (入出力) / TXD11 (出力)	P77	○	○	○	○	○	○
		PB7	○	○	○	○	○	○
		PQ2	○	×	○	×	○	×
	CTS12#(入力) / RTS12#(出力) / SS12#(入力)	PE3	○	○	○	○	○	○
	RXD12 (入力) / RXDX12 (入力) / SMISO12 (入出力) / SSCL12 (入出力)	PE2	○	○	○	○	○	○
PE0		○	○	○	○	○	○	
PE1		○	○	○	○	○	○	
I <sup>2</sup> C バス インタフェース	SCL0[FM+](入出力)	P12	○	○	○	○	○	○
	SDA0[FM+](入出力)	P13	○	○	○	○	○	○
	SCL1 (入出力)	P21	○	○	○	○	○	○
	SDA1 (入出力)	P20	○	○	○	○	○	○
	SCL2-DS (入出力)	P16	○	○	○	○	○	○
	SDA2-DS (入出力)	P17	○	○	○	○	○	○
USB2.0FS ホス ト/ファンクショ ンモジュール	USB0_VBUS (入力)	P16	○	○	○	○	○	○
	USB0_EXICEN (出力)	P21	○	○	○	○	○	○
	USB0_VBUSEN (出力)	P16	○	○	○	○	○	○
		P24	○	○	○	○	○	○
		P32	○	○	○	○	○	○
	USB0_OVRCURA (入力) / USB0_OVRCURA-DS (入力)	P14	○	○	○	○	○	○
	USB0_OVRCURB (入力)	P16	○	○	○	○	○	○
		P22	○	○	○	○	○	○
USB0_ID (入力)	P20	○	○	○	○	○	○	
CAN モジュール	CRX0 (入力)	P33	○	○	○	○	○	○
		PD2	○	○	○	○	○	○
	CTX0 (出力)	P32	○	○	○	○	○	○
		PD1	○	○	○	○	○	○
	CRX1-DS (入力)	P15	○	○	○	○	○	○
		P55	○	○	○	○	○	○
	CTX1 (出力)	P14	○	○	○	○	○	○
		P23	○	○	○	○	○	○
		P54	○	○	○	○	○	○
	CRX2 (入力)	P67	○	○	○	○	○	○
CTX2 (出力)	P66	○	○	○	○	○	○	



モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
シリアルペリ フェラルインタ フェース	RSPCKA (入出力)	PA5	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
		PH0	○	×	○	×	○	×
	MOSIA (入出力)	PA6	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
		PH1	○	×	○	×	○	×
	MISOA (入出力)	PA7	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
		PH2	○	×	○	×	○	×
	SSLA0 (出力)	PA4	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
		PH3	○	×	○	×	○	×
	SSLA1 (出力)	PA0	○	○	○	○	○	○
		PC0	○	○	○	○	○	○
		PH4	○	×	○	×	○	×
	SSLA2 (出力)	PA1	○	○	○	○	○	○
		PC1	○	○	○	○	○	○
		PH5	○	×	○	×	○	×
	SSLA3 (出力)	PA2	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
		PH6	○	×	○	×	○	×
	RSPCKB (入出力)	P27	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
		PK0	○	×	○	×	○	×
	MOSIB (入出力)	P26	○	○	○	○	○	○
		PE6	○	○	○	○	○	○
		PK1	○	×	○	×	○	×
	MISOB (入出力)	P30	○	○	○	○	○	○
		PE7	○	○	○	○	○	○
		PK2	○	×	○	×	○	×
SSLB0 (出力)	P31	○	○	○	○	○	○	
	PE4	○	○	○	○	○	○	
	PK3	○	×	○	×	○	×	
SSLB1 (出力)	P50	○	○	○	○	○	○	
	PE0	○	○	○	○	○	○	
	PK4	○	×	○	×	○	×	
SSLB2 (出力)	P51	○	○	○	○	○	○	
	PE1	○	○	○	○	○	○	
	PK5	○	×	○	×	○	×	
SSLB3 (出力)	P52	○	○	○	○	○	○	
	PE2	○	○	○	○	○	○	
	PK6	○	×	○	×	○	×	
RSPCKC (入出力)	P56	○	○	○	○	○	○	
	PD3	○	○	○	○	○	○	
	PL0	○	×	○	×	○	×	
MOSIC (入出力)	P54	○	○	○	○	○	○	
	PD1	○	○	○	○	○	○	
	PL1	○	×	○	×	○	×	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N		
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン	
シリアルペリ フェラルインタ フェース	MISOC (入出力)	P55	○	○	○	○	○	○	
		PD2	○	○	○	○	○	○	
		PL2	○	×	○	×	○	×	
	SSLC0 (出力)	P57	○	○	○	○	○	○	
		PD4	○	○	○	○	○	○	
		PL3	○	×	○	×	○	×	
	SSLC1 (出力)	PD5	○	○	○	○	○	○	
		PJ0	○	○	○	○	○	○	
		PL4	○	×	○	×	○	×	
	SSLC2 (出力)	PD6	○	○	○	○	○	○	
		PJ1	○	○	○	○	○	○	
		PL5	○	×	○	×	○	×	
	SSLC3 (出力)	PD7	○	○	○	○	○	○	
		PJ2	○	○	○	○	○	○	
		PL6	○	×	○	×	○	×	
クワッドシリア ルペリフェラル インタフェース	QSPCLK (出力)	P77	○	○	○	○	○	○	
		PD5	○	○	○	○	○	○	
		PM0	○	×	○	×	○	×	
		PN4	○	×	○	×	○	×	
	QSSL (出力)	P76	○	○	○	○	○	○	
		PD4	○	○	○	○	○	○	
		PM1	○	×	○	×	○	×	
		PN5	○	×	○	×	○	×	
	QMO/QIO0 (入出力)	PC3	○	○	○	○	○	○	
		PD6	○	○	○	○	○	○	
		PJ3	○	×	○	×	○	×	
		PM2	○	×	○	×	○	×	
	QMI/QIO1 (入出力)	PC4	○	○	○	○	○	○	
		PD7	○	○	○	○	○	○	
		PJ5	○	×	○	×	○	×	
		PM3	○	×	○	×	○	×	
	QIO2 (入出力)	P00	○	×	○	×	○	×	
		P80	○	○	○	○	○	○	
		PD2	○	○	○	○	○	○	
		PM4	○	×	○	×	○	×	
	QIO3 (入出力)	P01	○	×	○	×	○	×	
		P81	○	○	○	○	○	○	
		PD3	○	○	○	○	○	○	
		PM5	○	×	○	×	○	×	
	拡張シリアルサ ウンドインタ フェース	AUDIO_CLK (入力)	P00	○	○	○	○	○	○
			P22	○	○	○	○	○	○
		SSIBCK0 (入出力)	P01	○	○	○	○	○	○
			P23	○	○	○	○	○	○
SSILRCK0 (入出力)		P21	○	○	○	○	○	○	
		PF5	○	○	○	○	○	○	
SSIRXD0 (入力)		P20	○	○	○	○	○	○	
		PJ5	○	○	○	○	○	○	
SSITXD0 (出力)		P17	○	○	○	○	○	○	
		PJ3	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N		
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン	
拡張シリアルサ ウンドインタ フェース	SSIBCK1 (入出力)	P02	○	○	○	○	○	○	
		P24	○	○	○	○	○	○	
	SSILRCK1 (入出力)	P05	○	○	○	○	○	○	
		P15	○	○	○	○	○	○	
	SSIDATA1 (入出力)	P03	○	○	○	○	○	○	
		P25	○	○	○	○	○	○	
SD ホスト インタフェース	SDHI_CLK (出力)	P21	○	○	○	○	○	○	
		P77	○	○	○	○	○	○	
		PD5	○	○	○	○	○	○	
		PM0	○	×	○	×	○	×	
	SDHI_CMD (入出力)	P20	○	○	○	○	○	○	
		P76	○	○	○	○	○	○	
		PD4	○	○	○	○	○	○	
		PM1	○	×	○	×	○	×	
	SDHI_CD (入力)	P25	○	○	○	○	○	○	
		P81	○	○	○	○	○	○	
		PE6	○	○	○	○	○	○	
		PM6	○	×	○	×	○	×	
	SDHI_WP (入力)	P24	○	○	○	○	○	○	
		P80	○	○	○	○	○	○	
		PE7	○	○	○	○	○	○	
		PM7	○	×	○	×	○	×	
	SDHI_D0 (入出力)	P22	○	○	○	○	○	○	
		PC3	○	○	○	○	○	○	
		PD6	○	○	○	○	○	○	
		PM2	○	×	○	×	○	×	
	SDHI_D1 (入出力)	P23	○	○	○	○	○	○	
		PC4	○	○	○	○	○	○	
		PD7	○	○	○	○	○	○	
		PM3	○	×	○	×	○	×	
	SDHI_D2 (入出力)	P75	○	○	○	○	○	○	
		P87	○	○	○	○	○	○	
		PD2	○	○	○	○	○	○	
		PM4	○	×	○	×	○	×	
	SDHI_D3 (入出力)	P17	○	○	○	○	○	○	
		PC2	○	○	○	○	○	○	
		PD3	○	○	○	○	○	○	
		PM5	○	×	○	×	○	×	
	マルチメディア カードインタ フェース	MMC_RES#(出力)	P75	○	○	○	○	○	○
			PE7	○	○	○	○	○	○
		MMC_CLK (出力)	P77	○	○	○	○	○	○
			PD5	○	○	○	○	○	○
		MMC_CD (入力)	PC2	○	○	○	○	○	○
			PE6	○	○	○	○	○	○
		MMC_CMD (入出力)	P76	○	○	○	○	○	○
			PD4	○	○	○	○	○	○
		MMC_D0 (入出力)	PC3	○	○	○	○	○	○
			PD6	○	○	○	○	○	○

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
マルチメディア カードインタ フェース	MMC_D1 (入出力)	PC4	○	○	○	○	○	○
		PD7	○	○	○	○	○	○
	MMC_D2 (入出力)	P80	○	○	○	○	○	○
		PD2	○	○	○	○	○	○
	MMC_D3 (入出力)	P81	○	○	○	○	○	○
		PD3	○	○	○	○	○	○
	MMC_D4 (入出力)	P82	○	○	○	○	○	○
		PE0	○	○	○	○	○	○
	MMC_D5 (入出力)	PC5	○	○	○	○	○	○
		PE1	○	○	○	○	○	○
	MMC_D6 (入出力)	PC6	○	○	○	○	○	○
		PE2	○	○	○	○	○	○
	MMC_D7 (入出力)	PC7	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
△-Σモジュレー タイインタフェ ース	DSMCLK0 (入出力)	P33	○	○				
	DSMDAT0 (入力)	P34	○	○				
	DSMCLK1 (入出力)	P83	○	○				
	DSMDAT1 (入力)	P56	○	○				
	DSMCLK2 (入出力)	P74	○	○				
	DSMDAT2 (入力)	P75	○	○				
	DSMCLK3 (入出力)	P71	○	○				
	DSMDAT3 (入力)	P72	○	○				
	DSMCLK4 (入出力)	P92	○	○				
	DSMDAT4 (入力)	P93	○	○				
	DSMCLK5 (入出力)	P90	○	○				
	DSMDAT5 (入力)	P91	○	○				
12ビット A/Dコンバータ	AN000 (入力) (注1)	P40	○	○	○	○	○	○
	AN001 (入力) (注1)	P41	○	○	○	○	○	○
	AN002 (入力) (注1)	P42	○	○	○	○	○	○
	AN003 (入力) (注1)	P43	○	○	○	○	○	○
	AN004 (入力) (注1)	P44	○	○	○	○	○	○
	AN005 (入力) (注1)	P45	○	○	○	○	○	○
	AN006 (入力) (注1)	P46	○	○	○	○	○	○
	AN007 (入力) (注1)	P47	○	○	○	○	○	○
	ADTRG0#(入力)	P07	○	○	○	○	○	○
		P16	○	○	○	○	○	○
		P25	○	○	○	○	○	○
	AN100 (入力) (注1)	PE2	○	○	○	○	○	○
	AN101 (入力) (注1)	PE3	○	○	○	○	○	○
	AN102 (入力) (注1)	PE4	○	○	○	○	○	○
	AN103 (入力) (注1)	PE5	○	○	○	○	○	○
	AN104 (入力) (注1)	PE6	○	○	○	○	○	○
	AN105 (入力) (注1)	PE7	○	○	○	○	○	○
	AN106 (入力) (注1)	PD6	○	○	○	○	○	○
	AN107 (入力) (注1)	PD7	○	○	○	○	○	○
	AN108 (入力) (注1)	PD0	○	○	○	○	○	○
	AN109 (入力) (注1)	PD1	○	○	○	○	○	○
	AN110 (入力) (注1)	PD2	○	○	○	○	○	○
AN111 (入力) (注1)	PD3	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
12ビット A/Dコンバータ	AN112 (入力) (注1)	PD4	○	○	○	○	○	○
	AN113 (入力) (注1)	PD5	○	○	○	○	○	○
	AN114 (入力) (注1)	P90	○	○	○	○	○	○
	AN115 (入力) (注1)	P91	○	○	○	○	○	○
	AN116 (入力) (注1)	P92	○	○	○	○	○	○
	AN117 (入力) (注1)	P93	○	○	○	○	○	○
	AN118 (入力) (注1)	P00	○	○	○	○	○	○
	AN119 (入力) (注1)	P01	○	○	○	○	○	○
	AN120 (入力) (注1)	P02	○	○	○	○	○	○
	ANEXO (出力) (注1)	PE0	○	○	○	○	○	○
	ANEX1 (入力) (注1)	PE1	○	○	○	○	○	○
	ADTRG1#(入力)	P13	○	○	○	○	○	○
	P17	○	○	○	○	○	○	
12ビット D/Aコンバータ	DA0 (出力) (注1)	P03	○	○	○	○	○	○
	DA1 (出力) (注1)	P05	○	○	○	○	○	○
パラレルデータ キャプチャユ ニット	PIXCLK (入力)	P24	○	○	○	○	○	○
	VSYN (入力)	P32	○	○	○	○	○	○
	HSYN (入力)	P25	○	○	○	○	○	○
	PIXD0 (入力)	P15	○	○	○	○	○	○
	PIXD1 (入力)	P86	○	○	○	○	○	○
	PIXD2 (入力)	P87	○	○	○	○	○	○
	PIXD3 (入力)	P17	○	○	○	○	○	○
	PIXD4 (入力)	P20	○	○	○	○	○	○
	PIXD5 (入力)	P21	○	○	○	○	○	○
	PIXD6 (入力)	P22	○	○	○	○	○	○
	PIXD7 (入力)	P23	○	○	○	○	○	○
クロック 発生回路	CLKOUT (出力)	P25	○	○	○	○	○	○
		PH6	○	×	○	×	○	×
	CLKOUT25M (出力)	P56	○	○	○	○	○	○
		PH7	○	×	○	×	○	×
		PJ2	○	○	○	○	○	○
クロック 周波数測定回路	CACREF (入力)	PA0	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
グラフィック LCDコントロー ラ	LCD_EXTCLK (入力)	P73	○	○	○	○	○	○
		PD0	○	○	○	○	○	○
	LCD_CLK (出力)	P14	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	LCD_TCON0 (出力)	P13	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
	LCD_TCON1 (出力)	PB3	○	○	○	○	○	○
		P12	○	○	○	○	○	○
	LCD_TCON2 (出力)	PB2	○	○	○	○	○	○
		PJ2	○	○	○	○	○	○
	LCD_TCON3 (出力)	PB1	○	○	○	○	○	○
PJ1		○	○	○	○	○	○	
LCD_DATA0 (出力)	PB0	○	○	○	○	○	○	
	PJ0	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			224 ピン	176 ピン	224 ピン	176 ピン	224 ピン	176 ピン
グラフィック LCD コントロー ラ	LCD_DATA1 (出力)	P85	○	○	○	○	○	○
		PA7	○	○	○	○	○	○
	LCD_DATA2 (出力)	P84	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
	LCD_DATA3 (出力)	P57	○	○	○	○	○	○
		PA5	○	○	○	○	○	○
	LCD_DATA4 (出力)	P56	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
	LCD_DATA5 (出力)	P55	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
	LCD_DATA6 (出力)	P54	○	○	○	○	○	○
		PA2	○	○	○	○	○	○
	LCD_DATA7 (出力)	P11	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
	LCD_DATA8 (出力)	P83	○	○	○	○	○	○
		PA0	○	○	○	○	○	○
	LCD_DATA9 (出力)	PC7	○	○	○	○	○	○
		PE7	○	○	○	○	○	○
	LCD_DATA10 (出力)	PC6	○	○	○	○	○	○
		PE6	○	○	○	○	○	○
	LCD_DATA11 (出力)	PC5	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	LCD_DATA12 (出力)	P82	○	○	○	○	○	○
PE4		○	○	○	○	○	○	
LCD_DATA13 (出力)	P81	○	○	○	○	○	○	
	PE3	○	○	○	○	○	○	
LCD_DATA14 (出力)	P80	○	○	○	○	○	○	
	PE2	○	○	○	○	○	○	
LCD_DATA15 (出力)	PC4	○	○	○	○	○	○	
	PE1	○	○	○	○	○	○	
LCD_DATA16 (出力)	PC3	○	○	○	○	○	○	
	PE0	○	○	○	○	○	○	
LCD_DATA17 (出力)	P77	○	○	○	○	○	○	
	PD7	○	○	○	○	○	○	
LCD_DATA18 (出力)	P76	○	○	○	○	○	○	
	PD6	○	○	○	○	○	○	
LCD_DATA19 (出力)	PC2	○	○	○	○	○	○	
	PD5	○	○	○	○	○	○	
LCD_DATA20 (出力)	P75	○	○	○	○	○	○	
	PD4	○	○	○	○	○	○	
LCD_DATA21 (出力)	P74	○	○	○	○	○	○	
	PD3	○	○	○	○	○	○	
LCD_DATA22 (出力)	PC1	○	○	○	○	○	○	
	PD2	○	○	○	○	○	○	
LCD_DATA23 (出力)	P72	○	○	○	○	○	○	
	PD1	○	○	○	○	○	○	

注 1. この端子を使用する場合は、該当端子の設定を汎用入力にしてください  
(PORTm.PDR.Bn ビットおよび PORTm.PMR.Bn ビットを“0”にする)。

表 2.14 マルチプル端子の割り当て端子比較 (145 ピン/144 ピン/100 ピン)

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
割り込み	NMI (入力)	P35	○	○	○	○	○	○
EXDMA コントローラ	EDREQ0 (入力)	P22	○	×	○	○	○	○
		P55	○	×	○	○	○	○
		P80	○	×	○	×	○	×
	EDACK0 (出力)	P54	○	×	○	○	○	○
		P23	○	×	○	○	○	○
		P81	○	×	○	×	○	×
	EDREQ1 (入力)	P24	○	×	○	○	○	○
		P33	○	×	○	○	○	○
		P82	○	×	○	×	○	×
	EDACK1 (出力)	P25	○	×	○	○	○	○
		P56	○	×	○	×	○	×
		P83	○	×	○	×	○	×
PJ3		○	×	○	○	○	○	
割り込み	IRQ0-DS (入力)	P30	○	○	○	○	○	○
	IRQ0 (入力)	PD0	○	×	○	○	○	○
	IRQ1-DS (入力)	P31	○	○	○	○	○	○
	IRQ1 (入力)	PD1	○	○	○	○	○	○
	IRQ2-DS (入力)	P32	○	○	○	○	○	○
		PD2	○	○	○	○	○	○
	IRQ2 (入力)	P12	○	×	○	○	○	○
		PD2	○	○	○	○	○	○
	IRQ3-DS (入力)	P33	○	○	○	○	○	○
	IRQ3 (入力)	P13	○	×	○	○	○	○
		PD3	○	×	○	○	○	○
	IRQ4-DS (入力)	PB1	○	○	○	○	○	○
	IRQ4 (入力)	P14	○	○	○	○	○	○
		P34	○	○	○	○	○	○
		PD4	○	×	○	○	○	○
		PF5	×	×	○	×	○	×
	IRQ5-DS (入力)	PA4	○	○	○	○	○	○
	IRQ5 (入力)	P15	○	○	○	○	○	○
		PD5	○	×	○	○	○	○
		PE5	○	○	○	○	○	○
	IRQ6-DS (入力)	PA3	○	○	○	○	○	○
	IRQ6 (入力)	P16	○	○	○	○	○	○
		PD6	○	○	○	○	○	○
		PE6	○	×	○	○	○	○
	IRQ7-DS (入力)	PE2	○	×	○	○	○	○
	IRQ7 (入力)	P17	○	○	○	○	○	○
		PD7	○	○	○	○	○	○
		PE7	○	×	○	○	○	○
	IRQ8-DS (入力)	P40	○	○	○	○	○	○
	IRQ8 (入力)	P00	○	○	○	×	○	×
P20		○	○	○	○	○	○	
IRQ9-DS (入力)	P41	○	○	○	○	○	○	
IRQ9 (入力)	P01	○	×	○	×	○	×	
	P21	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
割り込み	IRQ10-DS (入力)	P42	○	○	○	○	○	○
	IRQ10 (入力)	P02	○	×	○	×	○	×
		P55	○	×	○	○	○	○
	IRQ11-DS (入力)	P43	○	×	○	○	○	○
	IRQ11 (入力)	P03	○	×	○	×	○	×
		PA1	○	○	○	○	○	○
	IRQ12-DS (入力)	P44	○	×	○	○	○	○
	IRQ12 (入力)	PB0	○	○	○	○	○	○
		PC1	○	×	○	○	○	○
	IRQ13-DS (入力)	P45	×	×	○	○	○	○
	IRQ13 (入力)	P05	○	×	○	○	○	○
		PC6	○	○	○	○	○	○
	IRQ14-DS (入力)	P46	×	×	○	○	○	○
	IRQ14 (入力)	PC0	○	×	○	○	○	○
		PC7	○	○	○	○	○	○
	IRQ15-DS (入力)	P47	×	×	○	○	○	○
IRQ15 (入力)	P07	×	×	○	○	○	○	
	P67	○	○	○	×	○	×	
マルチファンク ションタイマパ ルスユニット 3	MTIOC0A (入出力)	P34	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	MTIOC0B (入出力)	P13	○	×	○	○	○	○
		P15	○	○	○	○	○	○
		PA1	○	○	○	○	○	○
	MTIOC0C (入出力)	P32	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	MTIOC0D (入出力)	P33	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
	MTIOC1A (入出力)	P20	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	MTIOC1B (入出力)	P21	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	MTIOC2A (入出力)	P26	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	MTIOC2B (入出力)	P27	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	MTIOC3A (入出力)	P14	○	○	○	○	○	○
		P17	○	○	○	○	○	○
		PC1	○	×	○	○	○	○
		PC7	○	○	○	○	○	○
	MTIOC3B (入出力)	P17	○	○	○	○	○	○
		P22	○	×	○	○	○	○
		P80	○	○	○	×	○	×
PB7		○	○	○	○	○	○	
PC5		○	○	○	○	○	○	
PE1	○	×	○	○	○	○		



モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
マルチファンク ションタイマパ ルスユニット 3	MTIOC3C (入出力)	P16	○	○	○	○	○	○
		P56	○	○	○	×	○	×
		PC0	○	×	○	○	○	○
		PC6	○	○	○	○	○	○
		PJ3	○	×	○	○	○	○
	MTIOC3D (入出力)	P16	○	○	○	○	○	○
		P23	○	○	○	○	○	○
		P81	○	○	○	×	○	×
		PB6	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
		PE0	○	×	○	○	○	○
	MTIOC4A (入出力)	P21	○	○	○	○	○	○
		P24	○	○	○	○	○	○
		P82	○	○	○	×	○	×
		PA0	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
		PE2	○	×	○	○	○	○
	MTIOC4B (入出力)	P17	○	○	○	○	○	○
		P30	○	○	○	○	○	○
		P54	○	×	○	○	○	○
		PC2	○	○	○	○	○	○
		PD1	○	○	○	○	○	○
		PE3	○	○	○	○	○	○
	MTIOC4C (入出力)	P25	○	○	○	○	○	○
		P83	○	×	○	×	○	×
		P87	○	○	○	×	○	×
		PB1	○	○	○	○	○	○
		PE1	○	×	○	○	○	○
		PE5	○	○	○	○	○	○
	MTIOC4D (入出力)	P31	○	○	○	○	○	○
		P55	○	×	○	○	○	○
		P86	○	○	○	×	○	×
PC3		○	×	○	○	○	○	
PD2		○	○	○	○	○	○	
PE4		○	○	○	○	○	○	
MTIC5U (入力)	PA4	○	○	○	○	○	○	
	PD7	○	○	○	○	○	○	
MTIC5V (入力)	PA6	○	○	○	○	○	○	
	PD6	○	○	○	○	○	○	
MTIC5W (入力)	PB0	○	○	○	○	○	○	
	PD5	○	×	○	○	○	○	
MTIOC6A (入出力)	PE7	○	×	○	○	○	○	
MTIOC6B (入出力)	PA5	○	×	○	○	○	○	
MTIOC6C (入出力)	PE6	○	×	○	○	○	○	
MTIOC6D (入出力)	PA0	○	○	○	○	○	○	
MTIOC7A (入出力)	PA2	○	○	○	○	○	○	
MTIOC7B (入出力)	PA1	○	○	○	○	○	○	
MTIOC7C (入出力)	P67	○	○	○	×	○	×	
MTIOC7D (入出力)	P66	○	○	○	×	○	×	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
マルチファンク ションタイマパ ルスユニット 3	MTIOC8A (入出力)	PD6	○	○	○	○	○	○
	MTIOC8B (入出力)	PD4	○	×	○	○	○	○
	MTIOC8C (入出力)	PD5	○	×	○	○	○	○
	MTIOC8D (入出力)	PD3	○	×	○	○	○	○
	MTCLKA (入力)	P14	○	○	○	○	○	○
		P24	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
		PD5	○	×	○	○	○	○
	MTCLKB (入力)	P15	○	○	○	○	○	○
		P25	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	MTCLKC (入力)	P22	○	×	○	○	○	○
		PA1	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	MTCLKD (入力)	P23	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
	ポートアウト プットイネー ブル 3	POE0# (入力)	P32	○	○	○	○	○
P93			○	○	○	×	○	×
PC4			○	○	○	○	○	○
PD1			○	○	○	○	○	○
PD7			○	○	○	○	○	○
POE4# (入力)		P33	○	○	○	○	○	○
		P92	○	○	○	×	○	×
		PB5	○	○	○	○	○	○
		PD0	○	×	○	○	○	○
		PD6	○	○	○	○	○	○
POE8# (入力)		P17	○	○	○	○	○	○
		P30	○	○	○	○	○	○
		PD3	○	×	○	○	○	○
		PE3	○	○	○	○	○	○
		PJ5	×	×	○	×	○	×
POE10# (入力)		P32	○	○	○	○	○	○
		P34	○	○	○	○	○	○
		PA6	○	○	○	○	○	○
		PD5	○	×	○	○	○	○
POE11# (入力)		P33	○	○	○	○	○	○
	PB3	○	○	○	○	○	○	
	PD4	○	×	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N		
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン	
汎用 PWM タイマ W	GTADSM0 (出力)	P12	○	×	○	○	○	○	
	GTADSM1 (出力)	P13	○	×	○	○	○	○	
	GTETRGA (入力)	P15	○	○	○	○	○	○	
	GTETRGB (入力)	PA6	○	○	○	○	○	○	
	GTETRGC (入力)	PC4	○	○	○	○	○	○	
	GTETRGD (入力)	P14	○	○	○	○	○	○	
	GTIOC0A (入出力)	P23	○	○	○	○	○	○	
		P83	○	×	○	×	○	×	
		PA5	○	×	○	○	○	○	
		PD3	○	×	○	○	○	○	
		PE5	○	○	○	○	○	○	
	GTIOC0B (入出力)	P17	○	○	○	○	○	○	
		P81	○	○	○	×	○	×	
		PA0	○	○	○	○	○	○	
		PD2	○	○	○	○	○	○	
		PE2	○	×	○	○	○	○	
	GTIOC1A (入出力)	P22	○	×	○	○	○	○	
		PA2	○	○	○	○	○	○	
		PC5	○	○	○	○	○	○	
		PD1	○	○	○	○	○	○	
		PE4	○	○	○	○	○	○	
	GTIOC1B (入出力)	P67	○	○	○	×	○	×	
		P87	○	○	○	×	○	×	
		PC3	○	×	○	○	○	○	
		PD0	○	×	○	○	○	○	
		PE1	○	×	○	○	○	○	
	GTIOC2A (入出力)	P21	○	○	○	○	○	○	
		P82	○	○	○	×	○	×	
		PA1	○	○	○	○	○	○	
		PE3	○	○	○	○	○	○	
	GTIOC2B (入出力)	P66	○	○	○	×	○	×	
		P86	○	○	○	×	○	×	
		PC2	○	○	○	○	○	○	
		PE0	○	×	○	○	○	○	
	GTIOC3A (入出力)	PC7	○	○	○	○	○	○	
		PE7	○	×	○	○	○	○	
	GTIOC3B (入出力)	PC6	○	○	○	○	○	○	
		PE6	○	×	○	○	○	○	
	16 ビットタイマ パルスユニット	TIOCA0 (入出力)	P86	○	○	○	×	○	×
			PA0	○	○	○	○	○	○
TIOCB0 (入出力)		P17	○	○	○	○	○	○	
		PA1	○	○	○	○	○	○	
TIOCC0 (入出力)		P32	○	○	○	○	○	○	
TIOCD0 (入出力)		P33	○	○	○	○	○	○	
		PA3	○	○	○	○	○	○	
TIOCA1 (入出力)		P56	○	○	○	×	○	×	
		PA4	○	○	○	○	○	○	
TIOCB1 (入出力)		P16	○	○	○	○	○	○	
	PA5	○	×	○	○	○	○		

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
16 ビットタイマ パルスユニット	TIOCA2 (入出力)	P87	○	○	○	×	○	×
		PA6	○	○	○	○	○	○
	TIOCB2 (入出力)	P15	○	○	○	○	○	○
		PA7	○	×	○	○	○	○
	TIOCA3 (入出力)	P21	○	○	○	○	○	○
		PB0	○	○	○	○	○	○
	TIOCB3 (入出力)	P20	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	TIOCC3 (入出力)	P22	○	×	○	○	○	○
		PB2	○	×	○	○	○	○
	TIOCD3 (入出力)	P23	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
	TIOCA4 (入出力)	P25	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
	TIOCB4 (入出力)	P24	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	TIOCA5 (入出力)	P13	○	×	○	○	○	○
		PB6	○	○	○	○	○	○
	TIOCB5 (入出力)	P14	○	○	○	○	○	○
		PB7	○	○	○	○	○	○
	TCLKA (入力)	P14	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
	TCLKB (入力)	P15	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PC3	○	×	○	○	○	○
	TCLKC (入力)	P16	○	○	○	○	○	○
		PB2	○	×	○	○	○	○
		PC0	○	×	○	○	○	○
	TCLKD (入力)	P17	○	○	○	○	○	○
		PB3	○	○	○	○	○	○
PC1		○	×	○	○	○	○	
プログラマブル パルスジェネ レータ	PO0 (出力)	P20	○	○	○	○	○	○
	PO1 (出力)	P21	○	○	○	○	○	○
	PO2 (出力)	P22	○	×	○	○	○	○
	PO3 (出力)	P23	○	○	○	○	○	○
	PO4 (出力)	P24	○	○	○	○	○	○
	PO5 (出力)	P25	○	○	○	○	○	○
	PO6 (出力)	P26	○	○	○	○	○	○
	PO7 (出力)	P27	○	○	○	○	○	○
	PO8 (出力)	P30	○	○	○	○	○	○
	PO9 (出力)	P31	○	○	○	○	○	○
	PO10 (出力)	P32	○	○	○	○	○	○
		P33	○	○	○	○	○	○
	PO12 (出力)	P34	○	○	○	○	○	○
		P13	○	×	○	○	○	○
	PO14 (出力)	P15	○	○	○	○	○	○
		P16	○	○	○	○	○	○
PO15 (出力)	P14	○	○	○	○	○	○	
	P17	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
プログラマブル パルスジェネ レータ	PO16 (出力)	P73	○	×	○	×	○	×
		PA0	○	○	○	○	○	○
	PO17 (出力)	PA1	○	○	○	○	○	○
		PC0	○	×	○	○	○	○
	PO18 (出力)	PA2	○	○	○	○	○	○
		PC1	○	×	○	○	○	○
		PE1	○	×	○	○	○	○
	PO19 (出力)	P74	○	×	○	×	○	×
		PA3	○	○	○	○	○	○
	PO20 (出力)	P75	○	×	○	×	○	×
		PA4	○	○	○	○	○	○
	PO21 (出力)	PA5	○	×	○	○	○	○
		PC2	○	○	○	○	○	○
	PO22 (出力)	P76	○	×	○	×	○	×
		PA6	○	○	○	○	○	○
	PO23 (出力)	P77	○	×	○	×	○	×
		PA7	○	×	○	○	○	○
		PE2	○	×	○	○	○	○
	PO24 (出力)	PB0	○	○	○	○	○	○
		PC3	○	×	○	○	○	○
	PO25 (出力)	PB1	○	○	○	○	○	○
		PC4	○	○	○	○	○	○
	PO26 (出力)	P80	○	○	○	×	○	×
		PB2	○	×	○	○	○	○
		PE3	○	○	○	○	○	○
	PO27 (出力)	P81	○	○	○	×	○	×
		PB3	○	○	○	○	○	○
	PO28 (出力)	P82	○	○	○	×	○	×
		PB4	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	PO29 (出力)	PB5	○	○	○	○	○	○
PC5		○	○	○	○	○	○	
PO30 (出力)	PB6	○	○	○	○	○	○	
	PC6	○	○	○	○	○	○	
PO31 (出力)	PB7	○	○	○	○	○	○	
	PC7	○	○	○	○	○	○	
8 ビットタイマ	TMO0 (出力)	P22	○	×	○	○	○	○
		PB3	○	○	○	○	○	○
	TMC10 (入力)	P01	○	×	○	×	○	×
		P21	○	○	○	○	○	○
		PB1	○	○	○	○	○	○
	TMR10 (入力)	P00	○	○	○	×	○	×
		P20	○	○	○	○	○	○
		PA4	○	○	○	○	○	○
	TMO1 (出力)	P17	○	○	○	○	○	○
		P26	○	○	○	○	○	○

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
8ビットタイマ	TMC11 (入力)	P02	○	×	○	×	○	×
		P12	○	×	○	○	○	○
		P54	○	×	○	○	○	○
		PC4	○	○	○	○	○	○
	TMR11 (入力)	P24	○	○	○	○	○	○
		PB5	○	○	○	○	○	○
	TMO2 (出力)	P16	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
	TMC12 (入力)	P15	○	○	○	○	○	○
		P31	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
	TMR12 (入力)	P14	○	○	○	○	○	○
		PC5	○	○	○	○	○	○
	TMO3 (出力)	P13	○	×	○	○	○	○
		P32	○	○	○	○	○	○
		P55	○	×	○	○	○	○
	TMC13 (入力)	P27	○	○	○	○	○	○
		P34	○	○	○	○	○	○
PA6		○	○	○	○	○	○	
TMR13 (入力)	P30	○	○	○	○	○	○	
	P33	○	○	○	○	○	○	
コンペアマッチ タイマW	TOC0 (出力)	PC7	○	×	○	○	○	○
	TIC0 (入力)	PC6	○	×	○	○	○	○
	TOC1 (出力)	PE7	○	×	○	○	○	○
	TIC1 (入力)	PE6	○	×	○	○	○	○
	TOC2 (出力)	PD3	○	×	○	○	○	○
	TIC2 (入力)	PD2	○	×	○	○	○	○
	TOC3 (出力)	PE3	○	×	○	○	○	○
	TIC3 (入力)	PE2	○	×	○	○	○	○
リアルタイム クロック	RTCOU0 (出力)	P16	○	○	○	○	○	○
		P32	○	○	○	○	○	○
	RTCIC0 (入力) <sup>(注1)</sup>	P30	○	○	○	○	○	○
	RTCIC1 (入力) <sup>(注1)</sup>	P31	○	○	○	○	○	○
	RTCIC2 (入力) <sup>(注1)</sup>	P32	○	○	○	○	○	○
イーサネットコ ントローラ用 PTP コントロー ラ	EPLSOUT0 (出力)	P17	○	○	○	○		
		PJ5	×	×	○	×		
	EPLSOUT1 (出力)	P67	○	○	○	×		
P87		○	○	○	×			
イーサネット コントローラ	REF50CK0 (入力)	P76	○	×	○	×	○	×
		PB2	○	×	○	○	○	○
		PE5	○	○	○	○	○	○
	RMII0_CRSDV (入力)	P83	○	×	○	×	○	×
		PB7	○	○	○	○	○	○
	RMII0_TXD0 (出力)	P81	○	○	○	×	○	×
		PB5	○	○	○	○	○	○
	RMII0_TXD1 (出力)	P82	○	○	○	×	○	×
		PB6	○	○	○	○	○	○
	RMII0_RXD0 (入力)	P75	○	×	○	×	○	×
PB1		○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
イーサネット コントローラ	RMII0_RXD1 (入力)	P74	○	×	○	×	○	×
		PB0	○	○	○	○	○	○
	RMII0_TXD_EN (出力)	P80	○	○	○	×	○	×
		PA0	○	○	○	○	○	○
		PB4	○	○	○	○	○	○
	RMII0_RX_ER (入力)	P77	○	×	○	×	○	×
		PB3	○	○	○	○	○	○
	REF50CK1 (入力)	PD6	○	○	○	×		
		PG0	○	×	×	×		
	RMII1_CRS_DV (入力)	P92	○	○	○	×		
	RMII1_TXD0 (出力)	P64	○	○	○	×		
	RMII1_TXD1 (出力)	P63	○	○	○	×		
	RMII1_RXD0 (入力)	P62	○	○	○	×		
	RMII1_RXD1 (入力)	P61	○	○	○	×		
	RMII1_TXD_EN (出力)	P60	○	○	○	×		
	RMII1_RX_ER (入力)	PD7	○	○	○	×		
		PG1	○	×	×	×		
	ET0_CRS (入力)	P83	○	×	○	×	○	×
		PB7	○	○	○	○	○	○
	ET0_RX_DV (入力)	PC2	○	○	○	○	○	○
	ET0_EXOUT (出力)	P55	○	×	○	○	○	○
		PA6	○	○	○	○	○	○
		PJ3	○	×	○	○	○	○
	ET0_LINKSTA (入力)	P34	○	○	○	○	○	○
		P54	○	×	○	○	○	○
		PA5	○	×	○	○	○	○
	ET0_ETXD0 (出力)	P81	○	○	○	×	○	×
		PB5	○	○	○	○	○	○
	ET0_ETXD1 (出力)	P82	○	○	○	×	○	×
		PB6	○	○	○	○	○	○
	ET0_ETXD2 (出力)	PC5	○	○	○	○	○	○
	ET0_ETXD3 (出力)	PC6	○	○	○	○	○	○
	ET0_ERXD0 (入力)	P75	○	×	○	×	○	×
		PB1	○	○	○	○	○	○
	ET0_ERXD1 (入力)	P74	○	×	○	×	○	×
		PB0	○	○	○	○	○	○
	ET0_ERXD2 (入力)	PC1	○	×	○	○	○	○
		PE4	○	○	○	○	○	○
	ET0_ERXD3 (入力)	PC0	○	×	○	○	○	○
		PE3	○	○	○	○	○	○
ET0_TX_EN (出力)	P80	○	○	○	×	○	×	
	PA0	○	○	○	○	○	○	
	PB4	○	○	○	○	○	○	
ET0_TX_ER (出力)	PC3	○	×	○	○	○	○	
ET0_RX_ER (入力)	P77	○	×	○	×	○	×	
	PB3	○	○	○	○	○	○	
ET0_TX_CLK (入力)	PC4	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
イーサネット コントローラ	ET0_RX_CLK (入力)	P76	○	×	○	×	○	×
		PB2	○	×	○	○	○	○
		PE5	○	○	○	○	○	○
	ET0_COL (入力)	PC7	○	○	○	○	○	○
	ET0_WOL (出力)	P73	○	×	○	×	○	×
		PA1	○	○	○	○	○	○
		PA7	○	×	○	○	○	○
	ET0_MDC (出力)	P72	×	×	○	×	○	×
		PA4	○	○	○	○	○	○
	ET0_MDIO (入出力)	P71	×	×	○	×	○	×
		PA3	○	○	○	○	○	○
	ET1_CRS (入力)	P92	○	○	×	×		
	ET1_RX_DV (入力)	P90	○	○	×	×		
	ET1_EXOUT (出力)	P26	○	○	○	×		
		PD2	○	○	○	×		
	ET1_LINKSTA (入力)	P93	○	○	○	×		
	ET1_ETXD0 (出力)	P64	○	○	×	×		
	ET1_ETXD1 (出力)	P63	○	○	×	×		
	ET1_ETXD2 (出力)	PG5	○	○	×	×		
	ET1_ETXD3 (出力)	PG6	○	○	×	×		
	ET1_ERXD0 (入力)	P62	○	○	×	×		
	ET1_ERXD1 (入力)	P61	○	○	×	×		
	ET1_ERXD2 (入力)	P96	○	○	×	×		
	ET1_ERXD3 (入力)	P97	○	○	×	×		
	ET1_TX_EN (出力)	P60	○	○	×	×		
	ET1_TX_ER (出力)	PG7	○	×	×	×		
	ET1_RX_ER (入力)	PD7	○	○	×	×		
		PG1	○	×	×	×		
	ET1_TX_CLK (入力)	PG2	○	○	×	×		
	ET1_RX_CLK (入力)	PD6	○	○	×	×		
		PG0	○	×	×	×		
	ET1_COL (入力)	P91	○	○	×	×		
ET1_WOL (出力)	P27	○	○	○	×			
	PD3	○	×	○	×			
ET1_MDC (出力)	P31	○	○	○	×			
	PD5	○	×	○	×			
ET1_MDIO (入出力)	P30	○	○	○	×			
	PD4	○	×	○	×			
イーサネット PHY マネジメン トインタフェース	PMGI0_MDC (出力)	P72	×	×	○	×	○	×
		PA4	○	○	○	○	○	○
	PMGI0_MDIO (入出力)	P71	×	×	○	×	○	×
		PA3	○	○	○	○	○	○
	PMGI1_MDC (出力)	P31	○	○	○	×		
		PD5	○	×	○	×		
PMGI1_MDIO (入出力)	P30	○	○	○	×			
	PD4	○	×	○	×			



モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
EtherCAT スレー ブコントローラ	CAT0_LINKSTA (入力)	P34	○	○				
		P54	○	×				
		PA5	○	×				
	CAT0_RX_CLK (入力)	P76	○	×				
		PB2	○	×				
		PE5	○	○				
	CAT0_RX_DV (入力)	P83	○	×				
		PB7	○	○				
		PC2	○	○				
	CAT0_ERXD0 (入力)	P75	○	×				
		PB1	○	○				
	CAT0_ERXD1 (入力)	P74	○	×				
		PB0	○	○				
	CAT0_ERXD2 (入力)	PC1	○	×				
		PE4	○	○				
	CAT0_ERXD3 (入力)	PC0	○	×				
		PE3	○	○				
	CAT0_RX_ER (入力)	P77	○	×				
		PB3	○	○				
	CAT0_TX_CLK (入力)	PC4	○	○				
	CAT0_TX_EN (出力)	P80	○	○				
		PA0	○	○				
		PB4	○	○				
	CAT0_ETXD0 (出力)	P81	○	○				
		PB5	○	○				
	CAT0_ETXD1 (出力)	P82	○	○				
		PB6	○	○				
	CAT0_ETXD2 (出力)	PC5	○	○				
	CAT0_ETXD3 (出力)	PC6	○	○				
	CAT0_MDC (出力)	PA4	○	○				
	CAT0_MDIO (入出力)	PA3	○	○				
	CAT1_LINKSTA (入力)	P93	○	○				
	CAT1_RX_CLK (入力)	PD6	○	○				
		PG0	○	×				
	CAT1_RX_DV (入力)	P90	○	○				
		P92	○	○				
	CAT1_ERXD0 (入力)	P62	○	○				
	CAT1_ERXD1 (入力)	P61	○	○				
	CAT1_ERXD2 (入力)	P96	○	○				
	CAT1_ERXD3 (入力)	P97	○	○				
CAT1_RX_ER (入力)	PD7	○	○					
	PG1	○	×					
CAT1_TX_CLK (入力)	PG2	○	○					
CAT1_TX_EN (出力)	P60	○	○					
CAT1_ETXD0 (出力)	P64	○	○					
CAT1_ETXD1 (出力)	P63	○	○					
CAT1_ETXD2 (出力)	PG5	○	○					
CAT1_ETXD3 (出力)	PG6	○	○					

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
EtherCAT スレー ブコントローラ	CATRESTOUT (出力)	PA6	○	○				
		PJ3	○	×				
	CATLEDRUN (出力)	P15	○	○				
		PA0	○	○				
	CATIRQ (出力)	P27	○	○				
		PA4	○	○				
	CATLEDSTER (出力)	P02	○	×				
		P52	○	○				
	CATLEDERR (出力)	P01	○	×				
		P50	○	○				
	CATLINKACT0 (出力)	P86	○	○				
	CATLINKACT1 (出力)	P26	○	○				
		PA2	○	○				
	CATSYNC0 (出力)	P17	○	○				
		PC4	○	○				
	CATSYNC1 (出力)	P67	○	○				
		P87	○	○				
	CATLATCH0 (入力)	P80	○	○				
CATLATCH1 (入力)	P00	○	○					
	PC6	○	○					
CATI2CCLK (出力)	P81	○	○					
CATI2CDATA (入出力)	P82	○	○					
シリアルコミュ ニケーションイ ンタフェース	CTS0# (入力) / RTS0# (出力) / SS0# (入力)	P23	○	○	○	○	○	○
		PJ3	○	×	○	○	○	○
	RXD0 (入力) / SMISO0 (入出力) / SSCL0 (入出力)	P21	○	○	○	○	○	○
		P33	○	○	○	○	○	○
	SCK0 (入出力)	P22	○	×	○	○	○	○
		P34	○	○	○	○	○	○
	SMOSI0 (入出力) / SSDA0 (入出力) / TXD0 (出力)	P20	○	○	○	○	○	○
		P32	○	○	○	○	○	○
	CTS1# (入力) / RTS1# (出力) / SS1# (入力)	P14	○	○	○	○	○	○
		P31	○	○	○	○	○	○
	RXD1 (入力) / SMISO1 (入出力) / SSCL1 (入出力)	P15	○	○	○	○	○	○
		P30	○	○	○	○	○	○
	SCK1 (入出力)	P17	○	○	○	○	○	○
		P27	○	○	○	○	○	○
	SMOSI1 (入出力) / SSDA1 (入出力) / TXD1 (出力)	P16	○	○	○	○	○	○
		P26	○	○	○	○	○	○
	CTS2# (入力) / RTS2# (出力) / SS2# (入力)	P54	○	×	○	○	○	○
		PJ5	×	×	○	×	○	×
RXD2 (入力) / SMISO2 (入出力) / SSCL2 (入出力)	P12	○	×	○	○	○	○	
	P52	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
シリアルコミュニ ケーションイ ンタフェース	SCK2 (入出力)	P51	○	○	○	○	○	○
	SMOSI2 (入出力) / SSDA2 (入出力) / TXD2 (出力)	P13	○	×	○	○	○	○
		P50	○	○	○	○	○	○
	CTS3# (入力) / RTS3# (出力) / SS3# (入力)	P26	○	○	○	○	○	○
	RXD3 (入力) / SMISO3 (入出力) / SSCL3 (入出力)	P16	○	○	○	○	○	○
		P25	○	○	○	○	○	○
	SCK3 (入出力)	P15	○	○	○	○	○	○
		P24	○	○	○	○	○	○
	SMOSI3 (入出力) / SSDA3 (入出力) / TXD3 (出力)	P17	○	○	○	○	○	○
		P23	○	○	○	○	○	○
	CTS4# (入力) / RTS4# (出力) / SS4# (入力)	PB2	○	×	○	×	○	×
	RXD4 (入力) / SMISO4 (入出力) / SSCL4 (入出力)	PB0	○	○	○	×	○	×
			○	○	○	×	○	×
	SCK4 (入出力)	PB3	○	○	○	×	○	×
	SMOSI4 (入出力) / SSDA4 (入出力) / TXD4 (出力)	PB1	○	○	○	×	○	×
	CTS5# (入力) / RTS5# (出力) / SS5# (入力)	PA6	○	○	○	○	○	○
		PC0	○	×	○	○	○	○
	RXD5 (入力) / SMISO5 (入出力) / SSCL5 (入出力)	PA2	○	○	○	○	○	○
		PA3	○	○	○	○	○	○
		PC2	○	○	○	○	○	○
	SCK5 (入出力)	PA1	○	○	○	○	○	○
		PC1	○	×	○	○	○	○
		PC4	○	○	○	○	○	○
	SMOSI5 (入出力) / SSDA5 (入出力) / TXD5 (出力)	PA4	○	○	○	○	○	○
		PC3	○	×	○	○	○	○
	CTS6# (入力) / RTS6# (出力) / SS6# (入力)	PB2	○	×	○	○	○	○
		PJ3	○	×	○	○	○	○
RXD6 (入力) / SMISO6 (入出力) / SSCL6 (入出力)	P01	○	×	○	×	○	×	
	P33	○	○	○	○	○	○	
	PB0	○	○	○	○	○	○	
SCK6 (入出力)	P02	○	×	○	×	○	×	
	P34	○	○	○	○	○	○	
	PB3	○	○	○	○	○	○	
SMOSI6 (入出力) / SSDA6 (入出力) / TXD6 (出力)	P00	○	○	○	×	○	×	
	P32	○	○	○	○	○	○	
	PB1	○	○	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
シリアルコミュニ ケーションイ ンタフェース	CTS7# (入力) / RTS7# (出力) / SS7# (入力)	P93	○	○	○	×	○	×
	RXD7 (入力) / SMISO7 (入出力) / SSCL7 (入出力)	P92	○	○	○	×	○	×
	SCK7 (入出力)	P56	○	○	○	×	○	×
		P91	○	○	○	×	○	×
	SMOSI7 (入出力) / SSDA7 (入出力) / TXD7 (出力)	P55	○	×	○	×	○	×
		P90	○	○	○	×	○	×
	CTS8# (入力) /SS8# (入力)	PC4	○	○	○	○	○	○
	RTS8# (出力) / SCK8 (入出力)	PC5	○	○	○	○	○	○
	RXD8 (入力) / SMISO8 (入出力) / SSCL8 (入出力)	PC6	○	○	○	○	○	○
	SMOSI8 (入出力) / SSDA8 (入出力) / TXD8 (出力)	PC7	○	○	○	○	○	○
		PJ2	○	×	×	×	×	×
	CTS9# (入力) /SS9# (入力)	PB4	○	○	○	○	○	○
	RTS9# (出力) / SCK9 (入出力)	PB5	○	○	○	○	○	○
	RXD9 (入力) / SMISO9 (入出力) / SSCL9 (入出力)	PB6	○	○	○	○	○	○
	SMOSI9 (入出力) / SSDA9 (入出力) / TXD9 (出力)	PB7	○	○	○	○	○	○
	CTS10# (入力) / RTS10# (出力) / SS10# (入力)	PC4	○	○	○	○	○	○
	CTS10# (入力) / SCK10 (入出力) / SS10# (入力)	P83	○	×	○	×	○	×
	RTS10# (出力) / SCK10 (入出力)	P80	○	○	○	×	○	×
	RXD10 (入力) / SMISO10 (入出力) / SSCL10 (入出力)	P81	○	○	○	×	○	×
		P86	○	○	○	○	○	○
		PC6	○	○	○	○	○	○
	SCK10 (入出力)	PC5	○	○	○	○	○	○
	SMOSI10 (入出力) / SSDA10 (入出力) / TXD10 (出力)	P82	○	○	○	×	○	×
		P87	○	○	○	×	○	×
		PC7	○	○	○	○	○	○
	CTS11# (入力) / RTS11# (出力) / SS11# (入力)	PB4	○	○	○	○	○	○
CTS11# (入力) / SS11# (入力)	P74	○	×	○	×	○	×	
RTS11# (出力) / SCK11 (入出力)	P75	○	×	○	×	○	×	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
シリアルコミュニ ケーションイ ンタフェース	RXD11 (入力) / SMISO11 (入出力) / SSCL11 (入出力)	P76	○	×	○	×	○	×
		PB6	○	○	○	○	○	○
	SCK11 (入出力)	PB5	○	○	○	○	○	○
	SMOSI11 (入出力) / SSDA11 (入出力) / TXD11 (出力)	P77	○	×	○	×	○	×
		PB7	○	○	○	○	○	○
	CTS12# (入力) / RTS12# (出力) / SS12# (入力)	PE3	○	×	○	○	○	○
	RXD12 (入力) / RXDX12 (入力) / SMISO12 (入出力) / SSCL12 (入出力)	PE2	○	×	○	○	○	○
			○	×	○	○	○	○
	SCK12 (入出力)	PE0	○	×	○	○	○	○
SMOSI12 (入出力) / SSDA12 (入出力) / TXD12 (出力) / TXDX12 (出力) / SIOX12 (入出力)	PE1	○	×	○	○	○	○	
		○	×	○	○	○	○	
I <sup>2</sup> C バスインタ フェース	SCL0[FM+] (入出力)	P12	○	×	○	○	○	
	SDA0[FM+] (入出力)	P13	○	×	○	○	○	
	SCL1 (入出力)	P21	○	○	○	○	○	
	SDA1 (入出力)	P20	○	○	○	○	○	
	SCL2-DS (入出力)	P16	○	○	○	○	○	
	SDA2-DS (入出力)	P17	○	○	○	○	○	
USB2.0FS ホス ト/ファンクシ ョンモジュール	USB0_VBUS (入力)	P16	○	○	○	○	○	
	USB0_EXICEN (出力)	P21	○	○	○	○	○	
	USB0_VBUSEN (出力)	P16	○	○	○	○	○	
		P24	○	○	○	○	○	
		P32	○	○	○	○	○	
	USB0_OVRCURA (入力) / USB0_OVRCURA-DS (入力)	P14	○	○	○	○	○	
	USB0_OVRCURB (入力)	P16	○	○	○	○	○	
P22		○	×	○	○	○		
USB0_ID (入力)	P20	○	○	○	○	○		
CAN モジュール	CRX0 (入力)	P33	○	○	○	○	○	
		PD2	○	○	○	○	○	
	CTX0 (出力)	P32	○	○	○	○	○	
		PD1	○	○	○	○	○	
	CRX1-DS (入力)	P15	○	○	○	○	○	
	CRX1 (入力)	P55	○	×	○	○	○	
	CTX1 (出力)	P14	○	○	○	○	○	
		P23	○	○	○	○	○	
		P54	○	×	○	○	○	
	CRX2 (入力)	P67	○	○	○	×	○	
CTX2 (出力)	P66	○	○	○	×	○		

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
シリアルペリ フェラルインタ フェース	RSPCKA (入出力)	PA5	○	×	○	○	○	○
		PC5	○	×	○	○	○	○
	MOSIA (入出力)	PA6	○	×	○	○	○	○
		PC6	○	×	○	○	○	○
	MISOA (入出力)	PA7	○	×	○	○	○	○
		PC7	○	×	○	○	○	○
	SSLA0 (入出力)	PA4	○	×	○	○	○	○
		PC4	○	×	○	○	○	○
	SSLA1 (出力)	PA0	○	×	○	○	○	○
		PC0	○	×	○	○	○	○
	SSLA2 (出力)	PA1	○	×	○	○	○	○
		PC1	○	×	○	○	○	○
	SSLA3 (出力)	PA2	○	×	○	○	○	○
		PC2	○	×	○	○	○	○
	RSPCKB (入出力)	P27	○	○	○	○	○	○
		PE5	○	○	○	○	○	○
	MOSIB (入出力)	P26	○	○	○	○	○	○
		PE6	○	×	○	○	○	○
	MISOB (入出力)	P30	○	○	○	○	○	○
		PE7	○	×	○	○	○	○
	SSLB0 (入出力)	P31	○	○	○	○	○	○
		PE4	○	○	○	○	○	○
	SSLB1 (出力)	P50	○	○	○	○	○	○
		PE0	○	×	○	○	○	○
	SSLB2 (出力)	P51	○	○	○	○	○	○
		PE1	○	×	○	○	○	○
	SSLB3 (出力)	P52	○	○	○	○	○	○
		PE2	○	×	○	○	○	○
	RSPCKC (入出力)	PD3	○	×	○	○	○	○
	MOSIC (入出力)	PD1	○	×	○	○	○	○
MISOC (入出力)	PD2	○	×	○	○	○	○	
SSLC0 (入出力)	PD4	○	×	○	○	○	○	
SSLC1 (出力)	PD5	○	×	○	○	○	○	
SSLC2 (出力)	PD6	○	×	○	○	○	○	
SSLC3 (出力)	PD7	○	×	○	○	○	○	
クワッドシリア ルペリフェラル インタフェース	QSPCLK (出力)	P77	○	×	○	×	○	×
		PD5	○	×	○	○	○	○
	QSSL (出力)	P76	○	×	○	×	○	×
		PD4	○	×	○	○	○	○
	QMO /QIO0 (入出力)	PC3	○	×	○	×	○	×
		PD6	○	×	○	○	○	○
	QMI /QIO1 (入出力)	PC4	○	×	○	×	○	×
		PD7	○	×	○	○	○	○
	QIO2 (入出力)	P80	○	×	○	×	○	×
		PD2	○	×	○	○	○	○
QIO3 (入出力)	P81	○	×	○	×	○	×	
	PD3	○	×	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
拡張シリアルサ ウンドインタ フェース	AUDIO_CLK (入力)	P00	○	○	○	×	○	×
		P22	○	×	○	○	○	○
	SSIBCK0 (入出力)	P01	○	×	○	×	○	×
		P23	○	○	○	○	○	○
	SSILRCK0 (入出力)	P21	○	○	○	○	○	○
		PF5	×	×	○	×	○	×
	SSIRXD0 (入力)	P20	○	○	○	○	○	○
		PJ5	×	×	○	×	○	×
	SSITXD0 (出力)	P17	○	○	○	○	○	○
		PJ3	○	×	○	○	○	○
	SSIBCK1 (入出力)	P02	○	×	○	×	○	×
		P24	○	○	○	○	○	○
	SSILRCK1 (入出力)	P05	○	×	○	○	○	○
		P15	○	○	○	○	○	○
SSIDATA1 (入出力)	P03	○	×	○	×	○	×	
	P25	○	○	○	○	○	○	
SD ホスト インタフェース	SDHI_CLK (出力)	P21	○	×	○	×	○	×
		P77	○	×	○	×	○	×
		PD5	○	×	○	○	○	○
	SDHI_CMD (入出力)	P20	○	×	○	×	○	×
		P76	○	×	○	×	○	×
		PD4	○	×	○	○	○	○
	SDHI_CD (入力)	P25	○	×	○	×	○	×
		P81	○	×	○	×	○	×
		PE6	○	×	○	○	○	○
	SDHI_WP (入力)	P24	○	×	○	×	○	×
		P80	○	×	○	×	○	×
		PE7	○	×	○	○	○	○
	SDHI_D0 (入出力)	P22	○	×	○	×	○	×
		PC3	○	×	○	×	○	×
		PD6	○	×	○	○	○	○
	SDHI_D1 (入出力)	P23	○	×	○	×	○	×
		PC4	○	×	○	×	○	×
		PD7	○	×	○	○	○	○
	SDHI_D2 (入出力)	P75	○	×	○	×	○	×
		P87	○	×	○	×	○	×
		PD2	○	×	○	○	○	○
	SDHI_D3 (入出力)	P17	○	×	○	×	○	×
		PC2	○	×	○	×	○	×
		PD3	○	×	○	○	○	○
マルチメディア カードインタ フェース	MMC_RES# (出力)	P75	○	×	○	×	○	×
		PE7	○	×	○	○	○	○
	MMC_CLK (出力)	P77	○	×	○	×	○	×
		PD5	○	×	○	○	○	○
	MMC_CD (入力)	PC2	○	×	○	×	○	×
		PE6	○	×	○	○	○	○
MMC_CMD (入出力)	P76	○	×	○	×	○	×	
	PD4	○	×	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
マルチメディア カードインタ フェース	MMC_D0 (入出力)	PC3	○	×	○	×	○	×
		PD6	○	×	○	○	○	○
	MMC_D1 (入出力)	PC4	○	×	○	×	○	×
		PD7	○	×	○	○	○	○
	MMC_D2 (入出力)	P80	○	×	○	×	○	×
		PD2	○	×	○	○	○	○
	MMC_D3 (入出力)	P81	○	×	○	×	○	×
		PD3	○	×	○	○	○	○
	MMC_D4 (入出力)	P82	○	×	○	×	○	×
		PE0	○	×	○	○	○	○
	MMC_D5 (入出力)	PC5	○	×	○	×	○	×
		PE1	○	×	○	○	○	○
	MMC_D6 (入出力)	PC6	○	×	○	×	○	×
		PE2	○	×	○	○	○	○
MMC_D7 (入出力)	PC7	○	×	○	×	○	×	
	PE3	○	×	○	○	○	○	
Δ-Σモジュレ ータインタフェ ース	DSMCLK0 (入出力)	P33	○	×				
	DSMDAT0 (入力)	P34	○	×				
	DSMCLK1 (入出力)	P83	○	×				
	DSMDAT1 (入力)	P56	○	×				
	DSMCLK2 (入出力)	P74	○	×				
	DSMDAT2 (入力)	P75	○	×				
12ビット A/Dコンバータ	AN000 (入力) <sup>(注1)</sup>	P40	○	○	○	○	○	○
	AN001 (入力) <sup>(注1)</sup>	P41	○	○	○	○	○	○
	AN002 (入力) <sup>(注1)</sup>	P42	○	○	○	○	○	○
	AN003 (入力) <sup>(注1)</sup>	P43	○	×	○	○	○	○
	AN004 (入力) <sup>(注1)</sup>	P44	○	×	○	○	○	○
	AN005 (入力) <sup>(注1)</sup>	P45	×	×	○	○	○	○
	AN006 (入力) <sup>(注1)</sup>	P46	×	×	○	○	○	○
	AN007 (入力) <sup>(注1)</sup>	P47	×	×	○	○	○	○
	ADTRG0# (入力)	P07	×	×	○	○	○	○
		P16	○	○	○	○	○	○
		P25	○	○	○	○	○	○
	AN100 (入力) <sup>(注1)</sup>	PE2	○	×	○	○	○	○
	AN101 (入力) <sup>(注1)</sup>	PE3	○	○	○	○	○	○
	AN102 (入力) <sup>(注1)</sup>	PE4	○	○	○	○	○	○
	AN103 (入力) <sup>(注1)</sup>	PE5	○	○	○	○	○	○
	AN104 (入力) <sup>(注1)</sup>	PE6	○	×	○	○	○	○
	AN105 (入力) <sup>(注1)</sup>	PE7	○	×	○	○	○	○
	AN106 (入力) <sup>(注1)</sup>	PD6	○	○	○	○	○	○
	AN107 (入力) <sup>(注1)</sup>	PD7	○	○	○	○	○	○
	AN108 (入力) <sup>(注1)</sup>	PD0	○	×	○	○	○	○
	AN109 (入力) <sup>(注1)</sup>	PD1	○	○	○	○	○	○
	AN110 (入力) <sup>(注1)</sup>	PD2	○	○	○	○	○	○
	AN111 (入力) <sup>(注1)</sup>	PD3	○	×	○	○	○	○
	AN112 (入力) <sup>(注1)</sup>	PD4	○	×	○	○	○	○
AN113 (入力) <sup>(注1)</sup>	PD5	○	×	○	○	○	○	
AN114 (入力) <sup>(注1)</sup>	P90	○	○	○	×	○	×	
AN115 (入力) <sup>(注1)</sup>	P91	○	○	○	×	○	×	



モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
12ビット A/Dコンバータ	AN116 (入力) (注1)	P92	○	○	○	×	○	×
	AN117 (入力) (注1)	P93	○	○	○	×	○	×
	AN118 (入力) (注1)	P00	○	○	○	×	○	×
	AN119 (入力) (注1)	P01	○	×	○	×	○	×
	AN120 (入力) (注1)	P02	○	×	○	×	○	×
	ANEXO (出力) (注1)	PE0	○	×	○	○	○	○
	ANEX1 (入力) (注1)	PE1	○	×	○	○	○	○
	ADTRG1# (入力)	P13	○	×	○	○	○	○
	P17	○	○	○	○	○	○	
12ビット D/Aコンバータ	DA0 (出力) (注1)	P03	○	×	○	×	○	○
	DA1 (出力) (注1)	P05	○	×	○	○	○	○
パラレルデータ キャプチャユ ニット	PIXCLK (入力)	P24	○	×	○	×	○	×
	VSYNC (入力)	P32	○	×	○	×	○	×
	HSYNC (入力)	P25	○	×	○	×	○	×
	PIXD0 (入力)	P15	○	×	○	×	○	×
	PIXD1 (入力)	P86	○	×	○	×	○	×
	PIXD2 (入力)	P87	○	×	○	×	○	×
	PIXD3 (入力)	P17	○	×	○	×	○	×
	PIXD4 (入力)	P20	○	×	○	×	○	×
	PIXD5 (入力)	P21	○	×	○	×	○	×
	PIXD6 (入力)	P22	○	×	○	×	○	×
	PIXD7 (入力)	P23	○	×	○	×	○	×
	PCKO (出力)	P33	○	×	○	×	○	×
	クロック 発生回路	CLKOUT (出力)	P25	○	○	○	○	○
CLKOUT25M (出力)		P56	○	○	○	×	○	×
		PJ2	○	×	×	×	×	×
クロック周波数 測定回路	CACREF (入力)	PA0	○	○	○	○	○	○
		PC7	○	○	○	○	○	○
グラフィック LCDコントロー ラ	LCD_EXTCLK (入力)	PD0	○	×	○	○	○	○
	LCD_CLK (出力)	PB5	○	×	○	○	○	○
	LCD_TCON0 (出力)	PB4	○	×	○	○	○	○
	LCD_TCON1 (出力)	PB3	○	×	○	○	○	○
	LCD_TCON2 (出力)	PB2	○	×	○	○	○	○
	LCD_TCON3 (出力)	PB1	○	×	○	○	○	○
	LCD_DATA0 (出力)	PB0	○	×	○	○	○	○
	LCD_DATA1 (出力)	PA7	○	×	○	○	○	○
	LCD_DATA2 (出力)	PA6	○	×	○	○	○	○
	LCD_DATA3 (出力)	PA5	○	×	○	○	○	○
	LCD_DATA4 (出力)	PA4	○	×	○	○	○	○
	LCD_DATA5 (出力)	PA3	○	×	○	○	○	○
	LCD_DATA6 (出力)	PA2	○	×	○	○	○	○
	LCD_DATA7 (出力)	PA1	○	×	○	○	○	○
	LCD_DATA8 (出力)	PA0	○	×	○	○	○	○
	LCD_DATA9 (出力)	PE7	○	×	○	○	○	○
	LCD_DATA10 (出力)	PE6	○	×	○	○	○	○
LCD_DATA11 (出力)	PE5	○	×	○	○	○	○	
LCD_DATA12 (出力)	PE4	○	×	○	○	○	○	
LCD_DATA13 (出力)	PE3	○	×	○	○	○	○	

モジュール/ 機能	端子機能	割り当て ポート	RX72M		RX72N		RX66N	
			144 ピン	100 ピン	145/ 144 ピン	100 ピン	145/ 144 ピン	100 ピン
グラフィック LCD コントロー ラ	LCD_DATA14 (出力)	PE2	○	×	○	○	○	○
	LCD_DATA15 (出力)	PE1	○	×	○	○	○	○
	LCD_DATA16 (出力)	PE0	○	×	○	○	○	○
	LCD_DATA17 (出力)	PD7	○	×	○	○	○	○
	LCD_DATA18 (出力)	PD6	○	×	○	○	○	○
	LCD_DATA19 (出力)	PD5	○	×	○	○	○	○
	LCD_DATA20 (出力)	PD4	○	×	○	○	○	○
	LCD_DATA21 (出力)	PD3	○	×	○	○	○	○
	LCD_DATA22 (出力)	PD2	○	×	○	○	○	○
LCD_DATA23 (出力)	PD1	○	×	○	○	○	○	

注 1. この端子を使用する場合は、該当端子の設定を汎用入力にしてください  
(PORTm.PDR.Bn ビットおよび PORTm.PMR.Bn ビットを“0”にする)。

表 2.15 P0n 端子機能制御レジスタ (P0nPFS) の比較

レジスタ	ビット	RX72M (n = 0~3, 5, 7)	RX72N (n = 0~3, 5, 7)	RX66N (n = 0~3, 5, 7)
P00PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000101b : TMRI0 001010b : TXD6/SMOSI6/SSDA6 010111b : AUDIO_CLK 011011b : QIO2-C <b>100111b : CATLATCH1</b>	端子機能選択ビット  000000b : Hi-Z 000101b : MRI0 001010b : TXD6/SMOSI6/SSDA6 010111b : AUDIO_CLK 011011b : QIO2-C	端子機能選択ビット  000000b : Hi-Z 000101b : TMRI0 001010b : TXD6/SMOSI6/SSDA6 010111b : AUDIO_CLK 011011b : QIO2-C
P01PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000101b : TMCIO 001010b : RXD6/SMISO6/SSCL6 010111b : SSIBCK0 011011b : QIO3-C <b>100111b : CATLEDERR</b>	端子機能選択ビット  000000b : Hi-Z 000101b : TMCIO 001010b : RXD6/SMISO6/SSCL6 010111b : SSIBCK0 011011b : QIO3-C	端子機能選択ビット  000000b : Hi-Z 000101b : TMCIO 001010b : RXD6/SMISO6/SSCL6 010111b : SSIBCK0 011011b : QIO3-C
P02PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000101b : TMC11 001010b : SCK6 010111b : SSIBCK1 <b>100111b : CATLEDSTER</b>	端子機能選択ビット  000000b : Hi-Z 000101b : TMC11 001010b : SCK6 010111b : SSIBCK1	端子機能選択ビット  000000b : Hi-Z 000101b : TMC11 001010b : SCK6 010111b : SSIBCK1

表 2.16 P1n 端子機能制御レジスタ(P1nPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
P11PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5V 000101b : TMCI3 001010b : SCK2 010001b : EPLSOUT1 100101b : LCD_DATA7-A 100111b : CATSYNC1	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5V 000101b : TMCI3 001010b : SCK2 010001b : EPLSOUT1 100101b : LCD_DATA7-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5V 000101b : TMCI3 001010b : SCK2 100101b : LCD_DATA7-A
P14PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3A 000010b : MTCLKA 000011b : TIOCB5 000100b : TCLKA 000101b : TMRI2 000110b : PO15 001011b : CTS1#/RTS1#/SS1# 010000b : CTX1 010010b : USB0_OVRCURA 011110b : GTETRGD 100101b : LCD_CLK-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3A 000010b : MTCLKA 000011b : TIOCB5 000100b : TCLKA 000101b : TMRI2 000110b : PO15 001011b : CTS1#/RTS1#/SS1# 010000b : CTX1 010010b : USB0_OVRCURA-DS 011110b : GTETRGD 100101b : LCD_CLK-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3A 000010b : MTCLKA 000011b : TIOCB5 000100b : TCLKA 000101b : TMRI2 000110b : PO15 001011b : CTS1#/RTS1#/SS1# 010000b : CTX1 010010b : USB0_OVRCURA-DS 011110b : GTETRGD 100101b : LCD_CLK-A
P15PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0B 000010b : MTCLKB 000011b : TIOCB2 000100b : TCLKB 000101b : TMCI2 000110b : PO13 001010b : RXD1/SMISO1/SSCL1 001011b : SCK3 010000b : CRX1-DS 010111b : SSILRCK1 011100b : PIXD0 011110b : GTETRGA 100111b : CATLEDRUN	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0B 000010b : MTCLKB 000011b : TIOCB2 000100b : TCLKB 000101b : TMCI2 000110b : PO13 001010b : RXD1/SMISO1/SSCL1 001011b : SCK3 010000b : CRX1-DS 010111b : SSILRCK1 011100b : PIXD0 011110b : GTETRGA	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0B 000010b : MTCLKB 000011b : TIOCB2 000100b : TCLKB 000101b : TMCI2 000110b : PO13 001010b : RXD1/SMISO1/SSCL1 001011b : SCK3 010000b : CRX1-DS 010111b : SSILRCK1 011100b : PIXD0 011110b : GTETRGA

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
P17PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3A 000010b : MTIOC3B 000011b : TIOCB0 000100b : TCLKD 000101b : TMO1 000110b : PO15 000111b : POE8# 001000b : MTIOC4B 001001b : ADTRG1# 001010b : SCK1 001011b : TXD3/SMOSI3/SSDA3 001111b : SDA2-DS 010001b : EPLSOUT0 010111b : SSITXD0 011010b : SDHI_D3-C 011100b : PIXD3 011110b : GTIOC0B 100111b : CATSYNC0	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3A 000010b : MTIOC3B 000011b : TIOCB0 000100b : TCLKD 000101b : TMO1 000110b : PO15 000111b : POE8# 001000b : MTIOC4B 001001b : ADTRG1# 001010b : SCK1 001011b : TXD3/SMOSI3/SSDA3 001111b : SDA2-DS 010001b : EPLSOUT0 010111b : SSITXD0 011010b : SDHI_D3-C 011100b : PIXD3 011110b : GTIOC0B	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3A 000010b : MTIOC3B 000011b : TIOCB0 000100b : TCLKD 000101b : TMO1 000110b : PO15 000111b : POE8# 001000b : MTIOC4B 001001b : ADTRG1# 001010b : SCK1 001011b : TXD3/SMOSI3/SSDA3 001111b : SDA2-DS 010111b : SSITXD0 011010b : SDHI_D3-C 011100b : PIXD3 011110b : GTIOC0B

表 2.17 P2n 端子機能制御レジスタ (P2nPFS) の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
P24PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC4A 000010b : MTCLKA 000011b : TIOCB4 000101b : TMRI1 000110b : PO4 001010b : SCK3 010011b : USB0_VBUSEN 010111b : SSIBCK1 011000b : EDREQ1 011010b : SDHI_WP 011100b : PIXCLK	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC4A 000010b : MTCLKA 000011b : TIOCB4 000101b : TMRI1 000110b : PO4 001010b : SCK3 010011b : USB0_VBUSEN 010111b : SSIBCK1 011000b : EDREQ1 011010b : SDHI_WP-C 011100b : PIXCLK	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC4A 000010b : MTCLKA 000011b : TIOCB4 000101b : TMRI1 000110b : PO4 001010b : SCK3 010011b : USB0_VBUSEN 010111b : SSIBCK1 011000b : EDREQ1 011010b : SDHI_WP-C 011100b : PIXCLK

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
P25PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 000010b : MTCLKB 000011b : TIOCA4 000110b : PO5 001001b : ADTRG0# 001010b : RXD3/SMISO3/SSCL3 010111b : SSIDATA1 011000b : EDACK1 011010b : SDHI_CD 011100b : HSYNC 101010b : CLKOUT	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 000010b : MTCLKB 000011b : TIOCA4 000110b : PO5 001001b : ADTRG0# 001010b : RXD3/SMISO3/SSCL3 010111b : SSIDATA1 011000b : EDACK1 011010b : SDHI_CD-C 011100b : HSYNC 101010b : CLKOUT	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 000010b : MTCLKB 000011b : TIOCA4 000110b : PO5 001001b : ADTRG0# 001010b : RXD3/SMISO3/SSCL3 010111b : SSIDATA1 011000b : EDACK1 011010b : SDHI_CD-C 011100b : HSYNC 101010b : CLKOUT
P26PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2A 000010b : TMO1 000110b : PO6 001010b : TXD1/SMOSI1/SSDA1 001011b : CTS3#/RTS3#/SS3# 001101b : MOSIB-A 010100b : ET1_EXOUT 100111b : CATLINKACT1	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2A 000010b : TMO1 000110b : PO6 001010b : TXD1/SMOSI1/SSDA1 001011b : CTS3#/RTS3#/SS3# 001101b : MOSIB-A 010100b : ET1_EXOUT 100111b : CATLINKACT1	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2A 000010b : TMO1 000110b : PO6 001010b : TXD1/SMOSI1/SSDA1 001011b : CTS3#/RTS3#/SS3# 001101b : MOSIB-A
P27PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2B 000010b : TMCI3 000110b : PO7 001010b : SCK1 001101b : RSPCKB-A 010100b : ET1_WOL 100111b : CATIRQ	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2B 000010b : TMCI3 000110b : PO7 001010b : SCK1 001101b : RSPCKB-A 010100b : ET1_WOL 100111b : CATIRQ	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2B 000010b : TMCI3 000110b : PO7 001010b : SCK1 001101b : RSPCKB-A

表 2.18 P3n 端子機能制御レジスタ (P3nPFS)の比較

レジスタ	ビット	RX72M (n = 0~4)	RX72N (n = 0~4)	RX66N (n = 0~4)
P30PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4B 000101b : TMRI3 000110b : PO8 000111b : POE8# 001010b : RXD1/SMISO1/SSCL1 001101b : MISOB-A 010100b : ET1_MDIO 101000b : PMGI1_MDIO	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4B 000101b : TMRI3 000110b : PO8 000111b : POE8# 001010b : RXD1/SMISO1/SSCL1 001101b : MISOB-A 010100b : ET1_MDIO 101000b : PMGI1_MDIO	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4B 000101b : TMRI3 000110b : PO8 000111b : POE8# 001010b : RXD1/SMISO1/SSCL1 001101b : MISOB-A
P31PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 000101b : TMCI2 000110b : PO9 001011b : CTS1#/RTS1#/SS1# 001101b : SSLB0-A 010100b : ET1_MDC 101000b : PMGI1_MDC	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 000101b : TMCI2 000110b : PO9 001011b : CTS1#/RTS1#/SS1# 001101b : SSLB0-A 010100b : ET1_MDC 101000b : PMGI1_MDC	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 000101b : TMCI2 000110b : PO9 001011b : CTS1#/RTS1#/SS1# 001101b : SSLB0-A
P33PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0D 000011b : TIOCD0 000101b : TMRI3 000110b : PO11 001000b : POE4# 001010b : RXD6/SMISO6/SSCL6 001011b : RXD0/SMISO0/SSCL0 010000b : CRX0 011000b : EDREQ1 011100b : PCKO 100001b : POE11# 101001b : DSMCLK0	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0D 000011b : TIOCD0 000101b : TMRI3 000110b : PO11 001000b : POE4# 001010b : RXD6/SMISO6/SSCL6 001011b : RXD0/SMISO0/SSCL0 010000b : CRX0 011000b : EDREQ1 011100b : PCKO 100001b : POE11#	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0D 000011b : TIOCD0 000101b : TMRI3 000110b : PO11 001000b : POE4# 001010b : RXD6/SMISO6/SSCL6 001011b : RXD0/SMISO0/SSCL0 010000b : CRX0 011000b : EDREQ1 011100b : PCKO 100001b : POE11#

レジスタ	ビット	RX72M (n = 0~4)	RX72N (n = 0~4)	RX66N (n = 0~4)
P34PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0A 000101b : TMCI3 000110b : PO12 000111b : POE10# 001010b : SCK6 001011b : SCK0 010001b : ET0_LINKSTA 100110b : CAT0_LINKSTA 101001b : DSMDAT0	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0A 000101b : TMCI3 000110b : PO12 000111b : POE10# 001010b : SCK6 001011b : SCK0 010001b : ET0_LINKSTA	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0A 000101b : TMCI3 000110b : PO12 000111b : POE10# 001010b : SCK6 001011b : SCK0 010001b : ET0_LINKSTA

表 2.19 P5n 端子機能制御レジスタ(P5nPFS)の比較

レジスタ	ビット	RX72M (n = 0~2, 4~7)	RX72N (n = 0~2, 4~7)	RX66N (n = 0~2, 4~7)
P50PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : TXD2/SMOSI2/SSDA2 001101b : SSLB1-A 100111b : CATLEDERR	端子機能選択ビット  000000b : Hi-Z 001010b : TXD2/SMOSI2/SSDA2 001101b : SSLB1-A	端子機能選択ビット  000000b : Hi-Z 001010b : TXD2/SMOSI2/SSDA2 001101b : SSLB1-A
P52PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : RXD2/SMISO2/SSCL2 001101b : SSLB3-A 100111b : CATLEDSTER	端子機能選択ビット  000000b : Hi-Z 001010b : RXD2/SMISO2/SSCL2 001101b : SSLB3-A	端子機能選択ビット  000000b : Hi-Z 001010b : RXD2/SMISO2/SSCL2 001101b : SSLB3-A
P54PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000101b : TMCI1 001011b : CTS2#/RTS2#/SS2# 001101b : MOSIC-B 010000b : CTX1 010001b : ET0_LINKSTA 011000b : EDACK0 100101b : LCD_DATA6-A 100110b : CAT0_LINKSTA	端子機能選択ビット  000000b : Hi-Z 000101b : TMCI1 001011b : CTS2#/RTS2#/SS2# 001101b : MOSIC-B 010000b : CTX1 010001b : ET0_LINKSTA 011000b : EDACK0 100101b : LCD_DATA6-A	端子機能選択ビット  000000b : Hi-Z 000101b : TMCI1 001011b : CTS2#/RTS2#/SS2# 001101b : MOSIC-B 010000b : CTX1 010001b : ET0_LINKSTA 011000b : EDACK0 100101b : LCD_DATA6-A



レジスタ	ビット	RX72M (n = 0~2, 4~7)	RX72N (n = 0~2, 4~7)	RX66N (n = 0~2, 4~7)
P56PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3C 000011b : TIOCA1 001010b : SCK7 001101b : RSPCKC-B 011000b : EDACK1 100101b : LCD_DATA4-A 101001b : DSMDAT1 101010b : CLKOUT25M	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3C 000011b : TIOCA1 001010b : SCK7 001101b : RSPCKC-B 011000b : EDACK1 100101b : LCD_DATA4-A 101010b : CLKOUT25M	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3C 000011b : TIOCA1 001010b : SCK7 001101b : RSPCKC-B 011000b : EDACK1 100101b : LCD_DATA4-A 101010b : CLKOUT25M

表 2.20 P6n 端子機能制御レジスタ (P6nPFS) の比較

レジスタ	ビット	RX72M (n = 0~4, 6, 7)	RX72N (n = 0~4, 6, 7)	RX66N (n = 6, 7)
P60PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
P61PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
P62PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
P63PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
P64PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
P67PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001000b : MTIOC7C 010000b : CRX2 010001b : EPLSOUT1 011110b : GTIOC1B 100111b : CATSYNC1	端子機能選択ビット 000000b : Hi-Z 001000b : MTIOC7C 010000b : CRX2 010001b : EPLSOUT1 011110b : GTIOC1B	端子機能選択ビット 000000b : Hi-Z 001000b : MTIOC7C 010000b : CRX2 011110b : GTIOC1B

表 2.21 P7n 端子機能制御レジスタ (P7nPFS) の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 1~7)	RX66N (n = 1~7)
P70PFS	PSEL[5:0]	端子機能選択ビット	-	-
P71PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 010001b : ET0_MDIO 100110b : CAT0_MDIO 101000b : PMGIO_MDIO 101001b : DSMCLK3	端子機能選択ビット 000000b : Hi-Z 010001b : ET0_MDIO 101000b : PMGIO_MDIO	端子機能選択ビット 000000b : Hi-Z 010001b : ET0_MDIO 101000b : PMGIO_MDIO

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 1~7)	RX66N (n = 1~7)
P72PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_MDC 100101b : LCD_DATA23-A <b>100110b : CAT0_MDC</b> 101000b : PMGIO_MDC <b>101001b : DSMDAT3</b>	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_MDC 100101b : LCD_DATA23-A  101000b : PMGIO_MDC	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_MDC 100101b : LCD_DATA23-A  101000b : PMGIO_MDC
P74PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000110b : PO19 001011b : SS11#/CTS11# 010001b : ET0_ERXD1 010010b : RMII0_RXD1 100101b : LCD_DATA21-A <b>100110b : CAT0_ERXD1</b> <b>101001b : DSMCLK2</b>	端子機能選択ビット  000000b : Hi-Z 000110b : PO19 001011b : SS11#/CTS11# 010001b : ET0_ERXD1 010010b : RMII0_RXD1 100101b : LCD_DATA21-A	端子機能選択ビット  000000b : Hi-Z 000110b : PO19 001011b : SS11#/CTS11# 010001b : ET0_ERXD1 010010b : RMII0_RXD1 100101b : LCD_DATA21-A
P75PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000110b : PO20 001010b : SCK11 001011b : RTS11# 010001b : ET0_ERXD0 010010b : RMII0_RXD0 011001b : MMC_RES#-A 011010b : SDHI_D2-A 100101b : LCD_DATA20-A <b>100110b : CAT0_ERXD0</b> <b>101001b : DSMDAT2</b>	端子機能選択ビット  000000b : Hi-Z 000110b : PO20 001010b : SCK11 001011b : RTS11# 010001b : ET0_ERXD0 010010b : RMII0_RXD0 011001b : MMC_RES#-A 011010b : SDHI_D2-A 100101b : LCD_DATA20-A	端子機能選択ビット  000000b : Hi-Z 000110b : PO20 001010b : SCK11 001011b : RTS11# 010001b : ET0_ERXD0 010010b : RMII0_RXD0 011001b : MMC_RES#-A 011010b : SDHI_D2-A 100101b : LCD_DATA20-A
P76PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000110b : PO22 001010b : SMISO11/SSCL11/RXD11 010001b : ET0_RX_CLK 010010b : REF50CK0 011001b : MMC_CMD-A 011010b : SDHI_CMD-A 011011b : QSSL-A 100101b : LCD_DATA18-A <b>100110b : CAT0_RX_CLK</b>	端子機能選択ビット  000000b : Hi-Z 000110b : PO22 001010b : SMISO11/SSCL11/RXD11 010001b : ET0_RX_CLK 010010b : REF50CK0 011001b : MMC_CMD-A 011010b : SDHI_CMD-A 011011b : QSSL-A 100101b : LCD_DATA18-A	端子機能選択ビット  000000b : Hi-Z 000110b : PO22 001010b : SMISO11/SSCL11/RXD11 010001b : ET0_RX_CLK 010010b : REF50CK0 011001b : MMC_CMD-A 011010b : SDHI_CMD-A 011011b : QSSL-A 100101b : LCD_DATA18-A

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 1~7)	RX66N (n = 1~7)
P77PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000110b : PO23 001010b : SMOSI11/SSDA11/TXD11 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 011001b : MMC_CLK-A 011010b : SDHI_CLK-A 011011b : QSPCLK-A 100101b : LCD_DATA17-A 100110b : CAT0_RX_ER	端子機能選択ビット  000000b : Hi-Z 000110b : PO23 001010b : SMOSI11/SSDA11/TXD11 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 011001b : MMC_CLK-A 011010b : SDHI_CLK-A 011011b : QSPCLK-A 100101b : LCD_DATA17-A	端子機能選択ビット  000000b : Hi-Z 000110b : PO23 001010b : SMOSI11/SSDA11/TXD11 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 011001b : MMC_CLK-A 011010b : SDHI_CLK-A 011011b : QSPCLK-A 100101b : LCD_DATA17-A

表 2.22 P8n 端子機能制御レジスタ(P8nPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
P80PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000110b : PO26 001010b : SCK10 001011b : RTS10# 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011000b : EDREQ0 011001b : MMC_D2-A 011010b : SDHI_WP 011011b : QIO2-A 100101b : LCD_DATA14-A 100110b : CAT0_TX_EN 100111b : CATLATCH0	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000110b : PO26 001010b : SCK10 001011b : RTS10# 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011000b : EDREQ0 011001b : MMC_D2-A 011010b : SDHI_WP-A 011011b : QIO2-A 100101b : LCD_DATA14-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000110b : PO26 001010b : SCK10 001011b : RTS10# 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011000b : EDREQ0 011001b : MMC_D2-A 011010b : SDHI_WP-A 011011b : QIO2-A 100101b : LCD_DATA14-A
P81PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000110b : PO27 001010b : SMISO10/SSCL10/RXD10 010001b : ET0_ETXD0 010010b : RMII0_TXD0 011000b : EDACK0 011001b : MMC_D3-A 011010b : SDHI_CD 011011b : QIO3-A 011110b : GTIOC0B 100101b : LCD_DATA13-A 100110b : CAT0_ETXD0 100111b : CATI2CCLK	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000110b : PO27 001010b : SMISO10/SSCL10/RXD10 010001b : ET0_ETXD0 010010b : RMII0_TXD0 011000b : EDACK0 011001b : MMC_D3-A 011010b : SDHI_CD-A 011011b : QIO3-A 011110b : GTIOC0B 100101b : LCD_DATA13-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000110b : PO27 001010b : SMISO10/SSCL10/RXD10 010001b : ET0_ETXD0 010010b : RMII0_TXD0 011000b : EDACK0 011001b : MMC_D3-A 011010b : SDHI_CD-A 011011b : QIO3-A 011110b : GTIOC0B 100101b : LCD_DATA13-A

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
P82PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4A 000110b : PO28 001010b : SMOSI10/SSDA10/TXD10 010001b : ET0_ETXD1 010010b : RMII0_TXD1 011000b : EDREQ1 011001b : MMC_D4-A 011110b : GTIOC2A 100101b : LCD_DATA12-A 100110b : CAT0_ETXD1 100111b : CATI2CDATA	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4A 000110b : PO28 001010b : SMOSI10/SSDA10/TXD10 010001b : ET0_ETXD1 010010b : RMII0_TXD1 011000b : EDREQ1 011001b : MMC_D4-A 011110b : GTIOC2A 100101b : LCD_DATA12-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4A 000110b : PO28 001010b : SMOSI10/SSDA10/TXD10 010001b : ET0_ETXD1 010010b : RMII0_TXD1 011000b : EDREQ1 011001b : MMC_D4-A 011110b : GTIOC2A 100101b : LCD_DATA12-A
P83PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 001010b : SCK10 001011b : SS10#/CTS10# 010001b : ET0_CRS 010010b : RMII0_CRS_DV 011000b : EDACK1 011110b : GTIOC0A 100101b : LCD_DATA8-A 100110b : CAT0_RX_DV 101001b : DSMCLK1	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 001010b : SCK10 001011b : SS10#/CTS10# 010001b : ET0_CRS 010010b : RMII0_CRS_DV 011000b : EDACK1 011110b : GTIOC0A 100101b : LCD_DATA8-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 001010b : SCK10 001011b : SS10#/CTS10# 010001b : ET0_CRS 010010b : RMII0_CRS_DV 011000b : EDACK1 011110b : GTIOC0A 100101b : LCD_DATA8-A
P84PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC6D 010100b : ET1_LINKSTA 100101b : LCD_DATA2-A 100110b : CAT1_LINKSTA	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC6D 010100b : ET1_LINKSTA 100101b : LCD_DATA2-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC6D 100101b : LCD_DATA2-A
P86PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA0 001000b : MTIOC4D 001010b : SMISO10/SSCL10/RXD10 011100b : PIXD1 011110b : GTIOC2B 100111b : CATLINKACT0	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA0 001000b : MTIOC4D 001010b : SMISO10/SSCL10/RXD10 011100b : PIXD1 011110b : GTIOC2B	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA0 001000b : MTIOC4D 001010b : SMISO10/SSCL10/RXD10 011100b : PIXD1 011110b : GTIOC2B

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
P87PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA2 001000b : MTIOC4C 001010b : SMOSI10/SSDA10/TXD10 010001b : EPLSOUT1 011010b : SDHI_D2-C 011100b : PIXD2 011110b : GTIOC1B 100111b : CATSYNC1	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA2 001000b : MTIOC4C 001010b : SMOSI10/SSDA10/TXD10 010001b : EPLSOUT1 011010b : SDHI_D2-C 011100b : PIXD2 011110b : GTIOC1B	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA2 001000b : MTIOC4C 001010b : SMOSI10/SSDA10/TXD10 011010b : SDHI_D2-C 011100b : PIXD2 011110b : GTIOC1B

表 2.23 P9n 端子機能制御レジスタ (P9nPFS) の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~3)
P90PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : TXD7/SMOSI7/SSDA7 010100b : ET1_RX_DV 100110b : CAT1_RX_DV 101001b : DSMCLK5	端子機能選択ビット  000000b : Hi-Z 001010b : TXD7/SMOSI7/SSDA7 010100b : ET1_RX_DV	端子機能選択ビット  000000b : Hi-Z 001010b : TXD7/SMOSI7/SSDA7
P91PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SCK7 010100b : ET1_COL 101001b : DSMDAT5	端子機能選択ビット  000000b : Hi-Z 001010b : SCK7 010100b : ET1_COL	端子機能選択ビット  000000b : Hi-Z 001010b : SCK7
P92PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001000b : POE4# 001010b : RXD7/SMISO7/SSCL7 010100b : ET1_CRIS 010101b : RMII1_CRIS_DV 100110b : CAT1_RX_DV 101001b : DSMCLK4	端子機能選択ビット  000000b : Hi-Z 001000b : POE4# 001010b : RXD7/SMISO7/SSCL7 010100b : ET1_CRIS 010101b : RMII1_CRIS_DV	端子機能選択ビット  000000b : Hi-Z 001000b : POE4# 001010b : RXD7/SMISO7/SSCL7
P93PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001000b : POE0# 001011b : CTS7#/RTS7#/SS7# 010100b : ET1_LINKSTA 100110b : CAT1_LINKSTA 101001b : DSMDAT4	端子機能選択ビット  000000b : Hi-Z 001000b : POE0# 001011b : CTS7#/RTS7#/SS7# 010100b : ET1_LINKSTA	端子機能選択ビット  000000b : Hi-Z 001000b : POE0# 001011b : CTS7#/RTS7#/SS7#
P94PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~3)
P95PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
P96PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
P97PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-

表 2.24 PAn 端子機能制御レジスタ(PAnPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PA0PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4A 000011b : TIOCA0 000110b : PO16 000111b : CACREF 001000b : MTIOC6D 001101b : SSLA1-B 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011110b : GTIOC0B 100101b : LCD_DATA8-B 100110b : CAT0_TX_EN 100111b : CATLEDRUN	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4A 000011b : TIOCA0 000110b : PO16 000111b : CACREF 001000b : MTIOC6D 001101b : SSLA1-B 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011110b : GTIOC0B 100101b : LCD_DATA8-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4A 000011b : TIOCA0 000110b : PO16 000111b : CACREF 001000b : MTIOC6D 001101b : SSLA1-B 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011110b : GTIOC0B 100101b : LCD_DATA8-B
PA2PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000110b : PO18 001000b : MTIOC7A 001010b : RXD5/SMISO5/SSCL5 001101b : SSLA3-B 011110b : GTIOC1A 100101b : LCD_DATA6-B 100111b : CATLINKACT1	端子機能選択ビット  000000b : Hi-Z 000110b : PO18 001000b : MTIOC7A 001010b : RXD5/SMISO5/SSCL5 001101b : SSLA3-B 011110b : GTIOC1A 100101b : LCD_DATA6-B	端子機能選択ビット  000000b : Hi-Z 000110b : PO18 001000b : MTIOC7A 001010b : RXD5/SMISO5/SSCL5 001101b : SSLA3-B 011110b : GTIOC1A 100101b : LCD_DATA6-B
PA3PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0D 000010b : MTCLKD 000011b : TIOCD0 000100b : TCLKB 000110b : PO19 001010b : RXD5/SMISO5/SSCL5 010001b : ET0_MDIO 100101b : LCD_DATA5-B 100110b : CAT0_MDIO 101000b : PMGIO_MDIO	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0D 000010b : MTCLKD 000011b : TIOCD0 000100b : TCLKB 000110b : PO19 001010b : RXD5/SMISO5/SSCL5 010001b : ET0_MDIO 100101b : LCD_DATA5-B 101000b : PMGIO_MDIO	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0D 000010b : MTCLKD 000011b : TIOCD0 000100b : TCLKB 000110b : PO19 001010b : RXD5/SMISO5/SSCL5 010001b : ET0_MDIO 100101b : LCD_DATA5-B 101000b : PMGIO_MDIO

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PA4PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5U 000010b : MTCLKA 000011b : TIOCA1 000101b : TMRI0 000110b : PO20 001010b : TXD5/SMOSI5/SSDA5 001101b : SSLA0-B 010001b : ET0_MDC 100101b : LCD_DATA4-B <b>100110b : CAT0_MDC</b> <b>100111b : CATIRQ</b> 101000b : PMGIO_MDC	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5U 000010b : MTCLKA 000011b : TIOCA1 000101b : TMRI0 000110b : PO20 001010b : TXD5/SMOSI5/SSDA5 001101b : SSLA0-B 010001b : ET0_MDC 100101b : LCD_DATA4-B 101000b : PMGIO_MDC	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5U 000010b : MTCLKA 000011b : TIOCA1 000101b : TMRI0 000110b : PO20 001010b : TXD5/SMOSI5/SSDA5 001101b : SSLA0-B 010001b : ET0_MDC 100101b : LCD_DATA4-B 101000b : PMGIO_MDC
PA5PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000011b : TIOCB1 000110b : PO21 001000b : MTIOC6B 001101b : RSPCKA-B 010001b : ET0_LINKSTA 011110b : GTIOC0A 100101b : LCD_DATA3-B <b>100110b : CAT0_LINKSTA</b>	端子機能選択ビット 000000b : Hi-Z 000011b : TIOCB1 000110b : PO21 001000b : MTIOC6B 001101b : RSPCKA-B 010001b : ET0_LINKSTA 011110b : GTIOC0A 100101b : LCD_DATA3-B	端子機能選択ビット 000000b : Hi-Z 000011b : TIOCB1 000110b : PO21 001000b : MTIOC6B 001101b : RSPCKA-B 010001b : ET0_LINKSTA 011110b : GTIOC0A 100101b : LCD_DATA3-B
PA6PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5V 000010b : MTCLKB 000011b : TIOCA2 000101b : TMCI3 000110b : PO22 000111b : POE10# 001011b : CTS5#/RTS5#/SS5# 001101b : MOSIA-B 010001b : ET0_EXOUT 011110b : GTETRGB 100101b : LCD_DATA2-B <b>100111b : CATRESTOUT</b>	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5V 000010b : MTCLKB 000011b : TIOCA2 000101b : TMCI3 000110b : PO22 000111b : POE10# 001011b : CTS5#/RTS5#/SS5# 001101b : MOSIA-B 010001b : ET0_EXOUT 011110b : GTETRGB 100101b : LCD_DATA2-B	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5V 000010b : MTCLKB 000011b : TIOCA2 000101b : TMCI3 000110b : PO22 000111b : POE10# 001011b : CTS5#/RTS5#/SS5# 001101b : MOSIA-B 010001b : ET0_EXOUT 011110b : GTETRGB 100101b : LCD_DATA2-B

表 2.25 P<sub>Bn</sub> 端子機能制御レジスタ (P<sub>Bn</sub>PFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PB0PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5W 000011b : TIOCA3 000110b : PO24 001010b : RXD4/SMISO4/SSCL4 001011b : RXD6/SMISO6/SSCL6 010001b : ET0_ERXD1 010010b : RMII0_RXD1 100101b : LCD_DATA0-B <b>100110b : CAT0_ERXD1</b>	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5W 000011b : TIOCA3 000110b : PO24 001010b : RXD4/SMISO4/SSCL4 001011b : RXD6/SMISO6/SSCL6 010001b : ET0_ERXD1 010010b : RMII0_RXD1 100101b : LCD_DATA0-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5W 000011b : TIOCA3 000110b : PO24 001010b : RXD4/SMISO4/SSCL4 001011b : RXD6/SMISO6/SSCL6 010001b : ET0_ERXD1 010010b : RMII0_RXD1 100101b : LCD_DATA0-B
PB1PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0C 000010b : MTIOC4C 000011b : TIOCB3 000101b : TMCIO 000110b : PO25 001010b : TXD4/SMOSI4/SSDA4 001011b : TXD6/SMOSI6/SSDA6 010001b : ET0_ERXD0 010010b : RMII0_RXD0 100101b : LCD_TCON3-B <b>100110b : CAT0_ERXD0</b>	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0C 000010b : MTIOC4C 000011b : TIOCB3 000101b : TMCIO 000110b : PO25 001010b : TXD4/SMOSI4/SSDA4 001011b : TXD6/SMOSI6/SSDA6 010001b : ET0_ERXD0 010010b : RMII0_RXD0 100101b : LCD_TCON3-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0C 000010b : MTIOC4C 000011b : TIOCB3 000101b : TMCIO 000110b : PO25 001010b : TXD4/SMOSI4/SSDA4 001011b : TXD6/SMOSI6/SSDA6 010001b : ET0_ERXD0 010010b : RMII0_RXD0 100101b : LCD_TCON3-B
PB2PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCC3 000100b : TCLKC 000110b : PO26 001010b : CTS4#/RTS4#/SS4# 001011b : CTS6#/RTS6#/SS6# 010001b : ET0_RX_CLK 010010b : REF50CK0 100101b : LCD_TCON2-B <b>100110b : CAT0_RX_CLK</b>	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCC3 000100b : TCLKC 000110b : PO26 001010b : CTS4#/RTS4#/SS4# 001011b : CTS6#/RTS6#/SS6# 010001b : ET0_RX_CLK 010010b : REF50CK0 100101b : LCD_TCON2-B	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCC3 000100b : TCLKC 000110b : PO26 001010b : CTS4#/RTS4#/SS4# 001011b : CTS6#/RTS6#/SS6# 010001b : ET0_RX_CLK 010010b : REF50CK0 100101b : LCD_TCON2-B



レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PB3PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0A 000010b : MTIOC4A 000011b : TIOCD3 000100b : TCLKD 000101b : TMO0 000110b : PO27 000111b : POE11# 001010b : SCK4 001011b : SCK6 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 100101b : LCD_TCON1-B 100110b : CAT0_RX_ER	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0A 000010b : MTIOC4A 000011b : TIOCD3 000100b : TCLKD 000101b : TMO0 000110b : PO27 000111b : POE11# 001010b : SCK4 001011b : SCK6 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 100101b : LCD_TCON1-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC0A 000010b : MTIOC4A 000011b : TIOCD3 000100b : TCLKD 000101b : TMO0 000110b : PO27 000111b : POE11# 001010b : SCK4 001011b : SCK6 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 100101b : LCD_TCON1-B
PB4PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA4 000110b : PO28 001011b : SS9#/CTS9# 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 100100b : SS11#/CTS11#/RTS11# 100101b : LCD_TCON0-B 100110b : CAT0_TX_EN	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA4 000110b : PO28 001011b : SS9#/CTS9# 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 100100b : SS11#/CTS11#/RTS11# 100101b : LCD_TCON0-B	端子機能選択ビット  000000b : Hi-Z 000011b : TIOCA4 000110b : PO28 001011b : SS9#/CTS9# 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 100100b : SS11#/CTS11#/RTS11# 100101b : LCD_TCON0-B
PB5PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2A 000010b : MTIOC1B 000011b : TIOCB4 000101b : TMRI1 000110b : PO29 000111b : POE4# 001010b : SCK9 001011b : RTS9# 010001b : ET0_ETXD0 010010b : RMII0_TXD0 100100b : SCK11 100101b : LCD_CLK-B 100110b : CAT0_ETXD0	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2A 000010b : MTIOC1B 000011b : TIOCB4 000101b : TMRI1 000110b : PO29 000111b : POE4# 001010b : SCK9 001011b : RTS9# 010001b : ET0_ETXD0 010010b : RMII0_TXD0 100100b : SCK11 100101b : LCD_CLK-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC2A 000010b : MTIOC1B 000011b : TIOCB4 000101b : TMRI1 000110b : PO29 000111b : POE4# 001010b : SCK9 001011b : RTS9# 010001b : ET0_ETXD0 010010b : RMII0_TXD0 100100b : SCK11 100101b : LCD_CLK-B

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PB6PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000011b : TIOCA5 000110b : PO30 001010b : RXD9/SMISO9/SSCL9 010001b : ET0_ETXD1 010010b : RMII0_TXD1 100100b : SMISO11/SSCL11/RXD11 100110b : CAT0_ETXD1	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000011b : TIOCA5 000110b : PO30 001010b : RXD9/SMISO9/SSCL9 010001b : ET0_ETXD1 010010b : RMII0_TXD1 100100b : SMISO11/SSCL11/RXD11	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000011b : TIOCA5 000110b : PO30 001010b : RXD9/SMISO9/SSCL9 010001b : ET0_ETXD1 010010b : RMII0_TXD1 100100b : SMISO11/SSCL11/RXD11
PB7PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000011b : TIOCB5 000110b : PO31 001010b : TXD9/SMOSI9/SSDA9 010001b : ET0_CRS 010010b : RMII0_CRS_DV 100100b : SMOSI11/SSDA11/TXD11 100110b : CAT0_RX_DV	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000011b : TIOCB5 000110b : PO31 001010b : TXD9/SMOSI9/SSDA9 010001b : ET0_CRS 010010b : RMII0_CRS_DV 100100b : SMOSI11/SSDA11/TXD11	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000011b : TIOCB5 000110b : PO31 001010b : TXD9/SMOSI9/SSDA9 010001b : ET0_CRS 010010b : RMII0_CRS_DV 100100b : SMOSI11/SSDA11/TXD11

表 2.26 PCn 端子機能制御レジスタ(PCnPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PC0PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3C 000011b : TCLKC 000110b : PO17 001011b : CTS5#/RTS5#/SS5# 001101b : SSLA1-A 010001b : ET0_ERXD3 100110b : CAT0_ERXD3	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3C 000011b : TCLKC 000110b : PO17 001011b : CTS5#/RTS5#/SS5# 001101b : SSLA1-A 010001b : ET0_ERXD3	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3C 000011b : TCLKC 000110b : PO17 001011b : CTS5#/RTS5#/SS5# 001101b : SSLA1-A 010001b : ET0_ERXD3

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PC1PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3A 000011b : TCLKD 000110b : PO18 001010b : SCK5 001101b : SSLA2-A 010001b : ET0_ERXD2 100101b : LCD_DATA22-A 100110b : CAT0_ERXD2	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3A 000011b : TCLKD 000110b : PO18 001010b : SCK5 001101b : SSLA2-A 010001b : ET0_ERXD2 100101b : LCD_DATA22-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3A 000011b : TCLKD 000110b : PO18 001010b : SCK5 001101b : SSLA2-A 010001b : ET0_ERXD2 100101b : LCD_DATA22-A
PC2PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4B 000011b : TCLKA 000110b : PO21 001010b : RXD5/SMISO5/SSCL5 001101b : SSLA3-A 010001b : ET0_RX_DV 011001b : MMC_CD-A 011010b : SDHI_D3-A 011110b : GTIOC2B 100101b : LCD_DATA19-A 100110b : CAT0_RX_DV	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4B 000011b : TCLKA 000110b : PO21 001010b : RXD5/SMISO5/SSCL5 001101b : SSLA3-A 010001b : ET0_RX_DV 011001b : MMC_CD-A 011010b : SDHI_D3-A 011110b : GTIOC2B 100101b : LCD_DATA19-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4B 000011b : TCLKA 000110b : PO21 001010b : RXD5/SMISO5/SSCL5 001101b : SSLA3-A 010001b : ET0_RX_DV 011001b : MMC_CD-A 011010b : SDHI_D3-A 011110b : GTIOC2B 100101b : LCD_DATA19-A
PC3PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 000011b : TCLKB 000110b : PO24 001010b : TXD5/SMOSI5/SSDA5 010001b : ET0_TX_ER 011001b : MMC_D0-A 011010b : SDHI_D0-A 011011b : QMO-A/QIO0-A 011110b : GTIOC1B 100101b : LCD_DATA16-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 000011b : TCLKB 000110b : PO24 001010b : TXD5/SMOSI5/SSDA5 010001b : ET0_TX_ER 011001b : MMC_D0-A 011010b : SDHI_D0-A 011011b : QMO/QIO0 011110b : GTIOC1B 100101b : LCD_DATA16-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 000011b : TCLKB 000110b : PO24 001010b : TXD5/SMOSI5/SSDA5 010001b : ET0_TX_ER 011001b : MMC_D0-A 011010b : SDHI_D0-A 011011b : QMO/QIO0 011110b : GTIOC1B 100101b : LCD_DATA16-A

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PC4PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000010b : MTCLKC 000101b : TMCI1 000110b : PO25 000111b : POE0# 001010b : SCK5 001011b : SS8#/CTS8# 001101b : SSLA0-A 010001b : ET0_TX_CLK 011001b : MMC_D1-A 011010b : SDHI_D1-A 011011b : QMI-A/QIO1-A 011110b : GTETRGC 100100b : SS10#/CTS10#/RTS10# 100101b : LCD_DATA15-A 100110b : CAT0_TX_CLK 100111b : CATSYNC0	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000010b : MTCLKC 000101b : TMCI1 000110b : PO25 000111b : POE0# 001010b : SCK5 001011b : SS8#/CTS8# 001101b : SSLA0-A 010001b : ET0_TX_CLK 011001b : MMC_D1-A 011010b : SDHI_D1-A 011011b : QMI/QIO1 011110b : GTETRGC 100100b : SS10#/CTS10#/RTS10# 100101b : LCD_DATA15-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3D 000010b : MTCLKC 000101b : TMCI1 000110b : PO25 000111b : POE0# 001010b : SCK5 001011b : SS8#/CTS8# 001101b : SSLA0-A 010001b : ET0_TX_CLK 011001b : MMC_D1-A 011010b : SDHI_D1-A 011011b : QMI/QIO1 011110b : GTETRGC 100100b : SS10#/CTS10#/RTS10# 100101b : LCD_DATA15-A
PC5PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000010b : MTCLKD 000101b : TMR12 000110b : PO29 001010b : SCK8 001011b : RTS8# 001101b : RSPCKA-A 010001b : ET0_ETXD2 011001b : MMC_D5-A 011110b : GTIOC1A 100100b : SCK10 100101b : LCD_DATA11-A 100110b : CAT0_ETXD2	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000010b : MTCLKD 000101b : TMR12 000110b : PO29 001010b : SCK8 001011b : RTS8# 001101b : RSPCKA-A 010001b : ET0_ETXD2 011001b : MMC_D5-A 011110b : GTIOC1A 100100b : SCK10 100101b : LCD_DATA11-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3B 000010b : MTCLKD 000101b : TMR12 000110b : PO29 001010b : SCK8 001011b : RTS8# 001101b : RSPCKA-A 010001b : ET0_ETXD2 011001b : MMC_D5-A 011110b : GTIOC1A 100100b : SCK10 100101b : LCD_DATA11-A

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PC6PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3C 000010b : MTCLKA 000101b : TMCI2 000110b : PO30 001010b : RXD8/SMISO8/SSCL8 001101b : MOSIA-A 010001b : ET0_ETXD3 011001b : MMC_D6-A 011101b : TIC0 011110b : GTIOC3B 100100b : SMISO10/SSCL10/RXD10 100101b : LCD_DATA10-A 100110b : CAT0_ETXD3 100111b : CATLATCH1	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3C 000010b : MTCLKA 000101b : TMCI2 000110b : PO30 001010b : RXD8/SMISO8/SSCL8 001101b : MOSIA-A 010001b : ET0_ETXD3 011001b : MMC_D6-A 011101b : TIC0 011110b : GTIOC3B 100100b : SMISO10/SSCL10/RXD10 100101b : LCD_DATA10-A	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC3C 000010b : MTCLKA 000101b : TMCI2 000110b : PO30 001010b : RXD8/SMISO8/SSCL8 001101b : MOSIA-A 010001b : ET0_ETXD3 011001b : MMC_D6-A 011101b : TIC0 011110b : GTIOC3B 100100b : SMISO10/SSCL10/RXD10 100101b : LCD_DATA10-A

表 2.27 PDn 端子機能制御レジスタ(PDnPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PD2PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 001101b : MISOC-A 010000b : CRX0 010100b : ET1_EXOUT 011001b : MMC_D2-B 011010b : SDHI_D2-B 011011b : QIO2-B 011101b : TIC2 011110b : GTIOC0B 100101b : LCD_DATA22-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 001101b : MISOC-A 010000b : CRX0 010100b : ET1_EXOUT 011001b : MMC_D2-B 011010b : SDHI_D2-B 011011b : QIO2-B 011101b : TIC2 011110b : GTIOC0B 100101b : LCD_DATA22-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4D 001101b : MISOC-A 010000b : CRX0  011001b : MMC_D2-B 011010b : SDHI_D2-B 011011b : QIO2-B 011101b : TIC2 011110b : GTIOC0B 100101b : LCD_DATA22-B
PD3PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000111b : POE8# 001000b : MTIOC8D 001101b : RSPCKC-A 010100b : ET1_WOL 011001b : MMC_D3-B 011010b : SDHI_D3-B 011011b : QIO3-B 011101b : TOC2 011110b : GTIOC0A 100101b : LCD_DATA21-B	端子機能選択ビット  000000b : Hi-Z 000111b : POE8# 001000b : MTIOC8D 001101b : RSPCKC-A 010100b : ET1_WOL 011001b : MMC_D3-B 011010b : SDHI_D3-B 011011b : QIO3-B 011101b : TOC2 011110b : GTIOC0A 100101b : LCD_DATA21-B	端子機能選択ビット  000000b : Hi-Z 000111b : POE8# 001000b : MTIOC8D 001101b : RSPCKC-A  011001b : MMC_D3-B 011010b : SDHI_D3-B 011011b : QIO3-B 011101b : TOC2 011110b : GTIOC0A 100101b : LCD_DATA21-B

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PD4PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000111b : POE11# 001000b : MTIOC8B 001101b : SSLC0-A <b>010100b : ET1_MDIO</b> 011001b : MMC_CMD-B 011010b : SDHI_CMD-B 011011b : QSSL-B 100101b : LCD_DATA20-B <b>101000b : PMGI1_MDIO</b>	端子機能選択ビット  000000b : Hi-Z 000111b : POE11# 001000b : MTIOC8B 001101b : SSLC0-A <b>010100b : ET1_MDIO</b> 011001b : MMC_CMD-B 011010b : SDHI_CMD-B 011011b : QSSL-B 100101b : LCD_DATA20-B <b>101000b : PMGI1_MDIO</b>	端子機能選択ビット  000000b : Hi-Z 000111b : POE11# 001000b : MTIOC8B 001101b : SSLC0-A 011001b : MMC_CMD-B 011010b : SDHI_CMD-B 011011b : QSSL-B 100101b : LCD_DATA20-B
PD5PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5W 000010b : MTCLKA 000111b : POE10# 001000b : MTIOC8C 001101b : SSLC1-A <b>010100b : ET1_MDC</b> 011001b : MMC_CLK-B 011010b : SDHI_CLK-B 011011b : QSPCLK-B 100101b : LCD_DATA19-B <b>101000b : PMGI1_MDC</b>	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5W 000010b : MTCLKA 000111b : POE10# 001000b : MTIOC8C 001101b : SSLC1-A <b>010100b : ET1_MDC</b> 011001b : MMC_CLK-B 011010b : SDHI_CLK-B 011011b : QSPCLK-B 100101b : LCD_DATA19-B <b>101000b : PMGI1_MDC</b>	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5W 000010b : MTCLKA 000111b : POE10# 001000b : MTIOC8C 001101b : SSLC1-A 011001b : MMC_CLK-B 011010b : SDHI_CLK-B 011011b : QSPCLK-B 100101b : LCD_DATA19-B
PD6PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5V 000111b : POE4# 001000b : MTIOC8A 001101b : SSLC2-A <b>010100b : ET1_RX_CLK</b> <b>010101b : REF50CK1</b> 011001b : MMC_D0-B 011010b : SDHI_D0-B 011011b : QMO-B/QIO0-B 100101b : LCD_DATA18-B <b>100110b : CAT1_RX_CLK</b>	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5V 000111b : POE4# 001000b : MTIOC8A 001101b : SSLC2-A <b>010100b : ET1_RX_CLK</b> <b>010101b : REF50CK1</b> 011001b : MMC_D0-B 011010b : SDHI_D0-B 011011b : QMO/QIO0 100101b : LCD_DATA18-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIC5V 000111b : POE4# 001000b : MTIOC8A 001101b : SSLC2-A 011001b : MMC_D0-B 011010b : SDHI_D0-B 011011b : QMO/QIO0 100101b : LCD_DATA18-B

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PD7PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5U 000111b : POE0# 001101b : SSLC3-A 010100b : ET1_RX_ER 010101b : RMII1_RX_ER 011001b : MMC_D1-B 011010b : SDHI_D1-B 011011b : QMI-B/QIO1-B 100101b : LCD_DATA17-B 100110b : CAT1_RX_ER	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5U 000111b : POE0# 001101b : SSLC3-A 010100b : ET1_RX_ER 010101b : RMII1_RX_ER 011001b : MMC_D1-B 011010b : SDHI_D1-B 011011b : QMI/QIO1 100101b : LCD_DATA17-B	端子機能選択ビット 000000b : Hi-Z 000001b : MTIC5U 000111b : POE0# 001101b : SSLC3-A 011001b : MMC_D1-B 011010b : SDHI_D1-B 011011b : QMI/QIO1 100101b : LCD_DATA17-B

表 2.28 PEn 端子機能制御レジスタ(PEnPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PE3PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000110b : PO26 000111b : POE8# 001100b : CTS12#/RTS12#/SS12# 010001b : ET0_ERXD3 011001b : MMC_D7-B 011101b : TOC3 011110b : GTIOC2A 100101b : LCD_DATA13-B 100110b : CAT0_ERXD3	端子機能選択ビット 000000b : Hi-Z 000110b : PO26 000111b : POE8# 001100b : CTS12#/RTS12#/SS12# 010001b : ET0_ERXD3 011001b : MMC_D7-B 011101b : TOC3 011110b : GTIOC2A 100101b : LCD_DATA13-B	端子機能選択ビット 000000b : Hi-Z 000110b : PO26 000111b : POE8# 001100b : CTS12#/RTS12#/SS12# 010001b : ET0_ERXD3 011001b : MMC_D7-B 011101b : TOC3 011110b : GTIOC2A 100101b : LCD_DATA13-B
PE4PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC4D 000010b : MTIOC1A 000110b : PO28 001101b : SSLB0-B 010001b : ET0_ERXD2 011110b : GTIOC1A 100101b : LCD_DATA12-B 100110b : CAT0_ERXD2	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC4D 000010b : MTIOC1A 000110b : PO28 001101b : SSLB0-B 010001b : ET0_ERXD2 011110b : GTIOC1A 100101b : LCD_DATA12-B	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC4D 000010b : MTIOC1A 000110b : PO28 001101b : SSLB0-B 010001b : ET0_ERXD2 011110b : GTIOC1A 100101b : LCD_DATA12-B

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PE5PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 000010b : MTIOC2B 001101b : RSPCKB-B 010001b : ET0_RX_CLK 010010b : REF50CK0 011110b : GTIOC0A 100101b : LCD_DATA11-B 100110b : CAT0_RX_CLK	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 000010b : MTIOC2B 001101b : RSPCKB-B 010001b : ET0_RX_CLK 010010b : REF50CK0 011110b : GTIOC0A 100101b : LCD_DATA11-B	端子機能選択ビット  000000b : Hi-Z 000001b : MTIOC4C 000010b : MTIOC2B 001101b : RSPCKB-B 010001b : ET0_RX_CLK 010010b : REF50CK0 011110b : GTIOC0A 100101b : LCD_DATA11-B
PE6PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001000b : MTIOC6C 001101b : MOSIB-B 011001b : MMC_CD-B 011010b : SDHI_CD 011101b : TIC1 011110b : GTIOC3B 100101b : LCD_DATA10-B	端子機能選択ビット  000000b : Hi-Z 001000b : MTIOC6C 001101b : MOSIB-B 011001b : MMC_CD-B 011010b : SDHI_CD-B 011101b : TIC1 011110b : GTIOC3B 100101b : LCD_DATA10-B	端子機能選択ビット  000000b : Hi-Z 001000b : MTIOC6C 001101b : MOSIB-B 011001b : MMC_CD-B 011010b : SDHI_CD-B 011101b : TIC1 011110b : GTIOC3B 100101b : LCD_DATA10-B
PE7PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001000b : MTIOC6A 001101b : MISOB-B 011001b : MMC_RES#-B 011010b : SDHI_WP 011101b : TOC1 011110b : GTIOC3A 100101b : LCD_DATA9-B	端子機能選択ビット  000000b : Hi-Z 001000b : MTIOC6A 001101b : MISOB-B 011001b : MMC_RES#-B 011010b : SDHI_WP-B 011101b : TOC1 011110b : GTIOC3A 100101b : LCD_DATA9-B	端子機能選択ビット  000000b : Hi-Z 001000b : MTIOC6A 001101b : MISOB-B 011001b : MMC_RES#-B 011010b : SDHI_WP-B 011101b : TOC1 011110b : GTIOC3A 100101b : LCD_DATA9-B

表 2.29 PFn 端子機能制御レジスタ (PFnPFS) の比較

レジスタ	ビット	RX72M (n = 0~2, 5)	RX72N (n = 0~2, 5)	RX66N (n = 0~2, 5)
PF0PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : TXD1/SMOSI1/SSDA1 100111b : CATI2CDATA	端子機能選択ビット  000000b : Hi-Z 001010b : TXD1/SMOSI1/SSDA1	端子機能選択ビット  000000b : Hi-Z 001010b : TXD1/SMOSI1/SSDA1
PF2PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : RXD1/SMISO1/SSCL1 100111b : CATI2CCLK	端子機能選択ビット  000000b : Hi-Z 001010b : RXD1/SMISO1/SSCL1	端子機能選択ビット  000000b : Hi-Z 001010b : RXD1/SMISO1/SSCL1



レジスタ	ビット	RX72M (n = 0~2, 5)	RX72N (n = 0~2, 5)	RX66N (n = 0~2, 5)
PF5PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 010111b : SSILRCK0 <b>100111b : CATLATCH0</b>	端子機能選択ビット 000000b : Hi-Z 010111b : SSILRCK0	端子機能選択ビット 000000b : Hi-Z 010111b : SSILRCK0

表 2.30 PGn 端子機能制御レジスタ(PGnPFS)の比較

レジスタ	ビット	RX72M/RX72N	RX66N
PGnPFS	-	PGn 端子機能制御レジスタ (n=0~7)	-

表 2.31 PHn 端子機能制御レジスタ(PHnPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PH0PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001010b : SCK7 001101b : RSPCKA 011101b : TIC0 011110b : GTETRGA <b>100111b : CATLEDRUN</b>	端子機能選択ビット 000000b : Hi-Z 001010b : SCK7 001101b : RSPCKA 011101b : TIC0 011110b : GTETRGA	端子機能選択ビット 000000b : Hi-Z 001010b : SCK7 001101b : RSPCKA 011101b : TIC0 011110b : GTETRGA
PH1PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001010b : SMISO7/SSCL7/RXD7 001101b : MOSIA 011101b : TOC0 011110b : GTETRGB <b>100111b : CATI2CCLK</b>	端子機能選択ビット 000000b : Hi-Z 001010b : SMISO7/SSCL7/RXD7 001101b : MOSIA 011101b : TOC0 011110b : GTETRGB	端子機能選択ビット 000000b : Hi-Z 001010b : SMISO7/SSCL7/RXD7 001101b : MOSIA 011101b : TOC0 011110b : GTETRGB
PH2PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001010b : SMOSI7/SSDA7/TXD7 001101b : MISOA 011110b : GTETRGC <b>100111b : CATI2CDATA</b>	端子機能選択ビット 000000b : Hi-Z 001010b : SMOSI7/SSDA7/TXD7 001101b : MISOA 011110b : GTETRGC	端子機能選択ビット 000000b : Hi-Z 001010b : SMOSI7/SSDA7/TXD7 001101b : MISOA 011110b : GTETRGC
PH3PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001011b : RTS7#/CTS7#/SS7# 001101b : SSLA0 011110b : GTETRGD <b>100111b : CATLEDERR</b>	端子機能選択ビット 000000b : Hi-Z 001011b : RTS7#/CTS7#/SS7# 001101b : SSLA0 011110b : GTETRGD	端子機能選択ビット 000000b : Hi-Z 001011b : RTS7#/CTS7#/SS7# 001101b : SSLA0 011110b : GTETRGD

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PH4PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA1 011110b : GTADSM0 <b>100111b : CATLEDSTER</b>	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA1 011110b : GTADSM0	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA1 011110b : GTADSM0
PH5PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA2 011110b : GTADSM1 <b>100111b : CATLATCHO</b>	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA2 011110b : GTADSM1	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA2 011110b : GTADSM1
PH6PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA3 011110b : GTIOC0A 101010b : CLKOUT <b>100111b : CATLATCH1</b>	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA3 011110b : GTIOC0A 101010b : CLKOUT	端子機能選択ビット 000000b : Hi-Z 001101b : SSLA3 011110b : GTIOC0A 101010b : CLKOUT

表 2.32 PJn 端子機能制御レジスタ(PJnPFS)の比較

レジスタ	ビット	RX72M (n = 0~3, 5)	RX72N (n = 0~3, 5)	RX66N (n = 0~3, 5)
PJ0PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC6B 001010b : SCK8 001101b : SSLC1-B <b>010001b : EPLSOUT0</b> 100101b : LCD_DATA0-A <b>100111b : CATSYNCO</b>	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC6B 001010b : SCK8 001101b : SSLC1-B <b>010001b : EPLSOUT0</b> 100101b : LCD_DATA0-A	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC6B 001010b : SCK8 001101b : SSLC1-B 100101b : LCD_DATA0-A
PJ1PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC6A 001010b : RXD8/SMISO8/SSCL8 001101b : SSLC2-B <b>010001b : EPLSOUT1</b> 100101b : LCD_TCON3-A <b>100111b : CATSYNC1</b>	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC6A 001010b : RXD8/SMISO8/SSCL8 001101b : SSLC2-B <b>010001b : EPLSOUT1</b> 100101b : LCD_TCON3-A	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC6A 001010b : RXD8/SMISO8/SSCL8 001101b : SSLC2-B 100101b : LCD_TCON3-A

レジスタ	ビット	RX72M (n = 0~3, 5)	RX72N (n = 0~3, 5)	RX66N (n = 0~3, 5)
PJ3PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3C 001010b : CTS6#/RTS6#/SS6# 001011b : CTS0#/RTS0#/SS0# 010001b : ET0_EXOUT 010111b : SSITXD0 011000b : EDACK1 011011b : QMO-C/QIO0-C <b>100111b : CATRESTOUT</b>	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3C 001010b : CTS6#/RTS6#/SS6# 001011b : CTS0#/RTS0#/SS0# 010001b : ET0_EXOUT 010111b : SSITXD0 011000b : EDACK1 011011b : QMO-C/QIO0-C	端子機能選択ビット 000000b : Hi-Z 000001b : MTIOC3C 001010b : CTS6#/RTS6#/SS6# 001011b : CTS0#/RTS0#/SS0# 010001b : ET0_EXOUT 010111b : SSITXD0 011000b : EDACK1 011011b : QMO-C/QIO0-C
PJ5PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001011b : CTS2#/RTS2#/SS2# <b>010001b : EPLSOUT0</b> 010111b : SSIRXD0 011011b : QMI-C/QIO1-C 100001b : POE8# <b>100111b : CATSYNCO</b>	端子機能選択ビット 000000b : Hi-Z 001011b : CTS2#/RTS2#/SS2# <b>010001b : EPLSOUT0</b> 010111b : SSIRXD0 011011b : QMI-C/QIO1-C 100001b : POE8#	端子機能選択ビット 000000b : Hi-Z 001011b : CTS2#/RTS2#/SS2# 010111b : SSIRXD0 011011b : QMI-C/QIO1-C 100001b : POE8#

表 2.33 PkN 端子機能制御レジスタ (PKnPFS) の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PK0PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001010b : SCK8 001101b : RSPCKB 010001b : ET0_MDC 011101b : TIC1 011110b : GTETRGA <b>100110b : CAT0_MDC</b> 101000b : PMGIO_MDC	端子機能選択ビット 000000b : Hi-Z 001010b : SCK8 001101b : RSPCKB 010001b : ET0_MDC 011101b : TIC1 011110b : GTETRGA 101000b : PMGIO_MDC	端子機能選択ビット 000000b : Hi-Z 001010b : SCK8 001101b : RSPCKB 010001b : ET0_MDC 011101b : TIC1 011110b : GTETRGA 101000b : PMGIO_MDC
PK2PFS	PSEL[5:0]	端子機能選択ビット 000000b : Hi-Z 001010b : SMOSI8/SSDA8/TXD8 001101b : MISOB 010001b : ET0_RX_DV 011110b : GTETRGC <b>100110b : CAT0_RX_DV</b>	端子機能選択ビット 000000b : Hi-Z 001010b : SMOSI8/SSDA8/TXD8 001101b : MISOB 010001b : ET0_RX_DV 011110b : GTETRGC	端子機能選択ビット 000000b : Hi-Z 001010b : SMOSI8/SSDA8/TXD8 001101b : MISOB 010001b : ET0_RX_DV 011110b : GTETRGC

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PK4PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB1 010001b : ET0_ERXD2 011110b : GTADSM0 100110b : CAT0_ERXD2	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB1 010001b : ET0_ERXD2 011110b : GTADSM0	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB1 010001b : ET0_ERXD2 011110b : GTADSM0
PK5PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB2 010001b : ET0_ERXD3 011110b : GTADSM1 100110b : CAT0_ERXD3	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB2 010001b : ET0_ERXD3 011110b : GTADSM1	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB2 010001b : ET0_ERXD3 011110b : GTADSM1
PK6PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB3 011110b : GTIOC1A 100111b : CATLINKACT0	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB3 011110b : GTIOC1A	端子機能選択ビット  000000b : Hi-Z 001101b : SSLB3 011110b : GTIOC1A
PK7PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 011110b : GTIOC1B 100111b : CATLINKACT1	端子機能選択ビット  000000b : Hi-Z 011110b : GTIOC1B	端子機能選択ビット  000000b : Hi-Z 011110b : GTIOC1B

表 2.34 PLn 端子機能制御レジスタ (PLnPFS) の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PL0PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SCK9 001101b : RSPCKC 010001b : ET0_ERXD0 010010b : RMII0_RXD0 011101b : TIC2 011110b : GTETRGA 100110b : CAT0_ERXD0	端子機能選択ビット  000000b : Hi-Z 001010b : SCK9 001101b : RSPCKC 010001b : ET0_ERXD0 010010b : RMII0_RXD0 011101b : TIC2 011110b : GTETRGA	端子機能選択ビット  000000b : Hi-Z 001010b : SCK9 001101b : RSPCKC 010001b : ET0_ERXD0 010010b : RMII0_RXD0 011101b : TIC2 011110b : GTETRGA
PL1PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO9/SSCL9/RXD9 001101b : MOSIC 010001b : ET0_ERXD1 010010b : RMII0_RXD1 011101b : TOC2 011110b : GTETRGA 100110b : CAT0_ERXD1	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO9/SSCL9/RXD9 001101b : MOSIC 010001b : ET0_ERXD1 010010b : RMII0_RXD1 011101b : TOC2 011110b : GTETRGA	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO9/SSCL9/RXD9 001101b : MOSIC 010001b : ET0_ERXD1 010010b : RMII0_RXD1 011101b : TOC2 011110b : GTETRGA

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PL2PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI9/SSDA9/TXD9 001101b : MISOC 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 011110b : GTETRGC 100110b : CAT0_RX_ER	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI9/SSDA9/TXD9 001101b : MISOC 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 011110b : GTETRGC	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI9/SSDA9/TXD9 001101b : MISOC 010001b : ET0_RX_ER 010010b : RMII0_RX_ER 011110b : GTETRGC
PL3PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001011b : RTS9#/CTS9#/SS9# 001101b : SSLC0 010001b : ET0_RX_CLK 010010b : REF50CK0 011110b : GTETRGD 100110b : CAT0_RX_CLK	端子機能選択ビット  000000b : Hi-Z 001011b : RTS9#/CTS9#/SS9# 001101b : SSLC0 010001b : ET0_RX_CLK 010010b : REF50CK0 011110b : GTETRGD	端子機能選択ビット  000000b : Hi-Z 001011b : RTS9#/CTS9#/SS9# 001101b : SSLC0 010001b : ET0_RX_CLK 010010b : REF50CK0 011110b : GTETRGD
PL4PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC1 010001b : ET0_ETXD0 010010b : RMII0_TXD0 011110b : GTADSM0 100110b : CAT0_ETXD0	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC1 010001b : ET0_ETXD0 010010b : RMII0_TXD0 011110b : GTADSM0	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC1 010001b : ET0_ETXD0 010010b : RMII0_TXD0 011110b : GTADSM0
PL5PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC2 010001b : ET0_ETXD1 010010b : RMII0_TXD1 011110b : GTADSM1 100110b : CAT0_ETXD1	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC2 010001b : ET0_ETXD1 010010b : RMII0_TXD1 011110b : GTADSM1	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC2 010001b : ET0_ETXD1 010010b : RMII0_TXD1 011110b : GTADSM1
PL6PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC3 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011110b : GTIOC2A 100110b : CAT0_TX_EN	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC3 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011110b : GTIOC2A	端子機能選択ビット  000000b : Hi-Z 001101b : SSLC3 010001b : ET0_TX_EN 010010b : RMII0_TXD_EN 011110b : GTIOC2A
PL7PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_MDIO 011110b : GTIOC2B 100110b : CAT0_MDIO 101000b : PMGIO_MDIO	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_MDIO 011110b : GTIOC2B 101000b : PMGIO_MDIO	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_MDIO 011110b : GTIOC2B 101000b : PMGIO_MDIO

表 2.35 PMn 端子機能制御レジスタ(PMnPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PM0PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SCK10 010100b : ET1_ERXD0 010101b : RMI1_RXD0 011010b : SDHI_CLK 011011b : QSPCLK-A 011101b : TIC3 011110b : GTETRGA 100110b : CAT1_ERXD0	端子機能選択ビット  000000b : Hi-Z 001010b : SCK10 010100b : ET1_ERXD0 010101b : RMI1_RXD0 011010b : SDHI_CLK 011011b : QSPCLK-A 011101b : TIC3 011110b : GTETRGA	端子機能選択ビット  000000b : Hi-Z 001010b : SCK10  011010b : SDHI_CLK 011011b : QSPCLK-A 011101b : TIC3 011110b : GTETRGA
PM1PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO10/SSCL10/RXD10 010100b : ET1_ERXD1 010101b : RMI1_RXD1 011010b : SDHI_CMD 011011b : QSSL-A 011101b : TOC3 011110b : GTETRGB 100110b : CAT1_ERXD1	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO10/SSCL10/RXD10 010100b : ET1_ERXD1 010101b : RMI1_RXD1 011010b : SDHI_CMD 011011b : QSSL-A 011101b : TOC3 011110b : GTETRGB	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO10/SSCL10/RXD10  011010b : SDHI_CMD 011011b : QSSL-A 011101b : TOC3 011110b : GTETRGB
PM2PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI10/SSDA10/TXD10 010100b : ET1_ERXD2 011010b : SDHI_D0 011011b : QMO/QIO0 011110b : GTETRGC 100110b : CAT1_ERXD2	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI10/SSDA10/TXD10 010100b : ET1_ERXD2 011010b : SDHI_D0 011011b : QMO/QIO0 011110b : GTETRGC	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI10/SSDA10/TXD10  011010b : SDHI_D0 011011b : QMO/QIO0 011110b : GTETRGC
PM3PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001011b : RTS10#/CTS10#/SS10# 010100b : ET1_ERXD3 011010b : SDHI_D1 011011b : QMI/QIO1 011110b : GTETRGD 100110b : CAT1_ERXD3	端子機能選択ビット  000000b : Hi-Z 001011b : RTS10#/CTS10#/SS10# 010100b : ET1_ERXD3 011010b : SDHI_D1 011011b : QMI/QIO1 011110b : GTETRGD	端子機能選択ビット  000000b : Hi-Z 001011b : RTS10#/CTS10#/SS10#  011010b : SDHI_D1 011011b : QMI/QIO1 011110b : GTETRGD
PM4PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_ETXD2 011010b : SDHI_D2 011011b : QIO2-A 011110b : GTADSM0 100110b : CAT0_ETXD2	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_ETXD2 011010b : SDHI_D2 011011b : QIO2-A 011110b : GTADSM0	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_ETXD2 011010b : SDHI_D2 011011b : QIO2-A 011110b : GTADSM0

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~7)
PM5PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_ETXD3 011010b : SDHI_D3 011011b : QIO3-A 011110b : GTADSM1 100110b : CAT0_ETXD3	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_ETXD3 011010b : SDHI_D3 011011b : QIO3-A 011110b : GTADSM1	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_ETXD3 011010b : SDHI_D3 011011b : QIO3-A 011110b : GTADSM1
PM6PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_TX_CLK 011010b : SDHI_CD 011110b : GTIOC3A 100110b : CAT0_TX_CLK	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_TX_CLK 011010b : SDHI_CD 011110b : GTIOC3A	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_TX_CLK 011010b : SDHI_CD 011110b : GTIOC3A
PM7PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_CRS 010010b : RMII0_CRS_DV 011010b : SDHI_WP 011110b : GTIOC3B 100110b : CAT0_RX_DV	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_CRS 010010b : RMII0_CRS_DV 011010b : SDHI_WP 011110b : GTIOC3B	端子機能選択ビット  000000b : Hi-Z 010001b : ET0_CRS 010010b : RMII0_CRS_DV 011010b : SDHI_WP 011110b : GTIOC3B

表 2.36 PNn 端子機能制御レジスタ(PNnPFS)の比較

レジスタ	ビット	RX72M/RX72N (n = 0~5)	RX66N (n = 4, 5)
PN0PFS	PSEL[5:0]	端子機能選択ビット	-
PN1PFS	PSEL[5:0]	端子機能選択ビット	-
PN2PFS	PSEL[5:0]	端子機能選択ビット	-
PN3PFS	PSEL[5:0]	端子機能選択ビット	-
PN4PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 010100b : ET1_MDIO 011011b : QSPCLK-C 101000b : PMGI1_MDIO	端子機能選択ビット  000000b : Hi-Z  011011b : QSPCLK-C
PN5PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 010100b : ET1_MDC 011011b : QSSL-C 101000b : PMGI1_MDC	端子機能選択ビット  000000b : Hi-Z  011011b : QSSL-C

表 2.37 PQn 端子機能制御レジスタ(PQnPFS)の比較

レジスタ	ビット	RX72M (n = 0~7)	RX72N (n = 0~7)	RX66N (n = 0~3)
PQ0PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SCK11 010100b : ET1_CRS 010101b : RMI11_CRS_DV 100110b : CAT1_RX_DV	端子機能選択ビット  000000b : Hi-Z 001010b : SCK11 010100b : ET1_CRS 010101b : RMI11_CRS_DV	端子機能選択ビット  000000b : Hi-Z 001010b : SCK11
PQ1PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO11/SSCL11/RXD11 010100b : ET1_COL	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO11/SSCL11/RXD11 010100b : ET1_COL	端子機能選択ビット  000000b : Hi-Z 001010b : SMISO11/SSCL11/RXD11
PQ2PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI11/SSDA11/TXD11 010100b : ET1_RX_DV 100110b : CAT1_RX_DV	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI11/SSDA11/TXD11 010100b : ET1_RX_DV	端子機能選択ビット  000000b : Hi-Z 001010b : SMOSI11/SSDA11/TXD11
PQ3PFS	PSEL[5:0]	端子機能選択ビット  000000b : Hi-Z 001011b : RTS11#/CTS11#/SS11# 010100b : ET1_TX_ER	端子機能選択ビット  000000b : Hi-Z 001011b : RTS11#/CTS11#/SS11# 010100b : ET1_TX_ER	端子機能選択ビット  000000b : Hi-Z 001011b : RTS11#/CTS11#/SS11#
PQ4PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
PQ5PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
PQ6PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-
PQ7PFS	PSEL[5:0]	端子機能選択ビット	端子機能選択ビット	-

表 2.38 マルチファンクションピンコントローラのレジスタ比較

レジスタ	ビット	RX72M(MPC)	RX72N(MPC)	RX66N(MPC)
PFENET	PHYMODE 1	イーサネットチャンネル 1 モード設定ビット	イーサネットチャンネル 1 モード設定ビット	-



## 2.9 イーサネットコントローラ

表 2.39 にイーサネットコントローラの概要比較を示します。

表 2.39 イーサネットコントローラの概要比較

項目	RX72M(ETHERC)/RX72N(ETHERC)	RX66N(ETHERC)
チャンネル	2 チャンネル	1 チャンネル
プロトコル	IEEE802.3x に準拠したフロー制御	IEEE802.3x に準拠したフロー制御
データ送受信	イーサネット/IEEE802.3 に準拠したフレームを送受信	イーサネット/IEEE802.3 に準拠したフレームを送受信
通信速度	10 Mbps および 100 Mbps に対応	10 Mbps および 100 Mbps に対応
通信方式	全二重通信および半二重通信に対応	全二重通信および半二重通信に対応
インタフェース	IEEE802.3u に準拠した MII (Media Independent Interface) および RMII (Reduced Media Independent Interface) に対応	IEEE802.3u に準拠した MII (Media Independent Interface) および RMII (Reduced Media Independent Interface) に対応
機能	Magic PacketTM (注1) の検出および Wake-On-LAN (WOL) 信号の出力	Magic PacketTM (注1) の検出および Wake-On-LAN (WOL) 信号の出力

注 1. Magic Packet は、Advanced Micro Devices, Inc. の商標です。

## 2.10 イーサネットコントローラ用 DMA コントローラ

表 2.40 にイーサネットコントローラ用 DMA コントローラの概要比較を、表 2.41 にイーサネットコントローラ用 DMA コントローラのレジスタ比較を示します。

表 2.40 イーサネットコントローラ用 DMA コントローラの概要比較

項目	RX72M(EDMACa)/RX72N(EDMACa)	RX66N(EDMACa)
チャンネル	<ul style="list-style-type: none"> <li>ETHERC 用 : 2 チャンネル</li> <li>EPTPC 用 : 1 チャンネル</li> </ul>	<ul style="list-style-type: none"> <li>ETHERC 用 : 1 チャンネル</li> </ul>
データ送受信	<ul style="list-style-type: none"> <li>ディスクリプタによる送受信制御</li> <li>1バッファ/フレーム(シングルバッファフレーム送受信)、複数バッファ/フレーム(マルチバッファフレーム送受信)の転送方式に対応</li> </ul>	<ul style="list-style-type: none"> <li>ディスクリプタによる送受信制御</li> <li>1バッファ/フレーム(シングルバッファフレーム送受信)、複数バッファ/フレーム(マルチバッファフレーム送受信)の転送方式に対応</li> </ul>
機能	<ul style="list-style-type: none"> <li>ブロック転送(32 バイト単位)によるシステムバス占有時間を最小化</li> <li>送受信フレームステータスのディスクリプタへのライトバック</li> <li>受信データへのパディング挿入</li> </ul>	<ul style="list-style-type: none"> <li>ブロック転送(32 バイト単位)によるシステムバス占有時間を最小化</li> <li>送受信フレームステータスのディスクリプタへのライトバック</li> <li>受信データへのパディング挿入</li> </ul>
消費電力低減機能	<ul style="list-style-type: none"> <li>モジュールストップ状態に遷移することで消費電力を低減可能</li> </ul>	<ul style="list-style-type: none"> <li>モジュールストップ状態に遷移することで消費電力を低減可能</li> </ul>

表 2.41 イーサネットコントローラ用 DMA コントローラのレジスタ比較

レジスタ	ビット	RX72M(EDMACa)/RX72N(EDMACa)	RX66N(EDMACa)
PTPEDMAC.EESR	-	PTP/EDMAC ステータスレジスタ	-
PTPEDMAC.EESIPR	-	PTP/EDMAC ステータス割り込み許可レジスタ	-
FDR	RFD[4:0]	受信 FIFO 容量ビット  b4 b0  01111 : 4096 バイト 上記以外は設定しないでください	受信 FIFO 容量ビット  b4 b0  00111 : 1968 バイト 上記以外は設定しないでください
FCFTR	RFDO[2:0]	受信 FIFO 格納データ量 PAUSE 送出しきい値ビット  b2 b0 0 0 0 : 受信 FIFO 内に 224 (256 - 32) バイトのデータを格納時 0 0 1 : 受信 FIFO 内に 480 (512 - 32) バイトのデータを格納時 : 1 1 0 : 受信 FIFO 内に 1760 (1792 - 32) バイトのデータを格納時 1 1 1 : 受信 FIFO 内に 2016 (2048 - 32) バイトのデータを格納時	受信 FIFO 格納データ量 PAUSE 送出しきい値ビット  b2 b0 0 0 0 : 受信 FIFO 内に 224 (256 - 32) バイトのデータを格納時 0 0 1 : 受信 FIFO 内に 480 (512 - 32) バイトのデータを格納時 : 1 1 0 : 受信 FIFO 内に 1760 (1792 - 32) バイトのデータを格納時 1 1 1 : 受信 FIFO 内に 1952 (2048 - 96) バイトのデータを格納時

## 2.11 PHY マネジメントインタフェース

表 2.42 に PHY マネジメントインタフェースの概要比較を示します。

表 2.42 PHY マネジメントインタフェースの概要比較

項目	RX72M(PMGI)/RX72N(PMGI)	RX66N(PMGI)
チャンネル数	2 チャンネル	1 チャンネル
通信フォーマット	IEEE802.3 に準拠した MII Management Interface に対応	IEEE802.3 に準拠した MII Management Interface に対応
入出力端子	MDC (クロック出力)、MDIO (データ入出力)	MDC (クロック出力)、MDIO (データ入出力)
転送速度	PCLKA を分周して MDC を生成。 分周比は 4~128 分周	PCLKA を分周して MDC を生成。 分周比は 4~128 分周
PHY レジスタアドレス	5 ビットアドレスフォーマット	5 ビットアドレスフォーマット
PHY デバイスアドレス	5 ビットアドレスフォーマット	5 ビットアドレスフォーマット
プリアンブル有無の 選択	プリアンブル有無の選択が可能	プリアンブル有無の選択が可能
MDIO 出力遅延機能	MDIO の出力タイミングを遅延させることが 可能	MDIO の出力タイミングを遅延させることが 可能
MDIO 入力のキャプ チャータイミン グ変更	MDIO 入力のキャプチャータイミン グを変更 することが可能	MDIO 入力のキャプチャータイミン グを変更 することが可能
割り込み要因	ライトデータ送信終了 およびリードデータ受信終了	ライトデータ送信終了 およびリードデータ受信終了

## 2.12 RAM

表 2.43 に RAM の概要比較を示します。

表 2.43 RAM の概要比較

項目		RX72M/RX72N	RX66N
RAM	容量	512K バイト	512K バイト
	アドレス	0000 0000h~0007 FFFFh	0000 0000h~0007 FFFFh
	メモリバス	メモリバス 1	メモリバス 1
	アクセス	<ul style="list-style-type: none"> <li>RAM 有効/無効選択可能</li> <li>読み出し/書き込みともに 1 サイクルで動作</li> </ul>	<ul style="list-style-type: none"> <li>RAM 有効/無効選択可能</li> <li>読み出し/書き込みともに 1 サイクルで動作</li> </ul>
	データ保持機能	ディープソフトウェアスタンバイモード時のデータ保持機能なし	ディープソフトウェアスタンバイモード時のデータ保持機能なし
	消費電力低減機能	RAM、拡張 RAM、ECCRAM 個別にモジュールストップ状態への遷移が可能	RAM、拡張 RAM、ECCRAM 個別にモジュールストップ状態への遷移が可能
	エラーチェック機能	<ul style="list-style-type: none"> <li>パリティチェック : 1 ビット誤り検出</li> <li>エラー発生時、ノンマスカブル割り込み、または割り込みを発生</li> </ul>	<ul style="list-style-type: none"> <li>パリティチェック : 1 ビット誤り検出</li> <li>エラー発生時、ノンマスカブル割り込み、または割り込みを発生</li> </ul>
拡張 RAM	容量	512K バイト	512K バイト
	アドレス	0080 0000h~0087 FFFFh	0080 0000h~0087 FFFFh
	メモリバス	メモリバス 3	メモリバス 3
	アクセス	<ul style="list-style-type: none"> <li>拡張 RAM 有効/無効選択可能</li> </ul> <p>【MEMWAIT = 0 の場合】</p> <ul style="list-style-type: none"> <li>読み出し/書き込みともに 1 サイクルで動作</li> </ul> <p>【MEMWAIT = 1 の場合】</p> <ul style="list-style-type: none"> <li>読み出し/書き込みともに 2 サイクルで動作</li> </ul>	<ul style="list-style-type: none"> <li>拡張 RAM 有効/無効選択可能</li> </ul> <ul style="list-style-type: none"> <li>読み出し/書き込みともに 1 サイクルで動作</li> </ul>
	データ保持機能	ディープソフトウェアスタンバイモード時のデータ保持機能なし	ディープソフトウェアスタンバイモード時のデータ保持機能なし
	消費電力低減機能	RAM、拡張 RAM、ECCRAM 個別にモジュールストップ状態への遷移が可能	RAM、拡張 RAM、ECCRAM 個別にモジュールストップ状態への遷移が可能
	エラーチェック機能	<ul style="list-style-type: none"> <li>パリティチェック : 1 ビット誤り検出</li> <li>エラー発生時、ノンマスカブル割り込み、または割り込みを発生</li> </ul>	<ul style="list-style-type: none"> <li>パリティチェック : 1 ビット誤り検出</li> <li>エラー発生時、ノンマスカブル割り込み、または割り込みを発生</li> </ul>
ECCRAM	容量	32K バイト	32K バイト
	アドレス	00FF 8000h~00FF FFFFh	00FF 8000h~00FF FFFFh
	メモリバス	メモリバス 3	メモリバス 3
	アクセス	<ul style="list-style-type: none"> <li>ECCRAM 有効/無効選択可能</li> </ul> <p>【MEMWAIT = 0 の場合】</p> <ul style="list-style-type: none"> <li>ECC 機能無効の場合 読み出し/書き込みともに 2 サイクルで動作</li> <li>ECC 機能有効の場合(エラーなしのとき) 読み出し/書き込みともに 2 サイクルで動作</li> </ul>	<ul style="list-style-type: none"> <li>ECCRAM 有効/無効選択可能</li> </ul> <ul style="list-style-type: none"> <li>ECC 機能無効の場合 読み出し/書き込みともに 2 サイクルで動作</li> <li>ECC 機能有効の場合(エラーなしのとき) 読み出し/書き込みともに 2 サイクルで動作</li> </ul>

項目		RX72M/RX72N	RX66N
ECCRAM	アクセス	<ul style="list-style-type: none"> <li>ECC 機能有効の場合(エラー発生時)読み出し/書き込みともに 3 サイクルで動作</li> <li>【MEMWAIT =1 の場合】</li> <li>ECC 機能無効の場合読み出し/書き込みともに 3 サイクルで動作</li> <li>ECC 機能有効の場合(エラーなしのとき)読み出しは 3 サイクル、書き込みは 4 サイクルで動作</li> <li>ECC 機能有効の場合(エラー発生時)読み出し/書き込みともに 5 サイクルで動作</li> </ul>	<ul style="list-style-type: none"> <li>ECC 機能有効の場合(エラー発生時)読み出し/書き込みともに 3 サイクルで動作</li> </ul>
	データ保持機能	ディープソフトウェアスタンバイモード時のデータ保持機能なし	ディープソフトウェアスタンバイモード時のデータ保持機能なし
	消費電力低減機能	RAM、拡張 RAM、ECCRAM 個別にモジュールストップ状態への遷移が可能	RAM、拡張 RAM、ECCRAM 個別にモジュールストップ状態への遷移が可能
	エラーチェック機能	<ul style="list-style-type: none"> <li>ECC 誤り訂正機能 1 ビット誤り検出、2 ビット誤り検出</li> <li>エラー発生時、ノンマスカブル割り込み、または割り込みを発生</li> </ul>	<ul style="list-style-type: none"> <li>ECC 誤り訂正機能 1 ビット誤り訂正、2 ビット誤り検出</li> <li>エラー発生時、ノンマスカブル割り込み、または割り込みを発生</li> </ul>

## 2.13 フラッシュメモリ

表 2.44 にフラッシュメモリの概要比較を示します。

表 2.44 フラッシュメモリの概要比較

項目	RX72M(FLASH)/RX72N(FLASH)	RX66N(FLASH)
コードフラッシュメモリ/データフラッシュメモリ共通	<ul style="list-style-type: none"> <li>FACI コマンド発行領域(007E 0000h)に設定した FACI コマンドで、コードフラッシュメモリ/データフラッシュメモリのプログラム/イレーズ、オプション設定メモリのプログラムが可能(セルフプログラミング)</li> <li>シリアルプログラマによるシリアルインタフェース通信を介したプログラム/イレーズ(シリアルプログラミング)</li> </ul>	<ul style="list-style-type: none"> <li>FACI コマンド発行領域(007E 0000h)に設定した FACI コマンドで、コードフラッシュメモリ/データフラッシュメモリのプログラム/イレーズ、オプション設定メモリのプログラムが可能(セルフプログラミング)</li> <li>シリアルプログラマによるシリアルインタフェース通信を介したプログラム/イレーズ(シリアルプログラミング)</li> </ul>
セキュリティ機能	フラッシュメモリの不正改ざん/不正リードを防止	フラッシュメモリの不正改ざん/不正リードを防止
プロテクション機能	フラッシュメモリの誤書き換えを防止	フラッシュメモリの誤書き換えを防止
BGO (バックグラウンドオペレーション)機能	<ul style="list-style-type: none"> <li>コードフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能</li> <li>コードフラッシュメモリプログラム/イレーズ中のデータフラッシュメモリリードが可能</li> <li>データフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能</li> </ul>	<ul style="list-style-type: none"> <li>コードフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能</li> <li>コードフラッシュメモリプログラム/イレーズ中のデータフラッシュメモリリードが可能</li> <li>データフラッシュメモリプログラム/イレーズ中のコードフラッシュメモリリードが可能</li> </ul>
その他の機能	<ul style="list-style-type: none"> <li>セルフプログラミング中の割り込み受け付け可能</li> <li>本 MCU の初期設定をオプション設定メモリに設定可能</li> </ul>	<ul style="list-style-type: none"> <li>セルフプログラミング中の割り込み受け付け可能</li> <li>本 MCU の初期設定をオプション設定メモリに設定可能</li> </ul>
オンボードプログラミング (シリアルプログラミング/セルフプログラミング)	<ul style="list-style-type: none"> <li>ブートモード(SCI インタフェース)によるプログラム/イレーズ <ul style="list-style-type: none"> <li>—調歩同期式シリアルインターフェース (SCI1)を使用</li> <li>—通信速度は自動調整</li> </ul> </li> <li>ブートモード(USB インタフェース)によるプログラム/イレーズ <ul style="list-style-type: none"> <li>—USB を使用</li> <li>—特別なハードウェアが不要で、PC と直結可能</li> </ul> </li> <li>ブートモード(FINE インタフェース)によるプログラム/イレーズ <ul style="list-style-type: none"> <li>—FINE を使用</li> </ul> </li> <li>セルフプログラミングによるプログラム/イレーズ <ul style="list-style-type: none"> <li>—システムをリセットすることなくフラッシュメモリのプログラム/イレーズが可能</li> </ul> </li> </ul>	<ul style="list-style-type: none"> <li>ブートモード(SCI インタフェース)によるプログラム/イレーズ <ul style="list-style-type: none"> <li>—調歩同期式シリアルインターフェース (SCI1)を使用</li> <li>—通信速度は自動調整</li> </ul> </li> <li>ブートモード(USB インタフェース)によるプログラム/イレーズ <ul style="list-style-type: none"> <li>—USB を使用</li> <li>—特別なハードウェアが不要で、PC と直結可能</li> </ul> </li> <li>ブートモード(FINE インタフェース)によるプログラム/イレーズ <ul style="list-style-type: none"> <li>—FINE を使用</li> </ul> </li> <li>セルフプログラミングによるプログラム/イレーズ <ul style="list-style-type: none"> <li>—システムをリセットすることなくフラッシュメモリのプログラム/イレーズが可能</li> </ul> </li> </ul>
ユニーク ID	本 MCU 個体ごとの 16 バイト長の ID コード	本 MCU 個体ごとの 16 バイト長の ID コード

項目	RX72M(FLASH)/RX72N(FLASH)	RX66N(FLASH)	
コードフラッシュメモリ	メモリ容量	<ul style="list-style-type: none"> <li>ユーザ領域：最大 4M バイト</li> </ul>	<ul style="list-style-type: none"> <li>ユーザ領域：最大 4M バイト</li> </ul>
	アドレス	<ul style="list-style-type: none"> <li>容量が 4M バイトの場合 —FFC0 0000h~FFFF FFFFh</li> <li>容量が 2M バイトの場合 —FFE0 0000h~FFFF FFFFh</li> </ul>	<ul style="list-style-type: none"> <li>容量が 4M バイトの場合 —FFC0 0000h~FFFF FFFFh</li> <li>容量が 2M バイトの場合 —FFE0 0000h~FFFF FFFFh</li> </ul>
	ROM キャッシュ	<ul style="list-style-type: none"> <li>容量：8 バイト</li> <li>マッピング方式：ダイレクトマップ</li> <li>ラインサイズ：16 バイト</li> </ul>	<ul style="list-style-type: none"> <li>容量：8K バイト</li> <li>マッピング方式：ダイレクトマップ</li> <li>ラインサイズ：16 バイト</li> </ul>
	リード サイクル	<ul style="list-style-type: none"> <li>ROM キャッシュ動作許可時：                             <ul style="list-style-type: none"> <li>—キャッシュヒット時：1 サイクル</li> <li>—キャッシュミス時：                                     <ul style="list-style-type: none"> <li>ICLK ≤ 120MHz 1~2 サイクル</li> <li>ICLK &gt; 120MHz 2~3 サイクル</li> </ul> </li> </ul> </li> <li>ROM キャッシュ動作禁止時：                             <ul style="list-style-type: none"> <li>ICLK ≤ 120MHz 1 サイクル</li> <li>ICLK &gt; 120MHz 2 サイクル</li> </ul> </li> </ul>	<ul style="list-style-type: none"> <li>ROM キャッシュ動作許可時：                             <ul style="list-style-type: none"> <li>—キャッシュヒット時、1 サイクル</li> <li>—キャッシュミス時、1~2 サイクル</li> </ul> </li> <li>ROM キャッシュ動作禁止時：                             <ul style="list-style-type: none"> <li>1 サイクル</li> </ul> </li> </ul>
	イレーズ後の値	FFh	FFh
	デュアルバンク機能	デュアルバンク構成を用いて、書き換え動作中の中断に対して安全な更新を行うことが可能 <ul style="list-style-type: none"> <li>リニアモード：コードフラッシュメモリを 1 領域として使用するモード</li> <li>デュアルモード：コードフラッシュメモリを 2 領域に分割して使用するモード</li> </ul>	デュアルバンク構成を用いて、書き換え動作中の中断に対して安全な更新を行うことが可能 <ul style="list-style-type: none"> <li>リニアモード：コードフラッシュメモリを 1 領域として使用するモード</li> <li>デュアルモード：コードフラッシュメモリを 2 領域に分割して使用するモード</li> </ul>
	Trusted Memory (TM)機能	コードフラッシュメモリに対する不正リード防止 <ul style="list-style-type: none"> <li>リニアモード：ブロック 8, 9</li> <li>デュアルモード：ブロック 8, 9, 78, 79</li> </ul>	コードフラッシュメモリに対する不正リード防止 <ul style="list-style-type: none"> <li>リニアモード：ブロック 8, 9</li> <li>デュアルモード：ブロック 8, 9, 78, 79</li> </ul>
	プログラム/イレーズ単位	<ul style="list-style-type: none"> <li>ユーザ領域へのプログラム：128 バイト</li> <li>ユーザ領域のイレーズ：ブロック単位</li> </ul>	<ul style="list-style-type: none"> <li>ユーザ領域へのプログラム：128 バイト</li> <li>ユーザ領域のイレーズ：ブロック単位</li> </ul>
オフボードプログラミング	パラレルプログラマを使用して、コードフラッシュメモリ、オプション設定メモリのプログラム/イレーズが可能	パラレルプログラマを使用して、コードフラッシュメモリ、オプション設定メモリのプログラム/イレーズが可能	
データフラッシュメモリ	メモリ容量	データ領域：32K バイト	データ領域：32K バイト
	アドレス	0010 0000h~0010 7FFFh	0010 0000h ~ 0010 7FFFh
	リード サイクル	FCLK の周波数毎のサイクルでリード	FCLK の周波数毎のサイクルでリード
	イレーズ後の値	不定値	不定値
	プログラム/イレーズ単位	<ul style="list-style-type: none"> <li>データ領域へのプログラム：4 バイト</li> <li>データ領域のイレーズ：64/128/256 バイト</li> </ul>	<ul style="list-style-type: none"> <li>データ領域へのプログラム：4 バイト</li> <li>データ領域のイレーズ：64/128/256 バイト</li> </ul>
オフボードプログラミング	パラレルプログラマを使用したデータフラッシュメモリのプログラム/イレーズはできません	パラレルプログラマを使用したデータフラッシュメモリのプログラム/イレーズはできません	

## 2.14 パッケージ

表 2.45 に示す通り、一部パッケージの外形図やパッケージ展開に差分がありますので、基板設計時には留意ください。

表 2.45 パッケージ

パッケージタイプ	RENESAS Code		
	RX72M	RX72N	RX66N
145 ピン TFLGA	×	○	○

○ : パッケージあり(RENESAS Code は省略)、 × : パッケージなし



### 3. 端子機能の比較

以下に端子機能の比較、および電源、クロック、システム制御端子の比較を示します。いずれかのグループにしか存在しない項目は青字に、両方のグループに存在するが相違点がある項目は赤字にしています。仕様に相違点がない項目は黒字にしています。

#### 3.1 224 ピン LFBGA パッケージ

表 3.1 に 224 ピン LFBGA パッケージ端子機能の比較を示します。

表 3.1 224 ピン LFBGA パッケージ端子機能の比較

224 ピン LFBGA	RX72M	RX72N	RX66N
A1	NC	NC	NC
A2	VREFH0	VREFH0	VREFH0
A3	VREFL0	VREFL0	VREFL0
A4	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
A5	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/ET1_CRS/ RMII1_CRS_DV/ CAT1_RX_DV/AN116/ DSMCLK4	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/ET1_CRS/ RMII1_CRS_DV/AN116	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/AN116
A6	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108
A7	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/LCD_DATA22-B/ IRQ2/AN110
A8	TRDATA5/P96/D22/A22/ ET1_ERXD2/CAT1_ERXD2	TRDATA5/P96/D22/A22/ ET1_ERXD2	TRDATA5/P96/D22/A22
A9	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/ET1_WOL/ QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/ET1_WOL/Q IO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/QIO3-B/ SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B/IRQ3/AN111
A10	TRDATA6/PG0/D24/ ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK	TRDATA6/PG0/D24/ ET1_RX_CLK/REF50CK1	TRDATA6/PG0/D24
A11	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER/QMI-B/QIO1- B/ SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/ AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/ QMI-B/QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107
A12	P61/SDCS#/D0[A0/D0]/ CS1#/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	P61/SDCS#/D0[A0/D0]/ CS1#/ET1_ERXD1/ RMII1_RXD1	P61/SDCS#/D0[A0/D0]/CS1#

224 ピン LFBGA	RX72M	RX72N	RX66N
A13	P62/RAS#/D1[A1/D1]/CS2#/ ET1_ERXD0/RMII1_RXD0/ CAT1_ERXD0	P62/RAS#/D1[A1/D1]/CS2#/ ET1_ERXD0/RMII1_RXD0	P62/RAS#/D1[A1/D1]/CS2#
A14	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1
A15	P70/SDCLK/CATLINKACT0	P70/SDCLK	P70/SDCLK
B1	AVSS0	AVSS0	AVSS0
B2	AVCC0	AVCC0	AVCC0
B3	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
B4	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
B5	P91/D17/A17/SCK7/ ET1_COL/AN115/DSMDAT5	P91/D17/A17/SCK7/ ET1_COL/AN115	P91/D17/A17/SCK7/AN115
B6	VCC	VCC	VCC
B7	P94/D20/A20/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0	P94/D20/A20/ET1_ERXD0/ RMII1_RXD0	P94/D20/A20
B8	TRDATA4/P95/D21/A21/ ET1_ERXD1/RMII1_RXD1/ CAT1_ERXD1	TRDATA4/P95/D21/A21/ ET1_ERXD1/RMII1_RXD1	TRDATA4/P95/D21/A21
B9	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/ QSSL-B/SDHI_CMD-B/ MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/ QSSL-B/SDHI_CMD-B/ MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/QSSL-B/ SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112
B10	PD6/D6[A6/D6]/MTIC5V/MTI OC8A/POE4#/SSLC2-A/ ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK/QMO-B/ QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/MTI OC8A/POE4#/SSLC2-A/ ET1_RX_CLK/REF50CK1/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106
B11	VCC	VCC	VCC
B12	P63/CAS#/D2[A2/D2]/CS3#/ ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	P63/CAS#/D2[A2/D2]/CS3#/ ET1_ETXD1/RMII1_TXD1	P63/CAS#/D2[A2/D2]/CS3#
B13	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RXD12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RXD12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RXD12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100
B14	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ CAT0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ LCD_DATA12-B/AN102

224 ピン LFBGA	RX72M	RX72N	RX66N
B15	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105
C1	AVSS1	AVSS1	AVSS1
C2	AVCC1	AVCC1	AVCC1
C3	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
C4	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
C5	VSS	VSS	VSS
C6	P90/D16/A16/TXD7/SMOSI7/ SSDA7/ET1_RX_DV/ CAT1_RX_DV/AN114/ DSMCLK5	P90/D16/A16/TXD7/SMOSI7/ SSDA7/ET1_RX_DV/AN114	P90/D16/A16/TXD7/SMOSI7/ SSDA7/AN114
C7	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109
C8	VCC	VCC	VCC
C9	TRSYNC1/P97/D23/A23/ ET1_ERXD3/CAT1_ERXD3	TRSYNC1/P97/D23/A23/ ET1_ERXD3	TRSYNC1/P97/D23/A23
C10	P60/CS0#/ET1_TX_EN/ RMII1_TXD_EN/ CAT1_TX_EN	P60/CS0#/ET1_TX_EN/ RMII1_TXD_EN	P60/CS0#
C11	P64/WE#/D3[A3/D3]/CS4#/ ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0	P64/WE#/D3[A3/D3]/CS4#/ ET1_ETXD0/RMII1_TXD0	P64/WE#/D3[A3/D3]/CS4#
C12	VSS	VSS	VSS
C13	PE5/D13[A13/D13]/D5[A5/D5]/ MTIOC4C/MTIOC2B/ GTIOC0A/RSPCKB-B/ ET0_RX_CLK/REF50CK0/ CAT0_RX_CLK/ LCD_DATA11-B/IRQ5/AN103	PE5/D13[A13/D13]/D5[A5/D5]/ MTIOC4C/MTIOC2B/ GTIOC0A/RSPCKB-B/ ET0_RX_CLK/REF50CK0/ LCD_DATA11-B/IRQ5/AN103	PE5/D13[A13/D13]/D5[A5/D5]/ MTIOC4C/MTIOC2B/ GTIOC0A/RSPCKB-B/ ET0_RX_CLK/REF50CK0/ LCD_DATA11-B/IRQ5/AN103
C14	P65/CKE/CS5#	P65/CKE/CS5#	P65/CKE/CS5#
C15	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2
D1	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
D2	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
D3	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
D4	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
D5	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/ CATLEDERR/QIO3-C/IRQ9/ AN119	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/QIO3-C/ IRQ9/AN119	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/QIO3-C/ IRQ9/AN119
D6	P02/TMC11/SCK6/SSIBCK1/ CATLEDSTER/IRQ10/AN120	P02/TMC11/SCK6/SSIBCK1/ IRQ10/AN120	P02/TMC11/SCK6/SSIBCK1/ IRQ10/AN120
D7	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/ET1_LINKSTA/ CAT1_LINKSTA/AN117/ DSMDAT4	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/ET1_LINKSTA/ AN117	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/AN117
D8	VSS	VSS	VSS

224 ピン LFBGA	RX72M	RX72N	RX66N
D9	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK- B/MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113
D10	TRDATA7/PG1/D25/ ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER	TRDATA7/PG1/D25/ ET1_RX_ER/RMII1_RX_ER	TRDATA7/PG1/D25
D11	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
D12	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/CAT0_ERXD3/ MMC_D7-B/LCD_DATA13-B/ AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
D13	VSS	VSS	VSS
D14	TRDATA0/PG2/D26/ ET1_TX_CLK/ CAT1_TX_CLK	TRDATA0/PG2/D26/ ET1_TX_CLK	TRDATA0/PG2/D26
D15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/EPLSOUT1/ CATSYNC1/IRQ15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/EPLSOUT1/ IRQ15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/IRQ15
E1	VCL	VCL	VCL
E2	VSS	VSS	VSS
E3	P00/TMRIO/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/ CATLATCH1/QIO2-C/IRQ8/ AN118	P00/TMRIO/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/QIO2-C/ IRQ8/AN118	P00/TMRIO/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/QIO2-C/ IRQ8/AN118
E4	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
E5	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#
E6	PN0/ET1_ETXD2/ CAT1_ETXD2	PN0/ET1_ETXD2	PN0
E7	PQ0/SCK11/ET1_CRS/ RMII1_CRS_DV/ CAT1_RX_DV	PQ0/SCK11/ET1_CRS/ RMII1_CRS_DV	PQ0/SCK11
E8	PQ1/SMISO11/SSCL11/ RXD11/ET1_COL	PQ1/SMISO11/SSCL11/ RXD11/ET1_COL	PQ1/SMISO11/SSCL11/ RXD11
E9	PQ3/RTS11#/CTS11#/ SS11#/ET1_TX_ER	PQ3/RTS11#/CTS11#/ SS11#/ET1_TX_ER	PQ3/RTS11#/CTS11#/ SS11#
E10	PQ5/ET1_ETXD0/ RMII1_TXD0/CAT1_ETXD0	PQ5/ET1_ETXD0/ RMII1_TXD0	PQ5
E11	PQ4/ET1_RX_CLK/ REF50CK1/CAT1_RX_CLK	PQ4/ET1_RX_CLK/ REF50CK1	PQ4
E12	VCC	VCC	VCC

224 ピン LFBGA	RX72M	RX72N	RX66N
E13	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104
E14	TRCLK/PG5/D29/ <a href="#">ET1_ETXD2/CAT1_ETXD2</a>	TRCLK/PG5/D29/ <a href="#">ET1_ETXD2</a>	TRCLK/PG5/D29
E15	TRSYNC/PG4/D28/ <a href="#">ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1</a>	TRSYNC/PG4/D28/ <a href="#">ET1_ETXD1/RMII1_TXD1</a>	TRSYNC/PG4/D28
F1	XCIN	XCIN	XCIN
F2	VBATT	VBATT	VBATT
F3	TRST#/PF4	TRST#/PF4	TRST#/PF4
F4	PK4/GTADSM0/SSLB1/ ET0_ERXD2/ <a href="#">CAT0_ERXD2</a>	PK4/GTADSM0/SSLB1/ ET0_ERXD2	PK4/GTADSM0/SSLB1/ ET0_ERXD2
F5	PK5/GTADSM1/SSLB2/ ET0_ERXD3/ <a href="#">CAT0_ERXD3</a>	PK5/GTADSM1/SSLB2/ ET0_ERXD3	PK5/GTADSM1/SSLB2/ ET0_ERXD3
F6	EMLE	EMLE	EMLE
F7	PK6/GTIOC1A/SSLB3/ <a href="#">CATLINKACT0</a>	PK6/GTIOC1A/SSLB3	PK6/GTIOC1A/SSLB3
F8	PN1/ <a href="#">ET1_ETXD3/ CAT1_ETXD3</a>	PN1/ <a href="#">ET1_ETXD3</a>	PN1
F9	PQ6/ <a href="#">ET1_ETXD1/ RMII1_TXD1/CAT1_ETXD1</a>	PQ6/ <a href="#">ET1_ETXD1/ RMII1_TXD1</a>	PQ6
F10	VSS	VSS	VSS
F11	PM1/TOC3/GTETRGB/ SMISO10/SSCL10/RXD10/ <a href="#">ET1_ERXD1/RMII1_RXD1/ CAT1_ERXD1/ SDHI_CMD-D/QSSL-A</a>	PM1/TOC3/GTETRGB/ SMISO10/SSCL10/RXD10/ <a href="#">ET1_ERXD1/RMII1_RXD1/ SDHI_CMD-D/QSSL-A</a>	PM1/TOC3/GTETRGB/ SMISO10/SSCL10/RXD10/ SDHI_CMD-D/QSSL-A
F12	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1-B/ ET0_TX_EN/ RMII0_TXD_EN/ <a href="#">CAT0_TX_EN/CATLEDRUN/ LCD_DATA8-B</a>	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1-B/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1-B/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B
F13	TRDATA1/PG3/D27/ <a href="#">ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0</a>	TRDATA1/PG3/D27/ <a href="#">ET1_ETXD0/RMII1_TXD0</a>	TRDATA1/PG3/D27
F14	TRDATA2/PG6/D30/ <a href="#">ET1_ETXD3/CAT1_ETXD3</a>	TRDATA2/PG6/D30/ <a href="#">ET1_ETXD3</a>	TRDATA2/PG6/D30
F15	TRDATA3/PG7/D31/ <a href="#">ET1_TX_ER</a>	TRDATA3/PG7/D31/ <a href="#">ET1_TX_ER</a>	TRDATA3/PG7/D31
G1	XCOUT	XCOUT	XCOUT
G2	VSS	VSS	VSS
G3	VCC	VCC	VCC
G4	MD/FINED	MD/FINED	MD/FINED
G5	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0/ <a href="#">EPLSOUT0/ CATSYNC0/QMI-C/QIO1-C</a>	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0/ <a href="#">EPLSOUT0/ QMI-C/QIO1-C</a>	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0/QMI-C/ QIO1-C
G6	PF5/WAIT#/SSILRCK0/ <a href="#">CATLATCH0/IRQ4</a>	PF5/WAIT#/SSILRCK0/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
G7	RES#	RES#	RES#

224 ピン LFBGA	RX72M	RX72N	RX66N
G8	PQ2/SMOSI11/SSDA11/ TXD11/ET1_RX_DV/ CAT1_RX_DV	PQ2/SMOSI11/SSDA11/ TXD11/ET1_RX_DV	PQ2/SMOSI11/SSDA11/ TXD11
G9	PN2/ET1_TX_CLK/ CAT1_TX_CLK	PN2/ET1_TX_CLK	PN2
G10	VCC	VCC	VCC
G11	PM0/TIC3/GTETRGA/ SCK10/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0/ SDHI_CLK-D/QSPCLK-A	PM0/TIC3/GTETRGA/ SCK10/ET1_ERXD0/ RMII1_RXD0/SDHI_CLK-D/ QSPCLK-A	PM0/TIC3/GTETRGA/ SCK10/SDHI_CLK-D/ QSPCLK-A
G12	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11
G13	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ CATLINKACT1/ LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B
G14	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/CAT0_MDIO/ PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS
G15	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/CAT0_MDC/ CATIRQ/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS
H1	XTAL/P37	XTAL/P37	XTAL/P37
H2	P34/MTIOC0A/TMC13/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/ CAT0_LINKSTA/IRQ4/ DSMDAT0	P34/MTIOC0A/TMC13/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/IRQ4	P34/MTIOC0A/TMC13/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/IRQ4
H3	UPSEL/P35/NMI	UPSEL/P35/NMI	UPSEL/P35/NMI
H4	P33/EDREQ1/MTIOC0D/ TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCKO/IRQ3-DS/DSMCLK0	P33/EDREQ1/MTIOC0D/ TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCKO/IRQ3-DS	P33/EDREQ1/MTIOC0D/ TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCKO/IRQ3-DS
H5	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS
H6	BSCANP	BSCANP	BSCANP

224 ピン LFBGA	RX72M	RX72N	RX66N
H7	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT/ CATRESTOUT/QMO-C/ QIO0-C	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT/QMO-C/ QIO0-C	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT/QMO-C/ QIO0-C
H8	PQ7/ET1_TX_EN/ RMII1_TXD_EN/ CAT1_TX_EN	PQ7/ET1_TX_EN/ RMII1_TXD_EN	PQ7
H9	PN3/ET1_RX_ER/ RMII1_RX_ER/ CAT1_RX_ER	PN3/ET1_RX_ER/ RMII1_RX_ER	PN3
H10	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A
H11	PL0/TIC2/GTETRGA/SCK9/ RSPCKC/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0	PL0/TIC2/GTETRGA/SCK9/ RSPCKC/ET0_ERXD0/ RMII0_RXD0	PL0/TIC2/GTETRGA/SCK9/ RSPCKC/ET0_ERXD0/ RMII0_RXD0
H12	VCC	VCC	VCC
H13	VSS	VSS	VSS
H14	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGA/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/ CATRESTOUT/ LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGA/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGA/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B
H15	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ CAT0_LINKSTA/ LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B
J1	EXTAL/P36	EXTAL/P36	EXTAL/P36
J2	TDI/PF2/RXD1/SMISO1/ SSCL1/CAT12CCLK	TDI/PF2/RXD1/SMISO1/ SSCL1	TDI/PF2/RXD1/SMISO1/ SSCL1
J3	TMS/PF3	TMS/PF3	TMS/PF3
J4	P31/MTIOC4D/TMCI2/PO9/ RTCIC1/CTS1#/RTS1#/ SS1#/SSLB0-A/ET1_MDC/ PMGI1_MDC/IRQ1-DS	P31/MTIOC4D/TMCI2/PO9/ RTCIC1/CTS1#/RTS1#/ SS1#/SSLB0-A/ET1_MDC/ PMGI1_MDC/IRQ1-DS	P31/MTIOC4D/TMCI2/PO9/ RTCIC1/CTS1#/RTS1#/ SS1#/SSLB0-A/IRQ1-DS
J5	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ ET1_MDIO/PMGI1_MDIO/ IRQ0-DS	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ ET1_MDIO/PMGI1_MDIO/ IRQ0-DS	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ IRQ0-DS
J6	PH2/GTETRGC/SMOSI7/ SSDA7/TXD7/MISOA/ CAT12CDATA	PH2/GTETRGC/SMOSI7/ SSDA7/TXD7/MISOA	PH2/GTETRGC/SMOSI7/ SSDA7/TXD7/MISOA
J7	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/ CATLEDRUN/PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/ PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/ PIXD0/IRQ5
J8	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK
J9	PK3/GTETRGD/RTS8#/ CTS8#/SS8#/SSLB0/ ET0_TX_ER	PK3/GTETRGD/RTS8#/ CTS8#/SS8#/SSLB0/ ET0_TX_ER	PK3/GTETRGD/RTS8#/ CTS8#/SS8#/SSLB0/ ET0_TX_ER

224 ピン LFBGA	RX72M	RX72N	RX66N
J10	PL1/TOC2/GTETRGB/ SMISO9/SSCL9/RXD9/ MOSIC/ET0_ERXD1/ RMII0_RXD1/ <a href="#">CAT0_ERXD1</a>	PL1/TOC2/GTETRGB/ SMISO9/SSCL9/RXD9/ MOSIC/ET0_ERXD1/ RMII0_RXD1	PL1/TOC2/GTETRGB/ SMISO9/SSCL9/RXD9/ MOSIC/ET0_ERXD1/ RMII0_RXD1
J11	PN5/ <a href="#">ET1_MDC</a> / <a href="#">PMGI1_MDC</a> /QSSL-C	PN5/ <a href="#">ET1_MDC</a> / <a href="#">PMGI1_MDC</a> /QSSL-C	PN5/QSSL-C
J12	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ <a href="#">CAT0_ERXD0</a> / LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS
J13	P71/A18/CS1#/ET0_MDIO/ <a href="#">CAT0_MDIO</a> /PMGI0_MDIO/ <a href="#">DSMCLK3</a>	P71/A18/CS1#/ET0_MDIO/ PMGI0_MDIO	P71/A18/CS1#/ET0_MDIO/ PMGI0_MDIO
J14	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ <a href="#">CAT0_ERXD1</a> / LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12
J15	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B
K1	CLKOUT25M/PH7/GTIOC0B	CLKOUT25M/PH7/GTIOC0B	CLKOUT25M/PH7/GTIOC0B
K2	CLKOUT/PH6/GTIOC0A/ SSLA3/ <a href="#">CATLATCH1</a>	CLKOUT/PH6/GTIOC0A/ SSLA3	CLKOUT/PH6/GTIOC0A/ SSLA3
K3	PH4/GTADSM0/SSLA1/ <a href="#">CATLEDSTER</a>	PH4/GTADSM0/SSLA1	PH4/GTADSM0/SSLA1
K4	PH5/GTADSM1/SSLA2/ <a href="#">CATLATCH0</a>	PH5/GTADSM1/SSLA2	PH5/GTADSM1/SSLA2
K5	TDO/PF0/TXD1/SMOSI1/ SSDA1/ <a href="#">CATI2CDATA</a>	TDO/PF0/TXD1/SMOSI1/ SSDA1	TDO/PF0/TXD1/SMOSI1/ SSDA1
K6	PH1/TOC0/GTETRGB/ SMISO7/SSCL7/RXD7/ MOSIA/ <a href="#">CATI2CLK</a>	PH1/TOC0/GTETRGB/ SMISO7/SSCL7/RXD7/ MOSIA	PH1/TOC0/GTETRGB/ SMISO7/SSCL7/RXD7/ MOSIA
K7	P10/ALE/MTIC5W/TMRI3/ IRQ0	P10/ALE/MTIC5W/TMRI3/ IRQ0	P10/ALE/MTIC5W/TMRI3/ IRQ0
K8	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/ SSLB1-A/ <a href="#">CATLEDERR</a>	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A
K9	PK1/TOC1/GTETRGB/ SMISO8/SSCL8/RXD8/ MOSIB/ET0_COL	PK1/TOC1/GTETRGB/ SMISO8/SSCL8/RXD8/ MOSIB/ET0_COL	PK1/TOC1/GTETRGB/ SMISO8/SSCL8/RXD8/ MOSIB/ET0_COL
K10	PL3/GTETRGD/RTS9#/ CTS9#/SS9#/SSLC0/ ET0_RX_CLK/REF50CK0/ <a href="#">CAT0_RX_CLK</a>	PL3/GTETRGD/RTS9#/ CTS9#/SS9#/SSLC0/ ET0_RX_CLK/REF50CK0	PL3/GTETRGD/RTS9#/ CTS9#/SS9#/SSLC0/ ET0_RX_CLK/REF50CK0
K11	PM2/GTETRGC/SMOSI10/ SSDA10/TXD10/ <a href="#">ET1_ERXD2</a> / <a href="#">CAT1_ERXD2</a> / SDHI_D0-D/QMO-A/QIO0-A	PM2/GTETRGC/SMOSI10/ SSDA10/TXD10/ <a href="#">ET1_ERXD2</a> /SDHI_D0-D/ QMO-A/QIO0-A	PM2/GTETRGC/SMOSI10/ SSDA10/TXD10/ SDHI_D0-D/QMO-A/QIO0-A
K12	VSS	VSS	VSS



224 ピン LFBGA	RX72M	RX72N	RX66N
K13	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/ LCD_CLK-B	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B
K14	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ CAT0_RX_ER/ LCD_TCON1-B	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ LCD_TCON1-B	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ LCD_TCON1-B
K15	P72/A19/CS2#/ET0_MDC/ CAT0_MDC/PMGIO_MDC/ LCD_DATA23-A/DSMDAT3	P72/A19/CS2#/ET0_MDC/ PMGIO_MDC/ LCD_DATA23-A	P72/A19/CS2#/ET0_MDC/ PMGIO_MDC/ LCD_DATA23-A
L1	PH3/GTETRGD/RTS7#/ CTS7#/SS7#/SSLA0/ CATLEDERR	PH3/GTETRGD/RTS7#/ CTS7#/SS7#/SSLA0	PH3/GTETRGD/RTS7#/ CTS7#/SS7#/SSLA0
L2	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A/ ET1_WOL/CATIRQ	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A/ ET1_WOL	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A
L3	TCK/PF1/SCK1	TCK/PF1/SCK1	TCK/PF1/SCK1
L4	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK
L5	VCC	VCC	VCC
L6	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A
L7	VCC	VCC	VCC
L8	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A/ CATLEDSTER	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A
L9	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ CAT0_ETXD0/CAT2CCLK/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A
L10	PL7/GTIOC2B/ET0_MDIO/ CAT0_MDIO/PMGIO_MDIO	PL7/GTIOC2B/ET0_MDIO/ PMGIO_MDIO	PL7/GTIOC2B/ET0_MDIO/ PMGIO_MDIO
L11	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ CAT0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A/ LCD_DATA17-A	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A/ LCD_DATA17-A	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A/ LCD_DATA17-A
L12	PN4/ET1_MDIO/ PMGI1_MDIO/QSPCLK-C	PN4/ET1_MDIO/ PMGI1_MDIO/QSPCLK-C	PN4/QSPCLK-C
L13	VCC	VCC	VCC

224 ピン LFBGA	RX72M	RX72N	RX66N
L14	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ CAT0_RX_CLK/ LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B
L15	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B
M1	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT/ CATLINKACT1	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A
M2	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7
M3	CLKOUT/P25/CS5#/ EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/ RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/ HSYNC/ADTRG0#	CLKOUT/P25/CS5#/ EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/ RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/ HSYNC/ADTRG0#	CLKOUT/P25/CS5#/ EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/ RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/ HSYNC/ADTRG0#
M4	VSS	VSS	VSS
M5	PJ0/MTIOC6B/SCK8/ SSLC1-B/EPLSOUT0/ CATSYNCO/LCD_DATA0-A	PJ0/MTIOC6B/SCK8/ SSLC1-B/EPLSOUT0/ LCD_DATA0-A	PJ0/MTIOC6B/SCK8/ SSLC1-B/LCD_DATA0-A
M6	P84/MTIOC6D/ ET1_LINKSTA/ CAT1_LINKSTA/ LCD_DATA2-A	P84/MTIOC6D/ ET1_LINKSTA/ LCD_DATA2-A	P84/MTIOC6D/ LCD_DATA2-A
M7	VSS	VSS	VSS
M8	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A
M9	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ CAT0_RX_DV/ LCD_DATA8-A/DSMCLK1	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ LCD_DATA8-A	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ LCD_DATA8-A
M10	PK0/TIC1/GTETRGA/SCK8/ RSPCKB/ET0_MDC/ CAT0_MDC/PMGIO_MDC	PK0/TIC1/GTETRGA/SCK8/ RSPCKB/ET0_MDC/ PMGIO_MDC	PK0/TIC1/GTETRGA/SCK8/ RSPCKB/ET0_MDC/ PMGIO_MDC
M11	PL5/GTADSM1/SSLC2/ ET0_ETXD1/RMII0_TXD1/ CAT0_ETXD1	PL5/GTADSM1/SSLC2/ ET0_ETXD1/RMII0_TXD1	PL5/GTADSM1/SSLC2/ ET0_ETXD1/RMII0_TXD1
M12	PL6/GTIOC2A/SSLC3/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN	PL6/GTIOC2A/SSLC3/ ET0_TX_EN/RMII0_TXD_EN	PL6/GTIOC2A/SSLC3/ ET0_TX_EN/RMII0_TXD_EN

224 ピン LFBGA	RX72M	RX72N	RX66N
M13	PM7/GTIOC3B/ET0_CRS/ RMII0_CRS_DV/ CAT0_RX_DV/SDHI_WP	PM7/GTIOC3B/ET0_CRS/ RMII0_CRS_DV/SDHI_WP	PM7/GTIOC3B/ET0_CRS/ RMII0_CRS_DV/SDHI_WP
M14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ CAT0_ERXD3/IRQ14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14
M15	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1/CAT0_ETXD1	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1
N1	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6
N2	PH0/TIC0/GTETRGA/SCK7/ RSPCKA/CATLEDRUN	PH0/TIC0/GTETRGA/SCK7/ RSPCKA	PH0/TIC0/GTETRGA/SCK7/ RSPCKA
N3	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/ CATLINKACT0/PIXD1	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1
N4	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A
N5	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#
N6	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/CATSYNC1/ LCD_TCON3-A	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/LCD_TCON3-A	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ LCD_TCON3-A
N7	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A/ DSMDAT1	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A
N8	VCC	VCC	VCC
N9	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ ET0_COL/MMC_D7-A/ LCD_DATA9-A/IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/ MMC_D7-A/LCD_DATA9-A/ IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/ MMC_D7-A/LCD_DATA9-A/ IRQ14
N10	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLATCHO/ QIO2-A/SDHI_WP/ MMC_D2-A/LCD_DATA14-A	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A/ LCD_DATA14-A	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A/ LCD_DATA14-A

224 ピン LFBGA	RX72M	RX72N	RX66N
N11	PK2/GTETRGC/SMOSI8/SSDA8/TXD8/MISOB/ET0_RX_DV/ <a href="#">CAT0_RX_DV</a>	PK2/GTETRGC/SMOSI8/SSDA8/TXD8/MISOB/ET0_RX_DV	PK2/GTETRGC/SMOSI8/SSDA8/TXD8/MISOB/ET0_RX_DV
N12	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/ <a href="#">CAT0_RX_CLK</a> /QSSL-A/SDHI_CMD-A/MMC_CMD-A/LCD_DATA18-A	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/QSSL-A/SDHI_CMD-A/MMC_CMD-A/LCD_DATA18-A	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/QSSL-A/SDHI_CMD-A/MMC_CMD-A/LCD_DATA18-A
N13	PM6/GTIOC3A/ET0_TX_CLK/ <a href="#">CAT0_TX_CLK</a> /SDHI_CD	PM6/GTIOC3A/ET0_TX_CLK/SDHI_CD	PM6/GTIOC3A/ET0_TX_CLK/SDHI_CD
N14	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/ <a href="#">CAT0_ERXD2</a> /LCD_DATA22-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/LCD_DATA22-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/LCD_DATA22-A/IRQ12
N15	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV/ <a href="#">CAT0_RX_DV</a>	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV
P1	PK7/GTIOC1B/ <a href="#">CATLINKACT1</a>	PK7/GTIOC1B	PK7/GTIOC1B
P2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/ <a href="#">EPLSOUT0</a> / <a href="#">CATSYNC0</a> /SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/ <a href="#">EPLSOUT0</a> /SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/SSITXD0/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#
P3	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8
P4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGD/CTS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4
P5	VCC_USB	VCC_USB	VCC_USB
P6	VSS_USB	VSS_USB	VSS_USB
P7	P57/RXD7/SMISO7/SSCL7/SSLC0-B/LCD_DATA3-A	P57/RXD7/SMISO7/SSCL7/SSLC0-B/LCD_DATA3-A	P57/RXD7/SMISO7/SSCL7/SSLC0-B/LCD_DATA3-A
P8	P11/MTIC5V/TMCI3/SCK2/ <a href="#">EPLSOUT1</a> / <a href="#">CATSYNC1</a> /LCD_DATA7-A/IRQ1	P11/MTIC5V/TMCI3/SCK2/ <a href="#">EPLSOUT1</a> /LCD_DATA7-A/IRQ1	P11/MTIC5V/TMCI3/SCK2/LCD_DATA7-A/IRQ1
P9	VSS	VSS	VSS
P10	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/SMOSI10/SSDA10/TXD10/ET0_ETXD1/RMII0_TXD1/ <a href="#">CAT0_ETXD1</a> / <a href="#">CATI2CDATA</a> /MMC_D4-A/LCD_DATA12-A	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/SMOSI10/SSDA10/TXD10/ET0_ETXD1/RMII0_TXD1/MMC_D4-A/LCD_DATA12-A	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/SMOSI10/SSDA10/TXD10/ET0_ETXD1/RMII0_TXD1/MMC_D4-A/LCD_DATA12-A

224 ピン LFBGA	RX72M	RX72N	RX66N
P11	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/ CAT0_TX_CLK/CATSYNC0/ QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A /MMC_D1-A/LCD_DATA15-A
P12	PL2/GTETRGC/SMOSI9/ SSDA9/TXD9/MISOC/ ET0_RX_ER/RMII0_RX_ER/ CAT0_RX_ER	PL2/GTETRGC/SMOSI9/ SSDA9/TXD9/MISOC/ ET0_RX_ER/RMII0_RX_ER	PL2/GTETRGC/SMOSI9/ SSDA9/TXD9/MISOC/ ET0_RX_ER/RMII0_RX_ER
P13	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/CAT0_RX_DV/ SDHI_D3-A/MMC_CD-A/ LCD_DATA19-A	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/ MMC_CD-A/LCD_DATA19-A	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/ MMC_CD-A/LCD_DATA19-A
P14	PM4/GTADSM0/ ET0_ETXD2/CAT0_ETXD2/ SDHI_D2-D/QIO2-A	PM4/GTADSM0/ ET0_ETXD2/SDHI_D2-D/ QIO2-A	PM4/GTADSM0/ ET0_ETXD2/SDHI_D2-D/ QIO2-A
P15	PM3/GTETRGC/RTS10#/ CTS10#/SS10#/ ET1_ERXD3/CAT1_ERXD3/ SDHI_D1-D/QMI-A/QIO1-A	PM3/GTETRGC/RTS10#/ CTS10#/SS10#/ ET1_ERXD3/SDHI_D1-D/ QMI-A/QIO1-A	PM3/GTETRGC/RTS10#/ CTS10#/SS10#/SDHI_D1-D/ QMI-A/QIO1-A
R1	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9
R2	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/ CATSYNC1/SDHI_D2-C/ PIXD2	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/ SDHI_D2-C/PIXD2	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/ SDHI_D2-C/PIXD2
R3	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#
R4	P12/WR3#/BC3#/MTIC5U/ TMCI1/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	P12/WR3#/BC3#/MTIC5U/ TMCI1/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	P12/WR3#/BC3#/MTIC5U/ TMCI1/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2
R5	USB0_DM	USB0_DM	USB0_DM
R6	USB0_DP	USB0_DP	USB0_DP

224 ピン LFBGA	RX72M	RX72N	RX66N
R7	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ CAT0_LINKSTA/ LCD_DATA6-A	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ LCD_DATA6-A	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ LCD_DATA6-A
R8	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10
R9	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMCI2/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/CAT0_ETXD3/ CATLATCH1/MMC_D6-A/ LCD_DATA10-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMCI2/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/ LCD_DATA10-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMCI2/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/ LCD_DATA10-A/IRQ13
R10	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ CAT0_ETXD2/MMC_D5-A/ LCD_DATA11-A	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ MMC_D5-A/LCD_DATA11-A	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ MMC_D5-A/LCD_DATA11-A
R11	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A
R12	PL4/GTADSM0/SSLC1/ ET0_ETXD0/RMII0_TXD0/ CAT0_ETXD0	PL4/GTADSM0/SSLC1/ ET0_ETXD0/RMII0_TXD0	PL4/GTADSM0/SSLC1/ ET0_ETXD0/RMII0_TXD0
R13	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0/ SDHI_D2-A/MMC_RES#-A/ LCD_DATA20-A/DSMDAT2	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A/ LCD_DATA20-A	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A/ LCD_DATA20-A
R14	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/CAT0_ERXD1/ LCD_DATA21-A/DSMCLK2	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA21-A	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA21-A
R15	PM5/GTADSM1/ ET0_ETXD3/CAT0_ETXD3/ SDHI_D3-D/QIO3-A	PM5/GTADSM1/ ET0_ETXD3/SDHI_D3-D/ QIO3-A	PM5/GTADSM1/ ET0_ETXD3/SDHI_D3-D/ QIO3-A

注 1. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

### 3.2 176 ピン LFBGA パッケージ

表 3.2 に 176 ピン LFBGA パッケージ端子機能の比較を示します。

表 3.2 176 ピン LFBGA パッケージ端子機能の比較

176 ピン LFBGA	RX72M	RX72N	RX66N
A1	AVSS0	AVSS0	AVSS0
A2	AVCC0	AVCC0	AVCC0
A3	VREFL0	VREFL0	VREFL0
A4	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
A5	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
A6	VCC	VCC	VCC
A7	VSS	VSS	VSS
A8	P94/D20/A20/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0	P94/D20/A20/ET1_ERXD0/ RMII1_RXD0	P94/D20/A20
A9	VCC	VCC	VCC
A10	TRSYNC1/P97/D23/A23/ ET1_ERXD3/CAT1_ERXD3	TRSYNC1/P97/D23/A23/ ET1_ERXD3	TRSYNC1/P97/D23/A23
A11	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK/QMO-B/ QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ ET1_RX_CLK/REF50CK1/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106
A12	P60/CS0#/ET1_TX_EN/ RMII1_TXD_EN/ CAT1_TX_EN	P60/CS0#/ET1_TX_EN/ RMII1_TXD_EN	P60/CS0#
A13	P63/CAS#/D2[A2/D2]/CS3#/ ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	P63/CAS#/D2[A2/D2]/CS3#/ ET1_ETXD1/RMII1_TXD1	P63/CAS#/D2[A2/D2]/CS3#
A14	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1
A15	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100
B1	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
B2	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#
B3	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
B4	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
B5	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
B6	P91/D17/A17/SCK7/ ET1_COL/AN115/DSMDAT5	P91/D17/A17/SCK7/ ET1_COL/AN115	P91/D17/A17/SCK7/AN115
B7	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/ET1_CRS/ RMII1_CRS_DV/ CAT1_RX_DV/AN116/ DSMCLK4	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/ET1_CRS/ RMII1_CRS_DV/AN116	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/AN116

176 ピン LFBGA	RX72M	RX72N	RX66N
B8	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/PO E0#/GTIOC1A/MOSIC- A/CTX0/LCD_DATA23- B/IRQ1/AN109
B9	TRDATA5/P96/D22/A22/ <a href="#">ET1_ERXD2/CAT1_ERXD2</a>	TRDATA5/P96/D22/A22/ <a href="#">ET1_ERXD2</a>	TRDATA5/P96/D22/A22
B10	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/ <a href="#">ET1_MDIO/PMGI1_MDIO/</a> QSSL-B/SDHI_CMD-B/ MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/ <a href="#">ET1_MDIO/PMGI1_MDIO/</a> QSSL-B/SDHI_CMD-B/ MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/QSSL-B/ SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112
B11	TRDATA7/PG1/D25/ <a href="#">ET1_RX_ER/RMII1_RX_ER/</a> <a href="#">CAT1_RX_ER</a>	TRDATA7/PG1/D25/ <a href="#">ET1_RX_ER/RMII1_RX_ER</a>	TRDATA7/PG1/D25
B12	VSS	VSS	VSS
B13	P64/WE#/D3[A3/D3]/CS4#/ <a href="#">ET1_ETXD0/RMII1_TXD0/</a> <a href="#">CAT1_ETXD0</a>	P64/WE#/D3[A3/D3]/CS4#/ <a href="#">ET1_ETXD0/RMII1_TXD0</a>	P64/WE#/D3[A3/D3]/CS4#
B14	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
B15	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/ <a href="#">CAT0_ERXD3/</a> MMC_D7-B/LCD_DATA13-B/ AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
C1	AVSS1	AVSS1	AVSS1
C2	AVCC1	AVCC1	AVCC1
C3	VREFH0	VREFH0	VREFH0
C4	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
C5	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
C6	P90/D16/A16/TXD7/SMOSI7/ SSDA7/ <a href="#">ET1_RX_DV/</a> <a href="#">CAT1_RX_DV/AN114/</a> <a href="#">DSMCLK5</a>	P90/D16/A16/TXD7/SMOSI7/ SSDA7/ <a href="#">ET1_RX_DV/AN114</a>	P90/D16/A16/TXD7/SMOSI7/ SSDA7/AN114
C7	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108
C8	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/ <a href="#">ET1_EXOUT/</a> QIO2-B/ SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/AN110	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/ <a href="#">ET1_EXOUT/</a> QIO2-B/ SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/AN110	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/LCD_DATA22-B/ IRQ2/AN110
C9	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/ <a href="#">ET1_WOL/</a> QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/ <a href="#">ET1_WOL/</a> QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/QIO3-B/ SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B/IRQ3/AN111
C10	TRDATA6/PG0/D24/ <a href="#">ET1_RX_CLK/REF50CK1/</a> <a href="#">CAT1_RX_CLK</a>	TRDATA6/PG0/D24/ <a href="#">ET1_RX_CLK/REF50CK1</a>	TRDATA6/PG0/D24



176 ピン LFBGA	RX72M	RX72N	RX66N
C11	VCC	VCC	VCC
C12	P62/RAS#/D1[A1/D1]/CS2#/ ET1_ERXD0/RMII1_RXD0/ CAT1_ERXD0	P62/RAS#/D1[A1/D1]/CS2#/ ET1_ERXD0/RMII1_RXD0	P62/RAS#/D1[A1/D1]/CS2#
C13	PE4/D12[A12/D12]/D4[A4/D4]/ MTIOC4D/MTIOC1A/PO28/ GTIOC1A/SSLB0-B/ ET0_ERXD2/CAT0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/D4[A4/D4]/ MTIOC4D/MTIOC1A/PO28/ GTIOC1A/SSLB0-B/ ET0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/D4[A4/D4]/ MTIOC4D/MTIOC1A/PO28/ GTIOC1A/SSLB0-B/ ET0_ERXD2/ LCD_DATA12-B/AN102
C14	VSS	VSS	VSS
C15	P70/SDCLK/CATLINKACT0	P70/SDCLK	P70/SDCLK
D1	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/ CATLEDERR/IRQ9/AN119	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/IRQ9/ AN119	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/IRQ9/ AN119
D2	P02/TMC11/SCK6/SSIBCK1/ CATLEDSTER/IRQ10/AN120	P02/TMC11/SCK6/SSIBCK1/ IRQ10/AN120	P02/TMC11/SCK6/SSIBCK1/ IRQ10/AN120
D3	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
D4	P00/TMR10/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/ CATLATCH1/IRQ8/AN118	P00/TMR10/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/IRQ8/ AN118	P00/TMR10/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/IRQ8/ AN118
D5	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
D6	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/ET1_LINKSTA/ CAT1_LINKSTA/AN117/ DSMDAT4	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/ET1_LINKSTA/ AN117	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/AN117
D7	TRDATA4/P95/D21/A21/ ET1_ERXD1/RMII1_RXD1/ CAT1_ERXD1	TRDATA4/P95/D21/A21/ ET1_ERXD1/RMII1_RXD1	TRDATA4/P95/D21/A21
D8	VSS	VSS	VSS
D9	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ ET1_MDC/PMG11_MDC/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ ET1_MDC/PMG11_MDC/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113
D10	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/ QMI-B/QIO1-B/ SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/ AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107
D11	P61/SDCS#/D0[A0/D0]/ CS1#/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	P61/SDCS#/D0[A0/D0]/ CS1#/ET1_ERXD1/ RMII1_RXD1	P61/SDCS#/D0[A0/D0]/CS1#
D12	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/CAT0_RX_CLK/ LCD_DATA11-B/IRQ5/ AN103	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/ IRQ5/AN103	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/ IRQ5/AN103
D13	VCC	VCC	VCC

176 ピン LFBGA	RX72M	RX72N	RX66N
D14	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105
D15	P65/CKE/CS5#	P65/CKE/CS5#	P65/CKE/CS5#
E1	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0/EPLSOUT0/ CATSYNC0	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0/EPLSOUT0	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0
E2	EMLE	EMLE	EMLE
E3	PF5/WAIT#/SSILRCK0/ CATLATCH0/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
E4	VSS	VSS	VSS
E12	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104
E13	TRDATA0/PG2/D26/ ET1_TX_CLK/ CAT1_TX_CLK	TRDATA0/PG2/D26/ ET1_TX_CLK	TRDATA0/PG2/D26
E14	TRDATA1/PG3/D27/ ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0	TRDATA1/PG3/D27/ ET1_ETXD0/RMII1_TXD0	TRDATA1/PG3/D27
E15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/EPLSOUT1/ CATSYNC1/IRQ15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/EPLSOUT1/ IRQ15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/IRQ15
F1	VBATT	VBATT	VBATT
F2	VCL	VCL	VCL
F3	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT/CATRESTOUT	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT
F4	BSCANP	BSCANP	BSCANP
F12	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2
F13	TRSYNC/PG4/D28/ ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	TRSYNC/PG4/D28/ ET1_ETXD1/RMII1_TXD1	TRSYNC/PG4/D28
F14	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1-B/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLEDRUN/ LCD_DATA8-B	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1-B/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1-B/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B
F15	VSS	VSS	VSS
G1	XCIN	XCIN	XCIN
G2	XCOU	XCOU	XCOU
G3	MD/FINED	MD/FINED	MD/FINED
G4	TRST#/PF4	TRST#/PF4	TRST#/PF4
G12	TRCLK/PG5/D29/ ET1_ETXD2/CAT1_ETXD2	TRCLK/PG5/D29/ ET1_ETXD2	TRCLK/PG5/D29

176ピン LFBGA	RX72M	RX72N	RX66N
G13	TRDATA2/PG6/D30/ <a href="#">ET1_ETXD3/CAT1_ETXD3</a>	TRDATA2/PG6/D30/ <a href="#">ET1_ETXD3</a>	TRDATA2/PG6/D30
G14	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11
G15	VCC	VCC	VCC
H1	XTAL/P37	XTAL/P37	XTAL/P37
H2	VSS	VSS	VSS
H3	RES#	RES#	RES#
H4	UPSEL/P35/NMI	UPSEL/P35/NMI	UPSEL/P35/NMI
H12	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/ <a href="#">CAT0_MDC</a> / <a href="#">CATIRQ</a> /PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS
H13	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/ <a href="#">CAT0_MDIO</a> / PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS
H14	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ <a href="#">CATLINKACT1</a> / LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B
H15	TRDATA3/PG7/D31/ <a href="#">ET1_TX_ER</a>	TRDATA3/PG7/D31/ <a href="#">ET1_TX_ER</a>	TRDATA3/PG7/D31
J1	EXTAL/P36	EXTAL/P36	EXTAL/P36
J2	VCC	VCC	VCC
J3	P34/MTIOC0A/TMCI3/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/ <a href="#">CAT0_LINKSTA</a> /IRQ4/ <a href="#">DSMDAT0</a>	P34/MTIOC0A/TMCI3/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/IRQ4	P34/MTIOC0A/TMCI3/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/IRQ4
J4	TMS/PF3	TMS/PF3	TMS/PF3
J12	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ <a href="#">CAT0_LINKSTA</a> / LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B
J13	VSS	VSS	VSS
J14	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B
J15	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/ <a href="#">CATRESTOUT</a> / LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B

176 ピン LFBGA	RX72M	RX72N	RX66N
K1	P33/EDREQ1/MTIOC0D/ TIOC0D/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCKO/IRQ3-DS/ <b>DSMCLK0</b>	P33/EDREQ1/MTIOC0D/ TIOC0D/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCKO/IRQ3-DS	P33/EDREQ1/MTIOC0D/ TIOC0D/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCKO/IRQ3-DS
K2	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOU/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOU/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOU/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS
K3	TDI/PF2/RXD1/SMISO1/ SSCL1/ <b>CATI2CCLK</b>	TDI/PF2/RXD1/SMISO1/ SSCL1	TDI/PF2/RXD1/SMISO1/ SSCL1
K4	TCK/PF1/SCK1	TCK/PF1/SCK1	TCK/PF1/SCK1
K12	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ <b>CAT0_RX_CLK/</b> LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B
K13	P71/A18/CS1#/ET0_MDIO/ <b>CAT0_MDIO/PMGIO_MDIO/</b> <b>DSMCLK3</b>	P71/A18/CS1#/ET0_MDIO/ PMGIO_MDIO	P71/A18/CS1#/ET0_MDIO/ PMGIO_MDIO
K14	VCC	VCC	VCC
K15	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ <b>CAT0_ERXD1/</b> LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12
L1	P31/MTIOC4D/TMC12/PO9/ RTCIC1/CTS1#/RTS1#/S S1#/SSLB0-A/ <b>ET1_MDC/</b> <b>PMGI1_MDC/IRQ1-DS</b>	P31/MTIOC4D/TMC12/PO9/ RTCIC1/CTS1#/RTS1#/ SS1#/SSLB0-A/ <b>ET1_MDC/</b> <b>PMGI1_MDC/IRQ1-DS</b>	P31/MTIOC4D/TMC12/PO9/ RTCIC1/CTS1#/RTS1#/ SS1#/SSLB0-A/IRQ1-DS
L2	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ <b>ET1_MDIO/PMGI1_MDIO/</b> IRQ0-DS	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ <b>ET1_MDIO/PMGI1_MDIO/</b> IRQ0-DS	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ IRQ0-DS
L3	TDO/PF0/TXD1/SMOSI1/ SSDA1/ <b>CATI2CDATA</b>	TDO/PF0/TXD1/SMOSI1/ SSDA1	TDO/PF0/TXD1/SMOSI1/ SSDA1
L4	CLKOUT/P25/CS5#/ EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/ RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/ HSYNC/ADTRG0#	CLKOUT/P25/CS5#/ EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/ RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/ HSYNC/ADTRG0#	CLKOUT/P25/CS5#/ EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/ RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/ HSYNC/ADTRG0#
L12	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1/ <b>CAT0_ETXD1</b>	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1

176 ピン LFBGA	RX72M	RX72N	RX66N
L13	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ CAT0_RX_ER/ LCD_TCON1-B	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ LCD_TCON1-B	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ LCD_TCON1-B
L14	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0/ LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS
L15	P72/A19/CS2#/ET0_MDC/ CAT0_MDC/PMGIO_MDC/ LCD_DATA23-A/DSMDAT3	P72/A19/CS2#/ET0_MDC/ PMGIO_MDC/ LCD_DATA23-A	P72/A19/CS2#/ET0_MDC/ PMGIO_MDC/ LCD_DATA23-A
M1	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A/ ET1_WOL/CATIRQ	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A/ ET1_WOL	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A
M2	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT/ CATLINKACT1	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A
M3	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK
M4	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/ CATLINKACT0/PIXD1	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1
M5	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A
M6	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/CATSYNC1/ LCD_TCON3-A	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/LCD_TCON3-A	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ LCD_TCON3-A
M7	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A
M8	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10
M9	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A/ CATLEDERR	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A

176 ピン LFBGA	RX72M	RX72N	RX66N
M10	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ CAT0_ETXD2/MMC_D5-A/ LCD_DATA11-A	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ MMC_D5-A/LCD_DATA11-A	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ MMC_D5-A/LCD_DATA11-A
M11	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ CAT0_ETXD0/CATI2CLK/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A
M12	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ CAT0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A/ LCD_DATA17-A	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A/ LCD_DATA17-A	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A/ LCD_DATA17-A
M13	PB7/A15/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV/ CAT0_RX_DV	PB7/A15/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV	PB7/A15/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV
M14	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/ LCD_CLK-B	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B
M15	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B
N1	VCC	VCC	VCC
N2	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7
N3	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6
N4	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMC12/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/ CATLEDRUN/PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMC12/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/PIXD0/ IRQ5	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMC12/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/PIXD0/ IRQ5

176 ピン LFBGA	RX72M	RX72N	RX66N
N5	P12/WR3#/BC3#/MTIC5U/ TMC11/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	P12/WR3#/BC3#/MTIC5U/ TMC11/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	P12/WR3#/BC3#/MTIC5U/ TMC11/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2
N6	PJ0/MTIOC6B/SCK8/ SSLC1-B/EPLSOUT0/ CATSYNC0/LCD_DATA0-A	PJ0/MTIOC6B/SCK8/ SSLC1-B/EPLSOUT0/ LCD_DATA0-A	PJ0/MTIOC6B/SCK8/ SSLC1-B/LCD_DATA0-A
N7	P84/MTIOC6D/ ET1_LINKSTA/ CAT1_LINKSTA/ LCD_DATA2-A	P84/MTIOC6D/ ET1_LINKSTA/ LCD_DATA2-A	P84/MTIOC6D/ LCD_DATA2-A
N8	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMC11/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ CAT0_LINKSTA/ LCD_DATA6-A	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMC11/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ LCD_DATA6-A	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMC11/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ LCD_DATA6-A
N9	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A
N10	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/ MMC_D7-A/LCD_DATA9-A/ IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ ET0_COL/MMC_D7-A/ LCD_DATA9-A/IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ ET0_COL/MMC_D7-A/ LCD_DATA9-A/IRQ14
N11	P82/EDREQ1/MTIOC4A/ PO28/GTIOC2A/SMOSI10/ SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/ CAT0_ETXD1/CATI2CDATA/ MMC_D4-A/LCD_DATA12-A	P82/EDREQ1/MTIOC4A/ PO28/GTIOC2A/SMOSI10/ SSDA10/TXD10/ ET0_ETXD1/ RMII0_TXD1/MMC_D4-A/ LCD_DATA12-A	P82/EDREQ1/MTIOC4A/ PO28/GTIOC2A/SMOSI10/ SSDA10/TXD10/ ET0_ETXD1/ RMII0_TXD1/MMC_D4-A/ LCD_DATA12-A
N12	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A
N13	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ CAT0_ERXD3/IRQ14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14
N14	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A
N15	VSS	VSS	VSS
P1	VSS	VSS	VSS
P2	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/EPLSOUT0/ CATSYNC0/SDHI_D3-C/ PIXD3/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/EPLSOUT0/ SDHI_D3-C/PIXD3/IRQ7/ ADTRG1#	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/SDHI_D3-C/ PIXD3/IRQ7/ADTRG1#

176 ピン LFBGA	RX72M	RX72N	RX66N
P3	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/ <a href="#">EPLSOUT1/</a> <a href="#">CATSYNC1</a> /SDHI_D2-C/ PIXD2	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/ <a href="#">EPLSOUT1/</a> SDHI_D2-C/PIXD2	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/SDHI_D2-C/ PIXD2
P4	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/ RTS1#/SS1#/CTX1/ USB0_OVRCURA/ LCD_CLK-A/IRQ4	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/ RTS1#/SS1#/CTX1/ USB0_OVRCURA/ LCD_CLK-A/IRQ4	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/ RTS1#/SS1#/CTX1/ USB0_OVRCURA/ LCD_CLK-A/IRQ4
P5	VCC_USB	VCC_USB	VCC_USB
P6	VSS_USB	VSS_USB	VSS_USB
P7	P57/RXD7/SMISO7/SSCL7/ SSLC0-B/LCD_DATA3-A	P57/RXD7/SMISO7/SSCL7/ SSLC0-B/LCD_DATA3-A	P57/RXD7/SMISO7/SSCL7/ SSLC0-B/LCD_DATA3-A
P8	P10/ALE/MTIC5W/TMRI3/ IRQ0	P10/ALE/MTIC5W/TMRI3/ IRQ0	P10/ALE/MTIC5W/TMRI3/ IRQ0
P9	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A/ <a href="#">CATLEDSTER</a>	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A
P10	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ <a href="#">CAT0_RX_DV/</a> LCD_DATA8-A/ <a href="#">DSMCLK1</a>	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ LCD_DATA8-A	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ LCD_DATA8-A
P11	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMCI2/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/ <a href="#">CAT0_ETXD3/</a> <a href="#">CATLATCH1</a> /MMC_D6-A/ LCD_DATA10-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMCI2/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/ LCD_DATA10-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMCI2/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/ LCD_DATA10-A/IRQ13
P12	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/ <a href="#">CAT0_TX_CLK/CATSYNC0/</a> QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/ SSLA0-A/ET0_TX_CLK/ QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0- A/ET0_TX_CLK/ QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A
P13	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/ <a href="#">CAT0_RX_DV/</a> SDHI_D3-A/MMC_CD-A/ LCD_DATA19-A	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/ MMC_CD-A/LCD_DATA19-A	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/ MMC_CD-A/LCD_DATA19-A
P14	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/ <a href="#">CAT0_ERXD0/</a> SDHI_D2-A/MMC_RES#-A/ LCD_DATA20-A/ <a href="#">DSMDAT2</a>	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A/ LCD_DATA20-A	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A/ LCD_DATA20-A
P15	VCC	VCC	VCC



176 ピン LFBGA	RX72M	RX72N	RX66N
R1	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9
R2	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8
R3	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#
R4	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#
R5	USB0_DM	USB0_DM	USB0_DM
R6	USB0_DP	USB0_DP	USB0_DP
R7	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A/ DSMDAT1	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A
R8	P11/MTIC5V/TMCI3/SCK2/ EPLSOUT1/CATSYNC1/ LCD_DATA7-A/IRQ1	P11/MTIC5V/TMCI3/SCK2/ EPLSOUT1/LCD_DATA7-A/ IRQ1	P11/MTIC5V/TMCI3/SCK2/ LCD_DATA7-A/IRQ1
R9	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK
R10	VSS	VSS	VSS
R11	VCC	VCC	VCC
R12	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLATCH0/ QIO2-A/SDHI_WP/ MMC_D2-A/LCD_DATA14-A	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A/ LCD_DATA14-A	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A/ LCD_DATA14-A
R13	P76/CS6#/PO22/SMISO11/ SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ CAT0_RX_CLK/ QSSL-A/SDHI_CMD-A/ MMC_CMD-A/ LCD_DATA18-A	P76/CS6#/PO22/SMISO11/ SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ QSSL-A/SDHI_CMD-A/ MMC_CMD-A/ LCD_DATA18-A	P76/CS6#/PO22/SMISO11/ SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ QSSL-A/SDHI_CMD-A/ MMC_CMD-A/ LCD_DATA18-A
R14	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/CAT0_ERXD1/ LCD_DATA21-A/DSMCLK2	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA21-A	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA21-A

176 ピン LFBGA	RX72M	RX72N	RX66N
R15	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/CAT0_ERXD2/ LCD_DATA22-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/ LCD_DATA22-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/ LCD_DATA22-A/IRQ12

注 1. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

## 3.3 176 ピン LQFP パッケージ

表 3.3 に 176 ピン LQFP パッケージ端子機能の比較を示します。

表 3.3 176 ピン LQFP パッケージ端子機能の比較

176 ピン LQFP	RX72M	RX72N	RX66N
1	AVSS0	AVSS0	AVSS0
2	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
3	AVCC1	AVCC1	AVCC1
4	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
5	AVSS1	AVSS1	AVSS1
6	P02/TMC11/SCK6/SSIBCK1/ CATLEDSTER/IRQ10/AN120	P02/TMC11/SCK6/SSIBCK1/ IRQ10/AN120	P02/TMC11/SCK6/SSIBCK1/ IRQ10/AN120
7	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/ CATLEDERR/IRQ9/AN119	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/IRQ9/ AN119	P01/TMC10/RXD6/SMISO6/ SSCL6/SSIBCK0/IRQ9/ AN119
8	P00/TMR10/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/ CATLATCH1/IRQ8/AN118	P00/TMR10/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/IRQ8/ AN118	P00/TMR10/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/IRQ8/ AN118
9	PF5/WAIT#/SSILRCK0/ CATLATCH0/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
10	EMLE	EMLE	EMLE
11	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0/EPLSOUT0/ CATSYNCO	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0/EPLSOUT0	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0
12	VSS	VSS	VSS
13	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT/CATRESTOUT	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT
14	VCL	VCL	VCL
15	VBATT	VBATT	VBATT
16	NC	NC	NC
17	TRST#/PF4	TRST#/PF4	TRST#/PF4
18	MD/FINED	MD/FINED	MD/FINED
19	XCIN	XCIN	XCIN
20	XCOUT	XCOUT	XCOUT
21	RES#	RES#	RES#
22	XTAL/P37	XTAL/P37	XTAL/P37
23	VSS	VSS	VSS
24	EXTAL/P36	EXTAL/P36	EXTAL/P36
25	VCC	VCC	VCC
26	UPSEL/P35/NMI	UPSEL/P35/NMI	UPSEL/P35/NMI
27	P34/MTIOC0A/TMC13/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/ CAT0_LINKSTA/IRQ4/ DSMDAT0	P34/MTIOC0A/TMC13/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/IRQ4	P34/MTIOC0A/TMC13/PO12/ POE10#/SCK6/SCK0/ ET0_LINKSTA/IRQ4
28	P33/EDREQ1/MTIOC0D/ TIOC0D/TMR13/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCK0/IRQ3-DS/DSMCLK0	P33/EDREQ1/MTIOC0D/ TIOC0D/TMR13/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCK0/IRQ3-DS	P33/EDREQ1/MTIOC0D/ TIOC0D/TMR13/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCK0/IRQ3-DS

176 ピン LFQFP	RX72M	RX72N	RX66N
29	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOU/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOU/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOU/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS
30	TMS/PF3	TMS/PF3	TMS/PF3
31	TDI/PF2/RXD1/SMISO1/ SSCL1/CATI2CCLK	TDI/PF2/RXD1/SMISO1/ SSCL1	TDI/PF2/RXD1/SMISO1/ SSCL1
32	P31/MTIOC4D/TMCI2/PO9/ RTCIC1/CTS1#/RTS1#/SS1#/ SSLB0-A/ET1_MDC/ PMGI1_MDC/IRQ1-DS	P31/MTIOC4D/TMCI2/PO9/ RTCIC1/CTS1#/RTS1#/SS1#/ SSLB0-A/ET1_MDC/ PMGI1_MDC/IRQ1-DS	P31/MTIOC4D/TMCI2/PO9/ RTCIC1/CTS1#/RTS1#/SS1#/ SSLB0-A/IRQ1-DS
33	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ ET1_MDIO/PMGI1_MDIO/ IRQ0-DS	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ ET1_MDIO/PMGI1_MDIO/ IRQ0-DS	P30/MTIOC4B/TMRI3/PO8/ RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ IRQ0-DS
34	TCK/PF1/SCK1	TCK/PF1/SCK1	TCK/PF1/SCK1
35	TDO/PF0/TXD1/SMOSI1/ SSDA1/CATI2CDATA	TDO/PF0/TXD1/SMOSI1/ SSDA1	TDO/PF0/TXD1/SMOSI1/ SSDA1
36	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A/ ET1_WOL/CATIRQ	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A/ ET1_WOL	P27/CS7#/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A
37	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT/ CATLINKACT1	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT	P26/CS6#/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A
38	CLKOUT/P25/CS5#/EDACK1/ MTIOC4C/MTCLKB/TIOCA4/ PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ ADTRG0#	CLKOUT/P25/CS5#/EDACK1/ MTIOC4C/MTCLKB/TIOCA4/ PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ ADTRG0#	CLKOUT/P25/CS5#/EDACK1/ MTIOC4C/MTCLKB/TIOCA4/ PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ ADTRG0#
39	VCC	VCC	VCC
40	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK
41	VSS	VSS	VSS
42	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7
43	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6

176 ピン LFQFP	RX72M	RX72N	RX66N
44	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/ SSILRCK0/SDHI_CLK-C/ PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9
45	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8
46	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/EPLSOUT0/ CATSYNC0/SDHI_D3-C/ PIXD3/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/EPLSOUT0/ SDHI_D3-C/PIXD3/IRQ7/ ADTRG1#	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/SDHI_D3-C/ PIXD3/IRQ7/ADTRG1#
47	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/ CATSYNC1/SDHI_D2-C/ PIXD2	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/ SDHI_D2-C/PIXD2	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/SDHI_D2-C/ PIXD2
48	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#
49	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/ CATLINKACT0/PIXD1	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1
50	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/ CATLEDRUN/PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/PIXD0/ IRQ5	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/PIXD0/ IRQ5
51	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/ RTS1#/SS1#/CTX1/ USB0_OVRCURA/ LCD_CLK-A/IRQ4	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/ RTS1#/SS1#/CTX1/ USB0_OVRCURA/ LCD_CLK-A/IRQ4	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/ RTS1#/SS1#/CTX1/ USB0_OVRCURA/ LCD_CLK-A/IRQ4
52	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#	P13/WR2#/BC2#/MTIOC0B/ TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/ SSDA2/SDA0[FM+]/ LCD_TCON0-A/IRQ3/ ADTRG1#

176 ピン LFQFP	RX72M	RX72N	RX66N
53	P12/WR3#/BC3#/MTIC5U/ TMCI1/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	P12/WR3#/BC3#/MTIC5U/ TMCI1/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2	P12/WR3#/BC3#/MTIC5U/ TMCI1/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ LCD_TCON1-A/IRQ2
54	VCC_USB	VCC_USB	VCC_USB
55	USB0_DM	USB0_DM	USB0_DM
56	USB0_DP	USB0_DP	USB0_DP
57	VSS_USB	VSS_USB	VSS_USB
58	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8/SSLC3-B/ LCD_TCON2-A
59	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/CATSYNC1/ LCD_TCON3-A	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ EPLSOUT1/LCD_TCON3-A	PJ1/MTIOC6A/RXD8/ SMISO8/SSCL8/SSLC2-B/ LCD_TCON3-A
60	PJ0/MTIOC6B/SCK8/ SSLC1-B/EPLSOUT0/ CATSYNC0/LCD_DATA0-A	PJ0/MTIOC6B/SCK8/ SSLC1-B/EPLSOUT0/ LCD_DATA0-A	PJ0/MTIOC6B/SCK8/ SSLC1-B/LCD_DATA0-A
61	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A	P85/MTIOC6C/TIOCC0/ LCD_DATA1-A
62	P84/MTIOC6D/ ET1_LINKSTA/ CAT1_LINKSTA/ LCD_DATA2-A	P84/MTIOC6D/ ET1_LINKSTA/ LCD_DATA2-A	P84/MTIOC6D/ LCD_DATA2-A
63	P57/RXD7/SMISO7/SSCL7/ SSLC0-B/LCD_DATA3-A	P57/RXD7/SMISO7/SSCL7/ SSLC0-B/LCD_DATA3-A	P57/RXD7/SMISO7/SSCL7/ SSLC0-B/LCD_DATA3-A
64	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A/ DSMDAT1	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ RSPCKC-B/LCD_DATA4-A
65	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10	P55/D0[A0/D0]/EDREQ0/ WAIT#/MTIOC4D/TMO3/ TXD7/SMOSI7/SSDA7/ MISOC-B/CRX1/ ET0_EXOUT/ LCD_DATA5-A/IRQ10
66	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ CAT0_LINKSTA/ LCD_DATA6-A	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ LCD_DATA6-A	P54/D1[A1/D1]/EDACK0/ ALE/MTIOC4B/TMCI1/ CTS2#/RTS2#/SS2#/ MOSIC-B/CTX1/ ET0_LINKSTA/ LCD_DATA6-A
67	P11/MTIC5V/TMCI3/SCK2/ EPLSOUT1/CATSYNC1/ LCD_DATA7-A/IRQ1	P11/MTIC5V/TMCI3/SCK2/ EPLSOUT1/LCD_DATA7-A/ IRQ1	P11/MTIC5V/TMCI3/SCK2/ LCD_DATA7-A/IRQ1
68	P10/ALE/MTIC5W/TMRI3/ IRQ0	P10/ALE/MTIC5W/TMRI3/ IRQ0	P10/ALE/MTIC5W/TMRI3/ IRQ0
69	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK
70	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A/ CATLEDSTER	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A
71	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A

176 ピン LFQFP	RX72M	RX72N	RX66N
72	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A/ CATLEDERR	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A
73	VSS	VSS	VSS
74	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ CAT0_RX_DV/ LCD_DATA8-A/DSMCLK1	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ LCD_DATA8-A	P83/EDACK1/MTIOC4C/ GTIOC0A/SCK10/SS10#/ CTS10#/ET0_CRS/ RMII0_CRS_DV/ LCD_DATA8-A
75	VCC	VCC	VCC
76	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/ MMC_D7-A/LCD_DATA9-A/ IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/ MMC_D7-A/LCD_DATA9-A/ IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/ MMC_D7-A/LCD_DATA9-A/ IRQ14
77	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMC12/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/CAT0_ETXD3/ CATLATCH1/MMC_D6-A/ LCD_DATA10-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMC12/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/ LCD_DATA10-A/IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMC12/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/ LCD_DATA10-A/IRQ13
78	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ CAT0_ETXD2/MMC_D5-A/ LCD_DATA11-A	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ MMC_D5-A/LCD_DATA11-A	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ MMC_D5-A/LCD_DATA11-A
79	P82/EDREQ1/MTIOC4A/ PO28/GTIOC2A/SMOSI10/ SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/ CAT0_ETXD1/CATI2CDATA/ MMC_D4-A/LCD_DATA12-A	P82/EDREQ1/MTIOC4A/ PO28/GTIOC2A/SMOSI10/ SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/ MMC_D4-A/LCD_DATA12-A	P82/EDREQ1/MTIOC4A/ PO28/GTIOC2A/SMOSI10/ SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/ MMC_D4-A/LCD_DATA12-A
80	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ CAT0_ETXD0/CATI2CCLK/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A	P81/EDACK0/MTIOC3D/ PO27/GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ QIO3-A/SDHI_CD/ MMC_D3-A/LCD_DATA13-A
81	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLATCH0/ QIO2-A/SDHI_WP/ MMC_D2-A/LCD_DATA14-A	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A/ LCD_DATA14-A	P80/EDREQ0/MTIOC3B/ PO26/SCK10/RTS10#/ ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A/ LCD_DATA14-A

176 ピン LFQFP	RX72M	RX72N	RX66N
82	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMC11/PO25/ POE0#/GTETRG/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/ CAT0_TX_CLK/CATSYNCO/ QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMC11/PO25/ POE0#/GTETRG/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMC11/PO25/ POE0#/GTETRG/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/ MMC_D1-A/LCD_DATA15-A
83	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A/LCD_DATA16-A
84	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ CAT0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A/ LCD_DATA17-A	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A/ LCD_DATA17-A	P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A/ LCD_DATA17-A
85	P76/CS6#/PO22/SMISO11/ SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ CAT0_RX_CLK/QSSL-A/ SDHI_CMD-A/MMC_CMD-A/ LCD_DATA18-A	P76/CS6#/PO22/SMISO11/ SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ QSSL-A/SDHI_CMD-A/ MMC_CMD-A/ LCD_DATA18-A	P76/CS6#/PO22/SMISO11/ SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ QSSL-A/SDHI_CMD-A/ MMC_CMD-A/ LCD_DATA18-A
86	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/CAT0_RX_DV/ SDHI_D3-A/MMC_CD-A/ LCD_DATA19-A	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/ MMC_CD-A/LCD_DATA19-A	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/ MMC_CD-A/LCD_DATA19-A
87	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0/ SDHI_D2-A/MMC_RES#-A/ LCD_DATA20-A/DSMDAT2	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A/ LCD_DATA20-A	P75/CS5#/PO20/SCK11/ RTS11#/ET0_ERXD0/ RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A/ LCD_DATA20-A
88	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/CAT0_ERXD1/ LCD_DATA21-A/DSMCLK2	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA21-A	P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA21-A
89	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/CAT0_ERXD2/ LCD_DATA22-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/ LCD_DATA22-A/IRQ12	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/ LCD_DATA22-A/IRQ12
90	VCC	VCC	VCC
91	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ CAT0_ERXD3/IRQ14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14
92	VSS	VSS	VSS
93	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A	P73/CS3#/PO16/ET0_WOL/ LCD_EXTCLK-A



176 ピン LFQFP	RX72M	RX72N	RX66N
94	PB7/A15/MTIIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV/ CAT0_RX_DV	PB7/A15/MTIIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV	PB7/A15/MTIIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV
95	PB6/A14/MTIIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1/CAT0_ETXD1	PB6/A14/MTIIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1	PB6/A14/MTIIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1
96	PB5/A13/MTIIOC2A/ MTIIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/ LCD_CLK-B	PB5/A13/MTIIOC2A/ MTIIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	PB5/A13/MTIIOC2A/ MTIIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B
97	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B
98	PB3/A11/MTIIOC0A/ MTIIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ CAT0_RX_ER/ LCD_TCON1-B	PB3/A11/MTIIOC0A/ MTIIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ LCD_TCON1-B	PB3/A11/MTIIOC0A/ MTIIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ LCD_TCON1-B
99	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ CAT0_RX_CLK/ LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B
100	PB1/A9/MTIIOC0C/ MTIIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0/ LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIIOC0C/ MTIIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIIOC0C/ MTIIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS
101	P72/A19/CS2#/ET0_MDC/ CAT0_MDC/PMGI0_MDC/ LCD_DATA23-A/DSMDAT3	P72/A19/CS2#/ET0_MDC/ PMGI0_MDC/ LCD_DATA23-A	P72/A19/CS2#/ET0_MDC/ PMGI0_MDC/ LCD_DATA23-A
102	P71/A18/CS1#/ET0_MDIO/ CAT0_MDIO/PMGI0_MDIO/ DSMCLK3	P71/A18/CS1#/ET0_MDIO/ PMGI0_MDIO	P71/A18/CS1#/ET0_MDIO/ PMGI0_MDIO
103	VCC	VCC	VCC
104	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/CAT0_ERXD1/ LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12

176 ピン LFQFP	RX72M	RX72N	RX66N
105	VSS	VSS	VSS
106	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B
107	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/ CATRESTOUT/ LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B
108	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ CAT0_LINKSTA/ LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B
109	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/CAT0_MDC/ CATIRQ/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS
110	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/CAT0_MDIO/ PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS
111	TRDATA3/PG7/D31/ ET1_TX_ER	TRDATA3/PG7/D31/ ET1_TX_ER	TRDATA3/PG7/D31
112	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ CATLINKACT1/ LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B
113	TRDATA2/PG6/D30/ ET1_ETXD3/CAT1_ETXD3	TRDATA2/PG6/D30/ ET1_ETXD3	TRDATA2/PG6/D30
114	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11	PA1/DQM3/A1/MTIOC0B/ MTCLKC/MTIOC7B/TIOCB0/ PO17/GTIOC2A/SCK5/ SSLA2-B/ET0_WOL/ LCD_DATA7-B/IRQ11
115	VCC	VCC	VCC
116	TRCLK/PG5/D29/ ET1_ETXD2/CAT1_ETXD2	TRCLK/PG5/D29/ ET1_ETXD2	TRCLK/PG5/D29
117	VSS	VSS	VSS
118	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1-B/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLEDRUN/ LCD_DATA8-B	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1-B/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B	PA0/DQM2/BC0#/A0/ MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/SSLA1- B/ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B
119	TRSYNC/PG4/D28/ ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	TRSYNC/PG4/D28/ ET1_ETXD1/RMII1_TXD1	TRSYNC/PG4/D28

176 ピン LFQFP	RX72M	RX72N	RX66N
120	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/EPLSOUT1/ CATSYNC1/IRQ15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/EPLSOUT1/ IRQ15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/IRQ15
121	TRDATA1/PG3/D27/ ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0	TRDATA1/PG3/D27/ ET1_ETXD0/RMII1_TXD0	TRDATA1/PG3/D27
122	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2
123	TRDATA0/PG2/D26/ ET1_TX_CLK/ CAT1_TX_CLK	TRDATA0/PG2/D26/ ET1_TX_CLK	TRDATA0/PG2/D26
124	P65/CKE/CS5#	P65/CKE/CS5#	P65/CKE/CS5#
125	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105
126	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104
127	VCC	VCC	VCC
128	P70/SDCLK/CATLINKACT0	P70/SDCLK	P70/SDCLK
129	VSS	VSS	VSS
130	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/CAT0_RX_CLK/ LCD_DATA11-B/IRQ5/ AN103	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/ IRQ5/AN103	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/ IRQ5/AN103
131	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ CAT0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ LCD_DATA12-B/AN102
132	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/CAT0_ERXD3/ MMC_D7-B/LCD_DATA13-B/ AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
133	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RDX12/ SSLB3-B/MMC_D6- B/LCD_DATA14-B/IRQ7- DS/AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100

176 ピン LFQFP	RX72M	RX72N	RX66N
134	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXD12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1
135	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
136	P64/WE#/D3[A3/D3]/CS4#/ ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0	P64/WE#/D3[A3/D3]/CS4#/ ET1_ETXD0/RMII1_TXD0	P64/WE#/D3[A3/D3]/CS4#
137	P63/CAS#/D2[A2/D2]/CS3#/ ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	P63/CAS#/D2[A2/D2]/CS3#/ ET1_ETXD1/RMII1_TXD1	P63/CAS#/D2[A2/D2]/CS3#
138	P62/RAS#/D1[A1/D1]/CS2#/ ET1_ERXD0/RMII1_RXD0/ CAT1_ERXD0	P62/RAS#/D1[A1/D1]/CS2#/ ET1_ERXD0/RMII1_RXD0	P62/RAS#/D1[A1/D1]/CS2#
139	P61/SDCS#/D0[A0/D0]/ CS1#/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	P61/SDCS#/D0[A0/D0]/ CS1#/ET1_ERXD1/ RMII1_RXD1	P61/SDCS#/D0[A0/D0]/CS1#
140	VSS	VSS	VSS
141	P60/CS0#/ET1_TX_EN/ RMII1_TXD_EN/ CAT1_TX_EN	P60/CS0#/ET1_TX_EN/ RMII1_TXD_EN	P60/CS0#
142	VCC	VCC	VCC
143	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/ QMI-B/QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/ IRQ7/AN107
144	TRDATA7/PG1/D25/ ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER	TRDATA7/PG1/D25/ ET1_RX_ER/RMII1_RX_ER	TRDATA7/PG1/D25
145	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK/QMO-B/ QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ ET1_RX_CLK/REF50CK1/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106
146	TRDATA6/PG0/D24/ ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK	TRDATA6/PG0/D24/ ET1_RX_CLK/REF50CK1	TRDATA6/PG0/D24
147	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113

176 ピン LFQFP	RX72M	RX72N	RX66N
148	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/ QSSL-B/SDHI_CMD-B/ MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/ QSSL-B/SDHI_CMD-B/ MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/QSSL-B/ SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112
149	TRSYNC1/P97/D23/A23/ ET1_ERXD3/CAT1_ERXD3	TRSYNC1/P97/D23/A23/ ET1_ERXD3	TRSYNC1/P97/D23/A23
150	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/ET1_WOL/ QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/ET1_WOL/ QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/QIO3-B/ SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B/IRQ3/ AN111
151	VSS	VSS	VSS
152	TRDATA5/P96/D22/A22/ ET1_ERXD2/CAT1_ERXD2	TRDATA5/P96/D22/A22/ ET1_ERXD2	TRDATA5/P96/D22/A22
153	VCC	VCC	VCC
154	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/LCD_DATA22-B/ IRQ2/AN110
155	TRDATA4/P95/D21/A21/ ET1_ERXD1/RMII1_RXD1/ CAT1_ERXD1	TRDATA4/P95/D21/A21/ ET1_ERXD1/RMII1_RXD1	TRDATA4/P95/D21/A21
156	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109
157	P94/D20/A20/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0	P94/D20/A20/ET1_ERXD0/ RMII1_RXD0	P94/D20/A20
158	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108
159	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/ET1_LINKSTA/ CAT1_LINKSTA/AN117/ DSMDAT4	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/ET1_LINKSTA/ AN117	P93/D19/A19/POE0#/CTS7#/ RTS7#/SS7#/AN117
160	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/ET1_CRS/ RMII1_CRS_DV/ CAT1_RX_DV/AN116/ DSMCLK4	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/ET1_CRS/ RMII1_CRS_DV/AN116	P92/D18/A18/POE4#/RXD7/ SMISO7/SSCL7/AN116
161	P91/D17/A17/SCK7/ ET1_COL/AN115/DSMDAT5	P91/D17/A17/SCK7/ ET1_COL/AN115	P91/D17/A17/SCK7/AN115
162	VSS	VSS	VSS
163	P90/D16/A16/TXD7/SMOSI7/ SSDA7/ET1_RX_DV/ CAT1_RX_DV/AN114/ DSMCLK5	P90/D16/A16/TXD7/SMOSI7/ SSDA7/ET1_RX_DV/AN114	P90/D16/A16/TXD7/SMOSI7/ SSDA7/AN114
164	VCC	VCC	VCC
165	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
166	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006

176 ピン LFQFP	RX72M	RX72N	RX66N
167	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
168	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
169	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
170	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
171	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
172	VREFL0	VREFL0	VREFL0
173	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
174	VREFH0	VREFH0	VREFH0
175	AVCC0	AVCC0	AVCC0
176	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#

注 1. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

## 3.4 145 ピン TFLGA パッケージ

表 3.4 に 145 ピン TFLGA パッケージ端子機能の比較を示します。なお、RX72M グループに 145 ピン パッケージはありません。

表 3.4 145 ピン TFLGA パッケージ端子機能の比較

145 ピン TFLGA	RX72N	RX66N
A1	AVSS0	AVSS0
A2	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#
A3	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
A4	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
A5	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
A6	P90/A16/TXD7/SMOSI7/SSDA7/AN114	P90/A16/TXD7/SMOSI7/SSDA7/AN114
A7	P92/A18/POE4#/RXD7/SMISO7/SSCL7/ RMII1_CRS_DV/AN116	P92/A18/POE4#/RXD7/SMISO7/SSCL7/ AN116
A8	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/ IRQ2/AN110	PD2/D2[A2/D2]/MTIOC4D/TIC2/GTIOC0B/ MISOC-A/CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/LCD_DATA22-B/IRQ2/AN110
A9	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/REF50CK1/QMO-B/QIO0-B/ SDHI_D0-B/MMC_D0-B/LCD_DATA18-B/ IRQ6/AN106	PD6/D6[A6/D6]/MTIC5V/MTIOC8A/POE4#/ SSLC2-A/QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/LCD_DATA18-B/IRQ6/AN106
A10	VSS	VSS
A11	P62/RAS#/D1[A1/D1]/CS2#/RMII1_RXD0	P62/RAS#/D1[A1/D1]/CS2#
A12	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/ MTIOC3B/PO18/GTIOC1B/TXD12/ SMOSI12/SSDA12/TXDX12/SIOX12/ SSLB2-B/MMC_D5-B/LCD_DATA15-B/ ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/MTIOC4C/ MTIOC3B/PO18/GTIOC1B/TXD12/ SMOSI12/SSDA12/TXDX12/SIOX12/ SSLB2-B/MMC_D5-B/LCD_DATA15-B/ ANEX1
A13	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/ PO26/TOC3/POE8#/GTIOC2A/CTS12#/ RTS12#/SS12#/ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101	PE3/D11[A11/D11]/D3[A3/D3]/MTIOC4B/ PO26/TOC3/POE8#/GTIOC2A/CTS12#/ RTS12#/SS12#/ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
B1	AVCC1	AVCC1
B2	AVCC0	AVCC0
B3	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
B4	VREFL0	VREFL0
B5	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
B6	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
B7	P91/A17/SCK7/AN115	P91/A17/SCK7/AN115
B8	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108	PD0/D0[A0/D0]/POE4#/GTIOC1B/ LCD_EXTCLK-B/IRQ0/AN108
B9	PD4/D4[A4/D4]/MTIOC8B/POE11#/ SSLC0-A/ET1_MDIO/PMGI1_MDIO/ QSSL-B/SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/AN112	PD4/D4[A4/D4]/MTIOC8B/POE11#/ SSLC0-A/QSSL-B/SDHI_CMD-B/ MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112
B10	VCC	VCC
B11	P61/SDCS#/D0[A0/D0]/CS1#/RMII1_RXD1	P61/SDCS#/D0[A0/D0]/CS1#
B12	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/ PO23/TIC3/GTIOC0B/RXD12/SMISO12/ SSCL12/RXDX12/SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/AN100	PE2/D10[A10/D10]/D2[A2/D2]/MTIOC4A/ PO23/TIC3/GTIOC0B/RXD12/SMISO12/ SSCL12/RXDX12/SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/AN100

145ピン TFLGA	RX72N	RX66N
B13	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102	PE4/D12[A12/D12]/D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/SSLB0-B/ ET0_ERXD2/LCD_DATA12-B/AN102
C1	AVSS1	AVSS1
C2	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120	P02/TMCI1/SCK6/SSIBCK1/IRQ10/AN120
C3	VREFH0	VREFH0
C4	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
C5	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
C6	VSS	VSS
C7	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/POE0#/GTIOC1A/ MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/ AN109
C8	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/ SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/ IRQ3/AN111	PD3/D3[A3/D3]/MTIOC8D/TOC2/POE8#/ GTIOC0A/RSPCKC-A/QIO3-B/SDHI_D3-B/ MMC_D3-B/LCD_DATA21-B/IRQ3/AN111
C9	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ RMII1_RX_ER/QMI-B/QIO1-B/SDHI_D1-B/ MMC_D1-B/LCD_DATA17-B/IRQ7/AN107	PD7/D7[A7/D7]/MTIC5U/POE0#/SSLC3-A/ QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/ LCD_DATA17-B/IRQ7/AN107
C10	P63/CAS#/D2[A2/D2]/CS3#/RMII1_TXD1	P63/CAS#/D2[A2/D2]/CS3#
C11	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/ GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/MTIOC3D/ GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
C12	P70/SDCLK	P70/SDCLK
C13	VSS	VSS
D1	P00/TMRI0/TXD6/SMOSI6/SSDA6/ AUDIO_CLK/IRQ8/AN118	P00/TMRI0/TXD6/SMOSI6/SSDA6/ AUDIO_CLK/IRQ8/AN118
D2	PF5/WAIT#/SSILRCK0/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
D3	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
D4	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ IRQ9/AN119	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/ IRQ9/AN119
D5	VCC	VCC
D6	P93/A19/POE0#/CTS7#/RTS7#/SS7#/ ET1_LINKSTA/AN117	P93/A19/POE0#/CTS7#/RTS7#/SS7#/ AN117
D7	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/ MTCLKA/POE10#/SSLC1-A/ET1_MDC/ PMGI1_MDC/QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/LCD_DATA19-B/IRQ5/AN113	PD5/D5[A5/D5]/MTIC5W/MTIOC8C/ MTCLKA/POE10#/SSLC1-A/QSPCLK-B/ SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B/ IRQ5/AN113
D8	P60/CS0#/RMII1_TXD_EN	P60/CS0#
D9	P64/WE#/D3[A3/D3]/CS4#/RMII1_TXD0	P64/WE#/D3[A3/D3]/CS4#
D10	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/ TOC1/GTIOC3A/MISOB-B/SDHI_WP/ MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/D7[A7/D7]/MTIOC6A/ TOC1/GTIOC3A/MISOB-B/SDHI_WP/ MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105
D11	VCC	VCC
D12	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ ET0_RX_CLK/REF50CK0/LCD_DATA11-B/ IRQ5/AN103	PE5/D13[A13/D13]/D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/RSPCKB-B/ ET0_RX_CLK/REF50CK0/LCD_DATA11-B/ IRQ5/AN103
D13	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/ TIC1/GTIOC3B/MOSIB-B/SDHI_CD/ MMC_CD-B/LCD_DATA10-B/IRQ6/AN104	PE6/D14[A14/D14]/D6[A6/D6]/MTIOC6C/ TIC1/GTIOC3B/MOSIB-B/SDHI_CD/ MMC_CD-B/LCD_DATA10-B/IRQ6/AN104
E1	VSS	VSS
E2	VCL	VCL
E3	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0/ EPLSOUT0	PJ5/POE8#/CTS2#/RTS2#/SS2#/SSIRXD0



145ピン TFLGA	RX72N	RX66N
E4	EMLE	EMLE
E5	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
E10	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/ PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B	PA0/BC0#/A0/MTIOC4A/MTIOC6D/TIOCA0/ PO16/CACREF/GTIOC0B/SSLA1-B/ ET0_TX_EN/RMII0_TXD_EN/LCD_DATA8-B
E11	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2
E12	P65/CKE/CS5#	P65/CKE/CS5#
E13	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/ CRX2/EPLSOUT1/IRQ15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/ CRX2/IRQ15
F1	XCIN	XCIN
F2	XCOUT	XCOUT
F3	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/ SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ ET0_EXOUT	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/ SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ ET0_EXOUT
F4	VBATT	VBATT
F10	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/TIOCD0/ TCLKB/PO19/RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/LCD_DATA5-B/ IRQ6-DS
F11	VSS	VSS
F12	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11	PA1/A1/MTIOC0B/MTCLKC/MTIOC7B/ TIOCB0/PO17/GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/IRQ11
F13	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/GTIOC1A/RXD5/ SMISO5/SSCL5/SSLA3-B/LCD_DATA6-B
G1	XTAL/P37	XTAL/P37
G2	RES#	RES#
G3	MD/FINED	MD/FINED
G4	BSCANP	BSCANP
G10	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/ RSPCKA-B/ET0_LINKSTA/LCD_DATA3-B
G11	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/GTETRGB/CTS5#/RTS5#/ SS5#/MOSIA-B/ET0_EXOUT/LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/ PO22/POE10#/GTETRGB/CTS5#/RTS5#/ SS5#/MOSIA-B/ET0_EXOUT/LCD_DATA2-B
G12	VCC	VCC
G13	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/LCD_DATA4-B/ IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/TIOCA1/TMRI0/ PO20/TXD5/SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/LCD_DATA4-B/ IRQ5-DS
H1	EXTAL/P36	EXTAL/P36
H2	VCC	VCC
H3	VSS	VSS
H4	UPSEL/P35/NMI	UPSEL/P35/NMI
H10	P72/A19/CS2#/ET0_MDC/PMGI0_MDC	P72/A19/CS2#/ET0_MDC/PMGI0_MDC
H11	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO	P71/A18/CS1#/ET0_MDIO/PMGI0_MDIO
H12	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/ SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ ET0_ERXD1/RMII0_RXD1/LCD_DATA0-B/ IRQ12	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/ SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ ET0_ERXD1/RMII0_RXD1/LCD_DATA0-B/ IRQ12
H13	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/ LCD_DATA1-B
J1	TRST#/P34/MTIOC0A/TMCI3/PO12/ POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4	TRST#/P34/MTIOC0A/TMCI3/PO12/ POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4

145ピン TFLGA	RX72N	RX66N
J2	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/ PO11/POE4#/POE11#/RXD6/SMISO6/ SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/ IRQ3-DS	P33/EDREQ1/MTIOC0D/TIOCD0/TMRI3/ PO11/POE4#/POE11#/RXD6/SMISO6/ SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/ IRQ3-DS
J3	P32/MTIOC0C/TIOCC0/TMO3/PO10/ RTCIC2/RTCOUT/POE0#/POE10#/TXD6/ SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/VSYNCR/IRQ2-DS	P32/MTIOC0C/TIOCC0/TMO3/PO10/ RTCIC2/RTCOUT/POE0#/POE10#/TXD6/ SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/VSYNCR/IRQ2-DS
J4	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/ POE8#/RXD1/SMISO1/SSCL1/MISOB-A/ <a href="#">ET1_MDIO</a> / <a href="#">PMGI1_MDIO</a> /IRQ0-DS	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/ POE8#/RXD1/SMISO1/SSCL1/MISOB-A/ IRQ0-DS
J10	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/ TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ ET0_RX_ER/RMII0_RX_ER/LCD_TCON1-B	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/ TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ ET0_RX_ER/RMII0_RX_ER/LCD_TCON1-B
J11	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/ SS11#/CTS11#/RTS11#/ET0_TX_EN/ RMII0_TXD_EN/LCD_TCON0-B	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/ SS11#/CTS11#/RTS11#/ET0_TX_EN/ RMII0_TXD_EN/LCD_TCON0-B
J12	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/ RTS4#/SS4#/CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/ RTS4#/SS4#/CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/LCD_TCON2-B
J13	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/ TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/ SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/ TMCI0/PO25/TXD4/SMOSI4/SSDA4/TXD6/ SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS
K1	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/ SCK1/RSPCKB-A/ <a href="#">ET1_WOL</a>	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/ SCK1/RSPCKB-A
K2	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/ SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A/ <a href="#">ET1_EXOUT</a>	TDO/P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/ SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A
K3	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/ CTS1#/RTS1#/SS1#/SSLB0-A/ <a href="#">ET1_MDC</a> / <a href="#">PMGI1_MDC</a> /IRQ1-DS	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/ CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS
K4	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/ TMCI2/PO13/GTETRGA/RXD1/SMISO1/ SSCL1/SCK3/CRX1-DS/SSILRCK1/PIXD0/ IRQ5	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/ TMCI2/PO13/GTETRGA/RXD1/SMISO1/ SSCL1/SCK3/CRX1-DS/SSILRCK1/PIXD0/ IRQ5
K5	TRDATA2/P54/ALE/D1[A1/D1]/EDACK0/ MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/ CTX1/ET0_LINKSTA	TRDATA2/P54/ALE/D1[A1/D1]/EDACK0/ MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/ CTX1/ET0_LINKSTA
K6	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK
K7	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A
K8	VCC	VCC
K9	TRDATA0/P80/EDREQ0/MTIOC3B/PO26/ SCK10/RTS10#/ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/SDHI_WP/ MMC_D2-A	TRDATA0/P80/EDREQ0/MTIOC3B/PO26/ SCK10/RTS10#/ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/SDHI_WP/ MMC_D2-A
K10	TRDATA6/P76/CS6#/PO22/SMISO11/ SSCL11/RXD11/ET0_RX_CLK/REF50CK0/ QSSL-A/SDHI_CMD-A/MMC_CMD-A	TRDATA6/P76/CS6#/PO22/SMISO11/ SSCL11/RXD11/ET0_RX_CLK/REF50CK0/ QSSL-A/SDHI_CMD-A/MMC_CMD-A
K11	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/ SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ ET0_CRS/RMII0_CRS_DV
K12	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/ SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ ET0_ETXD1/RMII0_TXD1

145ピン TFLGA	RX72N	RX66N
K13	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/ TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ ET0_ETXD0/RMII0_TXD0/LCD_CLK-B	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/ TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ ET0_ETXD0/RMII0_TXD0/LCD_CLK-B
L1	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/RXD3/SMISO3/ SSCL3/SSIDATA1/SDHI_CD/HSYNC/ ADTRG0#	CLKOUT/P25/CS5#/EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/RXD3/SMISO3/ SSCL3/SSIDATA1/SDHI_CD/HSYNC/ ADTRG0#
L2	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/ PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/ CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/ SDHI_D1-C/PIXD7	P23/EDACK0/MTIOC3D/MTCLKD/TIOCD3/ PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/ CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/ SDHI_D1-C/PIXD7
L3	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/ TMO2/PO14/RTCOU/TXD1/SMOSI1/ SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/USB0_VBUS/ USB0_OVRCURB/IRQ6/ADTRG0#	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/ TMO2/PO14/RTCOU/TXD1/SMOSI1/ SSDA1/RXD3/SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/USB0_VBUS/ USB0_OVRCURB/IRQ6/ADTRG0#
L4	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/ TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/ SSIBCK1/SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/ TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/ SSIBCK1/SDHI_WP/PIXCLK
L5	P13/MTIOC0B/TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/SSDA2/ SDA0[FM+]/IRQ3/ADTRG1#	P13/MTIOC0B/TIOCA5/TMO3/PO13/ GTADSM1/TXD2/SMOSI2/SSDA2/ SDA0[FM+]/IRQ3/ADTRG1#
L6	CLKOUT25M/P56/EDACK1/MTIOC3C/ TIOCA1/SCK7	CLKOUT25M/P56/EDACK1/MTIOC3C/ TIOCA1/SCK7
L7	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/SSCL2/SSLB3-A
L8	TRCLK/P83/EDACK1/MTIOC4C/GTIOC0A/ SCK10/SS10#/CTS10#/ET0_CRS/ RMII0_CRS_DV	TRCLK/P83/EDACK1/MTIOC4C/GTIOC0A/ SCK10/SS10#/CTS10#/ET0_CRS/ RMII0_CRS_DV
L9	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/ RTS8#/SCK10/RSPCKA-A/ET0_ETXD2/ MMC_D5-A	PC5/D3[A3/D3]/A21/CS2#/WAIT#/MTIOC3B/ MTCLKD/TMRI2/PO29/GTIOC1A/SCK8/ RTS8#/SCK10/RSPCKA-A/ET0_ETXD2/ MMC_D5-A
L10	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMC11/ PO25/POE0#/GTETRGC/SCK5/CTS8#/ SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMC11/ PO25/POE0#/GTETRGC/SCK5/CTS8#/ SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/QIO1-A/SDHI_D1-A/ MMC_D1-A
L11	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/MMC_CD-A	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/ RXD5/SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/MMC_CD-A
L12	TRDATA4/P73/CS3#/PO16/ET0_WOL	TRDATA4/P73/CS3#/PO16/ET0_WOL
L13	VSS	VSS
M1	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/ TMO0/PO2/GTIOC1A/SCK0/ USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/ PIXD6	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/ TMO0/PO2/GTIOC1A/SCK0/ USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/ PIXD6
M2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/ TCLKD/TMO1/PO15/POE8#/GTIOC0B/ SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/ SSITXD0/EPLSOUT0/SDHI_D3-C/PIXD3/ IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/ TCLKD/TMO1/PO15/POE8#/GTIOC0B/ SCK1/TXD3/SMOSI3/SSDA3/SDA2-DS/ SSITXD0/SDHI_D3-C/PIXD3/IRQ7/ ADTRG1#

145ピン TFLGA	RX72N	RX66N
M3	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/ SSCL10/RXD10/PIXD1
M4	P12/TMCI1/GTADSM0/RXD2/SMISO2/ SSCL2/SCL0[FM+]/IRQ2	P12/TMCI1/GTADSM0/RXD2/SMISO2/ SSCL2/SCL0[FM+]/IRQ2
M5	VCC_USB	VCC_USB
M6	VSS_USB	VSS_USB
M7	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/ SSLB1-A
M8	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/ MTCLKA/TMCI2/PO30/TIC0/GTIOC3B/ RXD8/SMISO8/SSCL8/SMISO10/SSCL10/ RXD10/MOSIA-A/ET0_ETXD3/MMC_D6-A/ IRQ13	PC6/D2[A2/D2]/A22/CS1#/MTIOC3C/ MTCLKA/TMCI2/PO30/TIC0/GTIOC3B/ RXD8/SMISO8/SSCL8/SMISO10/SSCL10/ RXD10/MOSIA-A/ET0_ETXD3/MMC_D6-A/ IRQ13
M9	TRDATA1/P81/EDACK0/MTIOC3D/PO27/ GTIOC0B/SMISO10/SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/QIO3-A/ SDHI_CD/MMC_D3-A	TRDATA1/P81/EDACK0/MTIOC3D/PO27/ GTIOC0B/SMISO10/SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/QIO3-A/ SDHI_CD/MMC_D3-A
M10	TRDATA7/P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ET0_RX_ER/ RMII0_RX_ER/QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A	TRDATA7/P77/CS7#/PO23/SMOSI11/ SSDA11/TXD11/ET0_RX_ER/ RMII0_RX_ER/QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A
M11	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/ RTS5#/SS5#/SSLA1-A/ET0_ERXD3/IRQ14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/ RTS5#/SS5#/SSLA1-A/ET0_ERXD3/IRQ14
M12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/IRQ12	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/ SSLA2-A/ET0_ERXD2/IRQ12
M13	VCC	VCC
N1	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/ PO1/GTIOC2A/RXD0/SMISO0/SSCL0/ SCL1/USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/ PO1/GTIOC2A/RXD0/SMISO0/SSCL0/ SCL1/USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9
N2	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/ SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/ SDHI_CMD-C/PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/ SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/ SDHI_CMD-C/PIXD4/IRQ8
N3	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/SDHI_D2-C/ PIXD2	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/ SSDA10/TXD10/SDHI_D2-C/PIXD2
N4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/ TMRI2/PO15/GTETRGD/CTS1#/RTS1#/ SS1#/CTX1/USB0_OVRCURA/IRQ4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/ TMRI2/PO15/GTETRGD/CTS1#/RTS1#/ SS1#/CTX1/USB0_OVRCURA/IRQ4
N5	USB0_DM	USB0_DM
N6	USB0_DP	USB0_DP
N7	TRDATA3/P55/D0[A0/D0]/WAIT#/EDREQ0/ MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/ CRX1/ET0_EXOUT/IRQ10	TRDATA3/P55/D0[A0/D0]/WAIT#/EDREQ0/ MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/ CRX1/ET0_EXOUT/IRQ10
N8	VSS	VSS
N9	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/ TMO2/PO31/TOC0/CACREF/GTIOC3A/ TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/MMC_D7-A/ IRQ14	UB/PC7/A23/CS0#/MTIOC3A/MTCLKB/ TMO2/PO31/TOC0/CACREF/GTIOC3A/ TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/MMC_D7-A/ IRQ14
N10	TRSYNC/P82/EDREQ1/MTIOC4A/PO28/ GTIOC2A/SMOSI10/SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/MMC_D4-A	TRSYNC/P82/EDREQ1/MTIOC4A/PO28/ GTIOC2A/SMOSI10/SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/MMC_D4-A
N11	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/ QMO-A/QIO0-A/SDHI_D0-A/MMC_D0-A	PC3/A19/MTIOC4D/TCLKB/PO24/GTIOC1B/ TXD5/SMOSI5/SSDA5/ET0_TX_ER/ QMO-A/QIO0-A/SDHI_D0-A/MMC_D0-A

145 ピン TFLGA	RX72N	RX66N
N12	TRSYNC1/P75/CS5#/PO20/SCK11/RTS11#/ ET0_ERXD0/RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A	TRSYNC1/P75/CS5#/PO20/SCK11/RTS11#/ ET0_ERXD0/RMII0_RXD0/SDHI_D2-A/ MMC_RES#-A
N13	TRDATA5/P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/RMII0_RXD1	TRDATA5/P74/A20/CS4#/PO19/SS11#/ CTS11#/ET0_ERXD1/RMII0_RXD1

注 1. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。

## 3.5 144 ピン LQFP パッケージ

表 3.5 に 144 ピン LQFP パッケージ端子機能の比較を示します。

表 3.5 144 ピン LQFP パッケージ端子機能の比較

144 ピン LQFP	RX72M	RX72N	RX66N
1	AVSS0	AVSS0	AVSS0
2	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1
3	AVCC1	AVCC1	AVCC1
4	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0	P03/SSIDATA1/IRQ11/DA0
5	AVSS1	AVSS1	AVSS1
6	P02/TMCI1/SCK6/SSIBCK1/ CATLEDSTER/IRQ10/ AN120	P02/TMCI1/SCK6/SSIBCK1/ IRQ10/AN120	P02/TMCI1/SCK6/SSIBCK1/ IRQ10/AN120
7	P01/TMCI0/RXD6/SMISO6/ SSCL6/SSIBCK0/ CATLEDERR/IRQ9/AN119	P01/TMCI0/RXD6/SMISO6/ SSCL6/SSIBCK0/IRQ9/ AN119	P01/TMCI0/RXD6/SMISO6/ SSCL6/SSIBCK0/IRQ9/ AN119
8	P00/TMRI0/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/ CATLATCH1/IRQ8/AN118	P00/TMRI0/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/IRQ8/ AN118	P00/TMRI0/TXD6/SMOSI6/ SSDA6/AUDIO_CLK/IRQ8/ AN118
9	EMLE	PF5/WAIT#/SSILRCK0/IRQ4	PF5/WAIT#/SSILRCK0/IRQ4
10	VSS	EMLE	EMLE
11	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT/CATRESTOUT	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0/EPLSOUT0	PJ5/POE8#/CTS2#/RTS2#/ SS2#/SSIRXD0
12	VCL	VSS	VSS
13	VBATT	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT	PJ3/EDACK1/MTIOC3C/ CTS6#/RTS6#/SS6#/CTS0#/ RTS0#/SS0#/SSITXD0/ ET0_EXOUT
14	MD/FINED	VCL	VCL
15	XCIN	VBATT	VBATT
16	XCOUT	MD/FINED	MD/FINED
17	RES#	XCIN	XCIN
18	XTAL/P37	XCOUT	XCOUT
19	VSS	RES#	RES#
20	EXTAL/P36	XTAL/P37	XTAL/P37
21	VCC	VSS	VSS
22	UPSEL/P35/NMI	EXTAL/P36	EXTAL/P36
23	TRST#/P34/MTIOC0A/ TMCI3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/ CAT0_LINKSTA/IRQ4/ DSMDAT0	VCC	VCC
24	P33/EDREQ1/MTIOC0D/ TIOC0D/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCK0/IRQ3_DS/DSMCLK0	UPSEL/P35/NMI	UPSEL/P35/NMI

144ピン LFQFP	RX72M	RX72N	RX66N
25	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2_DS	TRST#/P34/MTIOC0A/ TMCi3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/IRQ4	TRST#/P34/MTIOC0A/ TMCi3/PO12/POE10#/SCK6/ SCK0/ET0_LINKSTA/IRQ4
26	TMS/P31/MTIOC4D/TMCi2/ PO9/RTCIC1/CTS1#/RTS1#/ SS1#/SSLB0-A/ET1_MDC/ PMGI1_MDC/IRQ1_DS	P33/EDREQ1/MTIOC0D/ TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCKO/IRQ3-DS	P33/EDREQ1/MTIOC0D/ TIOCD0/TMRI3/PO11/ POE4#/POE11#/RXD6/ SMISO6/SSCL6/RXD0/ SMISO0/SSCL0/CRX0/ PCKO/IRQ3-DS
27	TDI/P30/MTIOC4B/TMRI3/ PO8/RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ ET1_MDIO/PMGI1_MDIO/ IRQ0_DS	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS	P32/MTIOC0C/TIOCC0/ TMO3/PO10/RTCIC2/ RTCOUT/POE0#/POE10#/ TXD6/SMOSI6/SSDA6/ TXD0/SMOSI0/SSDA0/ CTX0/USB0_VBUSEN/ VSYNC/IRQ2-DS
28	TCK/P27/CS7#/MTIOC2B/ TMCi3/PO7/SCK1/ RSPCKBA/ET1_WOL/ CATIRQ	TMS/P31/MTIOC4D/TMCi2/ PO9/RTCIC1/CTS1#/RTS1#/ SS1#/SSLB0-A/ET1_MDC/ PMGI1_MDC/IRQ1-DS	TMS/P31/MTIOC4D/TMCi2/ PO9/RTCIC1/CTS1#/RTS1#/ SS1#/SSLB0-A/IRQ1-DS
29	TDO/P26/CS6#/MTIOC2A/ TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT/ CATLINKACT1	TDI/P30/MTIOC4B/TMRI3/ PO8/RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ ET1_MDIO/PMGI1_MDIO/ IRQ0-DS	TDI/P30/MTIOC4B/TMRI3/ PO8/RTCIC0/POE8#/RXD1/ SMISO1/SSCL1/MISOB-A/ IRQ0-DS
30	CLKOUT/P25/CS5#/ EDACK1/MTIOC4C/ MTCLKB/TIOCA4/PO5/ RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/ HSYNC/ADTRG0#	TCK/P27/CS7#/MTIOC2B/ TMCi3/PO7/SCK1/ RSPCKB-A/ET1_WOL	TCK/P27/CS7#/MTIOC2B/ TMCi3/PO7/SCK1/ RSPCKB-A
31	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	TDO/P26/CS6#/MTIOC2A/ TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT	TDO/P26/CS6#/MTIOC2A/ TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A
32	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1C/ PIXD7	CLKOUT/P25/CS5#/EDACK1/ MTIOC4C/MTCLKB/TIOCA4/ PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ ADTRG0#	CLKOUT/P25/CS5#/EDACK1/ MTIOC4C/MTCLKB/TIOCA4/ PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/SDHI_CD/HSYNC/ ADTRG0#
33	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0C/ PIXD6	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1/ SDHI_WP/PIXCLK
34	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCi0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ SDHI_CLK-C/PIXD5/IRQ9	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0/SDHI_D1-C/ PIXD7

144 ピン LFQFP	RX72M	RX72N	RX66N
35	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK/SDHI_D0-C/ PIXD6
36	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2_DS/ SSITXD0/EPLSOUT0/ CATSYNC0/SDHI_D3C/ PIXD3/IRQ7/ADTRG1#	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/USB0_EXICEN/ SSILRCK0/SDHI_CLK-C/ PIXD5/IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/USB0_EXICEN/ SSILRCK0/SDHI_CLK-C/ PIXD5/IRQ9
37	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/ CATSYNC1/SDHI_D2C/ PIXD2	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/SDHI_CMD-C/ PIXD4/IRQ8
38	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2_DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/EPLSOUT0/ SDHI_D3-C/PIXD3/IRQ7/ ADTRG1#	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/SDHI_D3-C/PIXD3/ IRQ7/ADTRG1#
39	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/ CATLINKACT0/PIXD1	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/SSDA10/ TXD10/EPLSOUT1/ SDHI_D2-C/PIXD2	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/SSDA10/ TXD10/SDHI_D2-C/PIXD2
40	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1_DS/SSILRCK1/ CATLEDRUN/PIXD0/IRQ5	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/PO14/ RTCOUT/TXD1/SMOSI1/ SSDA1/RXD3/SMISO3/ SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/PO14/ RTCOUT/TXD1/SMOSI1/ SSDA1/RXD3/SMISO3/ SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#
41	P13/MTIOC0B/TIOCA5/ TMO3/PO13/GTADSM1/ TXD2/SMOSI2/SSDA2/ SDA0[FM+]/IRQ3/ADTRG1#	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/SSCL10/ RXD10/PIXD1	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/SSCL10/ RXD10/PIXD1
42	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/ RTS1#/SS1#/CTX1/ USB0_OVRCURA/IRQ4	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/PO13/ GTETRGA/RXD1/SMISO1/ SSCL1/SCK3/CRX1-DS/ SSILRCK1/PIXD0/IRQ5	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/PO13/ GTETRGA/RXD1/SMISO1/ SSCL1/SCK3/CRX1-DS/ SSILRCK1/PIXD0/IRQ5
43	P12/TMCI1/GTADSM0/ RXD2/SMISO2/SSCL2/ SCL0[FM+]/IRQ2	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/PO15/ GTETRGD/CTS1#/RTS1#/ SS1#/CTX1/ USB0_OVRCURA/IRQ4	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/PO15/ GTETRGD/CTS1#/RTS1#/ SS1#/CTX1/ USB0_OVRCURA/IRQ4



144 ピン LFQFP	RX72M	RX72N	RX66N
44	VCC_USB	P13/MTIOC0B/TIOCA5/ TMO3/PO13/GTADSM1/ TXD2/SMOSI2/SSDA2/ SDA0[FM+]/IRQ3/ADTRG1#	P13/MTIOC0B/TIOCA5/ TMO3/PO13/GTADSM1/ TXD2/SMOSI2/SSDA2/ SDA0[FM+]/IRQ3/ADTRG1#
45	USB0_DM	P12/TMC11/GTADSM0/ RXD2/SMISO2/SSCL2/ SCL0[FM+]/IRQ2	P12/TMC11/GTADSM0/ RXD2/SMISO2/SSCL2/ SCL0[FM+]/IRQ2
46	USB0_DP	VCC_USB	VCC_USB
47	VSS_USB	USB0_DM	USB0_DM
48	CLKOUT25M/PJ2/TXD8/ SMOSI8/SSDA8	USB0_DP	USB0_DP
49	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7/ DSMDAT1	VSS_USB	VSS_USB
50	TRDATA3/P55/D0[A0/D0]/ WAIT#/EDREQ0/MTIOC4D/ TMO3/TXD7/SMOSI7/ SSDA7/CRX1/ET0_EXOUT/ IRQ10	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7	CLKOUT25M/P56/EDACK1/ MTIOC3C/TIOCA1/SCK7
51	TRDATA2/P54/ALE/ D1[A1/D1]/EDACK0/ MTIOC4B/TMC11/CTS2#/ RTS2#/SS2#/CTX1/ ET0_LINKSTA/ CAT0_LINKSTA	TRDATA3/P55/D0[A0/D0]/ WAIT#/EDREQ0/MTIOC4D/ TMO3/TXD7/SMOSI7/ SSDA7/CRX1/ET0_EXOUT/ IRQ10	TRDATA3/P55/D0[A0/D0]/ WAIT#/EDREQ0/MTIOC4D/ TMO3/TXD7/SMOSI7/ SSDA7/CRX1/ET0_EXOUT/ IRQ10
52	P53 <sup>(注1)</sup> /BCLK	TRDATA2/P54/ALE/ D1[A1/D1]/EDACK0/ MTIOC4B/TMC11/CTS2#/ RTS2#/SS2#/CTX1/ ET0_LINKSTA	TRDATA2/P54/ALE/ D1[A1/D1]/EDACK0/ MTIOC4B/TMC11/CTS2#/ RTS2#/SS2#/CTX1/ ET0_LINKSTA
53	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A/ CATLEDSTER	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK
54	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A
55	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A/ CATLEDERR	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A
56	VSS	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A
57	TRCLK/P83/EDACK1/ MTIOC4C/GTIOC0A/SCK10/ SS10#/CTS10#/ET0_CRS/ RMII0_CRS_DV/ CAT0_RX_DV/DSMCLK1	VSS	VSS
58	VCC	TRCLK/P83/EDACK1/ MTIOC4C/GTIOC0A/SCK10/ SS10#/CTS10#/ET0_CRS/ RMII0_CRS_DV	TRCLK/P83/EDACK1/ MTIOC4C/GTIOC0A/SCK10/ SS10#/CTS10#/ET0_CRS/ RMII0_CRS_DV
59	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ ET0_COL/MMC_D7-A/ IRQ14	VCC	VCC

144 ピン LFQFP	RX72M	RX72N	RX66N
60	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMC12/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/CAT0_ETXD3/ CATLATCH1/MMC_D6-A/ IRQ13	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/ MMC_D7-A/IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ET0_COL/ MMC_D7-A/IRQ14
61	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKAA/ET0_ETXD2/ CAT0_ETXD2/MMC_D5-A	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMC12/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/ IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMC12/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/MMC_D6-A/ IRQ13
62	TRSYNC/P82/EDREQ1/ MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/ CAT0_ETXD1/ CATI2CDATA/MMC_D4-A	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ MMC_D5-A	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2/ MMC_D5-A
63	TRDATA1/P81/EDACK0/ MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ CAT0_ETXD0/CATI2CCLK/ QIO3-A/SDHI_CD/ MMC_D3-A	TRSYNC/P82/EDREQ1/ MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/ MMC_D4-A	TRSYNC/P82/EDREQ1/ MTIOC4A/PO28/GTIOC2A/ SMOSI10/SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/ MMC_D4-A
64	TRDATA0/P80/EDREQ0/ MTIOC3B/PO26/SCK10/ RTS10#/ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLATCH0/ QIO2-A/SDHI_WP/ MMC_D2-A	TRDATA1/P81/EDACK0/ MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ QIO3-A/SDHI_CD/ MMC_D3-A	TRDATA1/P81/EDACK0/ MTIOC3D/PO27/GTIOC0B/ SMISO10/SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ QIO3-A/SDHI_CD/ MMC_D3-A
65	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMC11/PO25/ POE0#/GTETRGC/SCK5/ SS8#/CTS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/ CAT0_TX_CLK/CATSYNC0/ QMI-A/QIO1-A/SDHI_D1A/ MMC_D1-A	TRDATA0/P80/EDREQ0/ MTIOC3B/PO26/SCK10/ RTS10#/ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A	TRDATA0/P80/EDREQ0/ MTIOC3B/PO26/SCK10/ RTS10#/ET0_TX_EN/ RMII0_TXD_EN/QIO2-A/ SDHI_WP/MMC_D2-A
66	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0A/ MMC_D0-A	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMC11/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/ MMC_D1-A	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMC11/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK/QMI-A/ QIO1-A/SDHI_D1-A/ MMC_D1-A
67	TRDATA7/P77/CS7#/PO23/ SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ CAT0_RX_ER/QSPCLK-A/ SDHI_CLK-A/MMC_CLK-A	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER/QMO-A/ QIO0-A/SDHI_D0-A/ MMC_D0-A

144 ピン LFQFP	RX72M	RX72N	RX66N
68	TRDATA6/P76/CS6#/PO22/ SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ CAT0_RX_CLK/QSSL-A/ SDHI_CMD-A/MMC_CMD-A	TRDATA7/P77/CS7#/PO23/ SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A	TRDATA7/P77/CS7#/PO23/ SMOSI11/SSDA11/TXD11/ ET0_RX_ER/RMII0_RX_ER/ QSPCLK-A/SDHI_CLK-A/ MMC_CLK-A
69	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/CAT0_RX_DV/ SDHI_D3-A/MMC_CD-A	TRDATA6/P76/CS6#/PO22/ SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ QSSL-A/SDHI_CMD-A/ MMC_CMD-A	TRDATA6/P76/CS6#/PO22/ SMISO11/SSCL11/RXD11/ ET0_RX_CLK/REF50CK0/ QSSL-A/SDHI_CMD-A/ MMC_CMD-A
70	TRSYNC1/P75/CS5#/PO20/ SCK11/RTS11#/ ET0_ERXD0/RMII0_RXD0/ CAT0_ERXD0/SDHI_D2-A/ MMC_RES#-A/DSMDAT2	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/ MMC_CD-A	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV/SDHI_D3-A/ MMC_CD-A
71	TRDATA5/P74/A20/CS4#/ PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1/ CAT0_ERXD1/DSMCLK2	TRSYNC1/P75/CS5#/PO20/ SCK11/RTS11#/ ET0_ERXD0/RMII0_RXD0/ SDHI_D2-A/MMC_RES#-A	TRSYNC1/P75/CS5#/PO20/ SCK11/RTS11#/ ET0_ERXD0/RMII0_RXD0/ SDHI_D2-A/MMC_RES#-A
72	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/CAT0_ERXD2/ IRQ12	TRDATA5/P74/A20/CS4#/ PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1	TRDATA5/P74/A20/CS4#/ PO19/SS11#/CTS11#/ ET0_ERXD1/RMII0_RXD1
73	VCC	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/IRQ12	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/IRQ12
74	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ CAT0_ERXD3/IRQ14	VCC	VCC
75	VSS	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14
76	TRDATA4/P73/CS3#/PO16/ ET0_WOL	VSS	VSS
77	PB7/A15/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/ SSDA11/TXD11/ET0_CRS/ RMII0_CRS_DV/ CAT0_RX_DV	TRDATA4/P73/CS3#/PO16/ ET0_WOL	TRDATA4/P73/CS3#/PO16/ ET0_WOL
78	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1/CAT0_ETXD1	PB7/A15/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV	PB7/A15/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV
79	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0/ LCD_CLK-B	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1

144 ピン LFQFP	RX72M	RX72N	RX66N
80	PB4/A12/TIOCA4/PO28/ SS9#/CTS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TXEN/LCD_TCON0-B	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B
81	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ CAT0_RX_ER/ LCD_TCON1-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B
82	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ CAT0_RX_CLK/ LCD_TCON2-B	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ LCD_TCON1-B	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK4/ SCK6/ET0_RX_ER/ RMII0_RX_ER/ LCD_TCON1-B
83	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/CAT0_ERXD0/ LCD_TCON3-B/IRQ4_DS	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/ PO26/CTS4#/RTS4#/SS4#/ CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B
84	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/CAT0_ERXD1/ LCD_DATA0-B/IRQ12	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD4/SMOSI4/ SSDA4/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS
85	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	P72/A19/CS2#/ET0_MDC/ PMGI0_MDC	P72/A19/CS2#/ET0_MDC/ PMGI0_MDC
86	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22 /POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/ CATRESTOUT/ LCD_DATA2-B	P71/A18/CS1#/ET0_MDIO/ PMGI0_MDIO	P71/A18/CS1#/ET0_MDIO/ PMGI0_MDIO
87	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKAB/ ET0_LINKSTA/ CAT0_LINKSTA/ LCD_DATA3-B	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12
88	VCC	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B
89	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/CAT0_MDC/ CATIRQ/PMGI0_MDC/ LCD_DATA4-B/IRQ5_DS	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B

144 ピン LFQFP	RX72M	RX72N	RX66N
90	VSS	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B
91	PA3/A3/MTIOC0D/MTCLKD/ TIOC0D/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/CAT0_MDIO/ PMGIO_MDIO/ LCD_DATA5-B/IRQ6_DS	VCC	VCC
92	PG7/ET1_TX_ER	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGIO_MDC/ LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGIO_MDC/ LCD_DATA4-B/IRQ5-DS
93	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3- B/CATLINKACT1/ LCD_DATA6-B	VSS	VSS
94	PG6/ET1_ETXD3/ CAT1_ETXD3	PA3/A3/MTIOC0D/MTCLKD/ TIOC0D/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGIO_MDIO/ LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/ TIOC0D/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGIO_MDIO/ LCD_DATA5-B/IRQ6-DS
95	PA1/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/ GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/ IRQ11	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B
96	PG5/ET1_ETXD2/ CAT1_ETXD2	PA1/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/ GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/ IRQ11	PA1/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/ GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/ IRQ11
97	PA0/BC0#/A0/MTIOC4A/ MTIOC6D/TIOCA0/PO16/ CACREF/GTIOC0B/ SSLA1-B/ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLEDRUN/ LCD_DATA8-B	PA0/BC0#/A0/MTIOC4A/ MTIOC6D/TIOCA0/PO16/ CACREF/GTIOC0B/ SSLA1-B/ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B	PA0/BC0#/A0/MTIOC4A/ MTIOC6D/TIOCA0/PO16/ CACREF/GTIOC0B/ SSLA1-B/ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B
98	P67/CS7#/MTIOC7C/ GTIOC1B/CRX2/ EPLSOUT1/CATSYNC1/ IRQ15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/ EPLSOUT1/IRQ15	P67/DQM1/CS7#/MTIOC7C/ GTIOC1B/CRX2/IRQ15
99	P66/CS6#/MTIOC7D/ GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2	P66/DQM0/CS6#/MTIOC7D/ GTIOC2B/CTX2
100	PG2/ET1_TX_CLK/ CAT1_TX_CLK	P65/CKE/CS5#	P65/CKE/CS5#
101	P65/CS5#	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105

144ピン LFQFP	RX72M	RX72N	RX66N
102	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104
103	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	VCC	VCC
104	VCC	P70/SDCLK	P70/SDCLK
105	VSS	VSS	VSS
106	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKBB/ET0_RX_CLK/ REF50CK0/CAT0_RX_CLK/ LCD_DATA11-B/IRQ5/ AN103	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/ IRQ5/AN103	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/ IRQ5/AN103
107	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ CAT0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ LCD_DATA12-B/AN102
108	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/CAT0_ERXD3/ MMC_D7-B/ LCD_DATA13-B/AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
109	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RXDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7_DS/ AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RXDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7_DS/ AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RXDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7_DS/ AN100
110	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXDX12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXDX12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TXDX12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1
111	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
112	P64/D3[A3/D3]/CS4#/ ET1_ETXD0/RMII1_TXD0/ CAT1_ETXD0	P64/WE#/D3[A3/D3]/CS4#/ RMII1_TXD0	P64/WE#/D3[A3/D3]/CS4#
113	P63/D2[A2/D2]/CS3#/ ET1_ETXD1/RMII1_TXD1/ CAT1_ETXD1	P63/CAS#/D2[A2/D2]/CS3#/ RMII1_TXD1	P63/CAS#/D2[A2/D2]/CS3#

144 ピン LFQFP	RX72M	RX72N	RX66N
114	P62/D1[A1/D1]/CS2#/ ET1_ERXD0/RMII1_RXD0/ CAT1_ERXD0	P62/RAS#/D1[A1/D1]/CS2#/ RMII1_RXD0	P62/RAS#/D1[A1/D1]/CS2#
115	P61/D0[A0/D0]/CS1#/ ET1_ERXD1/RMII1_RXD1/ CAT1_ERXD1	P61/SDCS#/D0[A0/D0]/ CS1#/RMII1_RXD1	P61/SDCS#/D0[A0/D0]/ CS1#
116	VSS	VSS	VSS
117	P60/CS0#/ET1_TX_EN/ RMII1_TXD_EN/ CAT1_TX_EN	P60/CS0#/RMII1_TXD_EN	P60/CS0#
118	VCC	VCC	VCC
119	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/ ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/ LCD_DATA17-B/IRQ7/ AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/ RMII1_RX_ER/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/ LCD_DATA17-B/IRQ7/ AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/ LCD_DATA17-B/IRQ7/ AN107
120	PG1/ET1_RX_ER/ RMII1_RX_ER/ CAT1_RX_ER	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ REF50CK1/QMO-B/QIO0-B/ SDHI_D0-B/MMC_D0-B/ LCD_DATA18-B/IRQ6/ AN106	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/ LCD_DATA18-B/IRQ6/ AN106
121	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ ET1_RX_CLK/REF50CK1/ CAT1_RX_CLK/QMO-B/ QIO0-B/SDHI_D0B/ MMC_D0-B/ LCD_DATA18-B/IRQ6/ AN106	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113
122	PG0/ET1_RX_CLK/ REF50CK1/CAT1_RX_CLK	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/ QSSL-B/SDHI_CMD-B/ MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/QSSL-B/ SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112
123	PD5/D5[A5/D5]/MTIC5W/ MTCLKA/MTIOC8C/ POE10#/SSLC1-A/ ET1_MDC/PMGI1_MDC/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/ET1_WOL/ QIO3-B/SDHI_D3-B/ MMC_D3-B/ LCD_DATA21-B/IRQ3/ AN111	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/QIO3-B/ SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B/IRQ3/ AN111
124	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/ ET1_MDIO/PMGI1_MDIO/ QSSL-B/SDHI_CMD-B/ MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2-B/MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110

144 ピン LFQFP	RX72M	RX72N	RX66N
125	P97/A23/ET1_ERXD3/ CAT1_ERXD3	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109
126	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKCA/ET1_WOL/ QIO3-B/SDHI_D3B/ MMC_D3-B/ LCD_DATA21-B/IRQ3/ AN111	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108
127	P96/A22/ET1_ERXD2/ CAT1_ERXD2	P93/A19/POE0#/CTS7#/ RTS7#/SS7#/ET1_LINKSTA/ AN117	P93/A19/POE0#/CTS7#/ RTS7#/SS7#/AN117
128	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/ET1_EXOUT/QIO2-B/ SDHI_D2B/MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110	P92/A18/POE4#/RXD7/ SMISO7/SSCL7/ RMII1_CRS_DV/AN116	P92/A18/POE4#/RXD7/ SMISO7/SSCL7/AN116
129	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	P91/A17/SCK7/AN115	P91/A17/SCK7/AN115
130	PD0/D0[A0/D0]/POE4#/ GTIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	VSS	VSS
131	P93/A19/POE0#/CTS7#/ RTS7#/SS7#/ET1_LINKSTA/ CAT1_LINKSTA/AN117	P90/A16/TXD7/SMOSI7/ SSDA7/AN114	P90/A16/TXD7/SMOSI7/ SSDA7/AN114
132	P92/A18/POE4#/RXD7/ SMISO7/SSCL7/ET1_CRS/ RMII1_CRS_DV/ CAT1_RX_DV/AN116	VCC	VCC
133	P91/A17/SCK7/ET1_COL/ AN115	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
134	VSS	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
135	P90/A16/TXD7/SMOSI7/ SSDA7/ET1_RX_DV/ CAT1_RX_DV/AN114	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
136	VCC	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
137	P44/IRQ12_DS/AN004	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
138	P43/IRQ11_DS/AN003	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
139	P42/IRQ10_DS/AN002	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
140	P41/IRQ9_DS/AN001	VREFL0	VREFL0
141	VREFL0	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000
142	P40/IRQ8_DS/AN000	VREFH0	VREFH0
143	VREFH0	AVCC0	AVCC0
144	AVCC0	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#

注 1. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。



### 3.6 100 ピン LQFP パッケージ

表 3.6 に 100 ピン LQFP パッケージ端子機能の比較を示します。

表 3.6 100 ピン LQFP パッケージ端子機能の比較

100 ピン LQFP	RX72M	RX72N	RX66N
1	AVSS0	AVCC1	AVCC1
2	AVCC1	EMLE	EMLE
3	AVSS1	AVSS1	AVSS1
4	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/CATLATCH1/IRQ8/AN118	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT
5	EMLE	VCL	VCL
6	VCL	VBATT	VBATT
7	VBATT	MD/FINED	MD/FINED
8	MD/FINED	XCIN	XCIN
9	XCIN	XCOUT	XCOUT
10	XCOUT	RES#	RES#
11	RES#	XTAL/P37	XTAL/P37
12	XTAL/P37	VSS	VSS
13	VSS	EXTAL/P36	EXTAL/P36
14	EXTAL/P36	VCC	VCC
15	VCC	UPSEL/P35/NMI	UPSEL/P35/NMI
16	UPSEL/P35/NMI	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/SCK0/ET0_LINKSTA/IRQ4
17	TRST#/P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/SCK0/ET0_LINKSTA/CAT0_LINKSTA/IRQ4	P33/EDREQ1/MTIOC0D/TIOC0D/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/IRQ3-DS	P33/EDREQ1/MTIOC0D/TIOC0D/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/IRQ3-DS
18	P33/MTIOC0D/TIOC0D/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/IRQ3_DS	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOU/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/IRQ2-DS	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOU/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/IRQ2-DS
19	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOU/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSEN/IRQ2_DS	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/IRQ1-DS
20	TMS/P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/ET1_MDC/PMG1_MDC/IRQ1_DS	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/IRQ0-DS
21	TDI/P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/PMG1_MDIO/IRQ0_DS	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A	TCK/P27/CS7#/MTIOC2B/TMCI3/PO7/SCK1/RSPCKB-A

100 ピン LFQFP	RX72M	RX72N	RX66N
22	TCK/P27/MTIOC2B/TMCI3/ PO7/SCK1/RSPCKB-A/ ET1_WOL/CATIRQ	TDO/P26/CS6#/MTIOC2A/ TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A	TDO/P26/CS6#/MTIOC2A/ TMO1/PO6/TXD1/SMOSI1/ SSDA1/CTS3#/RTS3#/SS3#/ MOSIB-A
23	TDO/P26/MTIOC2A/TMO1/ PO6/TXD1/SMOSI1/SSDA1/ CTS3#/RTS3#/SS3#/ MOSIB-A/ET1_EXOUT/ CATLINKACT1	CLKOUT/P25/CS5#/EDACK1/ MTIOC4C/MTCLKB/TIOCA4/ PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/ADTRG0#	CLKOUT/P25/CS5#/EDACK1/ MTIOC4C/MTCLKB/TIOCA4/ PO5/RXD3/SMISO3/SSCL3/ SSIDATA1/ADTRG0#
24	CLKOUT/P25/MTIOC4C/ MTCLKB/TIOCA4/PO5/ RXD3/SMISO3/SSCL3/ SSIDATA1/ADTRG0#	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1	P24/CS4#/EDREQ1/ MTIOC4A/MTCLKA/TIOCB4/ TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1
25	P24/MTIOC4A/MTCLKA/ TIOCB4/TMRI1/PO4/SCK3/ USB0_VBUSEN/SSIBCK1	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0	P23/EDACK0/MTIOC3D/ MTCLKD/TIOCD3/PO3/ GTIOC0A/TXD3/SMOSI3/ SSDA3/CTS0#/RTS0#/SS0#/ CTX1/SSIBCK0
26	P23/MTIOC3D/MTCLKD/ TIOCD3/PO3/GTIOC0A/ TXD3/SMOSI3/SSDA3/ CTS0#/RTS0#/SS0#/CTX1/ SSIBCK0	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK	P22/EDREQ0/MTIOC3B/ MTCLKC/TIOCC3/TMO0/ PO2/GTIOC1A/SCK0/ USB0_OVRCURB/ AUDIO_CLK
27	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/SCL1/ USB0_EXICEN/SSILRCK0/ IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/USB0_EXICEN/ SSILRCK0/SCL1/IRQ9	P21/MTIOC1B/MTIOC4A/ TIOCA3/TMCI0/PO1/ GTIOC2A/RXD0/SMISO0/ SSCL0/USB0_EXICEN/ SSILRCK0/SCL1/IRQ9
28	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/SDA1/USB0_ID/ SSIRXD0/IRQ8	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/USB0_ID/SSIRXD0/ SDA1/IRQ8	P20/MTIOC1A/TIOCB3/ TMRI0/PO0/TXD0/SMOSI0/ SSDA0/USB0_ID/SSIRXD0/ SDA1/IRQ8
29	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2_DS/ SSITXD0/EPLSOUT0/ CATSYNC0/IRQ7/ADTRG1#	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/EPLSOUT0/IRQ7/ ADTRG1#	P17/MTIOC3A/MTIOC3B/ MTIOC4B/TIOCB0/TCLKD/ TMO1/PO15/POE8#/ GTIOC0B/SCK1/TXD3/ SMOSI3/SSDA3/SDA2-DS/ SSITXD0/IRQ7/ADTRG1#
30	P87/MTIOC4C/TIOCA2/ GTIOC1B/SMOSI10/ SSDA10/TXD10/EPLSOUT1/ CATSYNC1	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2-DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#
31	P16/MTIOC3C/MTIOC3D/ TIOCB1/TCLKC/TMO2/ PO14/RTCOUT/TXD1/ SMOSI1/SSDA1/RXD3/ SMISO3/SSCL3/SCL2_DS/ USB0_VBUSEN/ USB0_VBUS/ USB0_OVRCURB/IRQ6/ ADTRG0#	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/IRQ5	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1-DS/SSILRCK1/IRQ5

100ピン LFQFP	RX72M	RX72N	RX66N
32	P86/MTIOC4D/TIOCA0/ GTIOC2B/SMISO10/ SSCL10/RXD10/ CATLINKACT0	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/PO15/ GTETRGD/CTS1#/RTS1#/ SS1#/CTX1/ USB0_OVRCURA/IRQ4	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/PO15/ GTETRGD/CTS1#/RTS1#/ SS1#/CTX1/ USB0_OVRCURA/IRQ4
33	P15/MTIOC0B/MTCLKB/ TIOCB2/TCLKB/TMCI2/ PO13/GTETRGA/RXD1/ SMISO1/SSCL1/SCK3/ CRX1_DS/SSILRCK1/ CATLEDRUN/IRQ5	P13/MTIOC0B/TIOCA5/ TMO3/PO13/GTADSM1/ TXD2/SMOSI2/SSDA2/ SDA0[FM+]/IRQ3/ADTRG1#	P13/MTIOC0B/TIOCA5/ TMO3/PO13/GTADSM1/ TXD2/SMOSI2/SSDA2/ SDA0[FM+]/IRQ3/ADTRG1#
34	P14/MTIOC3A/MTCLKA/ TIOCB5/TCLKA/TMRI2/ PO15/GTETRGD/CTS1#/ RTS1#/SS1#/CTX1/ USB0_OVRCURA/IRQ4	P12/TMCI1/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ IRQ2	P12/TMCI1/GTADSM0/RXD2/ SMISO2/SSCL2/SCL0[FM+]/ IRQ2
35	VCC_USB	VCC_USB	VCC_USB
36	USB0_DM	USB0_DM	USB0_DM
37	USB0_DP	USB0_DP	USB0_DP
38	VSS_USB	VSS_USB	VSS_USB
39	CLKOUT25M/P56/ MTIOC3C/TIOCA1/SCK7	P55/D0[A0/D0]/WAIT#/ EDREQ0/MTIOC4D/TMO3/ CRX1/ET0_EXOUT/IRQ10	P55/D0[A0/D0]/WAIT#/ EDREQ0/MTIOC4D/TMO3/ CRX1/ET0_EXOUT/IRQ10
40	P51/SCK2/SSLB2-A	P54/ALE/D1[A1/D1]/EDACK0/ MTIOC4B/TMCI1/CTS2#/ RTS2#/SS2#/CTX1/ ET0_LINKSTA	P54/ALE/D1[A1/D1]/EDACK0/ MTIOC4B/TMCI1/CTS2#/ RTS2#/SS2#/CTX1/ ET0_LINKSTA
41	P52/RXD2/SMISO2/SSCL2/ SSLB3-A/CATLEDSTER	P53 <sup>(注1)</sup> /BCLK	P53 <sup>(注1)</sup> /BCLK
42	P50/TXD2/SMOSI2/SSDA2/ SSLB1-A/CATLEDERR	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A	P52/RD#/RXD2/SMISO2/ SSCL2/SSLB3-A
43	VSS	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A	P51/WR1#/BC1#/WAIT#/ SCK2/SSLB2-A
44	VCC	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A	P50/WR0#/WR#/TXD2/ SMOSI2/SSDA2/SSLB1-A
45	UB/PC7/MTIOC3A/MTCLKB/ TMO2/PO31/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/ET0_COL/IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ ET0_COL/IRQ14	UB/PC7/A23/CS0#/ MTIOC3A/MTCLKB/TMO2/ PO31/TOC0/CACREF/ GTIOC3A/TXD8/SMOSI8/ SSDA8/SMOSI10/SSDA10/ TXD10/MISOA-A/ ET0_COL/IRQ14
46	PC6/MTIOC3C/MTCLKA/ TMCI2/PO30/GTIOC3B/ RXD8/SMISO8/SSCL8/ SMISO10/SSCL10/RXD10/ ET0_ETXD3/CAT0_ETXD3/ CATLATCH1/IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMCI2/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/IRQ13	PC6/D2[A2/D2]/A22/CS1#/ MTIOC3C/MTCLKA/TMCI2/ PO30/TIC0/GTIOC3B/RXD8/ SMISO8/SSCL8/SMISO10/ SSCL10/RXD10/MOSIA-A/ ET0_ETXD3/IRQ13
47	PC5/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ ET0_ETXD2/CAT0_ETXD2	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2	PC5/D3[A3/D3]/A21/CS2#/ WAIT#/MTIOC3B/MTCLKD/ TMRI2/PO29/GTIOC1A/ SCK8/RTS8#/SCK10/ RSPCKA-A/ET0_ETXD2

100 ピン LFQFP	RX72M	RX72N	RX66N
48	P82/MTIOC4A/PO28/ GTIOC2A/SMOSI10/ SSDA10/TXD10/ ET0_ETXD1/RMII0_TXD1/ CAT0_ETXD1/CATI2CDATA	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK	PC4/A20/CS3#/MTIOC3D/ MTCLKC/TMCI1/PO25/ POE0#/GTETRGC/SCK5/ CTS8#/SS8#/SS10#/ CTS10#/RTS10#/SSLA0-A/ ET0_TX_CLK
49	P81/MTIOC3D/PO27/ GTIOC0B/SMISO10/ SSCL10/RXD10/ ET0_ETXD0/RMII0_TXD0/ CAT0_ETXD0/CATI2CCLK	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER	PC3/A19/MTIOC4D/TCLKB/ PO24/GTIOC1B/TXD5/ SMOSI5/SSDA5/ ET0_TX_ER
50	P80/MTIOC3B/PO26/SCK10/ RTS10#/ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLATCH0	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV	PC2/A18/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/SSLA3-A/ ET0_RX_DV
51	PC4/MTIOC3D/MTCLKC/ TMCI1/PO25/POE0#/ GTETRGC/SCK5/SS8#/ CTS8#/SS10#/CTS10#/ RTS10#/ET0_TX_CLK/ CAT0_TX_CLK/CATSYNCO	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/IRQ12	PC1/A17/MTIOC3A/TCLKD/ PO18/SCK5/SSLA2-A/ ET0_ERXD2/IRQ12
52	PC2/MTIOC4B/TCLKA/ PO21/GTIOC2B/RXD5/ SMISO5/SSCL5/ ET0_RX_DV/CAT0_RX_DV	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14	PC0/A16/MTIOC3C/TCLKC/ PO17/CTS5#/RTS5#/SS5#/ SSLA1-A/ET0_ERXD3/ IRQ14
53	PB7/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV/ CAT0_RX_DV	PB7/A15/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV	PB7/A15/MTIOC3B/TIOCB5/ PO31/TXD9/SMOSI9/ SSDA9/SMOSI11/SSDA11/ TXD11/ET0_CRS/ RMII0_CRS_DV
54	PB6/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1/CAT0_ETXD1	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1	PB6/A14/MTIOC3D/TIOCA5/ PO30/RXD9/SMISO9/ SSCL9/SMISO11/SSCL11/ RXD11/ET0_ETXD1/ RMII0_TXD1
55	PB5/MTIOC2A/MTIOC1B/ TIOCB4/TMRI1/PO29/ POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/CAT0_ETXD0	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B	PB5/A13/MTIOC2A/ MTIOC1B/TIOCB4/TMRI1/ PO29/POE4#/SCK9/RTS9#/ SCK11/ET0_ETXD0/ RMII0_TXD0/LCD_CLK-B
56	PB4/TIOCA4/PO28/SS9#/ CTS9#/SS11#/CTS11#/ RTS11#/ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B	PB4/A12/TIOCA4/PO28/ CTS9#/SS9#/SS11#/ CTS11#/RTS11#/ ET0_TX_EN/ RMII0_TXD_EN/ LCD_TCON0-B
57	PB3/MTIOC0A/MTIOC4A/ TIOCD3/TCLKD/TMO0/ PO27/POE11#/SCK4/SCK6/ ET0_RX_ER/RMII0_RX_ER/ CAT0_RX_ER	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK6/ ET0_RX_ER/RMII0_RX_ER/ LCD_TCON1-B	PB3/A11/MTIOC0A/ MTIOC4A/TIOCD3/TCLKD/ TMO0/PO27/POE11#/SCK6/ ET0_RX_ER/RMII0_RX_ER/ LCD_TCON1-B
58	PB1/MTIOC0C/MTIOC4C/ TIOCB3/TMCI0/PO25/TXD4/ SMOSI4/SSDA4/TXD6/ SMOSI6/SSDA6/ ET0_ERXD0/RMII0_RXD0/ CAT0_ERXD0/IRQ4_DS	PB2/A10/TIOCC3/TCLKC/ PO26/CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B	PB2/A10/TIOCC3/TCLKC/ PO26/CTS6#/RTS6#/SS6#/ ET0_RX_CLK/REF50CK0/ LCD_TCON2-B

100 ピン LFQFP	RX72M	RX72N	RX66N
59	PB0/MTIC5W/TIOCA3/ PO24/RXD4/SMISO4/ SSCL4/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/CAT0_ERXD1/ IRQ12	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS	PB1/A9/MTIOC0C/ MTIOC4C/TIOCB3/TMCI0/ PO25/TXD6/SMOSI6/ SSDA6/ET0_ERXD0/ RMII0_RXD0/ LCD_TCON3-B/IRQ4-DS
60	PA6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/ET0_EXOUT/ CATRESTOUT	VCC	VCC
61	VCC	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12	PB0/A8/MTIC5W/TIOCA3/ PO24/RXD6/SMISO6/ SSCL6/ET0_ERXD1/ RMII0_RXD1/ LCD_DATA0-B/IRQ12
62	PA4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/ET0_MDC/ CAT0_MDC/CATIRQ/ PMGI0_MDC/IRQ5_DS	VSS	VSS
63	VSS	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B	PA7/A7/TIOCB2/PO23/ MISOA-B/ET0_WOL/ LCD_DATA1-B
64	PA3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/CAT0_MDIO/ PMGI0_MDIO/IRQ6_DS	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B	PA6/A6/MTIC5V/MTCLKB/ TIOCA2/TMCI3/PO22/ POE10#/GTETRGB/CTS5#/ RTS5#/SS5#/MOSIA-B/ ET0_EXOUT/LCD_DATA2-B
65	PA2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/CATLINKACT1	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B	PA5/A5/MTIOC6B/TIOCB1/ PO21/GTIOC0A/RSPCKA-B/ ET0_LINKSTA/ LCD_DATA3-B
66	PG6/ET1_ETXD3/ CAT1_ETXD3	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS	PA4/A4/MTIC5U/MTCLKA/ TIOCA1/TMRI0/PO20/TXD5/ SMOSI5/SSDA5/SSLA0-B/ ET0_MDC/PMGI0_MDC/ LCD_DATA4-B/IRQ5-DS
67	PA1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/ GTIOC2A/SCK5/ET0_WOL/ IRQ11	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS	PA3/A3/MTIOC0D/MTCLKD/ TIOCD0/TCLKB/PO19/ RXD5/SMISO5/SSCL5/ ET0_MDIO/PMGI0_MDIO/ LCD_DATA5-B/IRQ6-DS
68	PG5/ET1_ETXD2/ CAT1_ETXD2	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B	PA2/A2/MTIOC7A/PO18/ GTIOC1A/RXD5/SMISO5/ SSCL5/SSLA3-B/ LCD_DATA6-B
69	PA0/MTIOC4A/MTIOC6D/ TIOCA0/PO16/CACREF/ GTIOC0B/ET0_TX_EN/ RMII0_TXD_EN/ CAT0_TX_EN/CATLEDRUN	PA1/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/ GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/ IRQ11	PA1/A1/MTIOC0B/MTCLKC/ MTIOC7B/TIOCB0/PO17/ GTIOC2A/SCK5/SSLA2-B/ ET0_WOL/LCD_DATA7-B/ IRQ11

100 ピン LFQFP	RX72M	RX72N	RX66N
70	P67/MTIOC7C/GTIOC1B/ CRX2/EPLSOUT1/ CATSYNC1/IRQ15	PA0/BC0#/A0/MTIOC4A/ MTIOC6D/TIOCA0/PO16/ CACREF/GTIOC0B/ SSLA1-B/ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B	PA0/BC0#/A0/MTIOC4A/ MTIOC6D/TIOCA0/PO16/ CACREF/GTIOC0B/ SSLA1-B/ET0_TX_EN/ RMII0_TXD_EN/ LCD_DATA8-B
71	P66/MTIOC7D/GTIOC2B/ CTX2	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105	PE7/D15[A15/D15]/ D7[A7/D7]/MTIOC6A/TOC1/ GTIOC3A/MISOB-B/ SDHI_WP/MMC_RES#-B/ LCD_DATA9-B/IRQ7/AN105
72	PG2/ET1_TX_CLK/ CAT1_TX_CLK	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104	PE6/D14[A14/D14]/ D6[A6/D6]/MTIOC6C/TIC1/ GTIOC3B/MOSIB-B/ SDHI_CD/MMC_CD-B/ LCD_DATA10-B/IRQ6/ AN104
73	PE5/MTIOC4C/MTIOC2B/ GTIOC0A/ET0_RX_CLK/ REF50CK0/CAT0_RX_CLK/ IRQ5/AN103	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/ IRQ5/AN103	PE5/D13[A13/D13]/ D5[A5/D5]/MTIOC4C/ MTIOC2B/GTIOC0A/ RSPCKB-B/ET0_RX_CLK/ REF50CK0/LCD_DATA11-B/ IRQ5/AN103
74	PE4/MTIOC4D/MTIOC1A/ PO28/GTIOC1A/ ET0_ERXD2/CAT0_ERXD2/ AN102	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ LCD_DATA12-B/AN102	PE4/D12[A12/D12]/ D4[A4/D4]/MTIOC4D/ MTIOC1A/PO28/GTIOC1A/ SSLB0-B/ET0_ERXD2/ LCD_DATA12-B/AN102
75	PE3/MTIOC4B/PO26/ POE8#/GTIOC2A/ ET0_ERXD3/CAT0_ERXD3/ AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101	PE3/D11[A11/D11]/ D3[A3/D3]/MTIOC4B/PO26/ TOC3/POE8#/GTIOC2A/ CTS12#/RTS12#/SS12#/ ET0_ERXD3/MMC_D7-B/ LCD_DATA13-B/AN101
76	P64/ET1_ETXD0/ RMII1_TXD0/CAT1_ETXD0	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100	PE2/D10[A10/D10]/ D2[A2/D2]/MTIOC4A/PO23/ TIC3/GTIOC0B/RXD12/ SMISO12/SSCL12/RDX12/ SSLB3-B/MMC_D6-B/ LCD_DATA14-B/IRQ7-DS/ AN100
77	P63/ET1_ETXD1/ RMII1_TXD1/CAT1_ETXD1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TDX12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1	PE1/D9[A9/D9]/D1[A1/D1]/ MTIOC4C/MTIOC3B/PO18/ GTIOC1B/TXD12/SMOSI12/ SSDA12/TDX12/SIOX12/ SSLB2-B/MMC_D5-B/ LCD_DATA15-B/ANEX1
78	P62/ET1_ERXD0/ RMII1_RXD0/CAT1_ERXD0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0	PE0/D8[A8/D8]/D0[A0/D0]/ MTIOC3D/GTIOC2B/SCK12/ SSLB1-B/MMC_D4-B/ LCD_DATA16-B/ANEX0
79	P61/ET1_ERXD1/ RMII1_RXD1/CAT1_ERXD1	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/ LCD_DATA17-B/IRQ7/ AN107	PD7/D7[A7/D7]/MTIC5U/ POE0#/SSLC3-A/QMI-B/ QIO1-B/SDHI_D1-B/ MMC_D1-B/ LCD_DATA17-B/IRQ7/ AN107

100ピン LFQFP	RX72M	RX72N	RX66N
80	VSS	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/ LCD_DATA18-B/IRQ6/ AN106	PD6/D6[A6/D6]/MTIC5V/ MTIOC8A/POE4#/SSLC2-A/ QMO-B/QIO0-B/SDHI_D0-B/ MMC_D0-B/ LCD_DATA18-B/IRQ6/ AN106
81	P60/ET1_TX_EN/ RMII1_TXD_EN/ CAT1_TX_EN	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113	PD5/D5[A5/D5]/MTIC5W/ MTIOC8C/MTCLKA/ POE10#/SSLC1-A/ QSPCLK-B/SDHI_CLK-B/ MMC_CLK-B/ LCD_DATA19-B/IRQ5/ AN113
82	VCC	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/QSSL-B/ SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112	PD4/D4[A4/D4]/MTIOC8B/ POE11#/SSLC0-A/QSSL-B/ SDHI_CMD-B/MMC_CMD-B/ LCD_DATA20-B/IRQ4/ AN112
83	PD7/MTIC5U/POE0#/ ET1_RX_ER/RMII1_RX_ER/ CAT1_RX_ER/IRQ7/AN107	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/QIO3-B/ SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B/IRQ3/ AN111	PD3/D3[A3/D3]/MTIOC8D/ TOC2/POE8#/GTIOC0A/ RSPCKC-A/QIO3-B/ SDHI_D3-B/MMC_D3-B/ LCD_DATA21-B/IRQ3/ AN111
84	PD6/MTIC5V/MTIOC8A/ POE4#/ET1_RX_CLK/ REF50CK1/CAT1_RX_CLK/ IRQ6/AN106	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110	PD2/D2[A2/D2]/MTIOC4D/ TIC2/GTIOC0B/MISOC-A/ CRX0/QIO2-B/SDHI_D2-B/ MMC_D2-B/ LCD_DATA22-B/IRQ2/ AN110
85	P97/ET1_ERXD3/ CAT1_ERXD3	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109	PD1/D1[A1/D1]/MTIOC4B/ POE0#/GTIOC1A/MOSIC-A/ CTX0/LCD_DATA23-B/IRQ1/ AN109
86	P96/ET1_ERXD2/ CAT1_ERXD2	PD0/D0[A0/D0]/POE4#/ TIOC1B/LCD_EXTCLK-B/ IRQ0/AN108	PD0/D0[A0/D0]/POE4#/ TIOC1B/LCD_EXTCLK-B/ IRQ0/AN108
87	PD2/MTIOC4D/GTIOC0B/ CRX0/ET1_EXOUT/IRQ2/ AN110	P47/IRQ15-DS/AN007	P47/IRQ15-DS/AN007
88	PD1/MTIOC4B/POE0#/ GTIOC1A/CTX0/IRQ1/ AN109	P46/IRQ14-DS/AN006	P46/IRQ14-DS/AN006
89	P93/POE0#/CTS7#/RTS7#/ SS7#/ET1_LINKSTA/ CAT1_LINKSTA/AN117	P45/IRQ13-DS/AN005	P45/IRQ13-DS/AN005
90	P92/POE4#/RXD7/SMISO7/ SSCL7/ET1_CRS/ RMII1_CRS_DV/ CAT1_RX_DV/AN116	P44/IRQ12-DS/AN004	P44/IRQ12-DS/AN004
91	P91/SCK7/ET1_COL/AN115	P43/IRQ11-DS/AN003	P43/IRQ11-DS/AN003
92	VSS	P42/IRQ10-DS/AN002	P42/IRQ10-DS/AN002
93	P90/TXD7/SMOSI7/SSDA7/ ET1_RX_DV/CAT1_RX_DV/ AN114	P41/IRQ9-DS/AN001	P41/IRQ9-DS/AN001
94	VCC	VREFL0	VREFL0
95	P42/IRQ10_DS/AN002	P40/IRQ8-DS/AN000	P40/IRQ8-DS/AN000

100 ピン LFQFP	RX72M	RX72N	RX66N
96	P41/IRQ9_DS/AN001	VREFH0	VREFH0
97	VREFL0	AVCC0	AVCC0
98	P40/IRQ8_DS/AN000	P07/IRQ15/ADTRG0#	P07/IRQ15/ADTRG0#
99	VREFH0	AVSS0	AVSS0
100	AVCC0	P05/SSILRCK1/IRQ13/DA1	P05/SSILRCK1/IRQ13/DA1

注 1. 外部バス有効時、BCLK 端子と兼用している P53 は、I/O ポートとして使用できません。



## 4. 移行の際の留意点

RX72M/RX72N グループと RX66N グループの相違について、留意点があります。

ソフトウェアに関する留意点を「4.1 機能設計の留意点」で説明します。

### 4.1 機能設計の留意点

RX72M/RX72N グループで動作するソフトウェアは、RX66N グループの大部分のソフトウェアに対し互換性があります。しかし、最大動作周波数や一部機能に違いがあり、また動作タイミングや電気的特性などが異なる場合があるため、十分に評価してください。

以下は RX72M/RX72N グループと RX66N グループで異なる機能の設定に関し、ソフトウェアでの留意点について掲載しております。

モジュールおよび機能の相違点については「2.仕様の概要比較」を参照してください。詳細は「5.参考ドキュメント」のユーザーズマニュアルハードウェア編を参照してください。

#### 4.1.1 ポート方向レジスタ(PDR)の初期化

同一ピン数でも、PDR レジスタの初期化が異なります。

## 5. 参考ドキュメント

### ユーザーズマニュアル:ハードウェア

RX72M グループ ユーザーズマニュアル ハードウェア編 Rev.1.11 (R01UH0804JJ0111)  
(最新版をルネサス エレクトロニクスホームページから入手してください。)

RX72N グループ ユーザーズマニュアル ハードウェア編 Rev.1.11 (R01UH0824JJ0111)  
(最新版をルネサス エレクトロニクスホームページから入手してください。)

RX66N グループ ユーザーズマニュアル ハードウェア編 Rev.1.11 (R01UH0825JJ0111)  
(最新版をルネサス エレクトロニクスホームページから入手してください。)

### テクニカルアップデート/テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

## テクニカルアップデートの対応について

本アプリケーションノートは以下のテクニカルアップデートの内容を反映しています。

- TN-RX\*-A0227A/J
- TN-RX\*-A0233A/J
- TN-RX\*-A0235B/J

## 改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Nov.08.19	—	初版発行
1.10	Feb.03.21	3	1 表 1.1 RX72M/RX72N/RX66N 搭載機能比較 改訂
		21	2.7 表 2.11 I/O ポート 145 ピン、144 ピンの概要比較、表
		47	2.12 I/O ポート 100 ピンの概要比較 追加
		68	2.8 表 2.14 マルチプル端子の割り当て端子比較 (145 ピン
		69	/144 ピン/100 ピン) 改訂
		75	2.8 表 2.16 P1n 端子機能制御レジスタ (P1nPFS) の比較 改訂
		82	2.8 表 2.17 P2n 端子機能制御レジスタ (P2nPFS) の比較 改訂
		85	2.8 表 2.22 P8n 端子機能制御レジスタ (P8nPFS) の比較 改訂
		87	2.8 表 2.26 PCn 端子機能制御レジスタ (PCnPFS) の比較 改訂
		104	2.8 表 2.27 PDn 端子機能制御レジスタ (PDnPFS) の比較 改訂
		150	2.8 表 2.28 PEn 端子機能制御レジスタ (PEnPFS) の比較 改訂
		161	2.14 表 2.45 パッケージ 改訂
		169	3.5 表 3.5 144 ピン LFQFP パッケージ端子機能の比較 改訂
170	3.6 表 3.6 100 ピン LFQFP パッケージ端子機能の比較 改訂		
171	4.1.1 ポート方向レジスタ (PDR) の初期化 追加		
	5.参考ドキュメント 改訂		
	テクニカルアップデートの対応について 改訂		

## 製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

### 1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

### 2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

### 3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れしないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

### 4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

### 5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

### 6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

### 7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

### 8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違えば、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

## ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含まれます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
10. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものとしたします。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
12. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.4.0-1 2017.11)

## 本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

[www.renesas.com](http://www.renesas.com)

## お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

[www.renesas.com/contact/](http://www.renesas.com/contact/)

## 商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。