

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したものですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。

標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パソコン機器、産業用ロボット

高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）

特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等

8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエーペンギング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

32176 グループ

DMAC とシリアルインターフェース送信の組み合わせ例

1. 要約

この資料は 32176 グループの DMAC 機能とシリアルインターフェースでの送信の組み合わせを使用した参考プログラム例を掲載しています。

2. はじめに

この資料で説明する応用例は次のマイコン、条件での利用に適用されます。

- ・マイコン : 32176 グループ (M32176FnVFP、M32176FnTFP)
- ・動作周波数 : 20~40MHz (参考プログラム例は 40MHz を想定して作成しています)
- ・動作ボード : 32176 グループ用スターターキット

3. DMAC とシリアルインタフェースでの送信を組み合わせた参考プログラム

3.1 参考プログラムの概要

本参考プログラムは、A/D0 の変換結果を DMA を使用してシリアルインタフェースで自動送信します。

A/D0 コンバータのチャネル 0~3 までの 4 チャネルを連続スキャンモードで A/D 変換中に、一定間隔でチャネル 0 の A/D 変換を单一モードで実行します。その单一モードの A/D 変換終了で DMA0 を起動し、A/D 変換結果をシリアルインタフェース 0 の送信バッファに転送して自動シリアル送信を行います。单一モードの A/D 変換はタイマ TOP8 を連続出力モードで動作させ、そのアンダフローのタイミングで自動起動します。また、A/D 変換結果からシリアル送信バッファへは、DMA0 をソース、デスティネーション固定のリングバッファモードを使用して無限回数転送します。

上記すべての処理がソフトウェア負荷が全く無しに実行できます。

プログラム実行中はポート 13 の値を読み出し、その値により 0~3 チャネルの内いずれかの連続スキャンモードでの A/D 変換結果をポート 11 に出力し続けます。

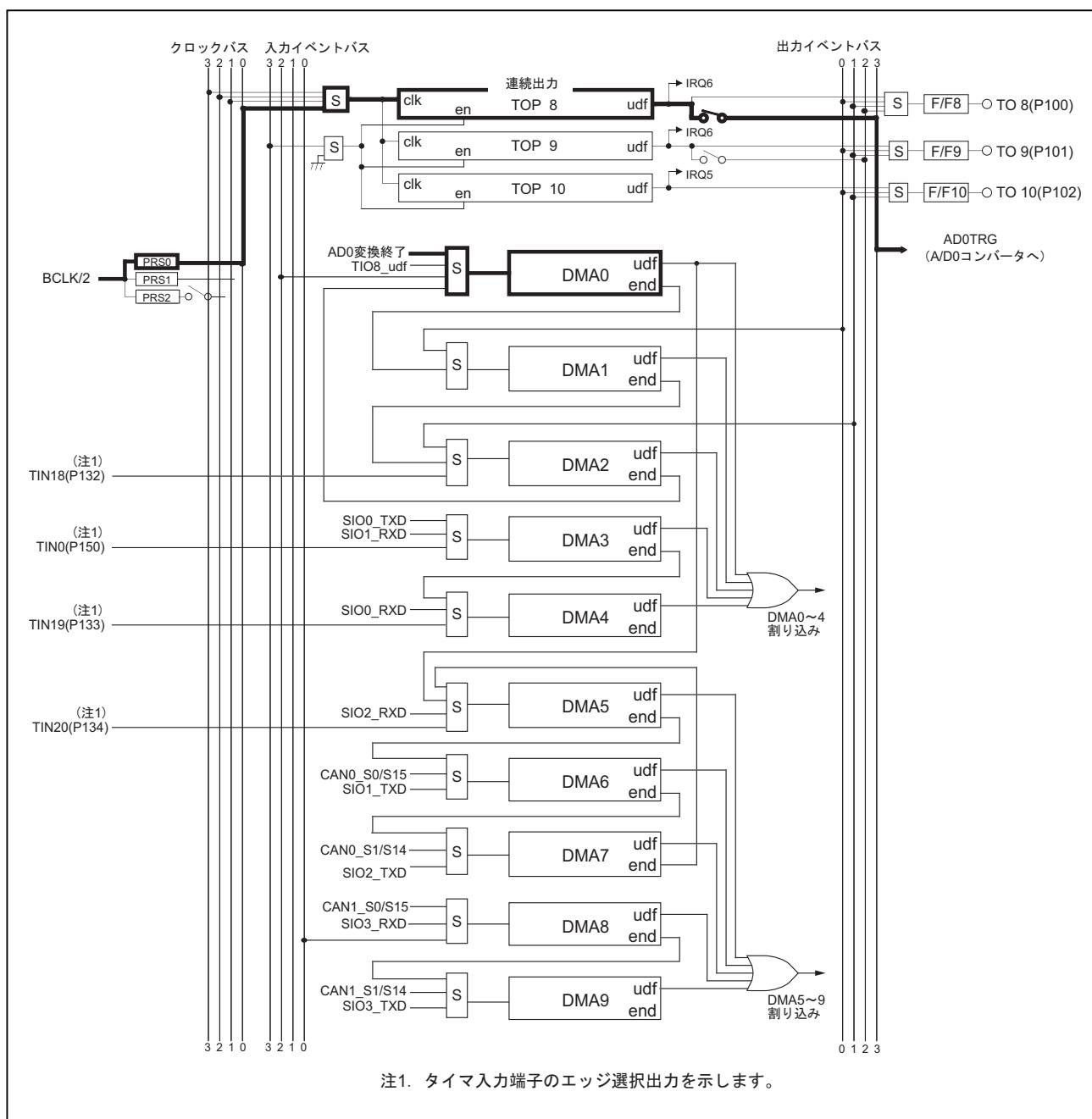


図 3.1.1 シリアルインタフェース送信と DMAC 組み合わせ例の構成図

3.2 参考プログラムの解説

注. 使用しているレジスタを（レジスタ名：ビット名）と表記しています。

3.2.1 各種初期化関数（init_func()）

- (1) ポート初期化関数の呼び出し
- (2) DMAC 初期化関数の呼び出し
- (3) シリアルインタフェース初期化関数の呼び出し
- (4) A/D コンバータ初期化関数の呼び出し
- (5) タイマ初期化関数の呼び出し

3.2.2 ポート初期化関数（port_init()）

- (1) 入出力ポートの初期設定
 - ・ポート入力特別機能制御レジスタのポート入力許可ビットを入力許可に設定（PICNT : PIEN0）
 - ・P11 データレジスタの初期化（P11DATA）
 - ・P11 方向レジスタを出力モードに設定（P11DIR）
 - ・P11 動作モードレジスタを汎用ポートに設定（P11MOD）

注. ・データレジスタの設定を行う前に、方向レジスタを出力に設定すると、データレジスタへ書き込みが行われるまでの間、不定値が出力されます。

- (2) 入力端子の初期設定
 - ・P13 方向レジスタを入力モードに設定（P13DIR）
 - ・P13 動作モードレジスタを汎用ポートに設定（P13MOD）

3.2.3 DMAC 初期化関数（dma_init()）

- (1) DMA0 の割り込み設定
 - ・DMA0 割り込み禁止に設定（DM04ITMK : DMITMK0）
 - ・DMA0 割り込み要求フラグをクリア（DM04ITST : DMITST0）
- (2) DMA0 アドレス設定
 - ・DMA0 ソースアドレスに A/D0 コンバータチャネル 0 のデータレジスタアドレスを設定（DM0SA）
 - ・DMA0 デスティネーションアドレスに SIO0 送信バッファアドレスを設定（DM0DA）
- (3) DMA0 チャネル制御レジスタの設定（DM0CNT）
 - ・DMA0 転送モードをリングバッファモードに設定
 - ・DMA0 転送要求フラグをクリア
 - ・DMA0 転送要求要因に A/D0 変換終了を選択
 - ・DMA0 転送許可に設定
 - ・DMA0 転送サイズを 8 ビットに設定
 - ・DMA0 ソースアドレスをアドレス固定に設定
 - ・DMA0 デスティネーションアドレスをアドレス固定に設定

3.2.4 シリアルインタフェース初期化関数 (sio0tr_init())

- (1) 転送制御の設定 (S0TCNT : CDIV、TEN)
 - ・ボーレートジェネレータカウントソースを f(BCLK)に設定
 - ・送信停止状態にする
- (2) ポートの設定 (P8MOD : P82MOD、P83MOD)
 - ・ポート P82 を TXD0、ポート P83 を RXD0 に設定
- (3) 転送データフォーマットの設定 (S0MOD、S0BAUR)
 - ・8 ビット UART に設定
 - ・ストップ長を 1 ストップビットに設定
 - ・パリティなしに設定
 - ・ボーレートを 19200bps に設定 (19200bps@CPU クロック=40MHz 時)
- (4) 割込み設定
 - ・SIO0 送信割り込み禁止に設定 (ISIO0TXCR : ILEVEL)
 - ・SIO0 受信完了割り込みに設定 (SI03SEL : ISR0)
 - ・SIO0 送信割り込み要求禁止に設定 (SI03MASK : T0MASK)
- (5) 送信開始
 - ・SIO0 を送信許可に設定 (S0TCNT : TEN)

3.2.5 A/D コンバータ初期化関数 (ad_init())

- (1) 割込み設定
 - ・A/D0 割込み禁止に設定 (IAD0CCR : ILEVEL)
- (2) A/D コンバータ（單一モード）の設定 (AD0SIM0、AD0SIM1)
 - ・出力イベントバス 3 のハードウェアトリガに設定
 - ・A/D 変換終了時は DMA 転送要求に設定
 - ・A/D 変換モードを A/D 変換に設定
 - ・A/D 変換速度を倍速に設定
 - ・サンプル&ホールド無効に設定
 - ・A/D アナログ入力端子を ADiIN0 に設定
- (3) A/D コンバータ（スキヤンモード）の設定 (AD0SCM0、AD0SCM1)
 - ・出力イベントバス 3 のハードウェアトリガに設定
 - ・スキヤンモードを連続モードに設定
 - ・A/D 変換終了時は割込み要求に設定
 - ・A/D 変換速度を倍速に設定
 - ・サンプル&ホールド無効に設定
 - ・A/D スキヤンループを 0～3 チャネルに設定
- (4) 変換開始
 - ・スキヤンモード A/D0 変換の開始 (AD0SCM0 : ADCSTT)

3.2.6 タイマ初期化関数 (timer_init())

- (1) 出力端子の初期設定
 - ・P10 動作モードレジスタのポート P100 動作モードビットを汎用ポートに設定 (P10MOD : P100MOD)
- (2) 割り込み設定
 - ・TOP8 出力割り込みを禁止に設定 (TOPIR3 : TOPIM8)
- (3) タイマ TOP8 の設定
 - ・出力イベントバス 3 の入力に TOP8 出力を設定 (OEBCR : OEB3S)
 - ・TOP8 を連続出力モード、クロックソースはクロックバス 0 に設定 (TOP810CR : TOP810M, TOP810CKS)
 - ・プリスケーラレジスタ 0 に”プリスケーラ分周値-1”を設定 (PRS0)
(10us@10MHz)
 - ・TOP8 カウンタの設定 (TOP8CT)
 - ・TOP8 リロードレジスタの設定 (TOP8RL)
 - ・TOP8 イネーブルプロテクトレジスタを書き換え許可に設定 (TOPPRO : TOP8PRO) (注 1)
 - ・TOP8 カウント開始 (TOPCEN)

注 1. 使用するビットのみ書き換え許可に設定し、その他のビットは書き換え禁止に設定してください。

3.2.7 メイン関数 (main())

- (1) 割り込み禁止関数の呼び出し
- (2) 各種初期化関数の呼び出し
- (3) 割り込み許可関数の呼び出し
- (4) ポート 13 の入力状態に対応したチャネルの A/D 変換結果をポート 11 に出力する無限ループ

3.3 参考プログラム例

下記に DMAC を使用した自動シリアル送信の参考プログラムを示します。

尚、下記の参考プログラム例では、SFR 定義ファイルが必要です。最新の SFR 定義ファイルはホームページよりダウンロードできます。SFR 定義ファイル使用時は、お客様の環境に合わせてパスの設定をおこなってください。

3.3.1 dma_sio_tr.c

```

1  /* FILE COMMENT ****
2  *      M32R C Programming          Rev. 1.01
3  *          < Sample Program for 32176 >
4  *          < AD-DMAC-SIO >
5  *
6  *      Copyright (c) 2004 Renesas Technology Corporation
7  *          All Rights Reserved
8  ****
9
10 /*****
11 /*           Include file          */
12 /*****
13
14 #include     "..\inc\sfr32176_prgma.h"
15
16 /*****
17 /*           Definition of external reference      */
18 /*****
19
20 extern void      DisInt( void );           /* Interrupt disable function */
21 extern void      EnInt( void );           /* Interrupt enable function */
22
23 /*****
24 /*           Function prototype declaration      */
25 /*****
26
27 void      main(void);           /* Main function */
28 void      init_func(void);       /* Initial setup function */
29 void      port_init(void);      /* Initialize port */
30 void      timer_init(void);     /* Timer initialization */
31 void      dma_init(void);       /* Initialize DMA */
32 void      sio0tr_init(void);    /* Initialize serial I/O */
33 void      ad_init(void);        /* Initialize A-D converter */
34
35 /*****
36 /*           Define macro          */
37 /*****
38
39 /* DMAC setting data */
40
41             /* 0123 4567
42 #define DMA0_INIT      0x9c          /* 1001 1100B DMA0 channel control register
43             /* | ||| | ||+-- Destination address fixed
44             /* | ||| | +--- Source address fixed
45             /* | ||| |+---- Transfer size of 8-bit
46             /* | ||| +----- Transfer enabled
47             /* | ||+----- 01: Start upon completion of A-D conversion
48             /* | +----- No transfer request
49             /* +----- Ring buffer mode
50
51 /* Serial I/O setting data */
52
53             /* 0123 4567
54 #define P8MOD_SCI0     0x30u         /* 0011 0000B P8 operation mode register
55             /* | ||| | ||+-- P87
56             /* | ||| | +--- P86
57             /* | ||| |+---- P85
58             /* | ||| +----- P84
59             /* | ||+----- RXD0
60             /* | +----- TXD0
61             /* +----- don't care
62
63             /* 0123 4567

```

```

64 #define SnTCON_INI      0x00          /* 0000 0000B  SION transmit control register      */
65                                         /* | ||| | ||+--- Disable transmission           */
66                                         /* | ||| +||--- don't care                      */
67                                         /* | |++----- f(BCLK)                         */
68                                         /* | ++----- don't care                      */
69                                         /* */                                           */
70 #define SnMOD_INI       0x20          /* 0010 0000B  SION mode register                 */
71                                         /* | ||| | ||+--- Sleep function disabled        */
72                                         /* | ||| | ||+--- Parity inhibited             */
73                                         /* | ||| |+---- don't care(odd)                */
74                                         /* | ||| +---- 1 stop bit                      */
75                                         /* | ||+----- Internal clock                  */
76                                         /* | ++----- 8 bit UART                      */
77                                         /* */                                           */
78 /* Setting baud rate (Be sure to check actually set value when using) */
79
80 #define XIN            10          /* * 10MHz */
81 #define BAUD_19200     (XIN * 2000000 / 16 / 19200 - 1) /* * 19200bps */
82
83 /* A-D converter setting data */
84
85                                         /* 0123 4567 */
86 #define AD0SIM0_INIT    0x98          /* 1001 1000B  AD0 single mode register 0        */
87                                         /* | ||| | ||+--- AD conversion Start          */
88                                         /* | ||| | ||+--- AD conversion Stop          */
89                                         /* | ||| |+---- Writing invalid              */
90                                         /* | ||| +---- DMA transfer request          */
91                                         /* | ||+----- Hardware trigger               */
92                                         /* | |+----- Start output event bus 3         */
93                                         /* | +----- don't care                      */
94                                         /* |+----- Start output event bus 3          */
95                                         /* */                                           */
96 #define AD0SIM1_INIT    0x40          /* 0100 0000B  AD0 single mode register 1        */
97                                         /* | ||| +---- ch0 selected                   */
98                                         /* | ||+----- Sample & Hold speed          */
99                                         /* | ||+----- Sample & Hold enable          */
100                                         /* | +----- Double speed                   */
101                                         /* |+----- AD conversion mode              */
102                                         /* */                                           */
103 #define AD0SCM0_INIT    0x60          /* 0110 0000B  AD0 scan mode register 0          */
104                                         /* | ||| | ||+--- AD conversion Start          */
105                                         /* | ||| | ||+--- AD conversion Stop          */
106                                         /* | ||| |+---- Writing invalid              */
107                                         /* | ||| +---- A-D0 interrupt request          */
108                                         /* | ||+----- Hardware trigger               */
109                                         /* | |+----- Start output event bus 3         */
110                                         /* | +----- Continuous mode                 */
111                                         /* |+----- Start output event bus 3          */
112                                         /* */                                           */
113 #define AD0SCM1_INIT    0x44          /* 0100 0100B  AD0 scan mode register 1          */
114                                         /* | ||| +---- 4ch scan                     */
115                                         /* | ||+----- Sample & Hold speed          */
116                                         /* | ||+----- Sample & Hold enable          */
117                                         /* | +----- Double speed mode              */
118                                         /* |+----- don't care                      */
119                                         /* */                                           */
120 /* MJT setting data */
121
122                                         /* 0123 4567 */
123 #define OEB3TOP8        0xC0u         /* 1100 0000B  Output event bus control register */
124                                         /* | ||+ +---- don't care                   */
125                                         /* |+----- Select output event bus 3 for input: TOP8 for output */
126                                         /* */                                           */
127                                         /* 0123 4567 89AB CDEF */
128 #define TOP8_MASK       0x0313u       /* 0000 0011 0001 0011B TOP8-10control register */
129 #define TOP8_CntOutput  0x0210u       /* 0000 0010 0001 0000B */
130                                         /* | |   | ++ Select clock bus 0             */
131                                         /* | |   +---- Select enable source          */
132                                         /* | +----- TOP8 continuous output mode      */
133
134 #define TOP8_HLevel     0           /* * MJT output interrupt 5 (TOP8) interrupt priority level */
135
136 #define TOP8_Cycle       5000 - 1    /* * TOP8 interrupt period 5000 */
137
138 /****FUNC COMMENT***** */
139 * Function name : init_func()
140 *
141 * Description : - Initialize ICU

```

```
142 *_____
143 * Argument : -
144 *_____
145 * Returns : -
146 *_____
147 * Notes : The timer acts as a first trigger is started at the last
148 ***"FUNC COMMENT END"*****
149 void init_func(void)
150 {
151     port_init();                                /* Initialize those related to port */
152     dma_init();                                 /* Initialize DMA */
153     sio0tr_init();                             /* Initialize serial I/O */
154     ad_init();                                  /* Initialize A-D converter */
155     timer_init();                             /* Timer initial setting */
156 }
157 ****
158 ***"FUNC COMMENT"*****
159 * Function name : port_init()
160 *_____
161 * Description : - Initialize port
162 *_____
163 * Argument : -
164 *_____
165 * Returns : -
166 *_____
167 * Notes : -
168 ***"FUNC COMMENT END"*****
169 void port_init(void)
170 {
171     PICNT = PIENO;                            /* Enable port input */
172
173 /** LED output port ***/
174
175     P11DATA = 0x00;                           /* Output data (must be set prior to mode) */
176     P11DIR = 0xff;                            /* P110-P117 :Output mode */
177     P11MOD = 0x00;                            /* P110-P117 :Input/output port */
178
179 /** Switch input port ***/
180
181     P13DIR = 0x00;                           /* P130-P137 :Input mode */
182     P13MOD = 0x00;                            /* P130-P137 :Input/output port */
183 }
184
185 ***"FUNC COMMENT"*****
186 * Function name : dma_init()
187 *_____
188 * Description : - Initialize DMAC
189 *           : DMA0: Transfer A-D0ch0 conversion result to S100
190 *           : transmit buffer (infinite)
191 *_____
192 * Argument : -
193 *_____
194 * Returns : -
195 *_____
196 * Notes : -
197 ***"FUNC COMMENT END"*****
198 void dma_init(void)
199 {
200 /** DMA0 initial setting ***/
201
202     DM04ITMK |= DMITMK0;                      /* Inhibit DMA0 interrupt */
203     DM04ITST = (~DMITST0) & 0xFFu;            /* Clear DMA0 interrupt request */
204
205     DM0SA = (USHORT)&AD08DT0;                /* Source address -> A-D convert ch0 8-bit data */
206     DM0DA = (USHORT)&S0TXB_L;                 /* Destination address -> S100 transmit buffer */
207
208     DM0CNT = DMA0_INIT;                      /* Start upon the completion of A-D0 conversion, enable ring buffer
mode and transfer */
209 }
210
211 ***"FUNC COMMENT"*****
212 * Function name : sio0tr_init()
213 *_____
214 * Description : - Set 8-bit UART transmission for S100
215 *_____
216 * Argument : -
217 *_____
218 * Returns : -
```

```
219 *_____
220 * Notes      : No reception setting has done
221 *          : For M32R/E#1,2,3, PnMOD cannot be accessed for R/M/W
222 *          : The function must be executed while interrupt is inhibited
223 *""FUNC COMMENT END""*****
224 void sio0tr_init(void)
225 {
226 /** Setting transfer mode */
227
228     SOTCNT = SnTCNT_INI;
229     P8MOD |= P8MOD_SCI0;
230     SOMOD = SnMOD_INI;
231     SOBAUR = BAUD_19200;
232
233     /* f(BCLK), disable transmission */
234     /* TXD0 and RXD0 are valid */
235     /* Set data format */
236     /* Set baud rate */
237
238     /** Interrupt related settings ***/
239
240     ISIO0IXCR = 7;           /* Set SIO0 transmit interrupt priority level (inhibit) */
241     SI0SEL &= ~ISRO;        /* Select reception-finished interrupt */
242     SI0MASK &= ~TOMASK;    /* Disable SIO1 transmit interrupt request */
243
244     /** Starting transmission ***/
245
246     SOTCNT |= TEN;          /* Enable transmission */
247
248     /*""FUNC COMMENT""*****
249     * Function name : ad_init()
250     *
251     * Description   : - Initialize A-D converter
252     *
253     * Argument      : -
254     *
255     * Returns       : -
256     *
257     * Notes         : -
258     *""FUNC COMMENT END""*****
259 void ad_init(void)
260 {
261     /** Interrupt related settings ***/
262
263     IAD0CCR = 7;           /* Set AD0 transmit interrupt priority level */
264
265     /** Single mode setting ***/
266
267     AD0SIM0 = AD0SIM0_INIT; /* Request hardware trigger and DMA0 transfer */
268     AD0SIM1 = AD0SIM1_INIT; /* Select double speed, A-D conversion mode and ch.0 */
269
270     /** Scan mode setting ***/
271
272     AD0SCM0 = AD0SCM0_INIT; /* Select continuous mode and software trigger */
273     AD0SCM1 = AD0SCM1_INIT; /* Double speed, 4-channel scan */
274
275     AD0SCM0 |= 0x01u;       /* Start scan mode A-D conversion */
276
277     /*""FUNC COMMENT""*****
278     * Function name : timer_init()
279     *
280     * Description   : - Initialize timer
281     *          : Count TOP8 in continuous mode for starting AD conversion
282     *
283     * Argument      : -
284     *
285     * Returns       : -
286     *""FUNC COMMENT END""*****
287 void timer_init(void)
288 {
289     UCHAR temp;
290     USHORT temp16;
291
292     /** Disabling TOP8 (T08) output ***/
293
294     P10MOD &= ~0x80u;        /* Disable T08 (TOP8 output) against output .. Select port P100 output */
295
296     /** Setting disable interrupt **/
```

```

297     temp = TOPIR3;
298     temp |= ( TOPIS9 | TOPIM8 );
299     TOPIR3 = temp;
300
301     /** Setting continuous output mode(TOP8) ***/
302
303     OEBCR &= ~OEB3TOP8;                                /* Select output event bus 3 for input -> TOP8 for output */
304
305     temp16 = TOP810CR;
306     TOP810CR = ( temp16 & ~TOP8_MASK ) | TOP8_CntOutput; /* Set TOP8 continuous output mode */
307
308     PRS0 = (200 - 1);                                /* Set prescaler(20us@10MHz) */
309     TOP8CT = TOP8_Cycle;                            /* Set initial value in TOP8 counter */
310     TOP8RL = TOP8_Cycle;                            /* Set initial value in TOP8 reload register */
311
312     TOPPRO = (~TOP8PRO) & 0xFFFFU;                  /* Enable TOP8 enable protect */
313     TOPCEN = 0xffff;                                /* Enable TOP8 count */
314 }
315
316 /*"FUNC COMMENT"*****
317 * Function name : main()
318 *
319 * Description   : Single mode is forcibly executed by TOP8 during A-D scan
320 *                   : mode operation and the conversion result is outputted from
321 *                   : serial I/O (A-D conversion result is 8-bit).
322 *                   : - A-D0 converter operates in 4-channel scan mode
323 *                   : - Output underflow (100ms@10MHz) of the TOP8 continuous
324 *                   :   output mode to the output event bus 3
325 *                   : - Output event bus 3 triggers A-Dch0 conversion single mode to start
326 *                   : - DMA0 is started upon the completion of A-D conversion
327 *                   :   (the conversion result is transferred to transmit buffer)
328 *                   : - Transmit serial 0 upon completion of DMA0
329 *                   :   (transferred infinitely in ring buffer mode)
330 *                   : - For A-D conversion result in scan mode,
331 *                   :   the result specified with PORT13 is outputted to LED (PORT11)
332 *
333 * Argument      : -
334 *
335 * Returns       : -
336 *
337 * Notes         : Interrupt is not actually used
338 *                   : A-D conversion result is not ASCII converted
339 *"FUNC COMMENT END"*****
340 void main(void)
341 {
342     /** Initialize microcomputer ***/
343
344     DisInt();                                         /* Disable interrupt */
345
346     init_func();
347
348     EnInt();                                         /* Enable interrupt */
349
350     /** Display A-D conversion result on LED ***/
351
352     while(1) {
353         switch (P13DATA) {
354             case 0x01:
355                 P11DATA = AD08DT3;
356                 break;
357             case 0x02:
358                 P11DATA = AD08DT2;
359                 break;
360             case 0x04:
361                 P11DATA = AD08DT1;
362                 break;
363             case 0x08:
364                 P11DATA = AD08DT0;
365                 break;
366             default:
367                 break;
368         }
369     }
370 }

```

3.4 動作タイミング

以下に本参考プログラムでの動作タイミングを示します。

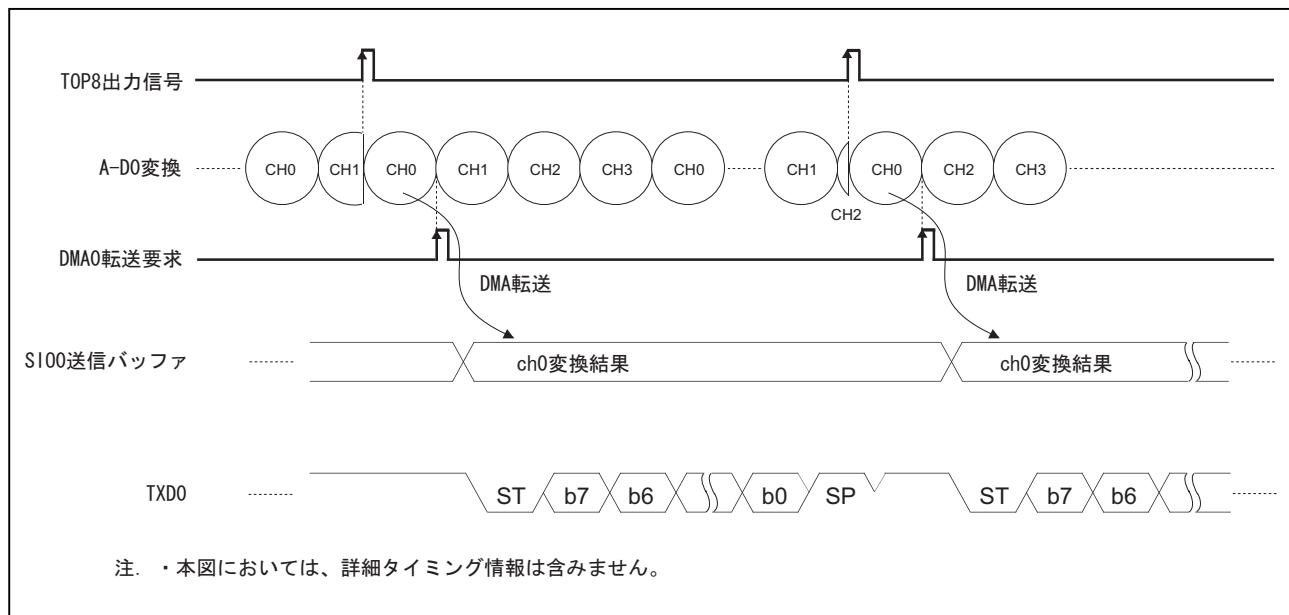


図 3.4.1 シリアルインタフェース送信と DMAC 組み合わせ例タイミング図

4. 参考ドキュメント

- ・32176 グループ データシート Rev.1.40
- ・32176 グループ ユーザーズマニュアル Rev.1.02
- ・M3T-CC32R V.4.30 ユーザーズマニュアル (C コンパイラ編)
- ・M3T-AS32R V.4.30 ユーザーズマニュアル (アセンブラー編)
- ・M32R ファミリ ソフトウェアマニュアル Rev.1.10
(最新版をルネサス テクノロジホームページから入手してください。)

5. ホームページとサポート窓口

ルネサス テクノロジホームページ
<http://www.renesas.com/>

ルネサス製品全般に関するお問合せと M32R ファミリに関する技術的なお問合せ先
カスタマサポートセンタ : csc@renesas.com

改訂記録	32176 グループ シリアルインタフェースの送信と DMAC の組み合わせ例 アプリケーションノート
------	---

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2004.12.27	—	初版発行

安全設計に関するお願い

- 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

- 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
- 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
- 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
- 本資料に記載した情報は、正確を期すため、慎重に制作したものですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
- 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任は負いません。
- 本資料に記載された製品は、人命にかかるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
- 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
- 本資料に関し詳細についてのお問い合わせ、その他お気付きの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。