

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

78K0R/Kx3-L, 78K0R/Ix3, 78K0R/Kx3-C

16ビット・シングルチップ・マイクロコントローラ

フラッシュ・メモリ・プログラミング (プログラマ編)

78K0R/KC3-L: μ PD78F1000, 78F1001, 78F1002, 78F1003

78K0R/KD3-L: μ PD78F1004, 78F1005, 78F1006

78K0R/KE3-L: μ PD78F1007, 78F1008, 78F1009

78K0R/KF3-L: μ PD78F1010, 78F1011, 78F1012

78K0R/KG3-L: μ PD78F1013, 78F1014

78K0R/IB3: μ PD78F1201, 78F1203

78K0R/IC3: μ PD78F1211, 78F1213, 78F1214, 78F1215

78K0R/ID3: μ PD78F1223, 78F1224, 78F1225

78K0R/IE3: μ PD78F1233, 78F1234, 78F1235

78K0R/KF3-C: μ PD78F1846, 78F1847

78K0R/KG3-C: μ PD78F1848, 78F1849

(メモ)

目次要約

第1章	フラッシュ・メモリ・プログラミング	...	12
第2章	コマンド/データ・フレーム・フォーマット	...	25
第3章	コマンド処理説明	...	28
第4章	UART通信方式	...	52
第5章	フラッシュ・メモリ・プログラミング・パラメータ特性	...	103
付録A	参考回路図	...	123

CMOSデバイスの一般的注意事項

入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。

CMOSデバイスの入力がノイズなどに起因して、 V_{IL} (MAX.) から V_{IH} (MIN.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定な場合はもちろん、 V_{IL} (MAX.) から V_{IH} (MIN.) までの領域を通過する遷移期間中にチャタリングノイズ等が入らないようご使用ください。

未使用入力の処理

CMOSデバイスの未使用端子の入力レベルは固定してください。

未使用端子入力については、CMOSデバイスの入力に何も接続しない状態で動作させるのではなく、プルアップかプルダウンによって入力レベルを固定してください。また、未使用の入出力端子が出力となる可能性（タイミングは規定しません）を考慮すると、個別に抵抗を介して V_{DD} または GND に接続することが有効です。

資料中に「未使用端子の処理」について記載のある製品については、その内容を守ってください。

静電気対策

MOSデバイス取り扱いの際は静電気防止を心がけてください。

MOSデバイスは強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレイやマガジン・ケース、または導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。

また、MOSデバイスを実装したボードについても同様の扱いをしてください。

初期化以前の状態

電源投入時、MOSデバイスの初期状態は不定です。

電源投入時の端子の出力状態や入出力設定、レジスタ内容などは保証しておりません。ただし、リセット動作やモード設定で定義している項目については、これらの動作ののちに保証の対象となります。

リセット機能を持つデバイスの電源投入後は、まずリセット動作を実行してください。

電源投入切断順序

内部動作および外部インタフェースで異なる電源を使用するデバイスの場合、原則として内部電源を投入した後に外部電源を投入してください。切断の際には、原則として外部電源を切断した後に内部電源を切断してください。逆の電源投入切断順により、内部素子に過電圧が印加され、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。

資料中に「電源投入切断シーケンス」についての記載のある製品については、その内容を守ってください。

電源OFF時における入力信号

当該デバイスの電源がOFF状態の時に、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。

資料中に「電源OFF時における入力信号」についての記載のある製品については、その内容を守ってください。

- 本資料に記載されている内容は2008年11月現在のもので、今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。また、当社製品は耐放射線設計については行っていません。当社製品をお客様の機器にご使用の際には、当社製品の不具合の結果として、生命、身体および財産に対する損害や社会的損害を生じさせないよう、お客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

M8E0710J

はじめに

- 注 意** このアプリケーション・ノートでは、特に断りがないかぎり、78K0R/Kx3-Lを代表製品として記述しています。78K0R/Kx3-L以外の製品については、78K0R/Kx3-Lをそれぞれの製品名に読み替えてください。
- 対 象 者** このアプリケーション・ノートは、78K0R/Kx3-L, 78K0R/lx3, 78K0R/Kx3-Cの機能を理解し、それを用いたアプリケーション・システムを設計するユーザを対象としています。
- 目 的** このアプリケーション・ノートは、78K0R/Kx3-L, 78K0R/lx3, 78K0R/Kx3-C内蔵のフラッシュ・メモリの書き換えを行うのに、ユーザ専用のフラッシュ・メモリ・プログラムを開発するための方法をユーザに理解していただくことを目的としています。
なお、掲載のプログラムおよび回路図は例示したものであり、量産設計を対象とするものではありません。
したがって、お客様の機器に使用される場合には、設計後、お客様の責任において十分な評価を行ってください。
- 構 成** このマニュアルは、大きく分けて次の内容で構成しています。
 - ・フラッシュ・メモリ・プログラミング
 - ・コマンド/データ・フレーム・フォーマット
 - ・コマンド処理説明
 - ・UART通信方式
 - ・フラッシュ・メモリ・プログラミング・パラメータ特性
- 読 み 方** このマニュアルを読むにあたっては、電気、論理回路、マイクロコントローラの一般知識を必要とします。
一通りの機能を理解しようとするとき
目次に従って読んでください。
78K0R/Kx3-L, 78K0R/lx3, 78K0R/Kx3-Cのハードウェア機能を知りたいとき
78K0R/Kx3-L, 78K0R/lx3, 78K0R/Kx3-C各製品のユーザズ・マニュアルを参照してください。
- 凡 例**
- | | |
|-------------|--|
| データ表記の重み | : 左が上位桁, 右が下位桁 |
| アクティブ・ロウの表記 | : $\overline{\text{xxx}}$ (端子, 信号名称に上線) |
| 注 | : 本文中につけた注の説明 |
| 注意 | : 気をつけて読んでいただきたい内容 |
| 備考 | : 本文の補足説明 |
| 数の表記 | : 2進数... xxx または xxx x B
10進数... xxx x
16進数... xxx x H |

関連資料

関連資料は暫定版の場合がありますが、この資料では「暫定」の表示をしておりません。あらかじめご了承ください。

デバイスの関連資料

資料名	資料番号	
	和文	英文
78K0R/Kx3-L ユーザーズ・マニュアル	U19291J	U19291E
78K0R/IB3 ユーザーズ・マニュアル	U19018J	U19018E
78K0R/IC3 ユーザーズ・マニュアル	U19120J	U19120E
78K0R/ID3 ユーザーズ・マニュアル	U19185J	U19185E
78K0R/IE3 ユーザーズ・マニュアル	U19163J	U19163E
78K0R/KG3-C ユーザーズ・マニュアル	U19274J	U19274E
78K0Rマイクロコントローラ 命令編	U17792J	U17792E

注意 上記関連資料は予告なしに内容を変更することがあります。設計などには、必ず最新の資料をご使用ください。

目 次

第1章	フラッシュ・メモリ・プログラミング	... 12
1.1	概 要	... 12
1.2	システム構成	... 13
1.3	フラッシュ・メモリ構成	... 14
1.4	コマンド/ステータス一覧	... 16
1.4.1	コマンド一覧	... 16
1.4.2	ステータス一覧	... 17
1.5	電源投入とプログラミング・モードへの遷移	... 18
1.5.1	単線UART通信方式	... 19
1.5.2	モード引き込みのフロー・チャート	... 20
1.5.3	サンプル・プログラム	... 21
1.6	ターゲットの電源遮断処理	... 22
1.7	フラッシュ・メモリ書き換えコマンド・フロー	... 22
第2章	コマンド/データ・フレーム・フォーマット	... 25
2.1	コマンド・フレーム送信処理	... 27
2.2	データ・フレーム送信処理	... 27
2.3	データ・フレーム受信処理	... 27
第3章	コマンド処理説明	... 28
3.1	Resetコマンド	... 28
3.1.1	説 明	... 28
3.1.2	コマンド・フレームとステータス・フレーム	... 28
3.2	Baud Rate Setコマンド	... 29
3.2.1	説 明	... 29
3.2.2	コマンド・フレームとステータス・フレーム	... 29
3.3	Chip Eraseコマンド	... 31
3.3.1	説 明	... 31
3.3.2	コマンド・フレームとステータス・フレーム	... 31
3.4	Block Eraseコマンド	... 32
3.4.1	説 明	... 32
3.4.2	コマンド・フレームとステータス・フレーム	... 32
3.5	Programmingコマンド	... 33
3.5.1	説 明	... 33
3.5.2	コマンド・フレームとステータス・フレーム	... 33
3.5.3	データ・フレームとステータス・フレーム	... 33
3.5.4	全データ転送完了とステータス・フレーム	... 34
3.6	Verifyコマンド	... 35
3.6.1	説 明	... 35
3.6.2	コマンド・フレームとステータス・フレーム	... 35
3.6.3	データ・フレームとステータス・フレーム	... 35
3.7	Block Blank Checkコマンド	... 37

3.7.1	説 明	...	37
3.7.2	コマンド・フレームとステータス・フレーム	...	37
3.8	Silicon Signatureコマンド	...	38
3.8.1	説 明	...	38
3.8.2	コマンド・フレームとステータス・フレーム	...	38
3.8.3	シリコン・シグネチャ・データ・フレーム	...	39
3.8.4	シリコン・シグネチャー一覧	...	41
3.9	Version Getコマンド	...	46
3.9.1	説 明	...	46
3.9.2	コマンド・フレームとステータス・フレーム	...	46
3.9.3	バージョン・データ・フレーム	...	47
3.10	Checksumコマンド	...	48
3.10.1	説 明	...	48
3.10.2	コマンド・フレームとステータス・フレーム	...	48
3.10.3	チェックサム・データ・フレーム	...	48
3.11	Security Setコマンド	...	49
3.11.1	説 明	...	49
3.11.2	コマンド・フレームとステータス・フレーム	...	49
3.11.3	データ・フレームとステータス・フレーム	...	50
3.11.4	内部ベリファイ確認とステータス・フレーム	...	50

第4章 UART通信方式 ... 52

4.1	コマンド・フレーム送信処理のフロー・チャート	...	52
4.2	データ・フレーム送信処理のフロー・チャート	...	53
4.3	データ・フレーム受信処理のフロー・チャート	...	54
4.4	Resetコマンド	...	55
4.4.1	処理手順チャート	...	55
4.4.2	処理手順説明	...	56
4.4.3	終了時の内容	...	56
4.4.4	フロー・チャート	...	57
4.4.5	サンプル・プログラム	...	58
4.5	Baud Rate Setコマンド	...	59
4.5.1	処理手順チャート	...	59
4.5.2	処理手順説明	...	60
4.5.3	終了時の内容	...	60
4.5.4	フロー・チャート	...	61
4.5.5	サンプル・プログラム	...	62
4.6	Chip Eraseコマンド	...	63
4.6.1	処理手順チャート	...	63
4.6.2	処理手順説明	...	64
4.6.3	終了時の内容	...	64
4.6.4	フロー・チャート	...	65
4.6.5	サンプル・プログラム	...	66
4.7	Block Eraseコマンド	...	67
4.7.1	処理手順チャート	...	67
4.7.2	処理手順説明	...	68
4.7.3	終了時の内容	...	68
4.7.4	フロー・チャート	...	69
4.7.5	サンプル・プログラム	...	70

4.8	Programmingコマンド	...	71
4.8.1	処理手順チャート	...	71
4.8.2	処理手順説明	...	72
4.8.3	終了時の内容	...	73
4.8.4	フロー・チャート	...	74
4.8.5	サンプル・プログラム	...	75
4.9	Verifyコマンド	...	77
4.9.1	処理手順チャート	...	77
4.9.2	処理手順説明	...	78
4.9.3	終了時の内容	...	78
4.9.4	フロー・チャート	...	79
4.9.5	サンプル・プログラム	...	80
4.10	Block Blank Checkコマンド	...	82
4.10.1	処理手順チャート	...	82
4.10.2	処理手順説明	...	83
4.10.3	終了時の内容	...	83
4.10.4	フロー・チャート	...	84
4.10.5	サンプル・プログラム	...	85
4.11	Silicon Signatureコマンド	...	86
4.11.1	処理手順チャート	...	86
4.11.2	処理手順説明	...	87
4.11.3	終了時の内容	...	87
4.11.4	フロー・チャート	...	88
4.11.5	サンプル・プログラム	...	89
4.12	Version Getコマンド	...	90
4.12.1	処理手順チャート	...	90
4.12.2	処理手順説明	...	91
4.12.3	終了時の内容	...	91
4.12.4	フロー・チャート	...	92
4.12.5	サンプル・プログラム	...	93
4.13	Checksumコマンド	...	94
4.13.1	処理手順チャート	...	94
4.13.2	処理手順説明	...	95
4.13.3	終了時の内容	...	95
4.13.4	フロー・チャート	...	96
4.13.5	サンプル・プログラム	...	97
4.14	Security Setコマンド	...	98
4.14.1	処理手順チャート	...	98
4.14.2	処理手順説明	...	99
4.14.3	終了時の内容	...	99
4.14.4	フロー・チャート	...	100
4.14.5	サンプル・プログラム	...	101

第5章 フラッシュ・メモリ・プログラミング・パラメータ特性 ... 103

5.1	78K0R/Kx3-Lのフラッシュ・メモリ・パラメータ特性	...	103
5.1.1	フルスピード・モード時のフラッシュ・メモリ・パラメータ特性	...	103
5.1.2	ワイド・ボルテージ・モード時のフラッシュ・メモリ・パラメータ特性	...	105
5.2	78K0R/lx3のフラッシュ・メモリ・パラメータ特性	...	107
5.3	78K0R/Kx3-Cのフラッシュ・メモリ・パラメータ特性	...	109

5.4	Block Eraseコマンドにおける同時選択消去について	...	112
5.4.1	同時選択消去ブロック数の求め方	...	112
5.4.2	同時選択消去の実行回数 (M) の求め方	...	113
5.5	UART通信方式	...	120
付録A	参考回路図	...	123

第1章 フラッシュ・メモリ・プログラミング

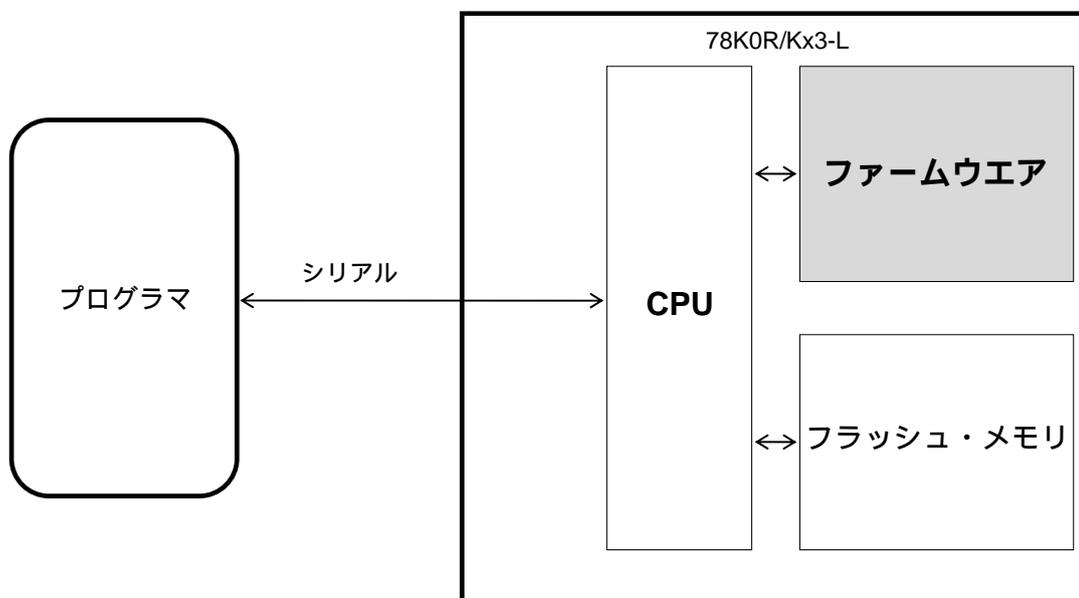
78K0R/Kx3-Lに内蔵されるフラッシュ・メモリの書き換えを行うには、通常は専用のフラッシュ・メモリ・プログラマ（以降プログラマ）を使う必要があります。

このアプリケーション・ノートでは、ユーザが専用のプログラマを開発するための方法を説明します。

1.1 概要

78K0R/Kx3-Lは、フラッシュ・メモリ書き換え制御を行うファームウェアを内蔵しています。シリアル通信により、プログラマと78K0R/Kx3-L間でコマンドを送受信し、内蔵フラッシュ・メモリの書き換えを行います。

図1 - 1 78K0R/Kx3-Lのフラッシュ・メモリ・プログラミングのシステム概略



1.2 システム構成

フラッシュ・メモリ・プログラミング時のシステム構成例を次に示します。

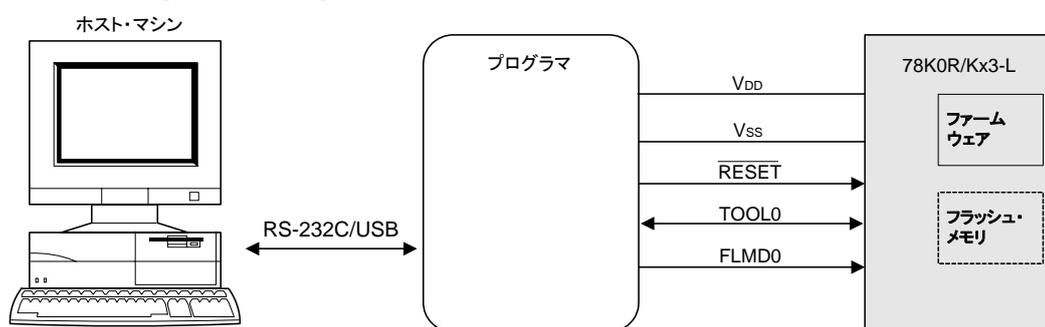
図1-2は、ホスト・マシンからの制御によりプログラマを使用するプログラミング方法を示しています。

プログラマの実装方法によって、あらかじめユーザ・プログラムがプログラマにダウンロードされている場合には、ホスト・マシンを使用せずにスタンド・アローンでもプログラマを動作させることができます。

たとえば、NECエレクトロニクス製フラッシュ・メモリ・プログラマ PG-FP5は、ホスト・マシンを接続してGUIソフトウェアにより実行する方法と、スタンド・アローンで実行する方法のどちらでも動作可能です。

図1-2 システム構成例

単線UART通信方式 (LSB先頭転送)



備考1. 78K0R/Kx3-Lの通信方式は、単線UART通信方式のみ使用可能です。

2. プログラミング時に使用する端子名および未使用端子の処理に関しては各製品のユーザズ・マニュアルを参照してください。

1.3 フラッシュ・メモリ構成

各製品は、プログラマ側で製品固有情報（デバイス名、メモリ情報）を管理しておく必要があります。

表1 - 1に各製品のフラッシュ・メモリ・サイズ、図1 - 3にフラッシュ・メモリ構成を示します。

表1 - 1 各製品のフラッシュ・メモリ・サイズ

(a) 78K0R/Kx3-Lのフラッシュ・メモリ・サイズ

デバイス名	フラッシュ・メモリ・サイズ
μ PD78F1000	16 KB
μ PD78F1001, 78F1004, 78F1007	32 KB
μ PD78F1002, 78F1005, 78F1008	48 KB
μ PD78F1003, 78F1006, 78F1009, 78F1010	64 KB
μ PD78F1011, 78F1013	96 KB
μ PD78F1012, 78F1014	128 KB

(b) 78K0R/lx3のフラッシュ・メモリ・サイズ

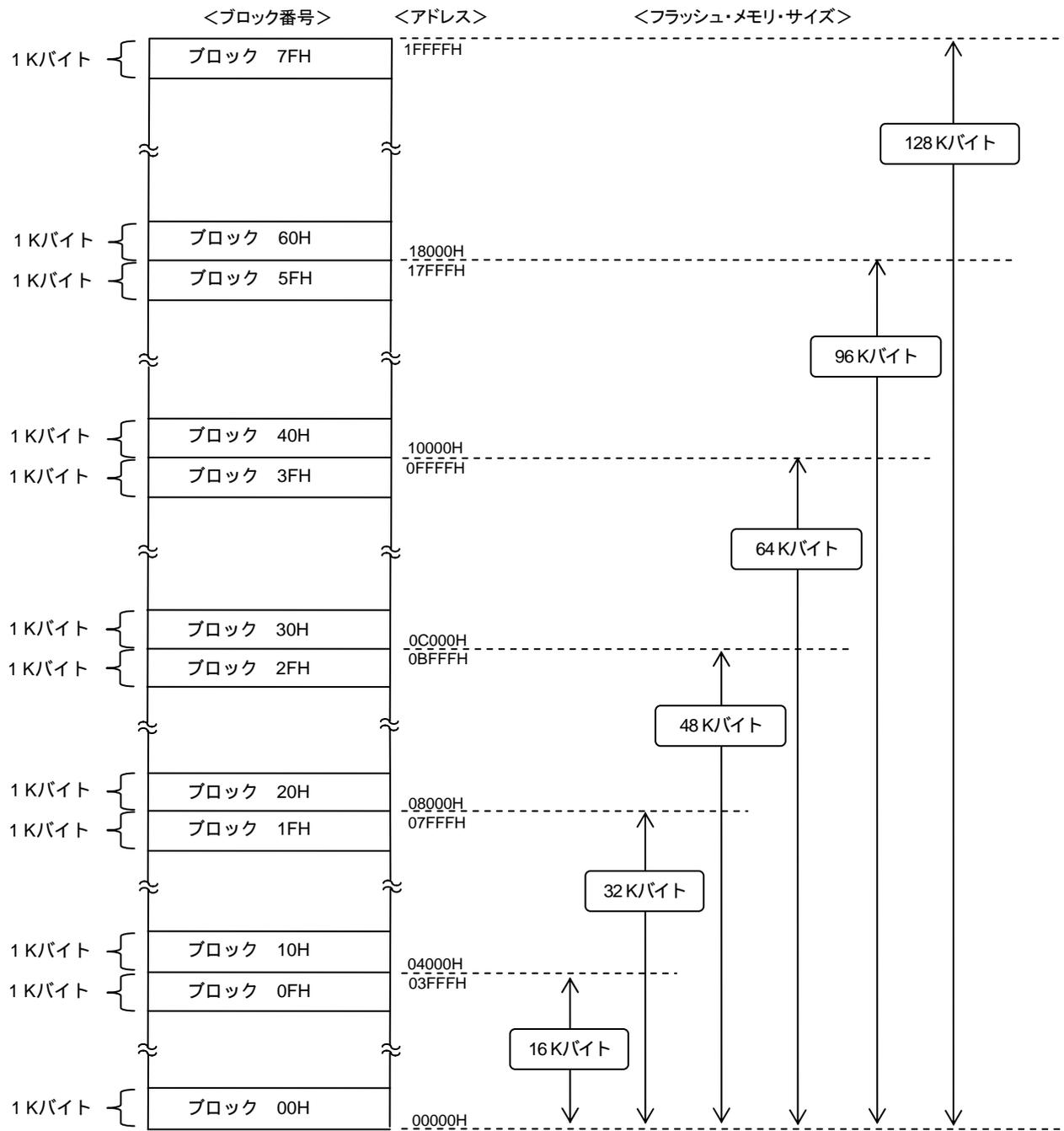
デバイス名	フラッシュ・メモリ・サイズ
μ PD78F1211	16 KB
μ PD78F1213, 78F1223, 78F1233	32 KB
μ PD78F1214, 78F1224, 78F1234	48 KB
μ PD78F1215, 78F1225, 78F1235	64 KB

(c) 78K0R/Kx3-Cのフラッシュ・メモリ・サイズ

デバイス名	フラッシュ・メモリ・サイズ
μ PD78F1846, 78F1848	96 KB
μ PD78F1847, 78F1849	128 KB

備考 上記は、開発中の製品も含まれます。

図1-3 フラッシュ・メモリ構成



備考 1ブロックは、すべて1 Kバイトです（この図では、ブロックは一部分しか表記しておりません）。

1.4 コマンド/ステータス一覧

78K0R/Kx3-Lが内蔵するフラッシュ・メモリには、フラッシュ・メモリ書き換えのための機能が内蔵されており、表1-2に示すようなフラッシュ・メモリ操作機能があります。プログラマは、これらの機能を制御するコマンドを78K0R/Kx3-Lに送信し、78K0R/Kx3-Lからの応答ステータスを確認しながらフラッシュ・メモリを操作します。

1.4.1 コマンド一覧

プログラマで使用されるコマンドの一覧と機能を次に示します。

表1-2 プログラマから78K0R/Kx3-Lへの送信コマンド一覧

コマンド番号	コマンド名	機能名	機能
20H	Chip Erase	消去	全フラッシュ・メモリを消去します。
22H	Block Erase		指定された領域のフラッシュ・メモリを消去します。
40H	Programming	書き込み	フラッシュ・メモリの指定された領域にデータを書き込みます。
13H	Verify	ベリファイ	フラッシュ・メモリの指定された領域の内容とプログラマから送信されたデータを比較します。
32H	Block Blank Check	ブランク・チェック	指定されたブロックのフラッシュ・メモリの消去状態をチェックします。
C0H	Silicon Signature	情報取得	78K0R/Kx3-L情報（品名、フラッシュ・メモリ構成など）を取得します。
C5H	Version Get		78K0R/Kx3-Lのバージョン、ファームウェア・バージョンを取得します。
B0H	Checksum		指定された領域のチェックサム・データを取得します。
A0H	Security Set	セキュリティ	セキュリティ情報を設定します。
00H	Reset	その他	通信同期検出に使用します。
9AH	Baud Rate Set		UART選択時のボー・レートを設定します。

1.4.2 ステータス一覧

プログラマが78K0R/Kx3-Lから受信するステータス・コードの一覧を次に示します。

表1-3 ステータス・コード一覧

ステータス・コード	ステータス	内 容
04H	Command number error	サポートされていないコマンドを受信した場合のエラー
05H	Parameter error	コマンド情報（パラメータ）が適切でない場合のエラー
06H	正常応答（ACK）	正常応答
07H	Checksum error	プログラマから送信されたフレームのデータが異常の場合のエラー
0FH	Verify error	プログラマから送信されたデータとのベリファイでエラー発生
10H	Protect error	Security Setコマンドで禁止した処理を実行しようとした場合のエラー
15H	否定応答（NACK）	否定応答
1AH	MRG10 error	消去エラー
1BH	MRG11 error	データ書き込み時の内部ベリファイ・エラー，またはブランク・チェック・エラー
1CH	Write error	書き込みエラー

なお、このマニュアルではChecksum errorやNACKを受信した際は即時異常終了として扱っていますが、実際にプログラマを作る際は、Checksum errorやNACKが発生したコマンド送信直前のウエイトからリトライしても構いません。ただし、無限にリトライを繰り返さないようにリトライの回数制限を設けることを推奨します。

また、上記ステータス・コード一覧には出てきませんが、各種タイムアウト・エラー（BUSYのタイムアウト、UART通信時のデータ・フレーム受信のタイムアウトなど）が発生した場合は、一度78K0R/Kx3-Lに対して電源遮断処理（1.6 ターゲットの電源遮断処理参照）を行ってから改めて接続することを推奨します。

1.5 電源投入とプログラミング・モードへの遷移

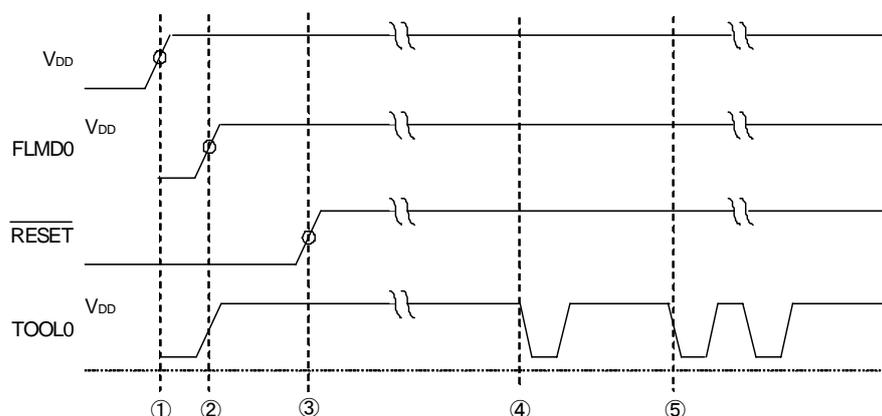
プログラマにてフラッシュ・メモリの書き換えを行うには、まず78K0R/Kx3-Lの動作モードをフラッシュ・メモリ・プログラミング・モードに遷移させる必要があります。

このモードに遷移するには、78K0R/Kx3-Lのフラッシュ・メモリ・プログラミング・モード引き込み用端子 (FLMD0) に規定の電圧を供給し、その後リセットを解除します。

また、プログラミング・モード遷移後、FLMD0端子はフラッシュ・メモリ書き換えのための通信方式を選択するためのパルス入力を行います。

フラッシュ・メモリ・プログラミング・モードへの遷移と通信方式の選択のタイミング図を次に示します。

図1 - 4 フラッシュ・メモリ・プログラミング・モードへの遷移および通信方式の選択



- ① : 電源 (V_{DD}) 投入
- ② : FLMD0 = ハイ・レベル
- ③ : リセット解除 (シリアル・プログラミング・モード確定)
- ④ : READY パルス ("00"@9600 bps) 入力開始 (78K0R/Kx3-L→プログラマ)
- ⑤ : LOW パルス ("00"@9600 bps) 出力開始 (プログラマー→78K0R/Kx3-L)

リセット解除時のFLMD0端子と動作モードの関係を次に示します。

表1 - 4 リセット時のFLMD0, FLMD1端子の設定と動作モード

FLMD0	動作モード
ロウ (GND)	通常動作モード
ハイ (V _{DD})	フラッシュ・メモリ・プログラミング・モード

78K0R/Kx3-Lで選択できる通信方式とFLMD0端子へのパルス数および使用するポートを次に示します。

表1 - 5 78K0R/Kx3-LのFLMD0端子へのパルス数と通信方式の関係

通信方式	FLMD0パルス数	使用通信ポート
単線UART	0	TOOL0 (P40)

1.5.1 単線UART通信方式

単線UART通信は、TOOL0端子を使用します。通信条件は次のようになります。

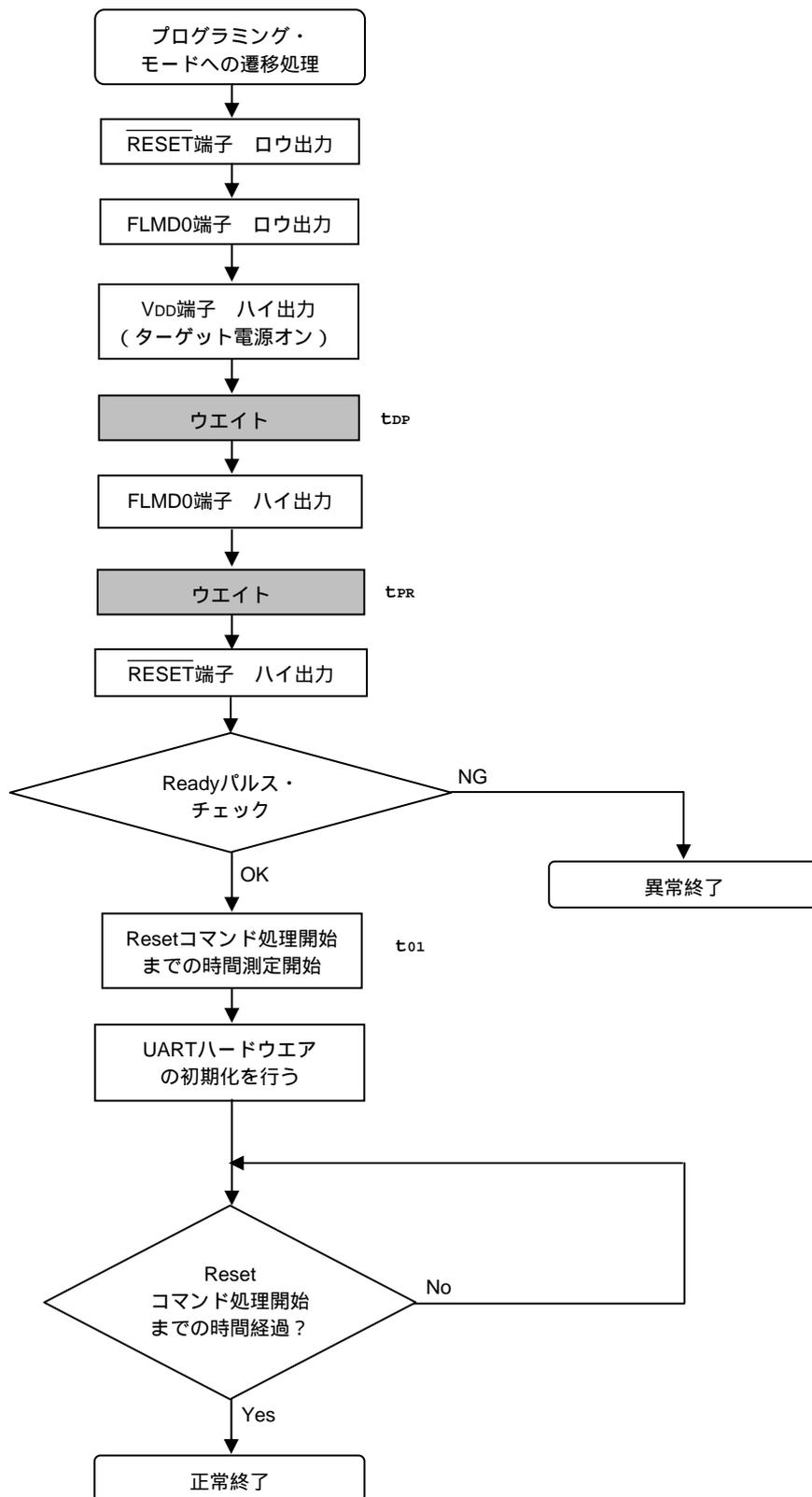
表1 - 6 単線UART通信の通信条件

項目	内容
ボー・レート	ボー・レート設定コマンド処理の Baud Rate Set コマンドの送信までは 9600 bps で通信を行います。そして、ボー・レート・コマンド処理の Reset コマンドの送信から Baud Rate Set コマンドで設定したボー・レートに通信レートが変更になります。設定可能なボー・レートに関しては 3.2 Baud Rate Set コマンドを参照してください。
パリティ・ビット	なし
データ長	8 ビット (LSB 先頭)
ストップ・ビット	2 ビット (プログラマ 78K0R/Kx3-L) / 1 ビット (78K0R/Kx3-L プログラマ)

UART通信では、マスタとスレーブの関係を入れ換えながら通信を行うため、最適なタイミングでの通信が可能です。

注意 UART通信を行う場合は、マスタとスレーブともに同一のボー・レートにしてください。

1.5.2 モード引き込みのフロー・チャート



1.5.3 サンプル・プログラム

引き込み処理のサンプル・プログラムです。

```

/*****
/*
/* connect to Flash device
/*
/*
/*****
u16      fl_con_dev(void)
{
extern   void   init_fl_uart(void);
extern   void   init_fl_csi(void);
extern   void   stop_UART0(void);

    u16      rc = NO_ERROR;

    SRMK0 = true;           // disable UART Rx INT.
    UARTE0 = false;        // disable UART H.W.
    stop_UART0();          // TxD/RxD = Hi-Z

    pFL_RES      = low;     // RESET = low
    pmFL_FLMD0   = PM_OUT;  // FLMD0 = Low output
    pFL_FLMD0    = low;
    FL_VDD_HI();           // VDD = high

    fl_wait(tDP);          // wait

    pFL_FLMD0    = hi;     // FLMD0 = high
    fl_wait(tPR);          // wait

    pFL_RES      = hi;     // RESET = high

    rc = check_ready_pulse(); // check "READY PULSE" from target device
    if (rc){
        return rc;         // pulse width/timing error
    }
    start_flto(t01);        // start "t01" wait timer

    init_fl_uart();        // Initialize UART h.w.(for Flash device control)
    UARTE0 = true;         // enable UART h.w.
    SRIF0 = false;         // clear UART Rx IRQ flag
    SRMK0 = false;         // enable UART Rx INT.

    while(!check_flto())   // timeout "t01" ?
        ;                  // no

    return rc;
    // start RESET command proc.
}

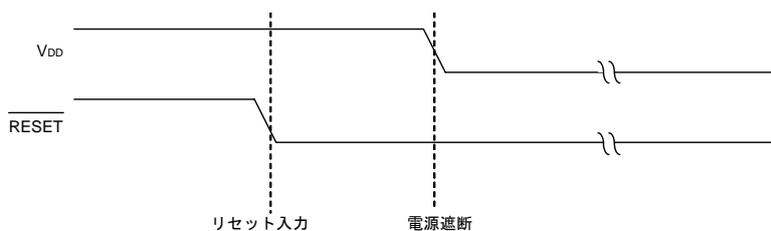
```

1.6 ターゲットの電源遮断処理

各コマンド実行の終了後に、下記のようにRESET端子をロウ・レベルにしてから電源を遮断してください。また他の端子は、電源遮断時はHi-Zにしてください。

注意 コマンド処理中の電源遮断およびリセット入力は禁止です。

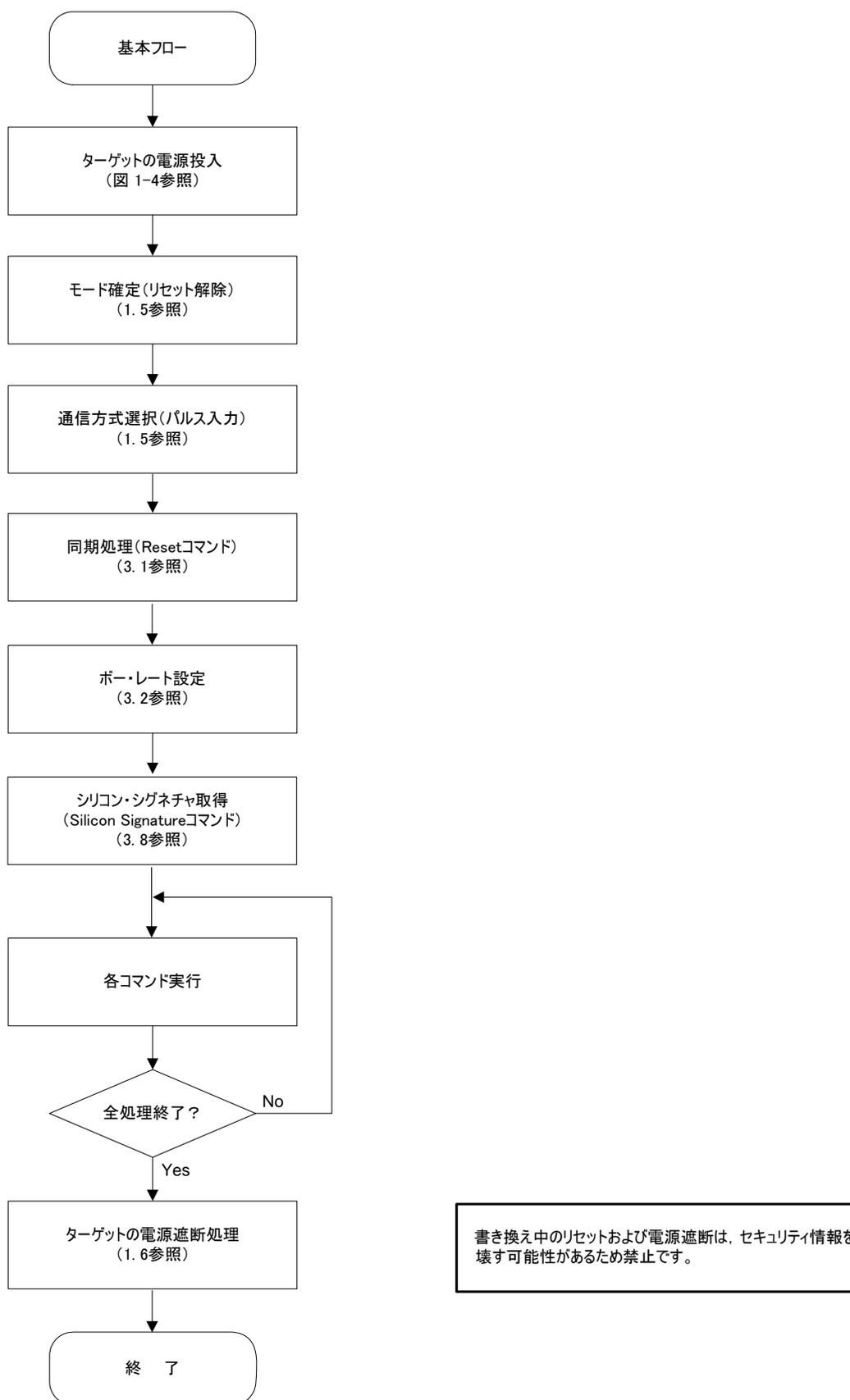
図1-5 フラッシュ・メモリ・プログラミングモードの終了手順



1.7 フラッシュ・メモリ書き換えコマンド・フロー

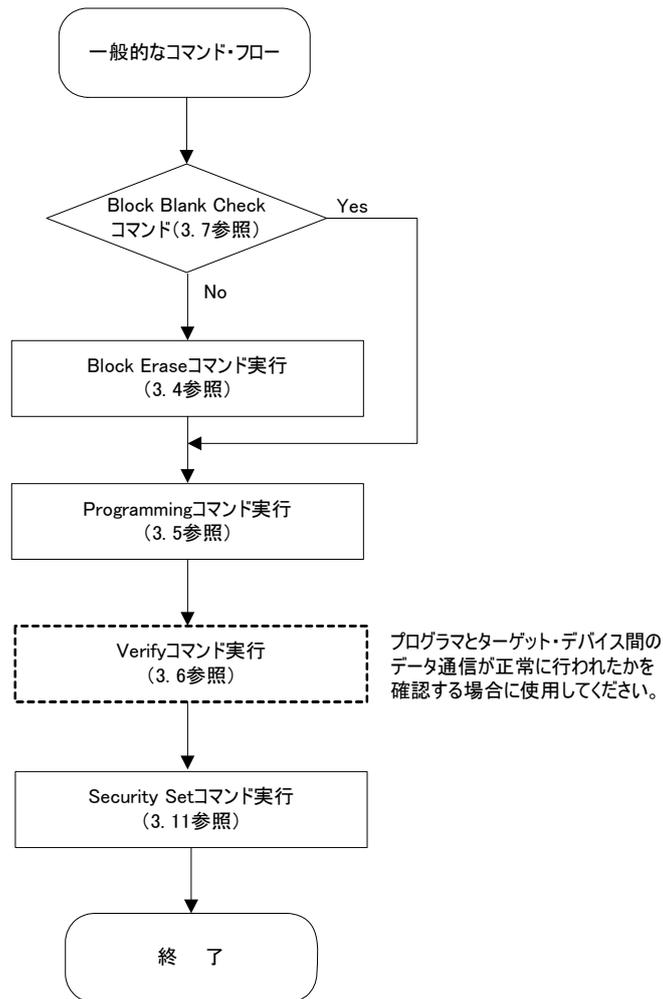
プログラマにてフラッシュ・メモリの書き換えを行う際の基本フロー・チャートを次に示します。下記の基本フローで示したコマンドのほかにVerifyコマンドやChecksumコマンドをサポートしています。

図1 - 6 フラッシュ処理の基本フロー・チャート



備考 各コマンド実行の例は図1 - 7に示します。

図1-7 フラッシュ・メモリ書き換え時の一般的なコマンド・フロー



第2章 コマンド/データ・フレーム・フォーマット

プログラマと78K0R/Kx3-L間でデータを送受信する際、プログラマがコマンドを送信する場合は、コマンド・フレームを使用します。78K0R/Kx3-Lからプログラマに書き込みデータやベリファイ・データなどを送信する場合は、データ・フレームを使用します。これらのフレームには、転送データの信頼性を向上させるために、フレーム単位でヘッダ、フッタ、データ長情報、チェックサムを付けて送受信します。

次に両フレーム・フォーマットを示します。

図2 - 1 コマンド・フレームのフォーマット

SOH (1バイト)	LEN (1バイト)	COM (1バイト)	コマンド情報 (可変長) (最大 255 バイト)	SUM (1バイト)	ETX (1バイト)
---------------	---------------	---------------	------------------------------	---------------	---------------

図2 - 2 データ・フレームのフォーマット

STX (1バイト)	LEN (1バイト)	データ (可変長) (最大 256 バイト)	SUM (1バイト)	ETX or ETB (1バイト)
---------------	---------------	---------------------------	---------------	----------------------

表2 - 1 各フレームの記号説明

記号	値	内 容
SOH	01H	コマンド・フレームのヘッダ
STX	02H	データ・フレームのヘッダ
LEN	-	データ長情報 (00H = 256 を示します)。 コマンド・フレームの場合 : COM + コマンド情報の長さ データ・フレームの場合 : データ・フィールドの長さ
COM	-	コマンド番号
SUM	-	フレーム内のチェックサム・データ。 初期値 00H から計算対象すべてのデータを 1 バイトごとに減算した値 (ボローは無視)。計算対象を次に示します。 コマンド・フレームの場合 : LEN + COM + コマンド情報すべて データ・フレームの場合 : LEN + データすべて
ETB	17H	データ・フレームの最終フレーム以外のフッタ
ETX	03H	コマンド・フレームのフッタ, またはデータ・フレームの最終フレームのフッタ

フレーム内のチェックサム (SUM) の計算例を次に示します。

【コマンド・フレームの場合】

Chip Eraseコマンド・フレームは次のようになります。この場合、コマンド情報がないので、チェックサム計算の対象になるのはLENとCOMです。

SOH	LEN	COM	SUM	ETX
01H	01H	20H	Checksum	03H
チェックサム計算対象				

この場合、チェックサム・データは次のように計算します。

$$00H \text{ (初期値)} - 01H \text{ (LEN)} - 20H \text{ (COM)} = DFH \text{ (ボロー無視。下位8ビットのみ)}$$

よって、Chip Eraseコマンド・フレームは最終的に次のようになります。

SOH	LEN	COM	SUM	ETX
01H	01H	20H	DFH	03H

【データ・フレームの場合】

たとえば、次のようなデータ・フレームを送信する場合、チェックサム計算の対象はLENからD4までです。

STX	LEN	D1	D2	D3	D4	SUM	ETX
02H	04H	FFH	80H	40H	22H	Checksum	03H
チェックサム計算対象							

この場合、チェックサム・データは次のように計算します。

$$00H \text{ (初期値)} - 04H \text{ (LEN)} - FFH \text{ (D1)} - 80H \text{ (D2)} - 40H \text{ (D3)} - 22H \text{ (D4)} = 1BH \text{ (ボロー無視。下位8ビットのみ)}$$

よって、このデータ・フレームは最終的に次のようになります。

STX	LEN	D1	D2	D3	D4	SUM	ETX
02H	04H	FFH	80H	40H	22H	1BH	03H

データ・フレームを受信した場合も同様にチェックサム・データを計算して、その値が受信したSUMフィールドの値と同じであるか否かでチェックサム・エラーを検出できます。たとえば、次のようなデータ・フレームを受信した場合は、チェックサム・エラーとして扱います。

STX	LEN	D1	D2	D3	D4	SUM	ETX
02H	04H	FFH	80H	40H	22H	1AH	03H

本来なら 1BH

2.1 コマンド・フレーム送信処理

コマンド・フレームを送信する処理のフロー・チャートについては、4.1 コマンド・フレーム送信処理のフロー・チャートをお読みください。

2.2 データ・フレーム送信処理

データ・フレームとして送信するものは、書き込みデータ・フレーム（ユーザ・プログラム）、ベリファイ・データ・フレーム（ユーザ・プログラム）、セキュリティ・データ・フレーム（セキュリティ・フラグ）があります。

データ・フレームを送信する処理のフロー・チャートについては、4.2 データ・フレーム送信処理のフロー・チャートをお読みください。

2.3 データ・フレーム受信処理

データ・フレームとして受信するものは、ステータス・フレーム、シリコン・シグネチャ・データ・フレーム、バージョン・データ・フレーム、チェックサム・データ・フレームがあります。

データ・フレームを受信する処理のフロー・チャートについては、4.3 データ・フレーム受信処理のフロー・チャートをお読みください。

第3章 コマンド処理説明

3.1 Resetコマンド

3.1.1 説明

通信方式設定後に、プログラマと78K0R/Kx3-L間の通信が確立されたことを確認します。

プログラマと78K0R/Kx3-Lは同じボー・レートである必要がありますが、78K0R/Kx3-Lは自身のボー・レート生成クロック周波数が判別できないためにボー・レートが設定できません。よって、プログラマから9600 bpsでの“00H”を2回送信し、78K0R/Kx3-Lはその“00H”のロウ・レベル幅を測定し2回の平均値を計算することで初めて自身のボー・レート生成クロック周波数を判別できます。それによって、ボー・レートの設定が可能になり同期検出が行えるようになります。

3.1.2 コマンド・フレームとステータス・フレーム

Resetコマンドのコマンド・フレームは図3-1、そのコマンドに対するステータス・フレームは図3-2のようになります。

図3-1 Resetコマンド・フレーム (プログラマから78K0R/Kx3-Lへ)

SOH	LEN	COM	SUM	ETX
01H	01H	00H (Reset)	Checksum	03H

図3-2 Resetコマンドに対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	1	ST1	Checksum	03H

備考 ST1 : 同期検出結果

プログラマと78K0R/Kx3-L間の処理手順チャート、コマンド処理のフロー・チャート、サンプル・プログラムについては、4.4 Resetコマンドをお読みください。

3.2 Baud Rate Setコマンド

3.2.1 説明

UART通信でのボー・レートの変更を行います（初期値9600 bps）。

Baud Rate Setコマンドのあとには、変更したボー・レートでの同期確認のためにResetコマンドを実行する必要があります。

3.2.2 コマンド・フレームとステータス・フレーム

Baud Rate Setコマンドのコマンド・フレームは図3 - 3、そのコマンドに対するステータス・フレームは図3 - 4のようになります。

図3 - 3 Baud Rate Setコマンド・フレーム（プログラマから78K0R/Kx3-Lへ）

SOH	LEN	COM	コマンド情報 ^注					SUM	ETX
01H	06H	9AH	D01	D02H	D02L	D03	D04	Checksum	03H

注 コマンド情報の設定の詳細は表3 - 1を参照してください。表3 - 1以外のデータを設定した場合、タイムアウト・エラーとなります。

タイムアウト・エラーが発生した場合は、ハードウェア・リセットを実行し、再度フラッシュ・メモリ・プログラミング・モードに設定してください。

備考 D01 : 同期補正モード
 D02H, D02L : ボー・レート設定
 D03 : ノイズ・フィルター設定
 D04 : フラッシュ書き換え電圧モード設定

表3 - 1 コマンド情報の設定

同期補正モード	D01	D02H	D02L	D03	D04
マイコン補正モード	00H	00H 固定	0AH 固定 (115200 bps)	01H	00H : フルスピード・モード (2.7 V V _{DD} 5.5 V) で書き込みを行う場合
プログラマ補正モード	01H	注2	注2		01H : ワイド・ボルテージ・モード ^{注1} (1.8 V V _{DD} 5.5 V) で書き込みを行う場合

注1. このモードのサポートは製品により異なります。各製品のユーザーズ・マニュアルで確認してください。

- プログラマ補正モードで通信を行うためには、次に示す手順をプログラマで実行し、D02H/D02Lに値を設定してください。

マイコンからのREADYパルスの長さを測定

READYパルス（ロウ・レベル9ビット@9600bps）の誤差を算出

誤差を考慮し、以下の計算式で求められるk値を算出

$$k = (f_{IH} \times E) \div (\text{ボー・レート} \times 2)$$

E : フラッシュ引き込み時のREADYパルス（9600bps）誤差

例 : READYパルス（ロウ・レベル9bit@9600bps）長に対し、

誤差0の場合は、E = 1.00

誤差 + 2%の場合は, E = 1.02

誤差 - 2%の場合は, E = 0.98

f_{ih} : 高速内蔵発振器発振周波数

k値を16進数に変換

の値をD02H/D02Hに設定し, Baud Rate Setコマンドを実行

ただし, k値の算出方法の手順 - については, 次に示す条件を満たした場合, 省略できます。

【条件】

マイコンの動作周波数の周波数偏差を考慮し, 計算を行った結果, k値がすべて同じ値になる場合 (k値は, 小数点以下, 四捨五入)

例) f_{ih} = 20 MHz ± 2%, 1 Mbpsを設定する場合, 以下の計算によりk = 10 (D02H/D02L = 00H/0AH) と設定できます。

・20.4 MHz (20 MHz + 2%)

$$\begin{aligned} k &= (f_{ih} \times E) \div (\text{ボー・レート} \times 2) \\ &= (20.4 \times 10^6) \div (1 \times 10^6 \times 2) \\ &= 10.2 \\ &10 \end{aligned}$$

・20 MHz (20 MHz ± 0%)

$$\begin{aligned} k &= (f_{ih} \times E) \div (\text{ボー・レート} \times 2) \\ &= (20 \times 10^6) \div (1 \times 10^6 \times 2) \\ &= 10 \end{aligned}$$

・19.6 MHz (20 MHz - 2%)

$$\begin{aligned} k &= (f_{ih} \times E) \div (\text{ボー・レート} \times 2) \\ &= (19.6 \times 10^6) \div (1 \times 10^6 \times 2) \\ &= 9.8 \\ &10 \end{aligned}$$

図3 - 4 Baud Rate Setコマンドに対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	01H	ST1	checksum	03H

備考 ST1 : 同期検出結果

プログラマと78K0R/Kx3-L間の処理手順チャート, コマンド処理のフロー・チャート, サンプル・プログラムについては, 4.5 Baud Rate Setコマンドをお読みください。

3.3 Chip Eraseコマンド

3.3.1 説明

全フラッシュ・メモリの内容を消去します。また、チップ消去処理によりセキュリティ設定処理で設定されたすべての情報を初期化できます。ただし、セキュリティ設定により消去禁止となっている場合は消去できません（3.11 Security Setコマンド参照）。

3.3.2 コマンド・フレームとステータス・フレーム

Chip Eraseコマンドのコマンド・フレームは図3-5、そのコマンドに対するステータス・フレームは、図3-6のようになります。

図3-5 Chip Eraseコマンド・フレーム（プログラマから78K0R/Kx3-Lへ）

SOH	LEN	COM	SUM	ETX
01H	01H	20H (Chip Erase)	Checksum	03H

図3-6 Chip Eraseコマンドに対するステータス・フレーム（78K0R/Kx3-Lからプログラマへ）

STX	LEN	Data	SUM	ETX
02H	01H	ST1	Checksum	03H

備考 ST1 : チップ消去結果

プログラマと78K0R/Kx3-L間の処理手順チャート、コマンド処理のフロー・チャート、サンプル・プログラムについては、4.6 Chip Eraseコマンドをお読みください。

3.4 Block Eraseコマンド

3.4.1 説明

指定したブロック番号のフラッシュ・メモリの内容を消去します。

ブロックの指定は、消去開始ブロックの先頭アドレスから、消去終了ブロックの最終アドレスの指定で行い、連続した複数のブロックの設定が可能です。

ただし、セキュリティ設定により消去禁止となっている場合は消去できません(3.11 Security Setコマンド参照)。

3.4.2 コマンド・フレームとステータス・フレーム

Block Eraseコマンドのコマンド・フレームは図3-7、そのコマンドに対するステータス・フレームは図3-8のようになります。

図3-7 Block Eraseコマンド・フレーム (プログラマから78K0R/Kx3-Lへ)

SOH	LEN	COM	コマンド情報						SUM	ETX
01H	07H	22H (Block Erase)	SAH	SAM	SAL	EAH	EAM	EAL	Checksum	03H

備考 SAH - SAL : ブロック消去開始アドレス (任意のブロックの先頭アドレス)
 SAH : 開始アドレスHigh (ビット23 - ビット16)
 SAM : 開始アドレスMiddle (ビット15 - ビット8)
 SAL : 開始アドレスLow (ビット7 - ビット0)
 EAH - EAL : ブロック消去終了アドレス (任意のブロックの最終アドレス)
 EAH : 最終アドレスHigh (ビット23 - ビット16)
 EAM : 最終アドレスMiddle (ビット15 - ビット8)
 EAL : 最終アドレスLow (ビット7 - ビット0)

図3-8 Block Eraseコマンドに対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	01H	ST1	Checksum	03H

備考 ST1 : ブロック消去結果

プログラマと78K0R/Kx3-L間の処理手順チャート、コマンド処理のフロー・チャート、サンプル・プログラムについては、4.7 Block Eraseコマンドをお読みください。

3.5 Programmingコマンド

3.5.1 説明

書き込み開始アドレス、書き込み終了アドレスを送信したあとに、書き込みデータを送信しユーザ・プログラムをフラッシュ・メモリに書き込みます。最終データ送信後、書き込みが終了すると内部ベリファイを実行します。

書き込み開始/終了アドレスは、ブロックの開始/終了アドレス単位でのみ設定できます。

最終データ送信後のステータス・フレーム (ST1, ST2) が両方ともACKであれば、78K0R/Kx3-Lのファームウェアは自動的に内部ベリファイを実行するので、さらにこの内部ベリファイに対するステータスの確認が必要となります。

3.5.2 コマンド・フレームとステータス・フレーム

Programmingコマンドのコマンド・フレームは図3 - 9、そのコマンドに対するステータス・フレームは図3 - 10のようになります。

図3 - 9 Programmingコマンド・フレーム (プログラマから78K0R/Kx3-Lへ)

SOH	LEN	COM	コマンド情報						SUM	ETX
01H	07H	40H (Programming)	SAH	SAM	SAL	EAH	EAM	EAL	Checksum	03H

備考 SAH - SAL : 書き込み開始アドレス

EAH - EAL : 書き込み終了アドレス

図3 - 10 Programmingコマンドに対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	01H	ST1(a)	Checksum	03H

備考 ST1(a) : コマンド受信結果

3.5.3 データ・フレームとステータス・フレーム

書き込みを行うデータのデータ・フレームは図3 - 11、そのデータに対するステータス・フレームは図3 - 12のようになります。

図3 - 11 書き込みを行うデータ・フレーム (プログラマから78K0R/Kx3-Lへ)

STX	LEN	Data	SUM	ETX/ETB
02H	00H-FFH (00H=256)	Write Data	Checksum	03H/17H

備考 Write Data : 書き込むユーザ・プログラム

図3 - 12 データ・フレームに対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data		SUM	ETX
02H	02H	ST1(b)	ST2(b)	Checksum	03H

備考 ST1(b) : データ受信確認結果
 ST2(b) : 書き込み結果

3.5.4 全データ転送完了とステータス・フレーム

全データ転送完了後のステータス・フレームは図3 - 13のようになります。

図3 - 13 全データ転送完了後のステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	01H	ST1(c)	Checksum	03H

備考 ST1(c) : 内部ベリファイ結果

プログラマと78K0R/Kx3-L間の処理手順チャート, コマンド処理のフロー・チャート, サンプル・プログラムについては, 4.8 Programmingコマンドをお読みください。

3.6 Verifyコマンド

3.6.1 説明

指定したアドレス範囲のデータに対して、プログラマから送信したデータと78K0R/Kx3-Lから読み出したデータ（リード・レベル）を比較し、一致しているかを確認します。

ベリファイ開始アドレス/ベリファイ終了アドレスは、ブロックの開始アドレス/終了アドレス単位でのみ設定できます。

3.6.2 コマンド・フレームとステータス・フレーム

Verifyコマンドのコマンド・フレームは図3 - 14，そのコマンドに対するステータス・フレームは図3 - 15のようになります。

図3 - 14 Verifyコマンド・フレーム（プログラマから78K0R/Kx3-Lへ）

SOH	LEN	COM	コマンド情報						SUM	ETX
01H	07H	13H (Verify)	SAH	SAM	SAL	EAH	EAM	EAL	Checksum	03H

備考 SAH - SAL : ベリファイ開始アドレス
EAH - EAL : ベリファイ終了アドレス

図3 - 15 Verifyコマンドに対するステータス・フレーム（78K0R/Kx3-Lからプログラマへ）

STX	LEN	Data	SUM	ETX
02H	01H	ST1(a)	Checksum	03H

備考 ST1(a) : コマンド受信結果

3.6.3 データ・フレームとステータス・フレーム

ベリファイを行うデータのデータ・フレームは図3 - 16，そのデータに対するステータス・フレームは図3 - 17のようになります。

図3 - 16 ベリファイを行うデータのデータ・フレーム（プログラマから78K0R/Kx3-Lへ）

STX	LEN	Data	SUM	ETX/ETB
02H	00H-FFH (00H=256)	Verify Data	Checksum	03H/17H

備考 Verify Data : ベリファイを行うユーザ・プログラム

図3 - 17 データ・フレームに対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data		SUM	ETX
02H	02H	ST1 (b)	ST2 (b)	Checksum	03H

備考 ST1(b) : データ受信確認結果
 ST2(b) : ベリファイ結果[※]

注 ベリファイ結果は指定したアドレス範囲の途中でベリファイ・エラーが発生しても、ステータスとしては必ずACKを返し、最終データのベリファイ結果にすべてのエラーが反映されます。したがって、指定したアドレス範囲すべてのベリファイが終了した時点でのみ、ベリファイ・エラーが発生したかどうかを確認できません。

プログラマと78K0R/Kx3-L間の処理手順チャート，コマンド処理のフロー・チャート，サンプル・プログラムについては，4.9 Verifyコマンドをお読みください。

3.7 Block Blank Checkコマンド

3.7.1 説明

指定したブロック番号のフラッシュ・メモリのデータがブランク（消去状態）であるかを確認します。

ブロックの指定は、ブランク・チェック開始ブロックの先頭アドレスから、ブランク・チェック終了ブロックの最終アドレスの指定で行い、連続した複数のブロックの設定が可能です。

3.7.2 コマンド・フレームとステータス・フレーム

Block Blank Checkコマンドのコマンド・フレームは図3 - 18、そのコマンドに対するステータス・フレームは図3 - 19のようになります。

図3 - 18 Block Blank Checkコマンド・フレーム（プログラマから78K0R/Kx3-Lへ）

SOH	LEN	COM	コマンド情報							SUM	ETX
01H	08H	32H (Block Blank Check)	SAH	SAM	SAL	EAH	EAM	EAL	D01	Checksum	03H

- 備考** SAH - SAL : ブロック・ブランク・チェック開始アドレス（任意のブロックの先頭アドレス）
 SAH : 開始アドレスHigh（ビット23 - ビット16）
 SAM : 開始アドレスMiddle（ビット15 - ビット8）
 SAL : 開始アドレスLow（ビット7 - ビット0）
 EAH - EAL : ブロック・ブランク・チェック終了アドレス（任意のブロックの最終アドレス）
 EAH : 最終アドレスHigh（ビット23 - ビット16）
 EAM : 最終アドレスMiddle（ビット15 - ビット8）
 EAL : 最終アドレスLow（ビット7 - ビット0）
 D01 : 00H : 単独でブロック・ブランク・チェックを行う場合。
 01H : チップ消去前に全領域のブランク・チェックをする場合

図3 - 19 Block Blank Checkコマンドに対するステータス・フレーム（78K0R/Kx3-Lからプログラマへ）

STX	LEN	Data	SUM	ETX
02H	01H	ST1	Checksum	03H

- 備考** ST1 : ブロック・ブランク・チェック結果

プログラマと78K0R/Kx3-L間の処理手順チャート、コマンド処理のフロー・チャート、サンプル・プログラムについては、4. 10 Block Blank Checkコマンドをお読みください。

3.8 Silicon Signatureコマンド

3.8.1 説明

デバイスの書き込みプロトコル情報(シリコン・シグネチャ)やセキュリティ・フラグ情報を読み出します。
たとえば、プログラマが78K0R/Kx3-Lと異なる書き込みプロトコルを同時にサポートする場合に、Silicon Signatureコマンドを実行し、2バイト目から3バイト目までの値に従い、適切なプロトコルを選択します。

3.8.2 コマンド・フレームとステータス・フレーム

Silicon Signatureコマンドのコマンド・フレームは図3 - 20、そのコマンドに対するステータス・フレームは図3 - 21のようになります。

図3 - 20 Silicon Signatureコマンド・フレームのフォーマット (プログラマから78K0R/Kx3-Lへ)

SOH	LEN	COM	SUM	ETX
01H	01H	COH (Silicon Signature)	Checksum	03H

図3 - 21 Silicon Signatureコマンドに対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	01H	ST1	Checksum	03H

備考 ST1 : コマンド受信結果

3.8.3 シリコン・シグネチャ・データ・フレーム

シリコン・シグネチャ・データのデータ・フレームは図3 - 22のようになります。

図3 - 22 シリコン・シグネチャ・データ・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data								
02H	n	VEN	MET	MSC	DEC1	DEC2	DEC3	UAE(3)	DEV(10)	
		Data (続き)							SUM	ETX
		SCF	BOT	FSWSH	FSWSL	FSWEH	FSWEL	RES(2)	checksum	03H

- 備考1.** n (LEN) : データ長
 VEN : ベンダー・コード (NEC : 10H)
 MET : マクロ拡張コード
 MSC : マクロ機能コード
 DEC1 : デバイス拡張コード1
 DEC2 : デバイス拡張コード2
 DEC3 : デバイス拡張コード3
 UAE : ユーザ・フラッシュROM最終アドレス (3バイト)
 DEV : デバイス名 (10バイト)
 SCF : セキュリティ・フラグ情報
 BOT : ブート・ブロック番号
 FSWSH : フラッシュ・シールド・ウインドウ (FSW) 開始ブロック上位8ビット側
 FSWSL : フラッシュ・シールド・ウインドウ (FSW) 開始ブロック下位8ビット側
 FSWEH : フラッシュ・シールド・ウインドウ (FSW) 終了ブロック上位8ビット側
 FSWEL : フラッシュ・シールド・ウインドウ (FSW) 終了ブロック下位8ビット側
 RES : 予約 (2バイト)
2. 上記ベンダー・コード (VEN) , 拡張コード (MET) , 機能コード (MSC) , デバイス拡張コード1 (DEC1) , デバイス拡張コード2 (DEC2) , デバイス拡張コード3 (DEC3) は , 下位7ビットをデータ本体 , 上位1ビットを奇数パリティとして使用します。次ページに例を示します。

表3-2 シリコン・シグネチャ・データの例 (μ PD78F1000 (78K0R/KC3-L) の場合)

フィールド名	内 容	長さ (バイト)	シグネチャ・データの例	実際の値	パリティ 付加
VEN	ベンダー・コード (NEC)	1	10H (00010000B)	10H	あり
MET	マクロ拡張コード	1	EFH (11101111B)	EFH	あり
MSC	マクロ機能コード	1	04H (01000000B)	04H	あり
DEC1	デバイス拡張コード1	1	DCH (11011100B)	DCH	あり
DEC2	デバイス拡張コード2	1	FDH (11111101B)	FDH	あり
DEC3	デバイス拡張コード3	1	FDH (11111101B)	FDH	あり
UAE	ユーザ・フラッシュROM最終アドレス	3	FFH (11111111B) 3FH (00111111B) 00H (00000000B)	003FFFH	なし
DEV	デバイス名	10	44H (01000100B) = 'D' 37H (00110111B) = '7' 38H (00111000B) = '8' 46H (01000110B) = 'F' 31H (00110001B) = '1' 30H (00110000B) = '0' 30H (00110000B) = '0' 30H (00110000B) = '0' 20H (00100000B) = '' 20H (00100000B) = ''	'D' '7' '8' 'F' '1' '0' '0' '0' ' ' ' '	なし
SCF	セキュリティ・フラグ情報	1	任意	左欄に同じ	なし
BOT	ブート・ブロック番号 (固定値)	1	03H (00000011B)	03H	なし
FSWSH	フラッシュ・シールド・ウインドウ 開始ブロック 上位8ビット	1	任意	左欄に同じ	なし
FSWSL	フラッシュ・シールド・ウインドウ 開始ブロック 下位8ビット	1	任意	左欄に同じ	なし
FSWEH	フラッシュ・シールド・ウインドウ 終了ブロック 上位8ビット	1	任意	左欄に同じ	なし
FSWEL	フラッシュ・シールド・ウインドウ 終了ブロック 下位8ビット	1	任意	左欄に同じ	なし
RES	予約	2	FFFFH (1111111111111111B)	FFFFH	なし

プログラマと78K0R/Kx3-L間の処理手順チャート, コマンド処理のフロー・チャート, サンプル・プログラムについては, 4.11 Silicon Signatureコマンドをお読みください。

3.8.4 シリコン・シグネチャー一覧

(1) 78K0R/Kx3-Lのシリコン・シグネチャ・データ一覧

表3 - 3 78K0R/Kx3-Lのシリコン・シグネチャ・データ一覧

項目	内容	長さ (バイト)	データ (Hex)
ベンダー・コード	NEC	1	10
拡張コード	拡張コード	1	EF
機能情報	機能情報	1	04
デバイス情報	デバイス情報	3	DC
			FD
			FD
内蔵フラッシュROMの最終アドレス	アドレスの下位バイトから送信	3	注1
デバイス名 (μPD)	78F1000/78F1001/78F1002/78F1003 78F1004/78F1005/78F1006 78F1007/78F1008/78F1009 78F1010/78F1011/78F1012 78F1013/78F1014	10	注2
セキュリティ情報	セキュリティ情報	1	任意
ブート・ブロック番号	現在, 選択されているブート・クラスタの最終ブロック番号	1	03
FSWブロック番号	FSW情報	4	任意
予約	予約	2	FFFF

注1. 内蔵フラッシュROMの最終アドレス・リスト

項目	内容	長さ(バイト)	データ(Hex)
内蔵フラッシュROM の最終アドレス	16 Kバイト (003FFFFH)	3	FF3F00
	32 Kバイト (007FFFFH)		FF7F00
	48 Kバイト (00BFFFFH)		FFBF00
	64 Kバイト (00FFFFFFH)		FFFF00
	96 Kバイト (017FFFFH)		FF7F01
	128 Kバイト (01FFFFFFH)		FFFF01

(注2は次ページにあります。)

注2. デバイス名リストを次に示します。

デバイス名リスト

愛 称	デバイス名	長さ (バイト)	実際の値										
			上段：シグネチャ・データ					下段：文字コード					
78K0R/KC3-L	D78F1000	10	44	37	38	46	31	30	30	30	20	20	
			D	7	8	F	1	0	0	0	-	-	
	D78F1001		44	37	38	46	31	30	30	31	20	20	
			D	7	8	F	1	0	0	1	-	-	
	D78F1002		44	37	38	46	31	30	30	32	20	20	
			D	7	8	F	1	0	0	2	-	-	
	D78F1003		44	37	38	46	31	30	30	33	20	20	
			D	7	8	F	1	0	0	3	-	-	
	78K0R/KD3-L		D78F1004	44	37	38	46	31	30	30	34	20	20
				D	7	8	F	1	0	0	4	-	-
			D78F1005	44	37	38	46	31	30	30	35	20	20
				D	7	8	F	1	0	0	5	-	-
D78F1006		44	37	38	46	31	30	30	36	20	20		
		D	7	8	F	1	0	0	6	-	-		
78K0R/KE3-L	D78F1007	44	37	38	46	31	30	30	37	20	20		
		D	7	8	F	1	0	0	7	-	-		
	D78F1008	44	37	38	46	31	30	30	38	20	20		
		D	7	8	F	1	0	0	8	-	-		
	D78F1009	44	37	38	46	31	30	30	39	20	20		
		D	7	8	F	1	0	0	9	-	-		
78K0R/KF3-L	D78F1010	44	37	38	46	31	30	31	30	20	20		
		D	7	8	F	1	0	1	0	-	-		
	D78F1011	44	37	38	46	31	30	31	31	20	20		
		D	7	8	F	1	0	1	1	-	-		
	D78F1012	44	37	38	46	31	30	31	32	20	20		
		D	7	8	F	1	0	1	2	-	-		
78K0R/KG3-L	D78F1013	44	37	38	46	31	30	31	33	20	20		
		D	7	8	F	1	0	1	3	-	-		
	D78F1014	44	37	38	46	31	30	31	34	20	20		
		D	7	8	F	1	0	1	4	-	-		

(2) 78K0R/Ix3のシリコン・シグネチャ・データ一覧

表3 - 4 78K0R/Ix3のシリコン・シグネチャ・データ一覧

項目	内容	長さ (バイト)	データ (Hex)
ベンダー・コード	NEC	1	10
拡張コード	拡張コード	1	EF
機能情報	機能情報	1	04
デバイス情報	デバイス情報	3	DC
			FD
			FD
内蔵フラッシュROMの最終アドレス	アドレスの下位バイトから送信	3	注1
デバイス名 (μPD)	78F1201/78F1203 78F1211/78F1213/78F1214/78F1215 78F1223/78F1224/78F1225 78F1233/78F1234/78F1235	10	注2
セキュリティ情報	セキュリティ情報	1	任意
ブート・ブロック番号	現在, 選択されているブート・クラスタの最終ブロック番号	1	03
FSWブロック番号	FSW情報	4	任意
予約	予約	2	FFFF

注1. 内蔵フラッシュROMの最終アドレス・リスト

項目	内容	長さ (バイト)	データ (Hex)
内蔵フラッシュROM の最終アドレス	16 Kバイト (003FFFH)	3	FF3F00
	32 Kバイト (007FFFH)		FF7F00
	48 Kバイト (00BFFFH)		FFBF00
	64 Kバイト (00FFFFH)		FFFF00

(注2は次ページにあります。)

注2. デバイス名リストを次に示します。

デバイス名リスト

愛 称	デバイス名	長さ (バイト)	実際の値									
			上段：シグネチャ・データ					下段：文字コード				
78K0R/IB3	D78F1221	10	44	37	38	46	31	32	32	31	20	20
			D	7	8	F	1	2	2	1	-	-
	D78F1222		44	37	38	46	31	32	32	32	20	20
			D	7	8	F	1	2	2	2	-	-
78K0R/IC3	D78F1211	44	37	38	46	31	32	31	31	20	20	
		D	7	8	F	1	2	1	1	-	-	
	D78F1213	44	37	38	46	31	32	31	33	20	20	
		D	7	8	F	1	2	1	3	-	-	
	D78F1214	44	37	38	46	31	32	31	34	20	20	
		D	7	8	F	1	2	1	4	-	-	
	D78F1215	44	37	38	46	31	32	31	35	20	20	
		D	7	8	F	1	2	1	5	-	-	
78K0R/ID3	D78F1223	44	37	38	46	31	32	32	33	20	20	
		D	7	8	F	1	2	2	3	-	-	
	D78F1224	44	37	38	46	31	32	32	34	20	20	
		D	7	8	F	1	2	2	4	-	-	
	D78F1225	44	37	38	46	31	32	32	35	20	20	
		D	7	8	F	1	2	2	5	-	-	
78K0R/IE3	D78F1233	44	37	38	46	31	32	33	33	20	20	
		D	7	8	F	1	2	3	3	-	-	
	D78F1234	44	37	38	46	31	32	33	34	20	20	
		D	7	8	F	1	2	3	4	-	-	
	D78F1235	44	37	38	46	31	32	33	35	20	20	
		D	7	8	F	1	2	3	5	-	-	

(3) 78K0R/Kx3-Cのシリコン・シグネチャ・データ一覧

表3 - 5 78K0R/Kx3-Cのシリコン・シグネチャ・データ一覧

項目	内容	長さ (バイト)	データ (Hex)
ベンダー・コード	NEC	1	10
拡張コード	拡張コード	1	EF
機能情報	機能情報	1	04
デバイス情報	デバイス情報	3	DC
			FD
			FD
内蔵フラッシュROMの最終アドレス	アドレスの下位バイトから送信	3	注1
デバイス名 (μPD)	78F1846/78F1847 78F1848/78F1849	10	注2
セキュリティ情報	セキュリティ情報	1	任意
ブート・ブロック番号	現在, 選択されているブート・クラスタの最終ブロック番号	1	03
FSWブロック番号	FSW情報	4	任意
予約	予約	2	FFFF

注1. 内蔵フラッシュROMの最終アドレス・リスト

項目	内容	長さ (バイト)	データ (Hex)
内蔵フラッシュROM の最終アドレス	96 Kバイト (017FFFH)	3	FF7F01
	128 Kバイト (01FFFFH)		FFFF01

注2. デバイス名リストを次に示します。

デバイス名リスト

愛称	デバイス名	長さ (バイト)	実際の値									
			上段: シグネチャ・データ					下段: 文字コード				
78K0R/KF3-C	D78F1846	10	44	37	38	46	31	38	34	36	20	20
			D	7	8	F	1	8	4	6	-	-
	D78F1847		44	37	38	46	31	38	34	37	20	20
			D	7	8	F	1	8	4	7	-	-
78K0R/KG3-C	D78F1848	10	44	37	38	46	31	38	34	38	20	20
			D	7	8	F	1	8	4	8	-	-
	D78F1849		44	37	38	46	31	38	34	39	20	20
			D	7	8	F	1	8	4	9	-	-

3.9 Version Getコマンド

3.9.1 説明

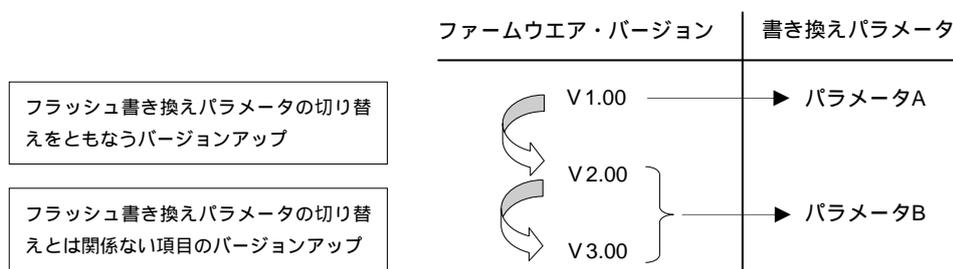
78K0R/Kx3-Lのデバイス・バージョン、ファームウェア・バージョン情報を取得します。

デバイス・バージョンは、00H固定です。

書き換え用パラメータを78K0R/Kx3-Lのファームウェア・バージョンに従い、切り替える必要がある場合に、このコマンドを使用します。

注意 フラッシュ書き換え用パラメータの変更とは関係ないファームウェア改版時も、ファームウェア・バージョンが更新される場合があります（このとき、ファームウェア・バージョン更新の通知は行いません）。

例 ファームウェア・バージョンと書き換えパラメータ



3.9.2 コマンド・フレームとステータス・フレーム

Version Getコマンドのコマンド・フレームは図3 - 23，そのコマンドに対するステータス・フレームは図3 - 24のようになります。

図3 - 23 Version Getコマンド・フレーム（プログラマから78K0R/Kx3-Lへ）

SOH	LEN	COM	SUM	ETX
01H	01H	C5H (Version Get)	Checksum	03H

図3 - 24 Version Getコマンドに対するステータス・フレーム（78K0R/Kx3-Lからプログラマへ）

STX	LEN	Data	SUM	ETX
02H	01H	ST1	Checksum	03H

備考 ST1 : コマンド受信結果

3.9.3 バージョン・データ・フレーム

バージョン・データのデータ・フレームは図3 - 25のようになります。

図3 - 25 バージョン・データ・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data						SUM	ETX
02H	06H	DV1	DV2	DV3	FV1	FV2	FV3	Checksum	03H

備考 DV1 : デバイス・バージョン整数値 (00H固定)
 DV2 : デバイス・バージョン小数点第一位 (00H固定)
 DV3 : デバイス・バージョン小数点第二位 (00H固定)
 FV1 : ファームウェア・バージョン整数値
 FV2 : ファームウェア・バージョン小数点第一位
 FV3 : ファームウェア・バージョン小数点第二位

プログラマと78K0R/Kx3-L間の処理手順チャート, コマンド処理のフロー・チャート, サンプル・プログラムについては, 4. 12 Version Getコマンドをお読みください。

3.10 Checksumコマンド

3.10.1 説明

指定された領域のデータのチェックサム・データを取得します。

チェックサム計算の開始/終了アドレスは、フラッシュ・メモリの先頭からブロック単位(2Kバイト)ごとの固定アドレスを指定してください。

チェックサム・データは、指定されたアドレス範囲のデータを1バイト単位で順次初期値0000Hから引き算したものです。

3.10.2 コマンド・フレームとステータス・フレーム

Checksumコマンドのコマンド・フレームは図3-26, そのコマンドに対するステータス・フレームは図3-27のようになります。

図3-26 Checksumコマンド・フレーム(プログラマから78K0R/Kx3-Lへ)

SOH	LEN	COM	コマンド情報						SUM	ETX
01H	07H	B0H (Checksum)	SAH	SAM	SAL	EAH	EAM	EAL	Checksum	03H

備考 SAH-SAL : チェックサム計算開始アドレス

EAH-EAL : チェックサム計算終了アドレス

図3-27 Checksumコマンドに対するステータス・フレーム(78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	01H	ST1	Checksum	03H

備考 ST1 : コマンド受信結果

3.10.3 チェックサム・データ・フレーム

チェックサム・データのデータ・フレームは図3-28のようになります。

図3-28 チェックサム・データ・フレーム(78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data		SUM	ETX
02H	02H	CK1	CK2	Checksum	03H

備考 CK1 : チェックサム・データの上位8ビット

CK2 : チェックサム・データの下位8ビット

プログラマと78K0R/Kx3-L間の処理手順チャート, コマンド処理のフロー・チャート, サンプル・プログラムについては, 4.13 Checksumコマンドをお読みください。

3. 11 Security Setコマンド

3. 11. 1 説 明

セキュリティに関する設定（書き込み，ブロック消去，チップ消去，ブート・ブロック書き換えの許可／禁止，フラッシュ・シールド・ウインドウの開始・終了ブロック番号の設定）を行います。Security Setコマンドでこれらの設定を行うことで，第三者からのフラッシュの書き換えを制限したり，セルフ・プログラミング時の書き換え領域を指定します。

注意 セキュリティ設定後も許可から禁止への追加設定が可能です。ただし禁止から許可への変更は行えず，実行しようとした場合，Protect error（10H）が発生します。禁止から許可への設定変更が必要な場合は，Chip Eraseコマンドの実行によって全セキュリティ・フラグの初期化をする必要があります（Block Eraseコマンドでは，セキュリティ・フラグの初期化はできません）。そのあとに設定変更を行ってください。

ただし，チップ消去禁止，またはブート・ブロック書き換え禁止の設定をした場合，チップ消去自体が不可能になり，プログラマからは消去ができなくなります。プログラマの仕様としては，チップ消去禁止の設定を行う前に，設定実行の再確認をすることを推奨します。

3. 11. 2 コマンド・フレームとステータス・フレーム

Security Setコマンドのコマンド・フレームは図3 - 29，そのコマンドに対するステータス・フレームは図3 - 30のようになります。

図3 - 29 Security Setコマンド・フレーム（プログラマから78K0R/Kx3-Lへ）

SOH	LEN	COM	コマンド情報		SUM	ETX
01H	03H	A0H (Security Set)	00H (固定)	00H (固定)	Checksum	03H

図3 - 30 Security Setコマンドに対するステータス・フレーム（78K0R/Kx3-Lからプログラマへ）

STX	LEN	Data	SUM	ETX
02H	01H	ST1(a)	Checksum	03H

備考 ST1(a) : コマンド受信結果

3. 11. 3 データ・フレームとステータス・フレーム

セキュリティ・データのデータ・フレームは図3 - 31，そのデータに対するステータス・フレームは図3 - 32のようになります。

図3 - 31 セキュリティ・データ・フレーム (プログラマから78K0R/Kx3-Lへ)

STX	LEN	Data								SUM	ETX
02H	08H	FLG	BOT	FSWSH	FSWSL	FSWEH	FSWEL	FFH (固定)	FFH (固定)	Checksum	03H

- 備考1. FLG :セキュリティ・フラグ
 BOT :ブート・クラスタの最終ブロック番号 (03H固定)
 FSWSH :フラッシュ・シールド・ウインドウの開始ブロック番号上位8ビット
 FSWSL :フラッシュ・シールド・ウインドウの開始ブロック番号下位8ビット
 FSWEH :フラッシュ・シールド・ウインドウの終了ブロック番号上位8ビット
 FSWEL :フラッシュ・シールド・ウインドウの終了ブロック番号下位8ビット
2. フラッシュ・シールド・ウインドウを設定しない場合は，FSWSは0000H，終了ブロックはターゲット・デバイスのエンド・ブロック番号を設定します。

図3 - 32 セキュリティ・データ書き込みに対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	01H	ST1(b)	Checksum	03H

備考 ST1(b) :セキュリティ・データ書き込み結果

3. 11. 4 内部ベリファイ確認とステータス・フレーム

内部ベリファイ確認に対するステータス・フレームは図3 - 33のようになります。

図3 - 33 内部ベリファイ確認に対するステータス・フレーム (78K0R/Kx3-Lからプログラマへ)

STX	LEN	Data	SUM	ETX
02H	01H	ST1(c)	Checksum	03H

備考 ST1(c) :内部ベリファイ結果

セキュリティ・フラグ・フィールドの内容を次に示します。

表3 - 6 セキュリティ・フラグ・フィールドの内容

項目	内容
ビット7	1 固定
ビット6	
ビット5	
ビット4	ブート・ブロック書き換え禁止フラグ (1:許可, 0:禁止)
ビット3	1 固定
ビット2	書き込み禁止フラグ (1:書き込み許可, 0:書き込み禁止)
ビット1	ブロック消去禁止フラグ (1:ブロック消去許可, 0:ブロック消去禁止)
ビット0	チップ消去禁止フラグ (1:チップ消去許可, 0:チップ消去禁止)

セキュリティ・フラグ・フィールドの設定と、各動作の禁止/許可の関係を次に示します。

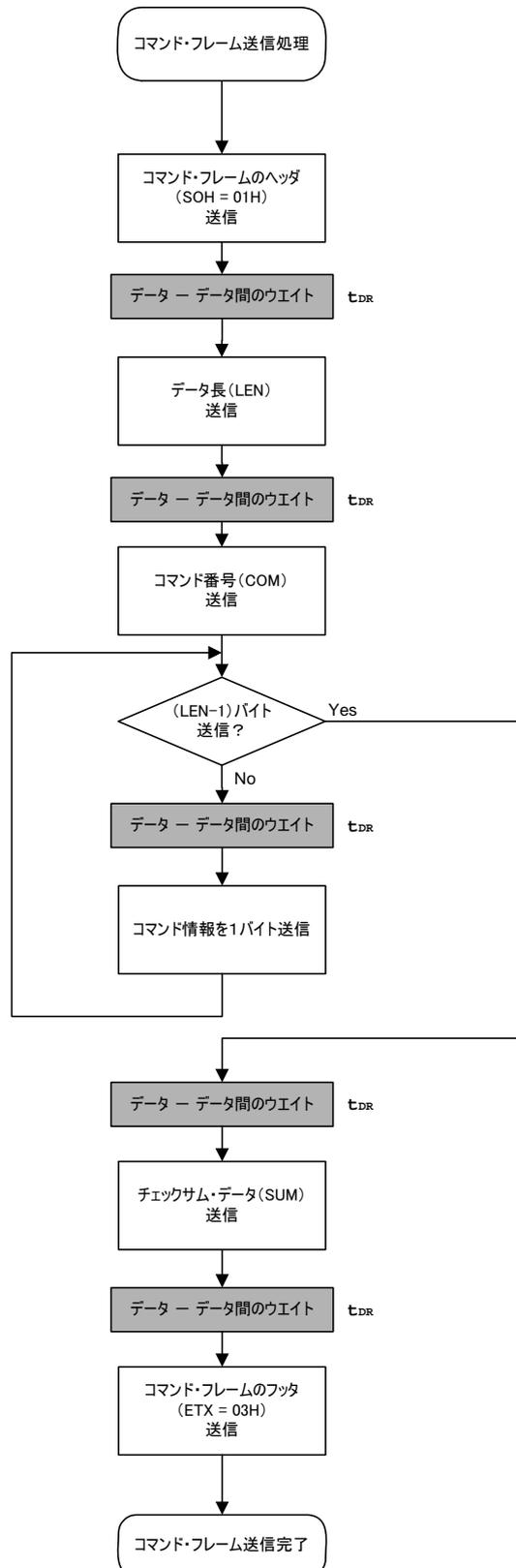
表3-7 セキュリティ・フラグ・フィールドと各動作の禁止/許可

動作モード	フラッシュ・メモリ・プログラミング・モード			セルフ・プログラミング・モード	
セキュリティ 設定項目	セキュリティ設定後のコマンド動作 : 実行可能 x : 実行不可 : ブート領域への書き込み, またはブロック消去は不可 : ブート領域以外への書き込み, またはブロック消去は可能			<ul style="list-style-type: none"> ・セキュリティ設定値にかかわらず, 全コマンド実行可能 ・セキュリティ設定値の保持のみ可能 	
	Programming	Chip Erase	Block Erase		
	書き込み禁止	x			x
	チップ消去禁止		x		x
ブロック消去禁止			x		
ブート・ブロック書き 換え禁止フラグ		x		フラッシュ・メモリ・プログラミング・モード(オンボード/オフボード・プログラミング)時と同様	

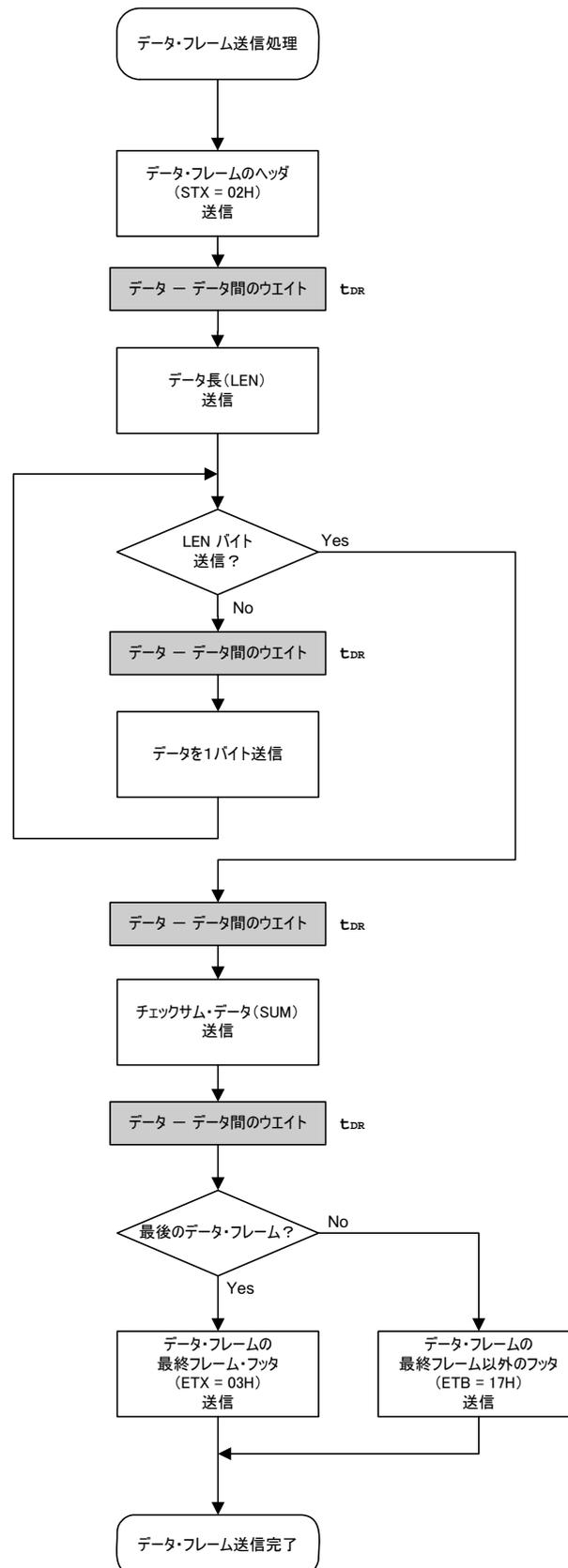
プログラマと78K0R/Kx3-L間の処理手順チャート, コマンド処理のフロー・チャート, サンプル・プログラムについては, 4.14 Security Setコマンドをお読みください。

第4章 UART通信方式

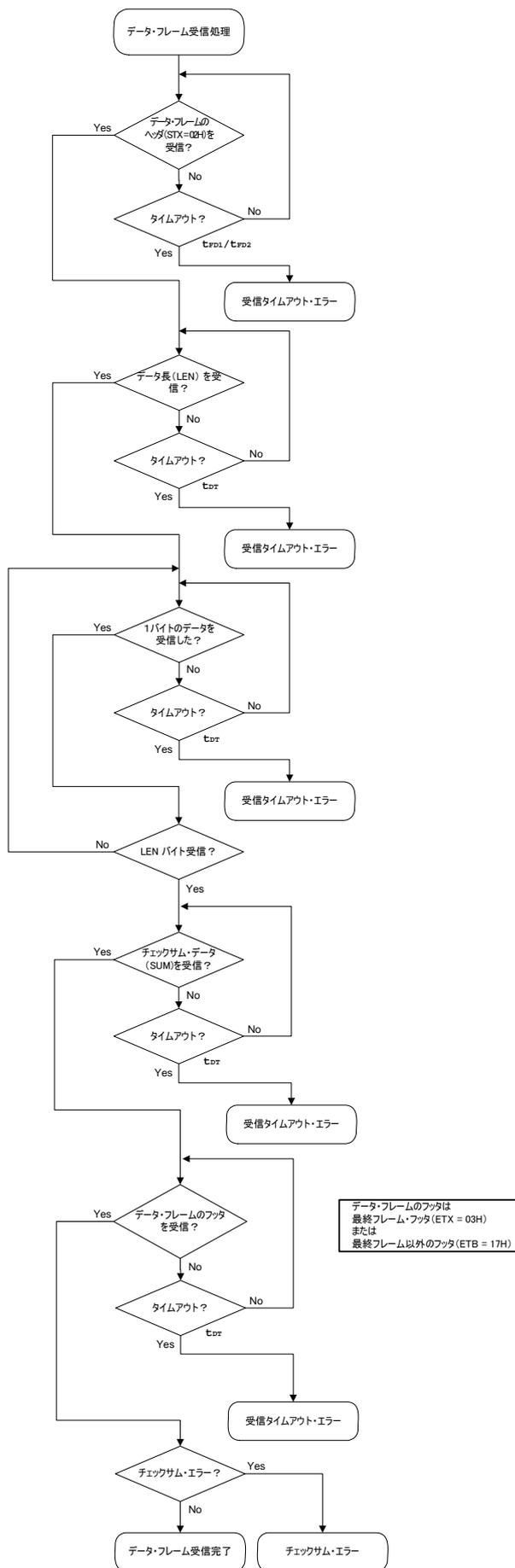
4.1 コマンド・フレーム送信処理のフロー・チャート



4.2 データ・フレーム送信処理のフロー・チャート



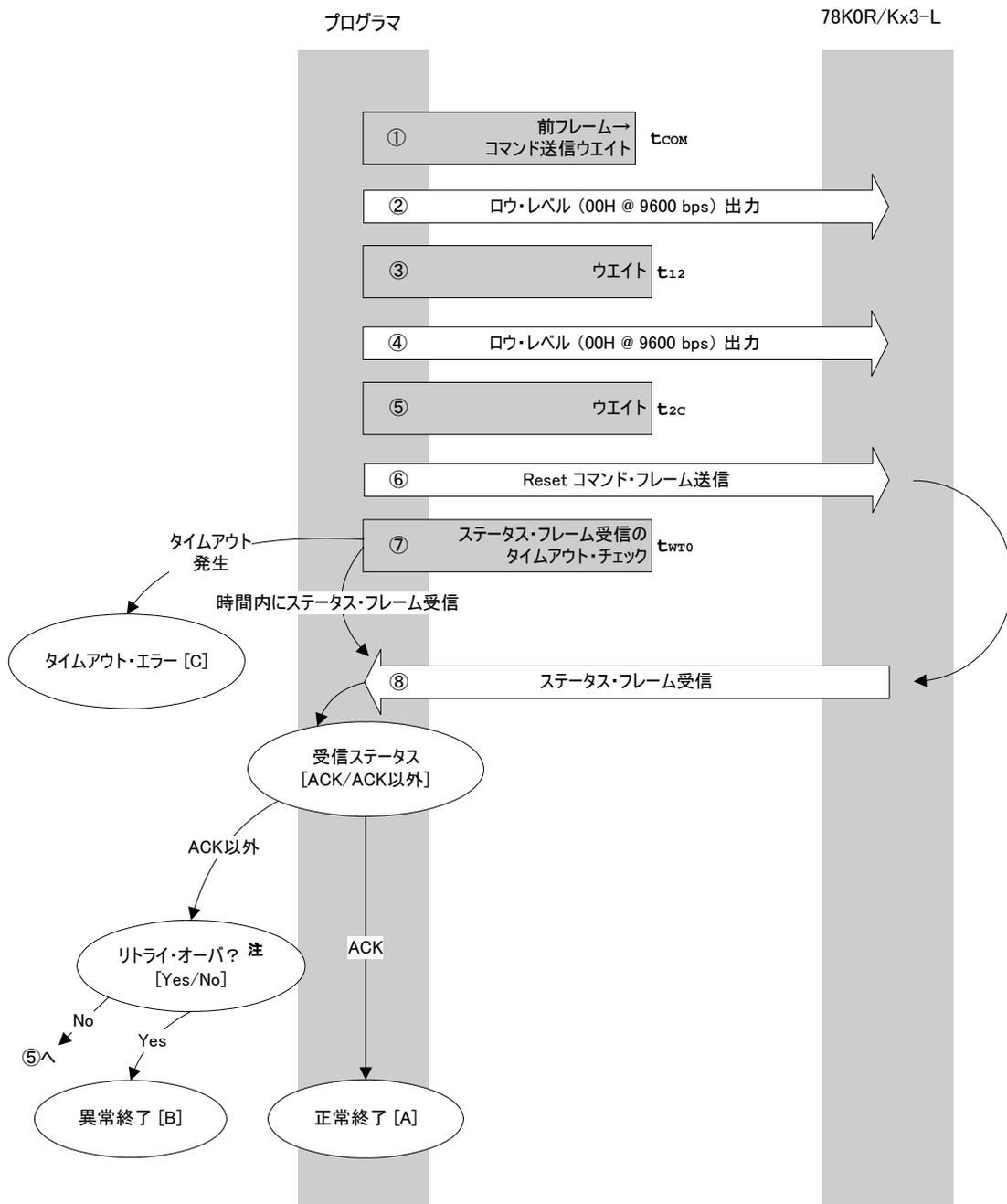
4.3 データ・フレーム受信処理のフロー・チャート



4.4 Resetコマンド

4.4.1 処理手順チャート

Resetコマンド処理手順



注 リセット・コマンドの送信は16回 (MAX.) としてください。

4.4.2 処理手順説明

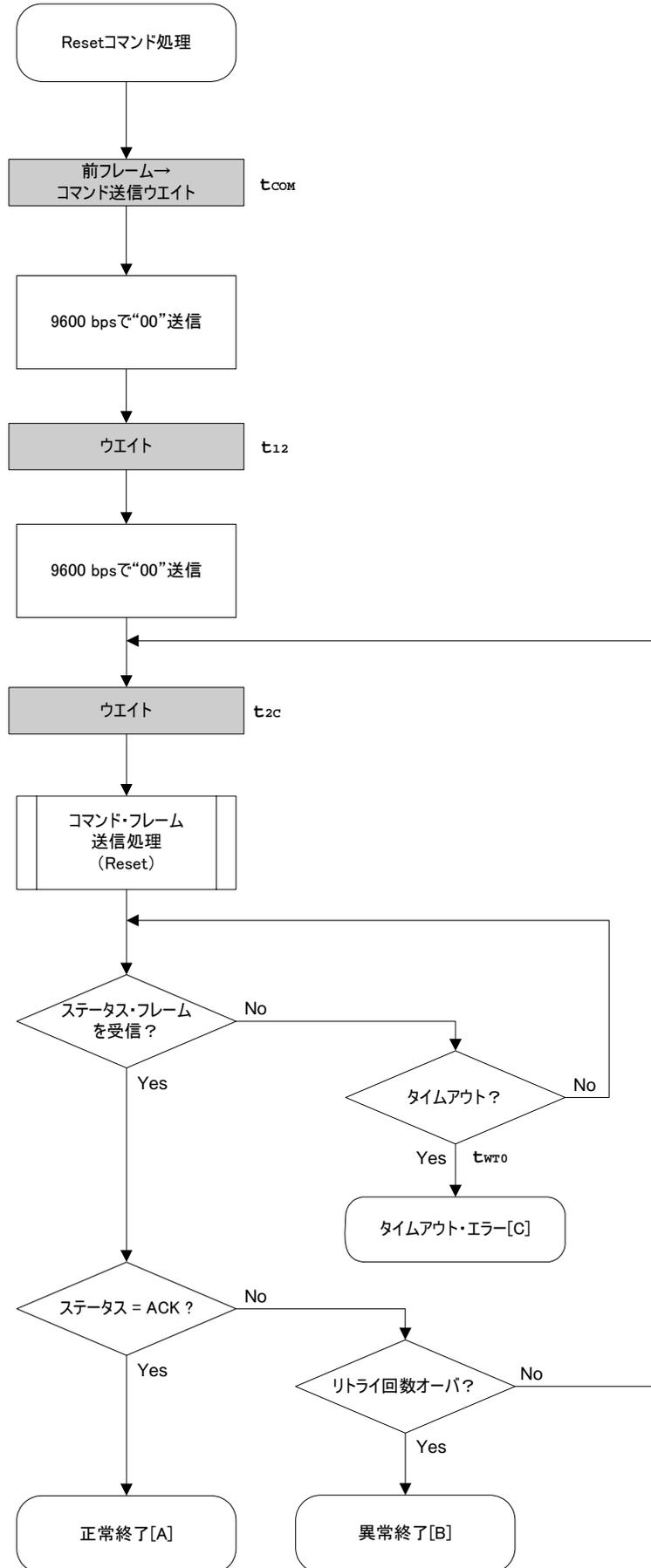
直前のフレームからコマンド処理開始前のウエイトをします（ウエイト時間 t_{COM} ）。
 ロウ・レベル出力を行います（データ00Hを9600 bpsで送信）。
 ウエイトします（ウエイト時間 t_{12} ）。
 ロウ・レベル出力を行います（データ00Hを9600 bpsで送信）。
 ウエイトします（ウエイト時間 t_{2c} ）。
 コマンド・フレーム送信処理にて「Resetコマンド」を送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合は「タイムアウト・エラー [C]」となります
 （タイムアウト時間 t_{WTO} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : 「正常終了 [A]」です。
 ST1 = ACK以外の場合 : リトライ回数（ t_{RS} ）をチェックします。
 リトライ・オーバでなければ からやり直します。
 リトライ・オーバであれば「異常終了 [B]」です。

4.4.3 終了時の内容

終了内容		ステータス・コード	内 容
正常終了 [A]	正常応答 (ACK)	06H	コマンドが正常に実行され、プログラマと78K0R/Kx3-L間で同期が取れたことを示します。
異常終了 [B]	チェックサム・エラー	07H	送信したコマンド・フレームのチェックサムが異常です。
	否定応答 (NACK)	15H	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。
タイムアウト・エラー [C]		-	規定の時間内にステータス・フレームが受信できませんでした。

4.4.4 フロー・チャート



4.4.5 サンプル・プログラム

Resetコマンド処理のサンプル・プログラムです。

```

/*****
/*
/* Reset command
/*
/*
/*****
/* [r] u16          ... error code
/*****
u16          fl_ua_reset(void)
{
    u16      rc;
    u32      retry;

    set_uart0_br(BR_9600); // change to 9600bps

    fl_wait(tCOM);        // wait

    set_ua_dir_tx();      // Change Mono-wire UART transmit mode
    putc_ua(0x00);        // send 0x00 @ 9600bps

    fl_wait(t12);        // wait

    putc_ua(0x00);        // send 0x00 @ 9600bps
    set_ua_dir_rx();      // Change Mono-wire UART receive mode

    for (retry = 0; retry < tRS; retry++){

        fl_wait(t2C);    // wait

        put_cmd_ua(FL_COM_RESET, 1, fl_cmd_prm); // send RESET command

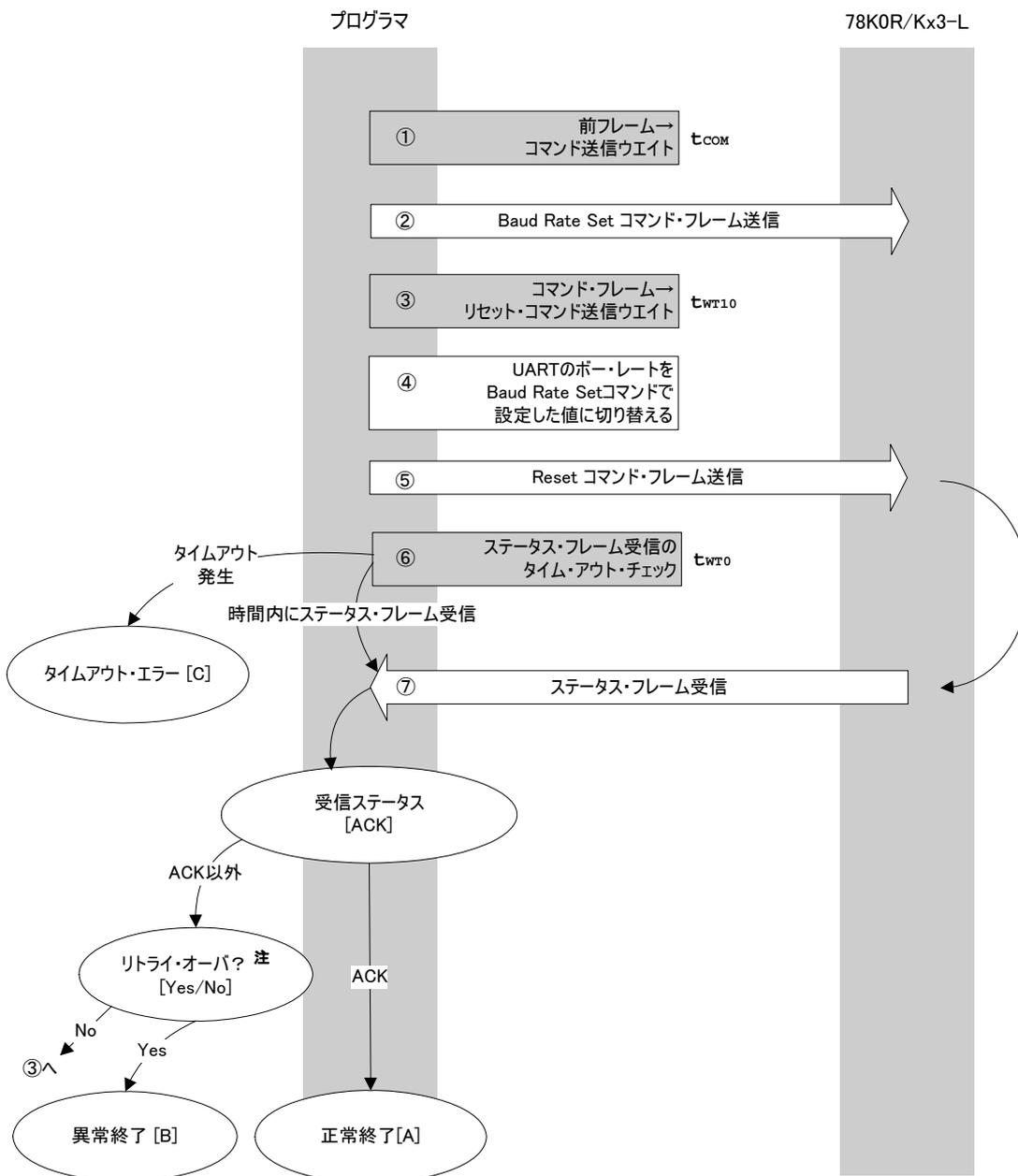
        rc = get_sfrm_ua(fl_ua_sfrm, tWTO_MAX);
        if (rc == FLC_DFTO_ERR) // t.o. ?
            break;           // yes // case [C]
        if (rc == FLC_ACK){   // ACK ?
            break;           // yes // case [A]
        }
        else{
            NOP();
        }
        //continue;          // case [B] (if exit from loop)
    }
    // switch(rc) {
    //
    //     case   FLC_NO_ERR:    return rc;    break; // case [A]
    //     case   FLC_DFTO_ERR: return rc;    break; // case [C]
    //     default:             return rc;    break; // case [B]
    // }
    return rc;
}

```

4.5 Baud Rate Setコマンド

4.5.1 処理手順チャート

Baud Rate Setコマンド処理手順



注 リセット・コマンドの送信は16回 (MAX.) としてください。

4.5.2 処理手順説明

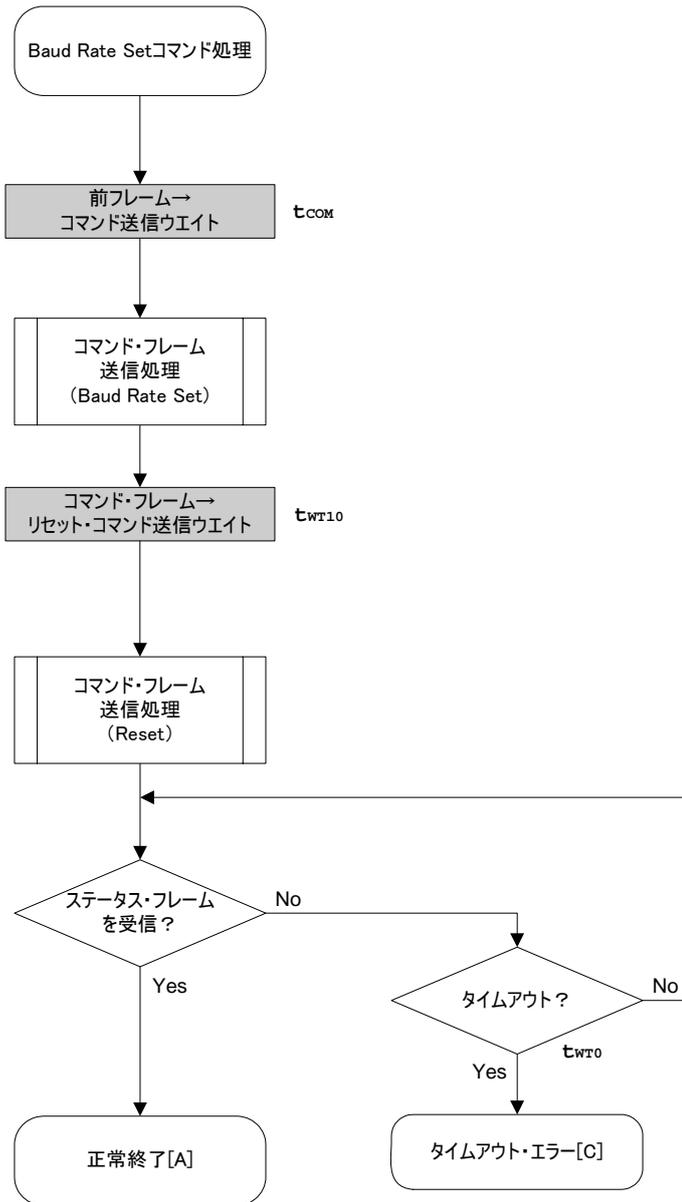
直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理にて **Baud Rate Setコマンド** を送信します。
 コマンド送信からリセット・コマンド送信までのウエイトをします（ウエイト時間 t_{WR10} ）。
 UART通信のボー・レートはBaud Rate Setコマンドで設定した値に切り替えます。
 コマンド・フレーム送信処理にて **Resetコマンド** を送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウト発生であれば **タイムアウト・エラー[C]** となります
 （タイムアウト時間 t_{WT0} ）。
 ステータス・コードはACKのはずですので、**正常終了[A]** となります。

4.5.3 終了時の内容

終了内容	ステータス・コード	内 容
正常終了 [A] 正常応答 (ACK)	06H	コマンドが正常に実行され、プログラマと78K0R/Kx3-L間でUART通信速度の同期が取れたことを示します。
異常終了 [B] チェックサム・エラー	07H	送信したコマンド・フレームのチェックサムが異常です。
	15H	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。
タイムアウト・エラー [C] ^注	-	データ・フレームの受信でタイムアウトが発生しました。 ただし、このコマンドにおいて78K0R/Kx3-Lでは次の場合もこのエラーになります。 <ul style="list-style-type: none"> ・コマンド情報 (D01, D02H, D02L, D03, D04) が不正な場合 ・コマンド・フレームにチェックサム・エラーがあった場合 ・コマンド・フレームのデータ長 (LEN) が不正の場合 ・コマンド・フレームのフッタ (ETX) がいない場合 ・ボー・レート設定後、16回分のコマンド・フレーム・データを受信してもResetコマンドが検出できなかった場合

注 タイムアウト・エラーが発生した場合は、ハードウェア・リセットを実行し、再度フラッシュ・メモリ・プログラミング・モードに設定してください。

4.5.4 フロー・チャート



4.5.5 サンプル・プログラム

Baud Rate Setコマンド処理のサンプル・プログラムです。

```

/*****
*/
/*Set baudrate command
*/
/*****
*/ [i] u8 brid ... baudrate ID
*/ [i] u8 fpv ... Flash programming voltage
*/ [r] ul6 ... error code
/*****
ul6 fl_ua_setbaud(u8 brid, u8 fpv)
{
    ul6 rc;
    u8 br;
    u32 retry;

    fl_cmd_prm[0] = 0x00; // "D01" : adjust by target device (115200bps)
    fl_cmd_prm[1] = 0x00; // "D02H" : adjust by target device (115200bps)
    fl_cmd_prm[2] = 0x0a; // "D02L" : (fixed value)
    fl_cmd_prm[3] = 0x01; // "D03" : noise filter on
    fl_cmd_prm[4] = fpv; // "D04" : Flash programming voltage

    fl_wait(tCOM); // wait before sending command
    put_cmd_ua(FL_COM_SET_BAUDRATE, 1+5, fl_cmd_prm); // send "Baudrate Set"
command
    set_flbaud(brid); // change baud-rate
    set_uart0_br(brid); // change baud-rate (h.w.)

    retry = tRS;
    while(1){
        fl_wait(tWT10);

        put_cmd_ua(FL_COM_RESET, 1, fl_cmd_prm); // send RESET command
        rc = get_sfrm_ua(fl_ua_sfrm, tWT0_MAX); // get status frame
        if (rc){
            if (retry--){
                continue;
            }
            else{
                return rc;
            }
        }
        break; // got ACK !!
    }
    // switch(rc) {
    //     case FLC_NO_ERR: return rc; break; // case [A]
    //     case FLC_DFTO_ERR: return rc; break; // case [C]
    //     default: return rc; break; // case [B]
    // }

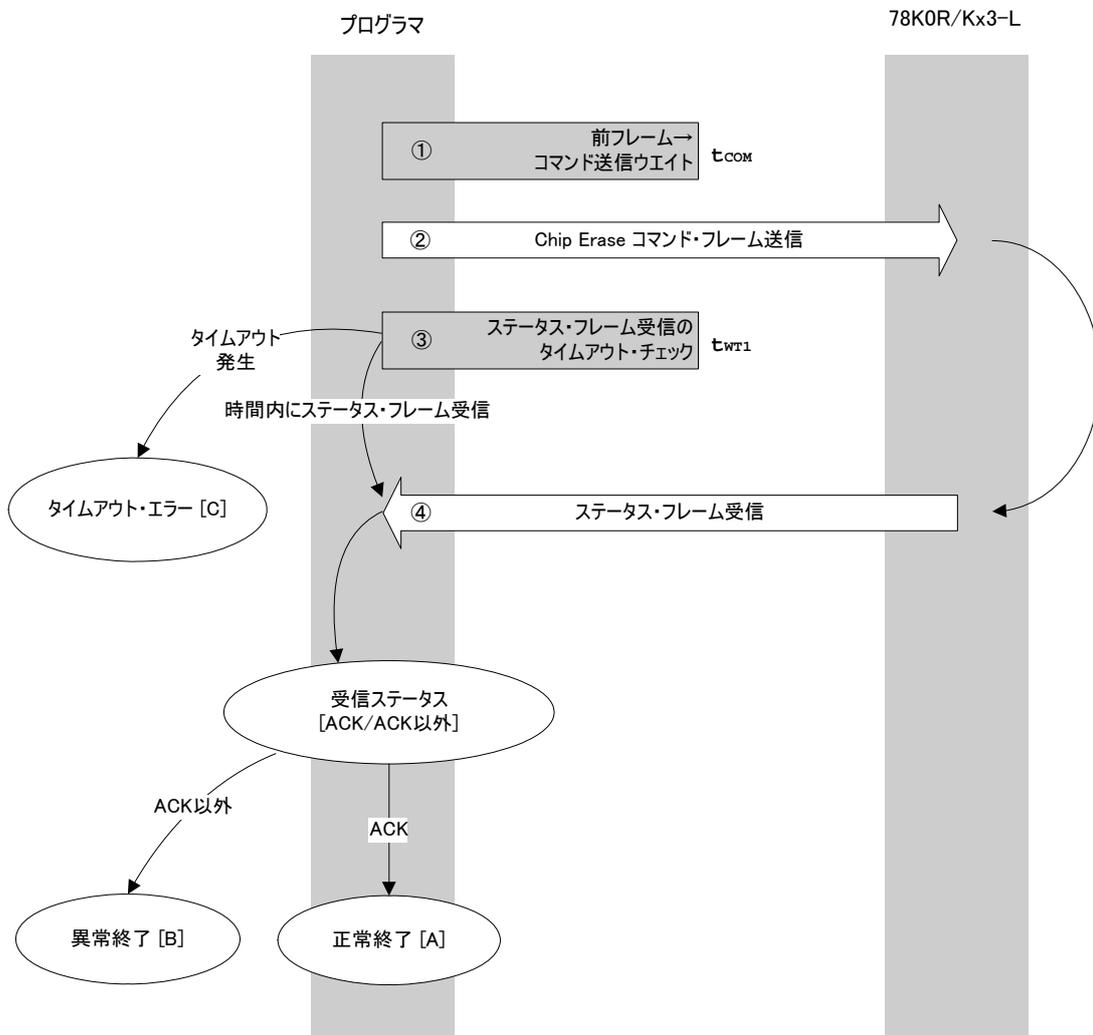
    return rc;
}

```

4.6 Chip Eraseコマンド

4.6.1 処理手順チャート

Chip Eraseコマンド処理手順



4.6.2 処理手順説明

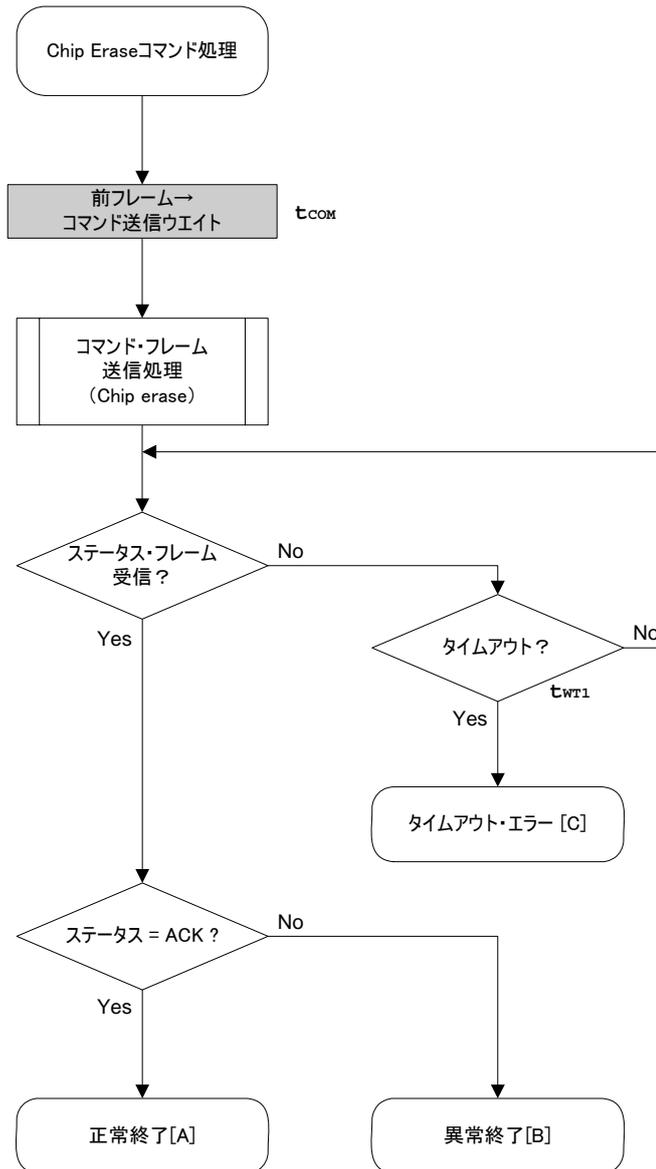
直前のフレームからコマンド送信までのウェイトをします（ウェイト時間 t_{COM} ）。
 コマンド・フレーム送信処理にて「Chip Eraseコマンド」を送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。タイムアウトが発生した場合は、「タイムアウト・エラー[C]」となります（タイムアウト時間 t_{WT1} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : 正常終了[A] です。
 ST1 = ACK以外の場合 : 異常終了[B] です。

4.6.3 終了時の内容

終了内容	ステータス・コード	内 容
正常終了 [A] 正常応答 (ACK)	06H	コマンドが正常に実行され、チップ消去が正常に実行されたことを示します。
異常終了 [B] チェックサム・エラー	プロテクト・エラー	送信したコマンド・フレームのチェックサムが異常です。
	プロテクト・エラー	セキュリティ設定で「チップ消去禁止」、「ブート・ブロック書き換え禁止」のいずれかの状態になっています。
	否定応答 (NACK)	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。
	MRG10 エラー	消去エラーが発生しました。
	MRG11 エラー	
Write エラー		
タイムアウト・エラー [C]	-	規定の時間内にステータス・フレームの受信ができませんでした。

4.6.4 フロー・チャート



4.6.5 サンプル・プログラム

Chip Eraseコマンド処理のサンプル・プログラムです。

```
/* **** */
/* Erase all(chip) command */
/* **** */
/* [r] u16 ... error code */
/* **** */
u16 fl_ua_erase_all(void)
{
    u16 rc;

    fl_wait(tCOM); // wait before sending command

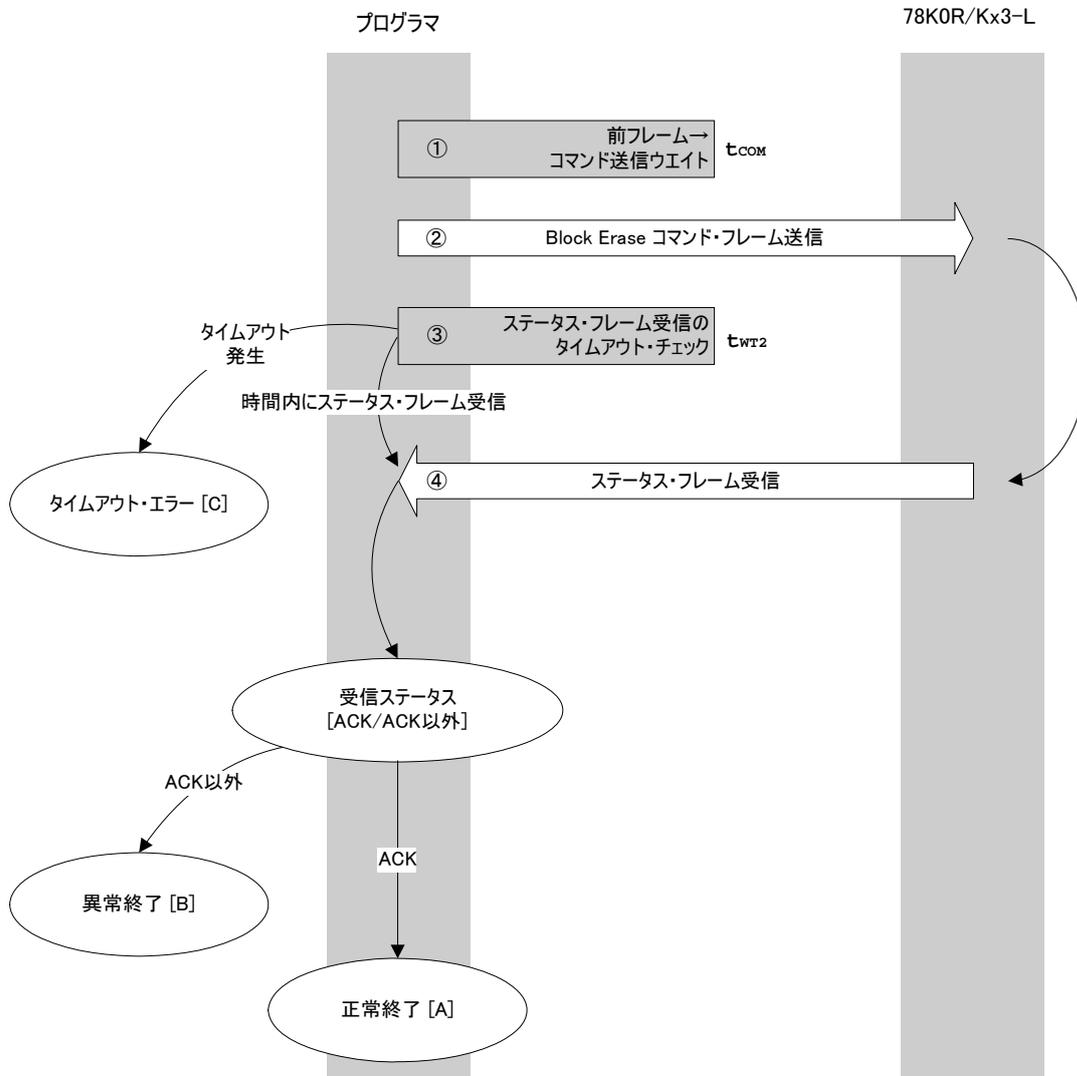
    put_cmd_ua(FL_COM_ERASE_CHIP, 1, fl_cmd_prm); // send ERASE CHIP command

    rc = get_sfrm_ua(fl_ua_sfrm, tWT1_MAX); // get status frame
    // switch(rc) {
    //
    //     case FLC_NO_ERR: return rc; break; // case [A]
    //     case FLC_DFTO_ERR: return rc; break; // case [C]
    //     default: return rc; break; // case [B]
    // }
    return rc;
}
```

4.7 Block Eraseコマンド

4.7.1 処理手順チャート

Block Eraseコマンド処理手順



4.7.2 処理手順説明

直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理にて「Block Eraseコマンド」を送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。タイムアウトが発生した場合は、「タイムアウト・エラー[C]」となります（タイムアウト時間 t_{WT2} ）。
 ステータス・コードをチェックします。

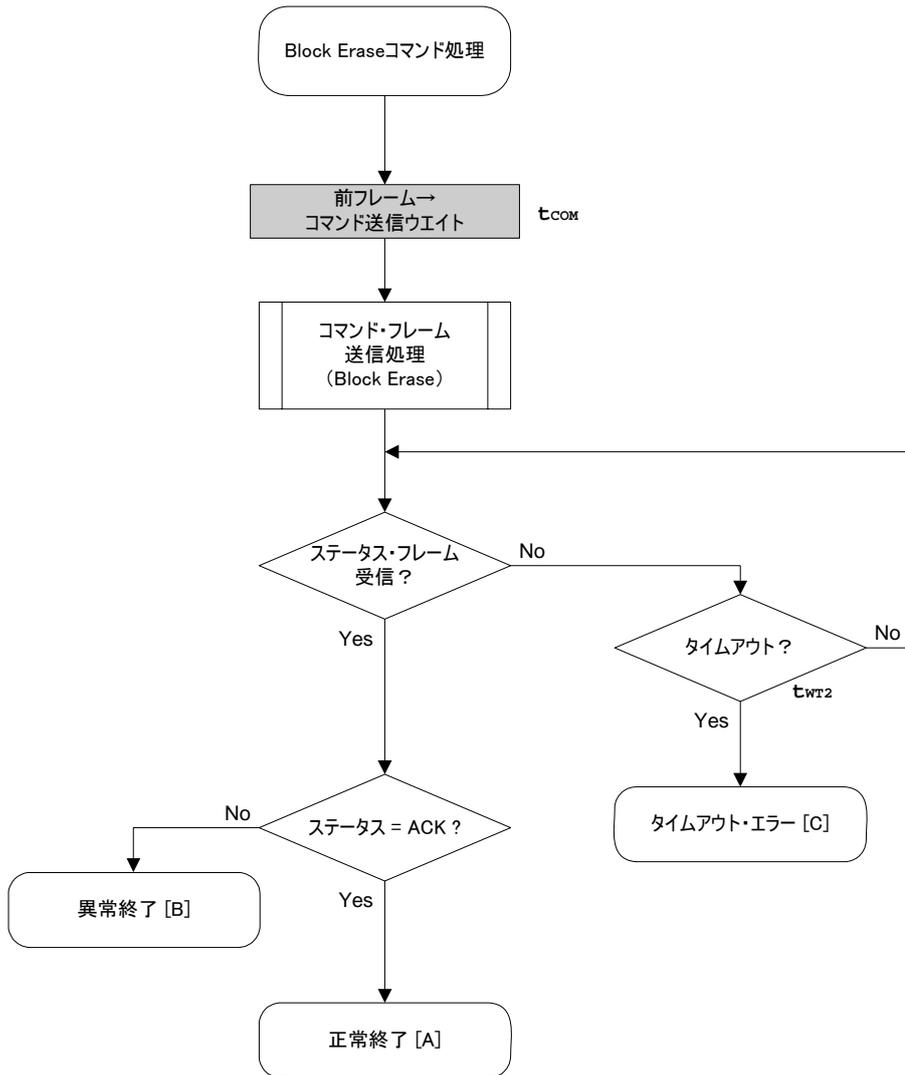
ST1 = ACKの場合 : 「正常終了[A]」です。

ST1 = ACK以外の場合 : 「異常終了[B]」です。

4.7.3 終了時の内容

終了内容		ステータス・コード	内 容
正常終了 [A]	正常応答 (ACK)	06H	コマンドが正常に実行され、ブロック消去が正常に実行されたことを示します。
異常終了 [B]	パラメータ・エラー	05H	指定した終了アドレスがフラッシュ・メモリの範囲外です。または指定した開始・終了アドレスが、ブロックの先頭・終了アドレスではありません。
	チェックサム・エラー	07H	送信したコマンド・フレームのチェックサムが異常です。
	プロテクト・エラー	10H	セキュリティ設定で「書き込み禁止」, 「ブロック消去禁止」, 「チップ消去禁止」のいずれかの状態になっています。指定範囲にブート・ブロックが含まれており「ブート・ブロック書き換え禁止」が設定されています。
	否定応答 (NACK)	15H	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。
	MRG10 エラー	1AH	消去エラーが発生しました。
タイムアウト・エラー [C]		-	規定の時間内にステータス・フレームの受信ができませんでした。

4.7.4 フロー・チャート



4.7.5 サンプル・プログラム

Block Eraseコマンド処理のサンプル・プログラムです。

```

/*****
/*
/* Erase block command
/*
/*****
/* [i] u8 block    ... block number
/* [r] u16         ... error code
/*****
u16      fl_ua_erase_blk(u16 sblk, u16 eblk)
{

    u16      rc;
    u32      wt2_max;
    u32      top, bottom;

    top = get_top_addr(sblk);           // get start address of start block
    bottom = get_bottom_addr(eblk);     // get end address of end block

    set_range_prm(fl_cmd_prm, top, bottom); // set SAH/SAM/SAL, EAH/EAM/EAL

    wt2_max = make_wt2_max(sblk, eblk);

    fl_wait(tCOM);                      // wait before sending command

    put_cmd_ua(FL_COM_ERASE_BLOCK, 1+6, fl_cmd_prm); // send ERASE CHIP command

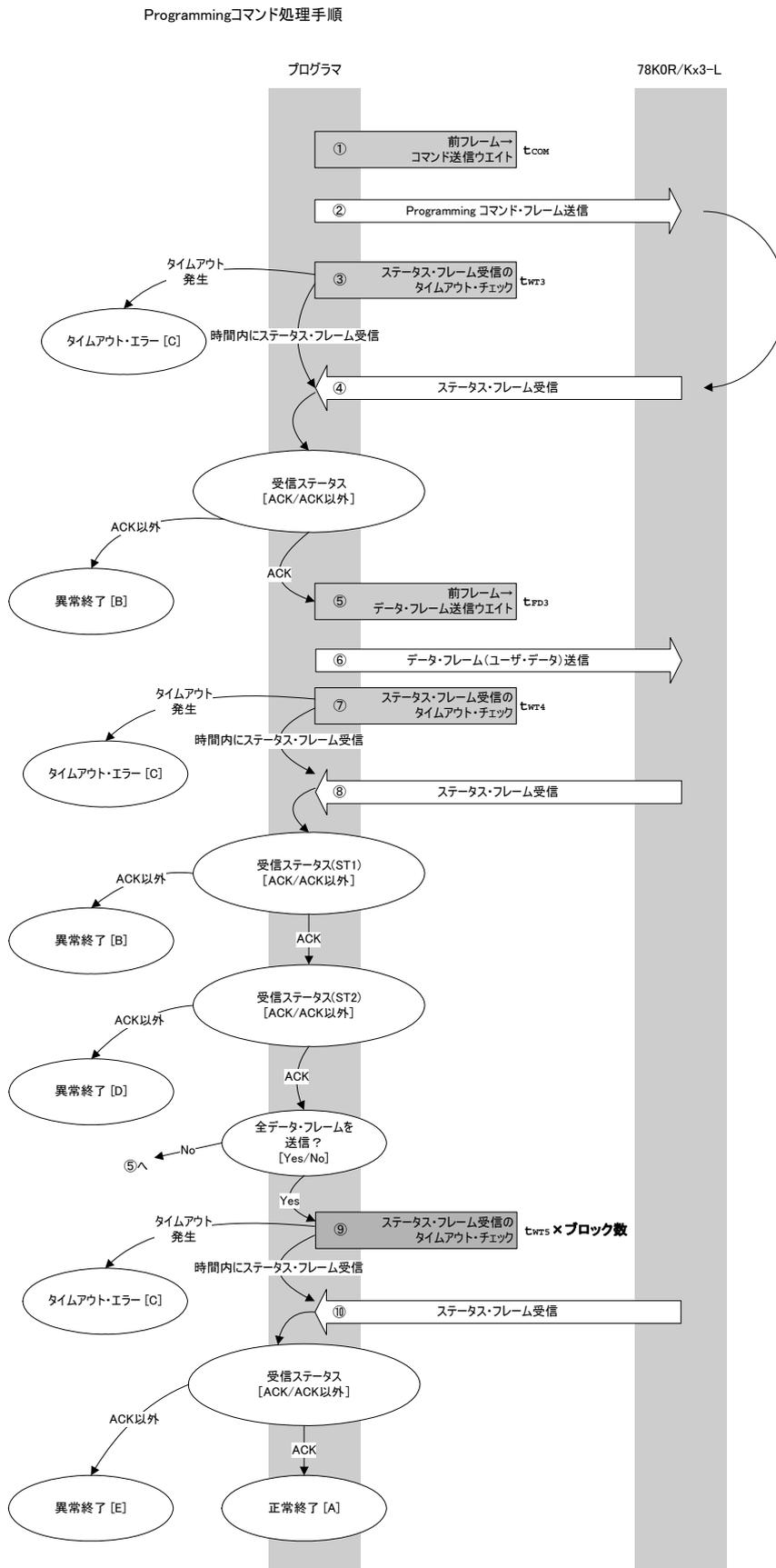
    rc = get_sfrm_ua(fl_ua_sfrm, wt2_max); // get status frame
    // switch(rc) {
    //
    //     case   FLC_NO_ERR:    return rc;    break; // case [A]
    //     case   FLC_DFTO_ERR:  return rc;    break; // case [C]
    //     default:              return rc;    break; // case [B]
    // }

    return rc;
}

```

4.8 Programmingコマンド

4.8.1 処理手順チャート



4.8.2 処理手順説明

直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理により、**Programmingコマンド**を送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合は**タイムアウト・エラー[C]**となります
 （タイムアウト時間 t_{WT3} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : に進みます。
ST1 = ACK以外の場合 : **異常終了[B]**です。

直前のフレームからデータ・フレーム送信までのウエイトをします（ウエイト時間 t_{FD3} ）。
 データ・フレーム送信処理により、ユーザ・データを送信します。
 ユーザ・データ送信からデータ・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合は**タイムアウト・エラー[C]**となります
 （タイムアウト時間 t_{WT4} ）。
 ステータス・コード（ST1/ST2）をチェックします（処理手順チャートやフロー・チャートも参照してください）。

ST1 = ACK以外の場合 : **異常終了[B]**です。
ST1 = ACKの場合 : ST2の値に応じて以下の処理を行います。
 ・ ST2 = ACKの場合 : 全データ・フレームの送信が完了した場合は、に進みます。
 まだ送信するデータ・フレームが残っている場合は、より再実行します。
 ・ ST2 = ACK以外の場合 : **異常終了[D]**です。

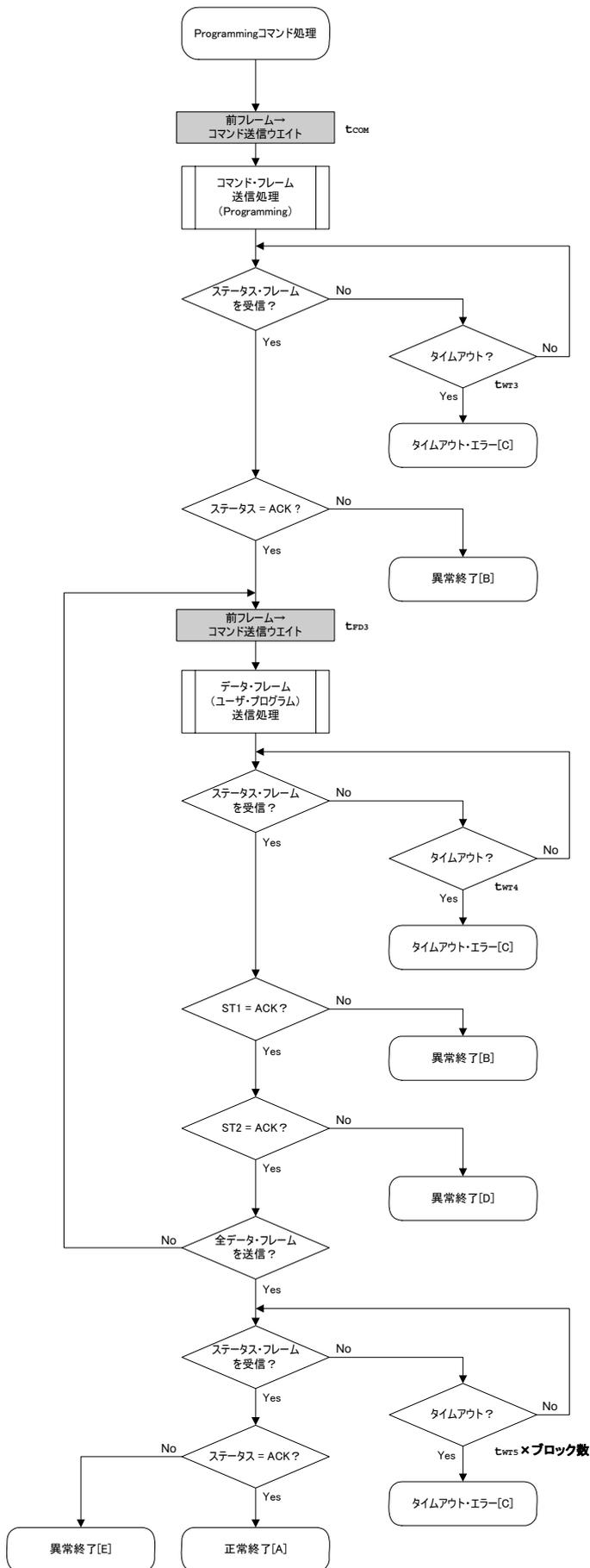
ステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合は**タイムアウト・エラー[C]**となります
 （タイムアウト時間 $t_{WT5} \times$ **ブロック数**）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : **正常終了[A]**です。
ST1 = ACK以外の場合 : **異常終了[E]**です。

4.8.3 終了時の内容

終了内容		ステータス・コード	内 容
正常終了 [A]	正常応答 (ACK)	06H	コマンドが正常に実行され、ユーザ・データの書き込みが正常に終了したことを示します。
異常終了 [B]	パラメータ・エラー	05H	開始 / 終了アドレスがフラッシュ・メモリの範囲外です。または、指定した開始 / 終了アドレスがブロックの先頭 / 終了アドレスではありません。または書き込み開始アドレスが終了アドレスよりも大きいです。
	チェックサム・エラー	07H	送信したコマンド・フレーム、またはデータ・フレームのチェックサムが異常です。
	プロテクト・エラー	10H	セキュリティ設定で、「書き込み禁止」になっています。また書き込み指定範囲にブート・ブロックが含まれ、「ブート・ブロック書き換え禁止」になっています。
	否定応答 (NACK)	15H	コマンド・フレーム・データまたはデータ・フレーム・データが異常です (データ長 (LEN) 不正, ETX なしなど)。
タイムアウト・エラー [C]		-	規定の時間内にステータス・フレームの受信ができませんでした。
異常終了 [D], [E]	MRG10 エラー	1AH	書き込みエラーが発生しました。
	MRG11 エラー	1BH	
	Write エラー	1CH	

4.8.4 フロー・チャート



4.8.5 サンプル・プログラム

Programmingコマンド処理のサンプル・プログラムです。

```

/*****
/*
/* Write command
/*
/*****
/* [i] u32 top      ... start address
/* [i] u32 bottom  ... end address
/* [r] u16         ... error code
/*****

#define    fl_st2_ua      (fl_ua_sfrm[OFS_STA_PLD+1])

u16      fl_ua_write(u32 top, u32 bottom)
{
    u16    rc;
    u32    send_head, send_size;
    bool   is_end;
    u16    block_num;

    block_num = get_block_num(top, bottom);        // get block num

    /*****
    /*      set params
    /*
    /*****
    set_range_prm(fl_cmd_prm, top, bottom);        // set SAH/SAM/SAL, EAH/EAM/EAL

    /*****
    /*      send command & check status
    /*
    /*****
    fl_wait(tCOM);                                // wait before sending command

    put_cmd_ua(FL_COM_WRITE, 7, fl_cmd_prm);      // send "Programming" command

    rc = get_sfrm_ua(fl_ua_sfrm, tWT3_MAX);       // get status frame
    switch(rc) {
        case    FLC_NO_ERR:                        break; // continue
    //      case    FLC_DFTO_ERR:    return rc;    break; // case [C]
        default:                                return rc;    break; // case [B]
    }

    /*****
    /*      send user data
    /*
    /*****
    send_head = top;

    while(1){
        // make send data frame
        if ((bottom - send_head) > 256){          // rest size > 256 ?
            is_end = false;                        // yes, not is_end frame
            send_size = 256;                       // transmit size = 256 byte
        }
    }

```

```

        else{
            is_end = true;
            send_size = bottom - send_head + 1;    // transmit size = (bottom
- send_head)+1 byte

        }
        memcpy(fl_txdata_frm, rom_buf+send_head, send_size);    // set data frame
payload
        send_head += send_size;

        fl_wait(tFD3);    // wait before sending data
frame

        put_dfrm_ua(send_size, fl_txdata_frm, is_end); // send user data

        rc = get_sfrm_ua(fl_ua_sfrm, tWT4_MAX);    // get status frame
        switch(rc) {
            case FLC_NO_ERR:    break;    // continue
            case FLC_DFTO_ERR:    return rc;    break;    // case [C]
            default:    return rc;    break;    // case [B]
        }
        if (fl_st2_ua != FLST_ACK){    // ST2 = ACK ?
            rc = decode_status(fl_st2_ua);    // No
            return rc;    // case [D]
        }
        if (is_end)
            break;
    }
    /*****
    /*      Check internally verify      */
    /*****/
    // get status frame again
    if (top == 0){/* include Block0 */
        rc = get_sfrm_ua(fl_ua_sfrm, tWT5_B0_MAX + tWT5_MAX*(block_num-1));
    }
    else{
        rc = get_sfrm_ua(fl_ua_sfrm, tWT5_MAX*block_num);
    }
    switch(rc) {
//      case FLC_NO_ERR:    return rc;    break;    // case [A]
      case FLC_DFTO_ERR:    return rc;    break;    // case [C]
      default:    return rc;    break;    // case [E]
    }

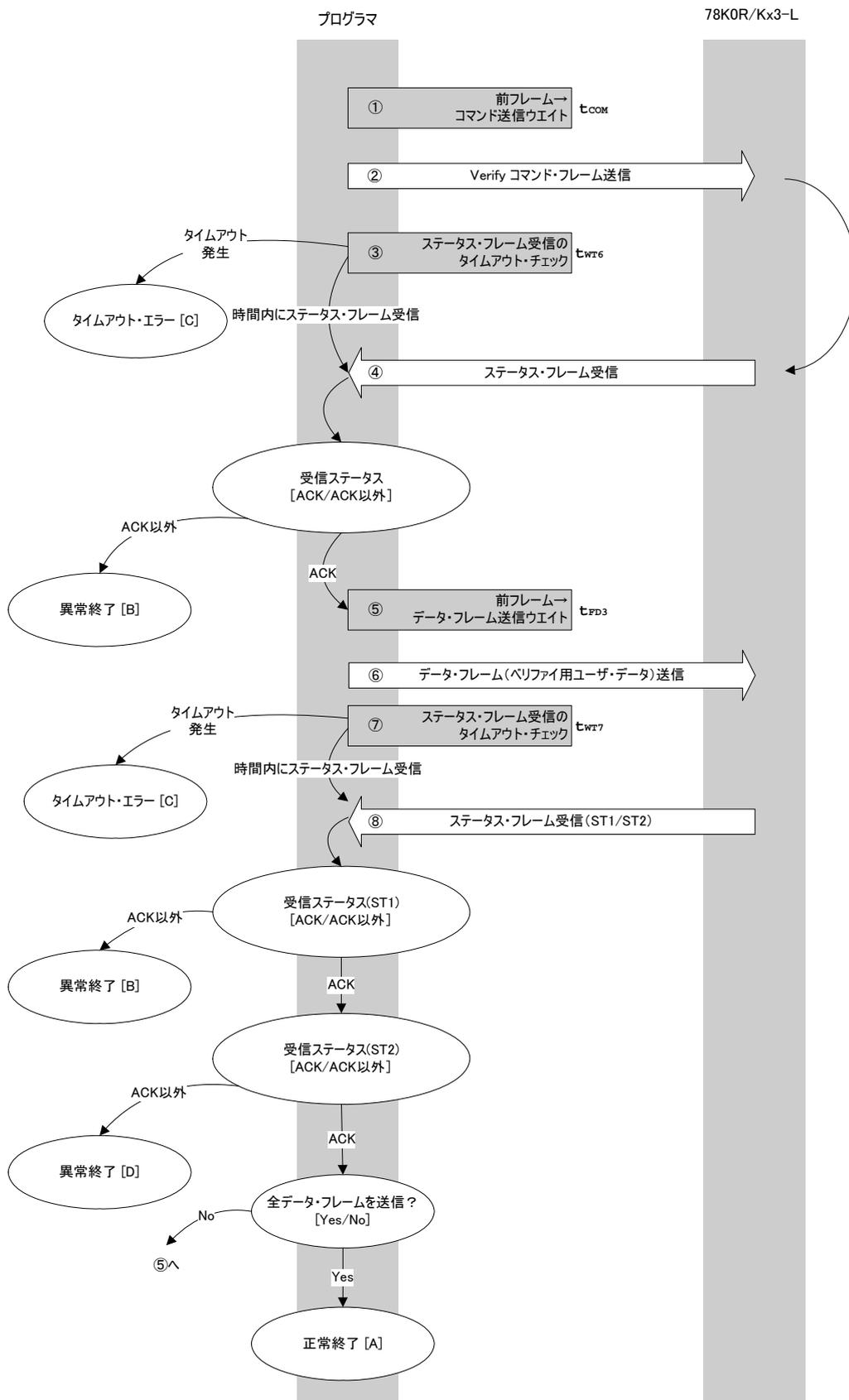
    return rc;
}

```

4.9 Verifyコマンド

4.9.1 処理手順チャート

Verifyコマンド処理手順



4.9.2 処理手順説明

直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理により、Verifyコマンドを送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合はタイムアウト・エラー[C]となります
 （タイムアウト時間 t_{WT6} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : に進みます。
 ST1 = ACK以外の場合 : 異常終了[B]です。

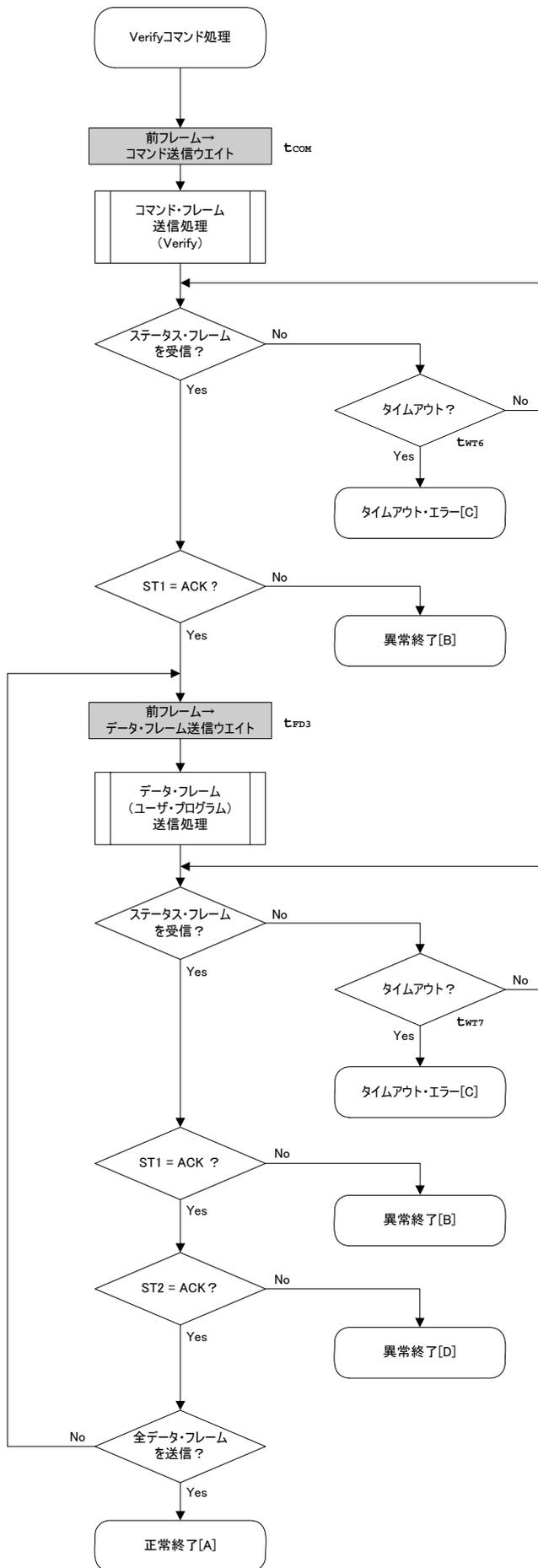
直前のフレームからデータ・フレーム送信までのウエイトをします（ウエイト時間 t_{FD3} ）。
 データ・フレーム送信処理により、ペリファイ用ユーザ・データを送信します。
 ユーザ・データ送信からステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合はタイムアウト・エラー[C]となります
 （タイムアウト時間 t_{WT7} ）。
 ステータス・コード（ST1/ST2）をチェックします（処理手順チャートやフロー・チャートも参照してください）。

ST1 = ACK以外の場合 : 異常終了[B]です。
 ST1 = ACKの場合 : 受信ステータス（ST2）の値に応じて次の処理を行います。
 ・ ST2 = ACKの場合 : 全データ・フレームを送信済みの場合は正常終了[A]です。
 まだ送信すべきデータ・フレームがある場合は から再実行します。
 ・ ST2 = ACK以外の場合 : 異常終了[D]です。

4.9.3 終了時の内容

終了内容	ステータス・コード	内 容
正常終了 [A] 正常応答（ACK）	06H	コマンドが正常に実行され、ユーザ・データのペリファイが正常に実行されたことを示します。
異常終了 [B] パラメータ・エラー	05H	開始/終了アドレスがフラッシュ・メモリの範囲外です。または、開始/終了アドレスがブロックの開始/終了アドレスではありません。または書き込み開始アドレスが終了アドレスよりも大きいです。
	07H	送信したコマンド・フレーム、またはデータ・フレームのチェックサムが異常です。
	15H	コマンド・フレーム・データが異常です（データ長（LEN）不正、ETX なしなど）。
タイムアウト・エラー [C]	-	規定の時間内にステータス・フレームの受信ができませんでした。
異常終了 [D] ペリファイ・エラー	0FH（ST2）	ペリファイ・エラーが発生しました。

4.9.4 フロー・チャート



4.9.5 サンプル・プログラム

Verifyコマンド処理のサンプル・プログラムです。

```

/*****
/*
/* Verify command
/*
/*****
/* [i] u32 top      ... start address
/* [i] u32 bottom  ... end address
/* [r] u16         ... error code
/*****
u16      fl_ua_verify(u32 top, u32 bottom, u8 *buf)
{
    u16      rc;
    u32      send_head, send_size;
    bool     is_end;

    /*****
    /*      set params
    /*****
    set_range_prm(fl_cmd_prm, top, bottom); // set SAH/SAM/SAL, EAH/EAM/EAL

    /*****
    /*      send command & check status
    /*****

    fl_wait(tCOM); // wait before sending command

    put_cmd_ua(FL_COM_VERIFY, 7, fl_cmd_prm); // send VERIFY command

    rc = get_sfrm_ua(fl_ua_sfrm, tWT6_MAX); // get status frame
    switch(rc) {
        case FLC_NO_ERR:                break; // continue
        // case FLC_DFTO_ERR: return rc; break; // case [C]
        default:                        return rc; break; // case [B]
    }

    /*****
    /*      send user data
    /*****
    send_head = top;

    while(1){

        // make send data frame
        if ((bottom - send_head) > 256){ // rest size > 256 ?
            is_end = false; // yes, not is_end frame
            send_size = 256; // transmit size = 256 byte
        }
        else{
            is_end = true;
            send_size = bottom - send_head + 1; // transmit size = (bottom -
send_head)+1 byte

        }
        memcpy(fl_txdata_frm, buf+send_head, send_size); // set data frame payload

```

```
send_head += send_size;

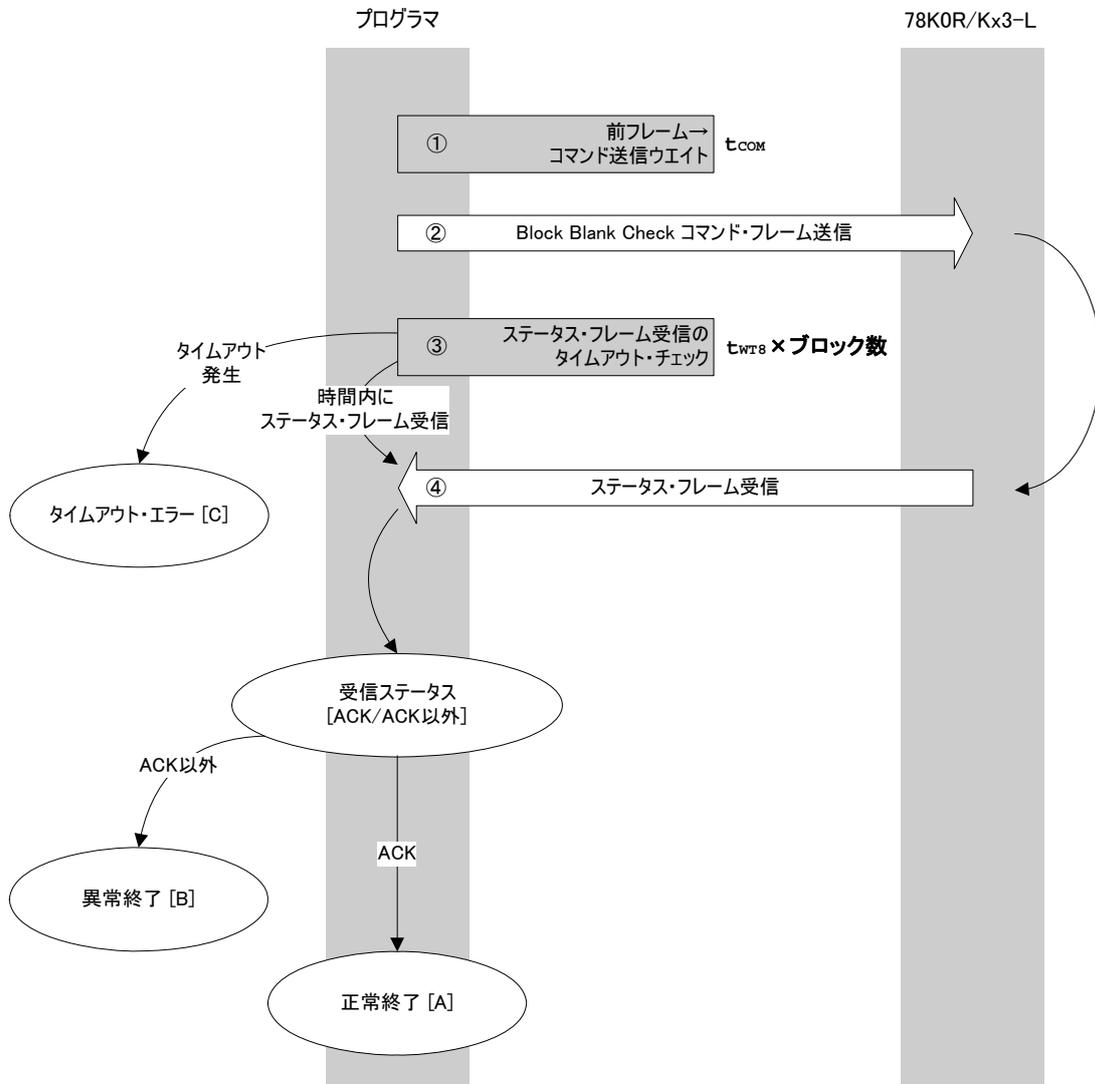
fl_wait(tFD3);
put_dfrm_ua(send_size, fl_txdata_frm, is_end); // send user data

rc = get_sfrm_ua(fl_ua_sfrm, tWT7_MAX); // get status frame
switch(rc) {
    case FLC_NO_ERR: break; // continue
    // case FLC_DFTO_ERR: return rc; break; // case [C]
    default: return rc; break; // case [B]
}
if (fl_st2_ua != FLST_ACK){ // ST2 = ACK ?
    rc = decode_status(fl_st2_ua); // No
    return rc; // case [D]
}
if (is_end) // send all user data ?
    break; // yes
//continue;
}
return FLC_NO_ERR; // case [A]
}
```

4. 10 Block Blank Checkコマンド

4. 10. 1 処理手順チャート

Block Blank Checkコマンド処理手順



4.10.2 処理手順説明

直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理にて「Block Blank Checkコマンド」を送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。タイムアウトが発生した場合は「タイムアウト・エラー[C]」となります
 （タイムアウト時間 $t_{WTS} \times$ **ブロック数**）。
 ステータス・コードをチェックします。

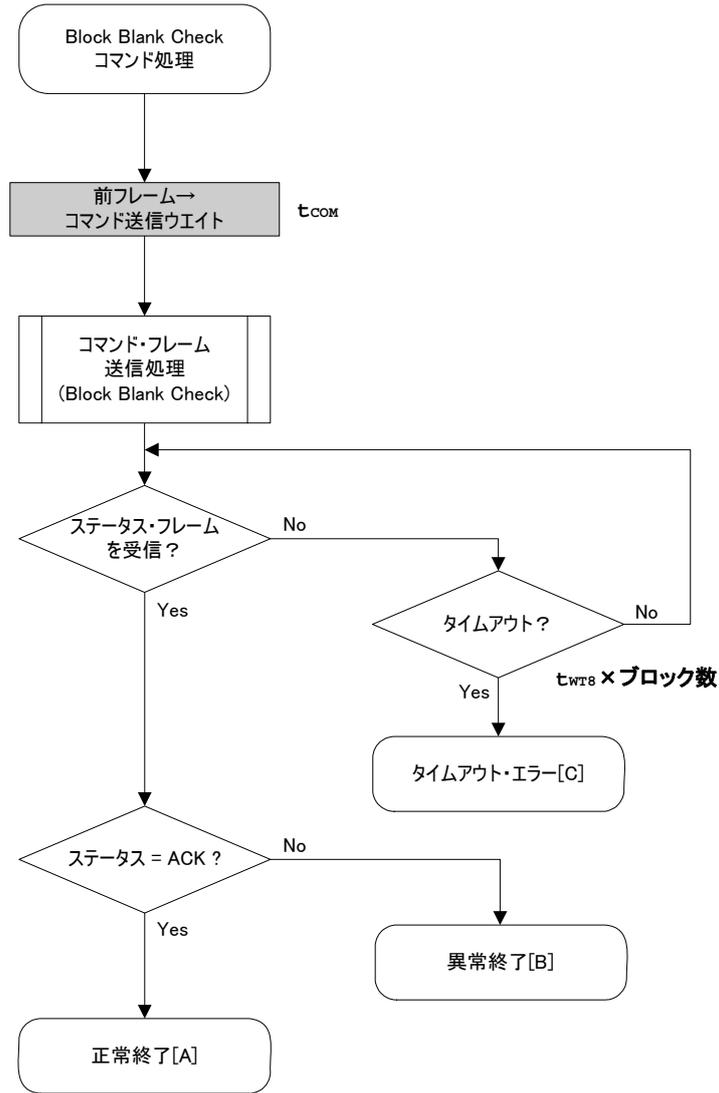
ST1 = ACKの場合 : 「正常終了[A]」です。

ST1 = ACK以外の場合 : 「異常終了[B]」です。

4.10.3 終了時の内容

終了内容		ステータス・コード	内 容
正常終了 [A]	正常応答 (ACK)	06H	コマンドが正常に実行され、ブロック・ブランク・チェックが正常に実行されたことを示します。
異常終了 [B]	パラメータ・エラー	05H	終了アドレスがフラッシュ・メモリの範囲外です。または、開始 / 終了アドレスがブロックの先頭・終了アドレスではありません。またはパラメータ D01 が、00H, 01H 以外の値です。
	チェックサム・エラー	07H	送信したコマンド・フレームのチェックサムが異常です。
	否定応答 (NACK)	15H	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。
	MRG11 エラー	1BH	指定したブロックのフラッシュ・メモリがブランクではありません。
タイムアウト・エラー [C]		-	規定の時間内にステータス・フレームの受信ができませんでした。

4.10.4 フロー・チャート



4.10.5 サンプル・プログラム

Block Blank Checkコマンド処理のサンプル・プログラムです。

```

/*****
/*
/* Block blank check command
/*
/*
/*****
/* [i] u32 top      ... top address of blank check
/* [i] u32 bottom  ... bottom address of blank check
/* [i] u8 whole    ... <1>check w/NON user flash
/*
/*                <0>chek only user flash
/* [r] u16        ... error code
/*****
u16      fl_ua_blk_blank_chk(u32 top, u32 bottom, u8 whole)
{
    u16    rc;
    u16    block_num;

    set_range_prm(fl_cmd_prm, top, bottom); // set SAH/SAM/SAL, EAH/EAM/EAL
    block_num = get_block_num(top, bottom); // get block num
    fl_cmd_prm[6] = whole;                  // check only user area or not

    fl_wait(tCOM);                          // wait before sending command

    put_cmd_ua(FL_COM_BLOCK_BLANK_CHK, 7+1, fl_cmd_prm);

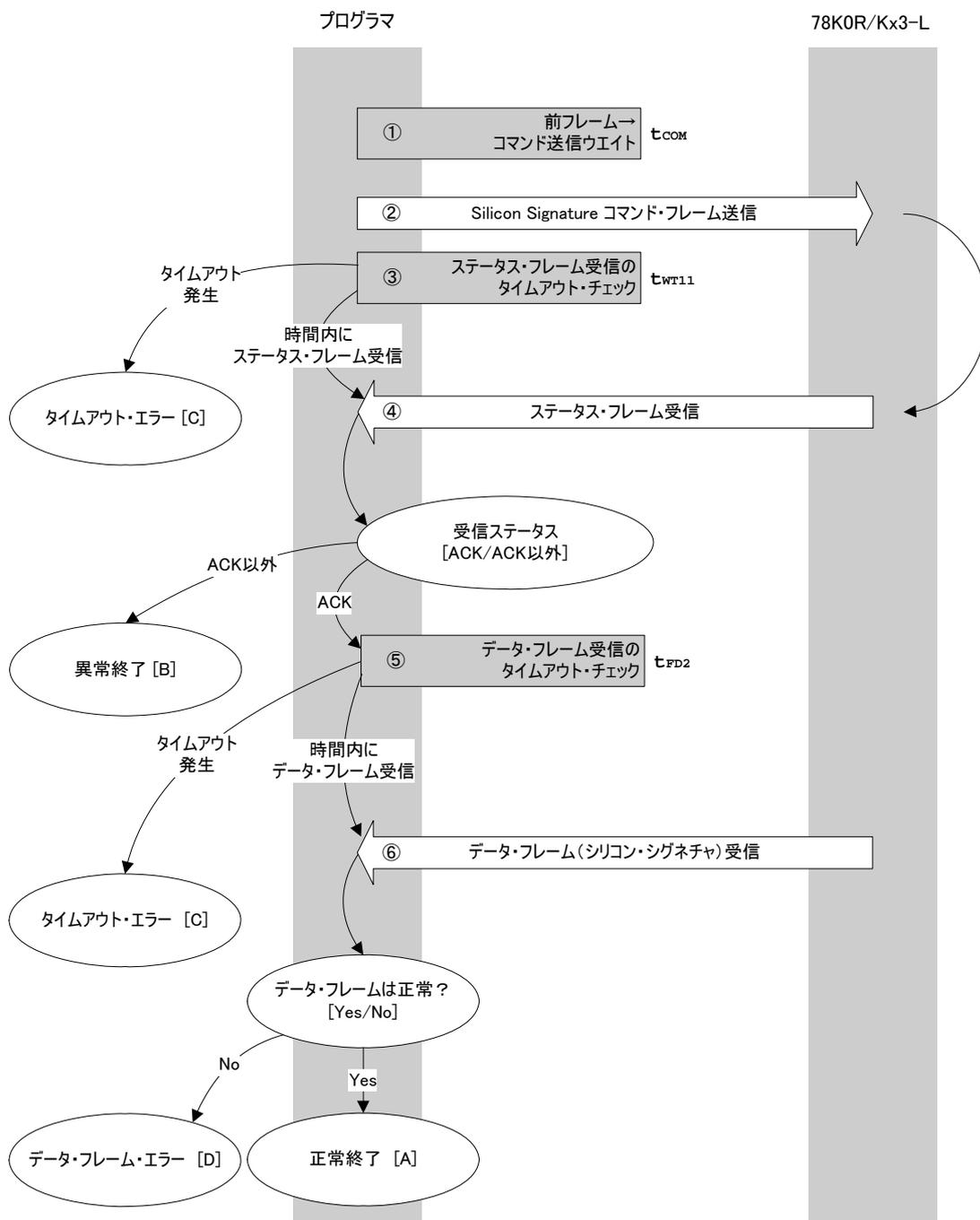
    rc = get_sfrm_ua(fl_ua_sfrm, tWT8_MAX * block_num); // get status frame
    // switch(rc) {
    //
    //     case    FLC_NO_ERR:      return rc;      break; // case [A]
    //     case    FLC_DFTO_ERR:   return rc;      break; // case [C]
    //     default:                return rc;      break; // case [B]
    // }
    return rc;
}

```

4. 11 Silicon Signatureコマンド

4. 11. 1 処理手順チャート

Silicon Signatureコマンド処理手順



4.11.2 処理手順説明

直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理により、Silicon Signatureコマンドを送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。タイムアウトが発生した場合はタイムアウト・エラー[C]です（タイムアウト時間 t_{WT11} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : に進みます。
 ST1 = ACK以外の場合 : 異常終了[B]です。

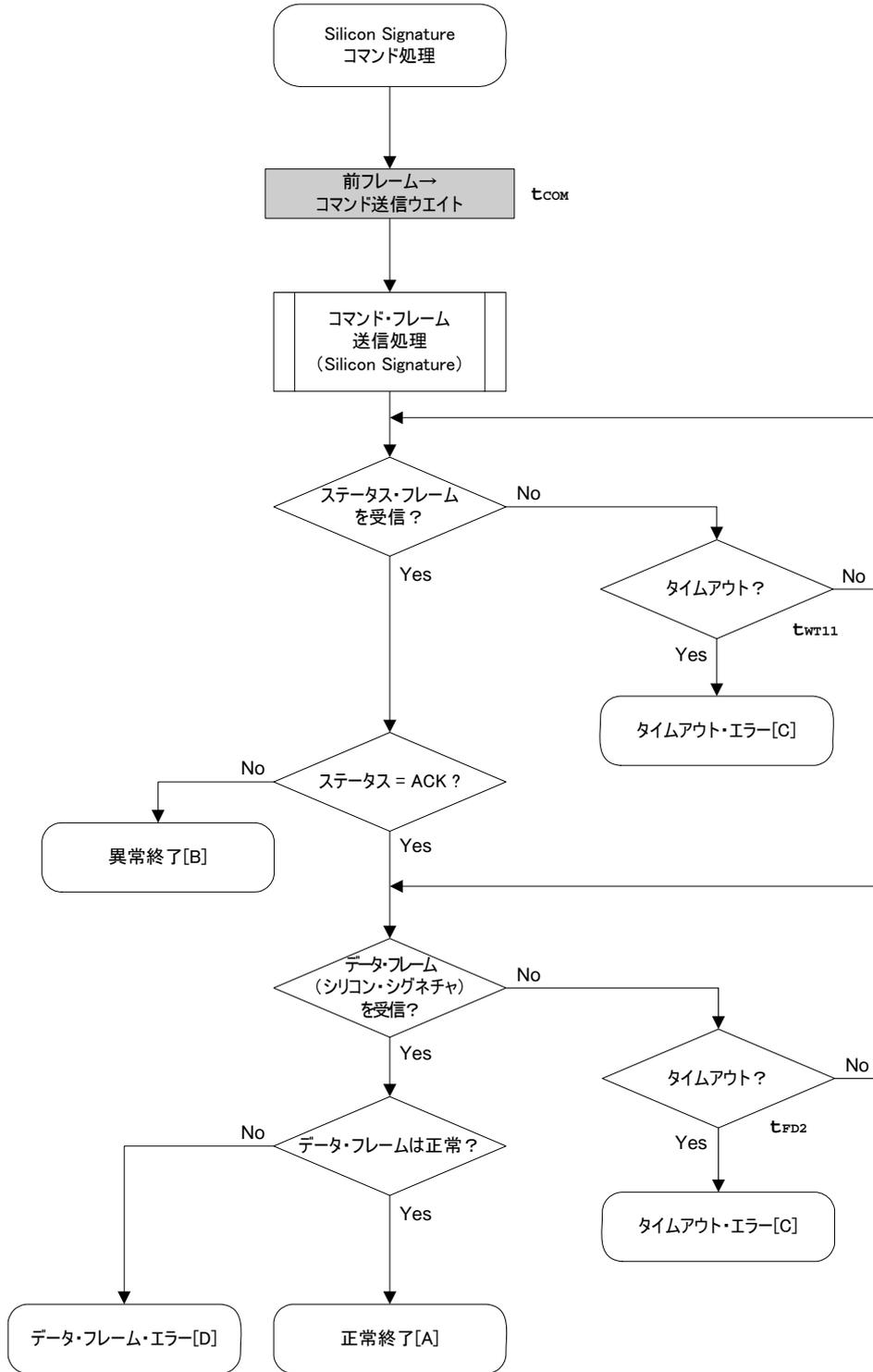
データ・フレーム（シリコン・シグネチャ・データ）受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合はタイムアウト・エラー[C]です（タイムアウト時間 t_{FD2} ）。
 受信したデータ・フレーム（シリコン・シグネチャ・データ）をチェックします。

データ・フレームが正常の場合 : 正常終了[A]です。
 データ・フレームが異常の場合 : データ・フレーム・エラー[D]です。

4.11.3 終了時の内容

終了内容		ステータス・コード	内 容
正常終了 [A]	正常応答 (ACK)	06H	コマンドが正常に実行され、シリコン・シグネチャ・データの取得が正常に実行されたことを示します。
異常終了 [B]	チェックサム・エラー	07H	送信したコマンド・フレームのチェックサムが異常です。
	否定応答 (NACK)	15H	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。
タイムアウト・エラー [C]		-	ステータス・フレーム、またはデータ・フレームの受信でタイムアウトが発生しました。
データ・フレーム・エラー[D]		-	シリコン・シグネチャ・データとして受信したデータ・フレームのチェックサムが異常です。

4.11.4 フロー・チャート



4.11.5 サンプル・プログラム

Silicon Signatureコマンド処理のサンプル・プログラムです。

```

/*****
*/
/* Get silicon signature command
*/
/*****
*/ [i] u8 *sig      ... pointer to signature save area
*/ [r] u16         ... error code
/*****
u16      fl_ua_getsig(u8 *sig)
{
    u16      rc;

    fl_wait(tCOM);                // wait before sending command

    put_cmd_ua(FL_COM_GET_SIGNATURE, 1, fl_cmd_prm); // send GET SIGNATURE command

    rc = get_sfrm_ua(fl_ua_sfrm, tWT11_MAX);        // get status frame
    switch(rc) {
        case FLC_NO_ERR:                break; // continue
        // case FLC_DFTO_ERR: return rc; break; // case [C]
        default:                return rc; break; // case [B]
    }

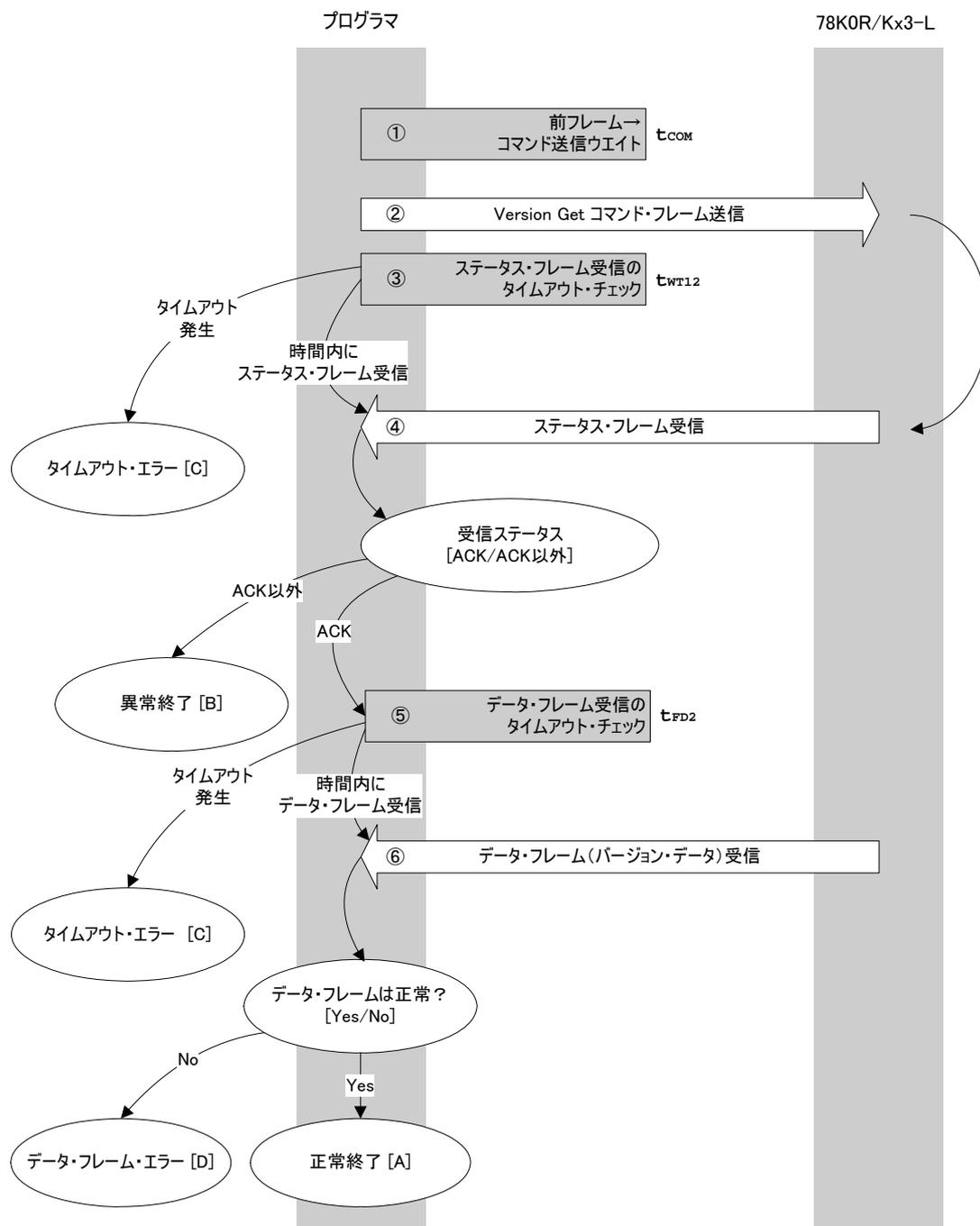
    rc = get_dfrm_ua(fl_rxdata_frm, tFD2_MAX);      // get status frame
    if (rc){
        return rc;                                // if error
        // case [D]
    }
    memcpy(sig, fl_rxdata_frm+OFS_STA_PLD, fl_rxdata_frm[OFS_LEN]); // copy Signature
data
    return rc;                                    // case [A]
}

```

4.12 Version Getコマンド

4.12.1 処理手順チャート

Version Getコマンド処理手順



4.12.2 処理手順説明

直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理により、**Version Getコマンド**を送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合は**タイムアウト・エラー[C]**です
 （タイムアウト時間 t_{WT12} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : に進みます。
 ST1 = ACK以外の場合 : **異常終了[B]**です。

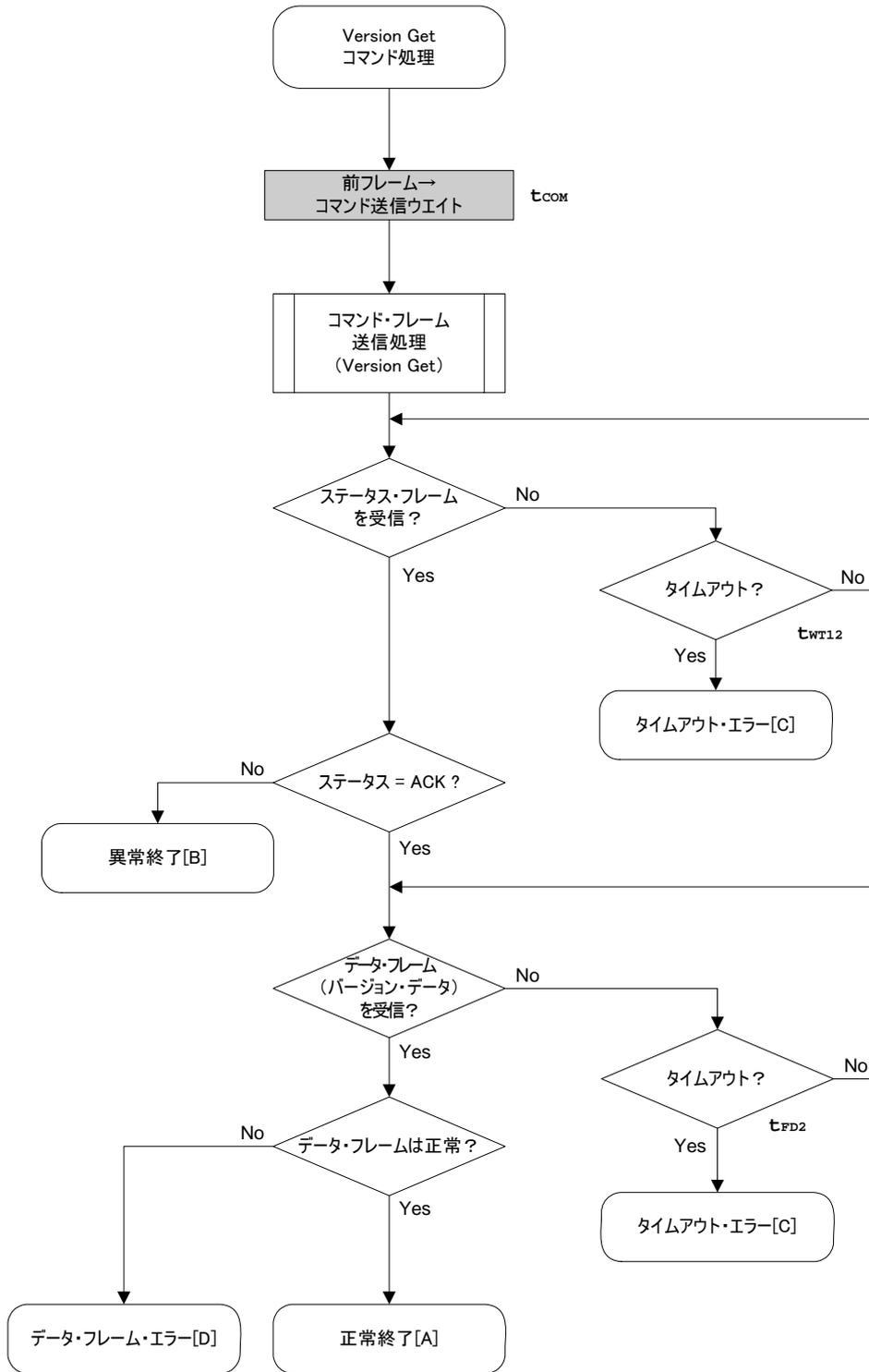
データ・フレーム（バージョン・データ）受信までのタイムアウト・チェックを行います。タイムアウトが発生した場合は**タイムアウト・エラー[C]**です
 （タイムアウト時間 t_{FD2} ）。
 受信したデータ・フレーム（バージョン・データ）をチェックします。

データ・フレームが正常の場合 : **正常終了[A]**です。
 データ・フレームが異常の場合 : **データ・フレーム・エラー[D]**です。

4.12.3 終了時の内容

終了内容		ステータス・コード	内 容
正常終了 [A]	正常応答 (ACK)	06H	コマンドが正常に実行され、バージョン・データを取得できたことを示します。
異常終了 [B]	チェックサム・エラー	07H	送信したコマンド・フレームのチェックサムが異常です。
	否定応答 (NACK)	15H	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。
タイムアウト・エラー [C]		-	ステータス・フレーム、またはデータ・フレームの受信でタイムアウトが発生しました。
データ・フレーム・エラー [D]		-	バージョン・データとして受信したデータ・フレームのチェックサムが異常です。

4.12.4 フロー・チャート



4.12.5 サンプル・プログラム

Version Getコマンド処理のサンプル・プログラムです。

```

/*****
/*
/* Get device/firmware version command
/*
/*****
/* [i] u8 *buf      ... pointer to version data save area
/* [r] u16          ... error code
/*****
u16      fl_ua_getver(u8 *buf)
{
    u16      rc;

    fl_wait(tCOM);                // wait before sending command

    put_cmd_ua(FL_COM_GET_VERSION, 1, fl_cmd_prm); // send GET VERSION command

    rc = get_sfrm_ua(fl_ua_sfrm, tWT12_MAX);        // get status frame
    switch(rc) {
        case FLC_NO_ERR:                break; // continue
        // case FLC_DFTO_ERR: return rc; break; // case [C]
        default:                return rc; break; // case [B]
    }

    rc = get_dfrm_ua(fl_rxdata_frm, tFD2_MAX);    // get data frame
    if (rc){
        return rc;                // case [D]
    }

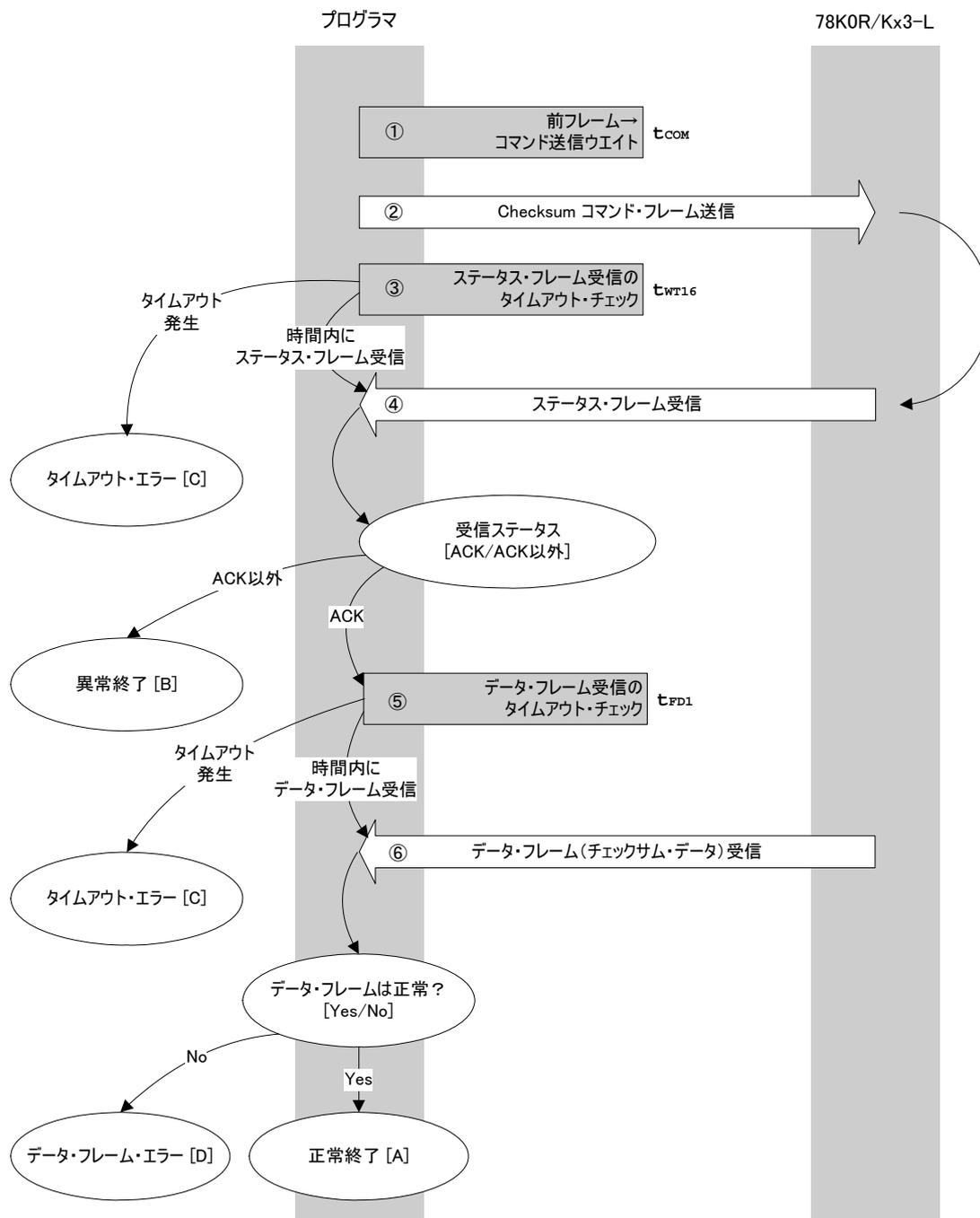
    memcpy(buf, fl_rxdata_frm+OFS_STA_PLD, DFV_LEN); // copy version data
    return rc;                // case [A]
}

```

4.13 Checksumコマンド

4.13.1 処理手順チャート

Checksumコマンド処理手順



4.13.2 処理手順説明

直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理により、Checksumコマンドを送信します。
 コマンドの送信からステータス・フレーム受信までのタイムアウト・チェックを行います。タイムアウトが発生した場合はタイムアウト・エラー[C]です（タイムアウト時間 t_{WT16} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : に進みます。
 ST1 = ACK以外の場合 : 異常終了[B]です。

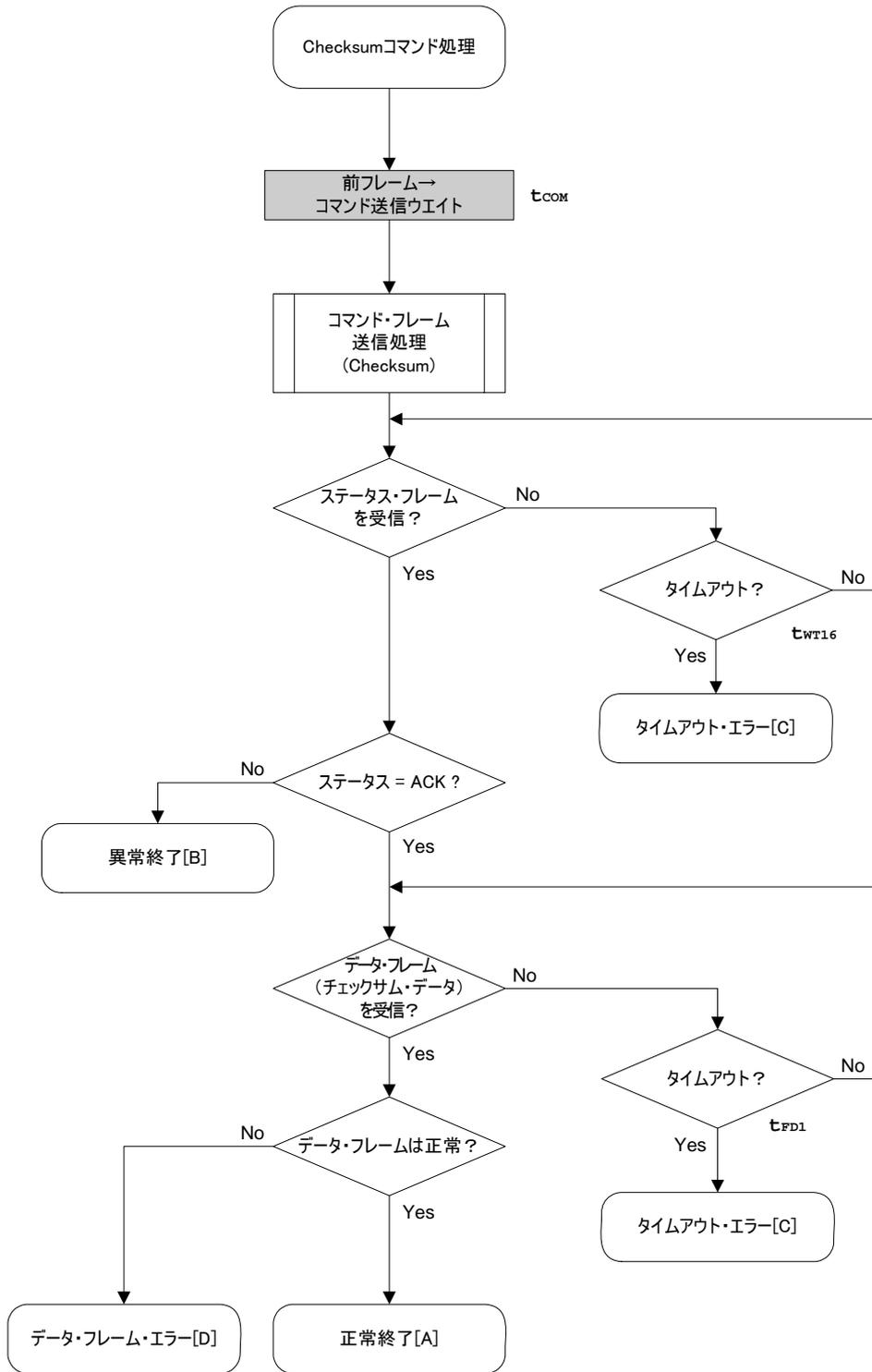
データ・フレーム（チェックサム・データ）受信までのタイムアウト・チェックを行います。タイムアウトが発生した場合はタイムアウト・エラー[C]です（タイムアウト時間 t_{FD1} ）。
 受信したデータ・フレーム（チェックサム・データ）をチェックします。

データ・フレームが正常の場合 : 正常終了[A]です。
 データ・フレームが異常の場合 : データ・フレーム・エラー[D]です。

4.13.3 終了時の内容

終了内容		ステータス・コード	内 容
正常終了 [A]	正常応答 (ACK)	06H	コマンドが正常に実行され、チェックサム・データを取得できたことを示します。
異常終了 [B]	パラメータ・エラー	05H	開始/終了アドレスがフラッシュ・メモリの範囲外です。または、開始/終了アドレスがブロックの開始/終了アドレスではありません。
	チェックサム・エラー	07H	送信したコマンド・フレームのチェックサムが異常です。
	否定応答 (NACK)	15H	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。
タイムアウト・エラー [C]		-	ステータス・フレーム、またはデータ・フレームの受信でタイムアウトが発生しました。
データ・フレーム・エラー [D]		-	チェックサム・データとして受信したデータ・フレームのチェックサムが異常です。

4.13.4 フロー・チャート



4.13.5 サンプル・プログラム

Checksumコマンド処理のサンプル・プログラムです。

```

/*****
/*
/* Get checksum command
/*
/*****
/* [i] u16 *sum    ... pointer to checksum save area
/* [i] u32 top    ... start address
/* [i] u32 bottom ... end address
/* [r] u16        ... error code
/*****
u16    fl_ua_getsum(u16 *sum, u32 top, u32 bottom)
{
    u16    rc;

    /*****
    /*    set params
    /*****
    // set params
    set_range_prm(fl_cmd_prm, top, bottom); // set SAH/SAM/SAL, EAH/EAM/EAL

    /*****
    /*    send command
    /*****

    fl_wait(tCOM); // wait before sending command

    put_cmd_ua(FL_COM_GET_CHECK_SUM, 7, fl_cmd_prm); // send GET VERSION command

    rc = get_sfrm_ua(fl_ua_sfrm, tWT16_MAX); // get status frame
    switch(rc) {
        case    FLC_NO_ERR:                break; // continue
    //     case    FLC_DFTO_ERR:    return rc;    break; // case [C]
        default:                return rc;    break; // case [B]
    }

    /*****
    /*    get data frame (Checksum data)
    /*****
    rc = get_dfrm_ua(fl_rxdata_frm, tFD1_MAX); // get status frame
    if (rc){
        return rc; // if no error,
        // case [D]
    }

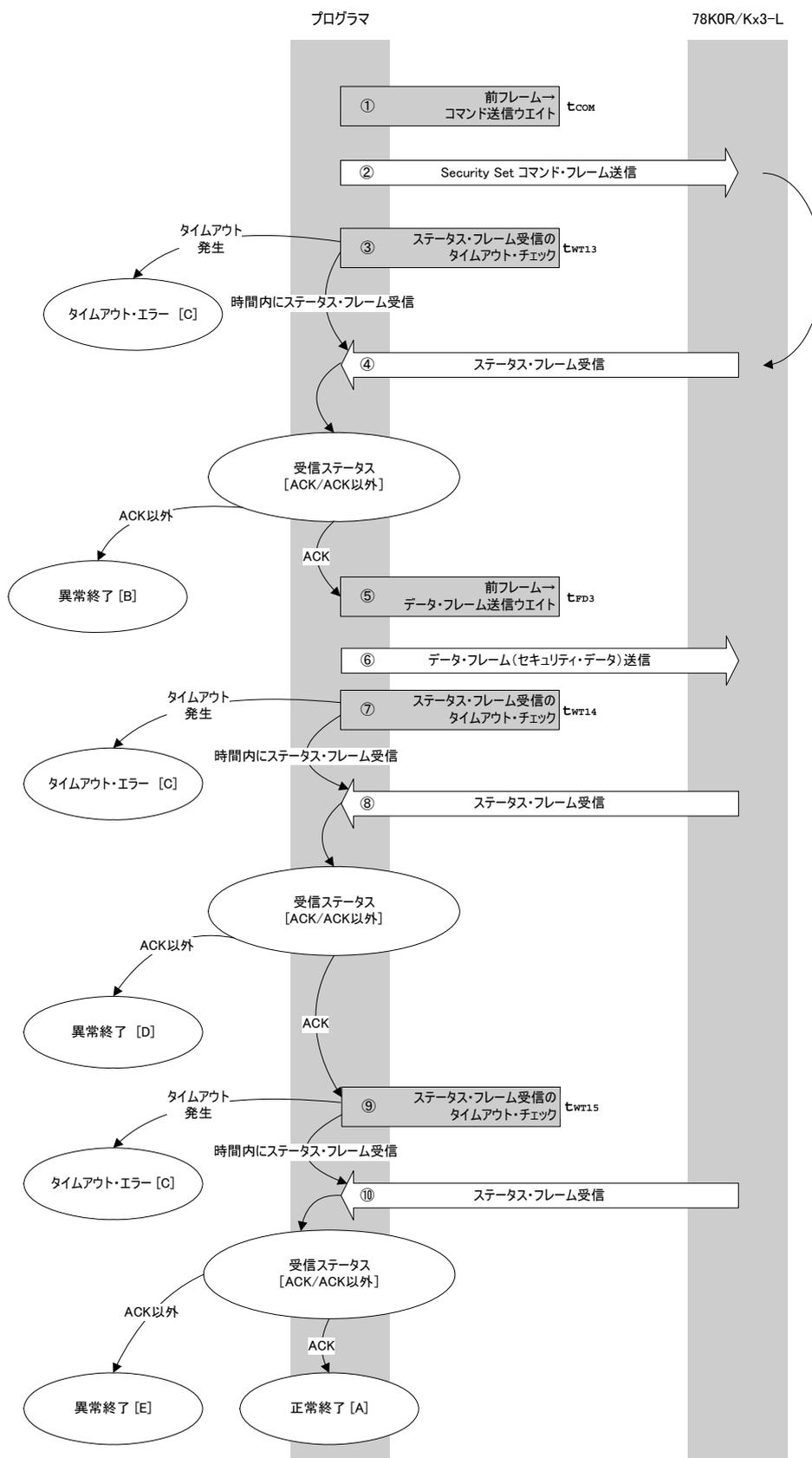
    *sum = (fl_rxdata_frm[OFS_STA_PLD] << 8) + fl_rxdata_frm[OFS_STA_PLD+1]; // set SUM
data
    return rc; // case [A]
}

```

4.14 Security Setコマンド

4.14.1 処理手順チャート

Security Setコマンド処理手順



4. 14. 2 処理手順説明

直前のフレームからコマンド送信までのウエイトをします（ウエイト時間 t_{COM} ）。
 コマンド・フレーム送信処理により、Security Setコマンドを送信します。
 コマンド送信からステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合はタイムアウト・エラー[C]となります
 （タイムアウト時間 t_{WT13} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : に進みます。
 ST1 = ACK以外の場合 : 異常終了[B]です。

直前のフレームからデータ・フレーム送信までのウエイトをします（ウエイト時間 t_{FD3} ）。
 データ・フレーム送信処理によりデータ・フレーム(セキュリティ設定データ)を送信します。
 ステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合はタイムアウト・エラー[C]となります
 （タイムアウト時間 t_{WT14} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : に進みます。
 ST1 = ACK以外の場合 : 異常終了[D]です。

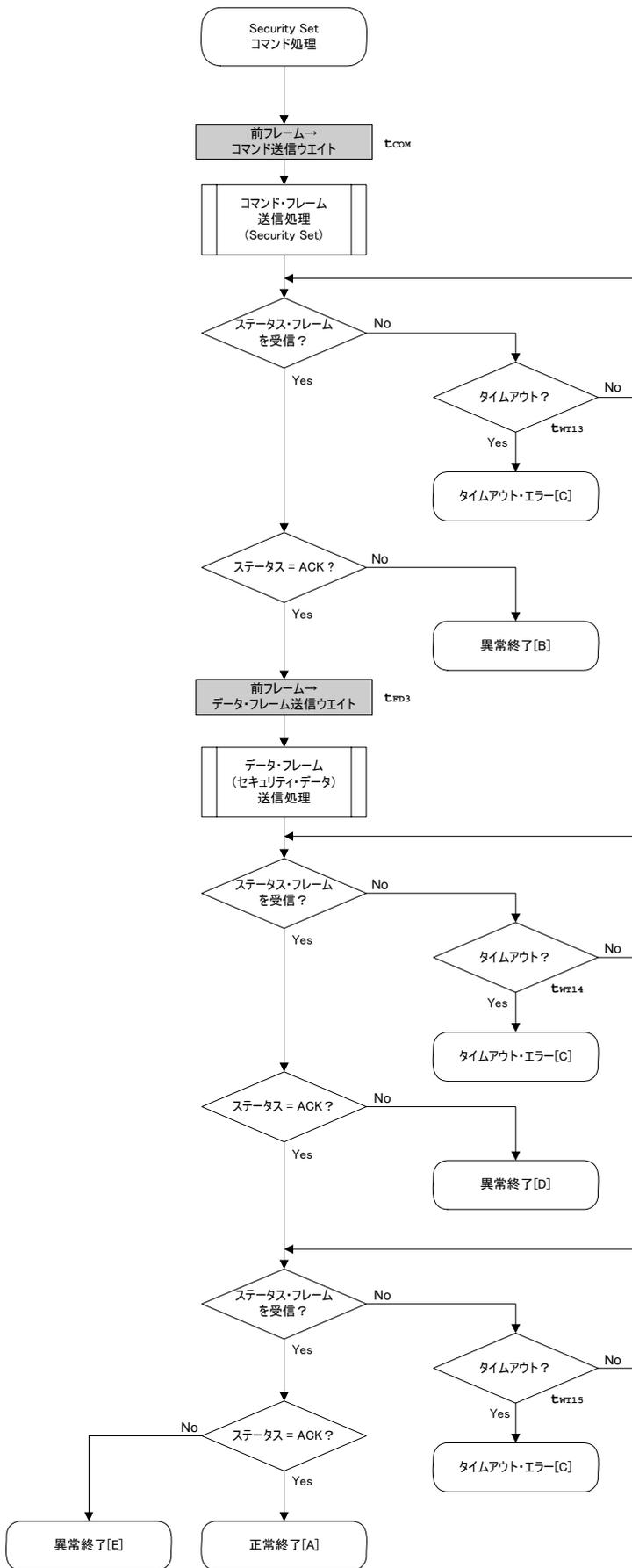
ステータス・フレーム受信までのタイムアウト・チェックを行います。
 タイムアウトが発生した場合はタイムアウト・エラー[C]となります
 （タイムアウト時間 t_{WT15} ）。
 ステータス・コードをチェックします。

ST1 = ACKの場合 : 正常終了[A]です。
 ST1 = ACK以外の場合 : 異常終了[E]です。

4. 14. 3 終了時の内容

終了内容	ステータス・コード	内 容	
正常終了 [A] 正常応答 (ACK)	06H	コマンドが正常に実行され、セキュリティ設定データが正しく設定されたことを示します。	
異常終了 [B] パラメータ・エラー	05H	パラメータ BOT が 03H ではありません。または FSW 設定ブロック番号が、スタート・ブロック番号 > エンド・ブロック番号になっています。または FSW のエンド・ブロック番号が最終ブロック番号よりも大きいです。	
	07H	送信したコマンド・フレーム、またはデータ・フレームのチェックサムが異常です。	
	10H	すでに禁止されているフラグを許可にしようとしています。	
	15H	コマンド・フレーム・データが異常です（データ長 (LEN) 不正, ETX なしなど）。	
タイムアウト・エラー [C]	-	ステータス・フレーム、またはデータ・フレームの受信でタイムアウトが発生しました。	
異常終了 [D], [E]	MRG10 エラー	1AH	セキュリティ・データの書き込みに失敗しました。
	MRG11 エラー	1BH	
	Write エラー	1CH	

4.14.4 フロー・チャート



4.14.5 サンプル・プログラム

Security Setコマンド処理のサンプル・プログラムです。

```

/*****
/*
/*      Set security flag command
/*
/*****
/* [i] u8 scf      ... Security flag data
/* [r] ul6        ... error code
/*****
ul6      fl_ua_setscf(u8 scf, u8 bot, u8 fsws, u8 fswe)
{
    ul6      rc;

    /*****
    /*      set params
    /*
    /*****
    fl_cmd_prm[0] = 0x00;          // "BLK" (must be 0x00)
    fl_cmd_prm[1] = 0x00;          // "PAG" (must be 0x00)

    fl_txdata_frm[0] = scf|= 0b11101000; // "FLG" (bit 7,6,5,3 must be '1')
    fl_txdata_frm[1] = bot;          // "BOT"
    fl_txdata_frm[2] = 0x00;          // "FSWS High"
    fl_txdata_frm[3] = fsws;          // "FSWS Low"
    fl_txdata_frm[4] = 0x00;          // "FSWE High"
    fl_txdata_frm[5] = fswe;          // "FSWE Low"
    fl_txdata_frm[6] = 0xff;          // (must be 0xff)
    fl_txdata_frm[7] = 0xff;          // (must be 0xff)

    /*****
    /*      send command
    /*
    /*****
    fl_wait(tCOM);                  // wait before sending
command

    put_cmd_ua(FL_COM_SET_SECURITY, 3, fl_cmd_prm);

    rc = get_sfrm_ua(fl_ua_sfrm, tWT13_MAX); // get status frame
    switch(rc) {
        case FLC_NO_ERR:              break; // continue
        // case FLC_DFTO_ERR: return rc; break; // case [C]
        default:                      return rc; break; // case [B]
    }

    /*****
    /*      send data frame (security setting data)
    /*
    /*****

    fl_wait(tFD4);
    put_dfrm_ua(6, fl_txdata_frm, true); // send securithi setting
data

    // rc = get_sfrm_ua(fl_ua_sfrm, tWT14_MAX); // get status frame
    rc = get_sfrm_ua(fl_ua_sfrm, tWT14_MAX+100); // get status frame (+100us
is overhead)
    switch(rc) {

```

```
        case    FLC_NO_ERR:                break; // continue
//      case    FLC_DFTO_ERR:  return rc;  break; // case [C]
        default:                return rc;  break; // case [B]
    }

    /*****
    /*      Check internally verify          */
    /*****/
    rc = get_sfrm_ua(fl_ua_sfrm, tWT15_MAX); // get status frame
// switch(rc) {
//
//      case    FLC_NO_ERR:    return rc;    break; // case [A]
//      case    FLC_DFTO_ERR:  return rc;    break; // case [C]
//      default:                return rc;    break; // case [B]
// }
    return rc;
}
```

第5章 フラッシュ・メモリ・プログラミング・パラメータ特性

この章では、フラッシュ・メモリ・プログラミング・モード時のプログラマとデバイス(78K0R/Kx3-L, 78K0R/lx3, 78K0R/Kx3-C)の間のパラメータ特性を記載しています。その他の電気的特性は、デバイス(78K0R/Kx3-L, 78K0R/lx3, 78K0R/Kx3-C)各製品のユーザズ・マニュアルを参照のうえ、設計してください。

5.1 78K0R/Kx3-Lのフラッシュ・メモリ・パラメータ特性

5.1.1 フルスピード・モード時のフラッシュ・メモリ・パラメータ特性

(1) フラッシュ・メモリ・プログラミング・モード・セット時間

項目	略号	MIN.	TYP.	MAX.
V _{DD} to FLMD0	t _{DP}	0		
FLMD0 to RESET	t _{PR}	2 ms		
Ready start time from RESET	t _{R0}	4.4 ms		100 ms
Low level data0 (Ready) width ^注	t _{L0}	892 μs	937.5 μs	987 μs
Wait for low level data1	t ₀₁	110.6 μs		
Wait for low level data2	t ₁₂	4.5 μs		
Wait for Reset command	t _{2C}	608.1 μs		
Low level data1 / data2 width ^注	t _{L1, L2}		937.5 μs	

注 ロウ・レベル幅は、9600 bps時の00Hデータ幅と同じです(スタート・ビットを含むため、9ビットの“0”データとなります)。

t_{L0}は、78K0R/Kx3-Lのファームウェアより送信されたデータのロウ・レベル幅です。t_{L1}とt_{L2}は、フラッシュ・プログラマより送信されたデータのロウ・レベル幅です。

(2) プログラミング特性

ウエイト	条件	略号	MIN.	MAX.
データ・フレーム～データ・フレーム	データ・フレーム受信 ^{注1}	t _{DR}	9.3 μs	
			1.9 μs	
	データ・フレーム送信	t _{DT}	0 ^{注2}	
ステータス・フレーム送信～データ・フレーム送信	-	t _{FD1}	0 ^{注2}	
ステータス・フレーム送信～データ・フレーム受信(1)	Programmingコマンド	t _{FD2}	2.3 μs	
ステータス・フレーム送信～データ・フレーム受信(2)	Verifyコマンド	t _{FD3}	83.8 μs	
ステータス・フレーム送信～データ・フレーム受信(3)	Security Setコマンド	t _{FD4}	236.2 μs	
ステータス・フレーム送信～コマンド・フレーム受信	注3	t _{COM}	13.2 μs	
			2.6 μs	

注1. フラッシュ・メモリ・プログラミング・モードに設定後、プログラマのBaud Rate Setコマンド送信完了までは、上段を適用してください。

Baud Rate Setコマンド送信後のResetコマンド送信からは、下段を適用してください。

注2. プログラムは連続受信許可にしておいてください。また、プログラムのタイムアウト時間は、3 s以上にして
ください。

3. フラッシュ・メモリ・プログラミング・モードに設定後、プログラムのBaud Rate Setコマンド送信後のReset
コマンド送信完了までは上段を適用してください。

上記Resetコマンド送信後の次コマンド送信からは、下段を適用してください。

備考 ウェイトには、次のような定義があります。

< tDR, tFD2, tFD3, tFD4, tCOM >

78K0R/Kx3-Lは、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN. ~ MAX.時間内に次データの送信を行ってください。

MAX.時間の規定はありませんが、3 s程度を目安としてください。

< tDT, tFD1 >

78K0R/Kx3-Lは、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN.時間内に次のデータが受信可能なように準備を完了して
ください。

MAX.時間の規定はありませんが、3 s程度を目安としタイムアウトを設定してください。

(3) コマンド特性

コマンド	略号	条件	MIN.	MAX.
Reset	t _{WT0}	-	0 ^{注1}	
Chip Erase	t _{WT1}	-	(34.8 + 1.8 × 全ブロック数) ms	(877.8 + 56.3 × 全ブロック数) ms
Block Erase	t _{WT2} ^{注2}	-	10.6 ms	(0.8 + 251.9 × 同時選択消去の実行回数 + 55.0 × 消去するブロック数) ms
Programming	t _{WT3}	-	0 ^{注1}	
	t _{WT4} ^{注3}	-	1.6 ms	41.9 ms
	t _{WT5} ^{注4}	ブロック0	30.7 ms	633.5 ms
		ブロック0以外	4.3 ms	6.7 ms
Verify	t _{WT6}	-	0 ^{注1}	
	t _{WT7} ^{注3}	-	0 ^{注1}	
Block Blank Check	t _{WT8} ^{注4}	-	2.0 ms	3.7 ms
Baud Rate Set	t _{WT10}	-	205.3 μs	
Silicon Signature	t _{WT11}	-	0 ^{注1}	
Version Get	t _{WT12}	-	0 ^{注1}	
Security Set	t _{WT13}	-	0 ^{注1}	
	t _{WT14}	-	7.5 μs	14.1 μs
	t _{WT15}	-	2.6 μs	626.8 ms
Checksum	t _{WT16}	-	0 ^{注1}	

注1. プログラムは、コマンド・フレーム送信前に受信許可にしておいてください。

2. 同時選択消去の実行回数の求め方に関しては、5.4 Block Eraseコマンドにおける同時選択消去についてを
参照してください。

3. 256バイトの場合の時間

注4. 1ブロックの場合の時間

備考 ウェイトには、次のような定義があります。

< tWT0 – tWT8, tWT11 – tWT16 >

78K0R/Kx3-Lは、MIN. ~ MAX.時間内に各コマンド処理を終了し、ステータス・フレームを送出します。MAX.時間の規定があるコマンドについては、プログラマは、受信フレームのスタート・ビットをMAX.時間までは待ち、MAX.時間経過後にタイムアウト処理を行ってください。MAX.時間の規定がないコマンドについては、3 s程度を目安としてタイムアウト処理を行ってください。

< tWT10 >

78K0R/Kx3-Lは、直前の通信完了後、MIN.後から次の通信が可能となります。プログラマは、直前の通信完了後、MIN. ~ MAX.時間内に次データの送信を行ってください。MAX.時間の規定はありませんが、3 s程度を目安としてください。

5. 1. 2 ワイド・ボルテージ・モード時のフラッシュ・メモリ・パラメータ特性

(1) フラッシュ・メモリ・プログラミング・モード・セット時間

項 目	略 号	MIN.	TYP.	MAX.
V _{DD} to FLMD0	t _{DP}	0		
FLMD0 to $\overline{\text{RESET}}$	t _{PR}	2 ms		
Ready start time from $\overline{\text{RESET}}$	t _{R0}	4.4 ms		100 ms
Low level data0 (Ready) width ^注	t _{L0}	892 μ s	937.5 μ s	987 μ s
Wait for low level data1	t ₀₁	110.6 μ s		
Wait for low level data2	t ₁₂	4.5 μ s		
Wait for Reset command	t _{2C}	608.1 μ s		
Low level data1 / data2 width ^注	t _{L1, tL2}		937.5 μ s	

注 ロウ・レベル幅は、9600 bps時の00Hデータ幅と同じです（スタート・ビットを含むため、9ビットの“0”データとなります）。

t_{L0}は、78K0R/Kx3-Lのファームウェアより送信されたデータのロウ・レベル幅です。t_{L1}とt_{L2}は、フラッシュ・プログラマより送信されたデータのロウ・レベル幅です。

(2) プログラミング特性

ウェイト	条 件	略 号	MIN.	MAX.
データ・フレーム~データ・フレーム	データ・フレーム受信	t _{DR}	9.3 μ s	
	データ・フレーム送信	t _{DT}	0 ^注	
ステータス・フレーム送信~データ・フレーム送信	-	t _{FD1}	0 ^注	
ステータス・フレーム送信~データ・フレーム受信(1)	Programmingコマンド	t _{FD2}	11.4 μ s	
ステータス・フレーム送信~データ・フレーム受信(2)	Verifyコマンド	t _{FD3}	416.4 μ s	
ステータス・フレーム送信~データ・フレーム受信(3)	Security Setコマンド	t _{FD4}	985.8 μ s	
ステータス・フレーム送信~コマンド・フレーム受信	-	t _{COM}	13.2 μ s	

注 プログラマは連続受信許可にしておいてください。

備考 ウェイトには、次のような定義があります。

< tDR, tFD2, tFD3, tFD4, tCOM >

78K0R/Kx3-Lは、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN.~MAX.時間内に次データの送信を行ってください。

MAX.時間の規定はありませんが、3 s程度を目安としてください。

< tDT, tFD1 >

78K0R/Kx3-Lは、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN.時間内に次のデータが受信可能のように準備を完了してください。

MAX.時間の規定はありませんが、3 s程度を目安としタイムアウトを設定してください。

(3) コマンド特性

コマンド	略号	条件	MIN.	MAX.
Reset	tWT0	-	0 ^{注1}	
Chip Erase	tWT1	-	(76.0 + 9.3 × 全ブロック数) ms	(1420.1 + 281.1 × 全ブロック数) ms
Block Erase	tWT2 ^{注2}	-	20.3 ms	(3.3 + 271.6 × 同時選択消去の実行回数 + 275.0 × 消去するブロック数) ms
Programming	tWT3	-	0 ^{注1}	
	tWT4 ^{注3}	-	6.6 ms	149.9 ms
	tWT5 ^{注4}	ブロック0	89.8 ms	1187.5 ms
ブロック0以外		23.1 ms	34.9 ms	
Verify	tWT6	-	0 ^{注1}	
	tWT7 ^{注3}	-	0 ^{注1}	
Block Blank Check	tWT8 ^{注4}	-	9.9 ms	18.0 ms
Baud Rate Set	tWT10	-	379.2 μs	
Silicon Signature	tWT11	-	0 ^{注1}	
Version Get	tWT12	-	0 ^{注1}	
Security Set	tWT13	-	0 ^{注1}	
	tWT14	-	37.6 μs	70.2 μs
	tWT15	-	13.4 μs	1152.3 ms
Checksum	tWT16	-	0 ^{注1}	

注1. プログラマは、コマンド・フレーム送信前に受信許可にしておいてください。

2. 同時選択消去の実行回数の求め方に関しては、5.4 Block Eraseコマンドにおける同時選択消去についてを参照してください。
3. 256バイトの場合の時間
4. 1ブロックの場合の時間

備考 ウェイトには、次のような定義があります。

< tWT0 - tWT8, tWT11 - tWT16 >

78K0R/Kx3-Lは、MIN.~MAX.時間内に各コマンド処理を終了し、ステータス・フレームを送出します。

MAX.時間の規定があるコマンドについては、プログラマは、受信フレームのスタート・ビットをMAX.時間までは待ち、MAX.時間経過後にタイムアウト処理を行ってください。

MAX.時間の規定がないコマンドについては、3 s程度を目安としてタイムアウト処理を行ってください。

< tWT10 >

78K0R/Kx3-Lは、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN.~MAX.時間内に次データの送信を行ってください。

MAX.時間の規定はありませんが、3 s程度を目安としてください。

5.2 78K0R/Ix3のフラッシュ・メモリ・パラメータ特性

(1) フラッシュ・メモリ・プログラミング・モード・セット時間

項 目	略 号	MIN.	TYP.	MAX.
V _{DD} to FLMD0	t _{DP}	0		
FLMD0 to RESET	t _{PR}	2 ms		
Ready start time from RESET	t _{R0}	4.4 ms		100 ms
Low level data0 (Ready) width ^注	t _{L0}	892 μs	937.5 μs	987 μs
Wait for low level data1	t ₀₁	110.6 μs		
Wait for low level data2	t ₁₂	4.5 μs		
Wait for Reset command	t _{2C}	608.1 μs		
Low level data1 / data2 width ^注	t _{L1, tL2}		937.5 μs	

注 ロウ・レベル幅は、9600 bps時の00Hデータ幅と同じです（スタート・ビットを含むため、9ビットの“0”データとなります）。

t_{L0}は、78K0R/Ix3のファームウェアより送信されたデータのロウ・レベル幅です。t_{L1}とt_{L2}は、フラッシュ・プログラマより送信されたデータのロウ・レベル幅です。

(2) プログラミング特性

ウエイト	条 件	略 号	MIN.	MAX.
データ・フレーム~データ・フレーム	データ・フレーム受信 ^{注1}	t _{DR}	9.3 μs	
			1.9 μs	
	データ・フレーム送信	t _{DT}	0 ^{注2}	
ステータス・フレーム送信~データ・フレーム送信	-	t _{FD1}	0 ^{注2}	
ステータス・フレーム送信~データ・フレーム受信(1)	Programmingコマンド	t _{FD2}	2.3 μs	
ステータス・フレーム送信~データ・フレーム受信(2)	Verifyコマンド	t _{FD3}	83.8 μs	
ステータス・フレーム送信~データ・フレーム受信(3)	Security Setコマンド	t _{FD4}	236.2 μs	
ステータス・フレーム送信~コマンド・フレーム受信	注3	t _{COM}	13.2 μs	
			2.6 μs	

注1. フラッシュ・メモリ・プログラミング・モードに設定後、プログラマのBaud Rate Setコマンド送信完了までは、上段を適用してください。

Baud Rate Setコマンド送信後のResetコマンド送信からは、下段を適用してください。

- プログラマは連続受信許可にしておいてください。また、プログラマのタイムアウト時間は、3 s以上にしてください。

注3. フラッシュ・メモリ・プログラミング・モードに設定後，プログラムのBaud Rate Setコマンド送信後のResetコマンド送信完了までは上段を適用してください。

上記Resetコマンド送信後の次コマンド送信からは，下段を適用してください。

備考 ウェイトには，次のような定義があります。

< tDR, tFD2, tFD3, tFD4, tCOM >

78K0R/lx3は，直前の通信完了後，MIN.後から次の通信が可能となります。

プログラマは，直前の通信完了後，MIN. ~ MAX.時間内に次データの送信を行ってください。

MAX.時間の規定はありませんが，3 s程度を目安としてください。

< tDT, tFD1 >

78K0R/lx3は，直前の通信完了後，MIN.後から次の通信が可能となります。

プログラマは，直前の通信完了後，MIN.時間内に次のデータが受信可能なように準備を完了してください。

MAX.時間の規定はありませんが，3 s程度を目安としタイムアウトを設定してください。

(3) コマンド特性

コマンド	略号	条件	MIN.	MAX.
Reset	t _{WT0}	-	0 ^{注1}	
Chip Erase	t _{WT1}	-	(34.8 + 1.8 × 全ブロック数) ms	(877.8 + 56.3 × 全ブロック数) ms
Block Erase	t _{WT2} ^{注2}	-	10.6 ms	(0.8 + 251.9 × 同時選択消去の実行回数 + 55.0 × 消去するブロック数) ms
Programming	t _{WT3}	-	0 ^{注1}	
	t _{WT4} ^{注3}	-	1.6 ms	41.9 ms
	t _{WT5} ^{注4}	ブロック0	30.7 ms	633.5 ms
ブロック0以外		4.3 ms	6.7 ms	
Verify	t _{WT6}	-	0 ^{注1}	
	t _{WT7} ^{注3}	-	0 ^{注1}	
Block Blank Check	t _{WT8} ^{注4}	-	2.0 ms	3.7 ms
Baud Rate Set	t _{WT10}	-	205.3 μs	
Silicon Signature	t _{WT11}	-	0 ^{注1}	
Version Get	t _{WT12}	-	0 ^{注1}	
Security Set	t _{WT13}	-	0 ^{注1}	
	t _{WT14}	-	7.5 μs	14.1 μs
	t _{WT15}	-	2.6 μs	626.8 ms
Checksum	t _{WT16}	-	0 ^{注1}	

注1. プログラマは，コマンド・フレーム送信前に受信許可にしておいてください。

2. 同時選択消去の実行回数の求め方に関しては，5.4 Block Eraseコマンドにおける同時選択消去についてを参照してください。
3. 256バイトの場合の時間
4. 1ブロックの場合の時間

備考 ウェイトには、次のような定義があります。

< tWT0 – tWT8, tWT11 – tWT16 >

78K0R/Ix3は、MIN. ~ MAX.時間内に各コマンド処理を終了し、ステータス・フレームを送出します。

MAX.時間の規定があるコマンドについては、プログラマは、受信フレームのスタート・ビットをMAX.時間までは待ち、MAX.時間経過後にタイムアウト処理を行ってください。

MAX.時間の規定がないコマンドについては、3 s程度を目安としてタイムアウト処理を行ってください。

< tWT10 >

78K0R/Ix3は、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN. ~ MAX.時間内に次データの送信を行ってください。

MAX.時間の規定はありませんが、3 s程度を目安としてください。

5.3 78K0R/Kx3-Cのフラッシュ・メモリ・パラメータ特性

(1) フラッシュ・メモリ・プログラミング・モード・セット時間

項 目	略 号	MIN.	TYP.	MAX.
V _{DD} to FLMD0	t _{DP}	0		
FLMD0 to RESE \bar{T}	t _{PR}	2 ms		
Ready start time from RESE \bar{T}	t _{R0}	4.4 ms		100 ms
Low level data0 (Ready) width ^注	t _{L0}	892 μ s	937.5 μ s	987 μ s
Wait for low level data1	t ₀₁	110.6 μ s		
Wait for low level data2	t ₁₂	4.5 μ s		
Wait for Reset command	t _{2C}	608.1 μ s		
Low level data1 / data2 width ^注	t _{L1, tL2}		937.5 μ s	

注 ロウ・レベル幅は、9600 bps時の00Hデータ幅と同じです（スタート・ビットを含むため、9ビットの“0”データとなります）。

t_{L0}は、78K0R/Kx3-Cのファームウェアより送信されたデータのロウ・レベル幅です。t_{L1}とt_{L2}は、フラッシュ・プログラマより送信されたデータのロウ・レベル幅です。

(2) プログラミング特性

ウェイト	条 件	略 号	MIN.	MAX.
データ・フレーム～データ・フレーム	データ・フレーム受信 ^{注1}	t _{DR}	9.3 μ s	
			1.9 μ s	
	データ・フレーム送信	t _{DT}	0 ^{注2}	
ステータス・フレーム送信～データ・フレーム送信	-	t _{FD1}	0 ^{注2}	
ステータス・フレーム送信～データ・フレーム受信(1)	Programmingコマンド	t _{FD2}	2.3 μ s	
ステータス・フレーム送信～データ・フレーム受信(2)	Verifyコマンド	t _{FD3}	83.8 μ s	
ステータス・フレーム送信～データ・フレーム受信(3)	Security Setコマンド	t _{FD4}	236.2 μ s	
ステータス・フレーム送信～コマンド・フレーム受信	注3	t _{COM}	13.2 μ s	
			2.6 μ s	

注1. フラッシュ・メモリ・プログラミング・モードに設定後、プログラマのBaud Rate Setコマンド送信完了まで

は、上段を適用してください。

Baud Rate Setコマンド送信後のResetコマンド送信からは、下段を適用してください。

注2. プログラムは連続受信許可にしておいてください。また、プログラムのタイムアウト時間は、3 s以上にして
ください。

3. フラッシュ・メモリ・プログラミング・モードに設定後、プログラムのBaud Rate Setコマンド送信後のReset
コマンド送信完了までは上段を適用してください。

上記Resetコマンド送信後の次コマンド送信からは、下段を適用してください。

備考 ウェイトには、次のような定義があります。

< tDR, tFD2, tFD3, tFD4, tCOM >

78K0R/Kx3-Cは、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN. ~ MAX.時間内に次データの送信を行ってください。

MAX.時間の規定はありませんが、3 s程度を目安としてください。

< tDT, tFD1 >

78K0R/Kx3-Cは、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN.時間内に次のデータが受信可能なように準備を完了してくだ
さい。

MAX.時間の規定はありませんが、3 s程度を目安としタイムアウトを設定してください。

(3) コマンド特性

コマンド	略号	条件	MIN.	MAX.
Reset	t _{WT0}	-	0 ^{注1}	
Chip Erase	t _{WT1}	-	(34.8 + 1.8 × 全ブロック数) ms	(877.8 + 56.3 × 全ブロック数) ms
Block Erase	t _{WT2} ^{注2}	-	10.6 ms	(0.8 + 251.9 × 同時選択消去の実行回 数 + 55.0 × 消去するブロック数) ms
Programming	t _{WT3}	-	0 ^{注1}	
	t _{WT4} ^{注3}	-	1.6 ms	41.9 ms
	t _{WT5} ^{注4}	ブロック0	30.7 ms	633.5 ms
		ブロック0以外	4.3 ms	6.7 ms
Verify	t _{WT6}	-	0 ^{注1}	
	t _{WT7} ^{注3}	-	0 ^{注1}	
Block Blank Check	t _{WT8} ^{注4}	-	2.0 ms	3.7 ms
Baud Rate Set	t _{WT10}	-	205.3 μs	
Silicon Signature	t _{WT11}	-	0 ^{注1}	
Version Get	t _{WT12}	-	0 ^{注1}	
Security Set	t _{WT13}	-	0 ^{注1}	
	t _{WT14}	-	7.5 μs	14.1 μs
	t _{WT15}	-	2.6 μs	626.8 ms
Checksum	t _{WT16}	-	0 ^{注1}	

注1. プログラムは、コマンド・フレーム送信前に受信許可にしておいてください。

2. 同時選択消去の実行回数に関するは、5.4 Block Eraseコマンドにおける同時選択消去についてを

参照してください。

注3. 256バイトの場合の時間

4. 1ブロックの場合の時間

備考 ウェイトには、次のような定義があります。

< $t_{WT0} - t_{WT8}$, $t_{WT11} - t_{WT16}$ >

78K0R/Kx3-Cは、MIN. ~ MAX.時間内に各コマンド処理を終了し、ステータス・フレームを送出します。

MAX.時間の規定があるコマンドについては、プログラマは、受信フレームのスタート・ビットをMAX.時間までは待ち、MAX.時間経過後にタイムアウト処理を行ってください。

MAX.時間の規定がないコマンドについては、3 s程度を目安としてタイムアウト処理を行ってください。

< t_{WT10} >

78K0R/Kx3-Cは、直前の通信完了後、MIN.後から次の通信が可能となります。

プログラマは、直前の通信完了後、MIN. ~ MAX.時間内に次データの送信を行ってください。

MAX.時間の規定はありませんが、3 s程度を目安としてください。

5.4 Block Eraseコマンドにおける同時選択消去について

78K0R/Kx3-L, 78K0R/lx3, 78K0R/Kx3-CのBlock Eraseコマンド実行は、複数ブロックを同時に消去する“同時選択消去”を繰り返し実行することにより実現しています。

したがって、ブロック消去コマンド実行時のウェイト時間は、“同時選択消去”の実行時間の総和となります。“同時選択消去の実行時間の総和”を算出するためには、同時選択消去の実行回数（M）を算出する必要があります。

Mは、同時に消去するブロック数（同時選択消去ブロック数）を求めながら、算出します。

次に同時選択消去ブロック数とMの求め方を記載します。

5.4.1 同時選択消去ブロック数の求め方

選択消去ブロック数は次の条件をすべて満たす、“1, 2, 4, 8, 16, 32, 64, 128”のいずれかの数値になります。

【条件1】

消去ブロック数 同時選択消去ブロック数

【条件2】

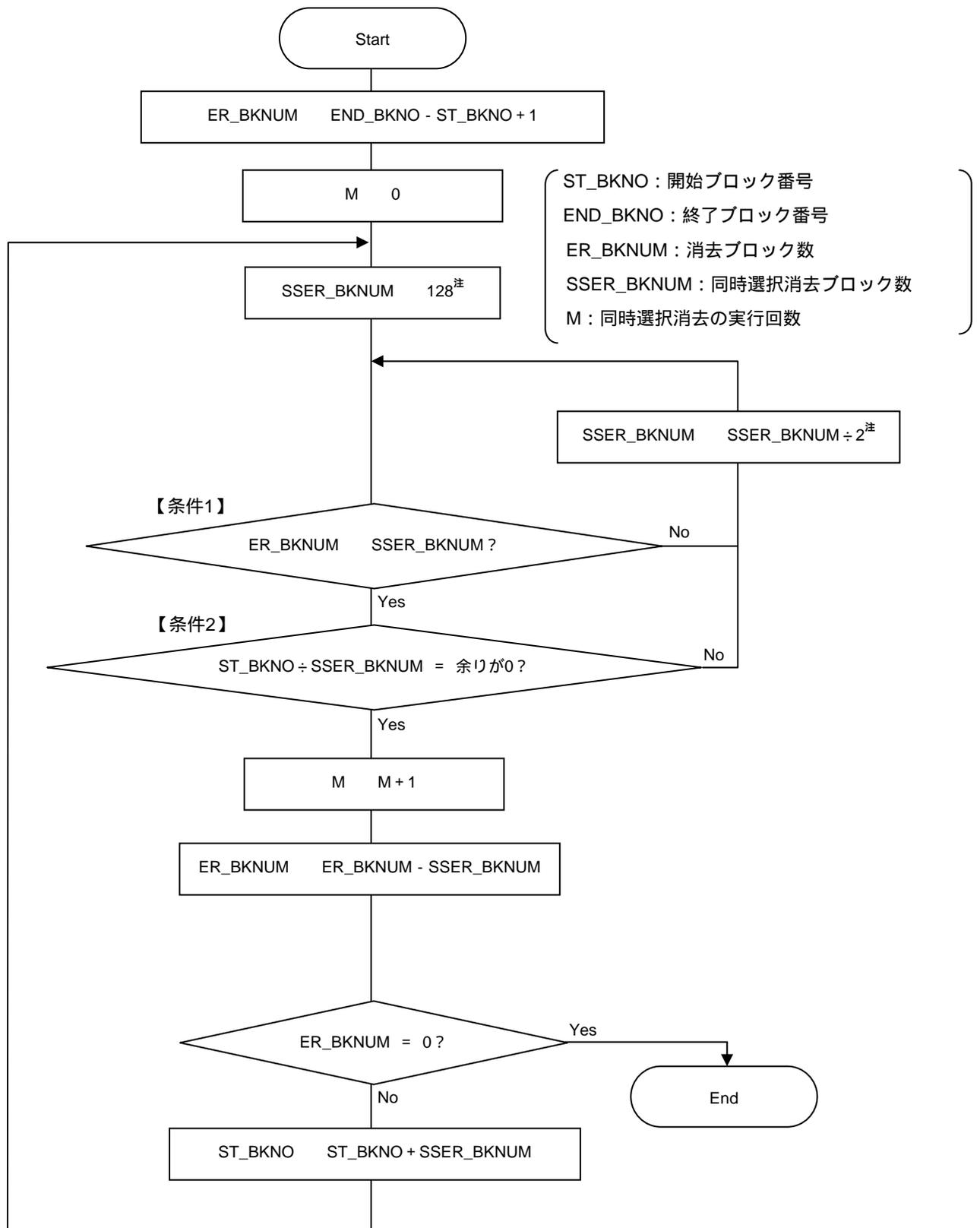
開始ブロック番号 ÷ 同時選択消去ブロック数 = 余りが0

【条件3】

【条件1】と【条件2】を満たす最も大きな数値

5.4.2 同時選択消去の実行回数 (M) の求め方

Mの算出方法をフローで表現すると次のようになります。



注 SSER_BKNUMの最大値 (128) から、【条件1】と【条件2】に当てはまる数値を、SSER_BKNUM ÷ 2しながら算出することで、【条件3】は満たされます。

例1 ブロック1~127を消去する場合 (N (消去するブロック数) = 127)

最初の開始ブロック番号は1で、消去ブロック数が127であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32, 64となります。

さらに【条件2】を満たす数値は、1となり、【条件3】を満たす数値は“1”であるため、同時選択消去ブロック数は“1”となることから、ブロック1のみ消去します。

ブロック1を消去すると、次の開始ブロック番号は2で、消去ブロック数が126であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32, 64となります。

さらに【条件2】を満たす数値は、1, 2となり、【条件3】を満たす数値は“2”であるため、同時選択消去ブロック数は“2”となることから、ブロック2~3を消去します。

ブロック2~3を消去すると、次の開始ブロック番号は4で、消去ブロック数が124であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32, 64となります。

さらに【条件2】を満たす数値は、1, 2, 4となり、【条件3】を満たす数値は“4”であるため、同時選択消去ブロック数は“4”となることから、ブロック4~7を消去します。

ブロック4~7を消去すると、次の開始ブロック番号は8で、消去ブロック数が120であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32, 64となります。

さらに【条件2】を満たす数値は、1, 2, 4, 8となり、【条件3】を満たす数値は“8”であるため、同時選択消去ブロック数は“8”となることから、ブロック8~15を消去します。

ブロック8~15を消去すると、次の開始ブロック番号は16で、消去ブロック数が112であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32, 64となります。

さらに【条件2】を満たす数値は、1, 2, 4, 8, 16となり、【条件3】を満たす数値は“16”であるため、同時選択消去ブロック数は“16”となることから、ブロック16~31を消去します。

ブロック16~31を消去すると、次の開始ブロック番号は32で、消去ブロック数が96であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32, 64となります。

さらに【条件2】を満たす数値は、1, 2, 4, 8, 16, 32となり、【条件3】を満たす数値は“32”であるため、同時選択消去ブロック数は“32”となることから、ブロック32~63を消去します。

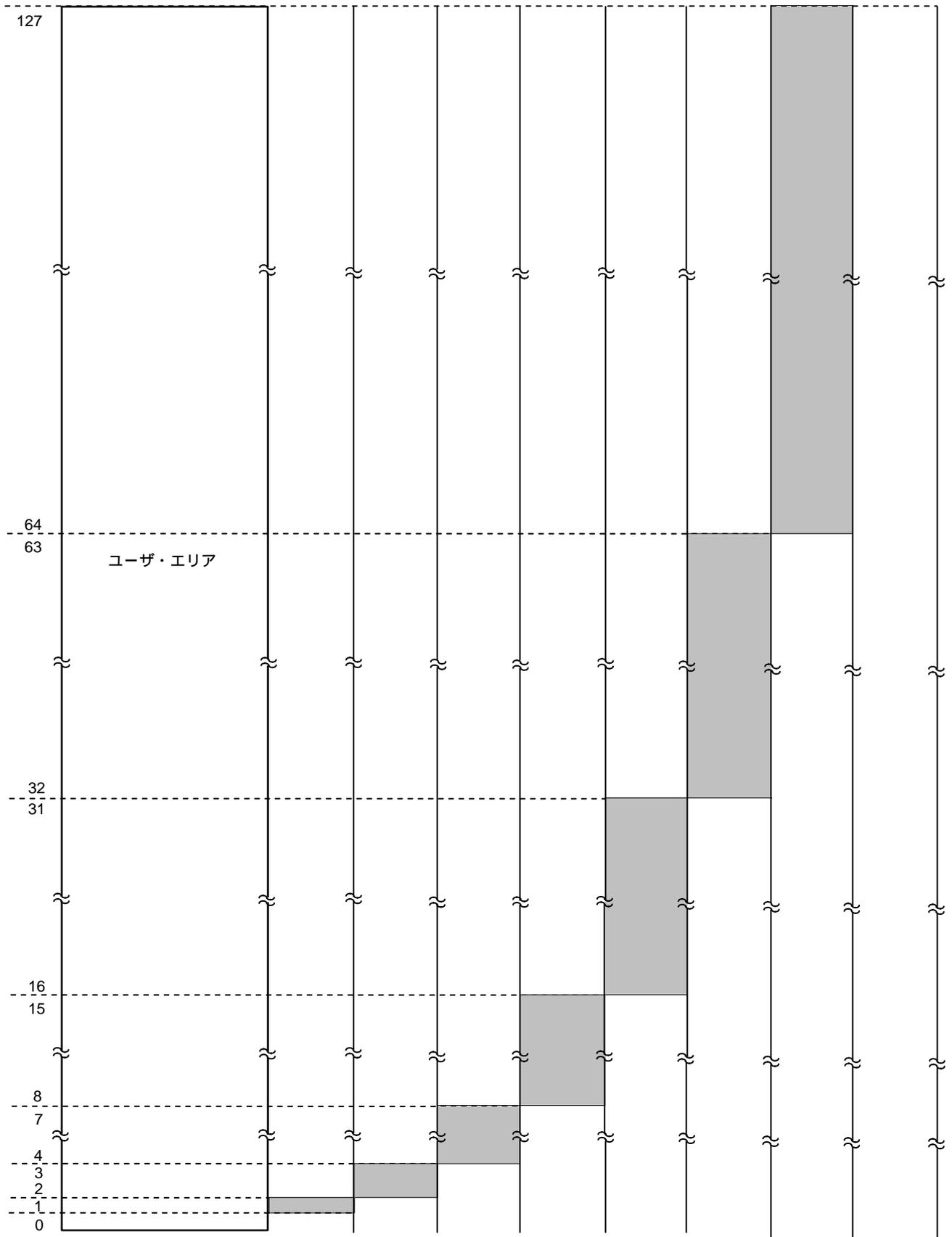
ブロック32~63を消去すると、次の開始ブロック番号は64で、消去ブロック数が64であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32, 64となります。

さらに【条件2】を満たす数値は、1, 2, 4, 8, 16, 32, 64となり、【条件3】を満たす数値は“64”であるため、同時選択消去ブロック数は“64”となることから、ブロック64~127を消去します。

以上より、ブロック1~127を消去する場合、1, 2~3, 4~7, 8~15, 16~31, 32~63, 64~127の7回、同時選択消去を実行するため、M = 7となります。

同時選択消去実行時のブロック構成（ブロック1~127を消去する場合）

<ブロック番号>



<同時選択消去可能なブロックの範囲>

例2 ブロック5~10を消去する場合 (N(消去するブロック数)=6)

最初の開始ブロック番号は5で、消去ブロック数が6であることから、【条件1】を満たす数値は、1, 2, 4となります。

さらに【条件2】を満たす数値は、1となり、【条件3】を満たす数値は“1”であるため、同時選択消去ブロック数は“1”となることから、ブロック5のみ消去します。

ブロック5を消去すると、次の開始ブロック番号は6で、消去ブロック数が5であることから、【条件1】を満たす数値は、1, 2, 4となります。

さらに【条件2】を満たす数値は、1, 2となり、【条件3】を満たす数値は“2”であるため、同時選択消去ブロック数は“2”となることから、ブロック6~7を消去します。

ブロック6~7を消去すると、次の開始ブロック番号は8で、消去ブロック数が3であることから、【条件1】を満たす数値は、1, 2となります。

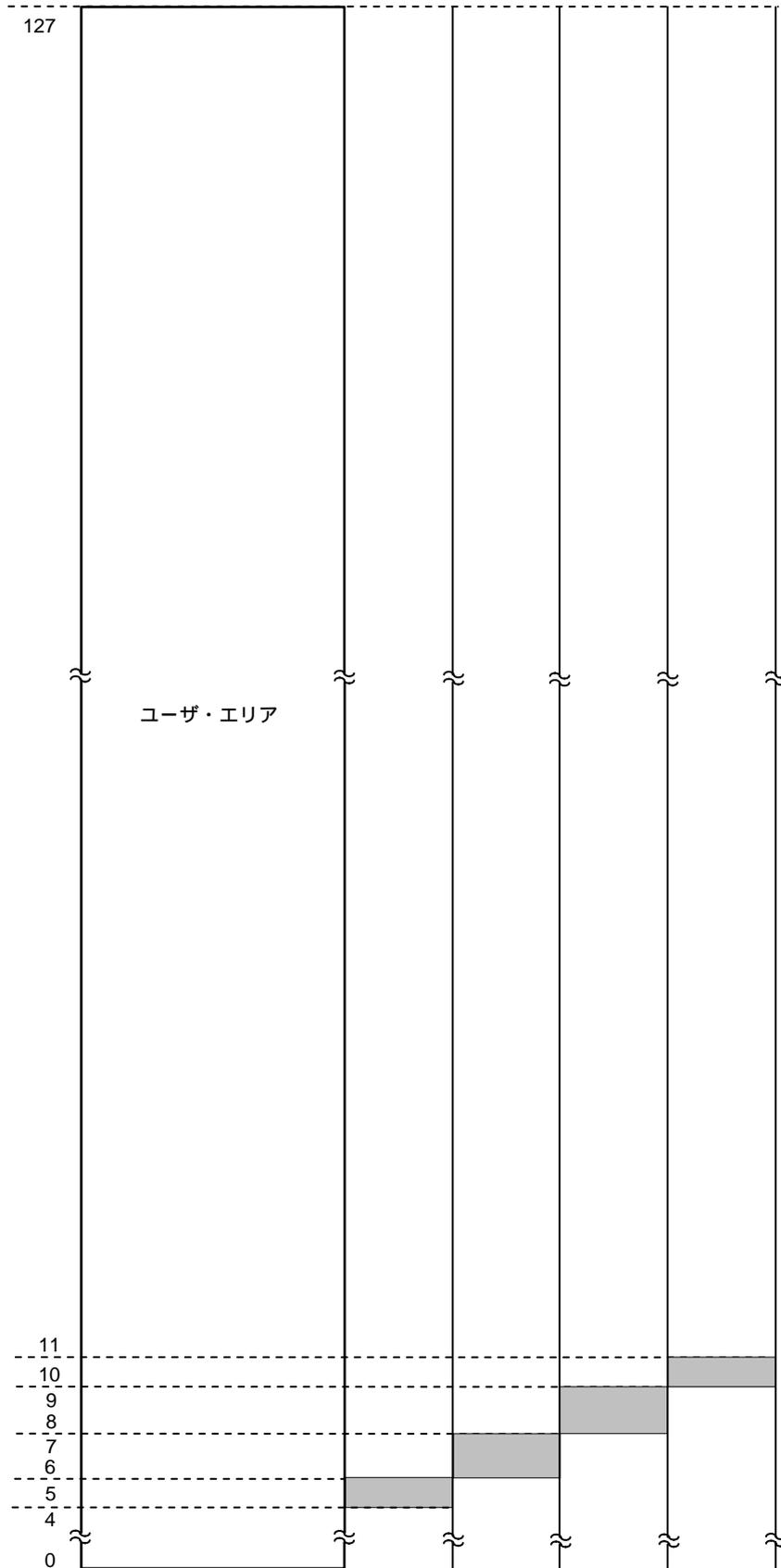
さらに【条件2】を満たす数値は、1, 2となり、【条件3】を満たす数値は“2”であるため、同時選択消去ブロック数は“2”となることから、ブロック8~9を消去する。

ブロック8~9を消去すると、次の開始ブロック番号は10で、消去ブロック数が1であることから、【条件1】を満たす数値は、1となり、これは、【条件2】と【条件3】も満たしているため、同時選択消去ブロック数は“1”となることから、ブロック10を消去する。

以上より、ブロック5~10を消去する場合、5, 6~7, 8~9, 10の4回、同時選択消去を実行するため、M=4となります。

同時選択消去実行時のブロック構成 (ブロック5~10を消去する場合)

<ブロック番号>



<同時選択消去可能なブロックの範囲>

例3 ブロック25～73を消去する場合 (N (消去するブロック数) = 49)

最初の開始ブロック番号は25で、消去ブロック数が49であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32となります。

さらに【条件2】を満たす数値は、1となり、【条件3】を満たす数値は“1”であるため、同時選択消去ブロック数は“1”となることから、ブロック25のみ消去します。

ブロック25を消去すると、次の開始ブロック番号は26で、消去ブロック数が48であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32となります。

さらに【条件2】を満たす数値は、1, 2となり、【条件3】を満たす数値は“2”であるため、同時選択消去ブロック数は“2”となることから、ブロック26～27を消去します。

ブロック26～27を消去すると、次の開始ブロック番号は28で、消去ブロック数が46であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32となります。

さらに【条件2】を満たす数値は、1, 2, 4となり、【条件3】を満たす数値は“4”であるため、同時選択消去ブロック数は“4”となることから、ブロック28～31を消去します。

ブロック28～31を消去すると、次の開始ブロック番号は32で、消去ブロック数が42であることから、【条件1】を満たす数値は、1, 2, 4, 8, 16, 32となります。

さらに【条件2】を満たす数値は、1, 2, 4, 8, 32となり、【条件3】を満たす数値は“32”であるため、同時選択消去ブロック数は“32”となることから、ブロック32～63を消去します。

ブロック32～63を消去すると、次の開始ブロック番号は64で、消去ブロック数が10であることから、【条件1】を満たす数値は、1, 2, 4, 8となります。

さらに【条件2】を満たす数値は、1, 2, 4, 8となり、【条件3】を満たす数値は“8”であるため、同時選択消去ブロック数は“8”となることから、ブロック64～71を消去します。

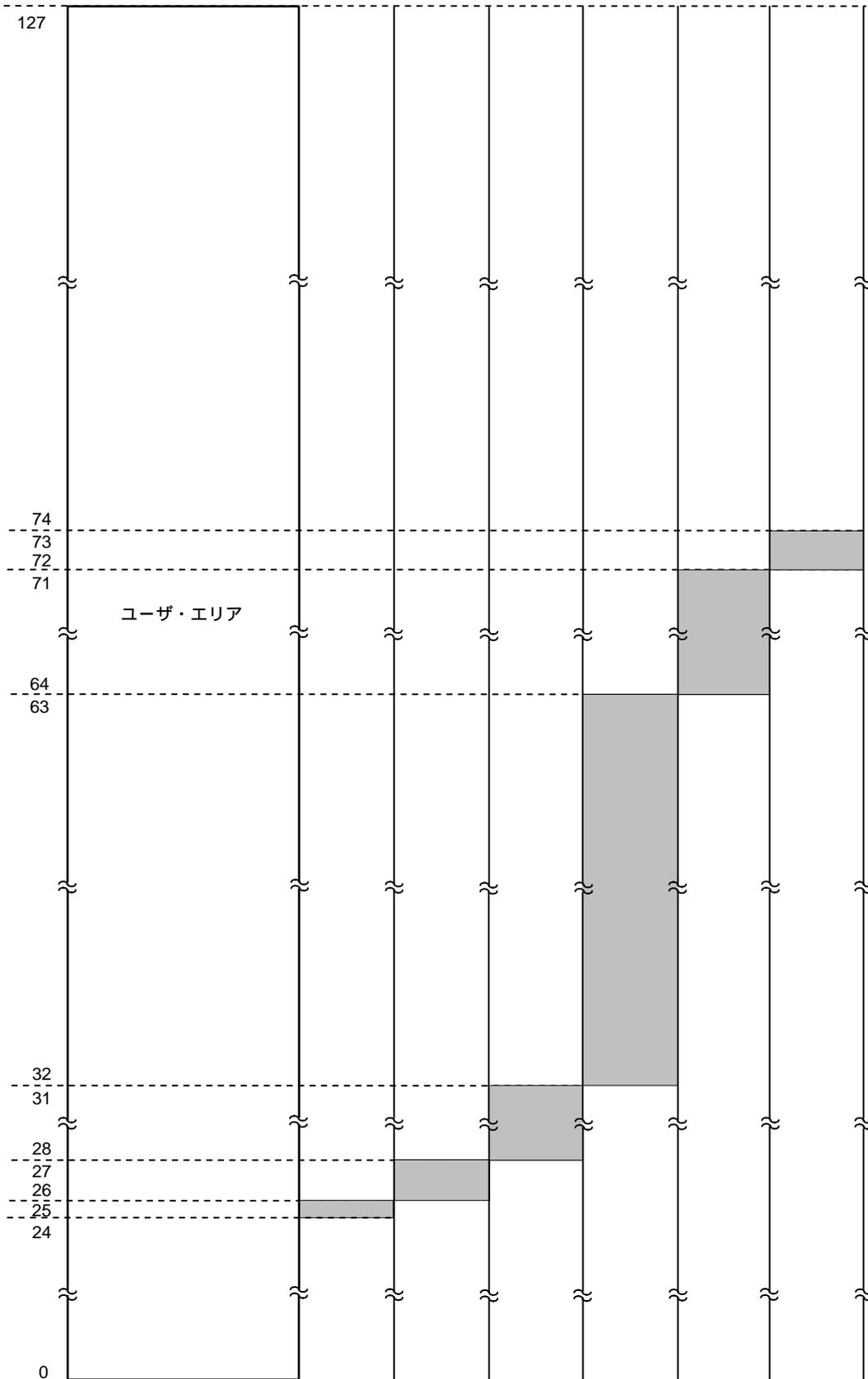
ブロック64～71を消去すると、次の開始ブロック番号は72で、消去ブロック数が2であることから、【条件1】を満たす数値は、1, 2となります。

さらに【条件2】を満たす数値は、1, 2となり、【条件3】を満たす数値は“2”であるため、同時選択消去ブロック数は“2”となることから、ブロック72～73を消去します。

以上より、ブロック25～73を消去する場合、25, 26～27, 28～31, 32～63, 64～71, 72～73の6回消去されるため、M = 6となります。

同時選択消去実行時のブロック構成 (ブロック25~73を消去する場合)

<ブロック番号>

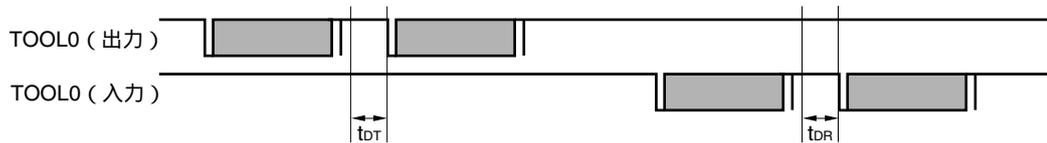


<同時選択消去可能なブロックの範囲>

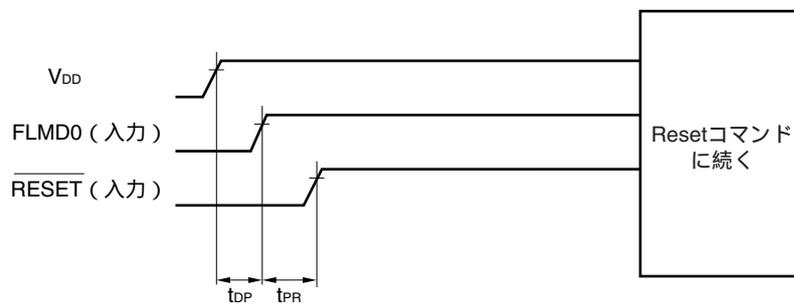
5.5 UART通信方式

次に示す図では説明のため、TOOL0を2本に分けて記載していますが、実際は単線です。TOOL0のV_{DD}レベルは、プルアップ抵抗によって実現します（端子はHi-Z）。

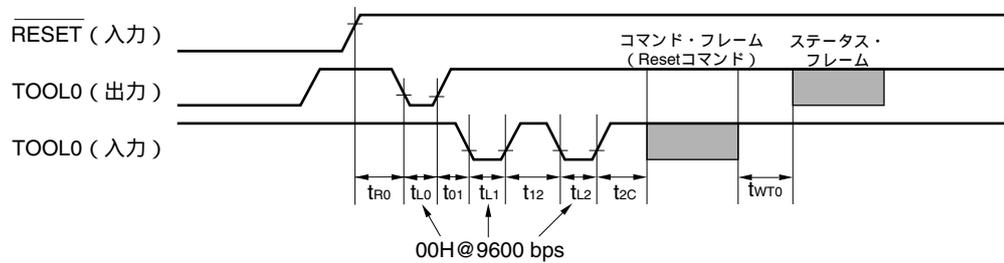
(a) データ・フレーム



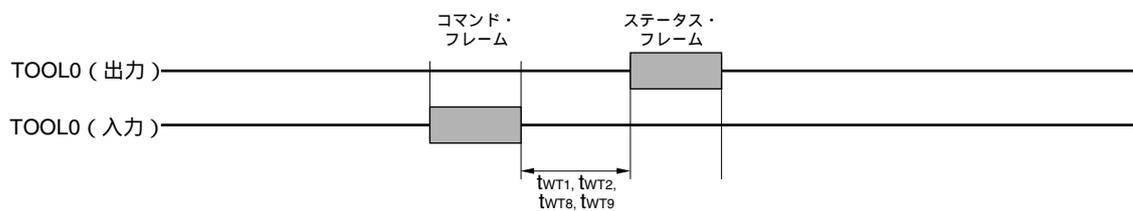
(b) プログラミング・モード設定



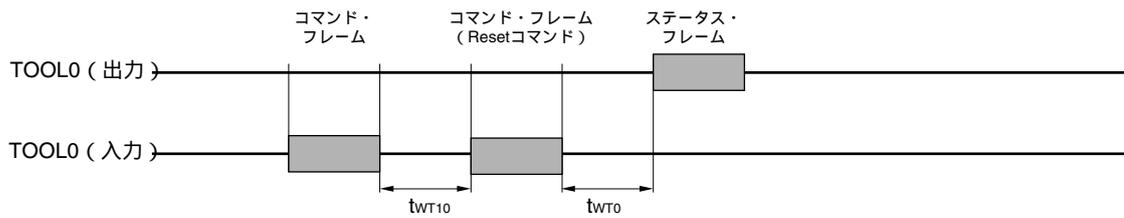
(c) Resetコマンド



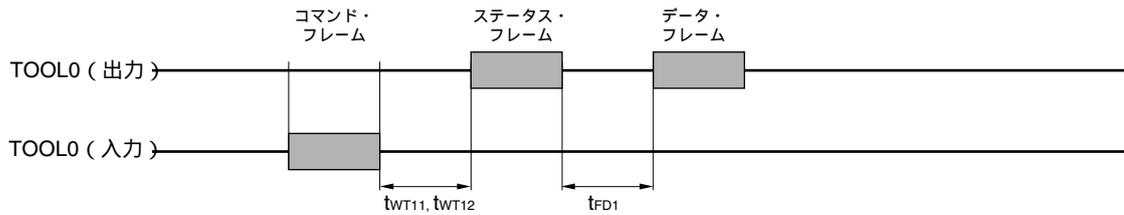
(d) Chip Eraseコマンド / Block Eraseコマンド / Block Blank Checkコマンド / Oscillating Frequency Setコマンド



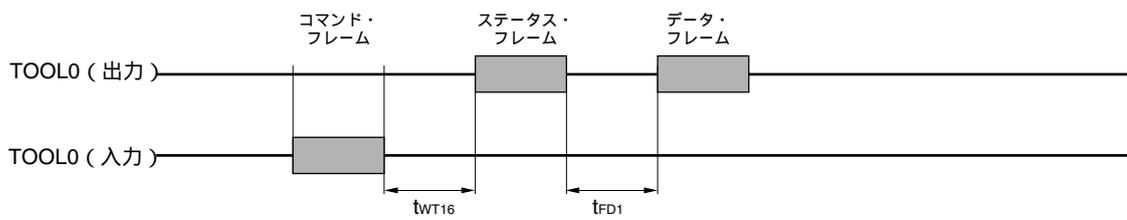
(e) Baud Rate Setコマンド



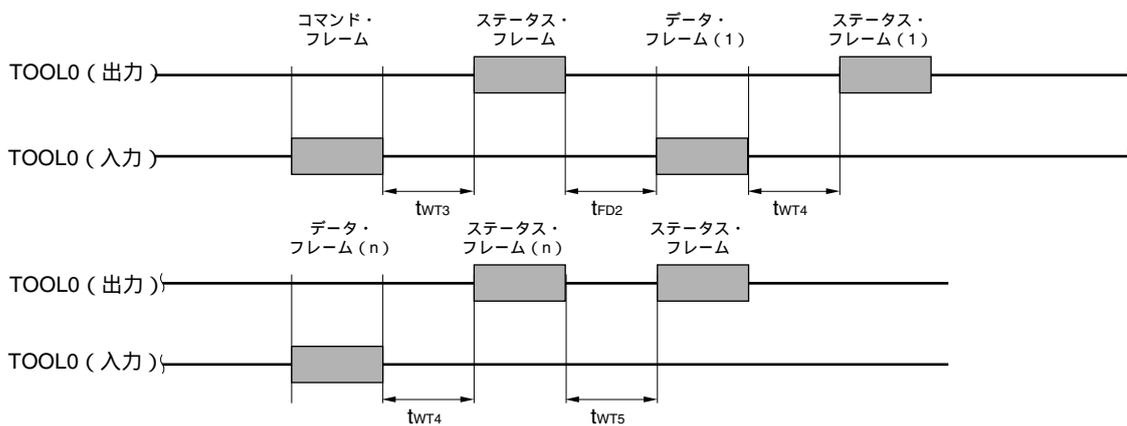
(f) Silicon Signatureコマンド/Version Getコマンド



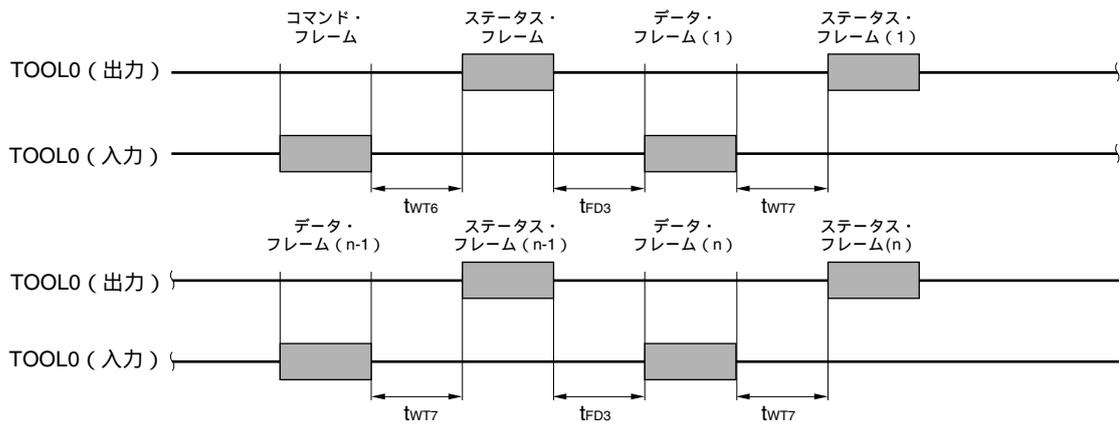
(g) Checksumコマンド



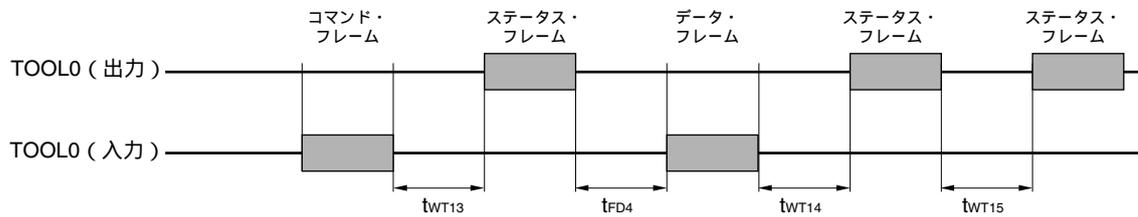
(h) Programmingコマンド



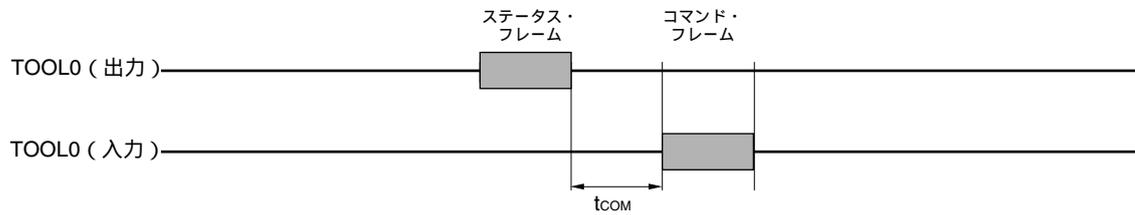
(i) Verifyコマンド



(j) Security Setコマンド



(k) コマンド・フレーム送信前のウエイト



付録A 参考回路図

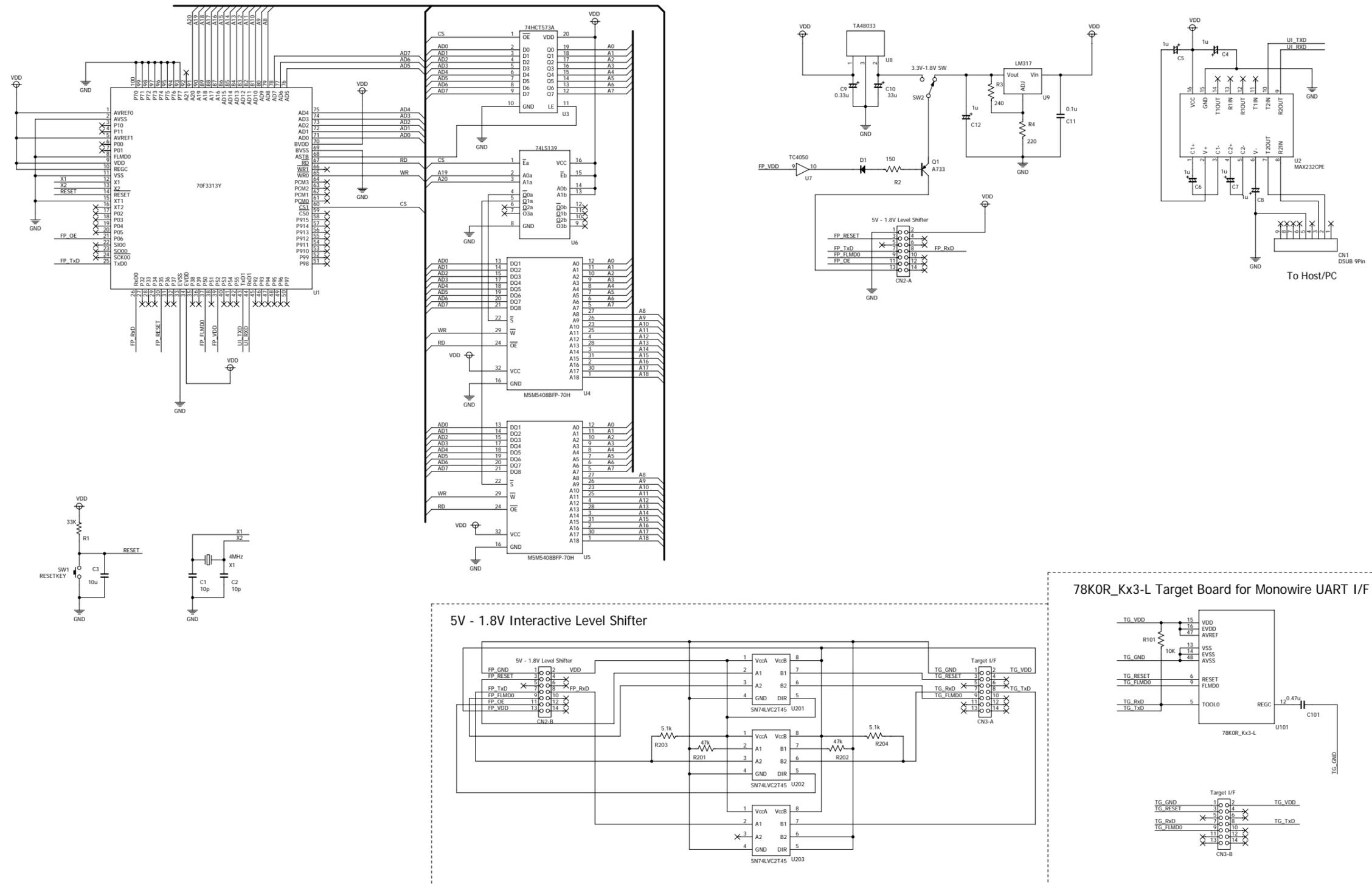
プログラマと78K0R/Kx3-Lの参考回路図を図A - 1, A - 2に示します。

〔メモ〕

図A-1 プログラマと78K0R/Kx3-Lの参考回路図 (メイン・ボード)

78K0R_Kx3-L Flash Programmer Sample Application Main Board for Monowire UART I/F
(Wide-voltage mode)

(VDD = 5.0V)



備考 回路図中の未使用端子に関しては、各製品のユーザーズ・マニュアルに従い、端子処理を行ってください。

(メモ)

【発 行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話（代表）：044(435)5111

—— お問い合わせ先 ——

【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

【営業関係，技術関係お問い合わせ先】

半導体ホットライン

(電話：午前 9:00～12:00，午後 1:00～5:00)

電 話 : 044-435-9494

E-mail : info@necel.com

【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか，NECエレクトロニクスの販売特約店へお申し付けください。
