

【注意事項】

統合開発環境 CS+

概要

統合開発環境 CS+の使用上の注意事項を連絡します。

1. CC-RL のベリファイ指定オプションに関する注意事項

1. CC-RL のベリファイ指定オプションに関する注意事項

1.1 該当製品

CS+ for CC 共通部分 V7.00.00

CC-RL V1.07.00

1.2 内容

ヘキサ出力オプションの設定で、[出力アドレスが内部 ROM、データフラッシュ内にあるかチェックする]の設定を「はい(-CHECK_OUTPUT_ROM_AREA)」に設定してビルドを実行すると、「E0562006:Option "check_output_rom_area" is ineffective without option "device"」のメッセージを出力してビルドエラーが発生します。

1.3 発生条件

下記の条件を満たす場合、ビルド時にエラーが発生します。

[ヘキサ出力オプション]タブの[ベリファイ]カテゴリにある[出力アドレスが内部 ROM、データフラッシュ内にあるかチェックする]の設定を「はい(-CHECK_OUTPUT_ROM_AREA)」に設定する。

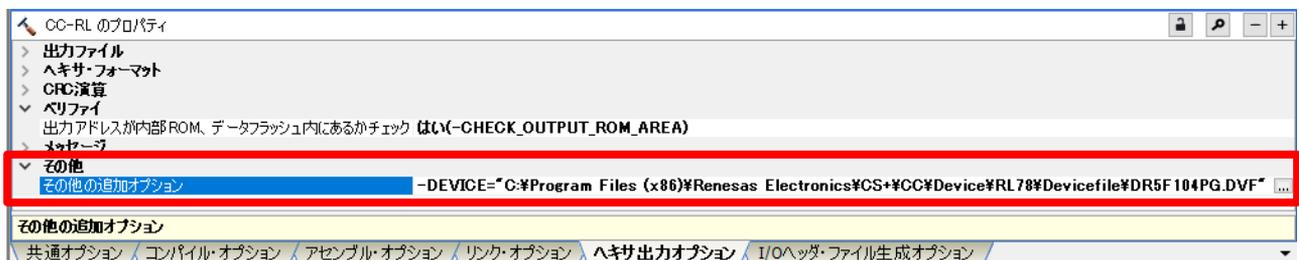
1.4 回避策

[ヘキサ出力オプション]タブの[その他]カテゴリにある[その他の追加オプション]の設定で、**-DEVICE** オプションを使用してデバイス・ファイル名をフルパスで指定することにより回避可能です。

設定例：R5F104PG 用のデバイス・ファイル名を使用する場合

赤枠内で以下を指定してください。

`-DEVICE="C:\Program Files (x86)\Renesas Electronics\CS+\CC\Device\RL78\Devicefile\DR5F104PG.DVF"`



なお、プロジェクトで使用しているデバイス・ファイル名、パス情報は、CS+のプロジェクト・ツリーに表示されているマイクロコントローラ・ノードのマイクロコントローラ情報から確認できます。



1.5 恒久対策

CS+ for CC 共通部分 V8.01.00 で改修予定です。(2019年1月公開予定)

以上

改訂記録

| Rev. | 発行日 | 改訂内容 | |
|------|------------|------|------|
| | | ページ | ポイント |
| 1.00 | 2018.09.01 | - | 新規発行 |
| | | | |

ルネサス エレクトロニクス株式会社

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

■総合お問い合わせ先

<https://www.renesas.com/contact/>

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

すべての商標および登録商標は、それぞれの所有者に帰属します。