

## Renesas Peripheral Driver Library および Peripheral Driver Generator ご使用上のお願い --BCLK端子出力クロックの分周設定時 の注意事項--

Renesas Peripheral Driver LibraryおよびPeripheral Driver Generatorの使用上の注意事項を連絡します。

- BCLK端子出力クロックの分周設定時の注意事項

### 1. 該当製品

- RX210 Group Renesas Peripheral Driver Library V.1.01
- RX630 Group Renesas Peripheral Driver Library V.1.00
- Peripheral Driver Generator V.2.03以降

### 2. 内容

次の場合、BCLK端子出力クロックの分周が正しく設定されません。

#### 2.1 Renesas Peripheral Driver Libraryの場合

SCKCR3レジスタに設定されているクロック源と、R\_CGC\_Set関数の第1引数に設定するシステムクロック源が同じ場合、第2引数で "PDL\_CGC\_BCLK\_DIV\_1" または "PDL\_CGC\_BCLK\_DIV\_2" を指定しても設定が反映されません。

#### 2.2 Peripheral Driver Generator V.2.03以降の場合

RX210またはRX630グループで、SCKCR3レジスタに設定されているクロック源と、Peripheral Driver Generatorの「内部クロックソース」で選択したクロックが同じ場合、R\_PG\_Clock\_Set関数を呼び出しても「BCLK端子出力」で指定した設定が反映されません。

### 3. 回避策

### 3.1 RX210 Group Renesas Peripheral Driver Libraryの場合

SCKCR3レジスタに設定されているクロック源が、R\_CGC\_Set関数の第1引数に設定するシステムクロック源と同じにならないようにしてください。

R\_CGC\_Set関数およびR\_CGC\_Control関数を使用して現在のクロック源を変更した後、改めてR\_CGC\_Set関数およびR\_CGC\_Control関数でBCLK端子出力の分周およびシステムクロック源を設定してください。

### 3.2 RX630 Group Renesas Peripheral Driver Libraryの場合

本問題を改修した、RX630 Group Renesas Peripheral Driver Library V.1.10をご使用ください。

RX630 Group Renesas Peripheral Driver Library V.1.10 を2013年4月1日にリリースしました。(4月5日サンプルプログラム掲載予定)

詳細はRENESAS TOOL NEWS 資料番号130401/tn7を参照ください。

以下のURLでも参照できます。(4月2日から公開予定)

<https://www.renesas.com/search/keyword-search.html#genre=document&q=130401tn7>

### 3.3 Peripheral Driver Generatorの場合

R\_PG\_Clock\_Set関数を呼び出した後、SCKCR.PSTOP1ビット および BCKCR.BCLKDIVビットをユーザプログラムで直接変更してください。

## 4. 恒久対策

RX630 Group Renesas Peripheral Driver Libraryは、V.1.10で改修済です。

以下の製品については、今後のバージョンで改修する予定です。

- RX210 Group Renesas Peripheral Driver Library
- Peripheral Driver Generator

---

#### [免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。