

V850 シリーズ マイクロコンピュータ (USB ファンクション内蔵品)

R01AN0684JJ0200
Rev.2.00
2011.06.10

USB CDC (コミュニケーション・デバイス・クラス) ドライバ編

要旨

このアプリケーション・ノートは、V850 シリーズマイクロコンピュータ (USB ファンクション内蔵品) に内蔵の USB ファンクション・コントローラ用に作成された CDC (コミュニケーション・デバイス・クラス) 用サンプル・ドライバについて説明します。

主に次に示す内容で構成されます。

- サンプル・ドライバの仕様
- サンプル・ドライバを利用したアプリケーション・プログラム開発のための環境
- サンプル・ドライバを利用するための参考情報

動作確認デバイス

V850E/IH4(uPD70F3924)搭載 QB-850EIH4H-TB

V850ES/JH3-E(uPD70F3783)搭載 TK-850/JH3E+NET

V850ES/JG3-L(uPD70F3796)搭載 TK-850/JG3L+USB

V850ES/JC3-H(uPD70F3813)搭載 TK-850/JC3H(TK-850BASE+LB-850/JC3H)

V850ES/JG3-H(uPD70F3760)搭載 TK-850/JG3H

V850ES/JH3-U(uPD70F3769)搭載 TK-850/JH3U+SP

目次

1. はじめに.....	2
2. 概 説.....	3
3. USBの概要.....	7
4. サンプル・ドライバの仕様.....	14
5. サンプル・アプリケーションの仕様.....	58
6. 開発環境.....	62
7. サンプル・ドライバの応用.....	83
8. スタータ・キット概説.....	91

1. はじめに

1.1 注意

このアプリケーション・ノートで使用するサンプル・プログラムはあくまで参考用のものであり、当社がこの動作を保証するものではありません。

サンプル・プログラムを使用する場合、ユーザのセット上で十分な評価をしたうえで使用してください。

1.2 対象者

このアプリケーション・ノートは、V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)の機能を理解し、それをを用いたアプリケーション・システムを開発しようとするユーザを対象とします。

1.3 目的

このアプリケーション・ノートは、V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)に内蔵の USB ファンクション・コントローラを使用するためのサンプル・ドライバの仕様をユーザに理解していただくことを目的とします。

1.4 構成

このアプリケーション・ノートは、大きく分けて次の内容で構成しています。

- USB 規格の概要
- サンプル・ドライバの仕様
- 開発環境
- サンプル・ドライバの応用

1.5 読み方

このマニュアルの読者には、電気、論理回路、およびマイクロコントローラに関する一般知識を必要とします。

- V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)のハードウェア機能、および電气的特性を知りたいとき
 - 別冊の対象となる V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)のユーザーズ・マニュアル ハードウェア編を参照してください。
- V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)の命令機能を知りたいとき
 - 別冊の V850ES ユーザーズ・マニュアル アーキテクチャ編, V850E ユーザーズ・マニュアル アーキテクチャ編を参照してください。

2. 概 説

このアプリケーション・ノートは、V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)に内蔵の USB ファンクション・コントローラ用に作成された CDC (コミュニケーション・デバイス・クラス) 用サンプル・ドライバについて説明します。主に次に示す内容で構成されます。

- サンプル・ドライバの仕様
- サンプル・ドライバを利用したアプリケーション・プログラム開発のための環境
- サンプル・ドライバを利用するための参考情報

この章では、サンプル・ドライバの概要と、適用対象となるマイクロコントローラについて説明します。

2.1 概 要

2.1.1 USBファンクション・コントローラの特徴

サンプル・ドライバの制御の対象である V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)の USB ファンクション・コントローラには、次のような特徴があります。

- USB (Universal Serial Bus Specification) 2.0 に準拠
- フル・スピード (12 Mbps) デバイスとして動作
- エンドポイントを次のように構成

表 2-1 V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)のエンドポイント構成

エンドポイント名	FIFO サイズ (バイト)	転送タイプ	備考
Endpoint0 Read	64	コントロール転送 (IN)	—
Endpoint0 Write	64	コントロール転送 (OUT)	—
Endpoint1	64x2	バルク転送 1 (IN)	2 バッファ構成
Endpoint2	64x2	バルク転送 1 (OUT)	2 バッファ構成
Endpoint3	64x2	バルク転送 2 (IN)	2 バッファ構成
Endpoint4	64x2	バルク転送 2 (OUT)	2 バッファ構成
Endpoint7	8	インタラプト転送 (IN)	—

- USB 標準リクエストには自動応答 (一部のリクエストを除く)
- バス・パワーとセルフ・パワーを選択可能
- 内部クロックと外部クロックを選択可能 (注 1)
 - V850ES/Jx3-H, Jx3-U, Jx3-E, Jx3-L :
 - 内部クロック : 外部 6 MHz×内部 8 通倍 (48 MHz)
 - 外部クロック : UCLK 端子へ入力 (fUSB = 48 MHz)
 - V850E/Ix4-H :
 - 内部クロック : PLL(96MHz)出力の 2 分周 (48 MHz)
 - 外部クロック : UCLK 端子へ入力 (fUSB = 48 MHz)

(注 1) サンプル・ドライバでは内部クロックを選択します。

2.1.2 サンプル・ドライバの特徴

V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)向け CDC (コミュニケーション・デバイス・クラス) 用サンプル・ドライバには、次のような特徴があります。機能や動作の詳細は第4章 サンプル・ドライバの仕様を参照してください。

- USB コミュニケーション・デバイス・クラス Ver.1.1 の Abstract Control Model に準拠
- 仮想 COM デバイスとして動作
- 次を示すサイズのメモリを占有 (ベクタ・テーブルを除く)
 - V850ES/Jx3-H, Jx3-U, Jx3-E, Jx3-L
 - ROM : 約 4.4 K バイト
 - RAM : 約 0.8 K バイト
 - V850E/Ix4-H
 - ROM : 約 4.0 K バイト
 - RAM : 約 0.8 K バイト

2.1.3 サンプル・ドライバの構成

各サンプル・ドライバは次のようなファイルで構成されています。

(1) PM+版

PM+版サンプル・ドライバのファイル構成は、以下のようになっています。

表 2-2 PM+版サンプル・ドライバのファイル構成

フォルダ	ファイル	概要
src	main.c	メイン・ルーチン, 初期化, サンプル・アプリケーション
	usbf850.c	USB 初期化, エンドポイント制御, バルク転送, コントロール転送
	usbf850_communication.c	CDC 固有処理
	monitor.s	MINICUBE2 用モニタ領域確保 (V850E/Ix4-H のみ)
include	main.h	main.c 関数プロトタイプ宣言
	usbf850.h	usbf850.c 関数プロトタイプ宣言
	usbf850_communication.h	usbf850_communication.c 関数プロトタイプ宣言
	usbstrg_desc.h	ディスクリプタ定義
	usbf850_errno.h	エラー・コード定義
	usbf850_types.h	ユーザ型宣言
Inf ファイル	XXX_CDC_VISTA.inf	Windows®Vista®用 INF ファイル ****の部分は各マイコン名が入ります : JH3E, JG3L, JC3H, JG3H, JH3U, IH4H
	XXX_CDC_WIN7.inf	Windows7®用 INF ファイル ****の部分は各マイコン名が入ります : JH3E, JG3L, JC3H, JG3H, JH3U, IH4H
	XXX_CDC_XP.inf	Windows XP®用 INF ファイル ****の部分は各マイコン名が入ります : JH3E, JG3L, JC3H, JG3H, JH3U, IH4H

備考 この他、PM+ (ルネサスエレクトロニクス製統合開発ツール) 用プロジェクト関連ファイル一式も同梱されています。詳細は「6.2.1 ホスト環境整備」を参照してください。

2.2 V850 シリーズ マイクロコントローラ(USBファンクション内蔵品)

サンプル・ドライバの制御の対象である V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)の詳細については、該当する製品のユーザーズマニュアル ハードウェア編を参照してください。

2.2.1 適用製品

サンプル・ドライバは、次に示す製品に適用できます。

表 2-3 V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)製品一覧(1/2)

愛称	品名	内蔵メモリ		内蔵USB機能	割り込み		UM
		フラッシュ・メモリ	RAM (注2)		内部 (注3)	外部 (注3)	
V850ES/JG3-H	μ PD70F3760	256 KB	40 KB	Function	69	17	ユーザーズ・マニュアル V850ES/JG3-H,V850ES/JH3 -H ハードウェア編 (R01UH0042JJ)
	μ PD70F3761	384 KB	48 KB	Function	69	17	
	μ PD70F3762	512 KB	56 KB	Function	69	17	
	μ PD70F3770	256 KB	40 KB	Function	73	17	
V850ES/JH3-H	μ PD70F3765	256 KB	40 KB	Function	69	20	
	μ PD70F3766	384 KB	48 KB	Function	69	20	
	μ PD70F3767	512 KB	56 KB	Function	69	20	
	μ PD70F3771	256 KB	40 KB	Function	73	20	
V850ES/JG3-U	μ PD70F3763	384 KB	48 KB	Function, Host	72	15	ユーザーズ・マニュアル V850ES/JG3-U,V850ES/JH3 -U ハードウェア編 (R01UH0043JJ)
	μ PD70F3764	512 KB	56 KB	Function, Host	72	15	
V850ES/JH3-U	μ PD70F3768	384 KB	48 KB	Function, Host	72	20	
	μ PD70F3769	512 KB	56 KB	Function, Host	72	20	
V850ES/JH3-E	μ PD70F3778	256 KB	60 KB	Function	78	22	ユーザーズ・マニュアル V850ES/JH3-E,V850ES/JJ3- E ハードウェア編 (U19601J)
	μ PD70F3779	384 KB	60 KB	Function	78	22	
	μ PD70F3780	512 KB	60 KB	Function	78	22	
	μ PD70F3781	384 KB	60 KB	Function	78	22	
	μ PD70F3782	512 KB	60 KB	Function	78	22	
	μ PD70F3783	512 KB	60 KB	Function	82	22	
V850ES/JJ3-E	μ PD70F3784	512 KB	60 KB	Function	84	27	
	μ PD70F3785	512 KB	60 KB	Function	84	27	
	μ PD70F3786	512 KB	60 KB	Function	84	27	
V850E/IG4-H	μ PD70F3919	256 KB	24 KB	Function	84	22	ユーザーズ・マニュアル V850E/IG4-H,V850E/IH4-H ハードウェア編(U19806J)
	μ PD70F3920	384 KB	24 KB	Function	84	22	
	μ PD70F3921	480KB	24 KB	Function	84	22	
V850E/IH4-H	μ PD70F3922	256 KB	24 KB	Function	84	22	
	μ PD70F3923	384 KB	24 KB	Function	84	22	
	μ PD70F3924	480KB	24 KB	Function	84	22	

(注2) データ専用 RAM 領域 8 KB を含みます(Jx3-H, Jx3-U)。

(注3) ノンマスクابل割り込みを含みます。

表 2-4 V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)製品一覧(2/2)

愛 称	品 名	内蔵メモリ		内蔵USB機能	割り込み		UM
		フラッシュ・メモリ	RAM		内部 (注4)	外部 (注4)	
V850ES/JC3-H (40pin)	μ PD70F3809	16KB	8KB	Function	52	10	ユーザーズ・マニュアル V850E/JC3-H,V850E/JE3-H ハードウェア編(U20153J)
	μ PD70F3810	32KB	16KB	Function	52	10	
	μ PD70F3811	64KB	24KB	Function	52	10	
	μ PD70F3812	128KB	24KB	Function	52	10	
	μ PD70F3813	256KB	24KB	Function	52	10	
V850ES/JC3-H (48pin)	μ PD70F3814	16KB	8KB	Function	58	10	
	μ PD70F3815	32KB	16KB	Function	58	10	
	μ PD70F3816	64KB	24KB	Function	58	10	
	μ PD70F3817	128KB	24KB	Function	58	10	
	μ PD70F3818	256KB	24KB	Function	58	10	
V850ES/JE3-H	μ PD70F3819	256KB	24KB	Function	58	10	
	μ PD70F3820	16KB	8KB	Function	58	11	
	μ PD70F3821	32KB	16KB	Function	58	11	
	μ PD70F3822	64KB	24KB	Function	58	11	
	μ PD70F3823	128KB	24KB	Function	58	11	
V850ES/JG3-L	μ PD70F3824	256KB	24KB	Function	58	11	
	μ PD70F3825	256KB	24KB	Function	58	11	
	μ PD70F3794	256KB	40KB	Function	55	9	ユーザーズ・マニュアル V850ES/JG3-L (USB コント ローラ内蔵製品) ハードウエ ア編(R01UH0001JJ)
μ PD70F3795	384KB	40KB	Function	55	9		
μ PD70F3796	512KB	40KB	Function	55	9		

(注 4) ノンマスカブル割り込みを含みます。

3. USBの概要

この章では、サンプル・ドライバが準拠する USB 規格の概要を説明します。

USB (Universal Serial Bus) は共通のコネクタでさまざまな周辺機器をホスト・コンピュータに接続できるようにするためのインタフェース規格です。ハブと呼ばれる分岐点を追加することで最大 127 個の機器を接続でき、Plug&Play で機器を認識できるホットプラグに対応しているなど、従来のインタフェースより柔軟で使いやすくなっています。現在では PC の USB インタフェース搭載率はほぼ 100% になってきており、PC と周辺機器間の標準インタフェースとして定着したと言えます。

USB 規格の策定と管理は USB Implementers Forum (USB-IF) という団体が行っています。USB 規格の詳細は USB-IF の公式ウェブサイト (www.usb.org) を参照してください。

3.1 転送方式

USB 規格では、4 種類の転送方式 (コントロール、バルク、インタラプト、アイソクロナス) が定義されています。各転送方式には表 3-1 に示す特徴があります。

表 3-1 USB の転送方式

項目 \ 転送方式		コントロール転送	バルク転送	インタラプト転送	アイソクロナス転送
特徴		周辺機器の制御などに必要な情報のやり取りに使用される転送方式	非周期的に大量データを扱う転送方式	周期的でバンド幅が低いデータ転送方式	リアルタイム性が要求される転送方式
設定可能なパケット・サイズ	ハイ・スピード 480 Mbps	64 バイト	512 バイト	1-1024 バイト	1-1024 バイト
	フル・スピード 12 Mbps	8, 16, 32, 64 バイト	8, 16, 32, 64 バイト	1-64 バイト	1-1023 バイト
	ロウ・スピード 1.5 Mbps	8 バイト	—	1-8 バイト	—
転送の優先順位		3	3	2	1

3.2 エンドポイント

エンドポイントはホスト・デバイスが通信相手を特定するための情報の1つで、0-15の番号と方向(IN/OUT)で指定されます。エンドポイントは周辺機器で使用するデータ通信経路ごとに用意しなければならず、複数の通信経路で共用できません(注5)。たとえば、SDカードへの書き込み/読み出しとプリント出力の機能を持った機器の場合、SDカードへの書き込み用エンドポイント、読み出し用エンドポイント、プリント出力用エンドポイントを個別に持つ必要があります。どのような機器でも必ず使用するコントロール転送には、エンドポイント0を使用します。

データ通信を行うとき、ホスト・デバイスは機器を特定するUSBデバイス・アドレスとともにエンドポイント(番号と方向)を使用して、機器内部の通信先を特定します。

エンドポイントのための物理的な回路として周辺機器内にバッファ・メモリを装備し、USBと通信先(メモリなど)の速度差を吸収するFIFOの役割も果たします。

(注5) オルタナティブ設定という仕組みを使い、排他的に切り替える方法があります。

3.3 クラス

USBを介して接続する周辺機器(ファンクション・デバイス)には、その機能によりさまざまなデバイス・クラスが定義されています。代表的なクラスとしてマス・ストレージ・クラス(MSC)、コミュニケーション・デバイス・クラス(CDC)、ヒューマン・インタフェース・デバイス・クラス(HID)などがあります。各デバイス・クラスにはプロトコルなどで標準仕様が定められているため、これに準拠していれば共通のホスト・ドライバを使用できます。

コミュニケーション・デバイス・クラス(CDC)は、ホスト・コンピュータに接続する通信機器のためのクラスで、モデム、FAX、ネットワーク・カードなどが対象となります。最近ではPCにRS-232Cインタフェースが搭載されなくなっていることから、PCとUART通信を行う際のUSBシリアル変換を実現するデバイスに使われることが多くなっています。なお、CDCには実装する機器によっていくつかのモデルが定義されています。サンプル・ドライバはこのなかのAbstract Control Modelを使用しています。

3.4 リクエスト

USB 規格では、ホスト・デバイスからすべてのファンクション・デバイスに対してリクエストと呼ばれるコマンドを発行することにより通信が開始されます。リクエストには処理の方向、種類、ファンクション・デバイスのアドレスなどのデータが含まれています。各ファンクション・デバイスはリクエストをデコードして自身に対するリクエストかを判定し、自身に対するリクエストの場合にだけ応答します。

3.4.1 種類

標準リクエスト、クラス・リクエスト、ベンダ・リクエストの 3 種類があります。

サンプル・ドライバが対応するリクエストについては、「4.1.2 リクエストへの対応」を参照してください。

(1) 標準リクエスト

すべての USB 対応機器で共通に使用するリクエストです。bmRequestType フィールドのビット 6, 5 の値がともに 0 のとき、そのリクエストは標準リクエストです。各標準リクエストの処理内容については、USB 仕様書 (Universal Serial Bus Specification Rev.2.0) を参照してください。

表 3-2 標準リクエスト一覧

リクエスト名	対象ディスクリプタ	概要
GET_STATUS	デバイス	電源 (セルフ/バス) とリモート・ウエイクアップの設定の読み取り
	エンドポイント	Halt 状態の読み取り
CLEAR_FEATURE	デバイス	リモート・ウエイクアップのクリア
	エンドポイント	Halt の解除 (DATA PID = 0)
SET_FEATURE	デバイス	リモート・ウエイクアップまたはテスト・モードの設定
	エンドポイント	Halt の設定
GET_DESCRIPTOR	デバイス, コンフィギュレーション, ストリング	対象ディスクリプタの読み取り
SET_DESCRIPTOR	デバイス, コンフィギュレーション, ストリング	対象ディスクリプタの変更 (オプション)
GET_CONFIGURATION	デバイス	現行設定のコンフィギュレーション値の読み取り
SET_CONFIGURATION	デバイス	コンフィギュレーション値の設定
GET_INTERFACE	インタフェース	対象インタフェースの現行設定のうちオルタナティブ設定値の読み取り
SET_INTERFACE	インタフェース	対象インタフェースのオルタナティブ設定値の設定
SET_ADDRESS	デバイス	USB アドレスの設定
SYNCH_FRAME	エンドポイント	フレーム同期のデータ読み取り

(2) クラス・リクエスト

デバイス・クラス固有のリクエストです。サンプル・ドライバでは CDC の Abstract Control Model に対応したクラス・リクエストへの応答処理を実装しています。応答可能なリクエストは次のとおりです。

- **Send Encapsulated Command**
コミュニケーション・クラス・インタフェースの制御プロトコルのフォーマットでコマンドを発行するためのリクエストです。
- **Get Encapsulated Response**
コミュニケーション・クラス・インタフェースの制御プロトコルのフォーマットで応答を要求するためのリクエストです。
- **Set Line Coding**
シリアル通信の通信フォーマットを指定するためのリクエストです。
- **Get Line Coding**
デバイス側の現在の通信フォーマット設定を取得するためのリクエストです。
- **Set Control Line State**
RS-232/V.24 形式の制御信号のためのリクエストです。

(3) ベンダ・リクエスト

ベンダ・リクエストは、ベンダが独自に定義するリクエストです。ベンダ・リクエストを使用する場合、ベンダはそのリクエストに対応するホスト・ドライバを提供する必要があります。

bmRequestType フィールドのビット 6 の値が 1、ビット 5 の値が 0 のとき、そのリクエストはベンダ・リクエストです。

3.4.2 フォーマット

USB リクエストは 8 バイト長で、次のようなフィールドで構成されています。

表 3-3 USB リクエストのフォーマット

オフセット	フィールド	説明	
0	bmRequestType	リクエストの属性	
	ビット 7	データ転送方向	
	ビット 6, 5	リクエスト・タイプ	
	ビット 4-0	対象ディスクリプタ	
1	bRequest	リクエスト・コード	
2	wValue	下位	リクエストで使用する任意の数値
3		上位	
4	wIndex	下位	リクエストで使用するインデックスまたはオフセット
5		上位	
6	wLength	下位	データ・ステージでの転送バイト数 (データ長)
7		上位	

3.5 ディスクリプタ

USB 規格では、各ファンクション・デバイス固有の情報を定められた形式でコード化したものをディスクリプタと呼んでいます。ファンクション・デバイスは、ホスト・デバイスからのリクエストに応じてディスクリプタを送信します。

3.5.1 種類

次に示す 5 種類のディスクリプタが定義されています。

- デバイス・ディスクリプタ
どのデバイスにも必ず存在するディスクリプタで、対応している USB 仕様のバージョン、デバイス・クラス、プロトコル、Endpoint0 に対する転送で利用可能な最大パケット長、ベンダ ID、プロダクト ID などの基本情報が含まれています。
GET_DESCRIPTOR_Device リクエストに応答して送信するディスクリプタです。
- コンフィギュレーション・ディスクリプタ
すべてのデバイスに 1 つ以上存在するディスクリプタで、デバイスの属性 (電源供給方法)、消費電力などの情報を含みます。
GET_DESCRIPTOR_Configuration リクエストに応答して送信するディスクリプタです。
- インタフェース・ディスクリプタ
インタフェースごとに必要なディスクリプタで、インタフェース識別番号、インタフェース・クラス、サポートするエンドポイントの数などが含まれます。
GET_DESCRIPTOR_Configuration リクエストに応答して送信するディスクリプタです。
- エンドポイント・ディスクリプタ
インタフェース・ディスクリプタに指定されたエンドポイントごとに必要なディスクリプタで、転送タイプ (転送方向)、転送で利用可能な最大パケット長、転送のインターバルを定義します。ただし、Endpoint0 はこのディスクリプタを持ちません。
GET_DESCRIPTOR_Configuration リクエストに応答して送信するディスクリプタです。
- スtring・ディスクリプタ
任意の文字列を含むディスクリプタです。
GET_DESCRIPTOR_String リクエストに応答して送信するディスクリプタです。

3.5.2 フォーマット

ディスクリプタのサイズとフィールドは、次のように種類ごとに異なります。各フィールドのデータ並びはリトル・エンディアンです。

表 3-4 デバイス・ディスクリプタのフォーマット

フィールド	サイズ (バイト)	説 明
bLength	1	ディスクリプタのサイズ
bDescriptorType	1	ディスクリプタの種類
bcdUSB	2	USB 仕様リリース番号
bDeviceClass	1	クラス・コード
bDeviceSubClass	1	サブクラス・コード
bDeviceProtocol	1	プロトコル・コード
bMaxPacketSize0	1	Endpoint0 の最大パケット・サイズ
idVendor	2	ベンダ ID
idProduct	2	プロダクト ID
bcdDevice	2	デバイスのリリース番号
iManufacturer	1	製造者を表すstring・ディスクリプタへのインデックス
iProduct	1	製品を表すstring・ディスクリプタへのインデックス
iSerialNumber	1	デバイスの製造番号を表すstring・ディスクリプタへのインデックス
bNumConfigurations	1	コンフィギュレーションの数

備考 ベンダ ID : USB デバイスを開発する各企業が USB-IF から取得する識別番号
 プロダクト ID : ベンダ ID を取得後、各企業が自社製品に割り振る識別番号

表 3-5 コンフィギュレーション・ディスクリプタのフォーマット

フィールド	サイズ (バイト)	説 明
bLength	1	ディスクリプタのサイズ
bDescriptorType	1	ディスクリプタの種類
wTotalLength	2	コンフィギュレーション、インタフェース、およびエンドポイント・ディスクリプタの総バイト数
bNumInterfaces	1	このコンフィギュレーションが持つインタフェースの数
bConfigurationValue	1	このコンフィギュレーションの識別番号
iConfiguration	1	このコンフィギュレーションを記述するstring・ディスクリプタへのインデックス
bmAttributes	1	このコンフィギュレーションの特徴
bMaxPower	1	このコンフィギュレーションの最大消費電流 (2 □ A 単位)

表 3-6 インタフェース・ディスクリプタのフォーマット

フィールド	サイズ (バイト)	説明
bLength	1	ディスクリプタのサイズ
bDescriptorType	1	ディスクリプタの種類
bInterfaceNumber	1	このインタフェースの識別番号
bAlternateSetting	1	このインタフェースに対するオルタナティブ設定の有無
bNumEndpoints	1	このインタフェースが持つエンドポイントの数
bInterfaceClass	1	クラス・コード
bInterfaceSubClass	1	サブクラス・コード
bInterfaceProtocol	1	プロトコル・コード
iInterface	1	このインタフェースを記述するストリング・ディスクリプタへのインデックス

表 3-7 エンドポイント・ディスクリプタのフォーマット

フィールド	サイズ (バイト)	説明
bLength	1	ディスクリプタのサイズ
bDescriptorType	1	ディスクリプタの種類
bEndpointAddress	1	このエンドポイントの転送方向 このエンドポイントのアドレス
bmAttributes	1	このエンドポイントの転送タイプ
wMaxPacketSize	2	この転送の最大パケット・サイズ
bInterval	1	このエンドポイントのポーリング間隔

表 3-8 ストリング・ディスクリプタのフォーマット

フィールド	サイズ (バイト)	説明
bLength	1	ディスクリプタのサイズ
bDescriptorType	1	ディスクリプタの種類
bString	任意	任意のデータ列

4. サンプル・ドライバの仕様

この章では、V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)向け USB コミュニケーション・デバイス・クラス (CDC) 用サンプル・ドライバの機能と処理内容の詳細、および実装している関数の仕様について説明します。

4.1 概要

4.1.1 機能

サンプル・ドライバには次のような処理が実装されています。

(1) 初期化

USB ファンクション・コントローラを使用できるようにするため、各種レジスタを操作して設定します。大きく分けて、CPU レジスタに対する設定と USB ファンクション・コントローラのレジスタに対する設定があります。詳細は 4.2.1 CPU 初期化処理、4.2.2 USB ファンクション・コントローラ初期化処理を参照してください。

(2) エンドポイントに対する処理

USB ファンクション・コントローラ内の転送用エンドポイントの状態は INTUSBF0 割り込みにより通知されます。大きく分けて、コントロール転送用エンドポイント (Endpoint0) に対してサンプル・ドライバでデコードを行うリクエストを受信した時の CPUDEC 割り込み、とバルク・アウト転送 (受信) 用エンドポイント (Endpoint2) に対してデータが正常受信されたことを示す BKO1DT 割り込みがあります。Endpoint0 の処理では、リクエスト応答も行います。詳細は 4.2.3 INTUSBF0 割り込み処理を参照してください。

(3) サンプル・アプリケーション

バルク・アウト転送 (受信) 用エンドポイントにあるデータを読み出し、読み出したデータをそのままバルク・イン転送 (送信) 用エンドポイントに書き込みます。詳細は第 5 章 サンプル・アプリケーションの仕様を参照してください。

4.1.2 リクエストへの対応

ここでは、サンプル・ドライバが対応する USB リクエストについて説明します。

(1) 標準リクエスト

V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)が自動的に応答しないリクエストに対し、サンプル・ドライバは次のような応答処理を行います。

(a) GET_DESCRIPTOR_string

ホストがファンクション・デバイスのストリング・ディスクリプタを取得するためのリクエストです。

このリクエストを受信すると、サンプル・ドライバは要求されたストリング・ディスクリプタの送信処理 (コントロール・リード転送) を行います。

(b) SET_DESCRIPTOR

ホストがファンクション・デバイスのディスクリプタを設定するためのリクエストです。

このリクエストを受信すると、サンプル・ドライバは STALL 応答を返します。

(2) クラス・リクエスト

USB コミュニケーション・デバイス・クラス (CDC) のバルク・オンリー転送プロトコルのクラス・リクエストに対し、サンプル・ドライバは次のような応答処理を行います。

(a) SendEncapsulatedCommand

CDC インタフェースの制御プロトコルのフォーマットでコマンドを発行するためのリクエストです。

このリクエストを受信すると、サンプル・ドライバはリクエストに付随するデータを取り込み、送信処理 (バルク・イン転送) を行います。

(b) GetEncapsulatedResponse

CDC インタフェースの制御プロトコルのフォーマットで応答を要求するためのリクエストです。

サンプル・ドライバは現在、このリクエストをサポートしていません。

(c) SetLineCoding

シリアル通信の通信フォーマットを指定するためのリクエストです。

このリクエストを受信すると、サンプル・ドライバはリクエストに付随するデータを取り込んで通信レートなどを設定し、NULL パケットの送信処理 (コントロール・リード転送) を行います。

(d) GetLineCoding

デバイス側の現在の通信フォーマット設定を取得するためのリクエストです。

このリクエストを受信すると、サンプル・ドライバは通信レートなどの設定を読み出し、送信処理 (コントロール・リード転送) を行います。

(e) SetControlLineState

RS-232/V.24 形式の制御信号のためのリクエストです。

このリクエストを受信すると、サンプル・ドライバは NULL パケットの送信処理 (コントロール・リード転送) を行います。

4.1.3 ディスクリプタの設定

サンプル・ドライバでの各ディスクリプタの設定を次に示します。各ディスクリプタの設定は、ヘッダ・ファイル "usb850_desc.h" に記述されています。

(1) デバイス・ディスクリプタ

GET_DESCRIPTOR_device リクエストにตอบสนองして送信されるディスクリプタです。

GET_DESCRIPTOR_device リクエストにはハードウェアが自動的にตอบสนองするため、設定内容は USB ファンクション・コントローラの初期化時に UF0DDn レジスタ (n = 0-17) に格納されます。

表 4-1 デバイス・ディスクリプタの設定

フィールド	サイズ (バイト)	設定値	説明
bLength	1	0x12	ディスクリプタのサイズ : 18 バイト
bDescriptorType	1	0x01	ディスクリプタの種類 : デバイス
bcdUSB	2	0x0200	USB 仕様リリース番号 : USB 2.0
bDeviceClass	1	0x02	クラス・コード : CDC
bDeviceSubClass	1	0x00	サブクラス・コード : なし
bDeviceProtocol	1	0x00	プロトコル・コード : 固有プロトコル未使用
bMaxPacketSize0	1	0x40	Endpoint0 の最大パケット・サイズ : 64
idVendor	2	0x045B	ベンダ ID : Renesas Electronics
idProduct	2	0x01D2	プロダクト ID : V850ES/Jx3-E : 0x01DA V850ES/Jx3-L : 0x01DE V850ES/Jx3-H (小ピン) : 0x01D2 V850ES/Jx3-H : 0x01D2 V850ES/Jx3-U : 0x01D1 V850E/lx4-H : 0x01DB
bcdDevice	2	0x0001	デバイスのリリース番号 : 第 1 版
iManufacturer	1	0x01	製造者を表すstring・ディスクリプタへのインデックス : 1
iProduct	1	0x02	製品を表すstring・ディスクリプタへのインデックス : 2
iSerialNumber	1	0x03	デバイスの製造番号を表すstring・ディスクリプタへのインデックス : 3
bNumConfigurations	1	0x01	コンフィギュレーションの数 : 1

(2) コンフィギュレーション・ディスクリプタ

GET_DESCRIPTOR_configuration リクエストに応答して送信されるディスクリプタです。

GET_DESCRIPTOR_configuration リクエストにはハードウェアが自動的に応答するため、設定内容は USB ファンクション・コントローラの初期化時に UFOBIEEn レジスタ (n = 0-255) に格納されます。

表 4-2 コンフィギュレーション・ディスクリプタの設定

フィールド	サイズ (バイト)	設定値	説明
bLength	1	0x09	ディスクリプタのサイズ: 9 バイト
bDescriptorType	1	0x02	ディスクリプタの種類: コンフィギュレーション
wTotalLength	2	0x0030	コンフィギュレーション, インタフェース, およびエンドポイント・ディスクリプタの総バイト数: 48 バイト
bNumInterfaces	1	0x02	このコンフィギュレーションが持つインタフェースの数: 2
bConfigurationValue	1	0x01	このコンフィギュレーションの識別番号: 1
iConfiguration	1	0x00	このコンフィギュレーションを記述するストリング・ディスクリプタへのインデックス: 0
bmAttributes	1	0x80	このコンフィギュレーションの特徴: バス・パワー, リモート・ウエイクアップなし
bMaxPower	1	0x1B	このコンフィギュレーションの最大消費電流: 54 mA

(3) インタフェース・ディスクリプタ

GET_DESCRIPTOR_configuration リクエストに応答して送信されるディスクリプタです。

GET_DESCRIPTOR_configuration リクエストにはハードウェアが自動的に応答するため、設定内容は USB ファンクション・コントローラの初期化時に UFOBIEEn レジスタ (n = 0-255) に格納されます。

サンプル・ドライバではインタフェースを 2 つ使用するため、ディスクリプタも 2 種類設定しています。

表 4-3 Interface0 のインタフェース・ディスクリプタの設定

フィールド	サイズ (バイト)	設定値	説明
bLength	1	0x09	ディスクリプタのサイズ: 9 バイト
bDescriptorType	1	0x04	ディスクリプタの種類: インタフェース
bInterfaceNumber	1	0x00	このインタフェースの識別番号: 0
bAlternateSetting	1	0x00	このインタフェースに対するオルタナティブ設定の有無: なし
bNumEndpoints	1	0x01	このインタフェースが持つエンドポイントの数: 1
bInterfaceClass	1	0x02	クラス・コード: コミュニケーション・インターフェース・クラス
bInterfaceSubClass	1	0x02	サブクラス・コード: Abstract Control Model
bInterfaceProtocol	1	0x00	プロトコル・コード: 固有プロトコル使用せず
iInterface	1	0x00	このインタフェースを記述するストリング・ディスクリプタへのインデックス: 0

表 4-4 Interface1 のインタフェース・ディスクリプタの設定

フィールド	サイズ (バイト)	設定値	説明
bLength	1	0x09	ディスクリプタのサイズ: 9 バイト
bDescriptorType	1	0x04	ディスクリプタの種類: インタフェース
bInterfaceNumber	1	0x01	このインタフェースの識別番号: 1
bAlternateSetting	1	0x00	このインタフェースに対するオルタナティブ設定の有無: なし
bNumEndpoints	1	0x02	このインタフェースが持つエンドポイントの数: 2
bInterfaceClass	1	0x0A	クラス・コード: コミュニケーション・インターフェース・クラス
bInterfaceSubClass	1	0x00	サブクラス・コード: Abstract Control Model
bInterfaceProtocol	1	0x00	プロトコル・コード: 固有プロトコル使用せず
iInterface	1	0x00	このインタフェースを記述するストリング・ディスクリプタへのインデックス: 0

(4) エンドポイント・ディスクリプタ

GET_DESCRIPTOR_configuration リクエストにตอบสนองして送信されるディスクリプタです。

GET_DESCRIPTOR_configuration リクエストにはハードウェアが自動的にตอบสนองするため、設定内容は USB ファンクション・コントローラの初期化時に UFOCIEn レジスタ (n=0-255) に格納されます。

サンプル・ドライバではエンドポイントを 3 つ使用するため、ディスクリプタも 3 種類設定しています。

表 4-5 Endpoint1 (バルク・イン) のエンドポイント・ディスクリプタの設定

フィールド	サイズ (バイト)	設定値	説明
bLength	1	0x07	ディスクリプタのサイズ: 7 バイト
bDescriptorType	1	0x05	ディスクリプタの種類: エンドポイント
bEndpointAddress	1	0x81	このエンドポイントの転送方向: IN 方向 このエンドポイントのアドレス: 1
bmAttributes	1	0x02	このエンドポイントの転送タイプ: バルク
wMaxPacketSize	2	0x0040	この転送の最大パケット・サイズ: 64 バイト
bInterval	1	0x00	このエンドポイントのポーリング間隔: 0 ms

表 4-6 Endpoint2 (バルク・アウト) のエンドポイント・ディスクリプタの設定

フィールド	サイズ (バイト)	設定値	説明
bLength	1	0x07	ディスクリプタのサイズ: 7 バイト
bDescriptorType	1	0x05	ディスクリプタの種類: エンドポイント
bEndpointAddress	1	0x02	このエンドポイントの転送方向: OUT 方向 このエンドポイントのアドレス: 2
bmAttributes	1	0x02	このエンドポイントの転送タイプ: バルク
wMaxPacketSize	2	0x0040	この転送の最大パケット・サイズ: 64 バイト
bInterval	1	0x00	このエンドポイントのポーリング間隔: 0 ms

表 4-7 Endpoint7 (インタラプト・イン) のエンドポイント・ディスクリプタの設定

フィールド	サイズ (バイト)	設定値	説明
bLength	1	0x07	ディスクリプタのサイズ : 7 バイト
bDescriptorType	1	0x05	ディスクリプタの種類 : エンドポイント
bEndpointAddress	1	0x87	このエンドポイントの転送方向 : IN 方向 このエンドポイントのアドレス : 7
bmAttributes	1	0x03	このエンドポイントの転送タイプ : インタラプト
wMaxPacketSize	2	0x0008	この転送の最大パケット・サイズ : 8 バイト
blInterval	1	0x0A	このエンドポイントのポーリング間隔 : 10 ms

(5) スtring・ディスクリプタ

GET_DESCRIPTOR_string リクエストに応答して送信されるディスクリプタです。

GET_DESCRIPTOR_string リクエストを受信すると、サンプル・ドライバはこのディスクリプタの設定をヘッダ・ファイル "usbf850_desc.h" から取り出して、USB ファンクション・コントローラの UF0E0W レジスタに格納します。

表 4-8 String・ディスクリプタの設定

(a) String 0

フィールド	サイズ (バイト)	設定値	説明
bLength	1	0x04	ディスクリプタのサイズ : 4 バイト
bDescriptorType	1	0x03	ディスクリプタの種類 : String
bString	2	0x09, 0x04	言語コード : 英語 (U.S.)

(b) String 1

フィールド	サイズ (バイト)	設定値	説明
bLength ^{注6}	1	0x30	ディスクリプタのサイズ : 42 バイト
bDescriptorType	1	0x03	ディスクリプタの種類 : String
bString ^{注7}	46	-	ベンダ : Renesas Electronics Co.

(注 6) bString フィールドのサイズにより設定値が異なります。

(注 7) ベンダにより任意に設定できる領域のため、サイズや設定値は一定ではありません。

(c) String 2

フィールド	サイズ (バイト)	設定値	説明
bLength ^{注8}	1	0x0E	ディスクリプタのサイズ : 14 バイト
bDescriptorType	1	0x03	ディスクリプタの種類 : String
bString ^{注9}	12	-	製品の種類 : CDCrv (CDC ドライバ)

(注 8) bString フィールドのサイズにより設定値が異なります。

(注 9) ベンダにより任意に設定できる領域のため、サイズや設定値は一定ではありません。

(d) String 3

フィールド	サイズ (バイト)	設定値	説明
bLength 注10	1	0x16	ディスクリプタのサイズ : 24 バイト
bDescriptorType	1	0x03	ディスクリプタの種類 : スtring
bString 注11	22	-	シリアル番号 : V850ES/Jx3-E : 01DA02000010 V850ES/Jx3-L : 01DE02020010 V850ES/Jx3-H (小ピン) : 01D002020010 V850ES/Jx3-H : 01D202000011 V850ES/Jx3-U : 01D102000011 V850E/lx4-H : 01DB02020010

(注 10) bString フィールドのサイズにより設定値が異なります。

(注 11) ベンダにより任意に設定できる領域のため、サイズや設定値は一定ではありません。

4.2 各部の動作

サンプル・ドライバを実行すると、次のような一連の処理を行います。ここでは、それぞれの処理について説明します。

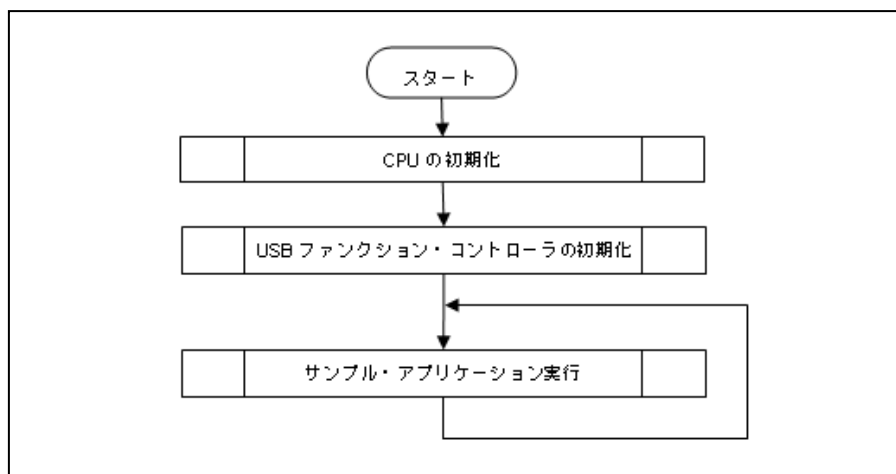


図 4-1 サンプル・ドライバの処理フロー

4.2.1 CPU初期化処理

USB ファンクション・コントローラを使用するために必要な項目を設定します。

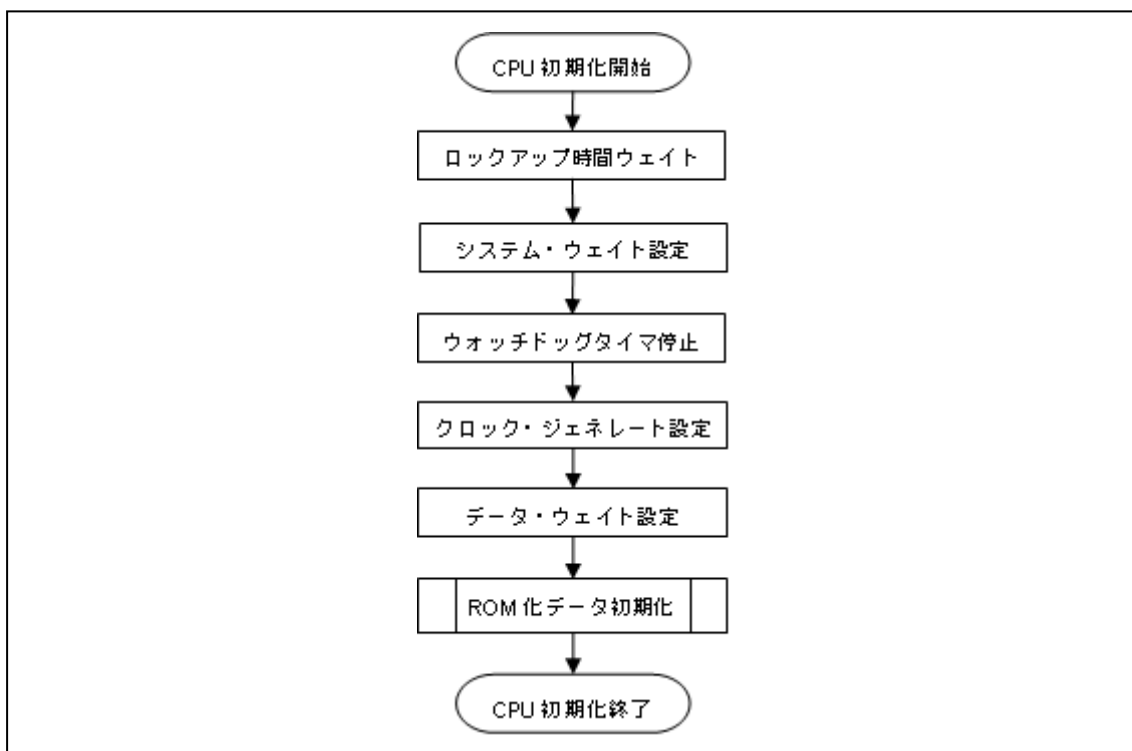


図 4-2 CPU 初期化の処理フロー

(1) ロックアップ時間ウェイト(V850E/Ix4-H 以外)

CPU のクロック周波数が安定するまで (ロック状態) 待機します。ここでは LOCKR レジスタの LOCK ビットが "0" であるかを監視します。

(2) システム・ウェイト設定

内蔵周辺 I/O レジスタに対するバス・アクセスのウェイト数を設定します。

ここでは VSWC レジスタに "0x12" を書き込みます。動作周波数に応じたウェイト数を設定して下さい。

(3) ウォッチドッグ・タイマ停止(V850E/Ix4-H 以外)

ウォッチドッグ・タイマの動作モードを切り替えます。

ここでは WDTM2 レジスタの WDM21, WDM20 ビットに "00" を書き込みます。この設定により、ウォッチドッグ・タイマを停止させます。

(4) クロック・ジェネレート設定

CPU の内部クロックの動作を設定します。ここでは次の 3 つのレジスタにアクセスします。

- (a) CKC レジスタに "0x0B" を書き込みます。この設定により、内部発振回路で生成されたクロックの周波数が PLL で 8 逓倍されます(V850E/Ix4-H 以外)。
- (b) PLLCTL レジスタに "0x03" を書き込みます。この設定により、PLL モードが指定され、PLL の動作を開始させます。
- (c) PCC レジスタに "0x00" を書き込みます。この設定により、内部クロック周波数として fxx が指定されます。サンプル・ドライバではメイン・クロックでの動作を想定して設定しています。

(5) データ・ウェイト設定(V850E/Ix4-H 以外)

動作速度の異なる複数の I/O それぞれに対し、データ・アクセスのウェイト数を設定します。

ここでは DWC0 レジスタに適切なウェイト数を設定します。詳細は対象となる V850 シリーズマイクロコントローラ(USB ファンクション内蔵品)のユーザーズ・マニュアル ハードウェア編を参照してください。

(6) ROM 化データ初期化

ROM 化データの初期化を行い、CPU 初期化処理を終了します。

4.2.2 USBファンクション・コントローラ初期化処理

USB ファンクション・コントローラの使用を開始するために必要な項目を設定します。

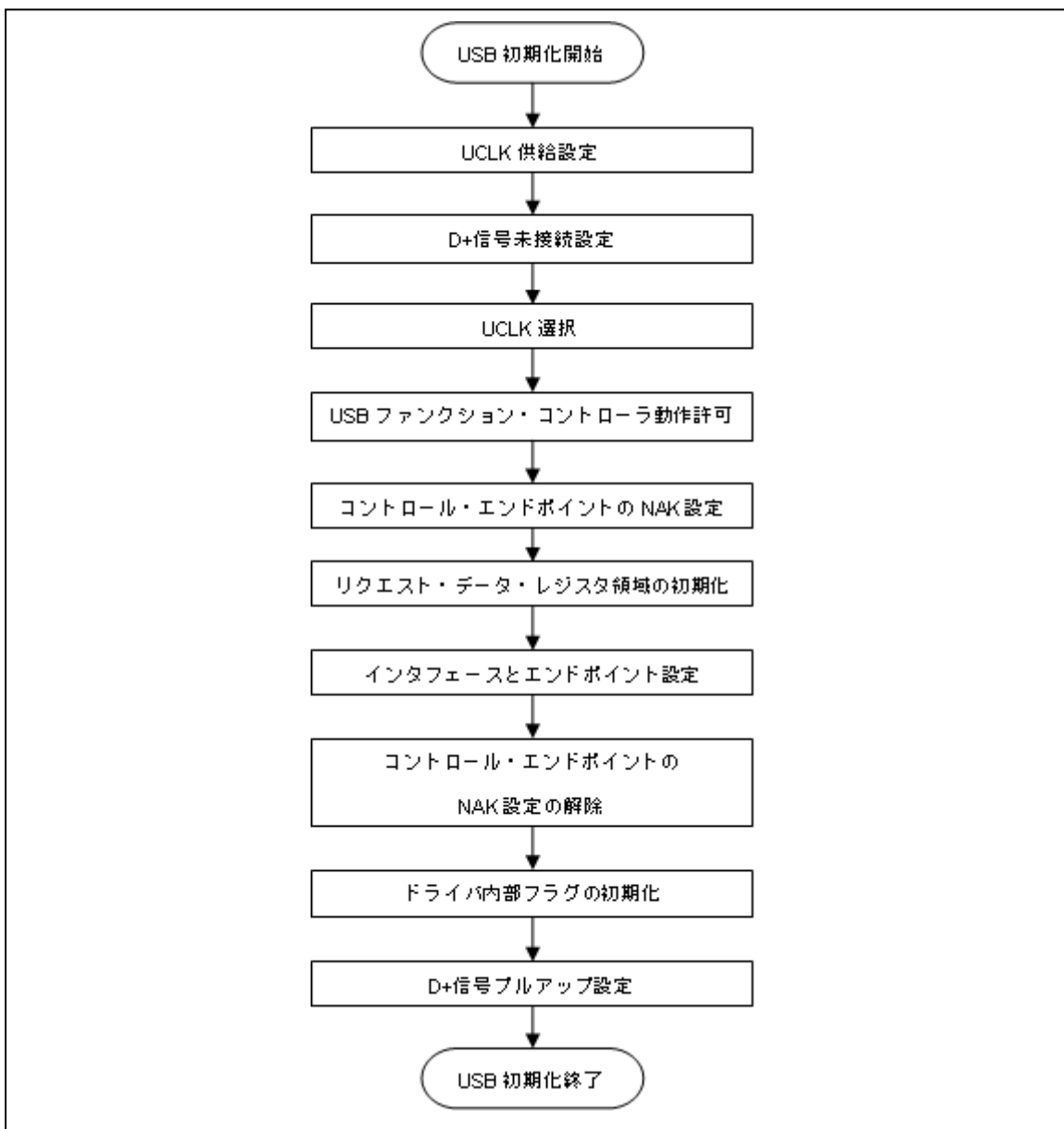


図 4-3 USB ファンクション・コントローラ初期化の処理フロー

(1) UCLK 供給設定(V850E/Ix4-H のみ)

ポート 53 の兼用端子設定を利用し、UCLK 機能を有効にします。CPU の PFC5.3 ビットに” 0” を、PFCE5.3 ビットに” 1” を書き込みます。この設定により、P53 が UCLK 機能モードに設定されます。次に、CPU の PMC5.3 ビットに” 1” を書き込みます。この設定により、P53 がコントロール・モードに設定されます(V850E/Ix4-H のみ)。

(2) D+信号プルダウン設定

V850E/Ix4-H 以外は、CPU の PM4.1 ビットに” 0” を、PM4.2 ビットに” 1” を書き込み、P4.1 を出力モードにして、P4.1 に” 0” を設定します。V850E/Ix4-H では、CPU の PM3.3 ビットに” 0” を、PM3.4 ビットに” 1” を書き込み、P3.3 を出力モードにして、P3.3 に” 0” を設定します。これにより、D+信号をロウ・レベルの出力にして、ホスト側にデバイスの接続を検知されない様になります。

(3) UCLK 選択

UCKSEL レジスタに” 0x02” を設定し、USB コントローラ動作クロックを PLL クロックに設定します。

(4) USB ファンクション・コントローラ動作許可

V850E/Ix4-H 以外は、UFCKMSK レジスタに” 0x00” を設定します。V850E/Ix4-H では、UFCTL レジスタに” 0x00” を設定します。これにより、USB ファンクション・コントローラ動作許可を行います。

(5) コントロール・エンドポイントの NAK 設定

ここでは UF0E0NA レジスタの EP0NKA ビットに” 1” を書き込みます。この設定により、自動応答リクエストを含むすべてのリクエストに対してハードウェアが NAK で応答します。

このビットは、自動応答リクエストで使用するデータの登録が完了するまで、ハードウェアが自動応答リクエストに対して意図しないデータを返さないようにするために、ソフトウェアが使用します。

(6) リクエスト・データ・レジスタ領域の初期化

GET_DESCRIPTOR リクエストに自動応答するためのディスクリプタ・データなどを各種レジスタに登録します。

ここでは次に示すレジスタにアクセスします。

(a) UF0DSTL レジスタに ”0x00” を書き込みます。この設定により、リモート・ウエイクアップ機能の使用が禁止され、USB ファンクション・コントローラはバス・パワー・デバイスとして動作します。

(b) UF0EnSL レジスタ (n = 0-2) に ”0x00” を書き込みます。この設定により、Endpoint n が正常に動作していることを示します。

(c) UF0DSCL レジスタに、必要なディスクリプタのデータ長の合計 (バイト数) を書き込みます。この設定により、使用される UF0CIEn レジスタ (n = 0-255) の範囲が決まります。

(d) UF0DDn レジスタ (n = 0-7) にデバイス・ディスクリプタのデータを書き込みます。

(e) UF0CIEn レジスタ (n = 0-255) にコンフィギュレーション・ディスクリプタ、インタフェース・ディスクリプタ、およびエンドポイント・ディスクリプタのデータを書き込みます。

(f) UF0MODC レジスタに ”0x00” を書き込みます。この設定により、GET_DESCRIPTOR_configuration リクエストへの自動応答が許可されます。

(7) インタフェースとエンドポイントの設定

サポートするインタフェースの数、オルタナティブ設定の状態、インタフェースとエンドポイントの関係などの情報を各種レジスタに設定します。

ここでは次に示すレジスタにアクセスします。

- (a) UF0AIFN レジスタに "0x80" を書き込みます。この設定により、2つまでのインタフェースを有効にします。
- (b) UF0AAS レジスタに "0x00" を書き込みます。この設定により、オルタナティブ設定を無効にします。
- (c) UF0E1IM レジスタに "0x40" を書き込みます。この設定により、Endpoint1 が Interface1 にリンクされます。
- (d) UF0E2IM レジスタに "0x40" を書き込みます。この設定により、Endpoint2 が Interface1 にリンクされます。
- (e) UF0E7IM レジスタに "0x20" を書き込みます。この設定により、Endpoint7 が Interface0 にリンクされます。

(8) コントロール・エンドポイントの NAK 設定の解除

ここでは UF0E0NA レジスタの EP0NKA ビットに "0" を書き込みます。この設定により、自動応答リクエストを含むすべてのリクエストに対して、それぞれに応じた応答が再開されます。

(9) 割り込みマスク・レジスタの設定

USB ファンクション・コントローラの割り込み要因ごとのマスクを設定します。

ここでは次に示すレジスタにアクセスします。

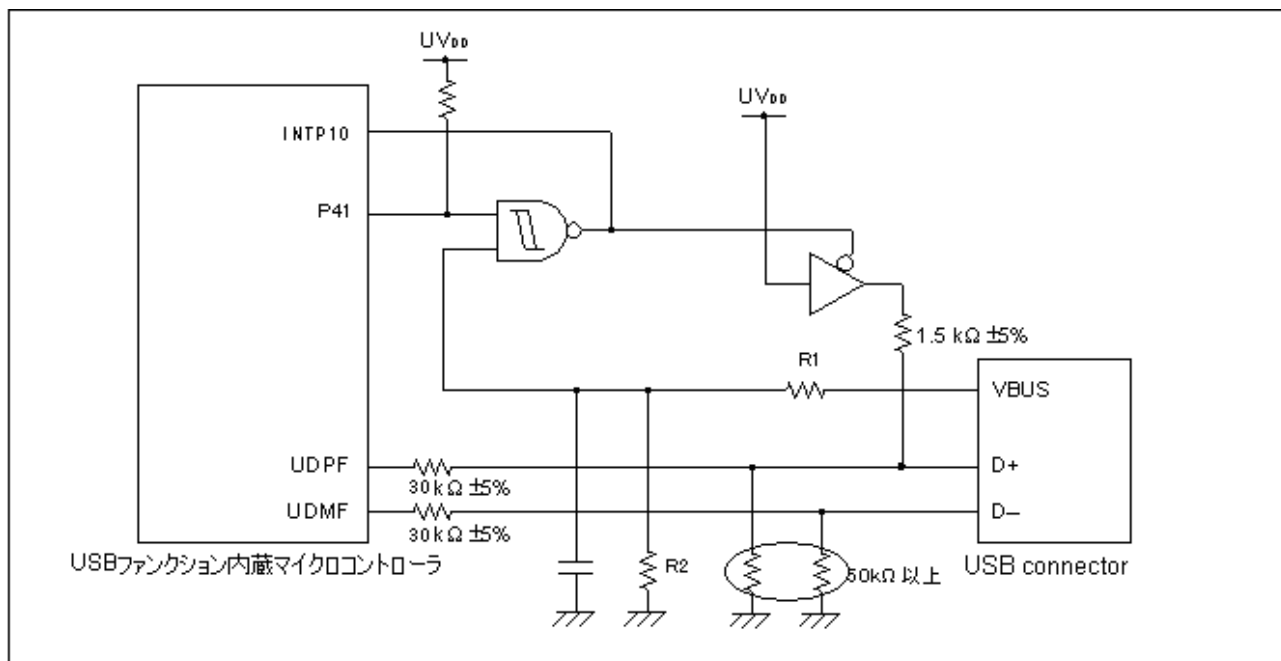
- (a) UF0ICn レジスタ (n=0-7) に "0x00" を書き込みます。この設定により、すべての割り込み要因がクリアされます。
- (b) UF0FICn レジスタ (n=0, 1) に "0x00" を書き込みます。この設定により、すべての転送用 FIFO がクリアされます。
- (c) V850ES/Jx3-H, Jx3-U, Jx3-E では、UF0IM0 レジスタに "0x1D" を書き込みます。この設定により、UF0IS0 レジスタに示される割り込み要因のうち、BUSRST 割り込み、RSUSPD 割り込み、SETRQ 割り込み以外の要因がすべてマスクされます。V850E/Ix4-H では、UF0IM0 レジスタに "0x5D" を書き込みます。この設定により、UF0IS0 レジスタに示される割り込み要因のうち、BUSRST 割り込み、SETRQ 割り込み以外の要因がすべてマスクされます。
- (d) UF0IM1 レジスタに "0x7E" を書き込みます。この設定により、UF0IS1 レジスタに示される割り込み要因のうち、CPUDEC 割り込み以外の要因がすべてマスクされます。
- (e) UF0IM2 レジスタに "0xF3" を書き込みます。この設定により、UF0IS2 レジスタに示される割り込み要因がすべてマスクされます。
- (f) UF0IM3 レジスタに "0xFE" を書き込みます。この設定により、UF0IS3 レジスタに示される割り込み要因のうち、BKO1DT 割り込み以外の要因がすべてマスクされます。
- (g) UF0IM4 レジスタに "0x20" を書き込みます。この設定により、UF0IS4 レジスタに示される割り込み要因がすべてマスクされます。
- (i) BRGINTE レジスタに "0x0003" を書き込み、EPCINT0BEN, EPCINT1BEN ビットが立った時の割り込みを有効にします。
- (j) UFIF0 に "0" を、UFMK0 に "0" を書き込み、INTUSBF0 を有効にします。更に、V850E/Ix4-H 以外では、UFIF1 に "0" を、UFMK1 に "0" を書き込み、INTUSBF1 を有効にします。

(10) ドライバ内部フラグの初期化

ドライバ内部で使用するフラグ(usb850_busrst_flg, usb850_rsuspd_flg(V850E/Ix4-H は無し), usb850_rdata_flg)の初期化を行います。

(11) D+信号プルアップ設定

V850E/Ix4-H 以外では, CPU の P4 レジスタに "0x02" を書き込みます。この設定により, P41 から "1" が出力されます。V850E/Ix4-H では, CPU の P3 レジスタに "0x08" を書き込みます。この設定により, P33 から "1" が出力されます。これにより, D+信号からハイ・レベルを出力して, ホスト側にデバイスが接続されたことを通知します。サンプル・ドライバでは図 4-4 に示すような接続を想定しています。

**図 4-4 USB ファンクション・コントローラ接続例**

4.2.3 USB割り込み処理 (INTUSBF0)

USB ファンクション・コントローラからの割り込み要求 (INTUSBF0) は、初期化時にマスク解除された割り込みについてのみ通知されます。必要な割り込みについては、初期化時に割り込みマスクを解除して下さい。通知された割り込みについて、それぞれ必要な処理を行います。

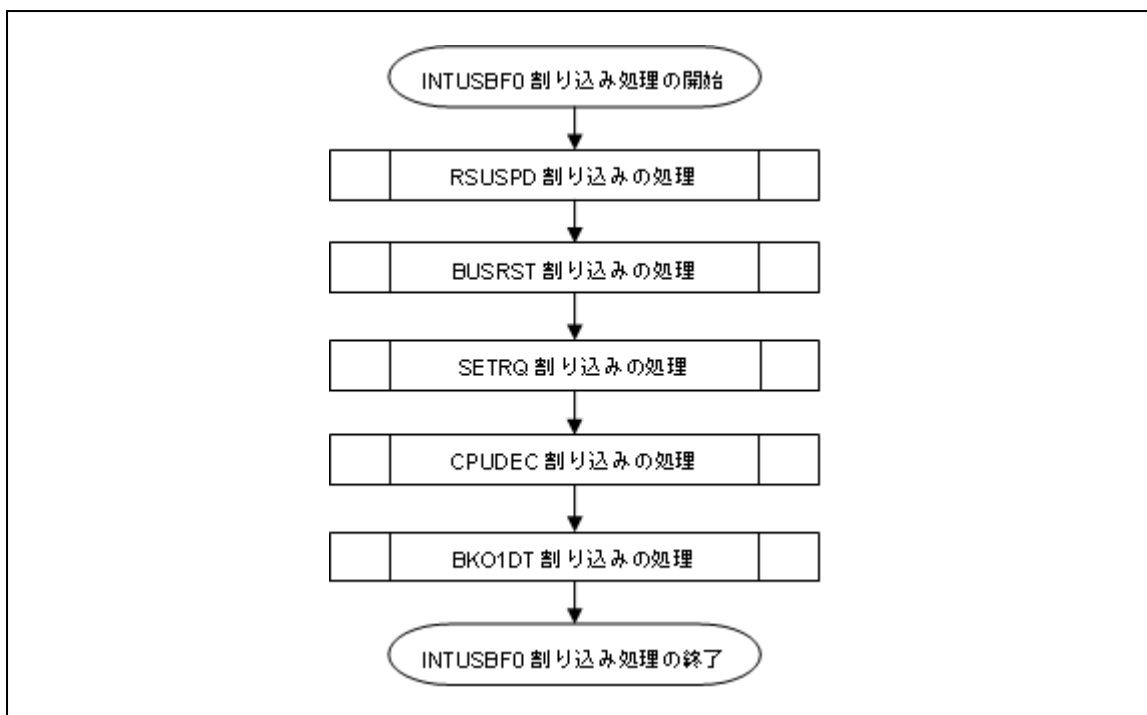


図 4-5 INTUSBF0 割り込みハンドラ処理フロー

(1) RSUSPD 割り込み処理(V850E/Ix4-H 以外)

UF0IS0 レジスタの RSUSPD ビットが "1" であれば、UF0IC0 の RSUSPDC ビットをクリア(0)します。次に、UF0EPS1 の RSUM ビットが "1" であれば、サスペンド状態を示すフラグ(usb850_rsuspd_flg)を更新(サスペンド発生)します。

(2) BUSRST 割り込み処理

UF0IS0 レジスタの BUSRST ビットが "1" であれば、UF0IC0 の BUSRSTC ビットをクリア(0)します。次に、バスリセットが発生した事示すフラグ(usb850_busrst_flg)を更新(バスリセット発生)し、usb850_buff_init()関数を呼び出し、バッファを初期化します。

(3) SETRQ 割り込み処理

UF0IS0 レジスタの SETRQ ビットが "1" であれば、UF0IC0 の SETRQC ビットをクリア(0)します。次に、UF0SET レジスタの SETCON ビットと UF0MODS レジスタの CONF ビットが "1" だった場合、Set Configuration リクエストが処理された事示すフラグ(usb850_busrst_flg)を更新(Configured 状態)します。

(4) CPUDEC 割り込み処理

UF0IS1 レジスタの CPUDEC ビットが "1" であれば、UF0IC1 の CPUDECC ビットをクリア(0)します。次に、UF0EST レジスタを 8 回読み出し、リクエスト・データを取り込んでデコードします。リクエストが標準リクエストなら usb850_standardreq()関数を呼び出し、クラス・リクエストなら usb850_classreq()関数を呼び出します。

(5) BKODT 割り込み処理

UF0IS3 レジスタの BKODT ビットが "1"であれば, UF0IC3 の BKODTC ビットをクリア(0)します。次に, データを受信した事を示すフラグ(usbf850_rdata_flg)を更新します。受信 FIFO に有効なデータが格納された場合に発生します。

4.3 関数の仕様

ここでは、サンプル・ドライバに実装されている各種関数について説明します。

4.3.1 関数一覧

サンプル・ドライバでは、ソース・ファイルそれぞれに次のような関数が実装されています。

表 4-9 サンプル・ドライバ内の関数

ソース・ファイル	関数名	説明
main.c	main	メイン・ルーチン
	cpu_init	CPUの初期化
usbf850.c	usbf850_init	USBファンクション・コントローラの初期化
	usbf850_intusbf0	Endpoint0の監視とリクエストへの応答制御
	usbf850_intusbf1	レジューム割り込み処理 (※)V850E/Ix4-H以外
	usbf850_data_send	USBデータの送信
	usbf850_data_receive	USBデータの受信
	usbf850_rdata_length	USB受信データ長の取得
	usbf850_send_EP0	Endpoint0の送信
	usbf850_receive_EP0	Endpoint0の受信
	usbf850_send_null	Bulk/ Interrupt In EndpointへのNullパケット送信処理
	usbf850_sendnullEP0	Endpoint0用NULLパケットの送信
	usbf850_sendstallEP0	Endpoint0用STALL応答
	usbf850_ep_status	Bulk/ Interrupt In EndpointのFIFO状態通知処理
	usbf850_fifo_clear	Endpoint0以外のEndpointのFIFOクリア
	usbf850_standardreq	標準リクエストの処理
	usbf850_getdesc	GET_DESCRIPTORリクエストの処理
usbf850_communication.c	usbf850_classreq	CDCクラス・リクエストの処理
	usbf850_send_encapsulated_command	Send Encapsulated Commandリクエストの処理
	usbf850_get_encapsulated_response	Get Encapsulated Commandリクエストの処理
	usbf850_set_line_coding	Set Line Codingリクエストの処理
	usbf850_get_line_coding	Get Line Codingリクエストの処理
	usbf850_set_control_line_state	Set Control Line Stateリクエストの処理
	usbf850_buff_init	CDCデータ転送用のEndpointのFIFOクリア処理
	usbf850_get_bufinit_flg	FIFO初期化処理の実行状態通知処理
	usbf850_send_buf	CDCデータの送信処理
	usbf850_recv_buf	CDCのクラス・リクエスト処理関数登録

4.3.2 関数の相関関係

関数によっては、処理の中で別の関数を呼び出しているものもあります。関数の呼び出し関係を次に示します。

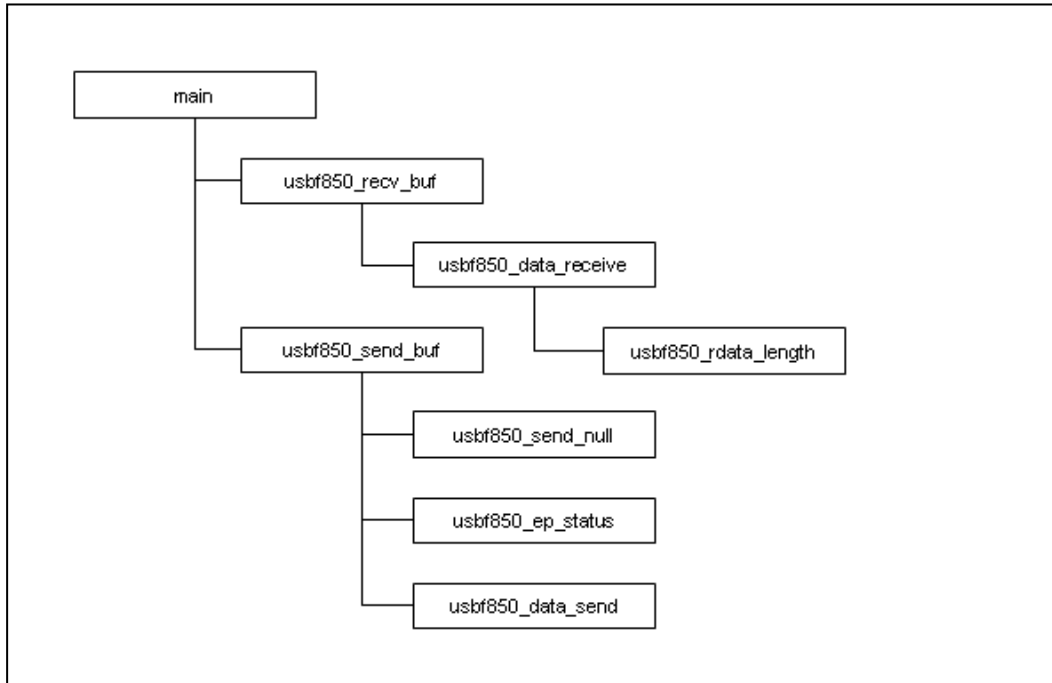


図 4-6 メイン・ルーチンでの関数の呼び出し

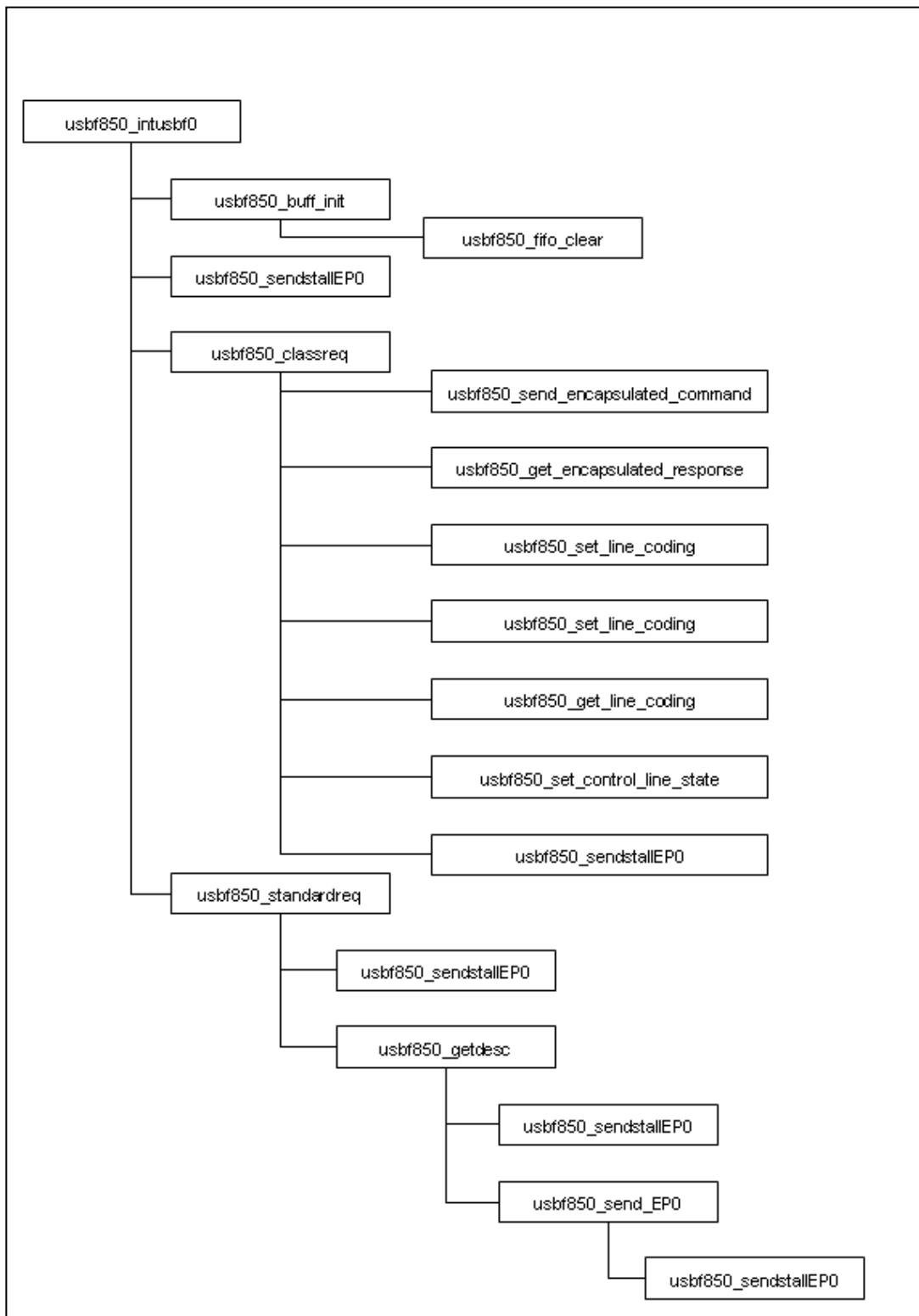


図 4-7 USB ファンクション・コントローラ用処理での関数の呼び出し

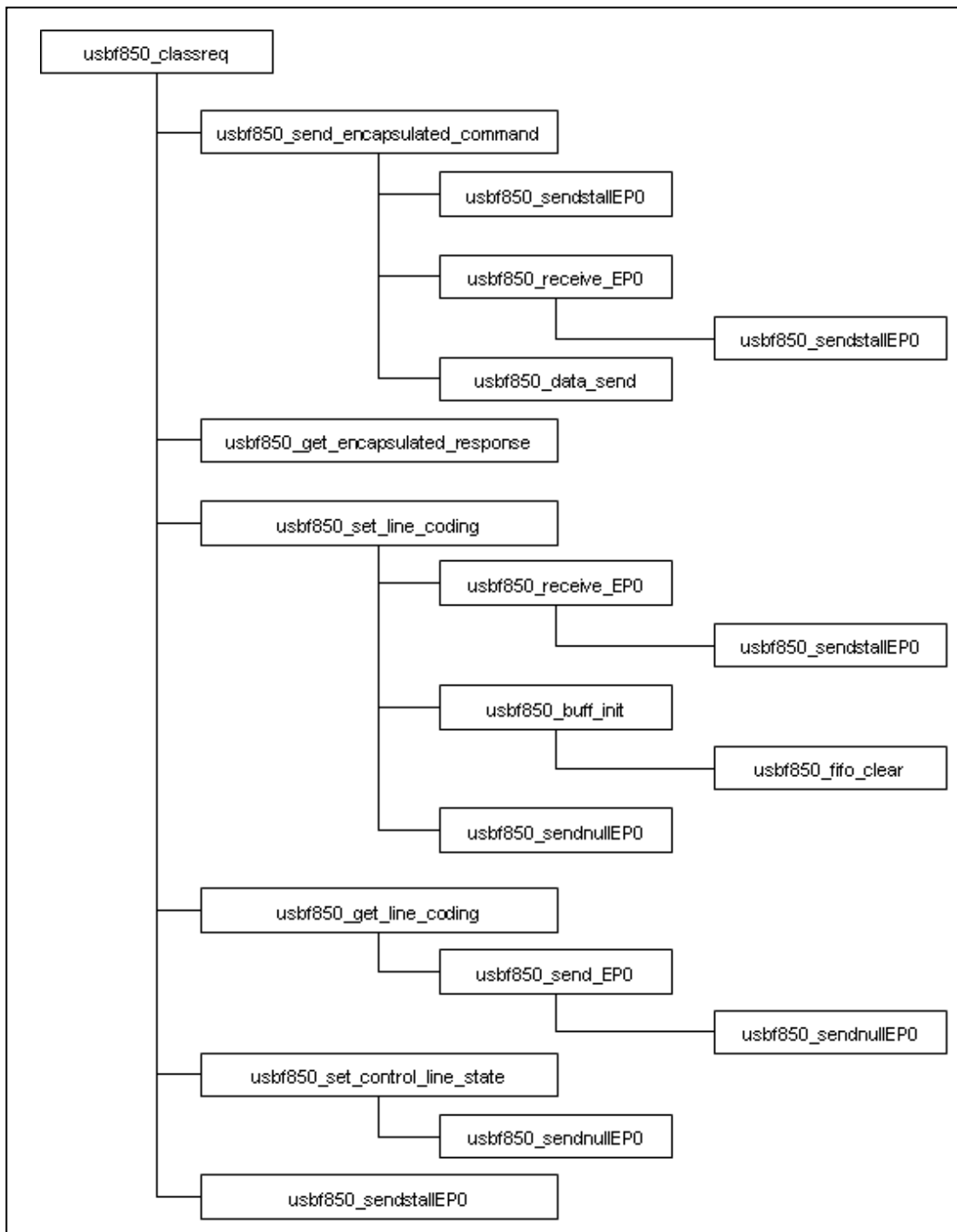


図 4-8 USB コミュニケーション・クラス用処理での関数の呼び出し(1/2)

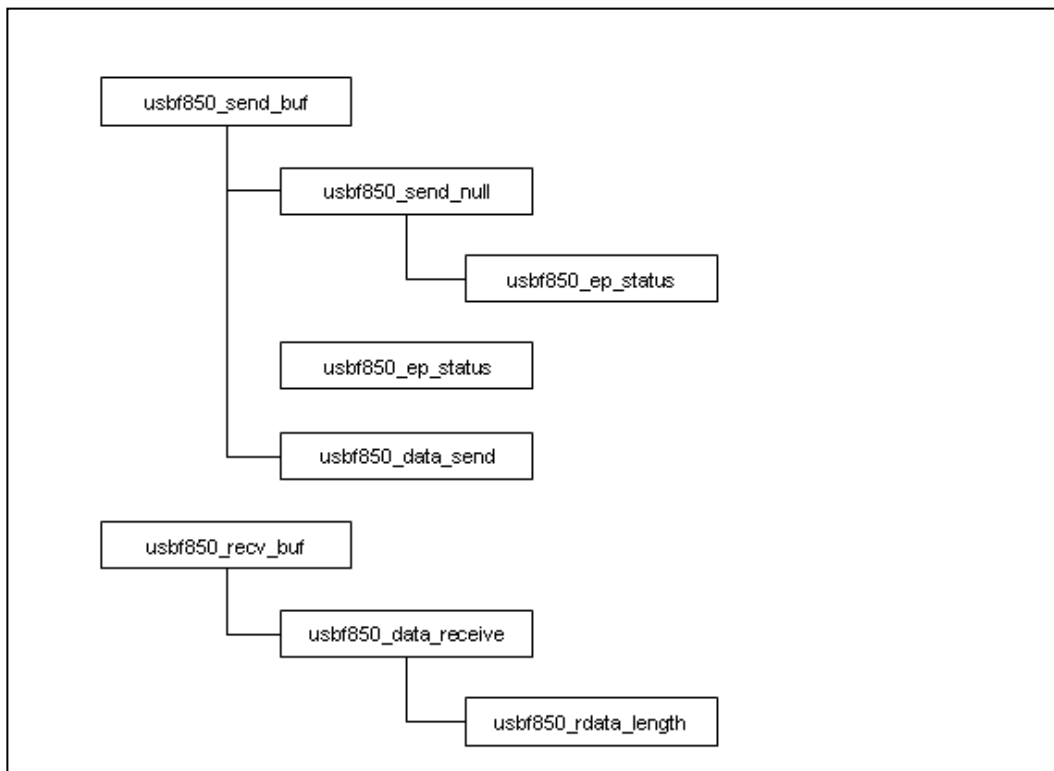


図 4-9 USB コミュニケーション・クラス用処理での関数の呼び出し(2/2)

4.3.3 関数の機能

ここでは、サンプル・ドライバに実装されている各種関数について解説します。

(1) 関数解説フォーマット

解説は、関数ごとに次の形式で記述されます。

関数名称

【概要】

概要説明

【C言語記述形式】

C言語上の記述形式

【パラメータ】

パラメータ (引数) の説明

パラメータ	説明
パラメータ型, 名称	パラメータ概要説明

【戻り値】

戻り値の説明

シンボル	説明
戻り値型, 名称	戻り値概要説明

【機能】

機能説明

(2) メイン・ルーチンの関数

main**【概要】**

メイン処理

【C 言語記述形式】

```
void main(void)
```

【パラメータ】

なし

【戻り値】

なし

【機能】

サンプル・ドライバを実行すると最初に呼び出される関数です。

・ V850ES/Ix4-H 以外 :

CPU, USB ファンクション・コントローラの初期化を順に実行します。次に、サンプル・アプリケーションの処理とサスペンドが発生を示すフラグ(`usbf850_rsuspd_flg`)の監視を行います。サスペンドが発生した場合、ここで、サスペンドとレジュームの処理を行います。

・ V850ES/Ix4-H :

CPU, USB ファンクション・コントローラの初期化を順に実行します。次に、サンプル・アプリケーションの処理を行います。

cpu_init

【概要】

CPU 初期化处理

【C 言語記述形式】

```
void cpu_init(void)
```

【パラメータ】

なし

【戻り値】

なし

【機能】

初期化处理で呼び出される関数です。

バス・アクセス時のウエイト数やクロック周波数、動作モードなど、USB ファンクション・コントローラを使用するために必要な項目等を設定します。

(3) USB ファンクション・コントローラ用処理の関数

usbf850_init

【概要】

USB ファンクション・コントローラ初期化处理

【C 言語記述形式】

```
void usbf850_init(void)
```

【パラメータ】

なし

【戻り値】

なし

【機能】

初期化处理で呼び出される関数です。

データ領域の確保と設定, 割り込み要求のマスクなど, USB ファンクション・コントローラの使用を開始するために必要な項目を設定します。

usbf850_intusbf0

【概要】

Endpoint0 監視処理

Endpoint2 監視処理

【C 言語記述形式】

```
__interrupt void usbf850_intusbf0(void)
```

【パラメータ】

なし

【戻り値】

なし

【機能】

INTUSBF0 割り込みにより呼び出される割り込みサービスルーチンです。

USB ファンクション・コントローラのマスクされていない割り込みについて、割り込み内容を確認し、発生している割り込みについて処理を行います。

usbf850_intusbf1

【概要】

Resume 割り込み処理

【C 言語記述形式】

```
__interrupt void usbf850_intusbf1(void)
```

【パラメータ】

なし

【戻り値】

なし

【機能】

・ V850E/Ix4-H 以外 :

INTRSUM 割り込みにより呼び出される割り込みサービスルーチンです。サスペンド状態を示すフラグをクリアして、レジューム状態に更新します。

usb850_data_send

【概要】

Bulk/ Interrupt In Endpoint 用 USB データ送信処理

【C 言語記述形式】

```
INT32 usb850_data_send(UINT8 *data, INT32 len, INT8 ep)
```

【パラメータ】

パラメータ	説明
UINT8 *data	送信データ・バッファ・ポインタ
INT32 len	送信データ長
INT8 ep	データ送信エンドポイント番号

【戻り値】

シンボル	説明
len (>=0)	正常に送信したデータサイズ
DEV_ERROR	異常終了

【機能】

送信データ・バッファに格納されているデータを、指定されたエンドポイント用の FIFO に 1 バイトずつ格納します。

usb850_data_receive

【概要】

USB データ受信処理

【C 言語記述形式】

INT32 usb850_data_receive(UINT8 *data, INT32 len, INT8 ep)

【パラメータ】

パラメータ	説明
UINT8 *data	受信データ・バッファ・ポインタ
INT32 len	受信データ長
INT8 ep	データ受信エンドポイント番号

【戻り値】

シンボル	説明
len (>=0)	正常に受信したデータ・サイズ
DEV_ERROR	異常終了

【機能】

指定されたエンドポイント用の FIFO からデータを 1 バイトずつ読み出し、受信データ・バッファに格納します。

usb850_rdata_length**【概要】**

USB データ受信データ長取得

【C 言語記述形式】

void usb850_rdata_length(INT32 *len , INT8 ep)

【パラメータ】

パラメータ	説明
INT32* len	受信データ長格納アドレス・ポインタ
INT8 ep	データ受信エンドポイント番号

【戻り値】

なし

【機能】

指定されたエンドポイントの受信データ長を読み出します。

usb850_send_EP0**【概要】**

Endpoint0 用 USB データ送信処理

【C 言語記述形式】

INT32 usb850_send_EP0(UINT8* data, INT32 len)

【パラメータ】

パラメータ	説明
UINT8* data	送信データ・バッファ・ポインタ
INT32 len	送信データサイズ

【戻り値】

シンボル	説明
DEV_OK	正常終了
DEV_ERROR	異常終了

【機能】

送信データ・バッファに格納されているデータを Endpoint0 用送信 FIFO に 1 バイトずつ格納します。

usb850_receive_EP0**【概要】**

Endpoint0 用 USB データ受信処理

【C 言語記述形式】

INT32 usb850_receive_EP0(UINT8* data, INT32 len)

【パラメータ】

パラメータ	説明
UINT8* data	受信データ・バッファ・ポインタ
INT32 len	受信データサイズ

【戻り値】

シンボル	説明
DEV_OK	正常終了
DEV_ERROR	異常終了

【機能】

Endpoint0 用受信 FIFO から 1 バイトずつ読み出し、受信データ・バッファに格納します。

usb850_send_null**【概要】**

Bulk/ Interrupt In Endpoint 用 Null パケット送信処理

【C 言語記述形式】

INT32 usb850_send_null(INT8 ep)

【パラメータ】

パラメータ	説明
INT8 ep	データ送信エンドポイント番号

【戻り値】

シンボル	説明
DEV_OK	正常終了
DEV_ERROR	異常終了

【機能】

指定された Endpoint (送信用) の FIFO をクリアし、データ終了を示すビットをセット(1)する事で、USB ファンクション・コントローラから Null パケットを送信します。

usb850_sendnullEP0

【概要】

Endpoint0 用 NULL パケット送信処理

【C 言語記述形式】

```
void usb850_sendnullEP0(void)
```

【パラメータ】

なし

【戻り値】

なし

【機能】

Endpoint0 用の FIFO をクリアし、データ終了を示すビットをセット (1) することで、USB ファンクション・コントローラから NULL パケットを送信させます。

usb850_sendstalleP0

【概要】

Endpoint0 用 STALL 応答処理

【C 言語記述形式】

```
void usb850_sendstalleP0(void)
```

【パラメータ】

なし

【戻り値】

なし

【機能】

STALL ハンドシェイク使用を示すビットをセット (1) することで、USB ファンクション・コントローラから STALL 応答させます。

usb850_ep_status**【概要】**

Bulk/ Interrupt In Endpoint 用 FIFO 状態通知処理

【C 言語記述形式】

INT32 usb850_ep_status(INT8 ep)

【パラメータ】

パラメータ	説明
INT8 ep	データ送信Endpoint番号

【戻り値】

シンボル	説明
DEV_OK	正常終了
DEV_RESET	Bus Reset処理中
DEV_ERROR	異常終了

【機能】

指定された Endpoint(送信用)の FIFO 状態を通知します。

usbf850_fifo_clear**【概要】**

Bulk/ Interrupt Endpoint 用 FIFO クリア処理

【C 言語記述形式】

```
void usbf850_fifo_clear(INT8 in_ep, INT8 out_ep)
```

【パラメータ】

パラメータ	説明
INT8 in_ep	データ送信Endpoint
INT8 out_ep	データ受信Endpoint

【戻り値】

なし

【機能】

指定された Endpoint (Bulk/Interrupt) の FIFO をクリアし、データ受信フラグ(usbf850_rdata_flg)をクリアします。

usb850_standardreq

【概要】

USB ファンクション・コントローラが自動応答しない標準リクエストの処理

【C 言語記述形式】

```
void usb850_standardreq(USB_SETUP *req_data)
```

【パラメータ】

パラメータ	説明
USB_SETUP *req_data	受信データ長格納アドレス・ポインタ

【戻り値】

なし

【機能】

INTUSBF0 割り込み処理の CPUDEC 割り込み要因の場合に呼び出される関数です。
デコードされたリクエストが GET_DESCRIPTOR の場合、GET_DESCRIPTOR リクエスト処理関数 (usb850_getdesc) を呼び出します。それ以外のリクエストの場合は Endpoint0 用 STALL 応答処理関数 (usb850_sendstallEP0) を呼び出します。

usb850_getdesc**【概要】**

GET_DESCRIPTOR リクエスト処理

【C 言語記述形式】

```
void usb850_getdesc(USB_SETUP *req_data)
```

【パラメータ】

パラメータ	説明
USB_SETUP *req_data	受信データ長格納アドレス・ポインタ

【戻り値】

なし

【機能】

USB ファンクション・コントローラが自動応答しない標準リクエストの処理で呼び出される関数です。

デコードされたリクエストがストリング・ディスクリプタを要求している場合、USB データ送信処理関数 (usb850_data_send) を呼び出して、Endpoint0 からストリング・ディスクリプタを送信させます。それ以外のディスクリプタを要求している場合は Endpoint0 用 STALL 応答処理関数 (usb850_sendstallEP0) を呼び出します。

(4) USB コミュニケーション・クラス用処理の関数

usbf850_classreq**【概要】**

CDC のクラス・リクエスト処理

【C 言語記述形式】

void usbf850_classreq(USB_SETUP *req_data)

【パラメータ】

パラメータ	説明
USB_SETUP *req_data	リクエスト・データ格納ポインタ・アドレス

【戻り値】

なし

【機能】

INTUSBF0 割り込み処理の CPUDEC 割り込み要因で呼び出される関数です。デコードされたリクエストがコミュニケーション・デバイス・クラス固有のリクエストの場合、各リクエスト処理関数を呼び出します。それ以外の場合は Endpoint0 に Stall を送信します。

usb850_send_encapsulated_command

【概要】

Send Encapsulated Command リクエスト処理

【C 言語記述形式】

```
void usb850_send_encapsulated_command(USB_SETUP *req_data)
```

【パラメータ】

パラメータ	説明
USB_SETUP *req_data	リクエスト・データ格納ポインタ・アドレス

【戻り値】

なし

【機能】

データ受信処理関数 (usb850_data_receive) を呼び出して Endpoint0 で受信したデータを取り込み、データ送信処理関数 (usb850_data_send) を呼び出して Endpoint2 からバルク・イン転送 (送信) でデータを送信させます。

usb850_set_line_coding

【概要】

Set Line Coding リクエスト処理

【C 言語記述形式】

```
void usb850_set_line_coding(USB_SETUP *req_data)
```

【パラメータ】

パラメータ	説明
USB_SETUP *req_data	リクエスト・データ格納ポインタ・アドレス

【戻り値】

なし

【機能】

データ受信処理関数 (usb850_data_receive) を呼び出して Endpoint0 で受信したデータを取り込み、UART_MODE_INFO 構造体に書き込みます。またこの値を基に、転送速度やデータ長などの UART のモードを設定したあと、Endpoint0 用 NULL パケット送信処理関数 (usb850_sendnullEP0) を呼び出します。

usb850_get_line_coding

【概要】

Get Line Coding リクエスト処理

【C 言語記述形式】

```
void usb850_get_line_coding(USB_SETUP *req_data)
```

【パラメータ】

パラメータ	説明
USB_SETUP *req_data	リクエスト・データ格納ポインタ・アドレス

【戻り値】

なし

【機能】

データ送信処理関数 (usb850_data_send) を呼び出して, UART_MODE_INFO 構造体の値を Endpoint0 から送信させます。

usb850_set_control_line_state

【概要】

Set Control Line State リクエスト処理

【C 言語記述形式】

```
void usb850_set_control_line_state(USB_SETUP *req_data)
```

【パラメータ】

パラメータ	説明
USB_SETUP *req_data	リクエスト・データ格納ポインタ・アドレス

【戻り値】

なし

【機能】

Endpoint0 用 NULL パケット送信処理関数 (usb850_sendnullEP0) を呼び出します。

5. サンプル・アプリケーションの仕様

この章では、サンプル・ドライバに含まれるサンプル・アプリケーションについて説明します。

5.1 概要

サンプル・アプリケーションは、USB コミュニケーション・デバイス・クラス用ドライバの利用の簡単な例として用意されたもので、サンプル・ドライバのメイン・ルーチンに組み込まれています。

このサンプル・アプリケーションは、USB ファンクション・コントローラで受信したデータの読み出し、読み出したデータの送信、の一連の処理を実行します。この処理の過程で、サンプル・ドライバの各種関数を利用します。

5.2 動作

サンプル・アプリケーションでは、次のようなフローで一連の処理が行われます。

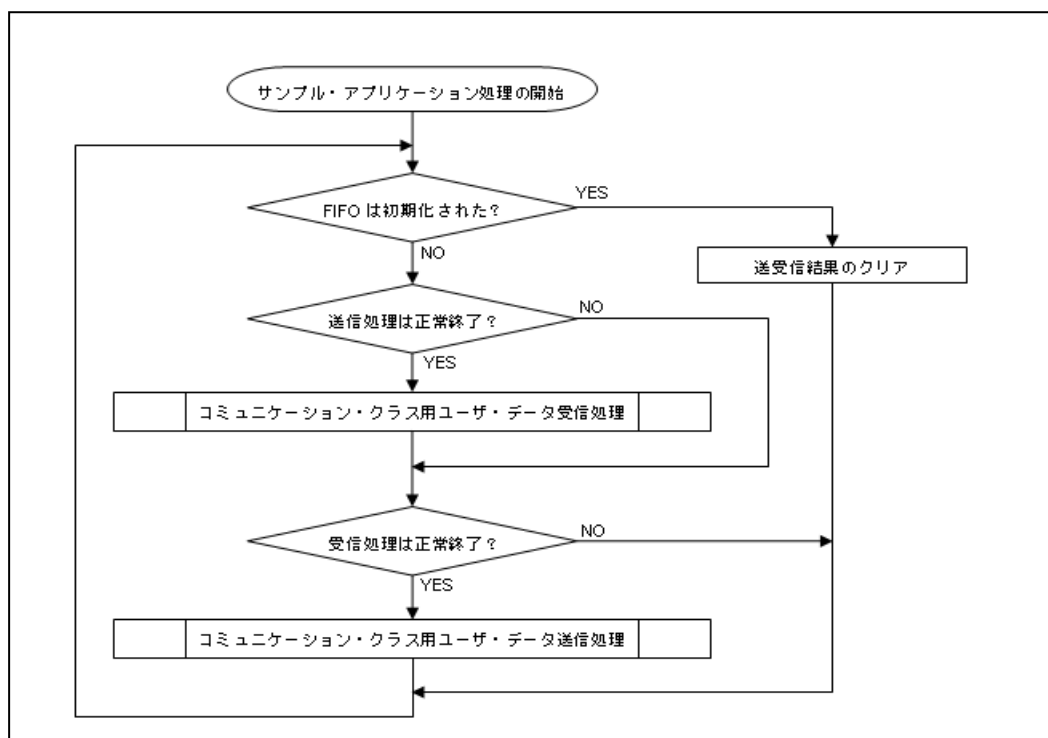


図 5-1 サンプル・アプリケーションの処理フロー

(1) ユーザ・データ用 FIFO 初期化確認

ユーザ・データ用の FIFO の状態通知処理関数 (`usb850_get_bufinit_flg`) を呼び出し、通常状態であれば送信処理結果の確認処理へ、初期化された状態であれば送受信結果のクリア処理 (CDC 用ユーザ・データ送受信処理結果の 0 クリア) を行います。

(2) CDC 用ユーザ・データ送信処理結果確認

CDC 用ユーザ・データ送信処理の結果が正常終了(および、初期状態)であれば CDC 用ユーザ・データ受信処理を行い、異常終了状態であれば、受信処理結果の確認処理を行います。

(3) CDC 用ユーザ・データ受信処理

受信データを格納するバッファのサイズを指定し、CDC 用ユーザ・データ受信処理関数 (`usb850_recv_buf`) を呼び出します。

(4) CDC 用ユーザ・データ受信処理結果確認

CDC 用ユーザ・データの受信処理の結果が正常終了(および、初期状態)であれば CDC 用ユーザ・データ送信処理を行い、異常終了であれば、ユーザ・データ用 FIFO 初期化確認処理を行います。

(5) CDC 用ユーザ・データ送信処理

送信したいデータが格納されているバッファ・アドレス、送信するデータサイズを指定し、CDC 用ユーザ・データの送信処理関数 (`usb850_send_buf`) を呼び出します。

5.3 関数の利用

このサンプル・アプリケーションを含むソース・ファイル "main.c" では、サンプル・ドライバの関数を利用するために次のように記述しています。なお、各関数の詳細は 4.3 関数の仕様を参照してください。

```

1  #pragma ioreg
2
3  #include "main.h"
4  #include "usbf850_errno.h"
5  #include "usbf850.h"
6  #include "usbf850_communication.h"
7      :
8      中略
9      :
10
11 #define USERBUF_SIZE 64      /* user buffer size */
12 static UINT8  UserBuf[USERBUF_SIZE]; /* user buffer */
13 extern UINT8  usbf850_rsuspd_flg; /* resume/suspend flag */
14
15 void main(void)
16 {
17     INT32 rcv_ret = 0;
18     INT32 snd_ret = 0;
19
20     cpu_init();
21
22     usbf850_init(); /* initial setting of the USB Function */
23
24     EI();
25
26     while (1) {
27         if (usbf850_get_bufinit_flg() != DEV_ERROR) {
28             if (snd_ret >= 0) {
29                 rcv_ret = usbf850_rcv_buf(&UserBuf[0], USERBUF_SIZE);
30             }
31             if (rcv_ret >= 0) {
32                 snd_ret = usbf850_snd_buf(&UserBuf[0], rcv_ret);
33             }
34         }
35         else {
36             snd_ret = 0;
37             rcv_ret = 0;
38         }
39
40         if (usbf850_rsuspd_flg == SUSPEND) {
41             DI();
42
43             /* Stop mode 処理 */
44
45             usbf850_rsuspd_flg = RESUME;
46
47             EI();
48         }
49     }
50 }

```

... (1)
 ... (2)
 ... (3)
 ... (4)
 ... (5)
 ... (6)
 ... (7)
 ... (8)

図 5-2 サンプル・アプリケーションの記述 (部分)

(1) 各種定義と宣言

サンプル・ドライバの関数で使用するため, "usbf850.h" と "usbf850_communication.h" の2つのヘッダ・ファイルをインクルードしています。また, ユーザ・データ用に1パケットのデータを処理するのに十分なサイズのユーザ・バッファを用意しています(USB の Full-Speed におけるバルク・エンドポイントの最大パケット・サイズは 64Byte です)。

(2) CPU 初期化処理

CPU 初期化処理関数 (cpu_init) を呼び出します。

(3) USB ファンクション・コントローラ初期化処理

USB ファンクション・コントローラ初期化処理関数(usbf850_init)を呼び出します。

(4) ユーザ・データ用 FIFO 状態確認

ユーザ・データ用 FIFO の状態通知処理関数(usbf850_get_bufinit_flg)を呼び出し, FIFO の状態を確認します。

(5) ユーザ・データの受信処理

CDC 用ユーザ・データ受信処理関数(usbf850_recv_buf)を呼び出し, 結果を保存します。

(6) ユーザ・データの送信処理

CDC 用ユーザ・データ送信処理関数(usbf850_send_buf)を呼び出し, 結果を保存します。

(7) 送受信処理結果クリア処理

ユーザ・データ用 FIFO が初期化されると, (5), (6)で保存されている送受信処理結果をクリア (0) します。

(8) サスペンド・レジューム処理

サスペンド発生を示すフラグ(usbf850_rsuspd_flg)の監視を行います。サスペンドが発生した場合, CPU を Stop モード状態に遷移します。レジューム (CPU が Stop モードから復帰) は外部割込みを以って行われ, サスペンド発生を示すフラグ(usbf850_rsuspd_flg)を RESUME 状態にして動作を再開します。

6. 開発環境

この章では、V850 シリーズ マイクロコントローラ(USB ファンクション内蔵品)向け USB コミュニケーション・デバイス・クラス用サンプル・ドライバを利用したアプリケーション・プログラムを開発する際の環境構築の例と、そこでのデバッグの手順について説明します。

6.1 開発環境

ここでは、ハードウェア・ツールとソフトウェア・ツールの製品構成例を示します。

6.1.1 システム構成

サンプル・ドライバを利用するシステムの構成を、V850ES/JG3-H(uPD70F3760)搭載 TK-850/JG3H を例に図 6-1 に示します。

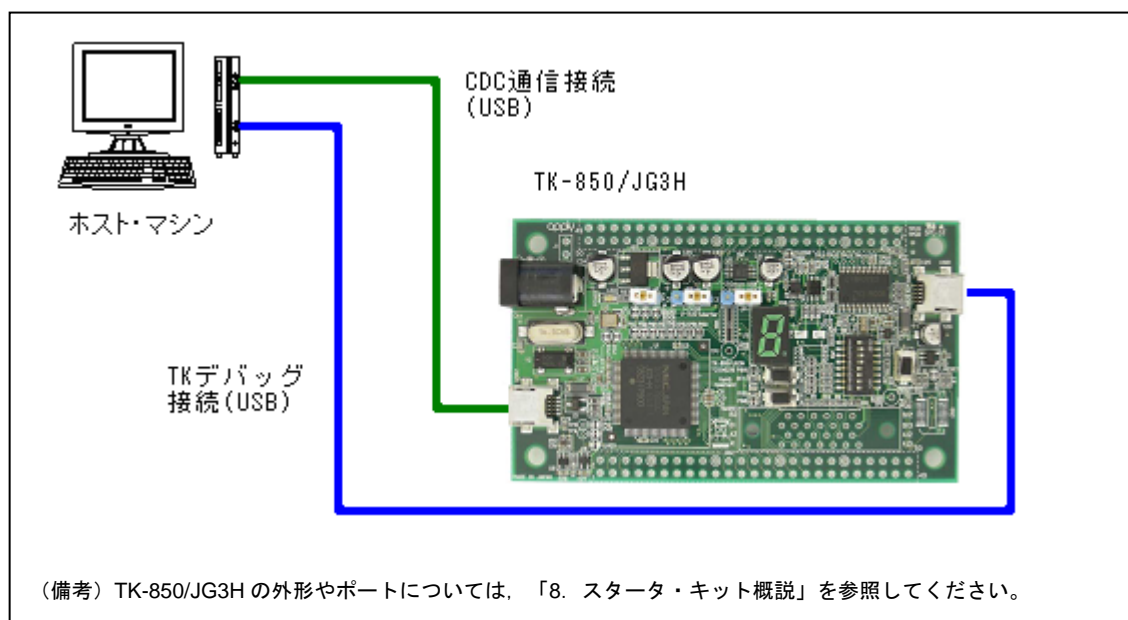


図 6-1 開発環境のシステム構成

6.1.2 プログラム開発

サンプル・ドライバを利用したシステムを開発する際には、次のようなハードウェアとソフトウェアが必要です。

表 6-1 プログラム開発環境構成例

構成品		製品例	備考
ハードウェア	ホスト・マシン	—	PC/AT™互換機 (OS : Windows XP)
ソフトウェア	統合開発ツール	PM+	V6.32
	コンパイラ	CA850	W3.46

6.1.3 デバッグ

サンプル・ドライバを利用したシステムをデバッグする際には、次のようなハードウェアとソフトウェアが必要です。

表 6-2 デバッグ環境構成例

構成品		製品例	備考
ハードウェア	ホスト・マシン	—	PC/AT互換機 (OS : Windows XP)
	ターゲット	QB-850EIH4H-TB TK-850/JH3E+NET TK-850/JG3L+USB TK-850/JC3H TK-850/JG3H TK-850/JH3U+SP	RenesasElectronics製 テセラ・テクノロジー社製 テセラ・テクノロジー社製 テセラ・テクノロジー社製 テセラ・テクノロジー社製 テセラ・テクノロジー社製
	USBケーブル	—	miniBコネクタ - Aコネクタ
ソフトウェア	統合開発ツール・デバッガ	PM+	V6.32
ファイル	デバイス・ファイル	DF703924	V850E/Ix4-H用
		DF703786	V850ES/Jx3-E用
		DF703738	V850ES/Jx3-L用
DF703771		V850ES/Jx3-H(小ピン)用	
DF703771		V850ES/Jx3-H用	
DF703771	V850ES/Jx3-U用		
	デバッグ・ポート用ホスト・ドライバ	—	(注12)
	プロジェクト関連ファイル	—	(注13)

(注 12) 製品や入手方法については弊社までお問い合わせください。

(注 13) PM+で構築した場合のファイルがサンプル・ドライバに同梱されています。

6.2 PM+環境設定

ここでは、「6.1 開発環境」に示した製品構成の中で、PM+を用いた開発やデバッグを行うための準備について、TK-850/JG3H での環境設定を例にして説明します。

6.2.1 ホスト環境整備

ホスト・マシン上に専用のワークスペースを作成します。

(1) PM+統合開発ツールのインストール

PM+をインストールします。詳細はPM+のユーザズマニュアルを参照してください。

(2) ドライバ類の展開

サンプル・ドライバの提供ファイル一式を、フォルダ構成を変えずに任意のディレクトリに格納します。

また、デバッグ・ポート用ホスト・ドライバを任意のディレクトリに格納します。

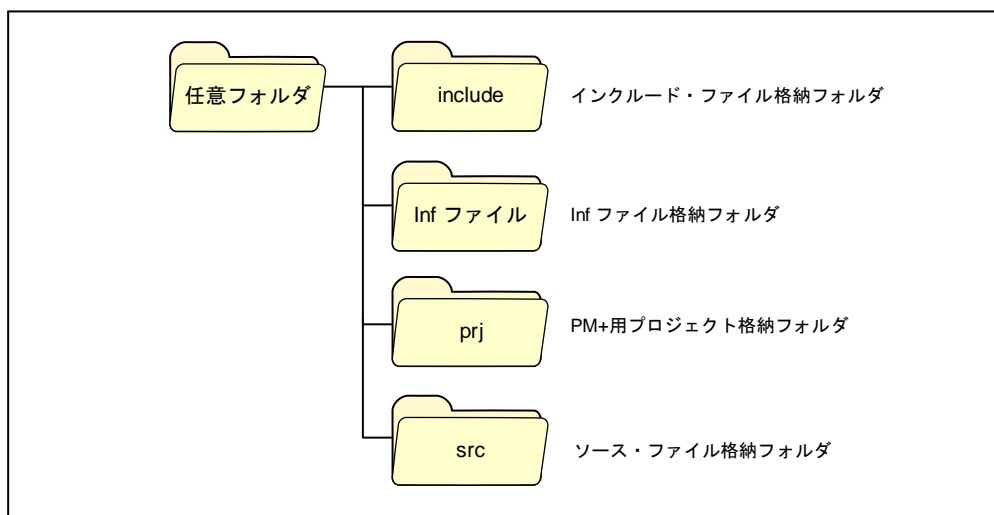


図 6-2 サンプル・ドライバのフォルダ構成 (PM+版)

(3) ワークスペースの設定

ここではサンプル・ドライバに同梱のプロジェクト関連ファイルを使用する場合の手順を示します。

<1> PM+を起動し、「ファイル」メニューから「ファイルを開く」を選択します。

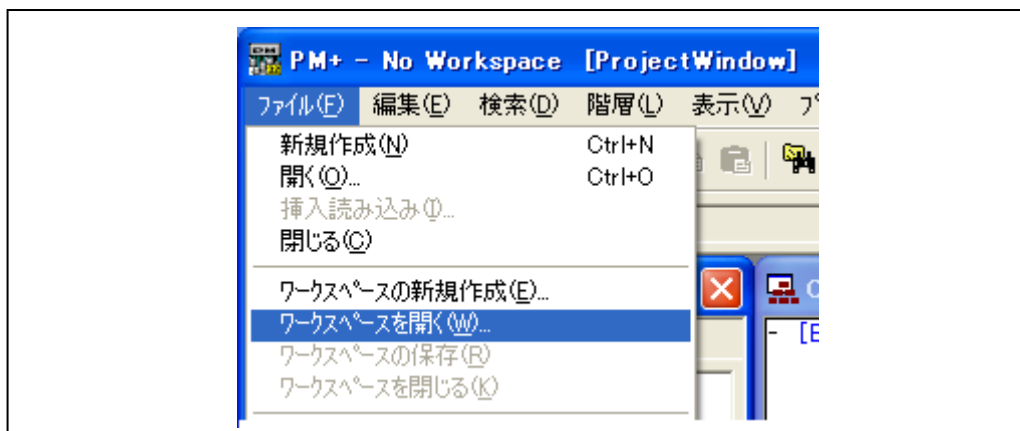


図 6-3 PM+メニュー選択

<2> 「ファイルを開く」ダイアログが開きます。サンプル・ドライバを格納したディレクトリの「prj」フォルダにある PM+用プロジェクト・ファイルを指定します。

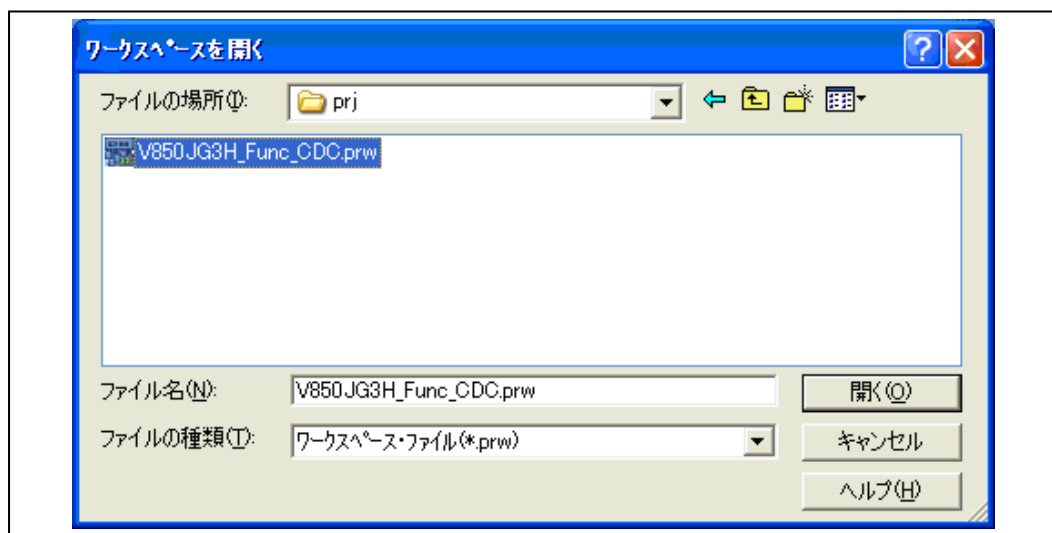


図 6-4 PM+プロジェクト・ファイル選択

(4) デバイス・ファイルのインストール

PM+用デバイス・ファイルをインストールします。ここでは V850ES/JG3-H 用デバイス・ファイルをインストールする手順を示します。

<1> PM+の「プロジェクト」メニューから「プロジェクトの設定」を選択します。

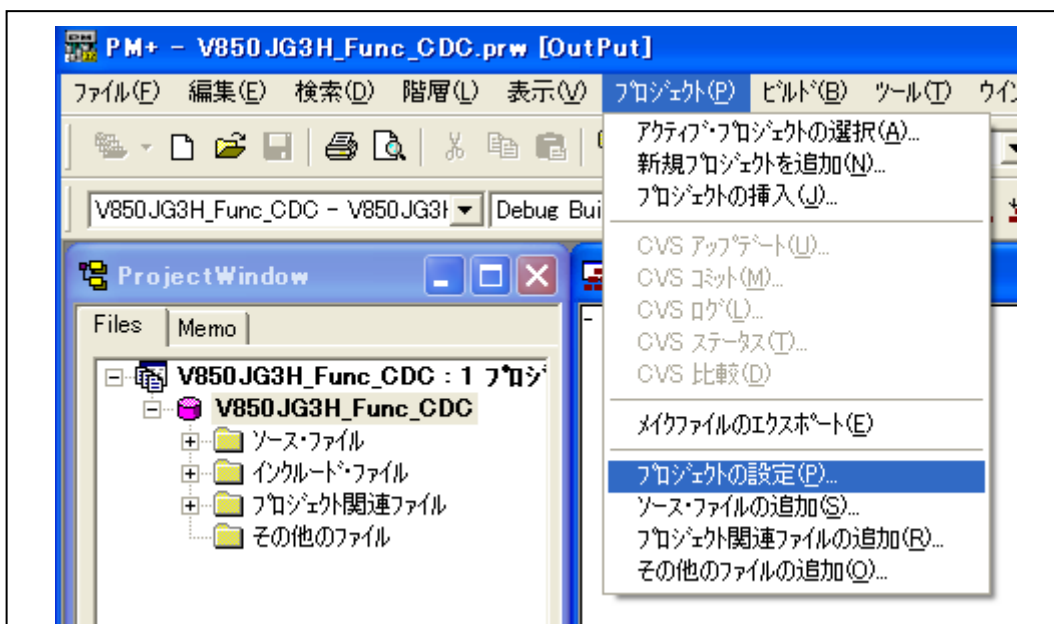


図 6-5 プロジェクトの設定選択

<2> 「プロジェクトの設定」ダイアログが開きます。「プロジェクト情報」タブの「デバイス登録」ボタンを押下して Device File Installer を起動します。

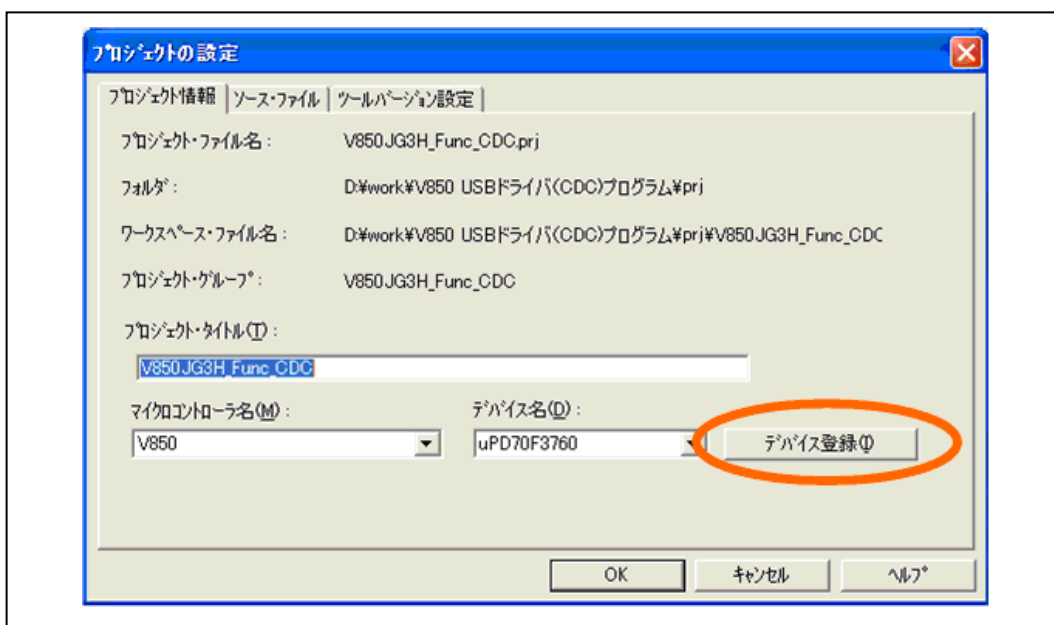


図 6-6 デバイス登録ボタン選択

- <3> 「Device File Installer」ダイアログが開きます。「インストール」ボタンを押下してインストール・ウィザードを起動します。

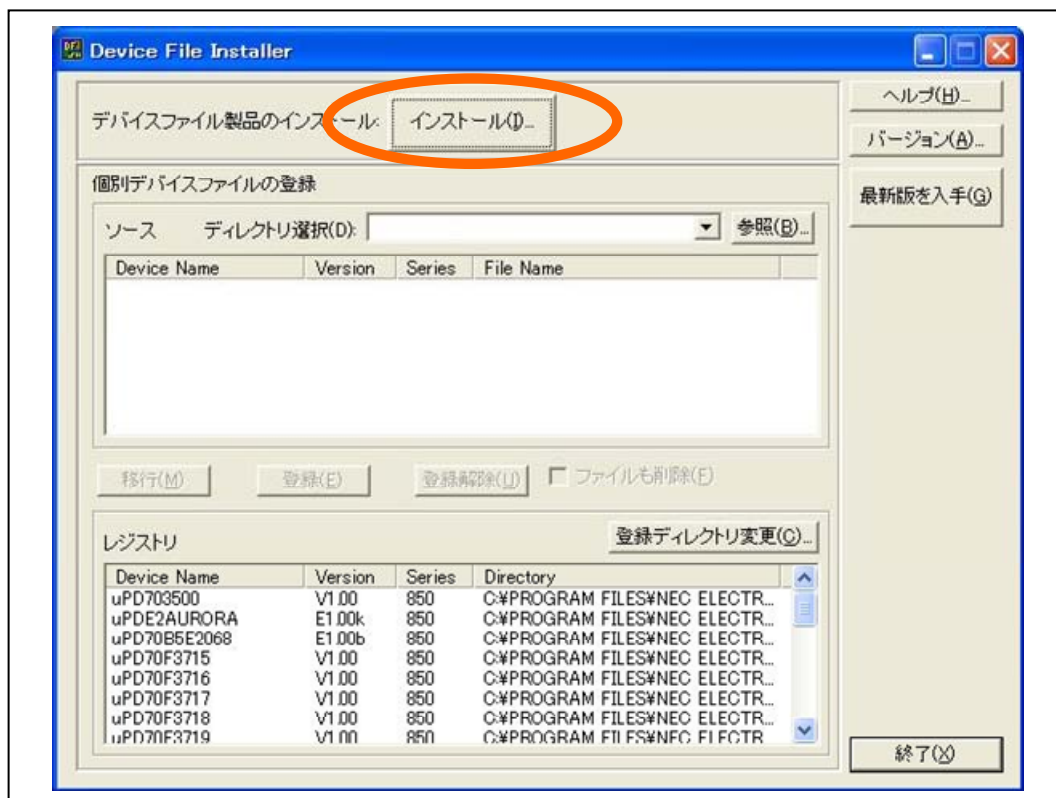


図 6-7 Device File Installer 画面

- <4> 「インストール情報ファイルの指定」ダイアログが開きます。「参照」ボタンを押下します。

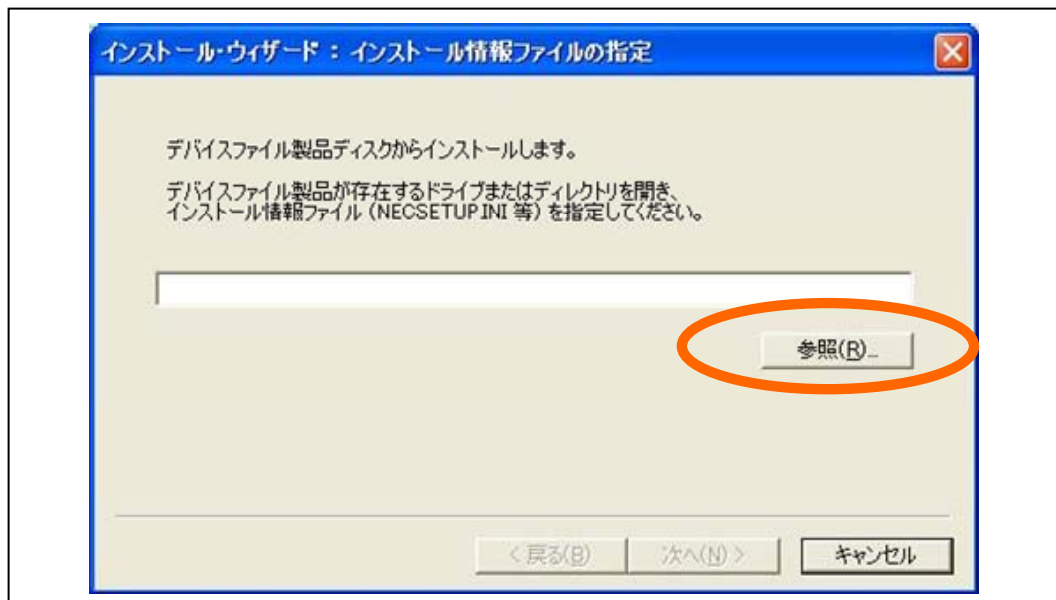


図 6-8 インストール情報ファイルの指定

- <5> 「ファイルを開く」ダイアログが表示されます。デバイス・ファイルを格納したディレクトリを開き, "NECSETUP.INI" ファイルを選択して「開く」ボタンを押下します。

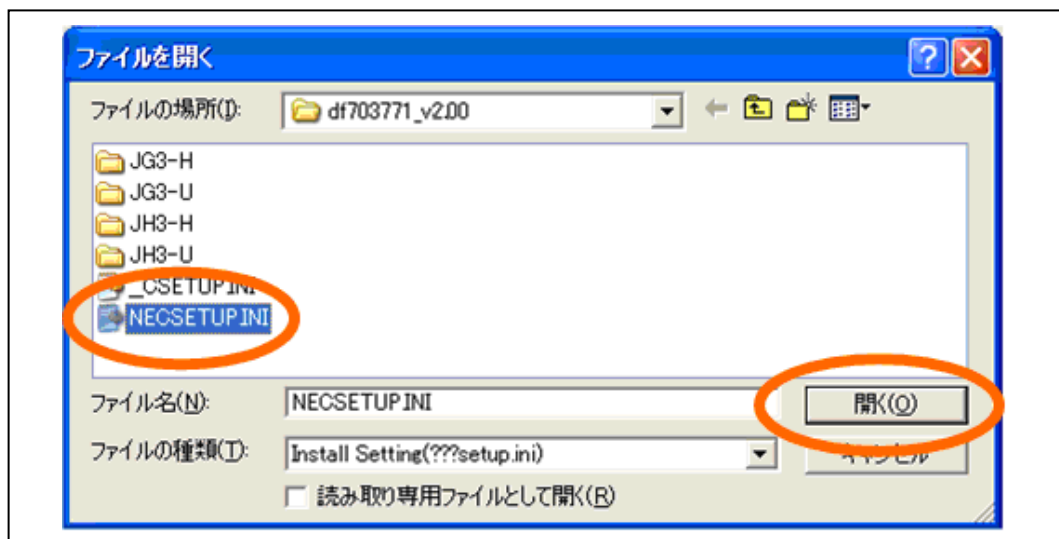


図 6-9 インストール情報ファイルの選択

- <6> 使用許諾に関するメッセージが表示されます。「次へ」ボタンを押下します。
- <7> 「ファイルの種類を選択」ダイアログが開きます。該当するデバイス・ファイルを選択して「次へ」ボタンを押下します。

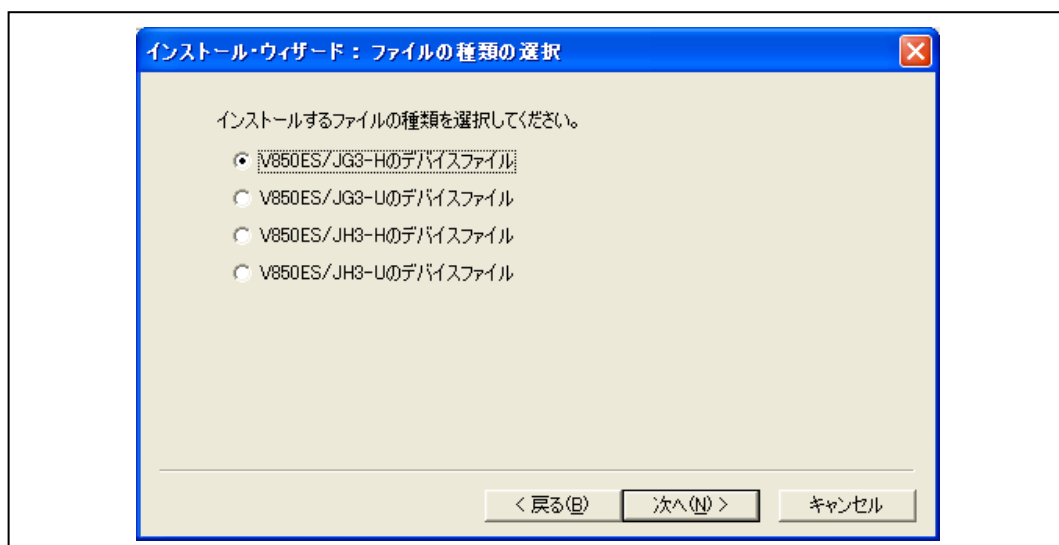


図 6-10 インストールファイルの選択

- <8> 「インストール先の指定」ダイアログが開きます。パスが表示されていますので、そのまま「次へ」ボタンを押下します。

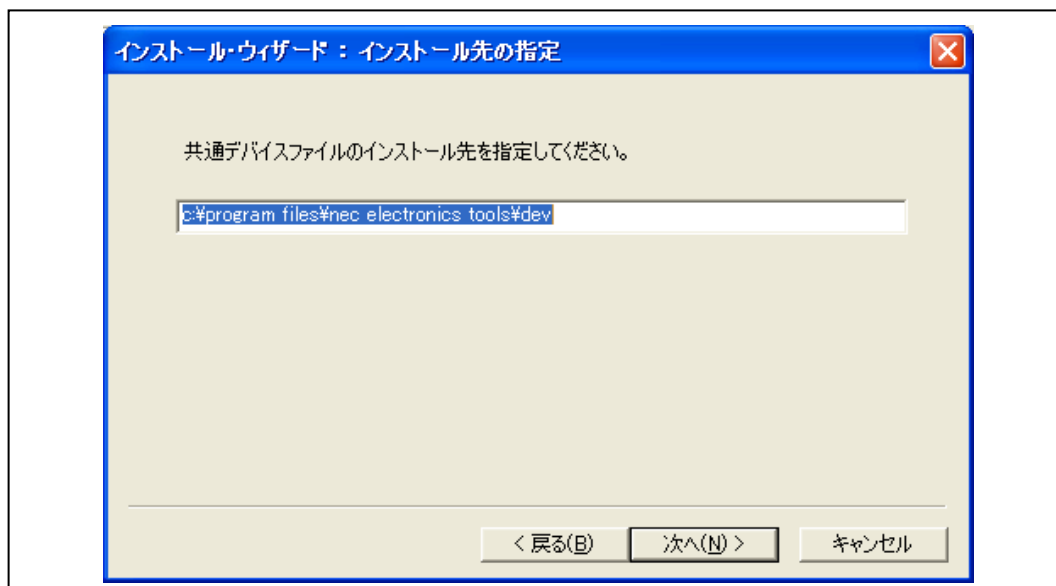


図 6-11 デバイス・ファイルのインストール先選択

- <9> 「インストール開始」ダイアログが開きます。「次へ」ボタンを押下します。

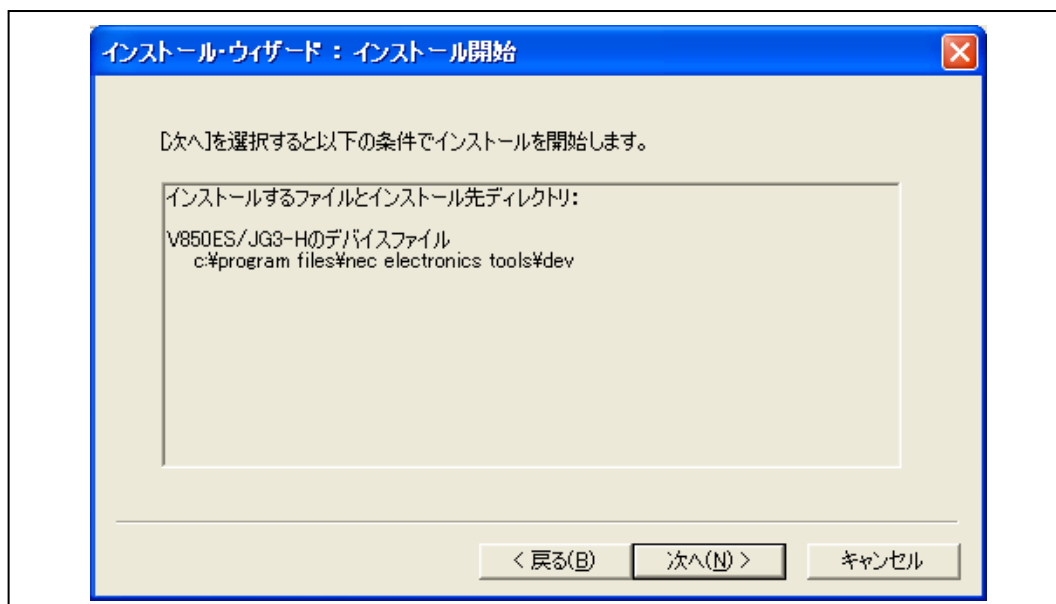


図 6-12 インストール開始

- <10> デバイス・ファイルがプロジェクトにインストールされます。環境により、時間がかかる場合があります。
- <11> インストールが終わると「インストール終了」ダイアログが開きます。「完了」ボタンを押下します。

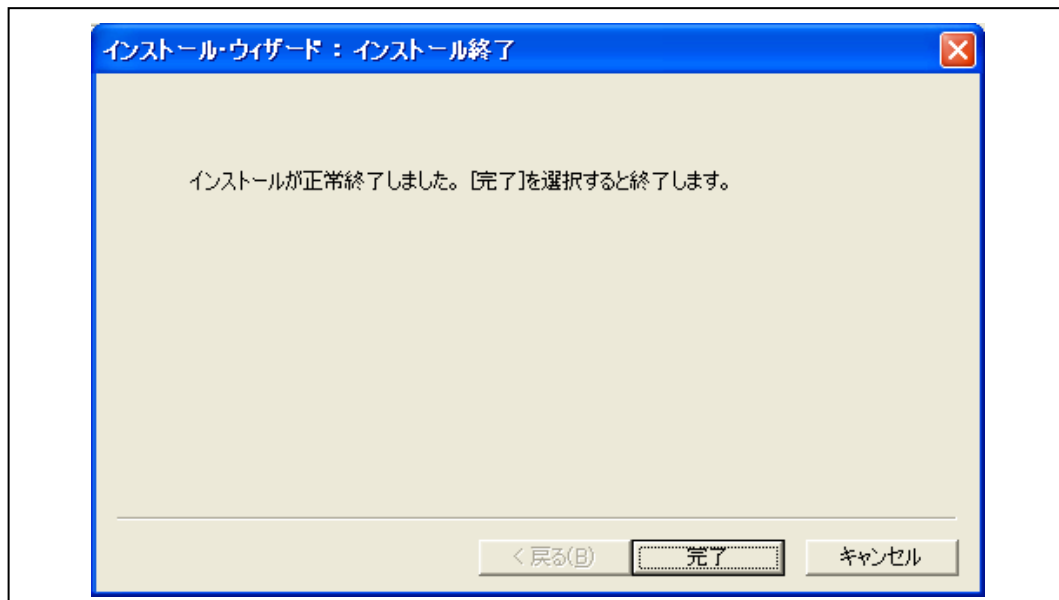


図 6-13 デバイス・ファイルのインストール完了

(5) ビルド・ツールの設定

ここではビルド・ツールとして使用する CA850 のバージョン選択と、デバッグ・ツールとして ID850QB を使用する場合の手順を示します。

- <1> PM+の「プロジェクト」メニューから「プロジェクトの設定」を選択します。

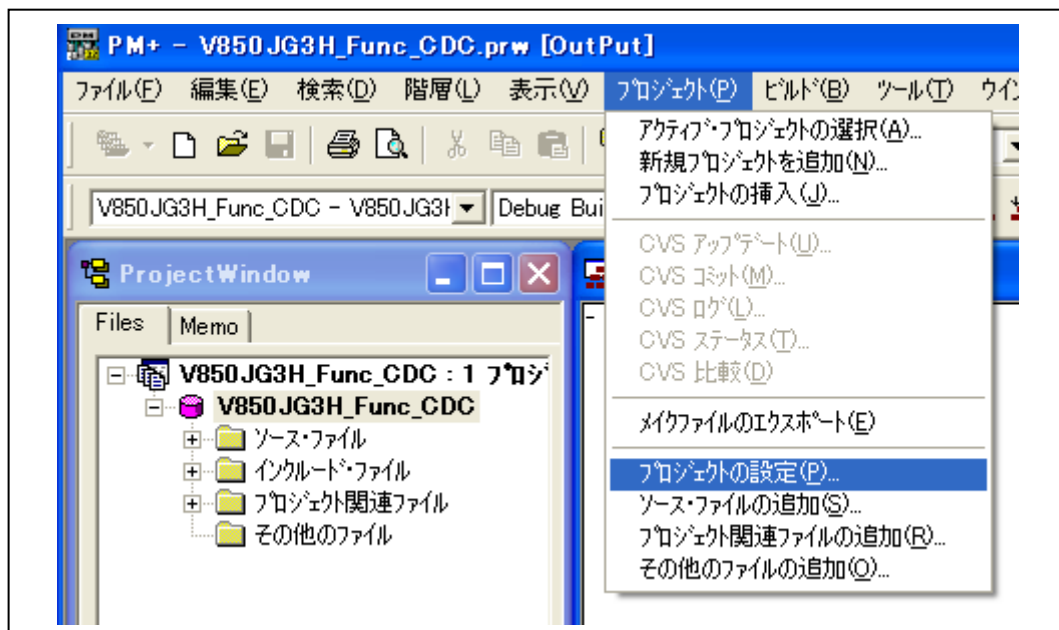


図 6-14 プロジェクトの設定選択

<2> 「プロジェクトの設定」ダイアログが開きます。「ツールバージョン設定」タブの「詳細設定」ボタンを押下します。

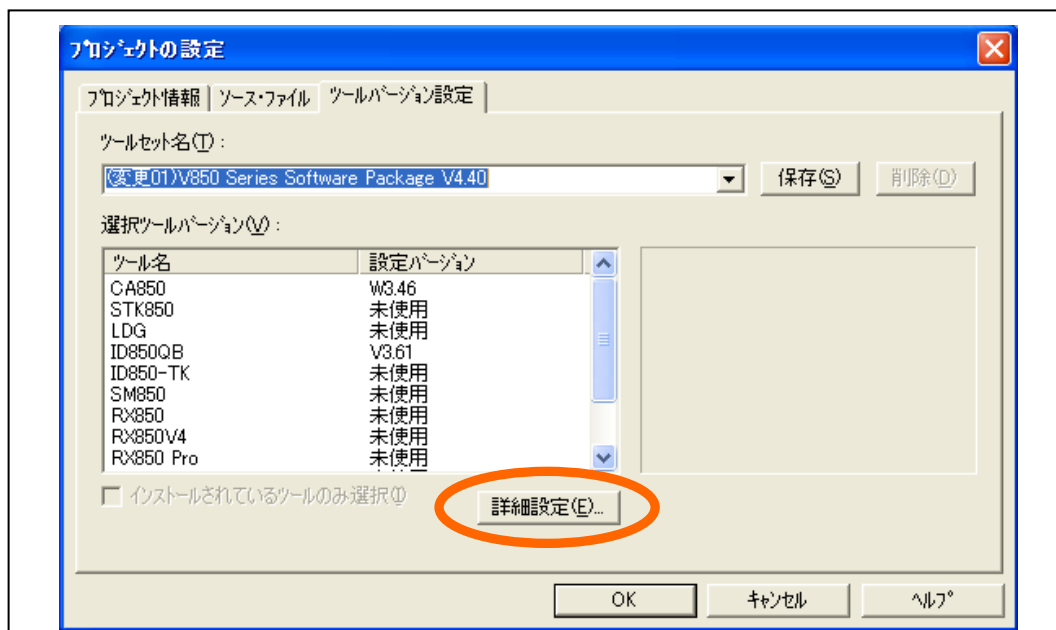


図 6-15 詳細設定選択

<3> 「ツールバージョン詳細設定」ダイアログが開きます。「CA850」の欄で使用するコンパイラのバージョンを、「ID850QB」の欄で使用するデバッガのバージョンを選択します。

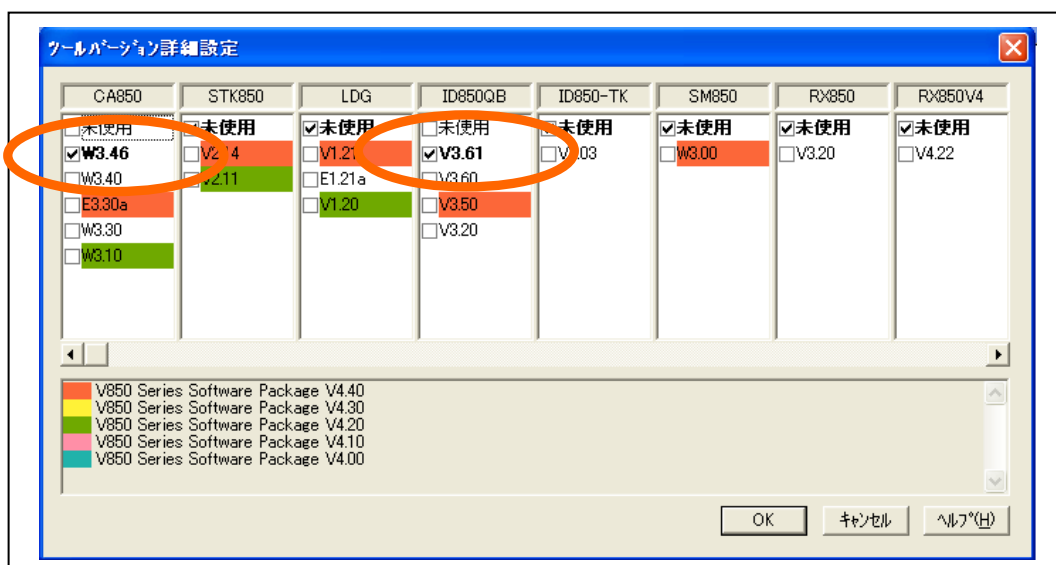


図 6-16 ツールバージョン選択

6.2.2 ターゲット環境整備

デバッグに使用するターゲット・デバイスを接続します。

(1) デバッグ・ポートの接続

TK-850/JG3H とホスト・マシンを接続します。TK-850/JG3H の USB miniB タイプコネクタとホスト・マシンの USB コネクタをデバッグ用に USB で接続します。また TK-850/JG3H の USB miniB タイプコネクタとホスト・マシンの USB コネクタを CDC 用に接続します。

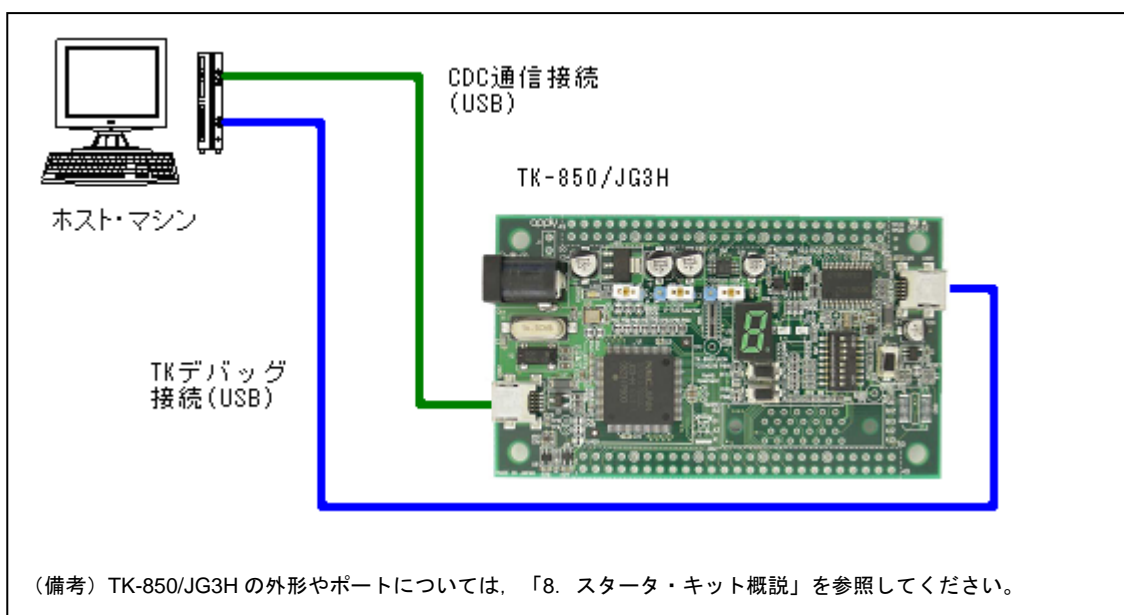


図 6-17 TK-850/JG3H の接続

(2) ホスト・ドライバのインストール

ここではサンプル・ドライバに同梱の仮想 COM ポート用ホスト・ドライバを使用する場合の手順を示します。

- <1> TK-850/JG3H の接続がホスト・マシンに認識されると、「新しいハードウェアが見つかりました」というメッセージが表示されたあと、新しいハードウェアの検出ウィザードが起動します。
- <2> 「新しいハードウェアの検出ウィザード」ダイアログが開きます。「いいえ、今回は接続しません」を選択して「次へ」ボタンを押下します。

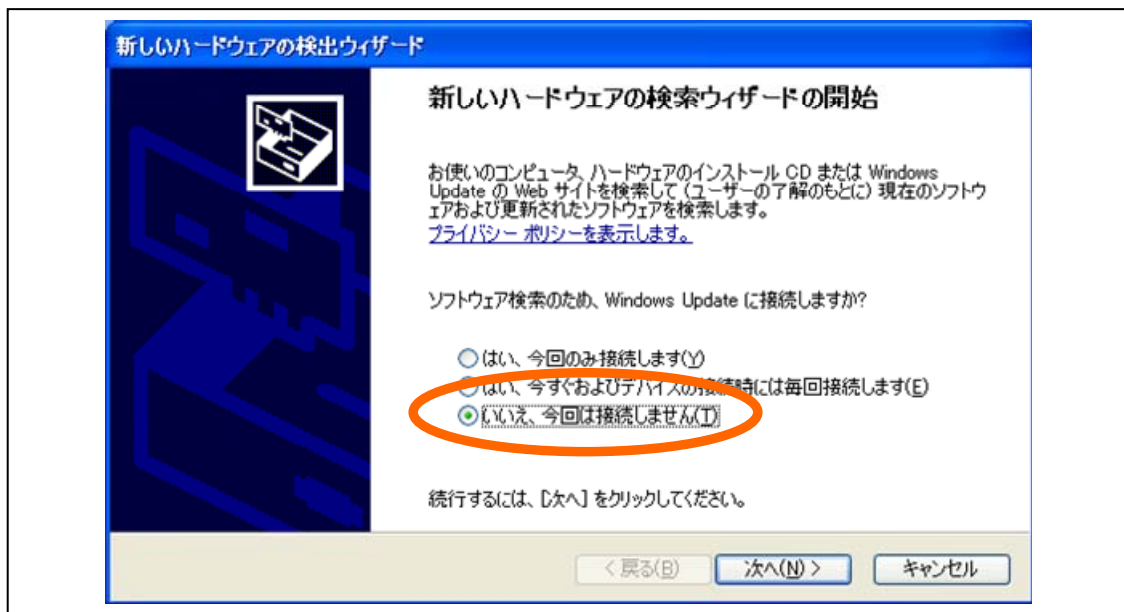


図 6-18 新しいハードウェアの検出ウィザード(1)

- <3> 次の画面が表示されます。「一覧または特定の場所からインストールする (詳細)」を選択して「次へ」ボタンを押下します。

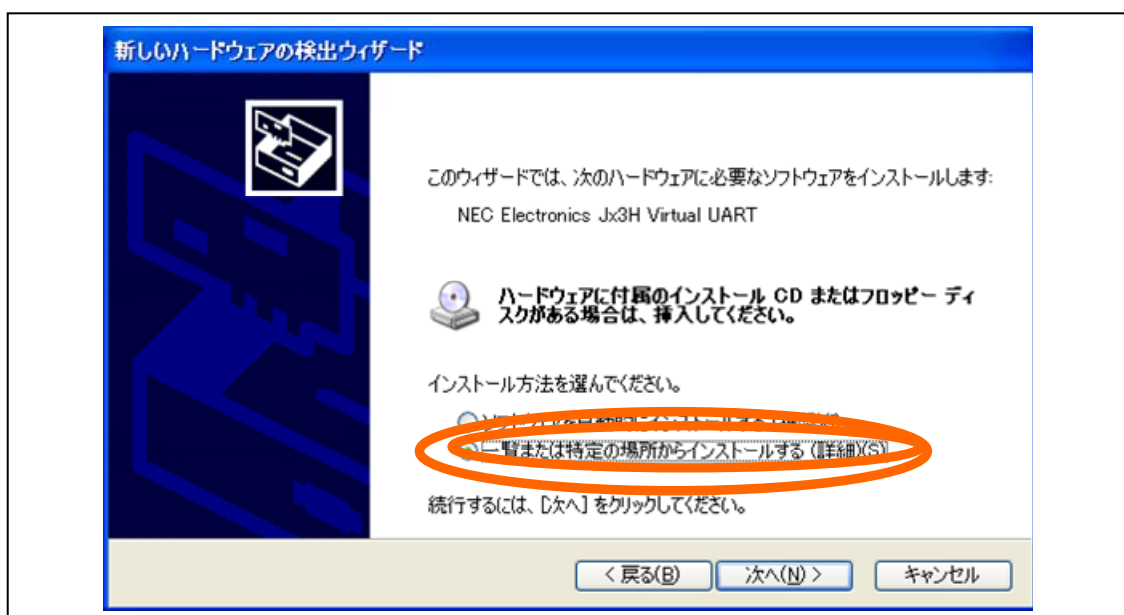


図 6-19 新しいハードウェアの検出ウィザード(2)

- <4> 次の画面が表示されます。「検索しないで、インストールするドライバを選択する」を選択して「次へ」ボタンを押下します。

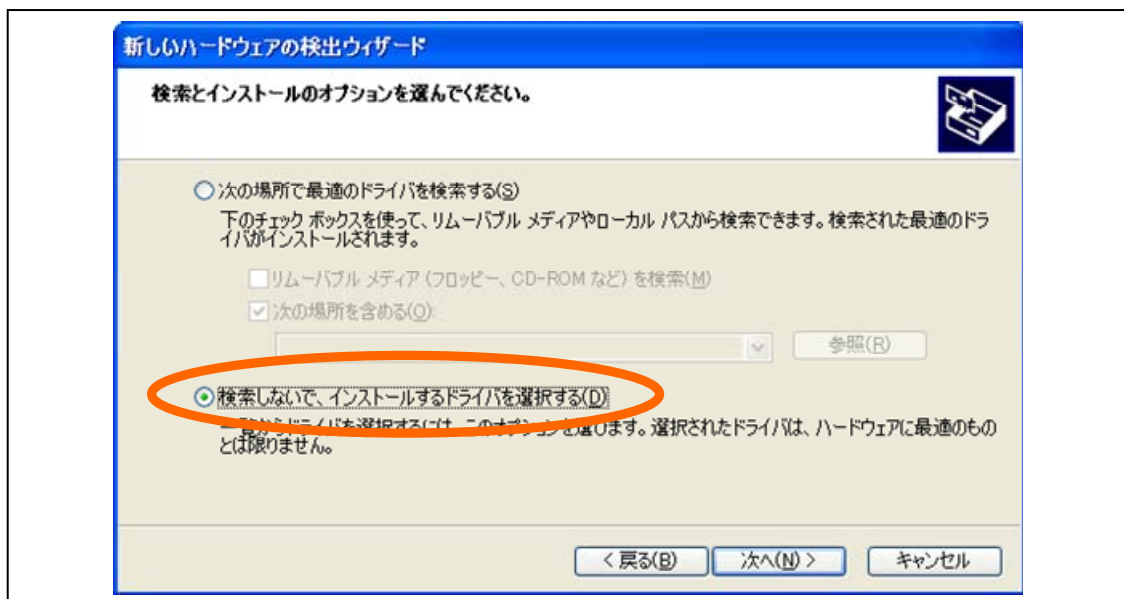


図 6-20 新しいハードウェアの検出ウィザード(3)

- <5> 次の画面が表示されます。「ディスク使用」ボタンを押下します。

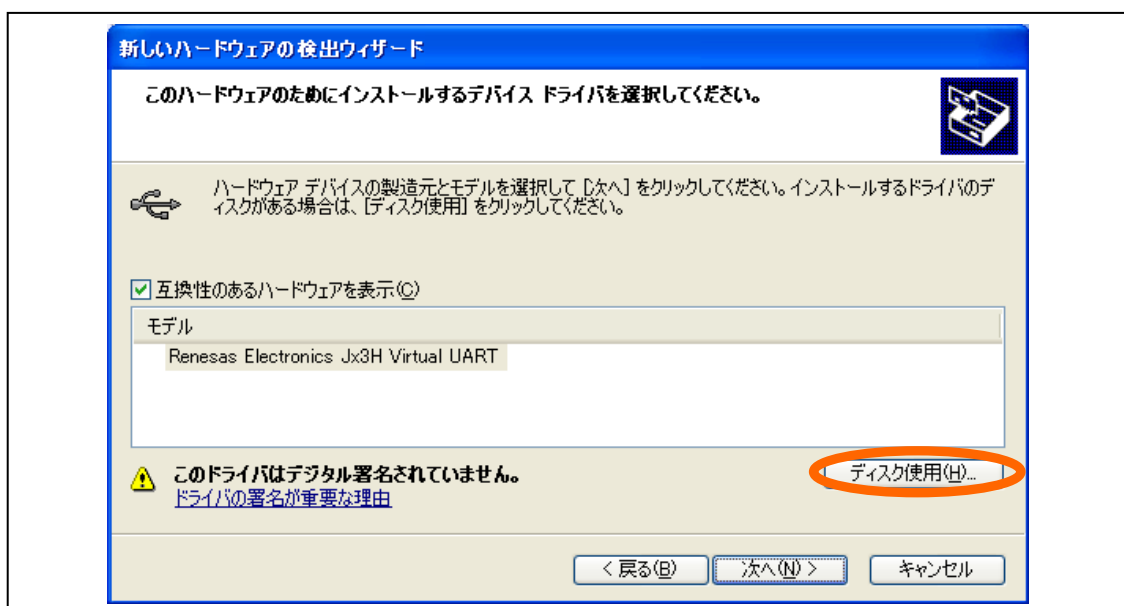


図 6-21 新しいハードウェアの検出ウィザード(4)

- <6> 「フロッピーディスクからインストール」ダイアログが開きます。「参照」ボタンを押下して、サンプル・ドライバを格納したディレクトリの「Inf ファイル」フォルダを表示させます。

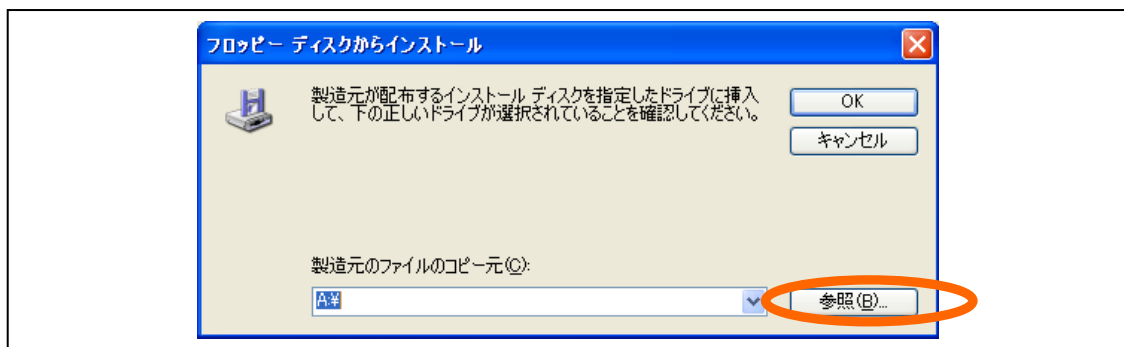


図 6-22 Inf ファイルの参照

- <7> ホスト・マシンで使用している OS にあわせ「XP」「VISTA」「Win7」フォルダの中の INF ファイルを選択し、「開く」ボタンを押下します。

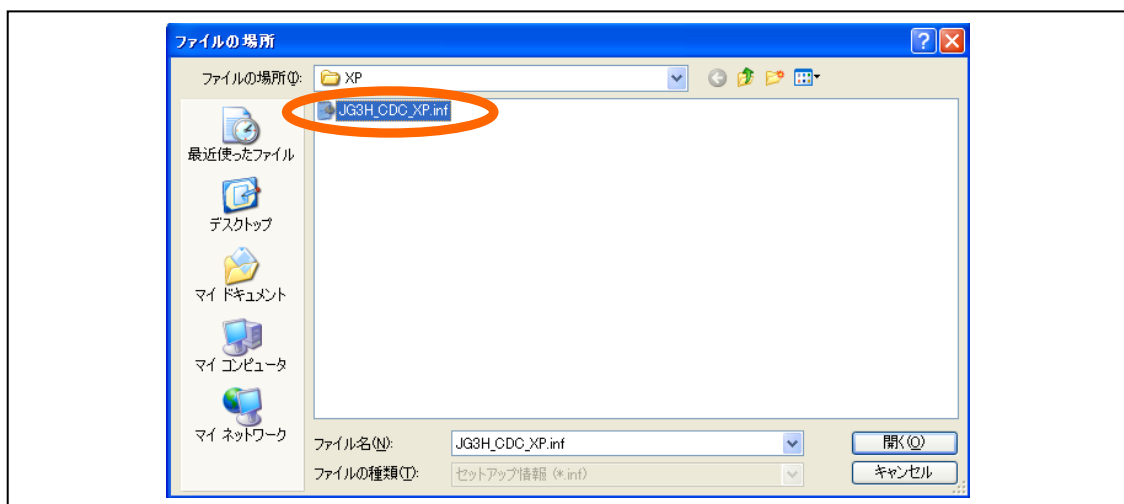


図 6-23 Inf ファイル選択

- <8> 「フロッピーディスクからインストール」ダイアログに戻ります。「製造元のファイルのコピー元」欄が正しいことを確認し、「OK」ボタンを押下します。

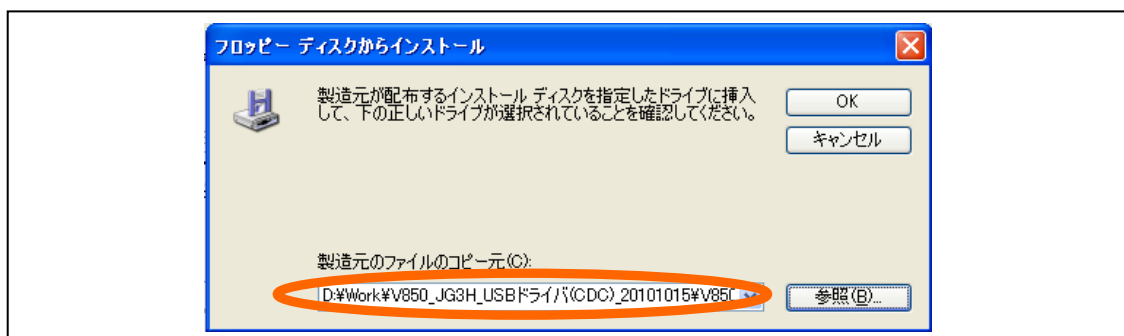


図 6-24 Inf ファイルインストール

- <9> 「新しいハードウェアの検出ウィザード」画面に戻ります。「モデル」欄で「Renesas Electronics Jx3H Virtual UART」を選択して「次へ」ボタンを押下します。

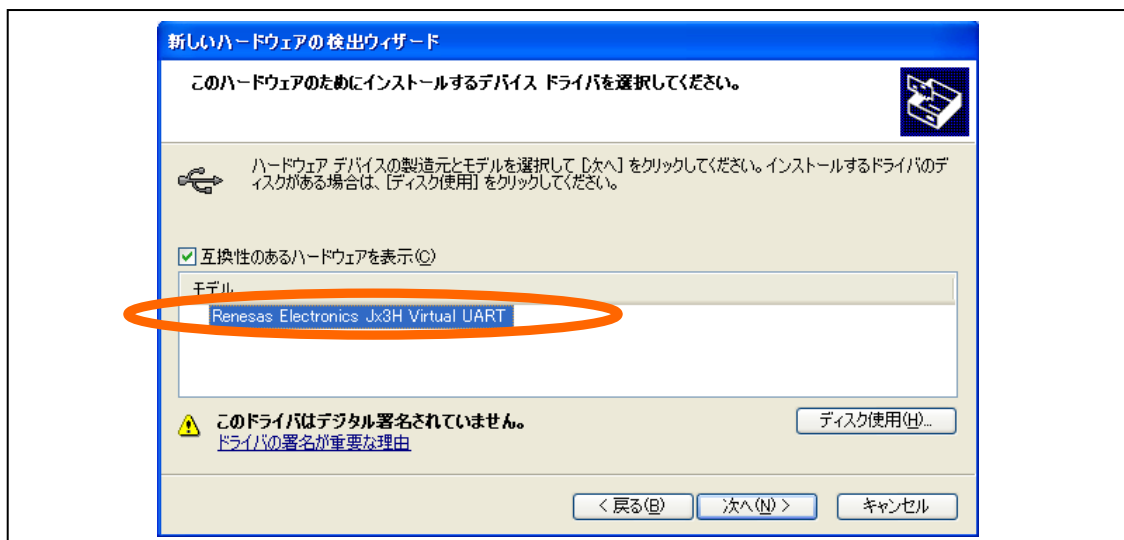


図 6-25 インストールデバイスドライバ選択

- <10> ドライバのインストールが開始されます。



図 6-26 ドライバインストール中(1)

<11> 「ハードウェアのインストール」ダイアログが表示されます。「続行」を押下します。

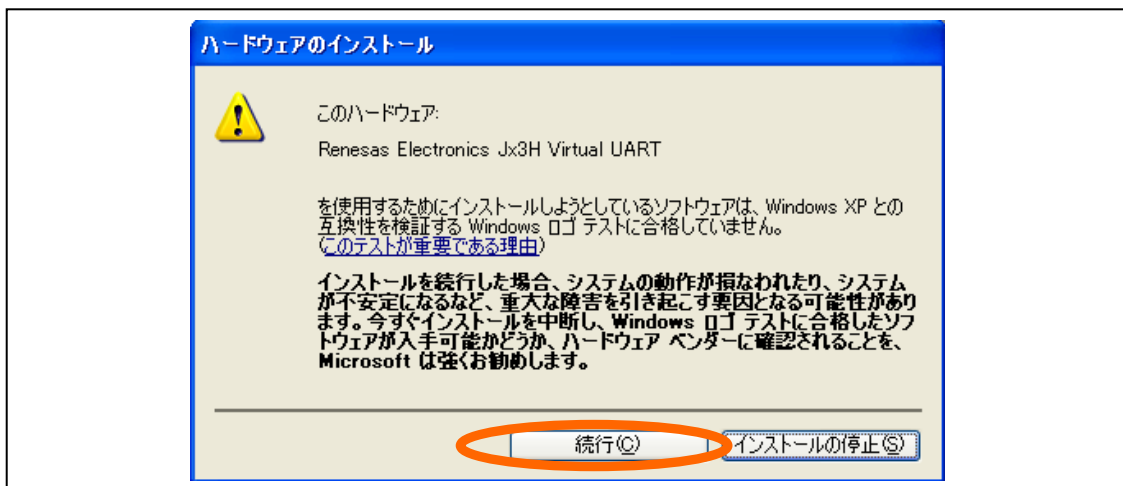


図 6-27 ドライバ互換性確認ダイアログ

<12> ドライバがインストールされます。環境により、時間がかかる場合があります。



図 6-28 ドライバインストール中(2)

<13> 次の画面が表示されます。「完了」ボタンを押下します。

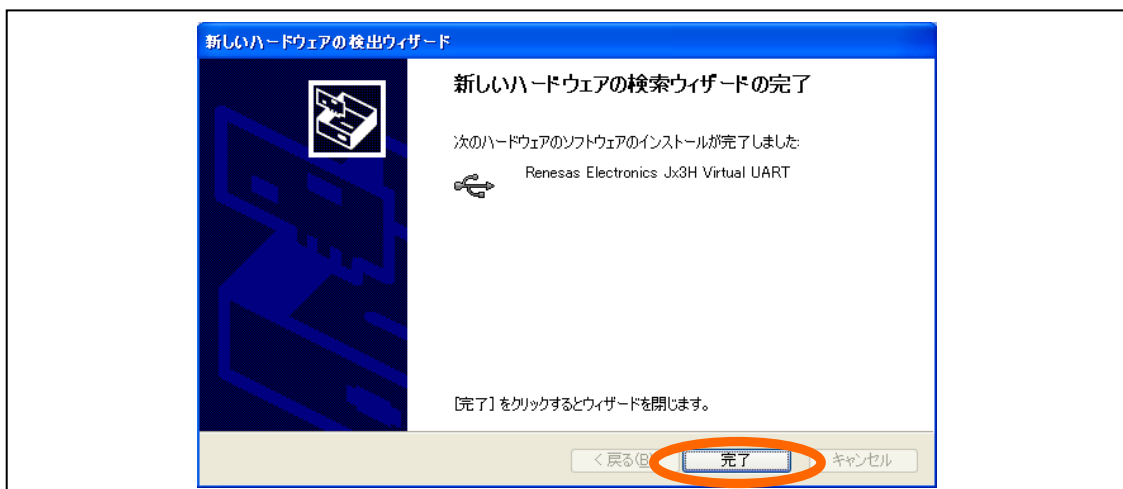


図 6-29 ドライバインストールの完了

(3) デバイス割り当ての確認

Windows のデバイスマネージャを開きます。デバイスの一覧表示の「ポート」のツリーを展開し、「Renesas Electronics Jx3H Virtual UART」が表示されていること、また割り当てられた COM ポート番号を確認します。

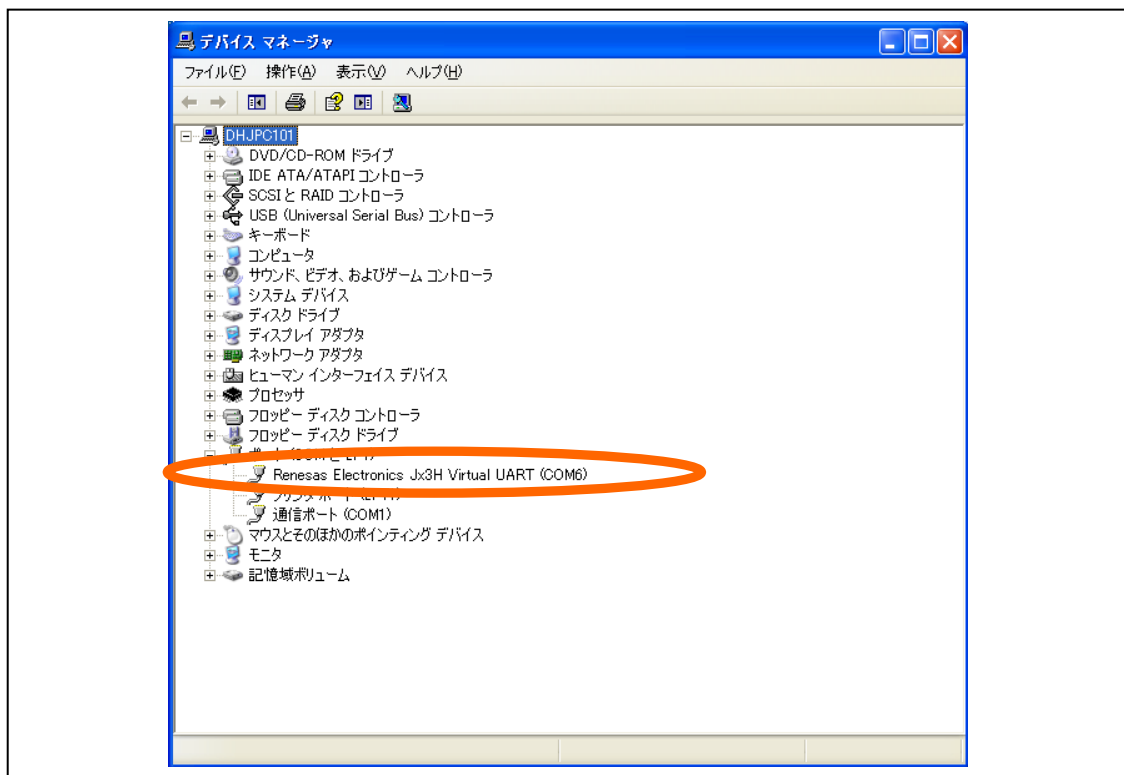


図 6-30 COM ポート確認

備考 デバイス名やポート番号は任意のものに変更できます。詳細は 7.2 カスタマイズを参照してください。

6.3 PM+環境デバッグ

ここでは、「6.2 PM+環境設定」に示したワークスペースで開発したアプリケーション・プログラムのデバッグ手順について説明します。

6.3.1 ロード・モジュール生成

ターゲット・デバイスにプログラムを書き込むには、C 言語やアセンブリ言語で記述されたファイルを C コンパイラなどで変換してロード・モジュールを生成します。

PM+では、「ビルド」メニューから「ビルド」または「リビルド」を選択すると、ロード・モジュールが生成されます。

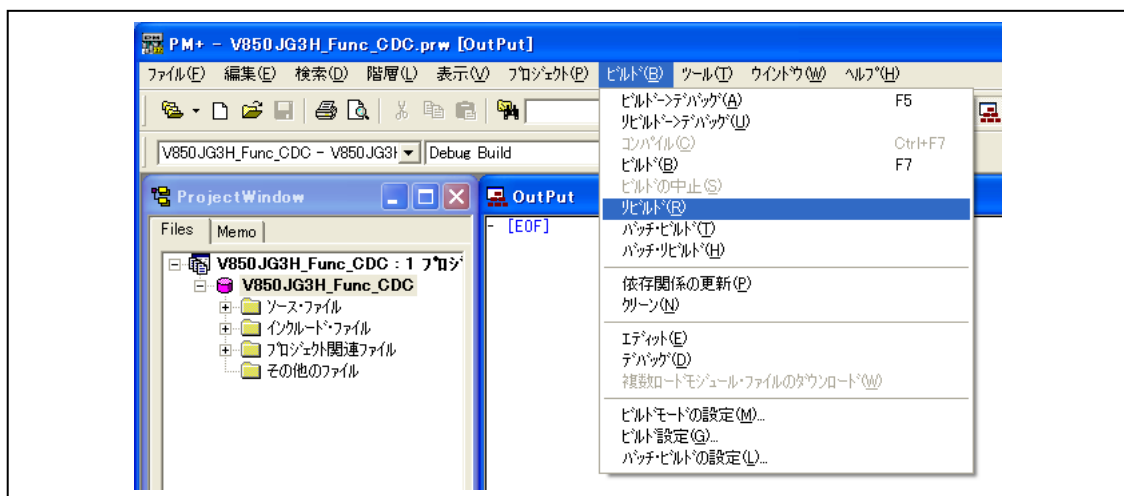


図 6-31 ロード・モジュール生成

6.3.2 ロードと実行

生成したロード・モジュールをターゲットに書き込んで（ロード）実行させます。

(1) ロード・モジュールの書き込み

ここでは PM+ を介して TK-850/JG3H にロード・モジュールを書き込む手順を示します。

<1> 「ビルド」メニューから「デバッグ」を選択してデバッガを起動します。

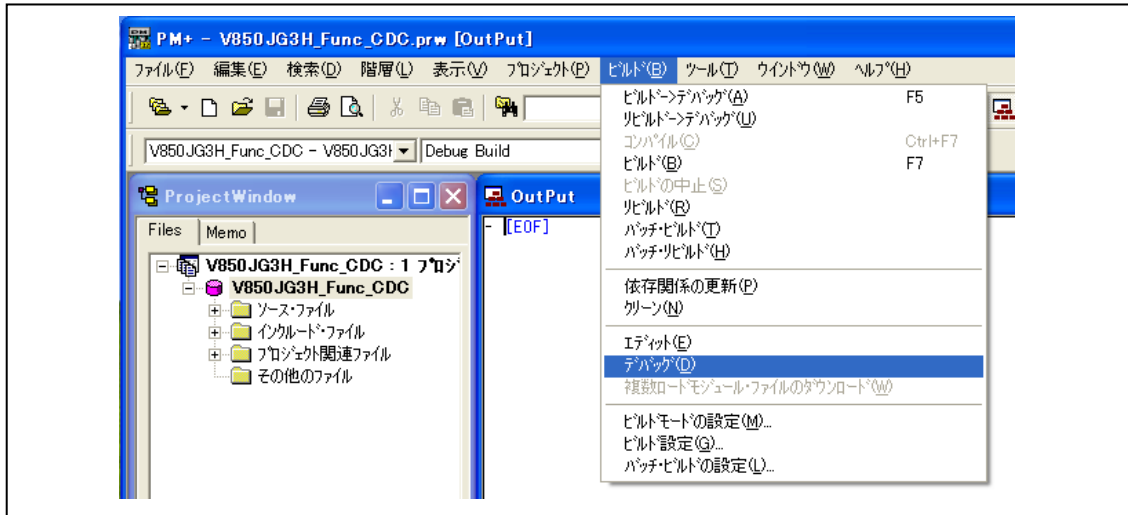


図 6-32 デバッガ起動

<2> 「Configuration」ダイアログが開きます。「Main OSC」欄に "6.000" (MHz) を、「Multiply rate」欄に "8" を設定します。

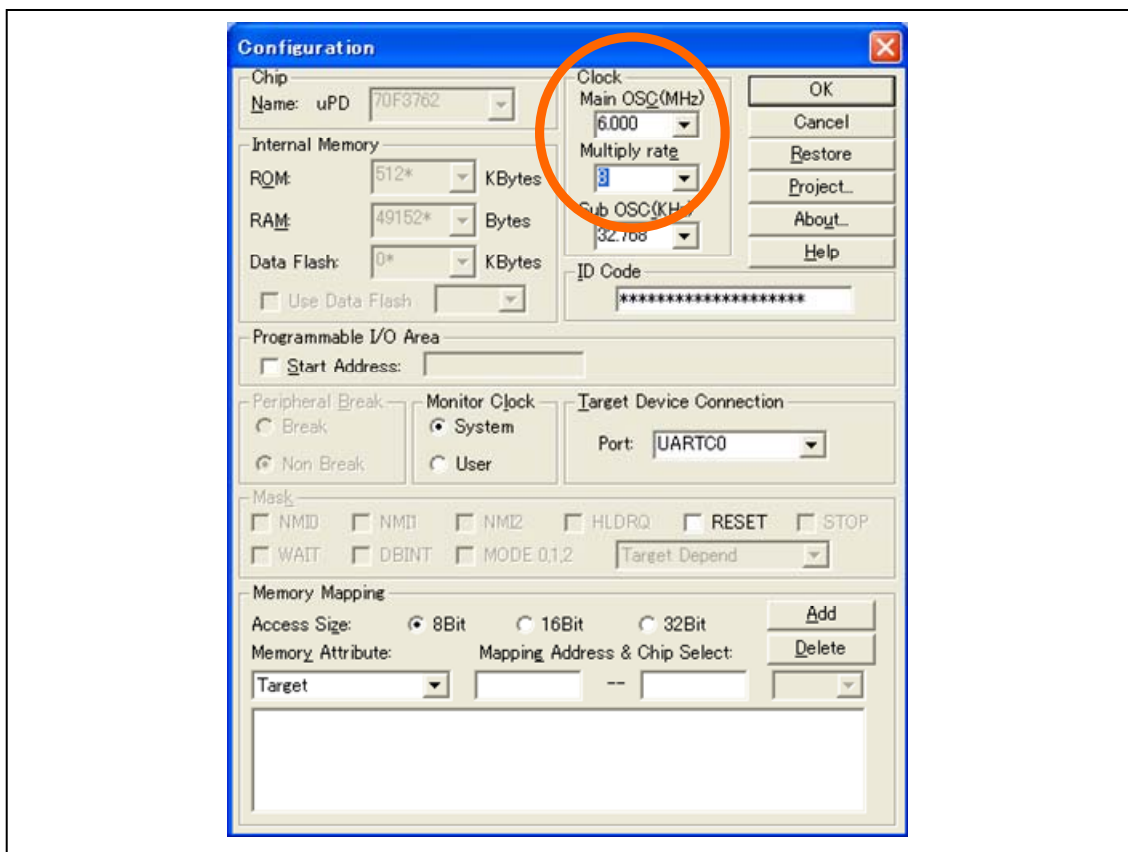


図 6-33 ダウンロード実行

- <3> サンプル・ドライバに同梱のプロジェクト・ファイルを使用している場合は、次の画面が表示されます。「はい」ボタンを押下してロード・モジュール・ファイルの書き込みを開始させます。

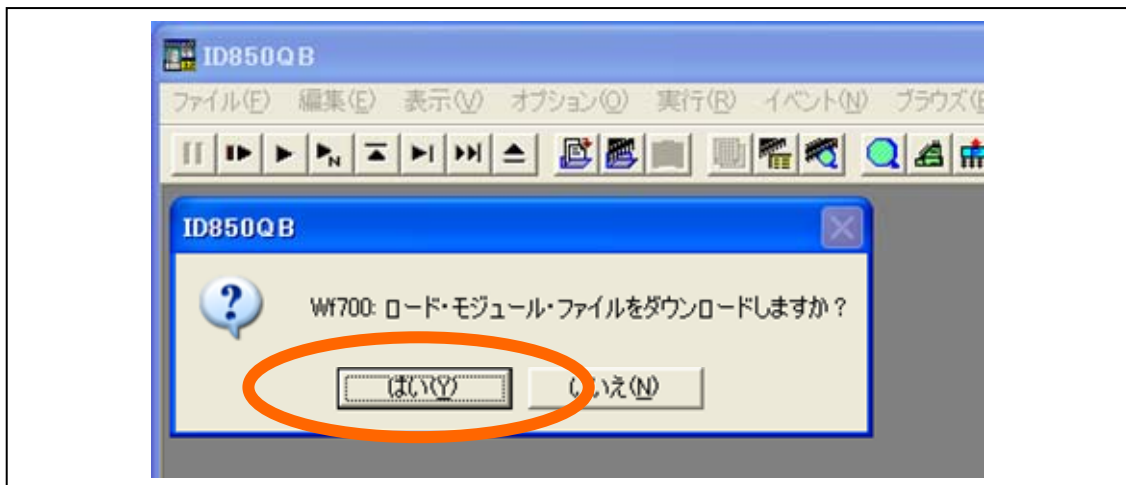



図 6-34 ダウンロード実行

(2) プログラムの実行

ID850QB の  ボタンを押下します。または「実行」メニューから「継続して実行」を選択します。

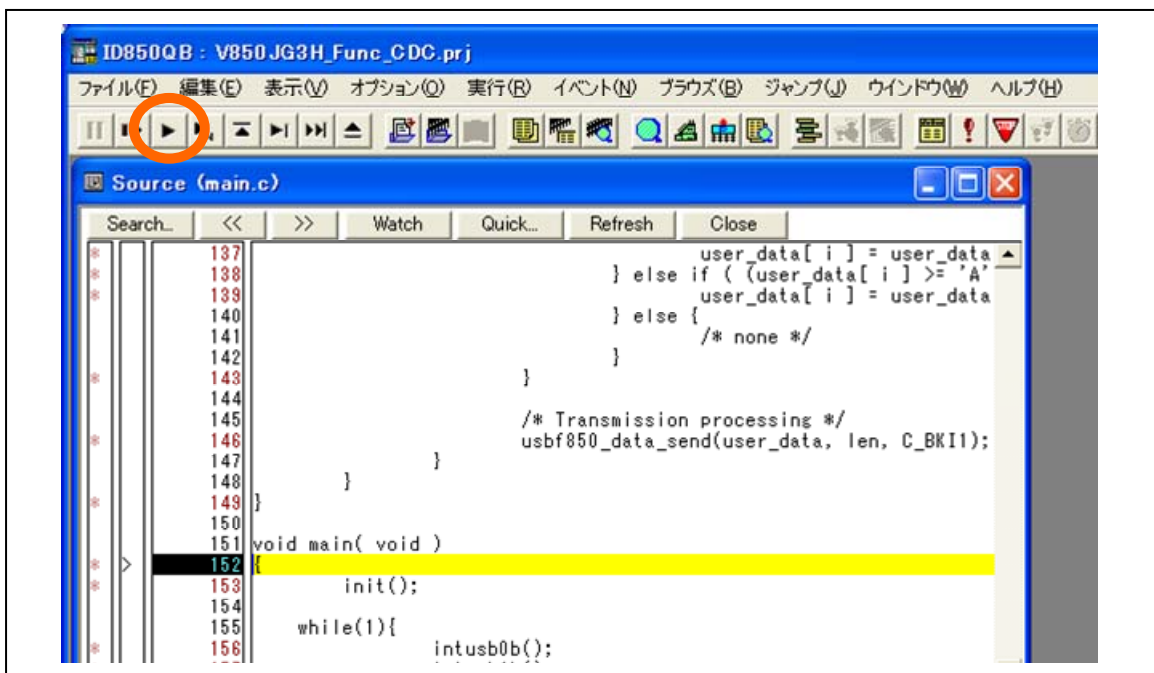


図 6-35 実行開始

6.4 動作確認

サンプル・ドライバをロードしたターゲット・デバイスとホスト・マシンが USB で接続されていれば、ドライバ内のサンプル・アプリケーションの実行結果を確認できます。
ホスト上でターミナル・ソフトウェア (Tera Term など) を起動し、入力したものがそのまま表示される事を確認して下さい。

備考 サンプル・アプリケーションの詳細は第 5 章 サンプル・アプリケーションの仕様を参照してください。

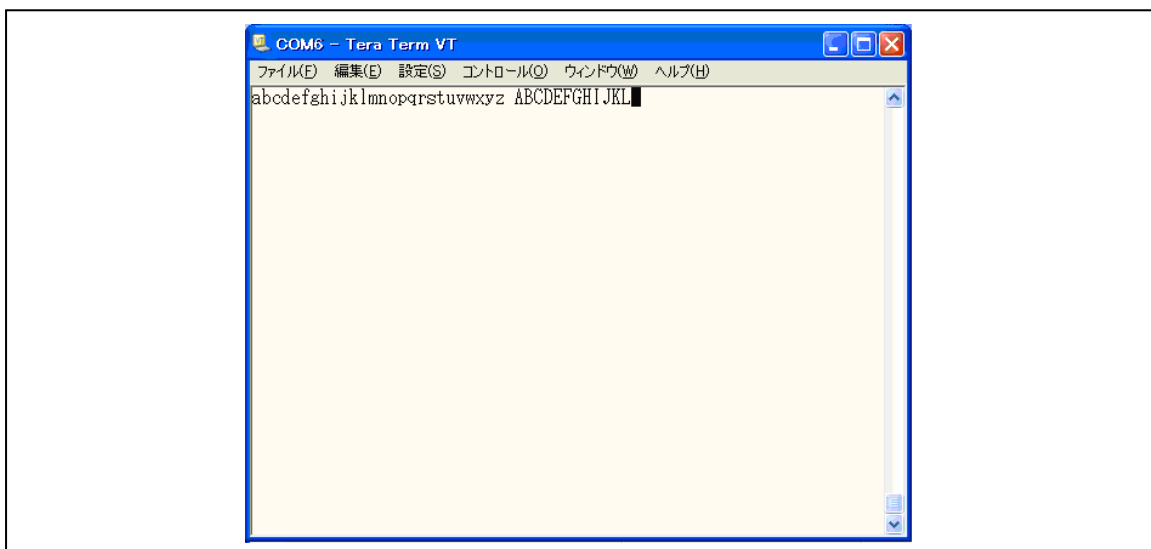


図 6-36 ターミナル入力文字のエコー結果

7. サンプル・ドライバの応用

この章では、V850 シリーズ マイクロコンピュータ(USB ファンクション内蔵品)向け USB コミュニケーション・デバイス・クラス用サンプル・ドライバを利用する際に、知っておいていただきたい情報について説明します。

7.1 概 要

サンプル・ドライバ利用の際に、通常、編集する必要が生じるのは以下の部分になります。

(1) カスタマイズ

次に示す部分を必要に応じて書き換えます。

- "main.c" ファイル内のサンプル・アプリケーション部
- "usbf850.h" ファイル内の各種レジスタの設定値
- "usbf850_desc.h" ファイル内の各種ディスクリプタの内容
- 仮想 COM ポート用ホスト・ドライバ (INF ファイル) 内のデバイス名やプロバイダ情報

備考 サンプル・ドライバのファイル構成については 2.1.3 サンプル・ドライバの構成を参照してください。

(2) 関数の利用

アプリケーション・プログラム内で必要に応じて呼び出します。実装されている関数の詳細は、4.3 関数の仕様を参照してください。

7.2 カスタマイズ

ここでは、サンプル・ドライバの利用にあたり、必要に応じて書き換える部分について説明します。

7.2.1 アプリケーション部

"main.c" ファイルの次に示す部分は、サンプル・ドライバの利用例として簡単な処理を記述したものです。実際にアプリケーションとして必要な処理をこの部分に適宜、記述して下さい。その前にある初期化処理関数やアプリケーション内にあるデータ送受信関数はそのまま利用する事も出来ます。使用の際には 4.3 関数の仕様、 7.3 関数の利用を確認して使用して下さい。

```

1  /*=====
2  Main function
3  void main(void)
4
5  Arguments:
6  N/A
7  Return values:
8  N/A
9  Overview:
10  main routine.
11  =====*/
12 void main(void)
13 {
14     INT32 rcv_ret = 0;
15     INT32 snd_ret = 0;
16
17     cpu_init();
18
19     usbf850_init();/* initial setting of the USB Function */
20
21     __EI();
22
23     while (1) {
24         if (usbf850_get_bufinit_flg() != DEV_ERROR) {
25             if (snd_ret >= 0) {
26                 rcv_ret = usbf850_rcv_buf(&UserBuf[0], USERBUF_SIZE);
27             }
28             if (rcv_ret >= 0) {
29                 snd_ret = usbf850_snd_buf(&UserBuf[0], rcv_ret);
30             }
31         }
32         else {
33             snd_ret = 0;
34             rcv_ret = 0;
35         }
36
37         if (usbf850_rsuspd_flg == SUSPEND) {
38             __DI();
39             __halt();
40
41             usbf850_rsuspd_flg = RESUME;
42
43             __EI();
44         }
45     }
46 }
47
48 }
```

図 7-1 サンプル・アプリケーションの記述

7.2.2 レジスタの設定

サンプル・ドライバが使用する（書き込みを行う）レジスタとその設定値は、"usbf850.h" ファイルに定義されています。これらのファイル内の値を実際のアプリケーションでの使用方法に合わせて書き換えることで、サンプル・ドライバを通してターゲット・デバイスの動作を設定できます。

(1) "usbf850.h" ファイル

USB ファンクション・コントローラのレジスタ設定値の定義が記述されています。

7.2.3 ディスクリプタの内容

初期化処理時にサンプル・ドライバが USB ファンクション・コントローラに登録するデータ（4.1.3 ディスクリプタの設定参照）が "usbf850_desc.h" ファイルに定義されています。このファイル内の値を実際のアプリケーションでの使用方法に合わせて書き換えることで、サンプル・ドライバを通してターゲット・デバイスの属性などの情報を設定できます。

なお、デバイス・ディスクリプタのベンダ ID やプロダクト ID を書き換えた場合は、ターゲット・デバイス接続の際にインストールするホスト・ドライバ（INF ファイル）でも同じように書き換える必要があります（7.2.4 (3) ベンダ ID とプロダクト ID の変更参照）。

また、ストリング・ディスクリプタには任意の情報を登録できます。サンプル・ドライバでは製造元や製品情報を定義していますので、適宜、書き換えてください。

7.2.4 仮想COMポート用ホスト・ドライバの設定

6.2.2 ターゲット環境整備でインストールしたドライバに関連して、次のようなカスタマイズが可能です。

(1) COM ポート番号の変更

USB デバイスの接続を認識すると、そのデバイスの COM ポート番号をホストが自動的に割り付けますが、任意の番号に変更することもできます。ホスト・マシンで COM ポート番号を変更する手順は次のとおりです。

<1> Windows のデバイスマネージャを開き、デバイスの一覧表示の「ポート」のツリーを展開します。

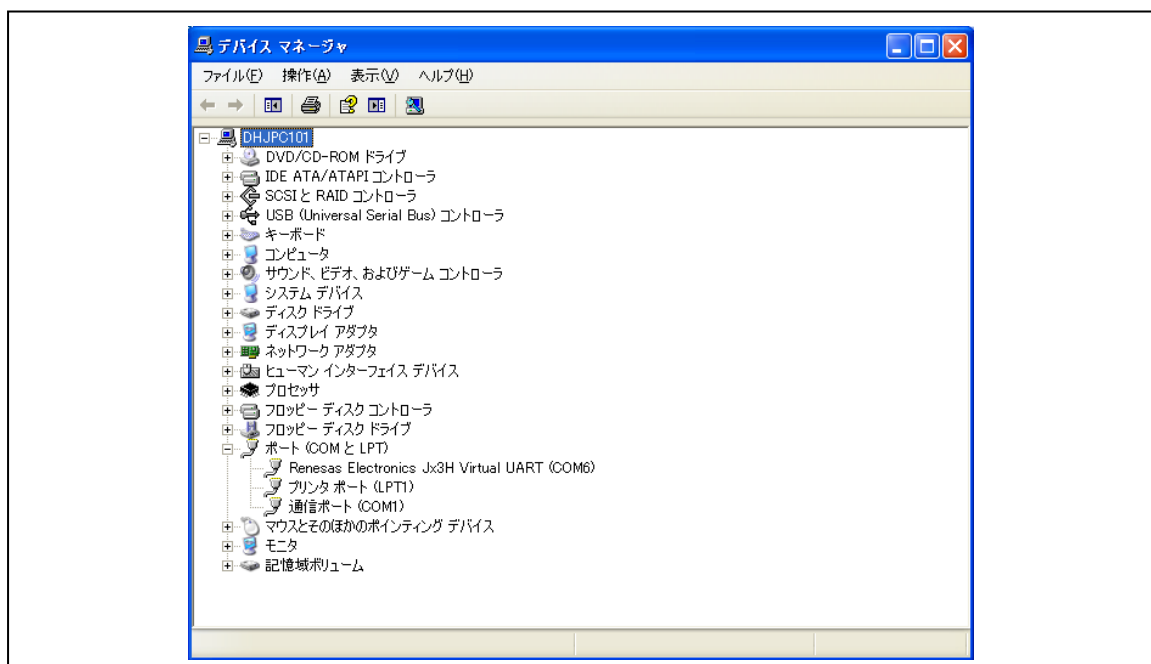


図 7-2 デバイスマネージャ表示

<2> 「Renesas Electronics Jx3H Virtual UART (COMn)」 (n はホストが割り付けた番号) を選択してプロパティを表示します。

<3> 「ポートの設定」タブの「詳細設定」ボタンを押下します。

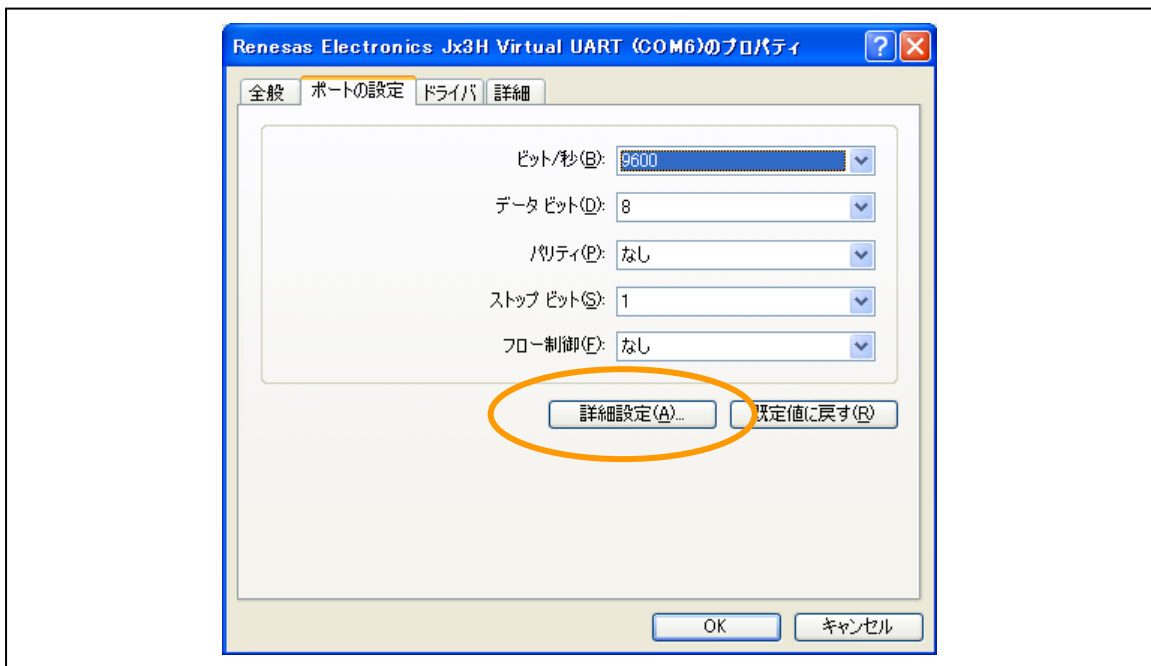


図 7-3 ポートの設定タブ表示

<4> 「COMn の詳細設定」ダイアログ (n はホストが割り付けた番号) が開きます。「COM ポート番号」欄のドロップダウン・リストから任意のポート番号を選択します。

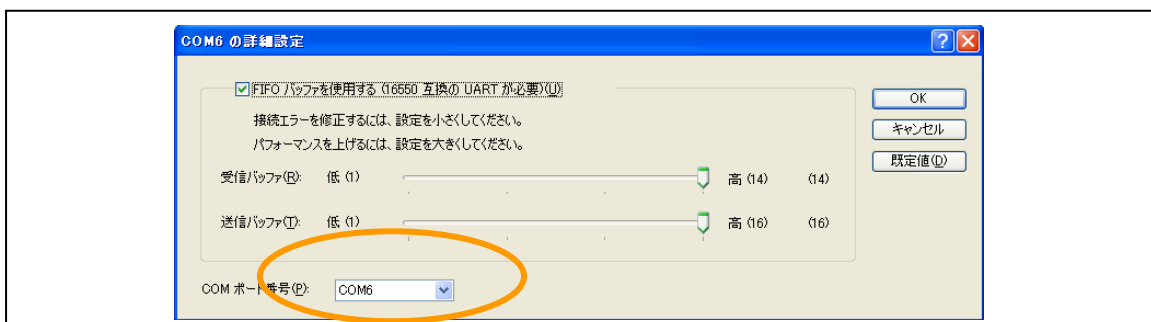


図 7-4 COM ポート番号の指定

備考 1.ほかのデバイスで使用するポート番号と重ならないようにしてください。

備考 2.この変更後はすぐに新しいポート番号が有効になりますが、デバイスマネージャの一覧表示にはすぐに反映されないことがあります。

(2) プロパティの変更

Windows のデバイスマネージャで使用されるデバイスの属性など一部の情報は、任意のものに変更できます。変更可能な部分を次に示します。

<1> デバイス名 (デバイス一覧)

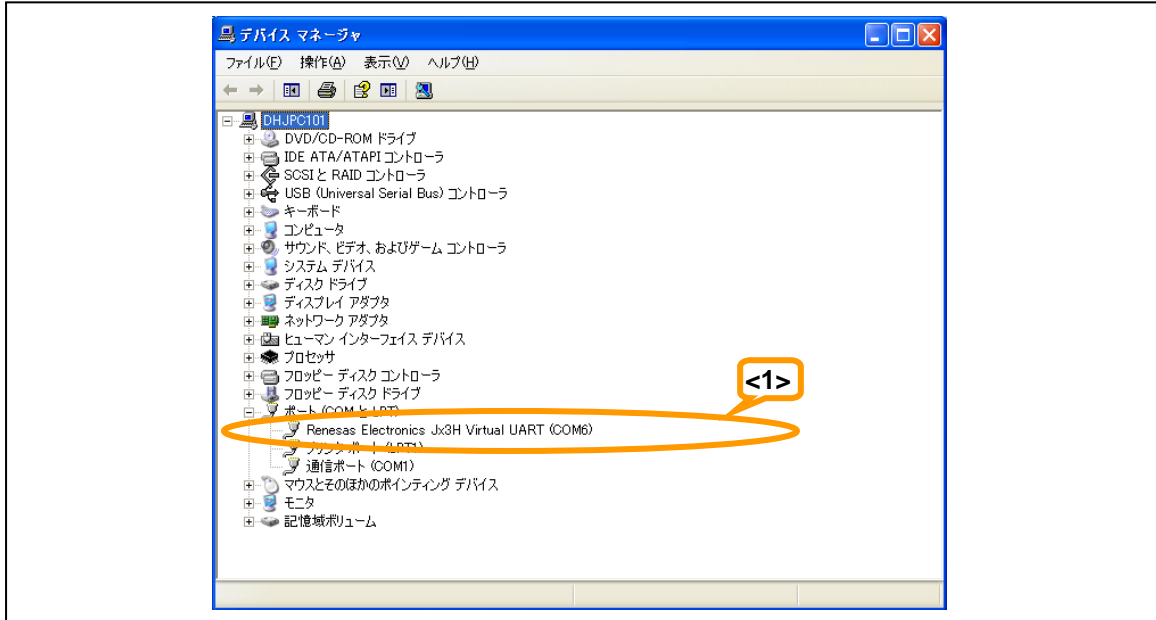


図 7-5 デバイスマネージャ上のデバイス名

<2> デバイス名, 製造元名, バージョン (デバイスのプロパティ)

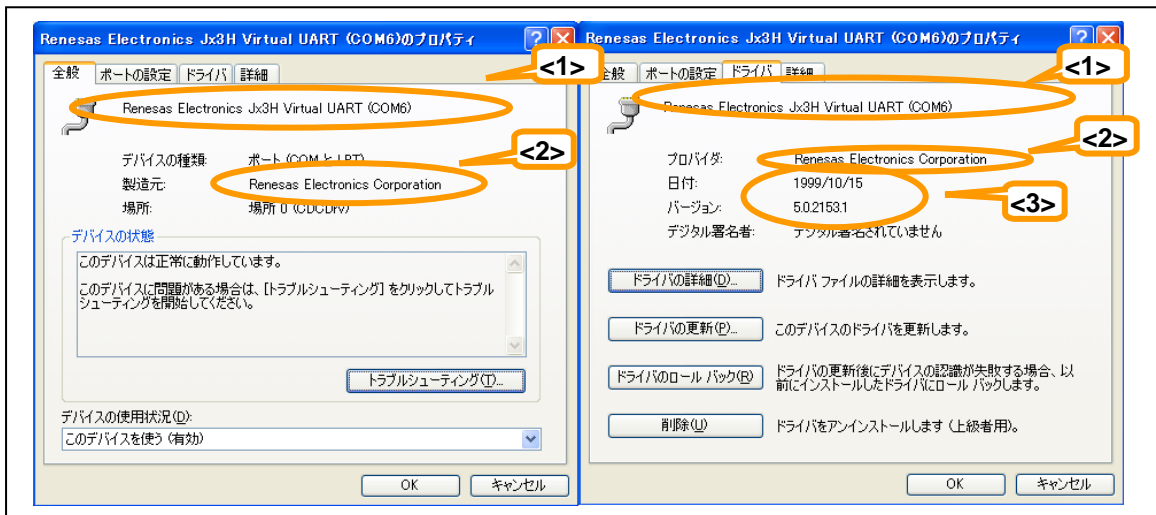


図 7-6 デバイスのプロパティ

これらは、ホスト・ドライバ (INF ファイル) に記述されている情報を元に表示されるため、INF ファイルを書き換えることで変更できます。INF ファイル内で前述の例の番号に対応する部分は次のとおりです。

```

1 ; .inf file (Win2000,XP):
2 [Version]
3 Signature="$Windows NT$"
4 Class=Ports
5 ClassGuid={4D36E978-E325-11CE-BFC1-08002BE10318}
6
7 Provider=%RENESAS%
8 LayoutFile=layout.inf
9 DriverVer=10/15/1999,5.0.2153.1 <3>
10
11 [Manufacturer]
12 %RENESAS%=RENESAS
13
14 [RENESAS]
15 %RENESASV850ESJx3H%=Reader, USB¥VID_045B&PID_01D2
16
17 [Reader_Install.NTx86]
18 ;Windows2000
19
20 [DestinationDirs]
21 DefaultDestDir=12
22 Reader.NT.Copy=12
23
24 [Reader.NT]
25 CopyFiles=Reader.NT.Copy
26 AddReg=Reader.NT.AddReg
27
28 [Reader.NT.Copy]
29 usbser.sys
30
31 [Reader.NT.AddReg]
32 HKR,,DevLoader,,*ntkern
33 HKR,,NTMPDriver,,usbser.sys
34 HKR,,EnumPropPages32,,"MsPorts.dll,SerialPortPropPageProvider"
35
36 [Reader.NT.Services]
37 AddService = usbser, 0x00000002, Service_Inst
38
39 [Service_Inst]
40 DisplayName = %Serial.SvcDesc%
41 ServiceType = 1 ; SERVICE_KERNEL_DRIVER
42 StartType = 3 ; SERVICE_DEMAND_START
43 ErrorControl = 1 ; SERVICE_ERROR_NORMAL
44 ServiceBinary = %12%¥usbser.sys
45 LoadOrderGroup = Base
46
47 [Strings]
48 RENESAS = "Renesas Electronics Corporation" <2>
49 RENESASV850ESJx3H = "Renesas Electronics Jx3H Virtual UART" <1>
50 Serial.SvcDesc = "USB Serial emulation driver"

```

図 7-7 INF ファイル "JG3H_CDC_XP.inf" の記述

(3) ベンダ ID とプロダクト ID の変更

デバイス・ディスクリプタ内のベンダ ID とプロダクト ID を変更した場合は、ホスト・ドライバ (INF ファイル) にも同じ内容を設定する必要があります。

INF ファイルでは、図 7-7 の 15 行目に次のような形式でベンダ ID とプロダクト ID を記述してください。

ベンダ ID : "VID_" に続けて 4 桁の 16 進数で表記

プロダクト ID : "PID_" に続けて 4 桁の 16 進数で表記

7.3 関数の利用

使用頻度と汎用性の高い処理が定義済みの関数として用意されていますので、アプリケーションの記述を単純化でき、コード・サイズの節減にもつながります。各関数の詳細は 4.3 関数の仕様を参照してください。

図に示したサンプル・アプリケーションの次に示す部分は、定義済みの各種処理の応用例として再利用可能です。

(1) ユーザ・データ用 FIFO 状態確認

図 7-1 の 24 行目では、ユーザ・データ用 FIFO 状態通知処理関数(`usbf850_get_bufinit_flg`)を呼び出し、ユーザ・データ用 FIFO 初期化フラグ "`usbf850_bufinit_flg`" を監視しています。このフラグはサンプル・ドライバで独自に定義されているフラグで、サンプル・ドライバの INTUSBFO 割り込みで通知される Bus Reset 処理、および、クラス・リクエストの Set Line Coding リクエスト処理で FIFO の初期化が実行されるとセット(1)されます。サンプル・アプリケーションでは、この FIFO の初期化を契機にして、ユーザの送受信処理のエラー状態をクリア(0)します。

(2) ユーザ・データ受信処理

サンプル・ドライバでは、受信データの取り込みをデータサイズの取得とデータのコピーの 2 段階に分けて、それぞれの処理を定義した関数を用意しています。実際に受信したサイズを元に受信処理を実行する場合は、受信データサイズを確認することが出来ます。但し、1 回の受信処理で処理出来る最大のデータサイズは、1 パケットで受信されるデータサイズ以下である事に注意して下さい。サンプル・アプリケーションでは、バッファサイズが決まっている場合の使用例になっており、図 7-1 の 26 行目のユーザ・データ受信処理関数(`usbf850_recv_buf`)では、受信データがある場合、使用するエンドポイントから受信したデータを読み出します。

(3) ユーザ・データ送信処理

図 7-1 の 29 行目にあるユーザ・データ送信処理関数(`usbf850_send_buf`)では、送信データがある場合、使用するエンドポイントの FIFO の状態を確認し、FIFO Empty であればデータの書き込みを実行します。FIFO Full の場合、エラー終了します。また、送信データが無く、前に送信されたパケットのデータサイズが Max Packet Size に等しい場合、Null パケットの送信処理を実行します。これは、コミュニケーション・デバイス・クラスの仕様で、データの最終パケットが Max Packet Size に等しい場合、最終データである事をホスト側に通知する目的で Null パケットを送信する事になっている為です。

8. スタータ・キット概説

この章では、例にて使用したテセラ・テクノロジー(株)社製の V850ES/JG3-H 向けスタータ・キット TK-850/JG3H について説明します。その他のスタータ・キットの詳細に関しては、対象となる各スタータ・キットに付属の説明書を参照してください。

8.1 スタータ・キット概要

TK-850/JG3H は、V850ES/Jx3-H を使用したアプリケーション・システムの開発を体験できるキットです。ホスト・マシンに開発ツールや USB ドライバをインストールしてこのキットを USB 接続するだけで、プログラム作成からビルド、デバッグ、動作確認といった一連の開発フローに対応できます。このキットではモニタ・プログラムを使用しており、エミュレータを接続しない状態でのデバッグ (オンチップ・デバッグ) を実現します。

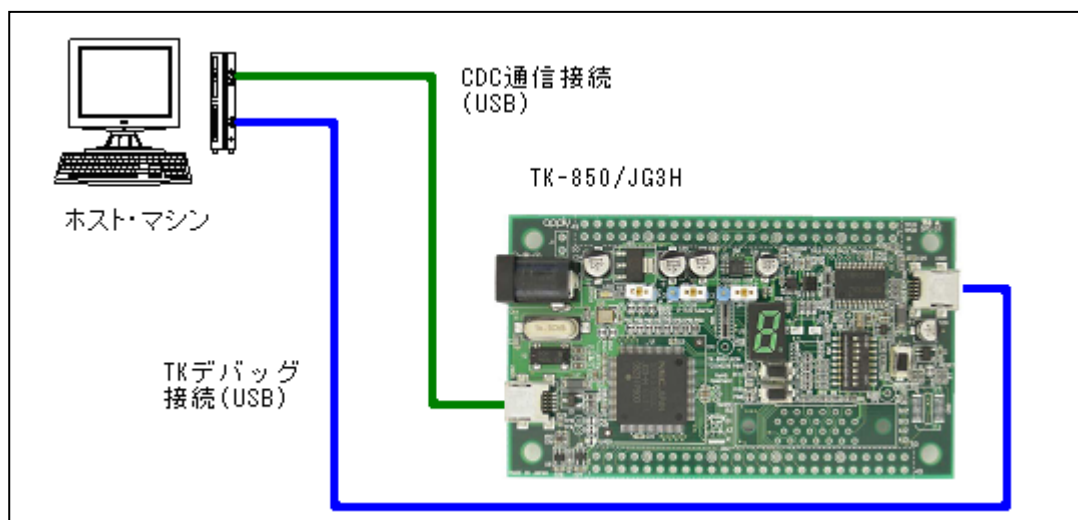


図 8-1 TK-850/JG3H の接続イメージ

8.2 スタータ・キット特徴

TK-850/JG3H には次のような特徴があります。

- 内蔵 USB ファンクション・コントローラ用 USB miniB コネクタを装備
- 最大で 84 本の I/O ポートを装備
- コンパクトな名刺サイズ
- 統合開発環境 (PM+/CubeSuite) と組み合わせて効率的な開発を実現

8.3 主な仕様

TK-850/JG3H の主な仕様は次のとおりです。

- CPU μ PD70F3760 (V850ES/JG3-H)
- 動作周波数 48MHz(サブシステム・クロック : 32.768kHz)
- インタフェース USB コネクタ (miniB) \times 2 基
N-Wire 用コネクタ (パットのみ)
MINICUBE[®]2 用コネクタ (SICA : パットのみ)
CAN2 基搭載
周辺ボード・コネクタ 2 基 (パットのみ)
- 対応機種 ホスト・マシン : USB インタフェース付き PC/AT 互換機
OS : Windows 2000, Windows XP
- 動作電圧 5.0 V(内部動作 3.3V)
- 本体寸法 W89 \times D52 (mm)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

お問い合わせ先

<http://japan.renesas.com/inquiry>

すべての商標および登録商標は、それぞれの所有者に帰属します。

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2010.03.12	—	初版発行
2.00	2011.06.10	全頁	ルネサスエレクトロニクスへの統合に伴うフォーマット改訂 JC3-H, JE3-H, JG3-L の内容を追加

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本文を参照してください。なお、本マニュアルの本文と異なる記載がある場合は、本文の記載が優先するものとします。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレスのアクセス禁止

【注意】リザーブアドレスのアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレスがあります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、事前に問題ないことをご確認下さい。

同じグループのマイコンでも型名が違っていると、内部メモリ、レイアウトパターンの相違などにより、特性が異なる場合があります。型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連して発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：<http://japan.renesas.com/inquiry>