

RTE7701025DMB00000J
ユーザーズマニュアル
(RH850/F1Lグループ100ピン0.5mmピッチ
LQFPパッケージ対応デバッグMCUボード)
改訂のお知らせ

RTE7701025DMB00000J ユーザーズマニュアル(RH850/F1Lグループ100ピン0.5mmピッチ LQFPパッケージ対応デバッグMCUボード)の改訂を連絡します。

1. 該当ドキュメント

RTE7701025DMB00000J

Debugging MCU Board for 100-pin 0.5mm-Pitch LQFP of the RH850/F1L Group

ドキュメントNo. : R20UT2419XJ0100 (Rev.1.00)

2. 該当箇所

(1) "第6章 コネクタ類の実装、接続"を追加

注 :

改訂前の"第6章 使用上の注意事項"は、第7章に記載しています。

(2) 2ページ 図1 システム構成

図の左側のPG-FP5およびE1、E20エミュレータのケーブルの接続先はユーザシステムもしくはデバッグMCUボードです。

そのため、図に"or"を追加しました。

この内容に修正したRTE7701025DMB00000J ユーザーズマニュアル
ドキュメントNo. R20UT2419XJ0200 (Rev.2.00) をWebページに掲載しています。

こちらからご参照ください。(2013年1月16日掲載予定)

<https://www.renesas.com/search/keyword-search.html#genre=document&q=R20UT2419XJ>

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.