

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RZ*-A051A/J	Rev.	第1版
題名	RZ/T1グループユーザーズマニュアル イーサネットMACの制限事項および注意事項		情報分類	技術情報	
適用製品	RZ/T1 グループ	対象ロット等	関連資料	RZ/T1 グループユーザーズマニュアル ハードウェア編 Rev1.4 R01UH0483JJ0140 Rev.1.40	
		全ロット			

イーサネット MAC に関する新たな制限事項がございます。本内容にご配慮の上、使用頂けますようお願い致します。
また、イーサネット MAC に関する注意事項がユーザーズマニュアル上の記載から漏れていることが判明しました。
本内容につきましてもご配慮の上、使用頂けますようお願い致します。

1. 制限事項

1) 内容

TX MODE レジスタ (GMAC_TXMODE) SF ビットの値は 1 で使用してください。

SF ビット=0 の設定は設定禁止とさせていただきます。

上記を満たさずに TX MODE レジスタ (GMAC_TXMODE) SF ビットの値が 0 の状態で送信を行った場合、

TX MODE レジスタ (GMAC_TXMODE) SF ビットの設定に起因する意図しない TX FIFO アンダフロー割り込みが発生する可能性があります。

2) ユーザーズマニュアル訂正内容

28.2.2.6 TX MODE レジスタ (GMAC_TXMODE)

ビット	シンボル	ビット名	機能	R/W
b15-14	FSTTH[1:0] —	Frame Start Threshold ビット 予約ビット	TX FIFO にこのロード数以上書き込まれると送信が開始され れます。 b15-b14 0 0 : 4ワード 0 1 : 8ワード 1 0 : 16ワード 1 1 : 32ワード 読むと"0" が読めます。書く場合、"0" としてください。	R/W
b29	SF	Store & Forward ビット	1: TX FIFO にフレームの終わりまで書き込まれてから送信を開始します TCP/IP Accelerator を使用する場合はこちらに設定する必要があります 0: TX FIFO に FSTTH[1:0]ビットで設定したロード数書き込まれると送信を開始します 設定禁止	R/W

2. 注意事項

1) ユーザーズマニュアル訂正内容

以下の使用上の注意事項を追加させていただきます。

本製品は 1,518byte を超えるフレームサイズ (Jumbo フレーム) の送受信には対応していません。

以上