

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL NEWS

No.M380-55-0305

3804グループユーザズマニュアル、データシート追加情報

分 類	ドキュメント正誤表 注意事項 ノウハウ その他	対 象	3804グループ
--------	----------------------------------	--------	----------

3804グループのユーザズマニュアル、データシートにI²C-BUSインタフェースに関する内容について一部訂正がありましたのでお知らせいたします。

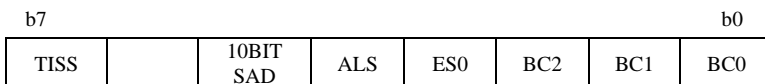
本ドキュメントをご使用の場合は、ご留意のほどよろしくお願いいたします。

1. 3803/3804グループユーザズマニュアル (Rev.1.0)訂正箇所

1-1. P1-74 図 67 I²C コントロールレジスタのビット構成

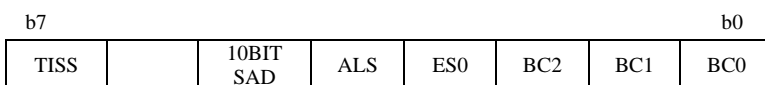
I²C コントロールレジスタ : S1D (0014₁₆番地)

【誤】



I²C-BUS インタフェース端子
入力レベル選択ビット
0 : CMOS 入力
1 : SMBUS 入力

【正】



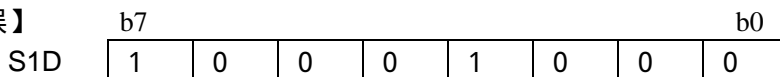
I²C-BUS インタフェース端子
入力レベル選択ビット
0 : SMBUS 入力
1 : CMOS 入力

1-2. P2-94 図 2.5.6 I²C コントロールレジスタの構成(3804 グループ)

1-1 と同じ I²C-BUS インタフェース端子入力レベル選択ビットの変更

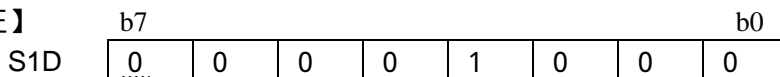
1-3. P2-105 図 2.5.20 初期設定例 I²C コントロールレジスタ(14₁₆番地)

【誤】



→ SMBUS 入力レベルに設定

【正】



→ SMBUS 入力レベルに設定

1-4 . P3-57 図 3.5.9 I²C コントロールレジスタの構成(3804 グループのみ)

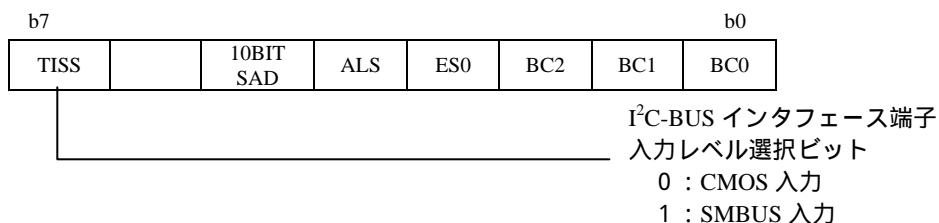
1-1 と同じ I²C-BUS インタフェース端子入力レベル選択ビットの変更

2 . 3 8 0 3 / 3 8 0 4 グループデータシート (Rev.4.0) 訂正箇所

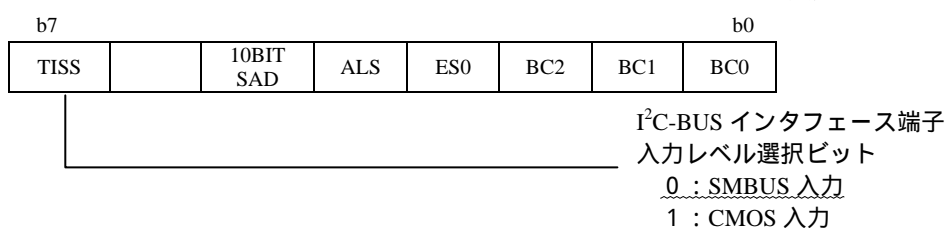
2-1 . P73 図 67 I²C コントロールレジスタのビット構成

I²C コントロールレジスタ : S1D (0014₁₆ 番地)

【誤】

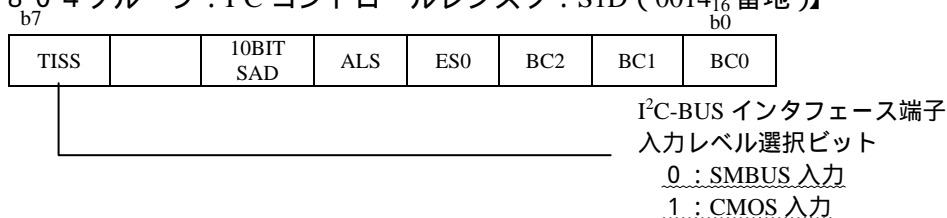


【正】

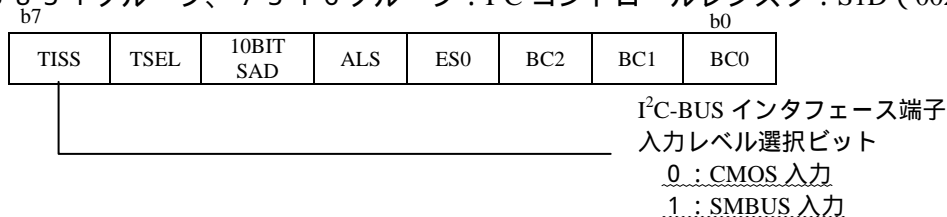


3 . 訂正に伴い、3 8 0 4 グループと 3 8 5 1 グループ、3 8 8 6 グループ、7 5 1 6 グループでは I²C-BUS インタフェース端子入力レベル選択ビットに以下のような相違がありますのでご注意ください。

【 3 8 0 4 グループ : I²C コントロールレジスタ : S1D (0014₁₆ 番地)】



【 3 8 5 1 グループ、7 5 1 6 グループ : I²C コントロールレジスタ : S1D (002E₁₆ 番地)】



【 3 8 8 6 グループ : I²C コントロールレジスタ : S1D (0015₁₆ 番地)】

